

Suma de dos arreglos (bloques)

Una de las formas más sencillas de paralelizar es **replicando** el código que se escribe en un *kernel*.

En la instrucción

```
call add_dv<<<N,1>>>( dev_a, dev_b, dev_c )
```

se especifica que el código en `add_dv` se replique N veces, pero solamente en **un solo** hilo por bloque.

A este se le conoce, en inglés, como *embarrassingly parallel* y es una referencia a distribuir la misma tarea a muchos *agentes* de cómputo. En este caso, los bloques en la GPU.