

CERTIFICADO

OTORGADO A:

Edwin Yoner Flores Rupay

Por haber aprobado exitosamente el curso

**Especialización en diseño
de sistemas digitales con
FPGA y VHDL**

Desarrollado en el mes de Marzo - Junio del 2023
con una duración equivalente a 48 horas.



Christian Quispe Canchari
Director Académico



Camilo Ramos Mendoza
Gerente General



Jonathan Juño García
Instructor Umaker