|  |  |
| --- | --- |
| **IC Number** | **Description** |
| [7400](7400.pdf) | Quadruple 2-input NAND gates |
| [7402](7402.pdf) | Quadruple 2-input NOR gates |
| [7404](7404.pdf) | Hex Inverters |
| [7408](7408.pdf) | Quadruple 2-input AND gates |
| [7410](7410.pdf) | Triple 3-input NAND gates |
| [7420](7420.pdf) | Dual 4-input NAND gates |
| [7430](7430.pdf) | 8-input NAND gate |
| [7432](7432.pdf) | Quadruple 2-input OR gates |
| [7447](7447.pdf) | BCD-to-seven segment decoder |
| [7476](7476.pdf) | Dual JK master-slave flip-flops |
| [7474](7474.pdf) | Dual D flip flops |
| [7483](7483.pdf) | 4-bit binary adder |
| [7486](7486.pdf) | Quadruple 2-input XOR gates |
| [7493](7493.pdf) | 4-bit ripple counter |
| [74151](74151.pdf) | 8x1 multiplexer |
| [74153](74153.pdf) | Dual 4x1 multiplexers |
| [74154](74154.pdf) | 4-line to 16-line decoders |
| [74161](74161.pdf)  [74163](74163.pdf) | Synchronous 4-bit binary counters |

\* Pin numbers of some IC can be found [here](74XX%20family%20-%20pin%20numbers.pdf)

Entegreleri esnaf sarayın ordaki elektronikçilerden alabilirsiniz.

DigitalSysyLabManual\_2017-2018\_Exp7.doc dosyadaki entegreleri belirten sayıda almanız gerekmektedir.

Jumper kablo ve bred board almanız gerekmektedir.

Proteus ile bütün devreleri çizip deneyebilirsiniz.

<https://www.youtube.com/watch?v=q-0c94z6xiI>

3. Sınıftaki arkadaşlarınızdan isteyebilirsiniz.

Lablar ikişerli pair şeklinde olacaktır.

Step 1) Eğer devrede çizim var ise Proteus ile çizip devrenin çıktısını getirelebilirsiniz.

Step 2) Föyün doldurup, çıktısını getirmeniz gerekmektedir.

Step 3) Her Lab’dan sonra final raporu elden teslim edilecektir.

**Puanlar:**

30% Ders Öncesi Hazırlık (Step-1 ve Step-2)

30% Labı Yapma(0 veya 100 alınmaktadır)

40% Final Raporların Ortalaması (Step-3)