



Programming Header

A15	1 18	A7
A14		A6
A13		A5
A12		A4
A11		A3
A10		A2
A9		A1
A8		A0
		IO7
		IO6
HOLD		IO5
RESET		IO4
RD		IO3
WR		IO2
LATCH OE		IO1
DIAG		IO0
GND	17 34	V5

BUS Header

	1 21	
	26	CLOCK
		RESET
	29	RD
		WR
		ALE
AD0	13 33	A15
AD1		A14
AD2		A13
AD3		A12
AD4		A11
AD5		A10
AD6		A9
AD7	20 40	A8

Component Addresses

0000-07FF	RAM 1
0800-0FFF	RAM 2
1000-17FF	RAM 3
1800-1FFF	RAM 4
F000-F0FF	IO Ports

Address Table

A15	A14	A13	A12	A11	A10	
0	0	0	0	0	X	RAM 1
0	0	0	0	1	X	RAM 2
0	0	0	1	0	X	RAM 3
0	0	0	1	1	X	RAM 4
1	1	1	1	0	0	I/O Ports