



Programming Header

BUS Header

Component Addresses

A15	1 18	A7	1 21	
A14		A6		
A13		A5		
A12		A4	4	CLK OUT
A11		A3		RST OUT
A10		A2		
A9		A1	7	IO/M
A8		A0		
		IO7	9	RD
		IO6		WR
		IO5		ALE
		IO4		
		IO3	13 33	A15
		IO2		A14
		IO1		A13
		IO0		A12
		V5		A11
				A10
				A9
				A8
			20 40	

0000-07FF	PROM 1
0800-0FFF	RAM 2
1000-17FF	RAM 3
1800-1FFF	RAM 4
FF80-FF83	IO Ports

Address Table

A15	A14	A13	A12	A11	
0	0	0	0	0	PROM 1
0	0	0	0	1	RAM 2
0	0	0	1	0	RAM 3
0	0	0	1	1	RAM 4
...					
1	1	1	0	0	USART DATA
1	1	1	0	1	USART CTL
1	1	1	1	0	RAM
1	1	1	1	1	Parallel Ports