

# AXP717 Single Cell NVDC PMU with E-gauge

## 1 Features

- 3.9V~5.5V Input Operating Range and Support single Cell Battery
- Battery fuel gauge: E-gauge 3.0
- Support TWSI(Two Wire Serial Interface) and RSB(Reduced Serial Bus)
- 3A switch charger, CV accuracy +/-0.5%
- Support USB BC1.2& type C CC input
- High battery discharge efficiency with 30 mΩ
- High integration includes all MOSFETs, current sensing and loop compensation
- Power off current <35uA (BATFET off, RTCLDO output on)
- Ultra low power mode(Green mode)support
- 4 DCDC(DCDC4 is not available in charger mode)

DCDC1:0.5~1.54V, IMAX=4A

DCDC2: 0.5~3.4V, IMAX=3A

DCDC3: 0.5~1.84V, IMAX=1.5A

DCDC4: 1.0~3.7V, IMAX=3A

- 14 LDOS

RTCLDO: 1.8V/2.5V/3V/3.3V, 30mA; Support supplied by backup battery (button battery)

A/B/CLDO: 0.5~3.5V, 0.1V/step

ALDO2, BLDO1/3, CLDO1/3/4: IMAX=500mA

ALDO1/4, BLDO4, CLDO2: IMAX=400mA

ALDO3, BLDO2: IMAX=200mA

CPUSLDO: for CPUs, 0.5~1.4V, IMAX=30mA, Supplied by DCDC3

- Startup sequence and default voltage of DCDC/LDO setting
- Sleep/Wake up/Fast Wake up support
- Charging LED with breathing function
- Protection

Input Over-Voltage Protection

Battery Thermal Sense Hot/Cold Charge Suspend

Programmable Safety Timer for Charger

Die Thermal regulation for Charger

Thermal Shutdown

DCDC Over-Voltage/Under-Voltage Protection

LDO Current Limit Protection

## 2 Applications

- Tablets, E-ink , Smart speaker, Vacuum

## 3 Description

AXP717 is a highly integrated power management IC (PMIC) targeting at single cell Li-battery(Li-ion or Li-polymer) applications that require multi-channel power conversion outputs. It provides an easy and flexible power management solution for multi-core processors to meet the complex and accurate requirements of power control.

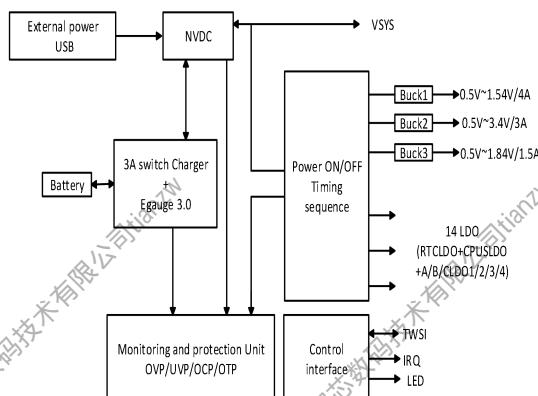
AXP717 supports NVDC switch charge. Besides, it supports 17 channel power outputs which include 3 channels DC-DC and 14 channels LDO. To ensure the security and stability of the system, AXP717 provides multiple channels 14-bit ADC for voltage/temperature monitor and integrates protection circuits such as over-voltage protection (OVP), over-current protection (OCP) and over-temperature protection (OTP). Moreover, AXP717 features a unique E-Gauge™ (Fuel Gauge) system, making power gauge easy and exact.

AXP717 supports TWSI and RSB for system to dynamically adjust output voltages, charge current and configure interrupt condition

### Device Information

Part Number	Package	Body Size
AXP717	QFN-52	6mm * 6mm

### Simplified Application Diagram



# AXP717单电池NVDC PMU带E-gauge

## 1 特性

- 3.9V–5.5V 输入工作范围，支持单电池
- 电池燃料计：E-gauge 3.0
- 支持TWSI（双线串行接口）和RSB（简化串行总线）
- 3A开关充电器，CV精度 +/-0.5%
- 支持USB BC1.2和Type C CC输入
- 高电池放电效率，30 mΩ
- 高度集成，包括所有MOSFET、当前检测和环路补偿
- 关机电流 <35uA (BATFET关闭, RTCLDO输出开启)
- 超低功耗模式（绿色模式）支持
- 4 DCDC (DCDC4在充电模式下不可用)

DCDC1:0.5~1.54V, IMAX=4A

DCDC2: 0.5~3.4V, IMAX=3A

DCDC3: 0.5~1.84V, IMAX=1.5A

DCDC4: 1.0~3.7V, IMAX=3A

- 14个低压差稳压器

RTCLDO: 1.8V/2.5V/3V/3.3V, 30mA; 支持由备用电池（纽扣电池）供电 A/B/CLDO: 0.5~3.5V, 0.1V/步 ALDO2, BLDO1/3, CLDO1/3/4: IMAX=500mA ALDO1/4, BLDO4, CLDO2: IMAX=400mA ALDO3, BLDO2: IMAX=200mA CPUSLDO: 为CPU供电, 0.5~1.4V, IMAX=30mA, 由DCDC3供电

- DCDC/LDO设置的启动顺序和默认电压
- 睡眠/唤醒/快速唤醒支持
- 充电LED呼吸功能
- 保护

输入过压保护

电池热感应高/低温充电

暂停

可编程充电器安全定时器

充电器芯片热调节

热关断

DCDC过压/欠压保护

LDO电流限制保护

## 2个应用

- 平板电脑，电子墨水，智能音箱，吸尘器

## 3. 描述

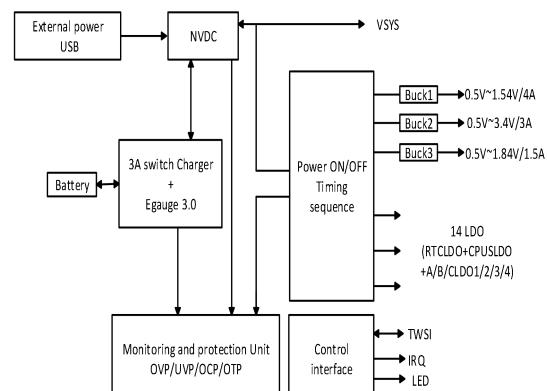
AXP717是一款高度集成的电源管理IC (PMIC)，针对需要多通道电源转换输出的单电池锂电池（锂离子或锂聚合物）应用。它为多核处理器提供了一种简单灵活的电源管理解决方案，以满足复杂和精确的电源控制要求。

AXP717支持NVDC开关充电。此外，它支持17个通道电源输出，其中包括3个DC-DC通道和14个LDO通道。为了确保系统的安全性和稳定性，AXP717提供多个通道的14位ADC用于电压/温度监测，并集成了过压保护 (OVP)、过流保护 (OCP) 和过温保护 (OTP) 等保护电路。此外，AXP717具有独特的E-Gauge™（燃料计）系统，使得电量测量变得简单而准确。

AXP717支持TWSI和RSB，使系统能够动态调整输出电压、充电电流并配置中断条件设备信息

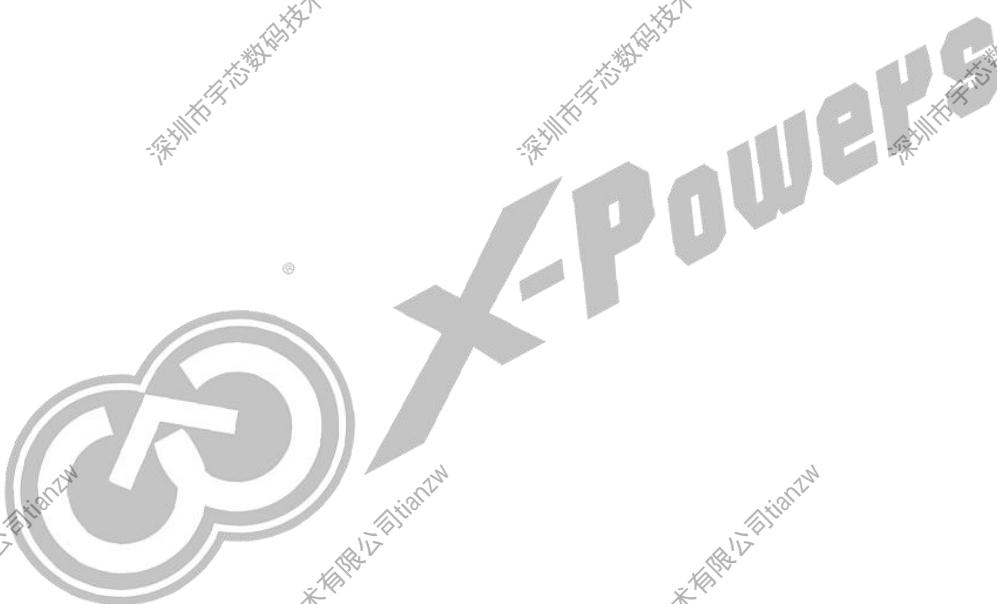
部件编号	封装	外形尺寸
AXP717	QFN-52	6mm * 6mm

## 简化应用电路图



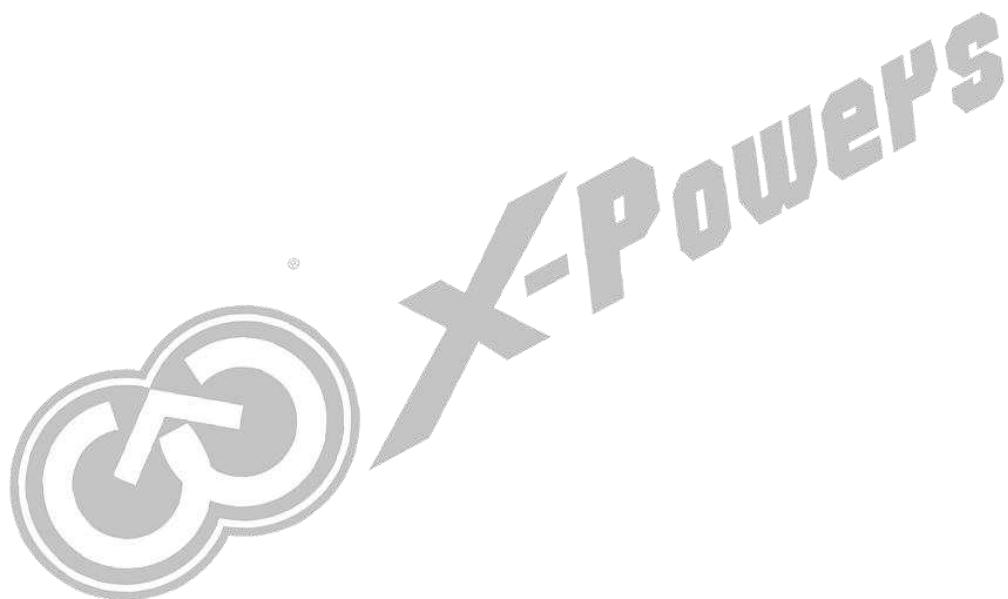
# Revision History

Revision	Date	Author	Description
1.0	May 13, 2021	AWA 1017	Initial version
1.1	Jan. 11, 2022	AWA 1017	Update IMAX of ALDO2/ BLDO1/BLDO3/CLDO1/CLDO3/CLDO4



# 修订历史

修订版	日期	作者	描述
1.0	2021年5月13日	AWA 1017	初始版本
1.1	2022年1月11日	AWA 1017	更新ALDO2/BLDO1/BLDO3/CLDO1/CLDO3/CLDO4的IMAX



# Contents

1 Features.....	1
2 Applications.....	1
3 Description.....	1
Revision History.....	2
Contents.....	3
Figures.....	5
Tables.....	6
4 Pin Configuration and Functions.....	7
5 Specifications.....	10
5.1 Absolute Maximum Ratings (1).....	10
5.2 ESD Ratings.....	10
5.3 Recommended Operating Conditions.....	11
5.4 Thermal Information.....	11
5.5 Electrical Characteristics.....	11
6 Detail Description.....	17
6.1 Overview.....	17
6.2 Function Block Diagram.....	18
6.3 Serial Interface Communication.....	19
6.4 Power Path.....	19
6.5 Power On/Off and reset.....	19
6.5.1 Power on reset(POR).....	19
6.5.2 Power up from BAT.....	19
6.5.3 Power up from VBUS.....	19
6.5.4 System power on/off management.....	20
6.6 Multi-Power Outputs.....	23
6.7 Multi-Function Pin Description.....	24
6.8 Charger.....	25
6.8.1 Characteristics.....	25
6.8.2 Charging condition.....	25
6.8.3 Charging process.....	25

# 目录

1 特性	1
2 应用	1
3 描述	1
修订历史	2
目录	3
图表	5
表格	6
4 引脚配置和功能	7
5 规格	10
5.1 绝对最大额定值 (1)	10
5.2 ESD 额定值	10
5.3 推荐工作条件	11
5.4 热信息	11
5.5 电气特性	11
6 详细描述	17
6.1 概述	17
6.2 功能框图	18
6.3 串行接口通信	19
6.4 电源路径	19
6.5 电源开/关和复位	19
6.5.1 上电复位 (POR)	19
6.5.2 从电池上电	19
6.5.3 从 VBUS 上电	19
6.5.4 系统电源开/关管理	20
6.6 多电源输出	23
6.7 多功能引脚描述	24
6.8 充电器	25
6.8.1 特性	25
6.8.2 充电条件	25
6.8.3 充电过程	25

6.8.4 Charging protection.....	27
6.8.5 Charging indication.....	29
6.8.6 DCDC4 mode.....	30
6.9 BOOST.....	30
6.10 BATFET.....	30
6.11 RBFET.....	30
6.12 ADC.....	31
6.13 E-Gauge.....	31
6.14 IRQ /BACKUP.....	31
6.14.1 IRQ.....	31
6.14.2 BACKUP.....	32
6.15 Register.....	33
6.15.1 Register List.....	33
6.15.2 Register Description.....	35
7 Application Information.....	69
7.1 Typical Application.....	69
8 Package, Carrier, Storage and Baking Information.....	71
8.1 Package.....	71
8.2 Carrier.....	72
8.3 Storage.....	72
8.3.1 Moisture Sensitivity Level(MSL).....	72
8.3.2 Bagged Storage Conditions.....	73
8.3.3 Out-of-bag Duration.....	73
8.4 Baking.....	73
9 Reflow Profile.....	74

6.8.4 充电保护 .....	27
6.8.5 充电指示 .....	29
6.8.6 DCDC4 模式 .....	30
6.9 BOOST .....	30
6.10 BATFET .....	30
6.11 RBFET .....	30
6.12 ADC .....	31
6.13 E-Gauge .....	31
6.14 IRQ /BACKUP .....	31
6.14.1 IRQ .....	31
6.14.2 BACKUP .....	32
6.15 寄存器 .....	33
6.15.1 寄存器列表 .....	33
6.15.2 寄存器描述 .....	35
7 应用信息 .....	69
7.1 典型应用 .....	69
8 封装、载体、存储和烘烤信息 .....	71
8.1 封装 .....	71
8.2 载体 .....	72
8.3 存储 .....	72
8.3.1 湿度敏感等级 (MSL) .....	72
8.3.2 袋装存储条件 .....	73
8.3.3 袋外持续时间 .....	73
8.4 烘烤 .....	73
9 回流曲线 .....	74

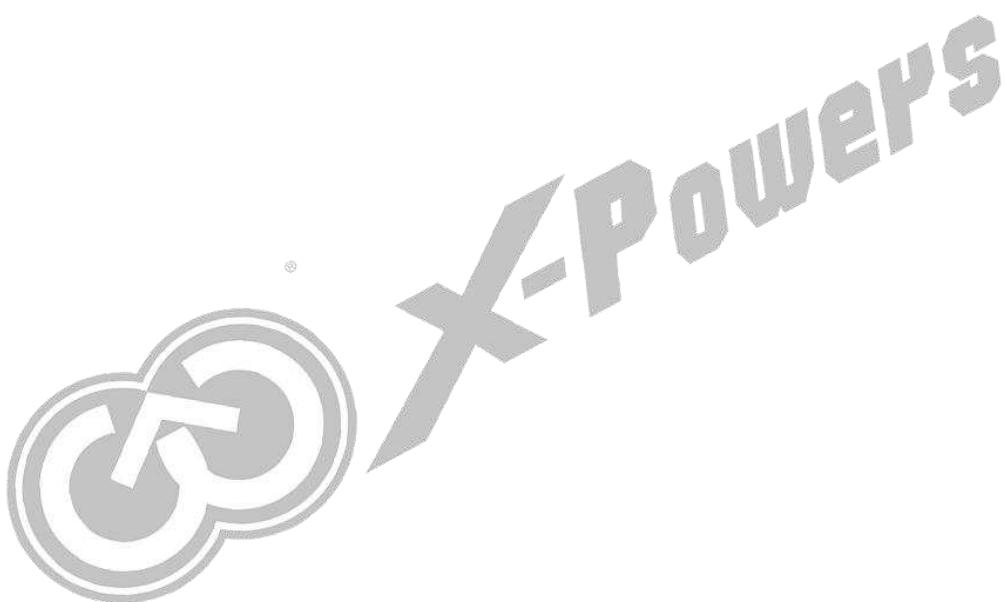
# Figures

Figure 4-1 Pin Map.....	7
Figure 6-1 System power up and shut down sequence.....	21
Figure 6-2 Sleep and Wakeup.....	22
Figure 7-1 Charger Mode Application .....	69
Figure 7-2 DCDC Mode Application.....	70
Figure 8-1 Package Information.....	71
Figure 8-2 AXP717 Marking.....	71
Figure 8-3 AXP717 Tape Dimension Drawing.....	72
Figure 9-1 AXP717 Typical Reflow Profile .....	74





图 4-1 引脚图 .....	7
图 6-1 系统上电和关机序列 .....	21
图 6-2 睡眠和唤醒 .....	22
图 7-1 充电模式应用 .....	69
图 7-2 DCDC 模式应用 .....	70
图 8-1 封装信息 .....	71
图 8-2 AXP717 标记 .....	71
图 8-3 AXP717 胶带尺寸图 .....	72
图 9-1 AXP717 典型回流曲线 .....	74



## Tables

Table 4-1	Pin Description.....	7
Table 5-1	Absolute Maximum Ratings.....	10
Table 5-2	ESD Ratings.....	10
Table 5-3	Recommended Operating Conditions.....	11
Table 5-4	Thermal Information.....	11
Table 5-5	Electrical Characteristics.....	11
Table 6-1	The capacity and accuracy in Green mode.....	23
Table 6-2	Multi-Power Outputs.....	23
Table 6-3	Default values of charging parameters.....	26
Table 6-4	Relationship among temperature, equivalent resistance, detected voltage and ADC data.....	27
Table 6-5	CHGLED function.....	29
Table 6-6	ADC channel.....	31
Table 8-1	Marking Definitions.....	71
Table 8-2	AXP717 Packing Quantity Information.....	72
Table 8-3	MSL Summary .....	72
Table 8-4	Bagged Storage Conditions.....	73
Table 8-5	Out-of-bag Duration.....	73
Table 8-6	Baking Conditions.....	73
Table 9-1	AXP717 Reflow Profile Conditions.....	74

# 表格

表 4-1 引脚描述 .....	7
表 5-1 绝对最大额定值 .....	10
表 5-2 ESD 额定值 .....	10
表 5-3 推荐工作条件 .....	11
表 5-4 热信息 .....	11
表 5-5 电气特性 .....	11
表 6-1 绿色模式下的容量和精度 .....	23
表 6-2 多电源输出 .....	23
表 6-3 充电参数的默认值 .....	26
表 6-4 温度、等效电阻、检测电压与 ADC 数据之间的关系 .....	27
表 6-5 CHGLED 功能 .....	29
表 6-6 ADC 通道 .....	31
表 8-1 标记定义 .....	71
表 8-2 AXP717 包装数量信息 .....	72
表 8-3 MSL 摘要 .....	72
表 8-4 袋装存储条件 .....	73
表 8-5 袋外持续时间 .....	73
表 8-6 烘烤条件 .....	73
表 9-1 AXP717 回流曲线条件 .....	74

## 4 Pin Configuration and Functions

Figure 4-1 Pin Map

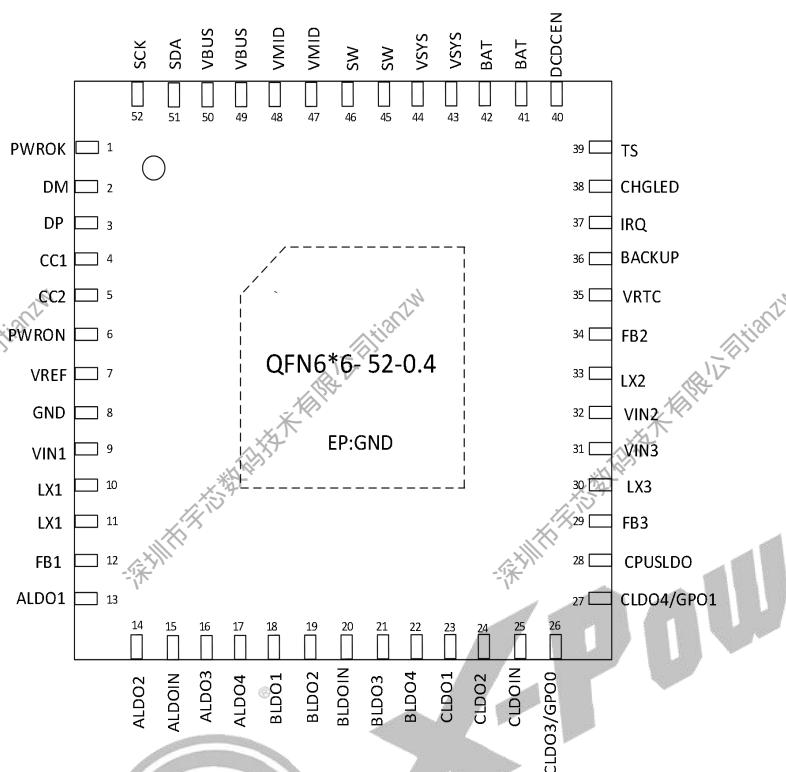


Table 4-1 Pin Description

NO.	Pin Name	I/O <sup>(1)</sup>	Description
1	PWROK	DIO	Power good indication output
2	DM	DIO	BC1.2 detection, connect to DM of USB connector
3	DP	DIO	BC1.2 detection, connect to DP of USB connector
4	CC1	DIO	Type-C cc logic, connect to CC1 of USB connector
5	CC2	DIO	Type-C cc logic, connect to CC2 of USB connector
6	PWRON	DIO	Power On-Off key input, Internal pulled up.
7	VREF	P	Internal reference voltage
8	GND	G	GND for internal analog circuit
9	VIN1	PI	DCDC1 input source
10/11	LX1	PIO	Inductor pin for DCDC1
12	FB1	AI	DCDC1 feedback pin

# 4针配置和功能

图4-1 引脚图

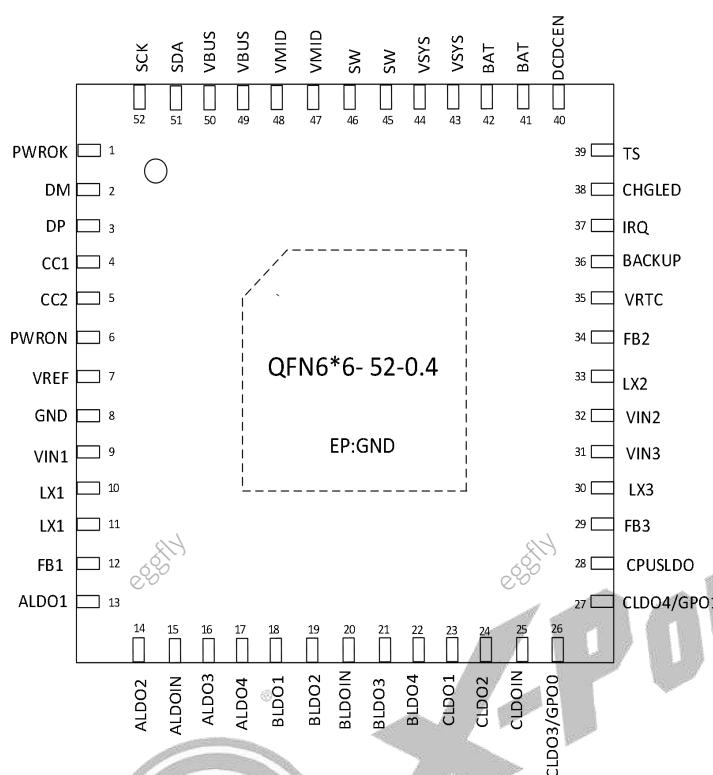


表4-1 引脚描述

编号	引脚名称	I/O <sup>(1)</sup>	描述
1	电源正常	数据输入输出	电源正常指示输出
2	DM	数据输入输出	BC1.2 检测，连接到USB连接器的DM
3	DP	数据输入输出	BC1.2 检测，连接到USB连接器的DP
4	CC1	数据输入输出	Type-C cc逻辑，连接到USB连接器的CC1
5	CC2	数据输入输出	Type-C cc逻辑，连接到USB连接器的CC2
6	电源开启	数据输入输出	电源开关输入，内部上拉。
7	参考电压	P	内部参考电压
8	接地	G	内部模拟电路接地
9	输入电压1	PI	DCDC1 输入源
10/11	LX1	PIO	DCDC1 的电感引脚
12	反馈1	AI	DCDC1 反馈引脚

13	ALDO1	PO	Output pin of ALDO1
14	ALDO2	PO	Output pin of ALDO2
15	ALDOIN	PI	ALDO input source, connected to VSYS
16	ALDO3	PO	Output pin of ALDO3
17	ALDO4	PO	Output pin of ALDO4
18	BLDO1	PO	Output pin of BLDO1
19	BLDO2	PO	Output pin of BLDO2
20	BLDOIN	PI	BLDO input source, connected to VSYS or DCDC output
21	BLDO3	PO	Output pin of BLDO3
22	BLDO4	PO	Output pin of BLDO4
23	CLDO1	PO	Output pin of CLDO1
24	CLDO2	PO	Output pin of CLDO2
25	CLDOIN	PI	CLDO input source, connected to VSYS or DCDC output
26	CLDO3/GPO0	PO	Output pin of CLDO3 or GPO0(open drain)
27	CLDO4/GPO1	PO	Output pin of CLDO4 or GPO1(push pull)
28	CPUSLDO	PO	Output pin of CPUSLDO
29	FB3	AI	DCDC3 feedback pin
30	LX3	PIO	Inductor pin for DCDC3
31	VIN3	PI	DCDC3 input source
32	VIN2	PI	DCDC2 input source
33	LX2	PIO	Inductor pin for DCDC2
34	FB2	AI	DCDC2 feedback pin
35	VRRTC	PO	RTC power output
36	BACKUP	P	Input pin of backup battery.
37	IRQ	DIO	IRQ output. Connect the IRQ to a logic rail via a resistor. The IRQ pin sends a low level signal to host to report device status and fault.
38	CHGLED	DO	Charge status output to indicate various charger operation. In no battery mode, CHGLED pin can be the feedback pin of DCDC4
39	TS	AI	Battery Temperature Sensor Input
40	DCDCEN	DO	Be connected to external DCDC enable pin. The start-up sequence of DCDCEN is the same as that of CLDO2. High level available, internal pulled up to RTCLDO.

13	ALDO1	PO	ALDO1 的输出引脚
14	ALDO2	PO	ALDO2的输出引脚
15	ALDOIN	PI	ALDO输入源，连接到VSYS
16	ALDO3	PO	ALDO3的输出引脚
17	ALDO4	PO	ALDO4的输出引脚
18	BLDO1	PO	BLDO1的输出引脚
19	BLDO2	PO	BLDO2的输出引脚
20	BLDOIN	PI	BLDO输入源，连接到VSYS或DCDC输出
21	BLDO3	PO	BLDO3的输出引脚
22	BLDO4	PO	BLDO4的输出引脚
23	CLDO1	PO	CLDO1的输出引脚
24	CLDO2	PO	CLDO2的输出引脚
25	CLDOIN	PI	CLDO输入源，连接到VSYS或DCDC输出
26	CLDO3/GPO0	PO	CLDO3或GPO0的输出引脚（开漏）
27	CLDO4/GPO1	PO	CLDO4或GPO1的输出引脚（推挽）
28	CPUSLDO	PO	CPUSLDO的输出引脚
29	FB3	AI	DCDC3反馈引脚
30	LX3	PIO	DCDC3的电感引脚
31	VIN3	PI	DCDC3输入源
32	VIN2	PI	DCDC2 输入源
33	LX2	PIO	DCDC2 的电感引脚
34	FB2	AI	DCDC2 反馈引脚
35	VRTC	PO	RTC 电源输出
36	备份	P	备份电池的输入引脚。
37	IRQ	数据输入输出	IRQ 输出。 通过电阻将 IRQ 连接到逻辑电平。IRQ 引脚向主机发送低电平信号以报告设备状态和故障。
38	CHGLED	DO	充电状态输出以指示各种充电器操作。 在无电池模式下，CHGLED 引脚可以作为 DCDC4 的反馈引脚
39	温度传感器	AI	电池温度传感器输入
40	DCDCEN	DO	连接到外部DCDC使能引脚。DCDCEN的启动序列与CLDO2相同。 高电平可用，内部上拉至RTCLDO。

41/42	BAT	P	Battery connection point
43/44	VSYS	P	System connection point
45/46	SW	P	Switching node connecting to output inductor
47/48	VMID	P	VMID Power output
49/50	VBUS	P	VBUS input
51	SDA	DIO	Data pin for serial interface.
52	SCK	DI	Clock pin for serial interface.

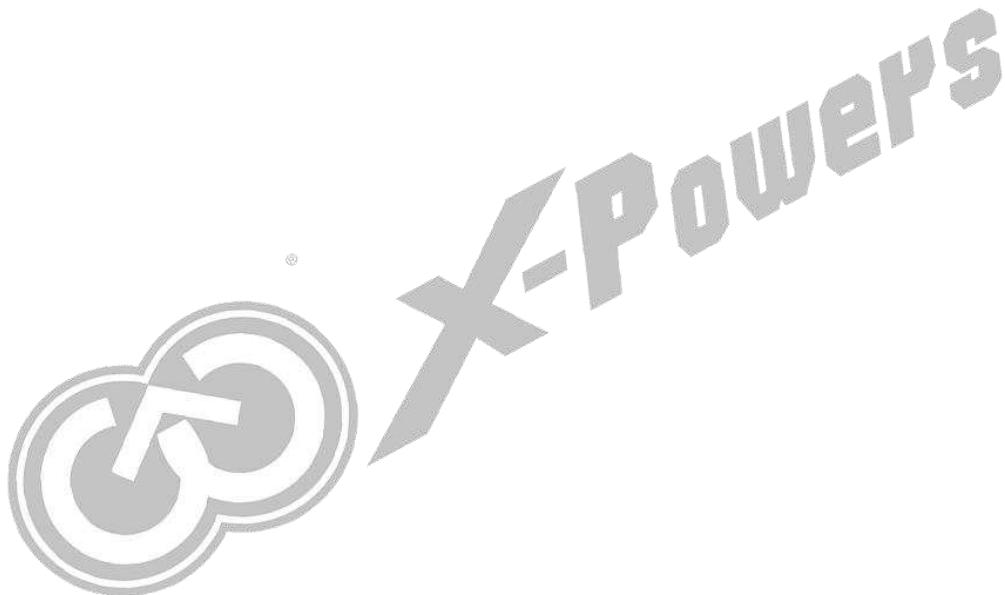
(1)**O** for output, **I** for input, **IO** for input/output, **D** for digital, **A** for analog, **P** for power, and **G** for ground.



X-Powers®

41/42	BAT	P	电池连接点
43/44	VSYS	P	系统连接点
45/46	SW	P	连接到输出电感的开关节点
47/48	VMID	P	VMID电源输出
49/50	VBUS	P	VBUS输入
51	SDA	数据输入输出	串行接口的数据引脚。
52	SCK	DI	串行接口的时钟引脚。

(1) **O** 表示输出, **I** 表示输入, **IO**表示输入/输出, **D**表示数字, **A**表示模拟, **P**表示电源, **G**表示接地。



## 5 Specifications

### 5.1 Absolute Maximum Ratings (1)

Over operating free-air temperature range (unless otherwise noted)

**Table 5-1 Absolute Maximum Ratings**

SYMBOL	DESCRIPTION	MIN	MAX	UNIT
VBUS	Voltage range (with respect to GND)	-0.3	12	V
Others pin (exp VBUS, EP, GND)		-0.3	7	V
EP to GND		-0.3	7	V
T <sub>a</sub>		-0.3	0.3	V
T <sub>j</sub>	Operating Temperature Range	-40	85	°C
T <sub>s</sub>	Junction Temperature Range	-40	125	°C
T <sub>LEAD</sub>	Storage Temperature Range	-40	150	°C
	Maximum Soldering Temperature (at leads, 10sec)		300	°C

(1) Stresses beyond those listed under absolute maximum ratings may cause permanent damage to the device. These are stress ratings only. Functional operation of the device at these or any other conditions beyond those indicated under recommended operating conditions is not implied. Exposure to absolute maximum rated conditions for extended periods may affect device reliability.

### 5.2 ESD Ratings

**Table 5-2 ESD Ratings**

		VALUE	UNIT
VESD	Human body model(HBM) <sup>(1)</sup>	±2000	V
	Charged device model(CDM) <sup>(2)</sup>	±750	V

(1) Reference: ESDA/JEDEC JS-001-2017.

(2) Reference: ESDA/JEDEC JS-002-2018.

# 5 规格

## 5.1 绝对最大额定值(1)

在深圳  
在工作自由空气温度范围内（除非另有说明）

表 5-1 绝对最大额定值

符号	描述	最小值	最大值	单位
VBUS	电压范围（相对于接地）	-0.3	12	伏特
其他引脚（例如 VBUS, EP, 接地）		-0.3	7	伏特
EP 到接地		-0.3	7	伏特
T <sub>a</sub>		-0.3	0.3	伏特
T <sub>j</sub>	工作温度范围	-40	85	°C
T <sub>s</sub>	结温范围	-40	125	°C
T <sub>引脚</sub>	存储温度范围	-40	150	°C
	最大焊接温度（在引脚，10秒）		300	°C

(1) 超过绝对最大额定值的应力可能会导致设备永久损坏。这些仅是应力评级。在推荐工作条件下未指示的这些或任何其他条件下设备的功能操作不作暗示。长时间暴露于绝对最大额定条件下可能会影响设备的可靠性。

## 5.2 ESD评级

表5-2 ESD评级

		值	单位
VESD	人体模型（HBM） <sup>(1)</sup>	±2000	伏特
	带电设备模型（CDM） <sup>(2)</sup>	±750	伏特

(1) 参考：ESDA/JEDEC JS-001-2017。

(2) 参考：ESDA/JEDEC JS-002-2018。

## 5.3 Recommended Operating Conditions

Table 5-3 Recommended Operating Conditions

SYMBOL	DESCRIPTION	MIN	MAX	UNIT
VIN	Input voltage(VBUS)	3.9	5.5	V
VBAT	Battery voltage		4.4	V

## 5.4 Thermal Information

Table 5-4 Thermal Information

Thermal Metric(1)		VALUE	UNIT
$\theta_{JA}$	Junction-to-ambient thermal resistance	24.43	°C/W
$\theta_{JB}$	Junction-to-board thermal resistance	3.26	
$\theta_{JC}$	Junction-to-case(top) thermal resistance	11.91	

(1)Thermal metrics are calculated refer to JEDEC document JESD51.

## 5.5 Electrical Characteristics

Table 5-5 Electrical Characteristics

Symbol	Parameters	Test Conditions	MIN	TYP	MAX	UNIT
<b>QUIESCENT CURRENTS</b>						
$I_{BAT}$	Battery discharge current in different cases.	no VBUS, BATFET Disabled, with only RTCLDO on;		35		uA
		no VBUS, BATFET enabled, PMIC is power on, all DCDC/ ALDO/ BLDO/ CLDO is off		300		uA
		no VBUS, PMIC is work in green mode.		100		uA
<b>VBUS/BAT POWER UP</b>						
$V_{VBUS\_OP}$	VBUS operating range		3.9		5.5	V
$V_{VBUS\_UVLOZ}$	VBUS under voltage threshold		3.5		3.9	V

## 5.3 推荐工作条件

表5-3 推荐工作条件

符号	描述	最小值	最大值	单位
VIN	输入电压(VBUS)	3.9	5.5	伏特
VBAT	电池电压		4.4	伏特

## 5.4 热信息

表5-4 热信息

热指标(1)		值	单位
$\theta_{JA}$	结点到环境的热阻	24.43	$^{\circ}\text{C/W}$
$\theta_{JB}$	结点到电路板的热阻	3.26	
$\theta_{JC}$	结点到外壳(顶部)的热阻	11.91	

(1)热指标是参考JEDEC文档JESD51计算的。

## 5.5 电气特性

表5-5 电气特性

符号	参数	测试条件	最小值	典型值	最大值	单位
<b>静态电流</b>						
$I_{BAT}$	不同情况下的电池放电电流。	无VBUS, BATFET禁用, 仅RTC LDO开启;		35		微安
		无VBUS, BATFET启用, PMIC 处于开机状态, 所有DCDC/ALDO/BLDO/CLDO均关闭		300		微安
		无VBUS, PMIC处于绿色模式。		100		微安
<b>VBUS/BAT上电</b>						
$V_{VBUS\_OP}$	VBUS工作范围		3.9		5.5	伏特
$V_{VBUS\_UVLOZ}$	VBUS欠压阈值		3.5		3.9	伏特

$V_{SLEEPZ}$	Sleep mode rising threshold(VBUS-VBAT)		150		mV
$V_{VBUS\_OV}$	VBUS over-voltage rising threshold		7		V
$V_{BAT\_UVLO}$	VBAT under voltage threshold		2.3		V
$V_{BAT\_UVLOZ}$	VBAT under voltage hysteresis		2.45		V
$V_{OFF}$	VSYS power off threshold	2.6	3.3	V	
$V_{OFF\_HYST}$	VSYS power off hysteresis	0.3		V	
$V_{SYS\_OVP}$	VSYS over-voltage turn-off	5.8	6	V	

#### THERMAL REGULATION AND THERMAL SHUTDOWN

$T_{SHUT}$	Thermal Shutdown Rising Temperature	Temperature rising	145		°C
$T_{SHUT\_HYS}$	Thermal Shutdown Hysteresis	Temperature falling	20		°C

#### Battery Charger

$V_{BATREG\_RANGE}$	Typical Charge voltage range	$V_{BATREG}=4.0/4.1/4.2/4.35/4.4V$	4	4.4	V
$V_{BATREG}$	Charge voltage resolution accuracy	$V_{BAT} = 4.2V, T_J = 25^{\circ}C$	-0.50%	0.50%	
$I_{CHG\_REG\_RANGE}$	Typical Fast charge current regulation range		0	3072	mA
$I_{CHG\_REG\_ACC}$	Fast charge current regulation accuracy	$V_{BAT} = 3.2V \text{ or } 3.8V, I_{CHG}=1024mA, T_J = 25^{\circ}C$	-20%	20%	
$V_{BATLOWV}$	Battery low voltage threshold	Fast charge to precharge	3		V
$I_{PRECHG\_RANGE}$	Precharge current range		64	1024	mA
$I_{PRECHG\_ACC}$	Precharge current accuracy	$V_{BAT}=2.5V, I_{PRECHG} = 256mA, T_J = 25^{\circ}C$	-30%	30%	
$I_{TERM\_RANGE}$	Termination current range		64	1024	mA
$V_{TRICHG}$	Battery trickle charge threshold	$V_{BAT}$ falling	2		V
$I_{TRICHG}$	Battery trickle charge current	$V_{BAT} < 2 V$	10		mA
$V_{RECHG}$	Recharge Threshold below VBATREG	$V_{BAT}$ falling	100		mV

$V_{SLEEPZ}$	睡眠模式上升 阈值(VBUS-VBAT)			150		毫伏
$V_{VBUS\_OV}$	VBUS过压上升 阈值			7		伏特
$V_{BAT\_UVLO}$	VBAT欠压阈值			2.3		伏特
$V_{BAT\_UVLOZ}$	VBAT欠压滞后			2.45		伏特
$V_{OFF}$	VSYS关机阈值		2.6		3.3	伏特
$V_{OFF\_HYST}$	VSYS关机滞后			0.3		伏特
$V_{SYS\_OVP}$	VSYS过压关断		5.8		6	伏特

### 热调节与热关断

$T_{SHUT}$	热关断上升 温度	温度上升		145		°C
$T_{SHUT\_HYS}$	热关断滞后	温度下降		20		°C

### 电池充电器

$V_{BATREG\_RANGE}$	典型充电电压范围	$V_{BATREG}=4.0/4.1/4.2/4.35/4.4V$	4		4.4	伏特
$V_{BATREG}$	充电电压分辨率 精度	$V_{BAT} = 4.2V, T_J = 25^{\circ}C$	-0.50%		0.50%	
$I_{CHG\_REG\_RANGE}$	典型快速充电电流 调节范围		0		3072	毫安
$I_{CHG\_REG\_ACC}$	快速充电电流调节 精度	$V_{BAT} = 3.2V \text{ 或 } 3.8V,$ $I_{CHG}=1024mA, T_J = 25^{\circ}C$	-20%		20%	
$V_{BATLOWV}$	电池低电压阈值	快速充电到预充电		3		伏特
我预充电范围	预充电电流范围		64		1024	毫安
我预充电精度	预充电电流精度	$V_{BAT}=2.5V, I_{PRECHG} = 256mA,$ $T_J = 25^{\circ}C$	-30%		30%	
我终止范围	终止电流范围		64		1024	毫安
$V_{TRICHG}$	电池涓流充电 阈值	$V_{BAT}$ 下降		2		伏特
我TRICHG	电池涓流充电电流	$V_{BAT} < 2 V$		10		毫安
$V_{RECHG}$	低于 $V_{BATREG}$ 的充电阈值	$V_{BAT}$ 下降		100		毫伏

FSW	PWM Switching Frequency		1.5		MHz
<b>POWER-PATH MANAGEMENT</b>					
V <sub>SYS</sub>	Typical system regulation voltage	I <sub>SYS</sub> = 0A, V <sub>BAT</sub> > V <sub>SYS_MIN</sub> , BATFET Disabled	V <sub>BAT</sub> <sup>+</sup> 50mV		V
		I <sub>SYS</sub> = 0A, V <sub>BAT</sub> < V <sub>SYS_MIN</sub> , BATFET Disabled	V <sub>SYS_MIN</sub> <sup>+</sup> 150mV		V
V <sub>SYS_MIN</sub>	Minimum DC System Voltage Output	V <sub>BAT</sub> < V <sub>SYS_MIN</sub> , SYS_MIN = 3.5V , ISYS= 0A	3.65		V
<b>Input Voltage / Current Regulation</b>					
V <sub>INDPM_RANGE</sub>	Typical Input voltage regulation range		3.88		5.08 V
V <sub>INDPM_ACC</sub>	Input voltage regulation accuracy	V <sub>INDPM</sub> =4.36V	-3%	3%	
I <sub>INDPM_RANGE</sub>	Input current regulation range		100	3250	mA
I <sub>INDPM_ACC</sub>	Input current regulation accuracy	I <sub>INLIM</sub> =500mA	450	550	mA
<b>BAT OVER-VOLTAGE</b>					
V <sub>BATOVP</sub>	Battery over-voltage threshold	V <sub>BAT</sub> rising, as percentage of V <sub>BAT_REG</sub>	104%*		V
V <sub>BATOVP_HYST</sub>	Battery over-voltage hysteresis	V <sub>BAT</sub> falling, as percentage of V <sub>BAT_REG</sub>	2%		
<b>DCDC</b>					
<b>DCDC1/2/3</b>					
V <sub>IN</sub>	Input Voltage		2.6	5.5	V
UVP				85%	
OVP				130%	
FSW	Switching Frequency		3		MHz
Accuracy	Output Accuracy	Accuracy, PWM mode, V <sub>OUT</sub> <1V	-30	30	mV
		Accuracy, PWM mode, V <sub>OUT</sub> >1V	-3.00%	3.00%	
<b>DCDC1</b>					
V <sub>OUT</sub>	Output Voltage	Output Range	0.5	1.54	V

FSW	PWM开关频率		1.5		MHz
<b>电源路径管理</b>					
V <sub>SYS</sub>	典型系统调节 电压	I <sub>SYS</sub> = 0A, V <sub>BAT</sub> > V <sub>SYS_MIN</sub> , BATFET 禁用	V <sub>BAT</sub> <sup>+</sup> 50mV		伏特
		I <sub>SYS</sub> = 0A, V <sub>BAT</sub> < V <sub>SYS_MIN</sub> , BATFET 禁用	V <sub>SYS_MIN</sub> <sup>+</sup> 150mV		伏特
V <sub>SYS_MIN</sub>	最小直流系统电压 输出	V <sub>BAT</sub> < V <sub>SYS_MIN</sub> , SYS_MIN = 3.5V , ISYS= 0A	3.65		伏特
<b>输入电压 / 电流调节</b>					
V <sub>INDPM_RANGE</sub>	典型输入电压 调节范围		3.88	5.08	伏特
V <sub>INDPM_ACC</sub>	输入电压调节 精度	V <sub>INDPM</sub> =4.36V	-3%	3%	
我输入电流范围	输入电流调节范围	100	3250	毫安	
我输入电流精度	输入电流调节 精度	我限流 =500mA	450	550	毫安
<b>电池过压</b>					
电压电池过压	电池过压阈值	电压电池上升，作为百分比 电压电池调节	104%*		伏特
电压电池过压滞后	电池过压 滞后	电压电池下降，作为百分比 电压电池调节	2%		
直流-直流转换器					
直流-直流转换器1/2/3					
电压输入	输入电压		2.6	5.5	伏特
欠压保护			85%		
过压保护			130%		
FSW	开关频率		3		MHz
精度	输出精度	精度, PWM模式, V <sub>OUT</sub> <1V	-30	30	毫伏
		精度, PWM模式, V <sub>OUT</sub> >1V	-3.00%	3.00%	
<b>DCDC1</b>					
V <sub>OUT</sub>	输出电压	输出范围	0.5	1.54	伏特

		Step Size, $V_{OUT}=0.5V \sim 1.2V$	10		mV
		Step Size, $V_{OUT}=1.22V \sim 1.54V$	20		mV
I <sub>OUT</sub>	Output Load Current		4		A
<b>DCDC2</b>					
V <sub>OUT</sub>	Output Voltage	Output Range	0.5		V
		Step Size, $V_{OUT}=0.5V \sim 1.2V$	10		mV
		Step Size, $V_{OUT}=1.22V \sim 1.54V$	20		mV
		Step Size, $V_{OUT}=1.6 \sim 3.4V$	100		mV
I <sub>OUT</sub>	Output Load Current		3		A
<b>DCDC3</b>					
V <sub>OUT</sub>	Output Voltage	Output Range	0.5		1.84 V
		Step Size, $V_{OUT}=0.5V \sim 1.2V$	10		mV
		Step Size, $V_{OUT}=1.22V \sim 1.84V$	20		mV
I <sub>OUT</sub>	Output Load Current		1.5		A
<b>DCDC4</b>					
V <sub>OUT</sub>	Output Voltage	Output Range	1.0		3.7 V
		Step Size	100		mV
I <sub>OUT</sub>	Output Load Current		3		A
<b>LDO</b>					
<b>RTCLDO</b>					
V <sub>OUT</sub>	Output Voltage		1.8		V
	Output voltage accuracy		-10%		+10%
I <sub>OUT</sub>	Output Load Current		30		mA
<b>CPUSLDO</b>					
VIN	Input Voltage	Input is DCDC3	0.8		V
V <sub>OUT</sub>	Output Voltage	Output Range	0.5		V
		Step size	50		mV
		Accuracy, $VIN=0.8V \sim 1.84V$ , $V_{OUT}<1V$ , $I_{load}=10mA$	-30		30 mV
		Accuracy, $VIN=0.8V \sim 1.84V$ ,	-3%		3%

		步进大小, $V_{OUT}=0.5V \sim 1.2V$	10		毫伏
		步进大小, $V_{OUT}=1.22V \sim 1.54V$	20		毫伏
I <sub>OUT</sub>	输出负载电流		4		安培
<b>DCDC2</b>					
V <sub>OUT</sub>	输出电压	输出范围	0.5		3.4 伏特
		步进大小, $V_{OUT}=0.5V \sim 1.2V$	10		毫伏
		步进大小, $V_{OUT}=1.22V \sim 1.54V$	20		毫伏
		步进大小, $V_{OUT}=1.6 \sim 3.4V$	100		毫伏
I <sub>OUT</sub>	输出负载电流		3		安培
<b>DCDC3</b>					
V <sub>OUT</sub>	输出电压	输出范围	0.5		1.84 伏特
		步进大小, $V_{OUT}=0.5V \sim 1.2V$	10		毫伏
		步进大小, $V_{OUT}=1.22V \sim 1.84V$	20		毫伏
I <sub>OUT</sub>	输出负载电流		1.5		安培
<b>DCDC4</b>					
V <sub>OUT</sub>	输出电压	输出范围	1.0		3.7 伏特
		步进大小	100		毫伏
I <sub>OUT</sub>	输出负载电流		3		安培
<b>LDO</b>					
<b>RTCLDO</b>					
V <sub>OUT</sub>	输出电压		1.8		3.3 伏特
	输出电压精度	-10%		+10%	
I <sub>OUT</sub>	输出负载电流		30		毫安
<b>CPUSLDO</b>					
VIN	输入电压	输入为 DCDC3	0.8		1.84 伏特
V <sub>OUT</sub>	输出电压	输出范围	0.5		1.4 伏特
		步进大小	50		毫伏
		精度, $V_{IN}=0.8V \sim 1.84V$ , $V_{OUT} < 1V$ , $I_{load}=10mA$	-30	30	毫伏
		精度, $V_{IN}=0.8V \sim 1.84V$ ,	-3%	3%	

		$V_{OUT} > 1V, I_{load} = 10mA$				
$I_{OUT}$	Output Load Current		30			mA
$ILIM$	Current Limit		300			mA
<b>ALDO/BLDO/CLDO 1~4</b>						
$V_{IN}$	Input Voltage		2.6		5.5	V
$V_{Drop}$	Dropout	$V_{OUT} = 3.3V$	200			mV
$V_{OUT}$	Output Voltage	Output Range	0.5		3.5	V
		Step size	100			mV
		Accuracy, ALDOIN=2.6V~5.5V, $V_{OUT} < 1V, I_{load} = 10mA$ only for ALDO3/4	-20		20	mV
		Accuracy, ALDOIN=2.6V~5.5V, $V_{OUT} > 1V, I_{load} = 10mA$ only for ALDO3/4	-2%		2%	
		Accuracy, xLDOIN=2.6V~5.5V, $V_{OUT} < 1V, I_{load} = 10mA$	-30		30	mV
$I_{OUT}$	Output Load Current	Accuracy, xLDOIN=2.6V~5.5V, $V_{OUT} > 1V, I_{load} = 10mA$	-3%		3%	
		ALDO2, BLDO1/3, CLDO1/3/4	500			mA
		ALDO1/4, BLDO4, CLDO2	400			mA
$ILIM$	Current Limit		200			mA
<b>BOOST</b>						
$V_{BST\_REG\_RANGE}$	Typical Boost mode regulation voltage range		4.55		5.51	V
$V_{BST\_REG\_STEP}$	Typical Boost Mode Regulation voltage step		64			mV
$V_{BST\_REG\_ACC}$	Boost mode regulation voltage accuracy	$V_{BST} = 5.126V$	-3%		3%	
$V_{BST\_BAT\_LOWV}$	Battery voltage exiting boost mode	BAT falling	2.4	2.6	3.0	V
$I_{BST}$	Boost mode output current range				1.5	A

		$V_{OUT} > 1V, I_{load} = 10mA$				
$I_{OUT}$	输出负载电流			30		毫安
$I_{LIM}$	电流限制			300		毫安
<b>ALDO/BLDO/CLDO 1~4</b>						
$V_{IN}$	输入电压		2.6		5.5	伏特
$V_{降压}$	压降	$V_{OUT} = 3.3V$		200		毫伏
$V_{OUT}$	输出电压	输出范围	0.5		3.5	伏特
		步进大小		100		毫伏
		精度, ALDOIN=2.6V~5.5V, $V_{OUT} < 1V, I_{load} = 10mA$ 仅适用于 ALDO3/4	-20		20	毫伏
		精度, ALDOIN=2.6V~5.5V, $V_{OUT} > 1V, I_{load} = 10mA$ 仅适用于 ALDO3/4	-2%		2%	
		精度, xLDOIN=2.6V~5.5V, $V_{OUT} < 1V, I_{load} = 10mA$	-30		30	毫伏
$I_{OUT}$	输出负载电流	精度, xLDOIN=2.6V~5.5V, $V_{OUT} > 1V, I_{load} = 10mA$	-3%		3%	
		ALDO2, BLDO1/3, CLDO1/3/4		500		毫安
		ALDO1/4, BLDO4, CLDO2		400		毫安
$I_{LIM}$	电流限制			200		毫安
				500		毫安
<b>BOOST</b>						
$V_{BST\_REG\_RANGE}$	典型升压模式调节电压范围		4.55		5.51	伏特
$V_{BST\_REG\_STEP}$	典型升压模式调节电压步长			64		毫伏
$V_{BST\_REG\_ACC}$	升压模式调节电压精度	$V_{BST} = 5.126V$	-3%		3%	
$V_{BST\_BAT\_LOWV}$	电池电压退出升压模式	电池电压下降	2.4	2.6	3.0	伏特
$I_{BST}$	升压模式输出电流范围				1.5	安培

$V_{BST\_OVP}$	Boost mode over-voltage threshold	Rising threshold	5.8		6.4	V
$V_{BST\_OVP\_HYS}$	Boost mode over-voltage threshold hysteresis	Falling threshold	100		300	mV
FSW	PWM Switching Frequency, and digital clock	Oscillator frequency		1.5		MHz
<b>TWI&amp;IO</b>						
<b>TWI INTERFACE (SCL, SDA)</b>						
VIH	Input high threshold level, SCL and SDA	Pull-up rail 1.8V	1.3			V
VIL	Input low threshold level	Pull-up rail 1.8V			0.8	V
VOL	Output low threshold level	Sink Current = 5mA, sink current			0.4	V
<b>Logic I/O pin Characteristics (IRQ/PWRON/PWROK)</b>						
VIH	Input high threshold level		1.3			V
VIL	Input low threshold level				0.8	V

$V_{BST\_OVP}$	升压模式过压 阈值	上升阈值	5.8		6.4	伏特
$V_{BST\_OVP\_HYS}$	升压模式过压 阈值滞后	下降阈值	100		300	毫伏
FSW	PWM开关频率， 和数字时钟	振荡器频率		1.5		MHz
<b>TWI&amp;IO</b>						
<b>TWI接口 (SCL, SDA)</b>						
VIH	输入高阈值水平, SCL 和SDA	上拉电源 1.8V	1.3			伏特
VIL	输入低阈值	上拉电源 1.8V			0.8	伏特
电压输出	输出低阈值	吸收电流 = 5mA, 吸收 电流			0.4	伏特
<b>逻辑I/O引脚特性 (IRQ/PWRON/PWROK)</b>						
VIH	输入高阈值		1.3			伏特
VIL	输入低阈值				0.8	伏特

## 6 Detail Description

### 6.1 Overview

AXP717 is a highly integrated power management IC(PMIC) targeting at single cell Li-battery (Li-ion or Li-polymer) applications that require multi-channel power conversion outputs. It provides an easy and flexible power management solution for multi-core processors to meet the complex and accurate requirements of power control.

AXP717 supports 3A switch charger. Besides, it supports 17 channel power outputs which include 3 channel DCDCs and 14 channel LDOs. To ensure the security and stability of the system, AXP717 provides multiple channels 14-bit ADC for voltage/temperature monitor and integrates protection circuits such as over-voltage protection(OVP), over-current protection(OCP) and over-temperature protection(OTP). Moreover, AXP717 features a unique E-Gauge™ (Fuel Gauge) system, making power gauge easy and exact.

AXP717 supports TWSI and RSB for system to dynamically adjust output voltages, charge current and configure interrupt condition.

AXP717 is available in 6mm x 6mm 52-pin QFN package.

# 6 详细描述

## 6.1 概述

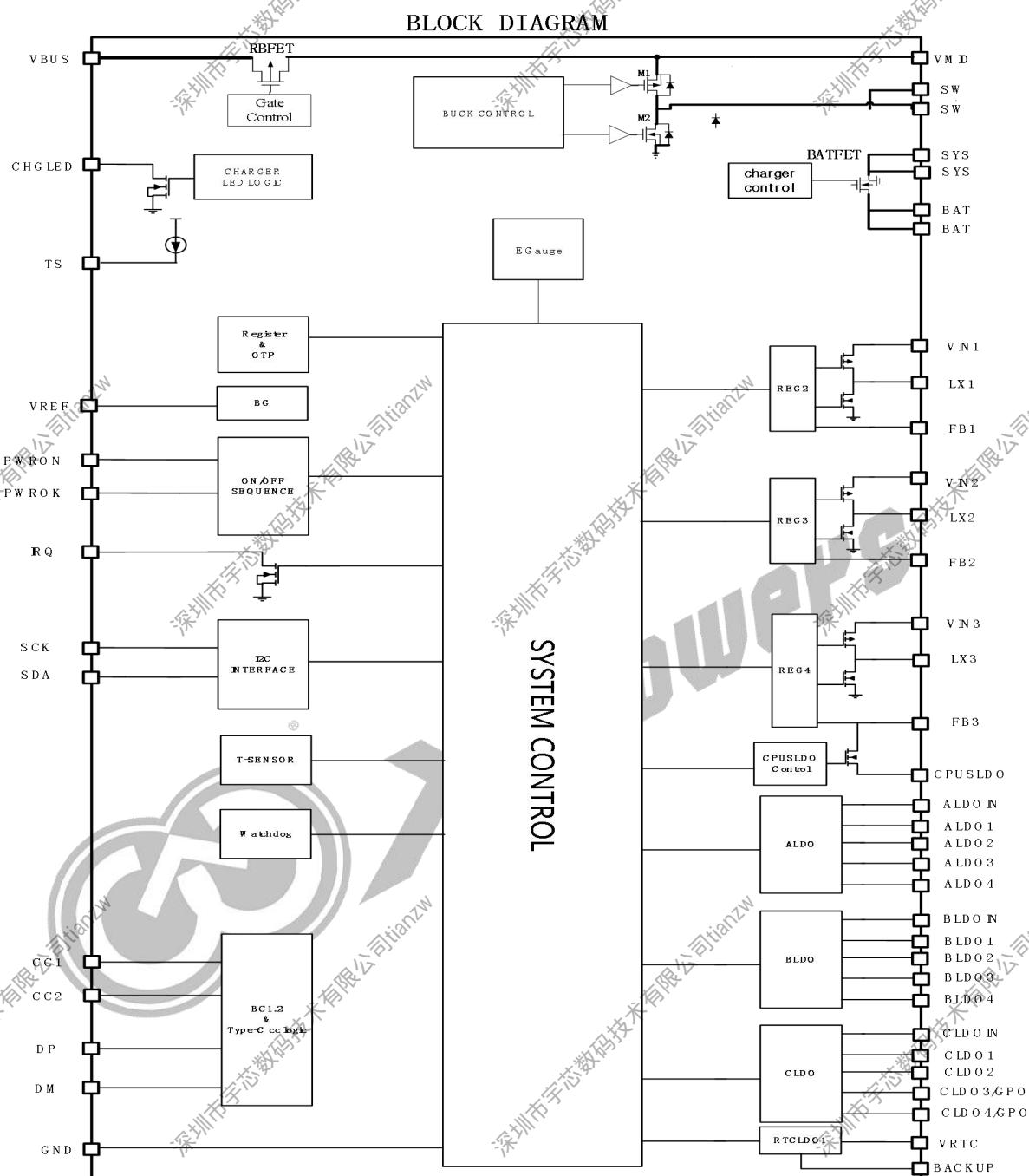
AXP717是一款高度集成的电源管理集成电路（PMIC），针对单电池锂电池（锂离子或锂聚合物）应用，要求多通道电源转换输出。它为多核处理器提供了一种简单灵活的电源管理解决方案，以满足复杂和精确的电源控制要求。

AXP717支持3A开关充电器。此外，它支持17个通道电源输出，包括3个通道DCDC和14个通道LDO。为了确保系统的安全性和稳定性，AXP717提供多个通道的14位ADC用于电压/温度监测，并集成了过压保护（OVP）、过流保护（OCP）和过温保护（OTP）等保护电路。此外，AXP717具有独特的E-Gauge™（燃料计）系统，使得电源计量变得简单而准确。

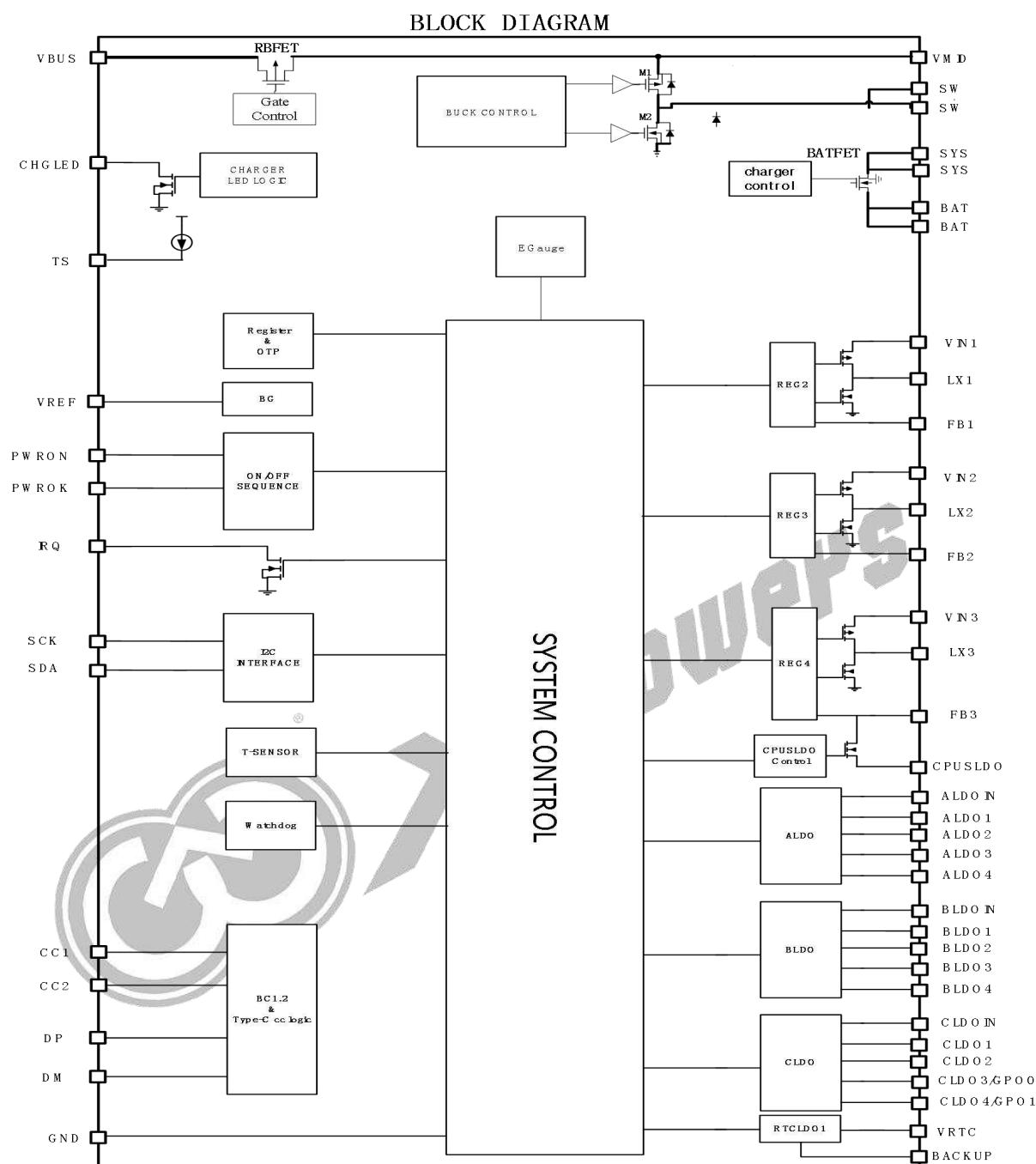
AXP717支持TWSI和RSB，使系统能够动态调整输出电压、充电电流并配置中断条件。

AXP717采用6mm x 6mm 52引脚QFN封装。

## 6.2 Function Block Diagram



## 6.2 功能框图



## 6.3 Serial Interface Communication

AXP717 supports TWSI protocol and performs as a TWSI slave device with default address 0x68/0x69(8 bits).

When AXP717 powers on, SCK/SDA pin of TWSI will be pulled up to IO Power and then Host can adjust and monitor AXP717 with rich feedback information.

Besides, AXP717 supports RSB for Allwinner platform with address 0x01D1 or 0x0273 by customer.

Note: "Host" here refers to processor.

## 6.4 Power Path

VBUS as the charger input, connecting to VSYS pin through a switch charger, provides power to system and charges battery through BATFET. Charge current can be adjusted automatically according to the feedback current which is detected with an internal resistor.

The device provides automatic power path selection for system from VBUS, battery or both. When battery voltage is above VSYS, BATFET is turned on and AXP717 enters supplement mode. If an adapter is not inserted, system current is provided only by battery. At this time, BATFET is at fully on state.

## 6.5 Power On/Off and reset

### 6.5.1 Power on reset(POR)

AXP717 is powered from the higher voltage between VBUS and BAT. When VBUS voltage( $V_{VBUS}$ ) is higher than  $V_{VBUS\_UVLOZ}$  or BAT voltage( $V_{BAT}$ ) is higher than  $V_{BAT\_UVLOZ}$ , the device is POR, and all registers are reset to the default value.

### 6.5.2 Power up from BAT

If only battery is present and  $V_{BAT}$  is higher than UVLO threshold , BATFET(connecting battery to system) is off by default and need to be turned on by pressing the PWRON key or inserting an adapter. Serial Interface communication is not available before power on.

### 6.5.3 Power up from VBUS

When VBUS is inserted and  $V_{VBUS}$  is higher than  $V_{VBUS\_UVLOZ}$ , the VBUS insertion IRQ is sent and the register bit reg49H[7] is set to 1 to indicate VBUS is inserted. Then PMU detects the input source whether it is good or not. If VBUS is good, the RBFET is open and VSYS is working.

#### 6.5.3.1 Good source condition

PMU needs to check the power capability of the input source. Only when the input source meets the following requirements can it start the buck converter.

- a. VBUS voltage is lower than  $V_{ACOV}$ (typical 7V)

## 6.3 串行接口通信

AXP717支持TWSI协议，并作为TWSI从设备，默认地址为0x68/0x69（8位）。

当AXP717上电时，TWSI的SCK/SDA引脚将被拉高至IO电源，然后主机可以通过丰富的反馈信息调整和监控AXP717。

此外，AXP717支持RSB，用于Allwinner平台，地址为0x01D1或0x0273，由客户指定。

注意：“主机”在此指处理器。

## 6.4 电源路径

VBUS作为充电器输入，通过开关充电器连接到VSYS引脚，为系统提供电源并通过BATFET给电池充电。充电电流可以根据内部电阻检测到的反馈电流自动调整。

该设备为系统提供自动电源路径选择，来源于V<sub>BUS</sub>、电池或两者。当电池电压高于V<sub>SYS</sub>时，BATFET被打开，AXP717进入补充模式。如果没有插入适配器，系统电流仅由电池提供。此时，BATFET处于完全开启状态。

## 6.5 开机/关机和重置

### 6.5.1 上电复位(POR)

AXP717从V<sub>BUS</sub>和BAT之间的高电压供电。当V<sub>BUS</sub>电压(V<sub>BUS</sub>)高于V<sub>BUS\_UVLOZ</sub>或BAT电压(V<sub>BAT</sub>)高于V<sub>BAT\_UVLOZ</sub>时，设备进入上电复位状态，所有寄存器重置为默认值。

### 6.5.2 从电池供电

如果仅有电池存在且V<sub>BAT</sub>高于UVLO阈值，BATFET（将电池连接到系统）默认是关闭的，需要通过按下POR键或插入适配器来开启。在开机之前，串行接口通信不可用。

### 6.5.3 从V<sub>BUS</sub>供电

当插入V<sub>BUS</sub>且V<sub>BUS</sub>高于V<sub>BUS\_UVLOZ</sub>时，发送V<sub>BUS</sub>插入IRQ，并将寄存器位reg49H[7]设置为1以指示V<sub>BUS</sub>已插入。然后PMU检测输入源是否良好。如果V<sub>BUS</sub>良好，RBFET打开，VSYS正常工作。

#### 6.5.3.1 良好的源条件

PMU需要检查输入源的功率能力。只有当输入源满足以下要求时，才能启动降压转换器。

- a. V<sub>BUS</sub>电压低于V<sub>ACOV</sub>（典型值7V）

b. VBUS voltage is higher than  $V_{VBUSVLO}$  when pulling  $I_{BADBUS}$ (typical 15mA)

Once the input source meets the requirements above, the register bit reg00H[5](VBUS\_GD) is set to 1 to indicate the input source is good.

### 6.5.3.2 Set input voltage limit(VINDPM)

AXP717 supports wide range of input voltage(3.9V~5.5V).  $V_{INDPM}$  can be set through reg16H[3:0]. The range of  $V_{INDPM}$  is from 3.88V to 5.08V and the step is 80mV.

When VBUS voltage reaches  $V_{INDPM}$ , the charge current will decrease automatically until the current is zero. If  $I_{SYS}$  is over the input power supply capability, VSYS will drop. If  $V_{BAT}$  is above VSYS, PMU will enter the supplement mode.

### 6.5.3.3 Set input current limit(IINDPM)

AXP717 supports input current limit to avoid adaptor overload.  $I_{INDPM}$  can be set through reg17H[5:0]. The range of  $I_{INDPM}$  is from 100mA to 3.25A and the step is 100mA.

When input current reaches  $I_{INDPM}$ , the charge current will decrease automatically until the current is zero. If  $I_{SYS}$  is over the input power supply capability, VSYS will drop. If  $V_{BAT}$  is above VSYS, PMU will enter the supplement mode.

## 6.5.4 System power on/off management

PMU has power off and power on status. When at off state, all voltage outputs are turned off except RTCLDO.

### 6.5.4.1 Power on-off Key (POK)

EN/PWRON pin can be customized as PWRON pin or EN pin. The default is PWRON pin. The Power on-off Key (POK) can be connected between PWRON pin and GND of AXP717. AXP717 can automatically identify the four status (Long-press, Short-press, Negative edge, Positive edge) and then correspond respectively.

### 6.5.4.2 Power on

1. When EN/PWRON pin is customized as PWRON pin, power on sources include:

(1). POK. AXP717 can be powered on by pressing and holding POK for a period of time that longer than "ONLEVEL".

(2). VBUS low to high. The function can be configured by customization.

(3). VBAT low to high. The function can be configured by customization.

(4). IRQ Low level. IRQ pin is low level for more than 16ms, AXP717 will be powered on. The function can be configured by customization.

(5). Battery is charged to normal( $V_{BAT}>3.3V$  and is charging). The function can be configured by customization.

2. When EN/PWRON pin is customized as EN pin, AXP717 can be powered on by EN pin from low to high(0.6V).

b. VBUS 电压高于  $V_{VBUSUVLO}$  在拉动  $I_{BADBUS}$  时（典型值 15mA）

一旦输入源满足上述要求，寄存器位 reg00H[5](VBUS\_GD) 被设置为 1，以指示输入源良好。

### 6.5.3.2 设置输入电压限制(VINDPM)

AXP717 支持宽范围的输入电压（3.9V~5.5V）。 $V_{INDPM}$  可以通过 reg16H[3:0] 设置。 $V_{INDPM}$  的范围是从 3.88V 到 5.08V，步长为 80mV。

当 VBUS 电压达到  $V_{INDPM}$  时，充电电流将自动减少，直到电流为零。如果  $I_{SYS}$  超过输入电源的能力，VSYS 将下降。如果  $V_{BAT}$  高于 VSYS，PMU 将进入补充模式。

### 6.5.3.3 设置输入电流限制(IINDPM)

AXP717 支持输入电流限制以避免适配器过载。 $I_{INDPM}$  可以通过 reg17H[5:0] 设置。 $I_{INDPM}$  的范围是从 100mA 到 3.25A，步长为 100mA。

当输入电流达到  $I_{INDPM}$  时，充电电流将自动减少，直到电流为零。如果  $I_{SYS}$  超过输入电源的能力，VSYS 将下降。如果  $V_{BAT}$  高于 VSYS，PMU 将进入补充模式。

## 6.5.4 系统电源开/关管理

PMU 具有关机和开机状态。在关机状态下，除 RTCLDO 外，所有电压输出均被关闭。

### 6.5.4.1 开关机键 (POK)

EN/PWRON 引脚可以自定义为 PWRON 引脚或 EN 引脚。默认是 PWRON 引脚。开关机键 (POK) 可以连接在 PWRON 引脚和 AXP717 的接地之间。AXP717 可以自动识别四种状态（长按、短按、负边缘、正边缘），并分别做出相应的响应。

### 6.5.4.2 开机

1. 当 EN/PWRON 引脚被定制为 PWRON 引脚时，开机源包括：

(1). POK。AXP717 可以通过按住 POK 超过“开启电平”的时间来开机。

(2). VBUS 由低到高。该功能可以通过定制进行配置。

(3). VBAT 由低到高。该功能可以通过定制进行配置。

(4). IRQ 低电平。IRQ 引脚低电平持续超过 16ms，AXP717 将被开机。该功能可以通过定制进行配置。

(5). 电池充电至正常状态 ( $V_{BAT} > 3.3V$  并且正在充电)。该功能可以通过定制进行配置。

2. 当 EN/PWRON 引脚被定制为 EN 引脚时，AXP717 可以通过 EN 引脚从低到高 (0.6V) 开机。

After power on, DCDCs and LDOs will be soft booted in preset timing sequence. If IRQ low level is the power on source, AXP717 can be configured for fast power on by REG2FH [5], and the DCDCs/LDOs start sequence can be configured by REG2BH~REG2FH.

#### 6.5.4.3 Power Off

1. When EN/PWRON pin is customized as PWRON pin, power off sources include:

(1). POK. AXP717 can be powered off by pressing and holding POK for a period of time that longer than "OFFLEVEL". The function can be configured by REG22H [1] and REG22H [0] decides whether the PMU auto turns on or not when it shuts down after OFFLEVEL POK.

(2). Write "1" to REG27H [0].

(3). VSYSGOOD high to low. When VSYS<VOFF or VBUS>7V, AXP717 will be powered off. The default of VOFF is 2.6V which can be configured by REG24H [6:4].

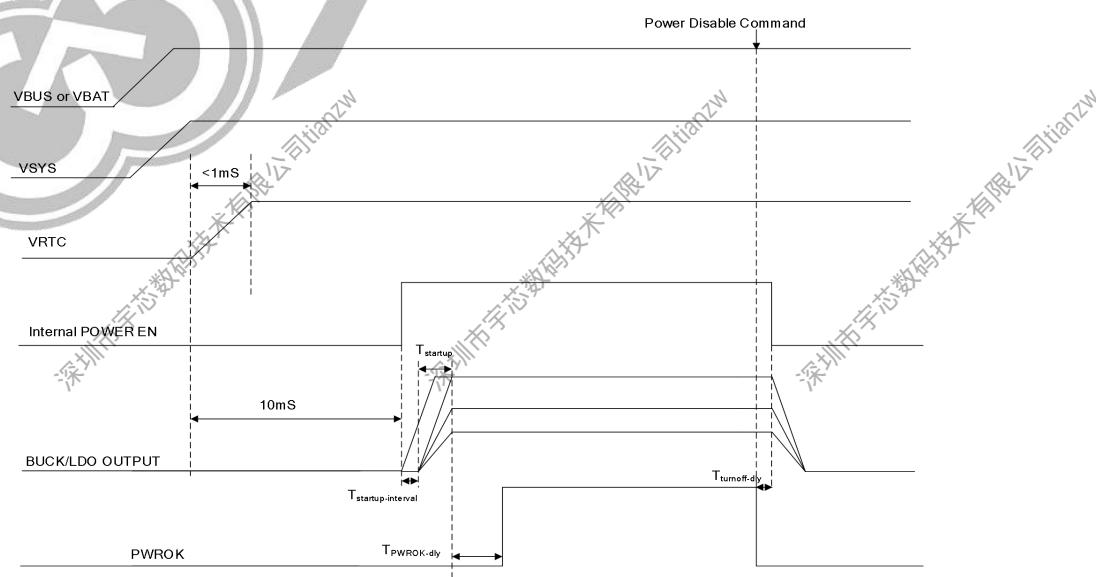
(4). The output voltage of DCDC is 15% lower than the setting value. The function can be configured by REG23H [3:0].

(5). The output voltage of DCDC is much larger than their setting(130%). The function can be configured by REG23H [4].

(6). Die temperature is over the warning level2(145°C). The function can be configured by REG22H [2].

(7). LDO over current(typical 500mA for ALDO/BLDO/CLDO). The function can be configured by REG22H [3].

**Figure 6-1 System power up and shut down sequence**



#### 6.5.4.4 Sleep and wakeup

When the running system needs to enter Sleep mode, maybe one or several power outputs should be disabled or changed to other voltage. Wakeup can be initiated by the following sources:

1. Software wakeup (REG25H [1] is set to 1)
2. IRQ pin wakeup (REG 25H [5] =1 and IRQ pin is low level for more than 4ms)

开机后，DCDC 和 LDO 将按照预设的时间顺序软启动。如果IRQ低电平是开机源，AXP717可以通过REG2FH [5]配置为快速开机，DCDC/LDO的启动顺序可以通过REG2BH~REG2FH配置。**6.5.4.3 关机**

1. 当EN/PWRON引脚被定制为PWRON引脚时，关机源包括：

(1). POK。 AXP717可以通过按住POK一段时间（超过“关闭电平”）来关机。该功能可以通过REG22H [1]配置，REG22H [0]决定PMU在OFFLEVEL POK后关机时是否自动开启。(2). 将“1”写入REG27H [0]。

(3). VSYSGOOD高到低。当VSYS<VOFF或VBUS>7V时，AXP717将被关机。VOFF的默认值为2.6V，可以通过REG24H [6:4]配置。

(4).DCDC的输出电压比设定值低15%。该功能可以通过

REG23H [3:0]进行配置。

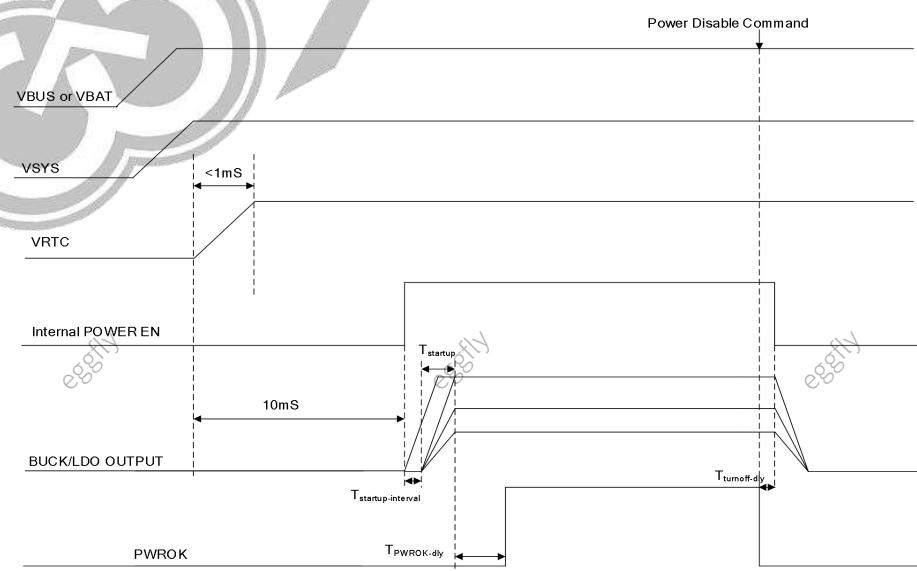
(5).DCDC的输出电压远高于其设定值（130%）。该功能可以通过

REG23H [4]进行配置。

(6).芯片温度超过警告级别2（145°C）。该功能可以通过REG22H [2]进行配置。

(7).LDO过流（ALDO/BLDO/CLDO典型值500mA）。该功能可以通过REG22H [3]进行配置。

**图6-1 系统上电和关机序列**



#### 6.5.4.4 睡眠与唤醒

当运行中的系统需要进入睡眠模式时，可能需要禁用一个或多个电源输出或更改为其他电压。唤醒可以由以下源发起：

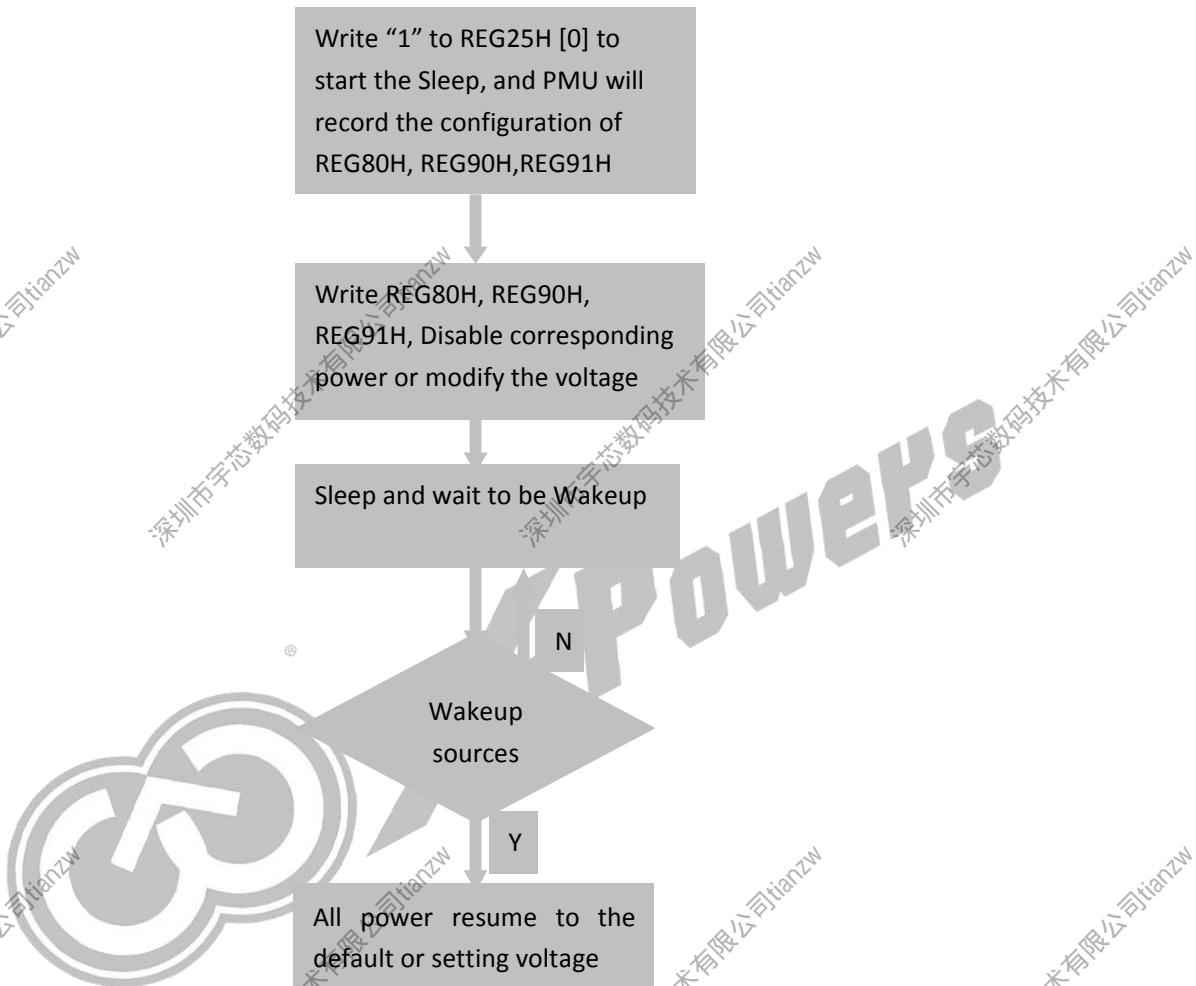
1.软件唤醒（REG25H [1]设置为1）

2.IRQ引脚唤醒（REG 25H [5] =1且IRQ引脚低电平持续超过4毫秒）

These sources will make all the power outputs resume to the default voltage or the setting voltage, which is configured by REG25H[2], and all shutdown powers will resume by the startup sequence.

The control process under sleep and wakeup modes is as below.

**Figure 6-2 Sleep and Wakeup**



#### 6.5.4.5 System Reset

System reset means the related registers will be reset when PMU is power off. The system will power off and then power on. VRTC will not be off during restart. Restart can be initiated by the following sources:

- (1). PWROK drive low.

The PWROK pin can be used as the reset signal of application system. During AXP717 startup, PWROK outputs low level, which will be pulled up to startup the system after output voltage reaches the regulated value.

When application system works normally, if the PWROK pin is driven low for 128us, the PMU will be restarted. The function can be configured by REG27H [3].

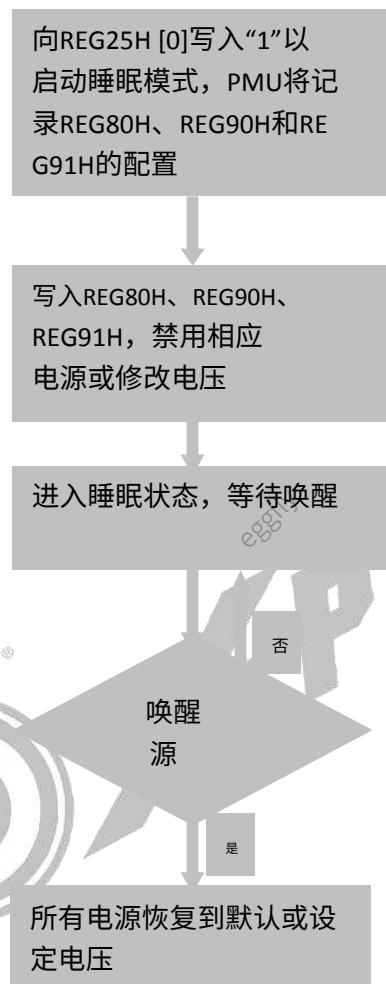
- (2). Write "1" to REG27H [1] to restart the PMU.

- (3). Watchdog timeout. The function can be configured by REG19H [0] and REG1AH [5:4].

这些源将使所有电源输出恢复到默认电压或由REG25H[2]配置的设定电压，所有关闭的电源将按照启动顺序恢复。

睡眠与唤醒模式下的控制过程如下。

**图6-2 睡眠与唤醒**



#### 6.5.4.5 系统重置

系统重置意味着当PMU断电时，相关寄存器将被重置。系统将断电然后重新上电。VRRTC在重启期间不会断电。重启可以由以下来源发起：

(1). 电源正常信号驱动低电平。

PWROK引脚可以用作应用系统的复位信号。在AXP717启动期间，PWROK输出低电平，输出电压达到规定值后将被拉高以启动系统。

当应用系统正常工作时，如果PWROK引脚被驱动为低电平持续128微秒，PMU将被重启。

该功能可以通过REG27H [3]进行配置。

(2). 向REG27H [1]写入“1”以重启PMU。

(3). 看门狗超时。该功能可以通过REG19H [0]和REG1AH [5:4]进行配置。

#### 6.5.4.6 POR

Power on reset means all the registers will be reset when PMU is power down. All voltage outputs are turned off including RTCLDO and VREF. Pressing and holding POK for more than 16s can force POR.

#### 6.5.4.7 Fast power on/Fast Wake up

If fast power on and fast wake up function is enabled by REG3FH, all voltage outputs are turned on based on the timing sequence set by REG28H~REG2BH. The startup interval is 0.4ms.

#### 6.5.4.8 Green mode

AXP717 has ultra-low power mode(Green mode) to support the application such as Elink.

There are two ways to let AXP717 enter to green mode.

(1) Disable all the power rails, and only enable CPUSLDO/DCDC3/BLDO2, then set REG1DH[0] to enable green mode. To exit green mode, host needs to clear REG1D[0].

(2) Set REG25H[0] to enter sleep mode, and configure the power rails on/off in sleep mode. Then set REG2AH[1] and REG25H[6] to let the device enter to both sleep and green mode automatically. In this way, there is a delay time before sleep and green mode taking effect.

In Green mode, the quiescent power consumption is much lower than normal status. However, the voltage output accuracy and capacity is worse. The following table shows the capacity and accuracy of the voltage output.

**Table 6-1 The capacity and accuracy in Green mode**

Output Path	Accuracy	Load Capacity(Max)
CPUSLDO	+5%	10mA
RTCLDO	+5%	5mA
DCDC3	+5%	10mA
BLDO2	+5%	5mA

## 6.6 Multi-Power Outputs

The following table has listed the multi-power outputs and their functions of AXP717.

**Table 6-2 Multi-Power Outputs**

Output Path	Type	Default Voltage	Startup Sequence	Application Suggestion	Load Capacity
DCDC1	BUCK	Customization	Customization	CPU	4000mA
DCDC2	BUCK			VSYS/VDD-USB/DRAM	3000mA
DCDC3	BUCK			VCC-DRAM	1500mA

#### 6.5.4.6 上电复位

上电复位意味着当PMU断电时，所有寄存器将被复位。所有电压输出将被关闭，包括RTCLDO和VREF。按住POK超过16秒可以强制上电复位。**6.5.4.7 快速上电/快速唤醒**

如果通过REG3FH启用快速开机和快速唤醒功能，则所有电压输出将根据REG28H~REG2BH设置的时间序列开启。启动间隔为0.4毫秒。**6.5.4.8 绿色模式**

AXP717具有超低功耗模式（绿色模式），以支持如Elink等应用。

有两种方法可以让AXP717进入绿色模式。

- (1) 禁用所有电源轨，仅启用CPUSLDO/DCDC3/BLDO2，然后设置REG1DH[0]以启用绿色模式。要退出绿色模式，主机需要清除REG1D[0]。
- (2) 设置REG25H[0]以进入睡眠模式，并在睡眠模式下配置电源轨的开/关。然后设置REG2AH[1]和REG25H[6]以让设备自动进入睡眠和绿色模式。这样一来，在进入睡眠和绿色模式之前会有一个延迟时间。

在绿色模式下，静态功耗远低于正常状态。然而，电压输出的精度和容量较差。下表显示了电压输出的容量和精度。

**表6-1 绿色模式下的容量和精度**

输出路径	精度	负载容量（最大）
CPUSLDO	+/-5%	10mA
RTCLDO	+/-5%	5mA
DCDC3	+/-5%	10mA
BLDO2	+/-5%	5mA

## 6.6 多电源输出

下表列出了AXP717的多电源输出及其功能。

**表6-2 多电源输出**

输出路径	类型	默认电压	启动顺序	应用建议	负载容量
DCDC1	降压	定制	定制	中央处理器	4000毫安
DCDC2	降压			VSYS/VDD-USB/DRAM	3000毫安
DCDC3	降压			VCC-DRAM	1500毫安

DCDC4	BUCK		Not available in charger mode	3000mA
ALDO1	LDO		AVDD-CSI	400mA
ALDO2	LDO		IO/AF-CSI VCC-PE	200mA
ALDO3	LDO		VCC-USB/VCC-PL	200mA
ALDO4	LDO		AVCC/PLL/DRAM	400mA
BLDO1	LDO		WIFI	400mA
BLDO2	LDO		LPDDR	200mA
BLDO3	LDO		MOTOR	200mA
BLDO4	LDO		DVDD-CSI	400mA
CLDO1	LDO		MIPI/LVDS.etc	400mA
CLDO2	LDO		CTP	400mA
CLDO3	LDO		VCC-SENSOR/NAND.etc	400mA
CLDO4	LDO		LCD	400mA
VCPUS	LDO	Always on	CPU	30mA
VRTC	LDO	Always on	RTC	30mA

AXP717 includes 4 synchronous step-down DCDCs and 14 LDOs. The work frequency of DC-DC 1/2/3 is 3MHz and DCDC4 is 1.5MHz. External small inductors and capacitors can be connected. In addition, DCDC 1/2/3 can be set in fixed PWM mode or auto mode (automatically switchable according to the load). See register REG81H.

DCDC1/2/3 has DVM enable option. In DVM mode, when there is a change in the output voltage, DCDC will change to the new targeted value step by step. It supports two kinds of DVM slope: 1 step/15.625us and 1step/31.250us. The slope can be chosen by REG82H [0].

AXP717 can configure the default voltage, the startup sequence and other control of all power output.

Startup sequence: The startup sequence has eight levels from 0 to 7. When the sequence is 0, it means the output is booted at the first step. When the sequence code is 1, it means the output is booted at the second step. When the sequence is 7, it means the output is not booted.

Default voltage setting: The default voltage of each channel can be set to each step within the output range.

## 6.7 Multi-Function Pin Description

**EN/PWRON**

DCDC4	降压		在充电器模式下不可用	3000毫安
ALDO1	LDO		AVDD-CSI	400毫安
ALDO2	LDO		IO/AF-CSI VCC-PE	200毫安
ALDO3	LDO		VCC-USB/VCC-PL	200毫安
ALDO4	LDO		AVCC/PLL/DRAM	400毫安
BLDO1	LDO		无线网络	400毫安
BLDO2	LDO		LPDDR	200毫安
BLDO3	LDO		电动机	200毫安
BLDO4	LDO		DVDD-CSI	400毫安
CLDO1	LDO		MIPI/LVDS等	400毫安
CLDO2	LDO		CTP	400毫安
CLDO3	LDO		VCC-SENSOR/NAND等	400毫安
CLDO4	LDO		LCD	400毫安
VCPUS	LDO	始终开启	CPU	30mA
VRTC	LDO	始终开启	RTC	30mA

AXP717包括4个同步降压DCDC和14个LDO。DCDC 1/2/3的工作频率为3MHz，DCDC4为1.5MHz。可以连接外部小型电感和电容。此外，DCDC 1/2/3可以设置为固定PWM模式或自动模式（根据负载自动切换）。请参见寄存器REG81H。

DCDC1/2/3具有DVM使能选项。在DVM模式下，当输出电压发生变化时，DCDC将逐步更改为新的目标值。它支持两种DVM斜率：1步/15.625us和1步/31.250us。斜率可以通过REG82H [0]选择。

AXP717可以配置默认电压、启动顺序及所有电源输出的其他控制。

启动顺序：启动顺序有八个级别，从0到7。当顺序为0时，表示输出在第一步启动。当顺序代码为1时，表示输出在第二步启动。当顺序为7时，表示输出未启动。

默认电压设置：每个通道的默认电压可以设置为输出范围内的每个步骤。

## 6.7 多功能引脚描述

EN/PWRON

EN/PWRON can be customized as EN pin or PWRON PIN. When it is configured as PWRON pin, a Power on-off Key (POK) can be connected between PWRON pin and GND. When it is configured as EN pin, it can be used for dial switch.

#### CLDO4/GPO1

It can be customized as LDO or GPO. When customized as GPO, it is push-pull. GPO1 output is configured by REG1CH [4].

#### CLDO3/GPO0

It can be customized as LDO or GPO. When customized as GPO, it is open-drain. GPO0 output is configured by REG1CH [0].

## 6.8 Charger

### 6.8.1 Characteristics

- Range of input voltage:3.9V~5.5V, switch charger, supports single cell Li-battery
- Pre-charge current settable ( $I_{PRE-CHG}$ , reg61H [3:0]), default:128mA, range: 0mA~960mA, step:64mA
- Fast charge current settable ( $I_{CHG}$ , reg62H[5:0]), default:1024mA, range: 0mA~3072mA, step:64mA
- Target charge voltage settable ( $V_{REG}$ , reg64H[2:0]), default:4.2V, range: 4.0v/4.1v/4.2v/4.35v/4.4v/5.0v
- Termination current settable(Iterm,reg63H[3:0]),default:384mA,range:64~1024,step:64mA
- Accuracy of target voltage: $\pm 0.5\%$ (testing ambient temperature:25 °C, target voltage:4.2V)

### 6.8.2 Charging condition

- VBUS is present and available,  $V_{BUS} > V_{BAT} + V_{SLEEPZ}$
- Input source detection finishes (reg00H [5] =1)
- Charging is enabled (reg19H [1] =1)
- Die temperature is lower than  $T_{SHUT}$
- When TS pin is used to detect battery temperature, battery temperature is within the chargeable range
- $V_{BAT}$  is lower than  $V_{BAT\_OVP}$  and Battery is present
- No charger safety timer fault

### 6.8.3 Charging process

When PMU meets all charging conditions, it can complete the whole charging process without the participation of Host. The charging status can be known from the register bits reg01H[2:0]. The default values of charging parameters are shown as following. Host can modify registers to optimize the values through TWSI.

EN/PWRON可以自定义为EN引脚或PWRON引脚。当配置为PWRON引脚时，可以在PWRON引脚和接地之间连接一个电源开关（POK）。当配置为EN引脚时，可以用于拨码开关。

#### CLDO4/GPO1

它可以自定义为LDO或GPO。当自定义为GPO时，它是推挽式的。GPO1输出由REG1CH [4]配置。

#### CLDO3/GPO0

它可以被定制为LDO或GPO。当定制为GPO时，它是开漏的。GPO0输出由REG1CH [0]配置。

## 6.8 充电器

### 6.8.1 特性

- 输入电压范围：3.9V~5.5V，开关充电器，支持单电池锂电池
- 预充电电流可设置 ( $I_{PRE-CHG}$ , reg61H [3:0])，默认：128mA，范围：0mA~960mA，步长：64mA
- 快速充电电流可设置 ( $I_{CHG}$ , reg62H[5:0])，默认：1024mA，范围：0mA~3072mA，步长：64mA
- 目标充电电压可设置 ( $V_{REG}$ , reg64H[2:0])，默认：4.2V，范围：4.0v/4.1v/4.2v/4.35v/4.4v/5.0v
- 终止电流可设定( $I_{term}$ ,reg63H[3:0]),默认:384mA,范围:64~1024,步进:64mA
- 目标电压的精度: $\pm 0.5\%$ (测试环境温度:25 °C, 目标电压:4.2V)

### 6.8.2 充电条件

- VBUS存在且可用,  $V_{VBUSS} > V_{BAT} + V_{SLEEPZ}$
- 输入源检测完成 (reg00H [5] =1)
- 充电已启用 (reg19H [1] =1)
- 芯片温度低于 $T_{SHUT}$
- 当TS引脚用于检测电池温度时, 电池温度在可充电范围内
- $V_{BAT}$  低于 $V_{BAT\_OVP}$  且电池存在
- 无充电安全计时器故障

### 6.8.3 充电过程

当电源管理单元满足所有充电条件时, 它可以在不需要主机参与的情况下完成整个充电过程。充电状态可以从寄存器位reg01H[2:0]中得知。充电参数的默认值如下所示。主机可以通过TWSI修改寄存器以优化这些值。

**Table 6-3 Default values of charging parameters**

Parameter	Default value
Charging voltage	4.2V
Charging current	1.024A
Pre-charging current	128mA
Termination current	320mA
Temperature profile	Cold/hot
Safety timer in fast-charge	12hours

#### 6.8.3.1 Pre-charge

When  $V_{BAT}$  is lower than  $V_{BATLOWV}(3V)$ , the charger is under pre-charge mode where charging current is limited to a value of  $I_{PRE-CHG}$ . Safety time in pre-charge is 50 minutes. If pre-charge process times out, PMU will stop charging and send a corresponding IRQ to Host. The function of safety timer can be disabled through reg67H [2].

#### 6.8.3.2 Constant current charge

Once  $V_{BAT}$  is higher than  $V_{BATLOWV}$  and lower than  $V_{REG}$ , the charger is under constant current charge mode. It will charge with constant current  $I_{CHG}$ .

#### 6.8.3.3 Constant voltage charge

When  $V_{BAT}$  reaches target voltage ( $V_{REG}$ ), the charger enters constant voltage charge mode. In this stage, the charger keeps the output voltage constant and step down charging current gradually, in order to fully charge battery.

When  $V_{BAT}$  is above  $V_{RECHG}$  and the charging current reduces under termination current ( $I_{TERM}$ ), AXP717 reports charger done, stops charging (charger enable bit is still 1) and turns off BATFET. Meanwhile, IRQ is sent to Host.

When AXP717 is in regulation of input current(IDPM), input voltage(VDPM) or temperature(thermal regulation), the function of charging termination configured through reg63 H[4] is temporarily disabled and the speed of safety timer slows down. Whether to set safety timer during DPM or thermal regulation depends on reg67H [7].

#### 6.8.3.4 Re-charge

After charge done, if  $V_{BAT}$  falls below  $V_{RECHG}$ , PMU will automatically enable charger without reinserting adapter.

No matter whether  $V_{BAT}$  is above  $V_{RECHG}$  or not, the charger is enabled when an adapter is inserted.

#### 6.8.3.5 Battery detection

As long as an AC adapter is present and usable, battery detection will be enabled to detect whether battery is connected. Battery detection function is enabled by default and can be disabled through reg68H [0]. If the function is disabled, PMU considers that battery is always present. The detection result is saved in reg00H [3]

表6-3 充电参数的默认值

参数	默认值
充电电压	4.2V
充电电流	1.024A
预充电电流	128mA
终止电流	320mA
温度曲线	冷/热
快速充电中的安全定时器	12小时

#### 6.8.3.1 预充电

当  $V_{BAT}$  低于  $V_{BATLOWV}$  (3V) 时，充电器处于预充电模式，此时充电电流限制为  $I_{PRE-CHG}$  的值。预充电的安全时间为 50 分钟。如果预充电过程超时，PMU 将停止充电并向主机发送相应的 IRQ。安全计时器的功能可以通过 reg67H [2] 禁用。

#### 6.8.3.2 恒流充电

一旦  $V_{BAT}$  高于  $V_{BATLOWV}$  且低于  $V_{REG}$ ，充电器进入恒流充电模式。它将以恒定电流  $I_{CHG}$  进行充电。

#### 6.8.3.3 恒压充电

当  $V_{BAT}$  达到目标电压 ( $V_{REG}$ ) 时，充电器进入恒压充电模式。在此阶段，充电器保持输出电压恒定，并逐渐降低充电电流，以便完全充电池。

当  $V_{BAT}$  高于  $V_{RECHG}$  且充电电流低于终止电流 ( $I_{TERM}$ ) 时，AXP717 报告充电完成，停止充电（充电器使能位仍为 1）并关闭 BATFET。同时，IRQ 被发送到主机。

当 AXP717 在输入电流 (IDPM)、输入电压 (VDPM) 或温度 (热调节) 的调节中时，通过 reg63 H[4] 配置的充电终止功能会暂时禁用，安全计时器的速度会减慢。在 DPM 或热调节期间是否设置安全计时器取决于 reg67H [7]。

#### 6.8.3.4 重新充电

充电完成后，如果  $V_{BAT}$  低于  $V_{RECHG}$ ，PMU 将自动启用充电器，而无需重新插入适配器。

无论  $V_{BAT}$  是否高于  $V_{RECHG}$ ，当插入适配器时，充电器都会启用。

#### 6.8.3.5 电池检测

只要有可用的交流适配器，电池检测将被启用以检测电池是否连接。电池检测功能默认启用，可以通过 reg68H [0] 禁用。如果该功能被禁用，PMU 将认为电池始终存在。检测结果保存在 reg00H [3]

## 6.8.4 Charging protection

### 6.8.4.1 charger safety timer

Once starting pre-charge mode, PMU will enable timer1. If PMU cannot enter constant current charge mode from pre-charge within 50 minutes, PMU will enter battery safe mode and send IRQ to indicate the battery may be damaged.

When the charger enters into constant current charge mode, PMU will enable timer2. If PMU cannot finish the whole charge cycle within 12 hours, PMU will enter battery safe mode and send IRQ to indicate the battery may be damaged.

### 6.8.4.2 Battery safe mode

In battery safe mode, the charger always charges with 10mA current. PMU can quit battery safe mode with one of the following methods:

- $V_{BAT} > V_{RECHG}$
- Adapter removal
- Charger enable bit (reg18H [1]) is reset to 1
- Safety timer1 enable bit(reg67H [2]) or safety timer2 enable bit(reg67H [6]) is reset to 1

### 6.8.4.3 PMU die temperature protection

AXP717 has built-in temperature protection function through ADC to monitor internal temperature.

Under charging mode, the temperature point of thermal regulation can be set through reg65H[1:0]. When die temperature rises up to the setting point, the charging current will be decreased to decrease heat. When thermal regulation works, actual charge current is lower than the setting value and thermal regulation status(reg00H [1]) is set to 1. If die temperature rises up to  $T_{SHUT}$  ( $145^{\circ}\text{C}$ ), IRQ is sent and PMU is power off. When die temperature falls below hysteretic threshold ( $120^{\circ}\text{C}$ ), PMU is not power on automatically.

### 6.8.4.4 Battery temperature protection

AXP717 can monitor battery temperature, when TS pin is used to detect battery temperature and parallel with charger(reg50H[4]=0). The battery temperature sensitive resistor is connected between TS pin and GND. The suggestion resistance should be 10Kohm at  $25^{\circ}\text{C}$  ambient temperature. Through TS pin, PMU outputs constant current which can set through reg50H [1:0] to adapt different resistance. When the resistance is 10Kohm, the current should be set to 50uA. The enable bit of TS current source is configured through reg50H [3:2]. When current passes through the temperature sensitive resistor, PMU gets a detected voltage and calculates its value through ADC circuit. Take for example, TH11-3H103F temperature sensitive resistor of Mitsubishi Company. Using 50uA current source, the relationship among temperature, equivalent resistance, detected voltage and ADC data is as following.

**Table 6-4 Relationship among temperature, equivalent resistance, detected voltage and ADC data**

Temperature	equivalent resistance	detected voltage	ADC DATA
-------------	-----------------------	------------------	----------

## 6.8.4 充电保护

### 6.8.4.1 充电安全计时器

一旦开始预充电模式，电源管理单元将启用计时器1。如果电源管理单元在50分钟内无法从预充电模式进入恒流充电模式，电源管理单元将进入电池安全模式并发送IRQ以指示电池可能已损坏。

当充电器进入恒流充电模式时，电源管理单元将启用计时器2。如果电源管理单元在12小时内无法完成整个充电周期，电源管理单元将进入电池安全模式并发送IRQ以指示电池可能已损坏。

### 6.8.4.2 电池安全模式

在电池安全模式下，充电器始终以10mA的电流充电。电源管理单元可以通过以下方法之一退出电池安全模式：

- $V_{BAT} > V_{RECHG}$
- 适配器移除
- 充电器使能位 (reg18H [1]) 被重置为1
- 安全计时器1使能位 (reg67H [2]) 或安全计时器2使能位 (reg67H [6]) 被重置为1

### 6.8.4.3 电源管理单元芯片温度保护

AXP717通过ADC内置温度保护功能以监测内部温度。

在充电模式下，热调节的温度点可以通过reg65H[1:0]设置。当芯片温度上升到设定点时，充电电流将减少以降低热量。当热调节工作时，实际充电电流低于设定值，热调节状态 (reg00H [1]) 被设置为1。如果芯片温度上升到 $T_{SHUT}$  ( $145^{\circ}\text{C}$ )，将发送IRQ并且PMU将关机。当芯片温度降到滞后阈值 ( $120^{\circ}\text{C}$ ) 以下时，PMU不会自动开机。

### 6.8.4.4 电池温度保护

AXP717可以监测电池温度，当TS引脚用于检测电池温度并与充电器并联时 (reg50H[4]=0)。电池温度敏感电阻连接在TS引脚和接地之间。建议在 $25^{\circ}\text{C}$ 环境温度下使用10Kohm的电阻。通过TS引脚，PMU输出恒定电流，该电流可以通过reg50H [1:0]设置，以适应不同的电阻。当电阻为10Kohm时，电流应设置为50uA。TS电流源的使能位通过reg50H [3:2]配置。当电流通过温度敏感电阻时，PMU获取检测电压并通过ADC电路计算其值。以三菱公司的TH11-3H103F温度敏感电阻为例。使用50uA电流源，温度、等效电阻、检测电压和ADC数据之间的关系如下。

表6-4 温度、等效电阻、检测电压和ADC数据之间的关系

温度	等效电阻	检测电压	ADC数据
----	------	------	-------

-20°C	63.00Kohm	3.150V	189Ch
-15°C	50.15Hohm	2.508V	1398h
-10°C	40.26Kohm	2.013V	FBAh
-5°C	32.55Kohm	1.628V	CB8h
0°C	26.49Kohm	1.325V	A5Ah
5°C	21.68Kohm	1.084V	878h
10°C	17.78Kohm	0.889V	6F2h
15°C	14.63Kohm	0.732V	5B8h
20°C	12.07Kohm	0.604V	4B8h
25°C	10.00Kohm	0.500V	3E8h
30°C	8.320Kohm	0.416V	340h
35°C	6.954Kohm	0.348V	2B8h
40°C	5.839Kohm	0.292V	248h
45°C	4.924Kohm	0.246V	1ECh
50°C	4.171Kohm	0.209V	1A2h
55°C	3.549Kohm	0.177V	162h
60°C	3.032Kohm	0.152V	130h

During battery charging process, if TS pin voltage is lower than VHTF-CHG or higher than VLTF-CHG (VHTF-CHG and VLTF-CHG can be set through reg55H and reg54H. The default value of VLTF-CHG is set around 0°C and VHTF-CHG around 45°C), which indicates battery temperature is too high or too low, then the charger is paused and IRQ is sent to notify Host. When battery temperature is back to the normal range, the charger will recovery automatically.

-20°C	63.00Kohm	3.150V	189Ch
-15°C	50.15Hohm	2.508V	1398小时
-10°C	40.26千欧	2.013伏特	FBA时
-5°C	32.55千欧	1.628伏特	CB8时
0°C	26.49千欧	1.325伏特	A5时
5°C	21.68千欧	1.084伏特	878小时
10°C	17.78千欧	0.889伏特	6F2时
15°C	14.63千欧	0.732伏特	5B8h
20°C	12.07千欧	0.604伏	4B8h
25°C	10.00千欧	0.500伏	3E8h
30°C	8.320千欧	0.416伏	340h
35°C	6.954千欧	0.348伏	2B8h
40°C	5.839千欧	0.292伏	248h
45°C	4.924千欧	0.246伏	1ECh
50°C	4.171千欧	0.209伏	1A2小时
55°C	3.549千欧	0.177伏	162小时
60°C	3.032千欧	0.152伏	130小时

在电池充电过程中，如果TS引脚电压低于VHTF-CHG或高于VLTF-CHG（VHTF-CHG和VLTF-CHG可以通过reg55H和reg54H设置。VLTF-CHG的默认值设置在大约0°C，VHTF-CHG大约在45°C），这表明电池温度过高或过低，则充电器将暂停，并发送IRQ通知主机。当电池温度恢复到正常范围时，充电器将自动恢复。

During battery discharging mode, if TS pin voltage is lower than VHTF-WORK or higher than VLTF-WORK (VHTF-WORK and VLTF-WORK can be set through reg57H and reg56H. The default value of VLTF-WORK is set around -10°C and VHTF-WORK around 55°C), which indicates battery temperature is too high or too low, then the boost is paused and IRQ is sent to notify Host. When battery temperature is back to the normal range, the boost will recovery automatically.

High temperature protection threshold hysteresis for VHTF-CHG and VHTF-WORK can be set through reg53H. Low temperature protection threshold hysteresis for VLTF-CHG and VLTF-WORK can be set through reg52H. The range of temperature detection can be expanded by adding more resistors.

Some battery may have no temperature sensitive resistor. Under this situation, TS pin can be pulled down to GND with a 10Kohm resistor externally or set as external input of ADC through register.

### 6.8.5 Charging indication

CHGLED pin uses open-drain/push-pull output method. It is internally pulled up to LDO. Its output drive capability is above 10mA. Detail function control is shown as the following table.

**Table 6-5 CHGLED function**

REG70H [2:0] = 000 (Type A CHGLED) Open Drain	Hi-Z	No charging(conditions are not met or battery charged)
	25% 1Hz pull low/Hi-Z jump	Charger internal abnormal alarm(including timer out、die temperature over temperature、battery temperature out of charging range)
	25% 4Hz pull low/Hi-Z jump	Input source or battery over voltage
	Pull low	Charging
REG70H [2:0] = 001 (Type B CHGLED) Open Drain	Hi-Z	No VBUS, and power supply by battery
	25% 1Hz pull low/Hi-Z jump	Charging
	25% 4Hz pull low/Hi-Z jump	Alarm, including input source or battery over voltage, battery temperature out of charging range, timer out ,die temperature over temperature
	Pull low	No battery or charge finished, and power supply by VBUS
REG70H[2:0]=010 Breathing LED	Breathing LED controlled by charger(Breathing LED on in charging status)	
REG70H[2:0]=011	Breathing LED controlled by REG70H[6]	

在电池放电模式下，如果TS引脚电压低于VHTF-WORK或高于VLTF-WORK（VHTF-WORK和VLTF-WORK可以通过reg57H和reg56H设置。VLTF-WORK的默认值设置在大约-10°C，VHTF-WORK大约在55°C），这表明电池温度过高或过低，则升压将暂停，并发送IRQ通知主机。当电池温度恢复到正常范围时，升压将自动恢复。

VHTF-CHG和VHTF-WORK的高温保护阈值滞后可以通过reg53H设置。

VLTF-CHG和VLTF-WORK的低温保护阈值滞后可以通过reg52H设置。

通过添加更多电阻，可以扩展温度检测范围。

某些电池可能没有温度敏感电阻。在这种情况下，TS引脚可以通过外部10KΩ电阻拉低到接地，或通过寄存器设置为ADC的外部输入。

### 6.8.5 充电指示

CHGLED引脚使用开漏/推挽输出方式。它内部上拉到LDO。其输出驱动能力超过10mA。详细功能控制如以下表所示。

**表6-5 CHGLED功能**

REG70H [2:0] = 000 (类型A CHGLED) 开漏	高阻抗	不充电（条件不满足或电池已充满）
	25% 1Hz 拉低/高阻跳转	充电器内部异常报警（包括定时器超时、芯片温度过高、电池温度超出充电范围）
	25% 4Hz 拉低/高阻跳转	输入源或电池过压
	拉低	正在充电
REG70H [2:0] = 001 (类型B CHGLED) 开漏	高阻抗	无VBUS，电源由电池供电
	25% 1Hz 拉低/高阻跳转	正在充电
	25% 4Hz 拉低/高阻跳转	报警，包括输入源或电池过压、电池温度超出充电范围、定时器超时、芯片温度过高
	拉低	无电池或充电完成，电源由VBUS供电
REG70H[2:0]=010 呼吸 LED	呼吸 LED 由充电器控制（充电状态下呼吸 LED 亮）	
REG70H[2:0]=011	呼吸 LED 由 REG70H[6] 控制	

Breathing LED	
REG70H[2:0]=110 CFG CHGLED	The output status is controlled by REG70H[5:4]

Note: 1. LED is on when CHGLED pin is low. 2.Breathing LED display behavior controlled by REG72H~REG78H

### 6.8.6 DCDC4 mode

AXP717 works in charger mode by default to support single-cell application. If it is used in multi-cell or non-battery application, the charger module can be used as DCDC4. In DCDC4 mode, charger module works as a common buck, and CHGLED pin works as the feedback of DCDC4. In order to support multi-cell gauge, gauge will measure the battery voltage by external resistor divider from DP pin instead of VBAT pin. In DCDC4 mode, charging indication/battery detection/USB typeC/BC1.2 function is not available. User can select DCDC4 or charger mode by customization.

## 6.9 BOOST

AXP717 supports boost converter operation to deliver battery power to VBUS or VMID. The maximum output current support 1.5A. If below conditions are valid, boost will be enabled,

- (1)V<sub>BAT</sub> is higher than boost mode disable threshold(REG1EH[3:2], default is 2.6V)
- (2)VBUS voltage is lower than VBAT+V<sub>SLEEP</sub>
- (3)Boost mode is enabled(REG19H[4]=1)
- (4)Voltage at TS pin is within working range (REG56H/57H)

## 6.10 BATFET

BATFET connects system and battery. The on-resistance is low to 30mohm. The minimum system voltage is set by REG15H[2:0]. When battery voltage is below minimum system voltage, the BATFET operates in linear mode and system voltage is regulated at minimum system voltage setting. As the battery voltage rises, the BATFET can turn to full on.

If only battery is present , BATFET is off when the system is power off and can be turned on again by pressing the PWRON key or inserting an adapter.

## 6.11 RBFET

RBFET connects VMID and VBUS. The on-resistance is low to 100mOhm. It supports input and output current limit function. In boost mode, the output current limit value of RBFET is set through reg1EH [1:0].

呼吸LED	
REG70H[2:0]=110 配置 CHGLED	输出状态由REG70H[5:4]控制

注意：1.当CHGLED引脚为低时，LED亮。2.呼吸LED显示行为由REG72H~REG78H控制

### 6.8.6 DCDC4模式

AXP717默认在充电器模式下工作，以支持单电池应用。如果用于多电池或非电池应用，充电模块可以作为DCDC4使用。在DCDC4模式下，充电模块作为普通降压工作，CHGLED引脚作为DCDC4的反馈。为了支持多电池计量，计量器将通过DP引脚的外部电阻分压器测量电池电压，而不是VBAT引脚。在DCDC4模式下，充电指示/电池检测/USB Type-C/BC1.2功能不可用。用户可以通过自定义选择DCDC4或充电器模式。

## 6.9 升压

AXP717支持升压转换器操作，将电池电力传递到VBUS或VMID。最大输出电流支持1.5A。如果以下条件有效，升压将被启用，(1)V<sub>BAT</sub>高于升压模式禁用阈值(REG1EH[3:2]，

默认值为2.6V)

(2)VBUS电压低于V<sub>BAT</sub>+V<sub>SLEEP</sub>

(3)升压模式已启用(REG19H[4]=1)

(4)TS引脚的电压在工作范围内(REG56H/57H)

## 6.10 BATFET

BATFET连接系统和电池。导通电阻低至30毫欧。最小系统电压由REG15H[2:0]设置。当电池电压低于最小系统电压时，BATFET在线性模式下工作，系统电压被调节到最小系统电压设置。随着电池电压的升高，BATFET可以完全导通。

如果仅有电池存在，当系统关机时，BATFET处于关闭状态，可以通过按下电源开启键或插入适配器再次开启。

## 6.11 RBFET

RBFET连接VMID和VBUS。导通电阻低至100mΩ。它支持输入和输出电流限制功能。在升压模式下，RBFET的输出电流限制值通过reg1EH [1:0]设置。

## 6.12 ADC

AXP717 has a low speed 14 Bits SAR ADC for measuring BAT voltage, VBUS voltage, VSYS voltage, TS voltage and die temperature.

**Table 6-6 ADC channel**

No.	Channel function	000H	001H	002H	...	FFFH
0	BAT voltage	0mV	1mV	2mV	...	8.192V
1	VBUS voltage	0mV	1mV	2mV	...	8.192V
2	VSYS voltage	0mV	1mV	2mV	...	8.192V
3	TS voltage	0mV	0.5mV	1mV	...	4.096V
4	die temperature	0mV	0.1mV	2mV	...	0.8192V

Note: ADC data is 14 bits. In order to get the complete data, TWSI must read the high 6 bits firstly and then the low 8 bits.

## 6.13 E-Gauge

The Fuel Gauge system is able to export information about battery capacity percentage (regA4H) and Battery Voltage (regC4H, regC5H). The Fuel Gauge can be enabled or disabled through reg0BH[2]. The Battery low warning level can be set through reg1BH, and IRQ will be sent out to alert the platform when the battery capacity percentage is lower than the warning level set through reg1BH.

Once a default battery is selected for a particular design, it is highly recommended to program the battery module to achieve better Fuel Gauge accuracy. Once the battery module data are available, user can write these information to battery parameter (REGA1H) after brom is enabled on each boot. Additionally, the Fuel Gauge system is capable to learn the battery characteristic automatically.

## 6.14 IRQ /BACKUP

### 6.14.1 IRQ

AXP717 has an IRQ pin which is used to indicate whether there interrupt events occur.

PMU Interrupt Controller monitors the trigger events such as over voltage, over current, PWRON pin signal, over temperature and so on. When the events occur and their IRQ enabled bits are set to 1 (Refer to registers

## 6.12 ADC

AXP717具有一个低速14位SAR ADC，用于测量BAT电压、VBUS电压、VSYS电压、TS电压和芯片温度。

表6-6 ADC通道

编号	通道功能	000H	001H	002H	...	FFFH
0	电池电压	0mV	1mV	2毫伏	...	8.192伏
1	VBUS电压	0mV	1mV	2毫伏	...	8.192伏
2	VSYS电压	0mV	1mV	2毫伏	...	8.192伏
3	TS电压	0mV	0.5毫伏	1mV	...	4.096伏
4	芯片温度	0mV	0.1毫伏	2毫伏	...	0.8192伏

注意：ADC数据为14位。为了获取完整数据，TWSI必须先读取高6位，然后读取低8位。

## 6.13 E-计量器

燃料计系统能够导出关于电池容量百分比（regA4H）和电池电压（regC4H, regC5H）的信息。燃料计可以通过reg0BH[2]启用或禁用。电池低警告级别可以通过reg1BH设置，当电池容量百分比低于通过reg1B H设置的警告级别时，将发送IRQ以提醒平台。

一旦为特定设计选择了默认电池，强烈建议对电池模块进行编程，以实现更好的燃料计精度。一旦电池模块数据可用，用户可以在每次启动时启用brom后将这些信息写入电池参数（REGA1H）。此外，燃料计系统能够自动学习电池特性。

## 6.14 IRQ /备份

### 6.14.1 IRQ

AXP717具有一个IRQ引脚，用于指示是否发生中断事件。

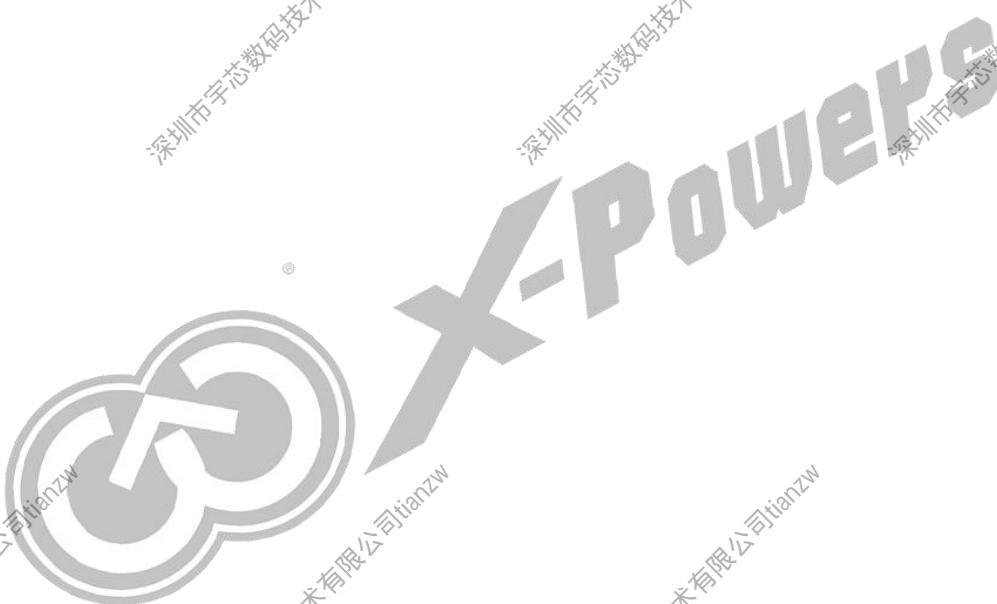
PMU中断控制器监控触发事件，例如过压、过流、电源开启引脚信号、过温等。当事件发生且其IRQ使能位设置为1时（请参阅寄存器

reg40H~44H), corresponding IRQ status will be set to 1 (Refer to registers reg48H~4CH), and IRQ pin will be pulled down. When Host detects triggered IRQ signal, Host will scan through the IRQ Status registers and respond accordingly. Meanwhile, Host will reset the IRQ status by writing “1” to status bit.

### 6.14.2 BACKUP

AXP717 has a backup pin which is used to connect backup battery. It is the source of RTCLDO when PMU has only backup battery.

When PMU is power on, the backup battery also can be charged by configuring reg19H[3]. The charger is working under linear mode with 100uA charge current and the termination voltage can be configured by reg6AH in range from 2.6V to 3.3V (default 2.9V).



reg40H~44H), 相应的IRQ状态将被设置为1 (参考寄存器reg48H~4CH) , IRQ引脚将被拉低。当主机检测到触发的IRQ信号时, 主机将扫描IRQ状态寄存器并做出相应的响应。同时, 主机将通过向状态位写入“1”来重置IRQ状态。

### 6.14.2 备份

AXP717具有一个备份引脚, 用于连接备份电池。当PMU仅有备份电池时, 它是RTCLDO的电源。

当PMU通电时, 备份电池也可以通过配置reg19H[3]进行充电。充电器在线性模式下工作, 充电电流为100uA, 终止电压可以通过reg6AH配置, 范围从2.6V到3.3V (默认2.9V) 。

## 6.15 Register

### 6.15.1 Register List

Address	Description	R/W
0X00	PMU status1	R
0X01	PMU status2	R
0X05	BC_detect	R
0X06	ILIM type	R
0X08	PMU fault	RW1C
0X0B	module enable control1	RW
0X10	DCDC/LDO Discharge_configure	RW
0X14	Tshut configure	RW
0X15	Minimum system voltage control	RW
0X16	Input voltage limit control	RW
0X17	Input current limit control	RW
0X18	Reset the fuel gauge	RW
0X19	module enable control2	RW
0X1A	Watch dog control	RW
0X1B	Low Battery warning threshold setting	RW
0X1C	GPO configure	RW
0X1D	Low power configure	RW
0X1E	Boost configure	RW
0X20	PWRON status	R
0X21	PWROFF status	R
0X22	PWROFF_EN	RW
0X23	PWROFF of DCDC OVP/UVP control	RW
0X24	VSYS voltage for PWROFF threshold setting	RW
0X25	Sleep and Wakeup configure	RW
0X26	IRQLEVEL/OFFLEVEL/ONLEVEL setting	RW
0X27	Soft Poweroff configure	RW
0X28	Auto Sleep map0	RW

## 6.15 寄存器

### 6.15.1 寄存器列表

地址	描述	读/写
0X00	PMU状态1	读
0X01	PMU状态2	读
0X05	BC检测	读
0X06	ILIM类型	读
0X08	电源管理单元故障	RW1C
0X0B	模块使能控制1	RW
0X10	DCDC/LDO放电配置	RW
0X14	Tshut配置	RW
0X15	最小系统电压控制	RW
0X16	输入电压限制控制	RW
0X17	输入电流限制控制	RW
0X18	重置燃料计	RW
0X19	模块使能控制2	RW
0X1A	看门狗控制	RW
0X1B	低电池警告阈值设置	RW
0X1C	GPO配置	RW
0X1D	低功耗配置	RW
0X1E	升压配置	RW
0X20	电源开启状态	读
0X21	关电状态	读
0X22	关电使能	RW
0X23	DCDC OVP/UVP 控制的关电	RW
0X24	关电阈值设置的 VSYS 电压	RW
0X25	睡眠与唤醒配置	RW
0X26	IRQLEVEL/关闭电平/开启电平设置	RW
0X27	软关机配置	RW
0X28	自动睡眠映射0	RW

<b>Address</b>	<b>Description</b>	<b>R/W</b>
0X29	Auto Sleep map1	RW
0X2A	Auto Sleep map2	RW
0X2B	Fast pwron setting 0	RW
0X2C	Fast pwron setting 1	RW
0X2D	Fast pwron setting 2	RW
0X2E	Fast pwron setting 3	RW
0X2F	Fast pwron setting 4	RW
0X3E	TWI/RSB configure	RW
0X40-0X44	IRQ Enable	RW
0X48-0X4C	IRQ Status	RW
0X50	TS pin configure	RW
0X52	TS_HYSL2H setting	RW
0X53	TS_HYSH2L setting	RW
0X54	VLTF_CHG setting	RW
0X55	VHTF_CHG setting	RW
0X56	VLTF_WORK setting	RW
0X57	VHTF_WORK setting	RW
0X58	JIETA standard Enable control	RW
0x59-0X5B	JIETA standard setting	RW
0X61	Iprechg charger setting	RW
0X62	ICC charger setting	RW
0X63	Iterm charger setting and control	RW
0X64	CV charger voltage setting	RW
0X65	Thermal regulation threshold setting	RW
0X67	Charger timeout setting and control	RW
0X68	Battery detection control	RW
0X69	IR compensation	RW
0X6A	Button battery charge termination voltage setting	RW
0X70	CHGLED setting and control	RW
0X80-0X82	DCDC configure0/1/2	RW
0X83-0X86	DCDC1/2/3/4 voltage setting	RW

地址	描述	读/写
0X29	自动睡眠映射1	RW
0X2A	自动睡眠映射2	RW
0X2B	快速上电设置 0	RW
0X2C	快速上电设置 1	RW
0X2D	快速上电设置 2	RW
0X2E	快速上电设置 3	RW
0X2F	快速上电设置 4	RW
0X3E	TWI/RSB配置	RW
0X40-0X44	IRQ使能	RW
0X48-0X4C	IRQ状态	RW
0X50	TS引脚配置	RW
0X52	TS_HYSL2H设置	RW
0X53	TS_HYSH2L 设置	RW
0X54	VLTF_CHG 设置	RW
0X55	VHTF_CHG 设置	RW
0X56	VLTF_WORK 设置	RW
0X57	VHTF_WORK 设置	RW
0X58	JIETA 标准启用控制	RW
0x59-0X5B	JIETA 标准设置	RW
0X61	Iprechg 充电器设置	RW
0X62	ICC 充电器设置	RW
0X63	Iterm充电器设置与控制	RW
0X64	CV充电器电压设置	RW
0X65	热调节阈值设置	RW
0X67	充电器超时设置与控制	RW
0X68	电池检测控制	RW
0X69	IR补偿	RW
0X6A	按钮电池充电终止电压设置	RW
0X70	CHGLED设置与控制	RW
0X80-0X82	DCDC配置0/1/2	RW
0X83-0X86	DCDC1/2/3/4 电压设置	RW

<b>Address</b>	<b>Description</b>	<b>R/W</b>
0X90-0X91	LDOS ON/OFF control	RW
0X93-0X9F	LDOS voltage setting	RW
0XA1	Battery parameter	RW
0XA2	Fuel gauge control	RW
0XA4	Battery percentage data	R
0XC0	ADC Channel enable control	RW
0XC4-0XCB	VBAT/VBUS/VSYS/ICHG ADC data	R
0XCD	ADC_data select	RW
0XCE/0XCF	adc_data	R
0XE1	Type-C CC Audio Accessory enable	RW
0XE3	Type-C CC mode control	RW
0XE7	Type-C CC status	R

## 6.15.2 Register Description

### 6.15.2.1 REG 00: PMU status1

<b>Bit</b>	<b>Description</b>	<b>R/W</b>	<b>Reset</b>	<b>Default</b>
7:6	Reserved	RO	/	0
5	VBUS good indication 0: not good      1: good	RO	POR	0
4	BATFET state 0: close      1: open	RO	POR	0
3	Battery present state 0: absent      1: present	RO	POR	0
2	Battery in Active Mode 0: in Normal      1: in Active Mode	RO	POR	0
1	Thermal regulation status 0: normal      1: in thermal regulation	RO	POR	0
0	Current Limit state 0: not in current limit state      1: in current limit state	RO	POR	0

### 6.15.2.2 REG 01: PMU status2

<b>Bit</b>	<b>Description</b>	<b>R/W</b>	<b>Reset</b>	<b>Default</b>
7	Reserved	RO	/	0

地址	描述	读/写
0X90-0X91	LDOS 开/关 控制	RW
0X93-0X9F	LDOS 电压设置	RW
0XA1	电池参数	RW
0XA2	燃料计控制	RW
0XA4	电池百分比数据	读
0XC0	ADC 通道使能控制	RW
0XC4-0XCB	VBAT/VBUS/VSYS/ICHG ADC 数据	读
0XCD	ADC数据选择	RW
0XCE/0XCF	adc_data	读
0XE1	Type-C CC音频配件启用	RW
0XE3	Type-C CC模式控制	RW
0XE7	Type-C CC状态	读

## 6.15.2 寄存器描述

### 6.15.2.1 REG 00: PMU状态1

位	描述	读/写	复位	默认
7:6	保留	只读	/	0
5	VBUS良好指示 0: 不良好 1: 良好	只读	上电复位	0
4	BATFET状态 0: 关闭 1: 打开	只读	上电复位	0
3	电池存在状态 0: 不存在 1: 存在	只读	上电复位	0
2	电池在活动模式 0: 正常 1: 在活动模式	只读	上电复位	0
1	热调节状态 0: 正常 1: 在热调节中	只读	上电复位	0
0	电流限制状态 0: 不在电流限制状态 1: 在电流限制状态	只读	上电复位	0

### 6.15.2.2 REG 01: PMU状态2

位	描述	读/写	复位	默认
7	保留	只读	/	0

6:5	Battery Current Direction 00: Standby 10: discharge	01: charge 11: Reserved	RO	POR	0
4	System status indication 0: System is power off. 1: System is power on.		RO	POR	0
3	VINDPM status 0: not in VINDPM	1: VINDPM	RO	POR	0
2:0	charging status 000: tri_charge 010: constant charge(CC) 100: charge done 11X: Reserved	001: pre_charge 011: constant voltage(CV) 101: not charging	RO	POR	0

#### 6.15.2.3 REG 05: BC\_detect

Bit	Description	R/W	Reset	Default
7:5	000:Reserved 010:CDP 1XX:	001:SDP 011:DCP	RO	POR
4:0	Reserved		RO	/ 0

#### 6.15.2.4 REG 06: ILIM type

Bit	Description	R/W	Reset	Default
7:3	Reserved	RO	/	0
2:0	001:power on default 010:VBUS remove default 011: TypeC CC 100:BC 1.2 101: ACL 110:TWI register configure	RO	POR	000b

#### 6.15.2.5 REG 08: PMU fault

Bit	Description	R/W	Reset	Default
7:6	Reserved	/	/	00b
5	VBUS Over Voltage 0:VBUS<=7V 1:VBUS>7V	RW1C	POR	0b
4	DCDC Over Voltage 0: DCDC Voltage <= 130% 1: DCDC Voltage > 130%	RW1C	POR	0b
3	VSYS Over Voltage of 5V 0: VSYS < 5V 1: VSYS >= 5V	RW1C	POR	0b

6:5	电池电流方向 00: 待机 10: 放电	01: 充电 11: 保留	只读	上电复位	0
4	系统状态指示 0: 系统已关机。 1: 系统已开机。		只读	上电复位	0
3	VINDPM状态 0: 不在VINDPM	1: VINDPM	只读	上电复位	0
2:0	充电状态 000: 三重充电 010: 恒定充电(CC) 100: 充电完成 11X: 保留	001: 预充电 011: 恒定电压(CV) 101: 不在充电	只读	上电复位	0

#### 6.15.2.3 寄存器 05: BC检测

位	描述	读/写	复位	默认
7:5	000:保留 010:CDP 1XX:	001:SDP 011:DCP	只读	上电复位 000b
4:0	保留		只读	/ 0

#### 6.15.2.4 寄存器 06: ILIM类型

位	描述	读/写	复位	默认
7:3	保留	只读	/	0
2:0	001:开机默认 010: VBUS移除默认 011: TypeC CC 100:BC 1.2 101: ACL	RO	上电复位	000b

#### 6.15.2.5 REG 08: 电源管理单元故障

位	描述	读/写	复位	默认
7:6	保留	/	/	00b
5	VBUS过压 0:VBUS<=7V 1:VBUS>7V	RW1C	上电复位	0b
4	DCDC过压 0: DCDC电压 <= 130% 1: DCDC电压 > 130%	RW1C	上电复位	0b
3	VSYS过压5V 0: VSYS < 5V 1: VSYS >= 5V	RW1C	上电复位	0b

2	VBAT UVLO(2.5V) 0: VBAT >= UVLO(2.5V) 1: VBAT < UVLO(2.5V)	RW1C	POR	0b
1	Battery Over Temperature in Work mode 0: TS voltage<= Tvhf_work 1: TS voltage> Tvhf_work	RW1C	POR	0b
0	Battery Under Temperature in Work mode 0: TS voltage>= Tvlf_work 1: TS voltage< Tvlf_work	RW1C	POR	0b

#### 6.15.2.6 REG 0B: module enable control1

Bit	Description	R/W	Reset	Default
7:5	Reserved	RW	/	0b
4	BC1.2 detect enable 0:disable 1:enable	RW	POR	EFUSE 0b
3	Type-C CC detect enable 0:disable 1:enable	RW	POR	EFUSE 0b
2	Gauge enable 0:disable 1:enable	RW	POR	1b
1	Reserved	RW	/	0b
0	Watchdog enable 0:disable 1:enable	RWAC	POR	0b

#### 6.15.2.7 REG 10: DCDC/LDO Discharge\_configure

Bit	Description	R/W	Reset	Default
7:3	Reserved	RW	/	00100b
2	Internal off-discharge enable for DCDC & LDO 0:disable 1:enable	RW	POR	1b
1:0	Reserved	RW	/	10b

#### 6.15.2.8 REG 14: Tshut configure

Bit	Description	R/W	Reset	Default
7:3	Reserved	RO	/	0
2:1	DIE Over Temperature Protection Level1 Configuration 00: 115deg 01: 125deg 10: 135deg 11: Reserved	RW	POR	01b
0	DIE Temperature Detect Enable	RW	POR	1b

2	VBAT欠压锁定(2.5V) 0: VBAT >= 欠压锁定(2.5V) 1: VBAT < 欠压锁定(2.5V)	RW1C	上电复位	0b
1	工作模式下电池过温 0: TS电压<=Tvhtf_work 1: TS电压>Tvhtf_work	RW1C	上电复位	0b
0	工作模式下电池欠温 0: TS电压>=Tvlrf_work 1: TS电压<Tvlrf_work	RW1C	上电复位	0b

#### 6.15.2.6 REG 0B: 模块使能控制1

位	描述	读/写	复位	默认
7:5	保留	RW	/	0b
4	BC1.2 检测使能 0:禁用 1:启用	RW	上电复位	电子保险丝 0b
3	Type-C CC 检测使能 0:禁用 1:启用	RW	上电复位	电子保险丝 0b
2	计量器使能 0:禁用 1:启用	RW	上电复位	1b
1	保留	RW	/	0b
0	看门狗使能 0:禁用 1:启用	RWAC	上电复位	0b

#### 6.15.2.7 REG 10: DCDC/LDO 放电配置

位	描述	读/写	复位	默认
7:3	保留	RW	/	00100b
2	DCDC 和 LDO 的内部关断放电使能 0:禁用 1:启用	RW	上电复位	1b
1:0	保留	RW	/	10b

#### 6.15.2.8 REG 14: Tshut 配置

位	描述	读/写	复位	默认
7:3	保留	只读	/	0
2:1	芯片过温保护等级1配置 00: 115度      01: 125度 10: 135度      11: 保留	RW	上电复位	01b
0	芯片温度检测使能	RW	上电复位	1b

	0: disable 1: enable			
--	-------------------------	--	--	--

#### 6.15.2.9 REG 15: Minimum system voltage control

Bit	Description	R/W	Reset	Default
7:3	Reserved	RO	/	00000b
2:0	Minimun system voltage limit 3.0+N*0.1 V 000: 3.0V      001: 3.1V      010: 3.2V 011: 3.3V      100: 3.4V      101: 3.5V 110: 3.6V      111: 3.7V	RW	POR	101b

#### 6.15.2.10 REG 16: Input voltage limit control

Bit	Description	R/W	Reset	Default
7:4	Reserved	RO	/	
3:0	VINDPM configuration: 3.88+N*0.08 V 0000: 3.88V      0001: 3.96V      0010: 4.04V 0011: 4.12V      0100: 4.20V      0101: 4.28V 0110: 4.36V      0111: 4.44V 1000: 4.52V      1001: 4.60V      1010: 4.68V 4.76V      1100: 4.84V      1101: 4.92V      1011: 5.00V 1111: 5.08V	RW	POR	EFUSE 0110b

#### 6.15.2.11 REG 17: Input current limit control

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	
5:0	Input current limit: 100+N*50mA 000000: 100mA      000001: 150mA      000010: 200mA .....      111110: 3200mA      111111: 3250mA	RW	POR	EFUSE 001000b

#### 6.15.2.12 REG 18: Reset the fuel gauge

Bit	Description	R/W	Reset	Default
7:4	Reserved	RO	/	0
3	reset the gauge(includes registers) 0: normal      1: reset	RWAC	POR	0b
2	reset the gauge besides registers 0: normal      1: reset	RW	POR	0b
1:0	Reserved	RO	/	0

	0: 禁用 1: 启用			
--	----------------	--	--	--

#### 6.15.2.9 REG 15: 最小系统电压控制

位	描述	读/写	复位	默认
7:3	保留	只读	/	00000b
2:0	最小系统电压限制 3.0+N*0.1 V 000: 3.0V      001: 3.1V      010: 3.2V 011: 3.3V      100: 3.4V      101: 3.5V 110: 3.6V      111: 3.7V	RW	上电复位	101b

#### 6.15.2.10 REG 16: 输入电压限制控制

位	描述	读/写	复位	默认
7:4	保留	只读	/	
3:0	VINDPM 配置: 3.88+N*0.08 V 0000: 3.88V      0001: 3.96V      0010: 4.04V 0011: 4.12V      0100: 4.20V      0101: 4.28V 0110: 4.36V      0111: 4.44V 1000: 4.52V      1001: 4.60V      1010: 4.68V 4.76V      1100: 4.84V      1101: 4.92V      1011: 1111: 5.08V      1101: 4.92V      1110: 5.00V	RW	上电复位	熔断器 0110b

#### 6.15.2.11 REG 17: 输入电流限制控制

位	描述	读/写	复位	默认
7:6	保留	只读	/	
5:0	输入电流限制: 100+N*50mA 000000: 100mA      000001: 150mA      000010: 200mA .....      111110: 3200mA      111111: 3250mA	RW	上电复位	电子保险丝 001000b

#### 6.15.2.12 REG 18: 重置燃料计

位	描述	读/写	复位	默认
7:4	保留	只读	/	0
3	重置计量器 (包括寄存器) 0: 正常      1: 重置	RWAC	上电复位	0b
2	重置计量器但不包括寄存器 0: 正常      1: 重置	RW	上电复位	0b
1:0	保留	只读	/	0

### 6.15.2.13 REG 19: module enable control2

Bit	Description	R/W	Reset	Default
7:5	Reserved	RO	/	0
4	Boost enable 0: disable      1: enable	RW	System Reset	0b
3	Button Battery charge enable 0: disable      1: enable	RW	System Reset	0b
2	Battery charge led enable 0: disable      1: enable	RW	POR	1b
1	Battery charge enable 0: disable      1: enable	RW	System Reset	1b
0	Watchdog Module enable 0: disable      1: enable	RW	System Reset	0b

### 6.15.2.14 REG 1A: Watchdog control

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0
5:4	Watchdog Reset Configuration 00: IRQ only      01: IRQ and System Reset 10: System Reset and Pull down PWROK 1s 11: System Restart(PWROFF & PWRON)and Pull down PWROK 1s	RW	POR	0b
3	watchdog clear signal 0: normal      1: clear	RWAC	POR	0b
2:0	TWSI watchdog timer configuration 000: 1s      001: 2s      010: 4s 011: 8s      100: 16s      101: 32s 110: 64s      111: 128s	RW	POR	110b

### 6.15.2.15 REG 1B: Gauge low battery warning threshold setting

Bit	Description	R/W	Reset	Default
7:4	low battery warning threshold 5-20%, 1% per step 0000: 5%      0001: 6% .....      1111: 20%	RW	POR	1010b
3:0	low battery shutdown threshold 0-15%, 1% per step	RW	POR	0001b

### 6.15.2.13 REG 19: 模块使能控制2

位	描述	读/写	复位	默认
7:5	保留	只读	/	0
4	升压使能 0: 禁用 1: 启用	RW	系统重置	0b
3	按钮电池充电使能 0: 禁用 1: 启用	RW	系统重置	0b
2	电池充电LED使能 0: 禁用 1: 启用	RW	上电复位	1b
1	电池充电使能 0: 禁用 1: 启用	RW	系统重置	1b
0	看门狗模块使能 0: 禁用 1: 启用	RW	系统重置	0b

### 6.15.2.14 REG 1A: 看门狗控制

位	描述	读/写	复位	默认
7:6	保留	只读	/	0
5:4	看门狗重置配置 00: 仅IRQ 01: IRQ和系统重置 10: 系统重置并拉低PWROK 1秒 11: 系统重启（关电 & 开电）并拉低PWROK 1秒	RW	上电复位	0b
3	看门狗清除信号 0: 正常 1: 清除	RWAC	上电复位	0b
2:0	TWSI看门狗定时器配置 000: 1秒 001: 2秒 010: 4秒 011: 8秒 100: 16秒 101: 32秒 110: 64秒 111: 128秒	RW	上电复位	110b

### 6.15.2.15 REG 1B: 计量器低电池警告阈值设置

位	描述	读/写	复位	默认
7:4	低电池警告阈值 5-20%, 每步1% 0000: 5% 0001: 6% ..... 1111: 20%	RW	上电复位	1010b
3:0	低电池关机阈值 0-15%, 每步1%	RW	上电复位	0001b

	0000: 0%	0001: 1%			
	.....	1111: 15%			

#### 6.15.2.16 REG 1C: GPO configure

Bit	Description	R/W	Reset	Default
7:5	Reserved	RW	POR	000b
4	GPO1 Output Configure 0: Low 1: High	RW	POR	0b
3:1	Reserved	RW	POR	000b
0	GPO0 Output Configure 0: Low 1: High	RW	POR	0b

#### 6.15.2.17 REG 1D: Low power configure

Bit	Description	R/W	Reset	Default
7:1	Reserved	RO	POR	0000111b
0	Green mode enable 0: disable 1: enable	RW	System Reset	0b

#### 6.15.2.18 REG 1E: Boost configure

Bit	Description	R/W	Reset	Default
7:4	Boost voltage regulation 4.55+0.064*N V 0000:4.550V 0001:4.614V 0010:4.678V ..... 1110:5.446V 1111:5.510V	RW	System Reset	1001b
3:2	Boost Disable threshold 00:2.4V 01:2.6V 10:2.8V 11:3.0V	RW	POR	01b
1:0	Boost Output current limit 00: 500mA 01:900mA 10:1500mA 11:Disable current limit	RW	System Reset	00b

#### 6.15.2.19 REG 20: PWRON status

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0
5	POWERON always high when EN Mode as POWERON Source 0: no 1: yes	RO	System Reset	0b

	0000: 0%	0001: 1%		
	.....	1111: 15%		

#### 6.15.2.16 REG 1C: GPO配置

位	描述	读/写	复位	默认
7:5	保留	RW	上电复位	000b
4	GPO1 输出配置 0: 低 1: 高	RW	上电复位	0b
3:1	保留	RW	上电复位	000b
0	GPO0 输出配置 0: 低 1: 高	RW	上电复位	0b

#### 6.15.2.17 REG 1D: 低功耗配置

位	描述	读/写	复位	默认
7:1	保留	只读	上电复位	0000111b
0	绿色模式启用 0: 禁用 1: 启用	RW	系统重置	0b

#### 6.15.2.18 REG 1E: 升压配置

位	描述	读/写	复位	默认
7:4	升压电压调节 4.55+0.064*N V 0000:4.550V 0001:4.614V 0010:4.678V ..... 1110:5.446V 1111:5.510V	RW	系统重置	1001b
3:2	升压禁用阈值 00:2.4V 01:2.6V 10:2.8V 11:3.0V	RW	上电复位	01b
1:0	升压输出电流限制 00: 500mA 01:900mA 10:1500mA 11:禁用电流限制	RW	系统重置	00b

#### 6.15.2.19 REG 20: 电源开启状态

位	描述	读/写	复位	默认
7:6	保留	只读	/	0
5	当EN模式作为POWERON源时, POWERON始终为高 0: 否 1: 是	只读	系统重置	0b

4	Battery Insert and Good as POWERON Source 0: no 1: yes	RO	System Reset	0b
3	Battery Voltage >3.3V when Charged as Source 0: no 1: yes	RO	System Reset	0b
2	VBUS Insert and Good as POWERON Source 0: no 1: yes	RO	System Reset	0b
1	IRQ PIN Pull-down as POWERON Source 0: no 1: yes	RO	System Reset	0b
0	POWERON low for on level when POWERON Mode as POWERON Source 0: no 1: yes	RO	System Reset	0b

#### 6.15.2.20 REG 21: PWROFF status

Bit	Description	R/W	Reset	Default
7	Die Over Temperature as POWEROFF Source 0: no 1: yes	RO	POR	0b
6	DCDC Over Voltage as POWEROFF Source 0: no 1: yes	RO	POR	0b
5	DCDC Under Voltage as POWEROFF Source 0: no 1: yes	RO	POR	0b
4	LDO over current as POWEROFF Source 0: no 1: yes	RO	POR	0b
3	VSYS Under Voltage as POWEROFF Source 0: no 1: yes	RO	POR	0b
2	POWERON always low when EN Mode as POWEROFF Source 0: no 1: yes	RO	POR	0b
1	Software configuration as POWEROFF Source 0: no 1: yes	RO	POR	0b
0	POWERON Pull down for off level when POWERON Mode as POWEROFF Source 0: no 1: yes	RO	POR	0b

#### 6.15.2.21 REG 22: PWROFF\_EN

Bit	Description	R/W	Reset	Default
7:4	Reserved	RO	/	0000b
3	LDO Over-Current as POWEROFF Source enable 0: disable 1: enable	RW	POR	EFUSE 0b

4	电池插入并良好作为POWERON源 0: 否 1: 是	只读	系统重置	0b
3	电池电压 > 3.3V 时充电作为源 0: 否 1: 是	只读	系统重置	0b
2	VBUS 插入并良好作为POWERON源 0: 否 1: 是	只读	系统重置	0b
1	IRQ 引脚下拉作为POWERON源 0: 否 1: 是	只读	系统重置	0b
0	在POWERON模式下，当POWERON源为0时，POWERON低电平表示开启电平 1: 是	只读	系统重置	0b

#### 6.15.2.20 REG 21: PWROFF状态

位	描述	读/写	复位	默认
7	芯片过温作为PWROFF源 0: 否 1: 是	只读	上电复位	0b
6	DCDC过压作为PWROFF源 0: 否 1: 是	只读	上电复位	0b
5	DCDC欠压作为PWROFF源 0: 否 1: 是	只读	上电复位	0b
4	LDO过流作为PWROFF源 0: 否 1: 是	只读	上电复位	0b
3	VSYS欠压作为PWROFF源 0: 否 1: 是	只读	上电复位	0b
2	当EN模式作为PWROFF源时，POWERON始终为低 0: 否 1: 是	只读	上电复位	0b
1	软件配置作为PWROFF源 0: 否 1: 是	只读	上电复位	0b
0	开机模式下，POWERON时拉低以达到关闭电平 关机源 0: 无 1: 是	只读	上电复位	0b

#### 6.15.2.21 寄存器 22: PWROFF\_EN

位	描述	读/写	复位	默认
7:4	保留	只读	/	0000b
3	LDO过流作为关机源使能 0: 禁用 1: 启用	RW	上电复位	电子保险丝 0b

2	Reserved	RO	/	1b
1	PWRON > OFFLEVEL as POWEROFF Source enable 0: disable      1: enable	RW	POR	EFUSE 0b
0	Function Select when REG22[2]=1 and button event occur 0: Power-off      1: Restart	RW	POR	EFUSE 0b

#### 6.15.2.22 REG 23: PWROFF of DCDC OVP/UVP control

Bit	Description	R/W	Reset	Default
7:5	Reserved	RO	/	0
4	DCDC 120%(130%) high voltage turn off PMIC function 0: disable      1: enable	RW	POR	1b
3	DCDC4 85% low voltage turn off PMIC function 0: disable      1: enable	RW	POR	0b
2	DCDC3 85% low voltage turn off PMIC function 0: disable      1: enable	RW	POR	1b
1	DCDC2 85% low voltage turn off PMIC function 0: disable      1: enable	RW	POR	1b
0	DCDC1 85% low voltage turn off PMIC function 0: disable      1: enable	RW	POR	1b

#### 6.15.2.23 REG 24: VSYS voltage for PWROFF threshold setting

Bit	Description	R/W	Reset	Default
7	Reserved	RO	/	0
6:4	Battery Voltage for POWEROFF 2.6~3.3V,0.1V/step,8steps 000: 2.6V      001: 2.7V .....      111: 3.3V	RW	POR	EFUSE 000b
3	Reserved	RO	/	0
2	Check the PWROK Pin enable after all dc当地/ldo output valid 128ms 0: disable      1: enable	RW	POR	1b
1	POWER OFF Delay 4ms after PWROK disable 0: disable      1: enable	RW	POR	1b
0	POWER OFF Sequence Control 0: At the same time      1: the reverse of the startup	RW	POR	0b

2	保留	只读	/	1b
1	PWRON > 关闭电平作为关机源使能 0: 禁用 1: 启用	RW	上电复位	电子保险丝 0b
0	当REG22[2]=1且按钮事件发生时选择功能 0: 关机 1: 重启	RW	上电复位	电子保险丝 0b

#### 6.15.2.22 寄存器 23: DCDC OVP/UVP控制的PWROFF

位	描述	读/写	复位	默认
7:5	保留	只读	/	0
4	DCDC 120%(130%)高电压关闭PMIC功能 0: 禁用 1: 启用	RW	上电复位	1b
3	DCDC4 85%低电压关闭PMIC功能 0: 禁用 1: 启用	RW	上电复位	0b
2	DCDC3 85%低电压关闭PMIC功能 0: 禁用 1: 启用	RW	上电复位	1b
1	DCDC2 85%低电压关闭PMIC功能 0: 禁用 1: 启用	RW	上电复位	1b
0	DCDC1 85%低电压关闭PMIC功能 0: 禁用 1: 启用	RW	上电复位	1b

#### 6.15.2.23 REG 24: VSYS电压用于关机阈值设置

位	描述	读/写	复位	默认
7	保留	只读	/	0
6:4	关机电池电压 2.6~3.3V,0.1V/步,8步 000: 2.6V 001: 2.7V ..... 111: 3.3V	RW	上电复位	熔断器 000b
3	保留	只读	/	0
2	检查PWROK引脚在所有Dc-Dc/LDO输出有效后使能 128ms 0: 禁用 1: 启用	RW	上电复位	1b
1	关机延迟4ms在PWROK禁用后 0: 禁用 1: 启用	RW	上电复位	1b
0	关机序列控制 0: 同时 1: 启动的反向	RW	上电复位	0b

### 6.15.2.24 REG 25: Sleep and Wakeup configure

Bit	Description	R/W	Reset	Default
7	Reserved	RO	/	0
6	Auto sleep enable 0: disable 1: enable	RWAC	System Reset	0b
5	IRQ Pin low to Wakeup 0: disable 1: enable	RW	POR	0b
4:3	Reserved	RO	POR	00b
2	DCDC/LDO Voltage Select when Wakeup 0: The Default 1: The voltage before wakeup	RW	POR	0b
1	Wake Up enable 0: disable 1: enable	RWLC	System Reset	0b
0	SLEEP enable 0: disable 1: enable	RWLC	System Reset	0b

### 6.15.2.25 REG 26: IRQLEVEL/OFFLEVEL/ONLEVEL setting

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0
5:4	IRQLEVEL configuration 00: 1s 01: 1.5s 10: 2s 11: 2.5s	RW	POR	01b
3:2	OFFLEVEL configuration 00: 4s 01: 6s 10: 8s 11: 10s	RW	POR	01b
1:0	ONLEVEL configuration 00: 128ms 01: 512ms 10: 1s 11: 2s	RW	POR	EFUSE 10b

### 6.15.2.26 REG 27: Soft Poweroff configure

Bit	Description	R/W	Reset	Default
7:4	Reserved	RO	POR	0000b
3	PWROK PIN pull low to Restart the System 0: disable 1: enable	RW	POR	0b
2	PWRON 16s to shutdown the PMIC enable 0: disable 1: enable	RW	POR	1b
1	Restart the System POWOFF/POWON and reset the related	RWAC	POR	0b

### 6.15.2.24 REG 25: 睡眠与唤醒配置

位	描述	读/写	复位	默认
7	保留	R0	/	0
6	自动睡眠使能 0: 禁用 1: 启用	RWAC	系统重置	0b
5	IRQ引脚低电平唤醒 0: 禁用 1: 启用	RW	上电复位	0b
4:3	保留	只读	上电复位	00b
2	唤醒时DC-DC/LDO电压选择 0: 默认 1: 唤醒前的电压	RW	上电复位	0b
1	唤醒使能 0: 禁用 1: 启用	RWLC	系统重置	0b
0	睡眠使能 0: 禁用 1: 启用	RWLC	系统重置	0b

### 6.15.2.25 REG 26: IRQLEVEL/关闭电平/开启电平设置

位	描述	读/写	复位	默认
7:6	保留	R0	/	0
5:4	IRQLEVEL 配置 00: 1秒 01: 1.5秒 10: 2秒 11: 2.5秒	RW	上电复位	01b
3:2	关闭电平配置 00: 4秒 01: 6秒 10: 8秒 11: 10秒	RW	上电复位	01b
1:0	开启电平配置 00: 128毫秒 01: 512毫秒 10: 1秒 11: 2秒	RW	上电复位	EFUSE 10b

### 6.15.2.26 REG 27: 软件关机配置

位	描述	读/写	复位	默认
7:4	保留	R0	上电复位	0000b
3	PWROK 引脚拉低以重启系统 0: 禁用 1: 启用	RW	上电复位	0b
2	电源开启 16秒后关闭PMIC使能 0: 禁用 1: 启用	RW	上电复位	1b
1	重启系统, 关电/开电并重置相关	RWAC	上电复位	0b

	registers 0: normal      1: reset			
0	Soft PWROFF 0: Normal      1: PWROFF Configure	RWAC	POR	0b

#### 6.15.2.27 REG 28: Auto Sleep map0

Bit	Description	R/W	Reset	Default
7	ALDO4 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
6	ALDO3 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
5	ALDO2 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
4	ALDO1 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
3	DCDC4 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
2	DCDC3 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
1	DCDC2 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
0	DCDC1 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b

#### 6.15.2.28 REG 29: Auto Sleep map1

Bit	Description	R/W	Reset	Default
7	CLDO4 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
6	CLDO3 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
5	CLDO2 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
4	CLDO1 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b
3	BLDO4 PWROFF enable when auto_sleep configure 0: disable      1: enable	RW	POR	0b

	寄存器 0: 正常 1: 重置			
0	软关电 0: 正常 1: 关电配置	RWAC	上电复位	0b

#### 6.15.2.27 REG 28: 自动睡眠 map0

位	描述	读/写	复位	默认
7	ALDO4 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b
6	ALDO3 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b
5	ALDO2 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b
4	ALDO1 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b
3	DCDC4 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b
2	DCDC3 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b
1	DCDC2 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b
0	DCDC1 在自动睡眠配置时关电使能 0: 禁用 1: 启用	RW	上电复位	0b

#### 6.15.2.28 REG 29: 自动睡眠 map1

位	描述	读/写	复位	默认
7	当自动睡眠配置时, CLDO4 关电使能 0: 禁用 1: 启用	RW	上电复位	0b
6	当自动睡眠配置时, CLDO3 关电使能 0: 禁用 1: 启用	RW	上电复位	0b
5	当自动睡眠配置时, CLDO2 关电使能 0: 禁用 1: 启用	RW	上电复位	0b
4	当自动睡眠配置时, CLDO1 关电使能 0: 禁用 1: 启用	RW	上电复位	0b
3	当自动睡眠配置时, BLDO4 关电使能 0: 禁用 1: 启用	RW	上电复位	0b

2	BLDO3 PWROFF enable when auto_sleep configure 0: disable 1: enable	RW	POR	0b
1	BLDO2 PWROFF enable when auto_sleep configure 0: disable 1: enable	RW	POR	0b
0	BLDO1 PWROFF enable when auto_sleep configure 0: disable 1: enable	RW	POR	0b

#### 6.15.2.29 REG 2A: Auto Sleep map2

Bit	Description	R/W	Reset	Default
7:2	Reserved	RO	POR	0b
1	GREEN MODE enable when auto_sleep configure 0: disable 1: enable	RW	POR	0b
0	CPUSLDO PWROFF enable when auto_sleep configure 0: disable 1: enable	RW	POR	0b

#### 6.15.2.30 REG 2B: Fast pwron setting 0

Bit	Description	R/W	Reset	Default
7:6	DCDC4 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b
5:4	DCDC3 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b
3:2	DCDC2 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b
1:0	DCDC1 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b

#### 6.15.2.31 REG 2C: Fast pwron setting 1

Bit	Description	R/W	Reset	Default
7:6	ALDO4 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b
5:4	ALDO3 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b
3:2	ALDO2 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b
1:0	ALDO1 Fast Power On Start Sequence 00~10: Start Sequence Code 11: disable	RW	POR	0b

2	当自动睡眠配置时, BLDO3 关电使能 0: 禁用 1: 启用	RW	上电复位	0b
1	当自动睡眠配置时, BLDO2 关电使能 0: 禁用 1: 启用	RW	上电复位	0b
0	当自动睡眠配置时, BLDO1 关电使能 0: 禁用 1: 启用	RW	上电复位	0b

#### 6.15.2.29 REG 2A: 自动睡眠 map2

位	描述	读/写	复位	默认
7:2	保留	只读	上电复位	0b
1	当自动睡眠配置时, 绿色模式使能 0: 禁用 1: 启用	RW	上电复位	0b
0	当自动睡眠配置时, CPUSLDO 关电使能 0: 禁用 1: 启用	RW	上电复位	0b

#### 6.15.2.30 REG 2B: 快速上电设置 0

位	描述	读/写	复位	默认
7:6	DCDC4 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
5:4	DCDC3 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
3:2	DCDC2 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
1:0	DCDC1 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b

#### 6.15.2.31 REG 2C: 快速上电设置 1

位	描述	读/写	复位	默认
7:6	ALDO4 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
5:4	ALDO3 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
3:2	ALDO2 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
1:0	ALDO1 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b

### 6.15.2.32 REG 2D: Fast pwron setting 2

Bit	Description	R/W	Reset	Default
7:6	BLDO4 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b
5:4	BLDO3 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b
3:2	BLDO2 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b
1:0	BLDO1 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b

### 6.15.2.33 REG 2E: Fast pwron setting 3

Bit	Description	R/W	Reset	Default
7:6	CLDO4 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b
5:4	CLDO3 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b
3:2	CLDO2 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b
1:0	CLDO1 Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b

### 6.15.2.34 REG 2F: Fast pwron setting 4

Bit	Description	R/W	Reset	Default
7	Reserved	RO	POR	0b
5	Fast Power On Enable 0: disable      1: enable	RW	POR	0b
4	Fast Wake up Enable 0: disable      1: enable	RW	POR	0b
3:2	Reserved	RO	POR	00b
1:0	CPUSLDO Fast Power On Start Sequence 00~10: Start Sequence Code      11: disable	RW	POR	0b

### 6.15.2.35 REG 3E: TWI/RSB configure

Bit	Description	R/W	Reset	Default
7:0	BUS Mode Select: 7Ch : RSB      others: TWI	RW	POR	00h

### 6.15.2.32 REG 2D: 快速上电设置 2

位	描述	读/写	复位	默认
7:6	BLDO4 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
5:4	BLDO3 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
3:2	BLDO2 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
1:0	BLDO1 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b

### 6.15.2.33 REG 2E: 快速上电设置 3

位	描述	读/写	复位	默认
7:6	CLDO4 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
5:4	CLDO3 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
3:2	CLDO2 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b
1:0	CLDO1 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b

### 6.15.2.34 REG 2F: 快速上电设置 4

位	描述	读/写	复位	默认
7	保留	只读	上电复位	0b
5	快速上电使能 0: 禁用 1: 启用	RW	上电复位	0b
4	快速唤醒使能 0: 禁用 1: 启用	RW	上电复位	0b
3:2	保留	只读	上电复位	00b
1:0	CPUSLDO 快速上电启动序列 00~10: 启动序列代码 11: 禁用	RW	上电复位	0b

### 6.15.2.35 REG 3E: TWI/RSB 配置

位	描述	读/写	复位	默认
7:0	总线模式选择: 7Ch : RSB 其他: TWI	RW	上电复位	00h

### 6.15.2.36 REG 40: IRQ Enable 0

Bit	Description	R/W	Reset	Default
7	SOC drop to Warning Level2 IRQ enable 0: disable      1: enable	RW	System Reset	1b
6	SOC drop to Warning Level1 IRQ enable 0: disable      1: enable	RW	System Reset	1b
5	Reserved	RO	/	1b
4	Gauge New SOC IRQ enable 0: disable      1: enable	RW	System Reset	1b
3	Reserved	RO	/	0b
2	BOOST Over Voltage IRQ enable 0: disable      1: enable	RW	System Reset	0b
1	VBUS Over Voltage IRQ enable 0: disable      1: enable	RW	System Reset	1b
0	VBUS Fault IRQ enable 0: disable      1: enable	RW	System Reset	1b

### 6.15.2.37 REG 41: IRQ Enable 1

Bit	Description	R/W	Reset	Default
7	VBUS Insert IRQ enable 0: disable      1: enable	RW	System Reset	1b
6	VBUS Remove IRQ enable 0: disable      1: enable	RW	System Reset	1b
5	Battery Insert IRQ enable 0: disable      1: enable	RW	System Reset	1b
4	Battery Remove IRQ enable 0: disable      1: enable	RW	System Reset	1b
3	POWERON Short PRESS IRQ enable 0: disable      1: enable	RW	System Reset	1b
2	POWERON Long PRESS IRQ enable 0: disable      1: enable	RW	System Reset	1b
1	POWERON Negative Edge IRQ enable 0: disable      1: enable	RW	System Reset	0b
0	POWERON Positive Edge IRQ enable 0: disable      1: enable	RW	System Reset	0b

### 6.15.2.36 REG 40: IRQ 使能 0

位	描述	读/写	复位	默认
7	SOC降至警告级别2 IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
6	SOC降至警告级别1 IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
5	保留	只读	/	1b
4	计量器新SOC IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
3	保留	只读	/	0b
2	BOOST过压IRQ使能 0: 禁用 1: 启用	RW	系统重置	0b
1	VBUS过压IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
0	VBUS故障IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b

### 6.15.2.37 REG 41: IRQ使能1

位	描述	读/写	复位	默认
7	VBUS插入IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
6	VBUS移除IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
5	电池插入IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
4	电池移除IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
3	开机短按IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
2	开机长按IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
1	开机负边缘IRQ使能 0: 禁用 1: 启用	RW	系统重置	0b
0	开机正边缘IRQ使能 0: 禁用 1: 启用	RW	系统重置	0b

### 6.15.2.38 REG 42: IRQ Enable 2

Bit	Description	R/W	Reset	Default
7	Watchdog Expire IRQ enable 0: disable 1: enable	RW	System Reset	0b
6	LDO Over Current IRQ enable 0: disable 1: enable	RW	System Reset	1b
5	BATFET Over Current Protection IRQ enable 0: disable 1: enable	RW	System Reset	0b
4	Battery charge done IRQ enable 0: disable 1: enable	RW	System Reset	1b
3	Charger start IRQ(chgst_irq) enable 0: disable 1: enable	RW	System Reset	1b
2	DIE Over Temperature level1 IRQ enable 0: disable 1: enable	RW	System Reset	1b
1	Charger Safety Timer1/2 expire IRQ enable 0: disable 1: enable	RW	System Reset	1b
0	Battery Over Voltage Protection IRQ enable 0: disable 1: enable	RW	System Reset	1b

### 6.15.2.39 REG 43: IRQ Enable 3

Bit	Description	R/W	Reset	Default
7	BC1.2 detect finished IRQ enable 0: disable 1: enable	RW	System Reset	1b
6	BC1.2 detect result change IRQ enable 0: disable 1: enable	RW	System Reset	1b
5	Reserved	RO	POR	0b
4	Battery Over Temperature Quit IRQ enable 0: disable 1: enable	RW	System Reset	1b
3	Battery Over Temperature in Charge mode IRQ enable 0: disable 1: enable	RW	System Reset	1b
2	Battery Under Temperature in Charge mode IRQ enable 0: disable 1: enable	RW	System Reset	1b
1	Battery Over Temperature in Work mode IRQ enable 0: disable 1: enable	RW	System Reset	1b
0	Battery Under Temperature in Work mode IRQ enable 0: disable 1: enable	RW	System Reset	1b

## 6.15.2.38 REG 42: IRQ使能2

位	描述	读/写	复位	默认
7	看门狗超时IRQ使能 0: 禁用 1: 启用	RW	系统重置	0b
6	LDO过流IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
5	BATFET过流保护IRQ使能 0: 禁用 1: 启用	RW	系统重置	0b
4	电池充电完成IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
3	充电器启动IRQ(chgst_irq)使能 0: 禁用 1: 启用	RW	系统重置	1b
2	DIE过温级别1 IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
1	充电器安全计时器1/2到期IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
0	电池过压保护IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b

## 6.15.2.39 REG 43: IRQ使能3

位	描述	读/写	复位	默认
7	BC1.2检测完成IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
6	BC1.2检测结果变化IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
5	保留	只读	上电复位	0b
4	电池过温退出IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
3	充电模式下电池过温IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
2	充电模式下电池欠温IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
1	工作模式下电池过温IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
0	工作模式下电池欠温IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b

#### 6.15.2.40 REG 44: IRQ Enable 4

Bit	Description	R/W	Reset	Default
7	Reserved	RO	/	0b
6	Type-C device removed (unattached) IRQ enable 0: disable      1: enable	RW	System Reset	1b
5	Type-C device insert and detection finished IRQ enable 0: disable      1: enable	RW	System Reset	1b
4:0	Reserved	RO	/	00011b

#### 6.15.2.41 REG 48: IRQ Status 0

Bit	Description	R/W	Reset	Default
7	SOC drop to Warning Level IRQ 0: no irq      1: irq when SOC >= Warning Level or SOC < shutdown Level to clear it	RW1C	POR	0b
6	SOC drop to Shutdown Level IRQ 0: no irq      1: irq when SOC >= Shutdown Level to clear it	RW1C	System Reset	0b
5	Reserved	RO	POR	0b
4	Gauge New SOC IRQ 0: no irq      1: irq	RW1C	System Reset	0b
3	Reserved	RO	System Reset	0b
2	BOOST OverVoltage IRQ 0: no irq      1: irq	RW1C	System Reset	0b
1	VBUS OverVoltage IRQ 0: no irq      1: irq	RW1C	System Reset	0b
0	VBUS Fault IRQ 0: no irq      1: irq	RW1C	System Reset	0b

#### 6.15.2.42 REG 49: IRQ Status 1

Bit	Description	R/W	Reset	Default
7	VBUS Insert IRQ 0: no irq      1: irq VBUS Remove to clear it	RW1C	System Reset	0b
6	VBUS Remove IRQ 0: no irq      1: irq	RW1C	System Reset	0b

#### 6.15.2.40 REG 44: IRQ使能4

位	描述	读/写	复位	默认
7	保留	只读	/	0b
6	Type-C设备移除（未连接）IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
5	Type-C设备插入和检测完成IRQ使能 0: 禁用 1: 启用	RW	系统重置	1b
4:0	保留	只读	/	00011b

#### 6.15.2.41 REG 48: IRQ状态 0

位	描述	读/写	复位	默认
7	SOC下降到警告级别IRQ 0: 无irq 1: irq 当SOC >= 警告级别或SOC < 关机级别时清除它	RW1C	上电复位	0b
6	SOC下降到关机级别IRQ 0: 无irq 1: irq 当SOC >= 关机级别时清除它	RW1C	系统重置	0b
5	保留	只读	上电复位	0b
4	计量器新SOC IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
3	保留	只读	系统重置	0b
2	BOOST过压IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
1	VBUS过压IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
0	VBUS故障IRQ 0: 无irq 1: irq	RW1C	系统重置	0b

#### 6.15.2.42 REG 49: IRQ状态 1

位	描述	读/写	复位	默认
7	VBUS插入IRQ 0: 无irq 1: irq VBUS移除以清除它	RW1C	系统重置	0b
6	VBUS移除IRQ 0: 无irq 1: irq	RW1C	系统重置	0b

	VBUS Insert to clear it			
5	Battery Insert IRQ 0: no irq      1: irq Battery Remove to clear it	RW1C	System Reset	0b
4	Battery Remove IRQ 0: no irq      1: irq Battery Insert to clear it	RW1C	System Reset	0b
3	POWERON Short PRESS IRQ 0: no irq      1: irq	RW1C	System Reset	0b
2	POWERON Long PRESS IRQ 0: no irq      1: irq	RW1C	System Reset	0b
1	POWERON Negative Edge IRQ 0: no irq      1: irq	RW1C	System Reset	0b
0	POWERON Positive Edge IRQ 0: no irq      1: irq	RW1C	System Reset	0b

#### 6.15.2.43 REG 4A: IRQ Status 2

Bit	Description	R/W	Reset	Default
7	Watchdog Expire IRQ 0: no irq      1: irq	RW1C	System Reset	0b
6	LDO Over Current IRQ 0: no irq      1: irq LDO Current to normal to clear it	RW1C	System Reset	0b
5	BATFET Over Current Protection IRQ 0: no irq      1: irq	RW1C	System Reset	0b
4	Battery charge done IRQ 0: no irq      1: irq Battery charge start to clear it	RW1C	System Reset	0b
3	Battery charge start IRQ 0: no irq      1: irq Battery charge done to clear it	RW1C	System Reset	0b
2	DIE Over Temperature level1 IRQ 0: no irq      1: irq DIE Temperature to normal to clear it	RW1C	System Reset	0b
1	Charger Safety Timer1/2 expire IRQ 0: no irq      1: irq	RW1C	System Reset	0b
0	Battery Over Voltage Protection IRQ	RW1C	System	0b

	VBUS插入以清除它			
5	电池插入IRQ 0: 无irq 1: irq 移除电池以清除它	RW1C	系统重置	0b
4	移除电池IRQ 0: 无irq 1: irq 插入电池以清除它	RW1C	系统重置	0b
3	开机短按IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
2	开机长按IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
1	开机负边缘IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
0	开机正边缘IRQ 0: 无irq 1: irq	RW1C	系统重置	0b

#### 6.15.2.43 REG 4A: IRQ状态2

位	描述	读/写	复位	默认
7	看门狗超时IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
6	LDO过流IRQ 0: 无irq 1: irq LDO电流恢复正常以清除它	RW1C	系统重置	0b
5	BATFET过流保护IRQ 0: 无irq 1: irq	RW1C	系统重置	0b
4	电池充电完成IRQ 0: 无irq 1: irq 电池充电开始以清除它	RW1C	系统重置	0b
3	电池充电开始IRQ 0: 无irq 1: irq 电池充电完成以清除它	RW1C	系统重置	0b
2	DIE过温度级别1 IRQ 0: 无irq 1: irq DIE温度恢复正常以清除它	RW1C	系统重置	0b
1	充电安全计时器1/2到期IRQ 0: 无IRQ 1: irq	RW1C	系统重置	0b
0	电池过电压保护IRQ	RW1C	系统	0b

	0: no irq      1: irq Battery Voltage to normal to clear it		Reset	
--	--	--	-------	--

#### 6.15.2.44 REG 4B: IRQ Status 3

Bit	Description	R/W	Reset	Default
7	BC1.2 detect finished IRQ. 0: no irq      1: irq VBUS remove, bc1.2 detect again will clear it.	RW1C	System Reset	0b
6	BC1.2 detect result change IRQ 0: no irq      1: irq VBUS remove will clear it	RW1C	System Reset	0b
5	Reserved	RO	System Reset	0b
4	Battery Over Temperature Quit in Charge mode IRQ 0: no irq      1: irq bcot_irq to clear it	RW1C	System Reset	0b
3	Battery Over Temperature in Charge mode IRQ 0: no irq      1: irq bcotq_irq to clear it	RW1C	System Reset	0b
2	Battery Under Temperature in Charge mode IRQ 0: no irq      1: irq Battery Temperature to normal to clear it	RW1C	System Reset	0b
1	Battery Over Temperature in Work mode IRQ 0: no irq      1: irq Battery Temperature to normal to clear it	RW1C	System Reset	0b
0	Battery Under Temperature in Work mode IRQ 0: no irq      1: irq Battery Temperature to normal to clear it	RW1C	System Reset	0b

#### 6.15.2.45 REG 4C: IRQ Status 4

Bit	Description	R/W	Reset	Default
7	Reserved	RO	System Reset	0b
6	Type-C device removed (unattached) IRQ status: 0: no irq      1: irq insert_irq to clear it	RW1C	System Reset	0b
5	Type-C device insert and detection finished IRQ status: 0: no irq      1: irq	RW1C	System Reset	0b

	0: 无IRQ 电池电压恢复正常以清除它	1: IRQ		复位	
--	-------------------------	--------	--	----	--

#### 6.15.2.44 REG 4B: IRQ状态3

位	描述	读/写	复位	默认
7	BC1.2检测完成IRQ。 0: 无IRQ 1: irq VBUS移除, bc1.2再次检测将清除它。	RW1C	系统重置	0b
6	BC1.2检测结果变化IRQ 0: 无IRQ 1: IRQ VBUS移除将清除它	RW1C	系统重置	0b
5	保留	只读	系统重置	0b
4	充电模式下电池过温退出IRQ 0: 无IRQ 1: IRQ bcot_irq以清除它	RW1C	系统重置	0b
3	充电模式下电池过温IRQ 0: 无IRQ 1: IRQ bcotq_irq以清除它	RW1C	系统重置	0b
2	充电模式下电池欠温IRQ 0: 无IRQ 1: IRQ 电池温度恢复正常以清除它	RW1C	系统重置	0b
1	工作模式下电池过温IRQ 0: 无IRQ 1: IRQ 电池温度恢复正常以清除它	RW1C	系统重置	0b
0	工作模式下电池欠温IRQ 0: 无IRQ 1: IRQ 电池温度恢复正常以清除它	RW1C	系统重置	0b

#### 6.15.2.45 REG 4C: IRQ状态 4

位	描述	读/写	复位	默认
7	保留	只读	系统重置	0b
6	Type-C设备已移除（未连接）IRQ状态： 0: 无IRQ 1: irq insert_irq以清除它	RW1C	系统重置	0b
5	Type-C设备插入和检测完成IRQ状态： 0: 无IRQ 1: irq	RW1C	系统重置	0b

	remove irq to clear it			
4:0	Reserved	RO	System Reset	00000b

#### 6.15.2.46 REG 50: TS pin configure

Bit	Description	R/W	Reset	Default
7:5	Reserved	RO	/	0
4	TS PIN function select: 0: TS pin is the battery temperature sensor input and will affect the charger 1: TS pin is the external fixed input and doesn't affect the charger	RW	POR	EFUSE 0b
3:2	TS current source on/off enable 00: off 01/10: on when TS channel of ADC is enabled 11: always on	RW	POR	EFUSE 01b
1:0	current source to TS pin configuration 00: 20uA      01: 40uA 10: 50uA      11: 60uA	RW	POR	10b

#### 6.15.2.47 REG 52: TS\_HYSL2H setting

Bit	Description	R/W	Reset	Default
7:0	hysteresis for TS from low go to normal Thys = N*16mV (default 32mV)	RW	POR	2h

#### 6.15.2.48 REG 53: TS\_HYSH2L setting

Bit	Description	R/W	Reset	Default
7:0	hysteresis for TS from high go to normal Thys = N*4mV (default 4mV)	RW	POR	1h

#### 6.15.2.49 REG 54: VLTFCHG setting

Bit	Description	R/W	Reset	Default
7:0	VLTF in voltage of charge configuration VLTF = N*32 mV (default is about 0deg) This is also T1 of JEITA	RW	POR	29h

#### 6.15.2.50 REG 55: VHTFCHG setting

Bit	Description	R/W	Reset	Default
7:0	VHTF in voltage of charge configuration	RW	POR	58h

	移除irq以清除它			
4:0	保留	只读	系统重置	00000b

### 6.15.2.46 REG 50: TS引脚配置

位	描述	读/写	复位	默认
7:5	保留	只读	/	0
4	TS引脚功能选择： 0: TS引脚为电池温度传感器输入，将影响充电器 1: TS引脚为外部固定输入，不影响充电器	RW	上电复位	电子保险丝 0b
3:2	TS电流源开/关使能 00: 关闭 01/10: 当ADC的TS通道启用时开启 11: 始终开启	RW	上电复位	EFUSE 01b
1:0	TS引脚电流源配置 00: 20uA      01: 40uA 10: 50uA      11: 60uA	RW	上电复位	10b

### 6.15.2.47 REG 52: TS\_HYSL2H设置

位	描述	读/写	复位	默认
7:0	从低温到正常的TS滞后 $Thys = N * 16mV$ (默认32mV)	RW	上电复位	2小时

### 6.15.2.48 REG 53: TS\_HYSH2L设置

位	描述	读/写	复位	默认
7:0	从高温到正常的TS滞后 $Thys = N * 4mV$ (默认4mV)	RW	上电复位	1小时

### 6.15.2.49 REG 54: VLTFCHG设置

位	描述	读/写	复位	默认
7:0	充电配置中的VLTF电压 $VLTF = N * 32 mV$ (默认约为0度) 这也是JEITA的T1	RW	上电复位	29小时

### 6.15.2.50 REG 55: VHTFCHG设置

位	描述	读/写	复位	默认
7:0	充电配置中的VHTF电压	RW	上电复位	58小时

	VHTF = N*2 mV (default is about 55deg) This is also T4 of JEITA			
--	--	--	--	--

#### 6.15.2.51 REG 56: VLTFWORK setting

Bit	Description	R/W	Reset	Default
7:0	VLTF in voltage of work configuration VLTF = N*32 mV (default is about -10deg)	RW	POR	3Eh

#### 6.15.2.52 REG 57: VHTFWORK setting

Bit	Description	R/W	Reset	Default
7:0	VHTF in voltage of work configuration VHTF = N*2 mV (default is about 60deg)	RW	POR	4Ch

#### 6.15.2.53 REG 58: JEITA standard Enable control

Bit	Description	R/W	Reset	Default
7:1	Reserved	RO	/	0
0	JEITA Standard Enable 0: disable      1: enable	RW	POR	EFUSE 0b

#### 6.15.2.54 REG 59: JEITA CV configuration

Bit	Description	R/W	Reset	Default
7:6	Current fall of Warm in JEITA Standard 00: 100%    01: 50%    10:25%    11:Reserved	RW	POR	00b
5:4	Current fall of Cool in JEITA Standard 00: 100%    01: 50%    10:25%    11:Reserved	RW	POR	01b
3:2	Reserved	RO	/	01b
1:0	Reserved	RO	/	00b

#### 6.15.2.55 REG 5A: JEITA Cool configuration

Bit	Description	R/W	Reset	Default
7:0	Cool Temperature(T2) in voltage of charge configuration VHTF = N*16 mV (default is about 10deg)	RW	POR	37h

#### 6.15.2.56 REG 5B: JEITA Warm configuration

Bit	Description	R/W	Reset	Default
7:0	Warm Temperature(T3) in voltage of charge configuration VHTF = N*8 mV (default is about 45deg)	RW	POR	1Eh

	VHTF = N*2 mV (默认约为55度) 这也是JEITA的T4			
--	--	--	--	--

#### 6.15.2.51 REG 56: VLTFWORK设置

位	描述	读/写	复位	默认
7:0	工作配置中的VLTF电压 VLTF = N*32 mV (默认约为-10度)	RW	上电复位	3Eh

#### 6.15.2.52 REG 57: VHTFWORK设置

位	描述	读/写	复位	默认
7:0	工作配置中的VHTF电压 VHTF = N*2 mV (默认约为60度)	RW	上电复位	4Ch

#### 6.15.2.53 REG 58: JEITA标准启用控制

位	描述	读/写	复位	默认
7:1	保留	只读	/	0
0	JEITA标准启用 0: 禁用      1: 启用	RW	上电复位	电子保险丝 0b

#### 6.15.2.54 REG 59: JEITA CV配置

位	描述	读/写	复位	默认
7:6	JEITA标准中的温暖电流下降 00: 100%    01: 50%    10:25%    11:保留	RW	上电复位	00b
5:4	JEITA标准中的冷却电流下降 00: 100%    01: 50%    10:25%    11:保留	RW	上电复位	01b
3:2	保留	只读	/	01b
1:0	保留	只读	/	00b

#### 6.15.2.55 REG 5A: JEITA冷却配置

位	描述	读/写	复位	默认
7:0	充电配置中的冷却温度(T2)电压 VHTF = N*16 mV (默认约为10度)	RW	上电复位	37小时

#### 6.15.2.56 REG 5B: JEITA温度配置

位	描述	读/写	复位	默认
7:0	充电配置中的温暖温度(T3) VHTF = N*8 mV (默认约为45度)	RW	上电复位	1Eh

### 6.15.2.57 REG 61: Iprechg charger setting

Bit	Description	R/W	Reset	Default
7:4	Reserved	RO	/	0
3:0	Precharge current limit: 64*N mA 0000: 0mA      0001: 64mA      0010: 128mA .....            0100: 896mA      0101: 960mA	RW	POR	0010b

### 6.15.2.58 REG 62: ICC charger setting

Bit	Description	R/W	Reset	Default
7:5	Reserved	RO	/	0
5:0	constant current charge current limit: 64*N mA if N<=48 000000: 0mA      000001: 64mA      000010: 128mA .....            101110: 2944mA      101111: 3008mA 110000~111111: Reserved	RW	POR	010000b

### 6.15.2.59 REG 63: Iterm charger setting and control

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0
5	DPM to disable charger terminal 0: enable charger terminal 1: disable charger terminal	RW	POR	0b
4	Charging termination of current enable 0: disable      1: enable	RW	System Reset	1b
3:0	Termination current limit: 64*N mA 0000: 0mA      0001: 64mA      0010: 128mA .....            0111: 896mA      1000: 960mA	RW	POR	0101b

### 6.15.2.60 REG 64: CV charger voltage setting

Bit	Description	R/W	Reset	Default
7:3	Reserved	RO	/	0
2:0	Charge voltage limit 000: 4.0V      001: 4.1V      010: 4.2V	RW	POR	010b

### 6.15.2.57 REG 61: 预充电充电器设置

位	描述	读/写	复位	默认
7:4	保留	只读	/	0
3:0	预充电电流限制: 64*N mA 0000: 0mA      0001: 64mA      0010: 128mA .....            0100: 896mA     0101: 960mA	RW	上电复位	0010b

### 6.15.2.58 REG 62: ICC充电器设置

位	描述	读/写	复位	默认
7:5	保留	只读	/	0
5:0	恒定电流充电电流限制: 64*N mA 如果 N<=48 000000: 0mA      000001: 64mA      000010: 128mA .....            101110: 2944mA     101111: 3008mA 110000~111111: 保留	RW	上电复位	010000b

### 6.15.2.59 REG 63: Item 充电器设置和控制

位	描述	读/写	复位	默认
7:6	保留	只读	/	0
5	DPM 禁用充电器端口 0: 启用充电器端口 1: 禁用充电器端口	RW	上电复位	0b
4	充电终止电流启用 0: 禁用      1: 启用	RW	系统重置	1b
3:0	终止电流限制: 64*N mA 0000: 0mA      0001: 64mA      0010: 128mA .....            0111: 896mA     1000: 960mA	RW	上电复位	0101b

### 6.15.2.60 REG 64: CV 充电器电压设置

位	描述	读/写	复位	默认
7:3	保留	只读	/	0
2:0	充电电压限制 000: 4.0V      001: 4.1V      010: 4.2V	RW	上电复位	010b

	011: 4.35V 101~110: Reserved	100: 4.4V	111: 5.0V			
--	---------------------------------	-----------	-----------	--	--	--

#### 6.15.2.61 REG 65: Thermal regulation threshold setting

Bit	Description	R/W	Reset	Default
7:2	Reserved	RO	/	0
1:0	Thermal regulation threshold 00: 60deg      01: 80deg 10: 100deg      11: 120deg	RW	System Reset	10b

#### 6.15.2.62 REG 67: Charger timeout setting and control

Bit	Description	R/W	Reset	Default
7	safety timer1/2 setting during DPM or thermal regulation 0: safety timer not slowed during input DPM or thermal regulation 1: safety timer slowed during input DPM or thermal regulation	RW	POR	1b
6	Fast charge safe timer enable 0: disable      1: enable	RW	POR	1b
5:4	Fast charge safety timer configuration 00: 5hours      01: 8hours 10: 12hours      11: 20hours	RW	POR	10b
3	Reserved	RO	/	0
2	pre-charge safe timer enable 0: disable      1: enable	RW	POR	1b
1:0	pre-charge safe timer configuration 00: 40mins      01: 50mins 10: 60mins      11: 70mins	RW	POR	10b

#### 6.15.2.63 REG 68: Battery detection control

Bit	Description	R/W	Reset	Default
7:1	Reserved	RO	/	0
0	battery detection enable 0: disable      1: enable	RW	POR	1b

#### 6.15.2.64 REG 69: IR compensation

Bit	Description	R/W	Reset	Default
7:1	Reserved	RO	/	0
0	IR Compensation Enable	RW	POR	0b

	011: 4.35V 101~110: 保留	100: 4.4V	111: 5.0V		
--	---------------------------	-----------	-----------	--	--

#### 6.15.2.61 REG 65: 热调节阈值设置

位	描述	读/写	复位	默认
7:2	保留	只读	/	0
1:0	热调节阈值 00: 60度 01: 80度 10: 100度 11: 120度	RW	系统重置	10b

#### 6.15.2.62 REG 67: 充电器超时设置与控制

位	描述	读/写	复位	默认
7	在DPM或热调节期间的安全计时器1/2设置 0: 安全计时器在输入DPM或热调节期间不减速 1: 安全计时器在输入DPM或热调节期间减速	RW	上电复位	1b
6	快速充电安全计时器使能 0: 禁用 1: 启用	RW	上电复位	1b
5:4	快速充电安全计时器配置 00: 5小时 01: 8小时 10: 12小时 11: 20小时	RW	上电复位	10b
3	保留	只读	/	0
2	预充电安全计时器使能 0: 禁用 1: 启用	RW	上电复位	1b
1:0	预充电安全计时器配置 00: 40分钟 01: 50分钟 10: 60分钟 11: 70分钟	RW	上电复位	10b

#### 6.15.2.63 REG 68: 电池检测控制

位	描述	读/写	复位	默认
7:1	保留	只读	/	0
0	电池检测使能 0: 禁用 1: 启用	RW	上电复位	1b

#### 6.15.2.64 REG 69: IR补偿

位	描述	读/写	复位	默认
7:1	保留	只读	/	0
0	IR补偿使能	RW	上电复位	0b

	0: disable 1: enable			
--	-------------------------	--	--	--

### 6.15.2.65 REG 6A: Button battery charge termination voltage setting

Bit	Description	R/W	Reset	Default
7:3		RO	/	0
2:0	Button Battery charge termination voltage 2.6~3.3V, 100mV/step, 8steps 000: 2.6V      001: 2.7V      010: 2.8V 011: 2.9V      100: 3.0V      101: 3.1V 110: 3.2V      111: 3.3V	RW	POR	011b

### 6.15.2.66 REG 70: CHGLED setting and control

Bit	Description	R/W	Reset	Default
7	Reserved	RO	/	0
6	CHGLED pin output breath enable when REG70[2:0]=011b 0: disable;      ① 1: enable;	RW	System Reset	0b
5:4	CHGLED pin output when REG70[2:0]=110b 00: Hiz;      01: Low/Hiz 25%/75% duty 1Hz; 10: Low/Hiz 25%/75% duty 4Hz;      11: drive low;	RW	System Reset	00b
3	Reserved	RO	/	0
2:0	CHGLED pin display function configuration 000: display with type A function 001: display with type B function 010: display with breath function controlled by charger 011: display with breath function controlled by REG70<6> 110: output controlled by the register REG70[5:4] 100/101/111: Reserved	RW	POR	EFUSE 000b

### 6.15.2.67 REG 80: DCDC configure0

Bit	Description	R/W	Reset	Default
7:4	Reserved	RO	/	0b
3	DCDC4 enable 0: disable      1: enable	RW	System Reset	EFUSE
2	DCDC3 enable	RW	System	EFUSE

	0: 禁用 1: 启用			
--	----------------	--	--	--

### 6.15.2.65 REG 6A: 按钮电池充电终止电压设置

位	描述	读/写	复位	默认
7:3		只读	/	0
2:0	按钮电池充电终止电压 2.6~3.3V, 100mV/步 , 8步 000: 2.6V      001: 2.7V      010: 2.8V 011: 2.9V      100: 3.0V      101: 3.1V 110: 3.2V      111: 3.3V	RW	上电复位	011b

### 6.15.2.66 REG 70: CHGLED设置与控制

位	描述	读/写	复位	默认
7	保留	只读	/	0
6	当REG70[2:0]=011b时, CHGLED引脚输出呼吸使能 0: 禁用; 1: 启用;	RW	系统重置	0b
5:4	CHGLED 引脚输出当 REG70[2:0]=110b 00: 高阻抗; 01: 低/高阻抗 25%/75% 占空比 1Hz; 10: 低/高阻抗 25%/75% 占空比 4Hz; 11: 驱动低;	RW	系统重置	00b
3	保留	只读	/	0
2:0	CHGLED 引脚显示功能配置 000: 显示类型 A 功能 001: 显示类型 B 功能 010: 显示由充电器控制的呼吸功能 011: 显示由 REG70<6> 控制的呼吸功能 110: 由寄存器 REG70[5:4] 控制的输出 100/101/111: 保留	RW	熔断器 上电复位 000b	

### 6.15.2.67 REG 80: DCDC 配置0

位	描述	读/写	复位	默认
7:4	保留	只读	/	0b
3	DCDC4 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
2	DCDC3 使能	RW	系统	EFUSE

	0: disable 1: enable		Reset	
1	DCDC2 enable 0: disable 1: enable	RW	System Reset	EFUSE
0	DCDC1 enable 0: disable 1: enable	RW	System Reset	EFUSE

#### 6.15.2.68 REG 81: DCDC configure1

Bit	Description	R/W	Reset	Default
7	DCDC frequency spread enable 0: disable 1: enable	RW	System Reset	0b
6	DCDC frequency spread range control 0: 50KHz 1: 100kHz	RW	System Reset	0b
5	Reserved	RO	/	0b
4	DCDC3 PWM/PFM Control 0: Auto Switch 1: Always PWM	RW	System Reset	0b
3	DCDC2 PWM/PFM Control 0: Auto Switch 1: Always PWM	RW	System Reset	0b
2	DCDC1 PWM/PFM Control 0: Auto Switch 1: Always PWM	RW	System Reset	0b
1:0	DCDC UVP debounce time configuration 00: 60us 01: 120us 10: 180us 11: 240us	RW	POR	00b

#### 6.15.2.69 REG 82: DCDC configure2

Bit	Description	R/W	Reset	Default
7:1	Reserved	RO	/	0
0	DVM voltage ramp control 0: 15.625 us/step 1: 31.250 us/step	RW	System Reset	0b

#### 6.15.2.70 REG 83: DCDC1 voltage setting

Bit	Description	R/W	Reset	Default
7	DCDC1 DVM enable control 0: disable 1: enable	RW	System Reset	1b
6:0	DCDC1 output voltage config 0.5~1.2V,10mV/step,71steps 1.22~1.54V,20mV/step,17steps	RW	System Reset	EFUSE

	0: 禁用 1: 启用		复位	
1	DCDC2 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
0	DCDC1 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE

#### 6.15.2.68 REG 81: DCDC 配置1

位	描述	读/写	复位	默认
7	DCDC 频率扩展使能 0: 禁用 1: 启用	RW	系统重置	0b
6	DCDC频率扩展范围控制 0: 50KHz 1: 100kHz	RW	系统重置	0b
5	保留	只读	/	0b
4	DCDC3 PWM/PFM控制 0: 自动切换 1: 始终PWM	RW	系统重置	0b
3	DCDC2 PWM/PFM控制 0: 自动切换 1: 始终PWM	RW	系统重置	0b
2	DCDC1 PWM/PFM控制 0: 自动切换 1: 始终PWM	RW	系统重置	0b
1:0	DCDC UVLP去抖动时间配置 00: 60us 01: 120us 10: 180us 11: 240us	RW	上电复位	00b

#### 6.15.2.69 REG 82: DCDC配置2

位	描述	读/写	复位	默认
7:1	保留	只读	/	0
0	DVM电压斜率控制 0: 15.625 us/步 1: 31.250 us/步	RW	系统重置	0b

#### 6.15.2.70 REG 83: DCDC1电压设置

位	描述	读/写	复位	默认
7	DCDC1 DVM使能控制 0: 禁用 1: 启用	RW	系统重置	1b
6:0	DCDC1输出电压配置 0.5~1.2V,10mV/步,71步 1.22~1.54V,20mV/步,17步	RW	系统重置	EFUSE

0000000: 0.50V
0000001: 0.51V
.....
1000110: 1.20V
1000111: 1.22V
1001000: 1.24V
.....
1010111: 1.54V
1011000~1111111: Reserved

#### **6.15.2.71 REG 84: DCDC2 voltage setting**

Bit	Description	R/W	Reset	Default
7	DCDC2 DVM enable control 0: disable      1: enable	RW	System Reset	1b
6:0	DCDC2 output voltage config 0.5~1.2V,10mV/step,71steps 1.22~1.54V,20mV/step,17steps 1.6~3.4V,100mV/step,19steps 0000000: 0.50V 0000001: 0.51V ..... 1000110: 1.20V 1000111: 1.22V 1001000: 1.24V ..... 1010111: 1.54V 1011000: 1.60V 1011001: 1.70V ..... 1101011: 3.40V 1101100~1111111: Reserved	RW	System Reset	EFUSE

#### **6.15.2.72 REG 85: DCDC3 voltage setting**

Bit	Description	R/W	Reset	Default
-----	-------------	-----	-------	---------

	0000000: 0.50V 0000001: 0.51V ..... 1000110: 1.20V 1000111: 1.22V 1001000: 1.24V ..... 1010111: 1.54V 1011000~1111111: 保留		
--	---	--	--

#### 6.15.2.71 REG 84: DCDC2电压设置

位	描述	读/写	复位	默认
7	DCDC2 DVM使能控制 0: 禁用 1: 启用	RW	系统重置	1b
6:0	DCDC2输出电压配置 0.5~1.2V,10mV/步,71步 1.22~1.54V,20mV/步,17步 1.6~3.4V,100mV/步,19步 0000000: 0.50V 0000001: 0.51V ..... 1000110: 1.20V 1000111: 1.22V 1001000: 1.24V ..... 1010111: 1.54V 1011000: 1.60V 1011001: 1.70V ..... 1101011: 3.40V 1101100~1111111: 保留	RW	系统重置	EFUSE

#### 6.15.2.72 REG 85: DCDC3电压设置

位	描述	读/写	复位	默认

	7	DCDC3 DVM enable control 0: disable      1: enable	RW	System Reset	1b
	6:0	DCDC3 output voltage config 0.5~1.2V,10mV/step,71steps 1.22~1.84V,20mV/step,32steps 0000000: 0.50V 0000001: 0.51V ..... 1000110: 1.20V 1000111: 1.22V 1001000: 1.24V ..... 1100110: 1.84V 1100111~1101000: Reserved	RW	System Reset	EFUSE

#### 6.15.2.73 REG 86: DCDC4 voltage setting

Bit	Description	R/W	Reset	Default
7	Reserved	RO	/	0
6:0	DCDC4 output voltage config 1.0~3.7V,100mV/step,24steps 00000: 1.0V 00001: 1.1V ..... 11011: 3.7V 11100~11111: Reserved	RW	System Reset	EFUSE

#### 6.15.2.74 REG 90: LDOS ON/OFF control 0

Bit	Description	R/W	Reset	Default
7	bldo4 enable 0: disable      1: enable	RW	System Reset	EFUSE
6	bldo3 enable 0: disable      1: enable	RW	System Reset	EFUSE
5	bldo2 enable 0: disable      1: enable	RW	System Reset	EFUSE
4	bldo1 enable	RW	System	EFUSE

7	DCDC3 DVM使能控制 0: 禁用 1: 启用	RW	系统重置	1b
6:0	DCDC3 输出电压配置 0.5~1.2V,10mV/步,71步 1.22~1.84V,20mV/步,32步 0000000: 0.50V 0000001: 0.51V ..... 1000110: 1.20V 1000111: 1.22V 1001000: 1.24V ..... 1100110: 1.84V 1100111~1101000: 保留	RW	系统重置	EFUSE

#### 6.15.2.73 REG 86: DCDC4 电压设置

位	描述	读/写	复位	默认
7	保留	只读	/	0
6:0	DCDC4 输出电压配置 1.0~3.7V,100mV/步,24步 00000: 1.0V 00001: 1.1V ..... 11011: 3.7V 11100~11111: 保留	RW	系统重置	EFUSE

#### 6.15.2.74 REG 90: LDOS 开/关控制 0

位	描述	读/写	复位	默认
7	bldo4 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
6	bldo3 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
5	bldo2 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
4	bldo1 使能	RW	系统	EFUSE

	0: disable 1: enable		Reset	
3	aldo4 enable 0: disable 1: enable	RW	System Reset	EFUSE
2	aldo3 enable 0: disable 1: enable	RW	System Reset	EFUSE
1	aldo2 enable 0: disable 1: enable	RW	System Reset	EFUSE
0	aldo1 enable 0: disable 1: enable	RW	System Reset	EFUSE

#### 6.15.2.75 REG 91: LDOS ON/OFF control 1

Bit	Description	R/W	Reset	Default
7:5	Reserved	RO	/	0
4	cpusldo enable 0: disable 1: enable	RW	System Reset	EFUSE
3	cldo4 enable 0: disable 1: enable	RW	System Reset	EFUSE
2	cldo3 enable 0: disable 1: enable	RW	System Reset	EFUSE
1	cldo2 enable 0: disable 1: enable	RW	System Reset	EFUSE
0	cldo1 enable 0: disable 1: enable	RW	System Reset	EFUSE

#### 6.15.2.76 REG 93: ALDO1 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	aldo1 output voltage configuration 0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V                    11111: Reserved	RW	System Reset	EFUSE

#### 6.15.2.77 REG 94: ALDO2 voltage setting

Bit	Description	R/W	Reset	Default

	0: 禁用 1: 启用		复位	
3	aldo4 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
2	aldo3 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
1	aldo2 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
0	aldo1 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE

#### 6.15.2.75 REG 91: LDOS 开/关控制 1

位	描述	读/写	复位	默认
7:5	保留	只读	/	0
4	cpusldo 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
3	cldo4 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
2	cldo3 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
1	cldo2 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE
0	cldo1 使能 0: 禁用 1: 启用	RW	系统重置	EFUSE

#### 6.15.2.76 REG 93: ALDO1 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	aldo1 输出电压配置  0.5~3.5V, 100mV/步 , 31步  00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

#### 6.15.2.77 REG 94: ALDO2 电压设置

位	描述	读/写	复位	默认

7:5		RO	/	0
4:0	<p>aldo2 output voltage configuration 0.5~3.5V, 100mV/step, 31steps</p> <p>00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: Reserved</p>	RW	System Reset	EFUSE

#### 6.15.2.78 REG 95: ALDO3 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	<p>aldo3 output voltage configuration 0.5~3.5V, 100mV/step, 31steps</p> <p>00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: Reserved</p>	RW	System Reset	EFUSE

#### 6.15.2.79 REG 96: ALDO4 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	<p>aldo4 output voltage configuration 0.5~3.5V, 100mV/step, 31steps</p> <p>00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: Reserved</p>	RW	System Reset	EFUSE

#### 6.15.2.80 REG 97: BLDO1 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	<p>bldo1 output voltage configuration 0.5~3.5V, 100mV/step, 31steps</p> <p>00000: 0.5V</p>	RW	System Reset	EFUSE

7:5		只读	/	0
4:0	aldo2 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

#### 6.15.2.78 REG 95: ALDO3 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	aldo3 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

#### 6.15.2.79 REG 96: ALDO4 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	aldo4 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

#### 6.15.2.80 REG 97: BLDO1 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	bldo1 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V	RW	系统重置	EFUSE

	00001: 0.6V ..... 11110: 3.5V	11111: Reserved			
--	-------------------------------------	-----------------	--	--	--

### 6.15.2.81 REG 98: BLDO2 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	bldo2 output voltage configuration 0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V	RW	System Reset	EFUSE

### 6.15.2.82 REG 99: BLDO3 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	bldo3 output voltage configuration 0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V	RW	System Reset	EFUSE

### 6.15.2.83 REG 9A: BLDO4 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	bldo4 output voltage configuration 0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V	RW	System Reset	EFUSE

	00001: 0.6V ..... 11110: 3.5V      11111: 保留			
--	--	--	--	--

### 6.15.2.81 REG 98: BLDO2 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	bldo2 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

### 6.15.2.82 REG 99: BLDO3 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	bldo3 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

### 6.15.2.83 REG 9A: BLDO4 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	bldo4 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

#### 6.15.2.84 REG 9B: CLDO1 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	cldo1 output voltage configuration 0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: Reserved	RW	System Reset	EFUSE

#### 6.15.2.85 REG 9C: CLDO2 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	cldo2 output voltage configuration 0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: Reserved	RW	System Reset	EFUSE

#### 6.15.2.86 REG 9D: CLDO3 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	cldo3 output voltage configuration 0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: Reserved	RW	System Reset	EFUSE

#### 6.15.2.87 REG 9E: CLDO4 voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	cldo4 output voltage configuration	RW	System	EFUSE

### 6.15.2.84 REG 9B: CLDO1 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	cldo1 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

### 6.15.2.85 REG 9C: CLDO2 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	cldo2 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

### 6.15.2.86 REG 9D: CLDO3 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	cldo3 输出电压配置 0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V      11111: 保留	RW	系统重置	EFUSE

### 6.15.2.87 REG 9E: CLDO4 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	cldo4 输出电压配置	RW	系统	EFUSE

	0.5~3.5V, 100mV/step, 31steps 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V		Reset	
	11111: Reserved			

#### 6.15.2.88 REG 9F: CPUSLDO voltage setting

Bit	Description	R/W	Reset	Default
7:5		RO	/	0
4:0	cpusldo output voltage configuration 0.5~1.4V, 50mV/step, 20steps 00000: 0.50V 00001: 0.55V ..... 10011: 1.40V	RW	System Reset	EFUSE
	10100~11111: Reserved			

#### 6.15.2.89 REG A1: Battery parameter

Bit	Description	R/W	Reset	Default
7:0	Battery parameter ROM	RO	POR	xx

#### 6.15.2.90 REG A2: Fuel gauge control

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0b
5	Reserved	RW	POR	0b
4	ROM or SRAM select 1: select sram; 0: select rom;	RW	POR	0b
3:1	Reserved	RO	/	0b
0	brom writer control 1:enable 0:disable	RW	POR	0b

#### 6.15.2.91 REG A4: Battery percentage data

Bit	Description	R/W	Reset	Default
7:0	battery percentage	RO	POR	00h

#### 6.15.2.92 REG C0: ADC Channel enable control

Bit	Description	R/W	Reset	Default

	0.5~3.5V, 100mV/步 , 31步 00000: 0.5V 00001: 0.6V ..... 11110: 3.5V		复位	
	11111: 保留			

#### 6.15.2.88 REG 9F: CPUSLDO 电压设置

位	描述	读/写	复位	默认
7:5		只读	/	0
4:0	cpusldo 输出电压配置 0.5~1.4V, 50mV/步 , 20步 00000: 0.50V 00001: 0.55V ..... 10011: 1.40V	RW	系统重置	EFUSE
	10100~11111: 保留			

#### 6.15.2.89 REG A1: 电池参数

位	描述	读/写	复位	默认
7:0	电池参数 ROM	只读	上电复位	xx

#### 6.15.2.90 REG A2: 燃料计控制

位	描述	读/写	复位	默认
7:6	保留	只读	/	0b
5	保留	RW	上电复位	0b
4	ROM 或 SRAM 选择 1: 选择 SRAM; 0: 选择rom;	RW	上电复位	0b
3:1	保留	只读	/	0b
0	brom写入控制 1:启用 0:禁用	RW	上电复位	0b

#### 6.15.2.91 REG A4: 电池百分比数据

位	描述	读/写	复位	默认
7:0	电池百分比	只读	上电复位	00h

#### 6.15.2.92 REG C0: ADC通道启用控制

位	描述	读/写	复位	默认

7	batton battery(backup battery) voltage measure ADC channel enable 0: disable 1: enable	RW	POR	0b
6	VMID voltage measure ADC channel 0 enable 0: disable 1: enable	RW	POR	0b
5	charger current ADC channel enable 0: disable 1: enable	RW	POR	0b
4	die temperature measure ADC channel enable 0: disable 1: enable	RW	POR	0b
3	system voltage voltage measure ADC channel enable 0: disable 1: enable	RW	POR	0b
2	VBUS voltage measure ADC channel enable 0: disable 1: enable	RW	POR	0b
1	TS pin measure ADC channel enable 0: disable 1: enable	RW	POR	1b
0	battery voltage measure ADC channel enable 0: disable 1: enable	RW	POR	1b

#### 6.15.2.93 REG C4: vbat\_h

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0b
5:0	vbat[13:8]	RO	POR	0b

#### 6.15.2.94 REG C5: vbat\_l

Bit	Description	R/W	Reset	Default
7:0	vbat[7:0]	RO	POR	0b

#### 6.15.2.95 REG C6: VBUS\_h

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0b
5:0	VBUS[13:8]	RO	POR	0b

#### 6.15.2.96 REG C7: VBUS\_l

Bit	Description	R/W	Reset	Default
7:0	VBUS[7:0]	RO	POR	0b

#### 6.15.2.97 REG C8: VSYS\_h

Bit	Description	R/W	Reset	Default
7:0				

7	备用电池(backup battery)电压测量ADC通道启用 0: 禁用 1: 启用	RW	上电复位	0b
6	VMID电压测量ADC通道0启用 0: 禁用 1: 启用	RW	上电复位	0b
5	充电器电流ADC通道启用 0: 禁用 1: 启用	RW	上电复位	0b
4	芯片温度测量ADC通道启用 0: 禁用 1: 启用	RW	上电复位	0b
3	系统电压测量ADC通道启用 0: 禁用 1: 启用	RW	上电复位	0b
2	VBUS电压测量ADC通道启用 0: 禁用 1: 启用	RW	上电复位	0b
1	TS引脚测量ADC通道启用 0: 禁用 1: 启用	RW	上电复位	1b
0	电池电压测量ADC通道启用 0: 禁用 1: 启用	RW	上电复位	1b

#### 6.15.2.93 REG C4: vbat\_h

位	描述	读/写	复位	默认
7:6	保留	只读	/	0b
5:0	vbat[13:8]	只读	上电复位	0b

#### 6.15.2.94 REG C5: vbat\_l

位	描述	读/写	复位	默认
7:0	vbat[7:0]	只读	上电复位	0b

#### 6.15.2.95 寄存器 C6: VBUS\_h

位	描述	读/写	复位	默认
7:6	保留	只读	/	0b
5:0	VBUS[13:8]	只读	上电复位	0b

#### 6.15.2.96 寄存器 C7: VBUS\_l

位	描述	读/写	复位	默认
7:0	VBUS[7:0]	只读	上电复位	0b

#### 6.15.2.97 寄存器 C8: VSYS\_h

位	描述	读/写	复位	默认

7:6	Reserved	RO	/	0b
5:0	VSYS[13:8]	RO	POR	0b

#### 6.15.2.98 REG C9: VSYS\_I

Bit	Description	R/W	Reset	Default
7:0	VSYS[7:0]	RO	POR	0b

#### 6.15.2.99 REG CA: ICHG\_h

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0b
5:0	ichg_h[13:8]	RO	POR	0b

#### 6.15.2.100 REG CB: ICHG\_l

Bit	Description	R/W	Reset	Default
7:0	ichg_l[7:0]	RO	POR	0b

#### 6.15.2.101 REG CD: ADC\_data select

Bit	Description	R/W	Reset	Default
7:2	Reserved	RO	/	0
1:0	adc_data_h/adc_data_l select configure: 00: TS 01:TDIE 10:VMID 11:VBACKUP	RW	POR	0b

#### 6.15.2.102 REG CE: adc\_data\_h

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0b
5:0	adc_data_h[13:8]	RO	POR	0b

#### 6.15.2.103 REG CF: adc\_data\_l

Bit	Description	R/W	Reset	Default
7:0	adc_data_l[7:0]	RO	POR	0b

#### 6.15.2.104 REG E1: Type-C CC Audio Accessory enable

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0
5	Audio Accessory Enable. 0: disable 1: enable	RW	POR	0
4:0	Reserved	RO	/	0

7:6	保留	只读	/	0b
5:0	VSYS[13:8]	只读	上电复位	0b

#### 6.15.2.98 寄存器 C9: VSYS\_I

位	描述	读/写	复位	默认
7:0	VSYS[7:0]	只读	上电复位	0b

#### 6.15.2.99 寄存器 CA: ICHG\_h

位	描述	读/写	复位	默认
7:6	保留	只读	/	0b
5:0	ichg_h[13:8]	只读	上电复位	0b

#### 6.15.2.100 寄存器 CB: ICHG\_I

位	描述	读/写	复位	默认
7:0	ichg_I[7:0]	只读	上电复位	0b

#### 6.15.2.101 寄存器 CD: ADC数据选择

位	描述	读/写	复位	默认
7:2	保留	只读	/	0
1:0	adc_data_h/adc_data_l 选择配置: 00: TS 01:TDIE 10:VMID 11:VBACKUP	RW	上电复位	0b

#### 6.15.2.102 寄存器 CE: adc\_data\_h

位	描述	读/写	复位	默认
7:6	保留	只读	/	0b
5:0	adc_data_h[13:8]	只读	上电复位	0b

#### 6.15.2.103 寄存器 CF: adc\_data\_l

位	描述	读/写	复位	默认
7:0	adc_data_l[7:0]	只读	上电复位	0b

#### 6.15.2.104 寄存器 E1: Type-C CC 音频配件启用

位	描述	读/写	复位	默认
7:6	保留	只读	/	0
5	音频配件启用。 0: 禁用      1: 启用	RW	上电复位	0
4:0	保留	只读	/	0

### 6.15.2.105 REG E3: Type-C CC mode control

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0
5	DRP port prefer to be SRC. 0: unactive      1: active	RW	POR	0b
4	DRP port prefer to be SNK. 0: unactive      1: active	RW	POR	1b
3:2	The Current Mode Control. 0x: Default Mode 10: 1.5A Mode      11: 3.0A Mode	RW	POR	00b
1:0	The Port Mode Control. 00: Disable      01: SINK 10: SOURCE      11: DRP	RW	POR	01b

### 6.15.2.106 REG E7: Type-C CC status

Bit	Description	R/W	Reset	Default
7:6	Reserved	RO	/	0
5:4	The Power State of Source of CC Logic in HW mode 00: POWER_IDLE      01: POWER_DEF 10: POWER_1P5A      11: POWER_3POA	RO	POR	00b
3:0	The State of CC Logic in HW mode 0000: DISABLE 0001: UNATTACH_SNK 0010: ATTACHWAIT_SNK 0011: ATTACH_SNK 0100: UNATTACH_SRC 0101: ATTACHWAIT 0110: ATTACH_SRC 0111: AUDIO_ACSY 1000: Reserved 1001: TRY_SRC 1010: TRYWAIT_SNK 1011: TRY_SNK 1100: TRYWAIT_SRC 1101: Reserved 1110: ERROR_RECOVERY	RO	POR	0000b

### 6.15.2.105 寄存器 E3: Type-C CC 模式控制

位	描述	读/写	复位	默认
7:6	保留	只读	/	0
5	DRP 端口优先为 SRC。 0: 不活动 1: 活动	RW	上电复位	0b
4	DRP 端口优先为 SNK。 0: 不活动 1: 活动	RW	上电复位	1b
3:2	电流模式控制。 0x: 默认模式 10: 1.5A 模式 11: 3.0A 模式	RW	上电复位	00b
1:0	端口模式控制。 00: 禁用 01: SINK 10: SOURCE 11: DRP	RW	上电复位	01b

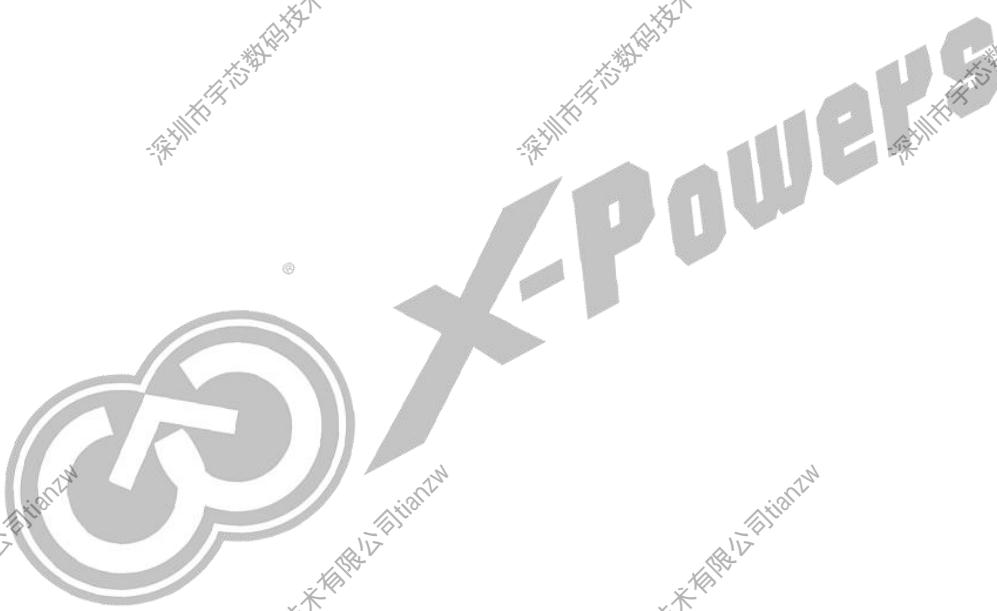
### 6.15.2.106 寄存器 E7: Type-C CC 状态

位	描述	读/写	复位	默认
7:6	保留	只读	/	0
5:4	HW 模式下 CC 逻辑源的电源状态 00: 电源空闲 01: POWER_DEF 10: POWER_1P5A 11: POWER_3POA	只读	上电复位	00b
3:0	硬件模式下 CC 逻辑状态 0000: 禁用 0001: 未连接负载 0010: 等待连接负载 0011: 连接负载 0100: 未连接源 0101: 等待连接 0110: 连接源 0111: 音频交流 1000: 保留 1001: 尝试连接源 1010: 尝试等待负载 1011: 尝试连接负载 1100: 尝试等待源 1101: 保留 1110: 错误恢复	只读	上电复位	0000b

	1111: Reserved				
--	----------------	--	--	--	--

**Note:**

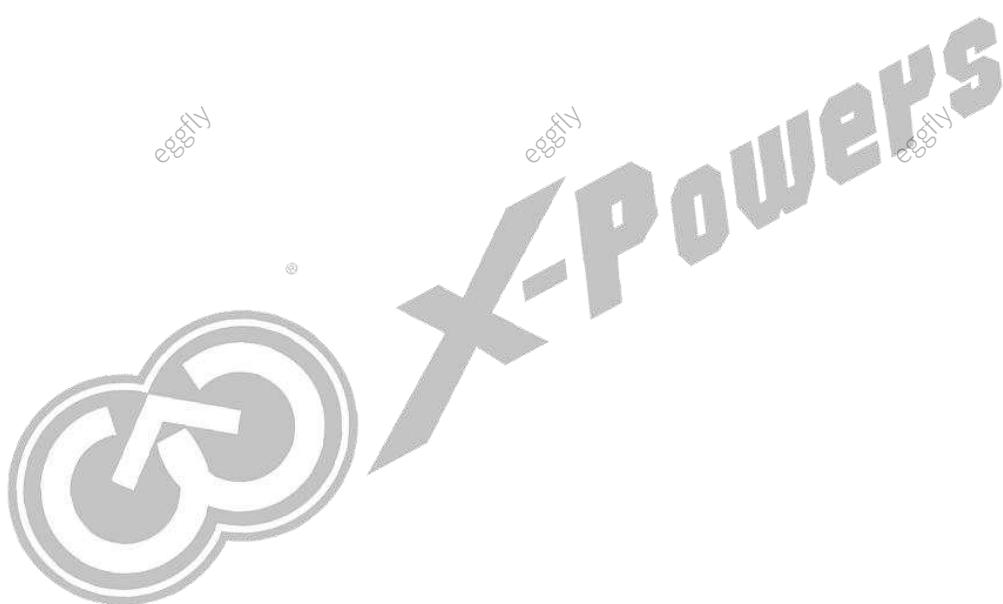
Default value below "EFUSE" is the default efuse value. If different EFUSE configuration is needed, please contact FAE/SD for support.



	1111: 保留			
--	----------	--	--	--

注意：

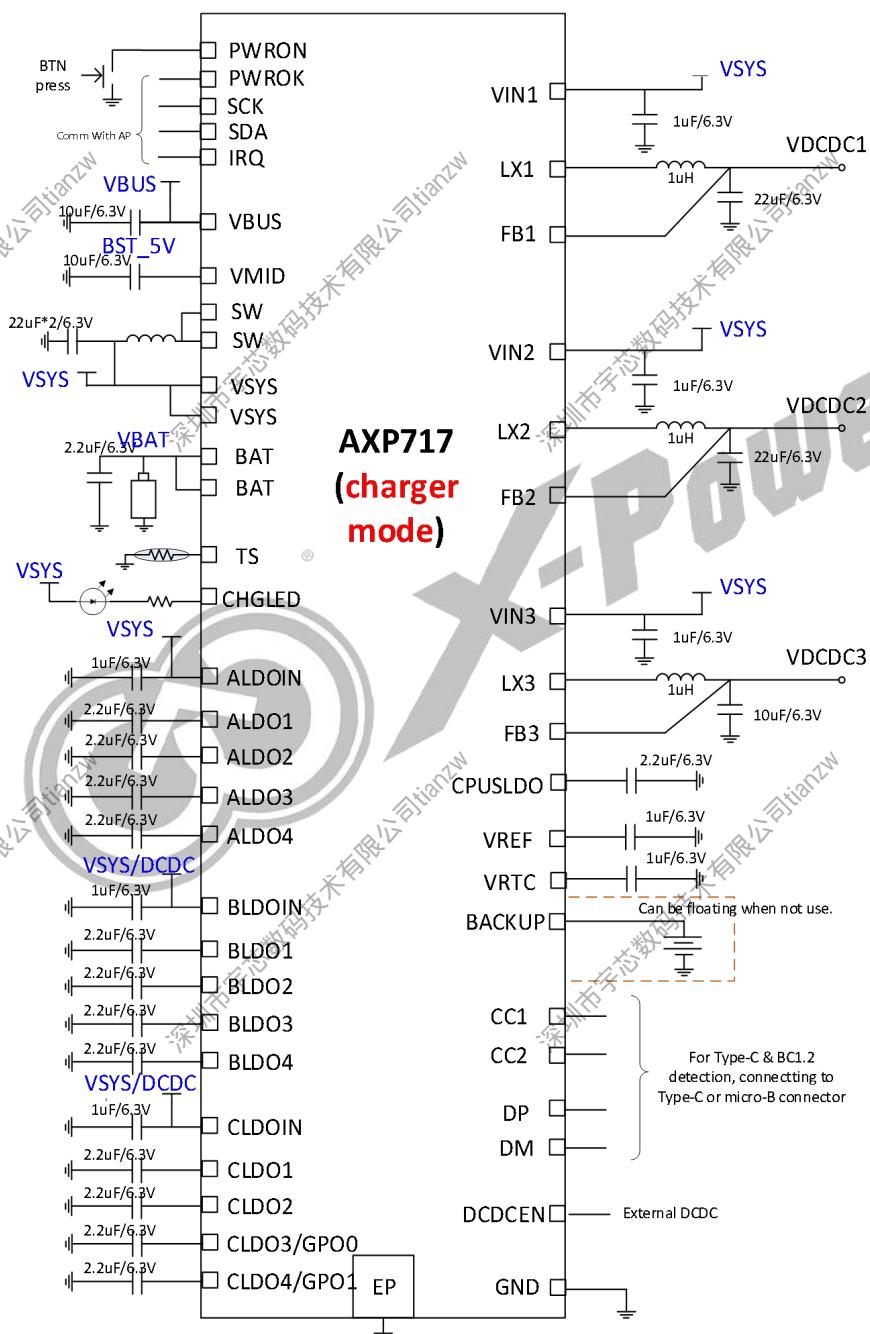
默认值低于“EFUSE”是默认的 efuse 值。如果需要不同的 EFUSE 配置，请联系 FAE/SD 获取支持。



# 7 Application Information

## 7.1 Typical Application

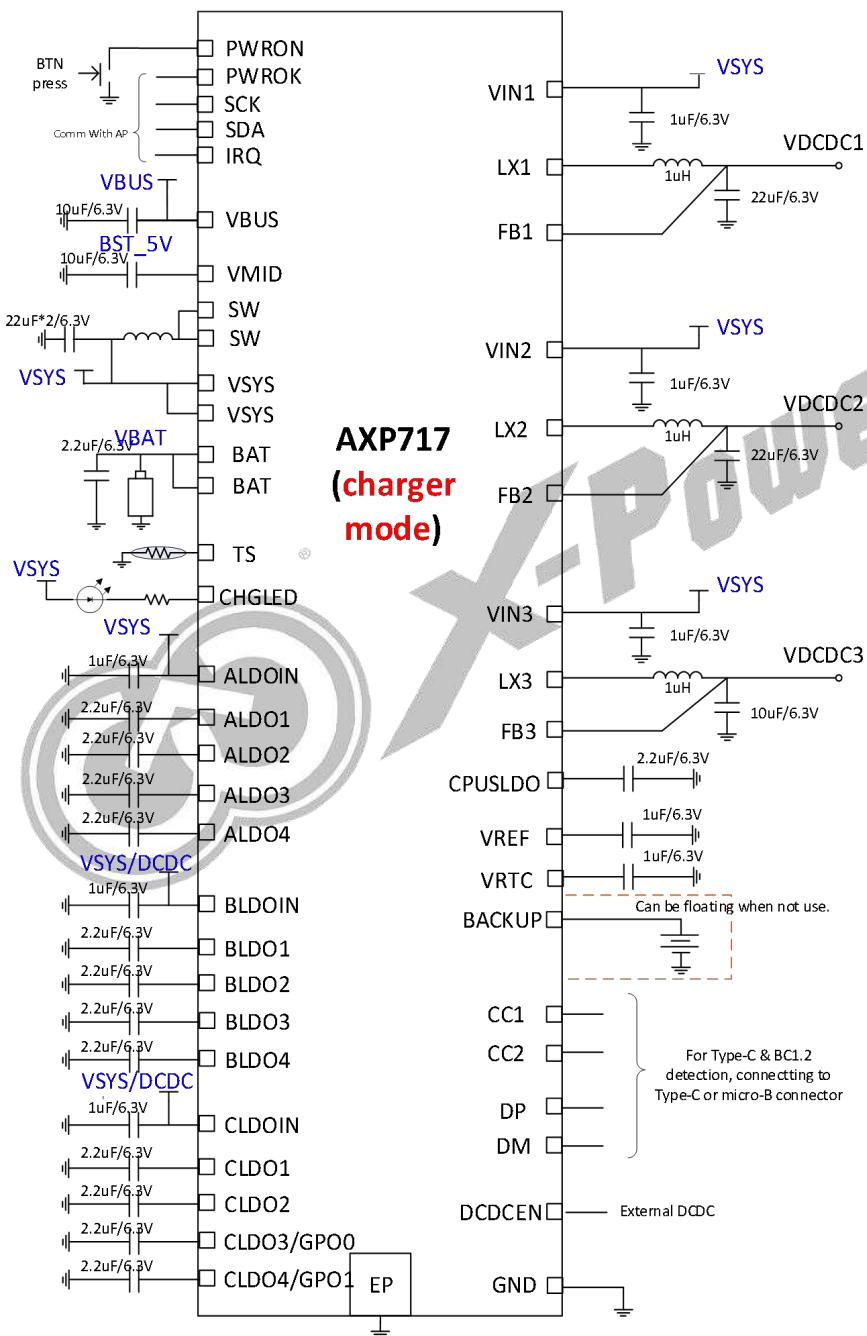
Figure 7-1 Charger Mode Application



# 7 应用信息

## 7.1 典型应用

图 7-1 充电器模式应用



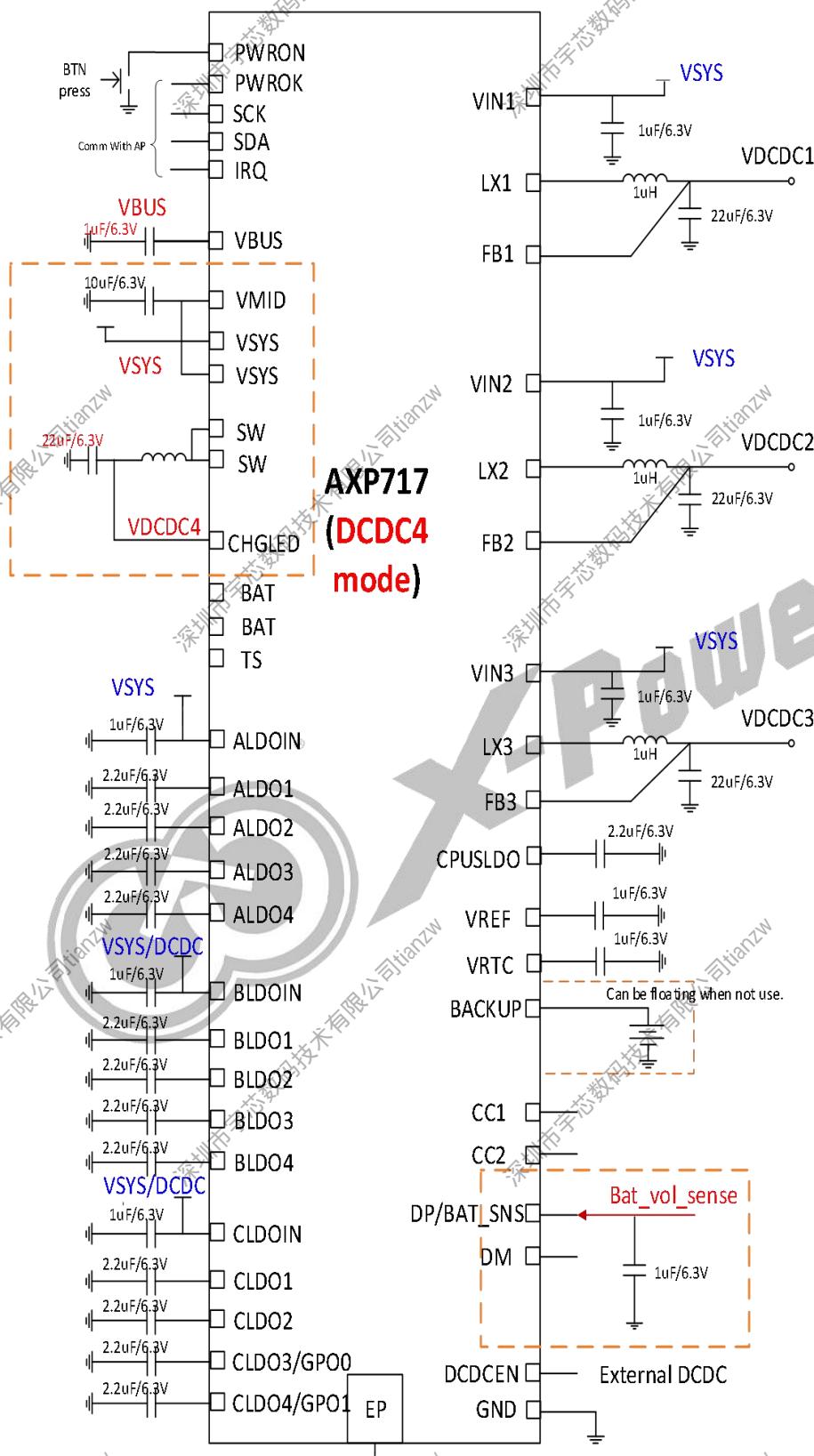
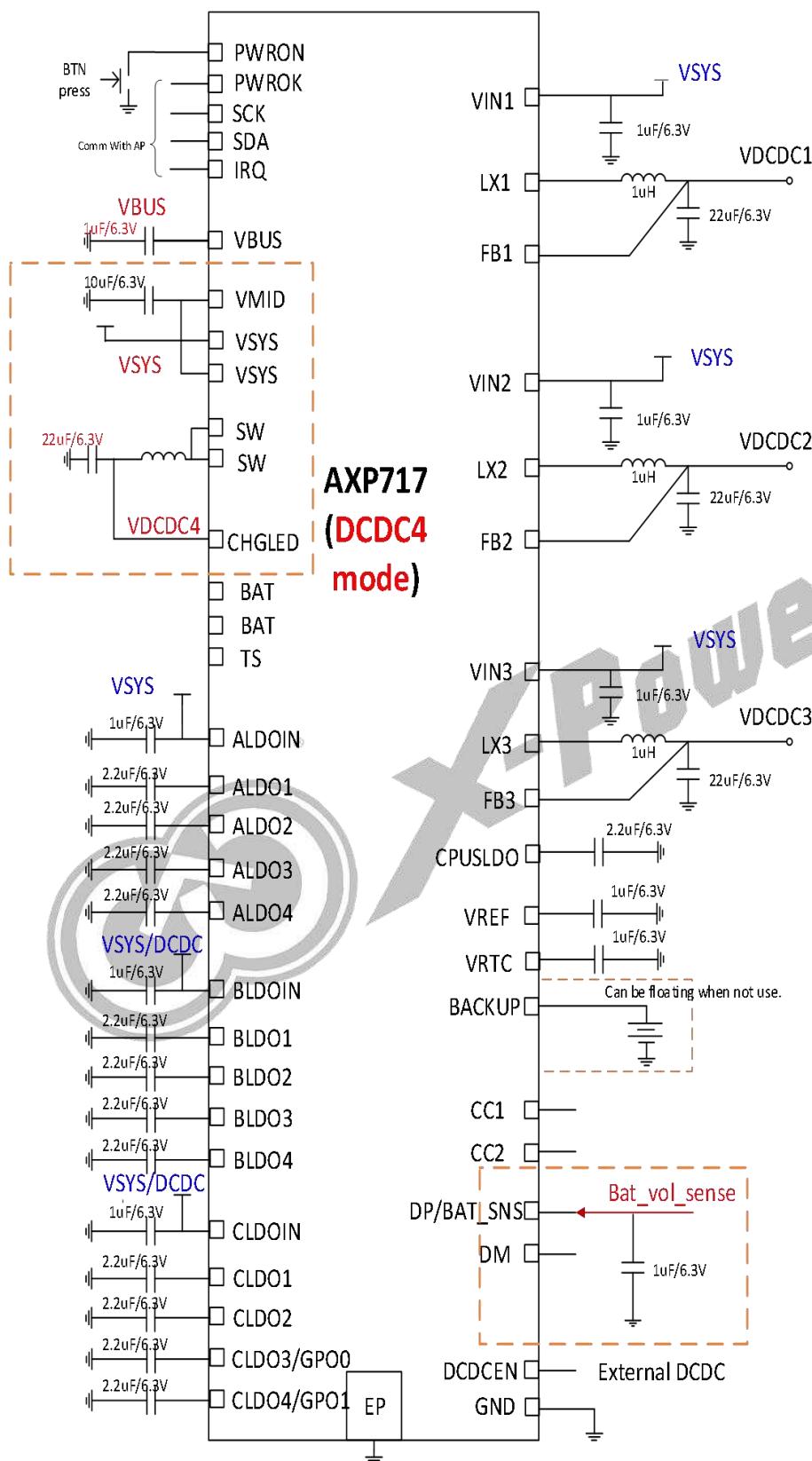
**Figure 7-2 DCDC Mode Application**


图 7-2 DCDC 模式应用

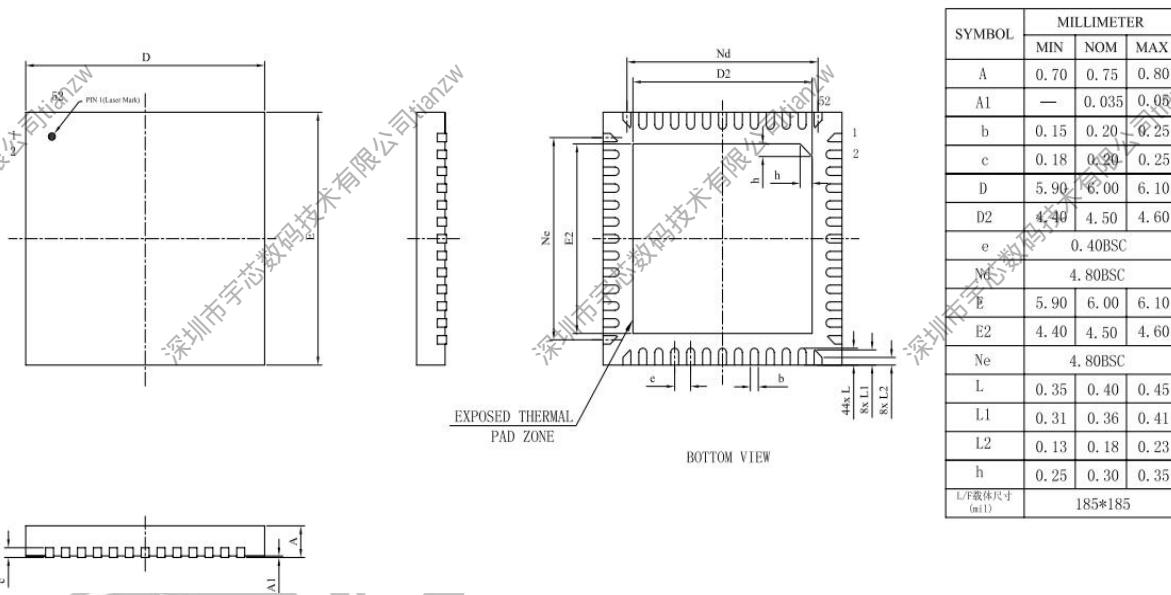


## 8 Package, Carrier, Storage and Baking Information

### 8.1 Package

AXP717 package is QFN6\*6, 52-pin. Figure 8-1 shows AXP717 package.

**Figure 8-1 Package Information**



**Figure 8-2 AXP717 Marking**



**Table 8-1 Marking Definitions**

No.	Marking	Description	Fixed/Dynamic
1	AXP717	Product name	Fixed
2	LLLLLBA	Lot number	Dynamic
3	XXX1	Date code	Dynamic
4		X-POWERS logo	Fixed
5	White dot	Package pin 1	Fixed

# 8 封装、载波、存储和烘烤信息

## 8.1 封装

AXP717 封装为 QFN6\*6, 52 针。图 8-1 显示 AXP717 封装。

图 8-1 封装信息

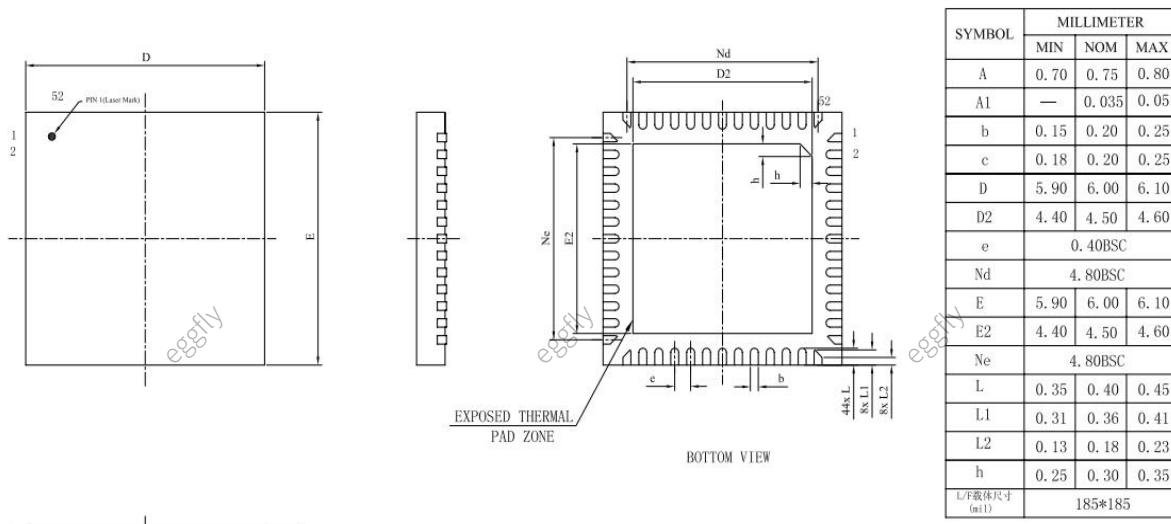


图 8-2 AXP717 标记

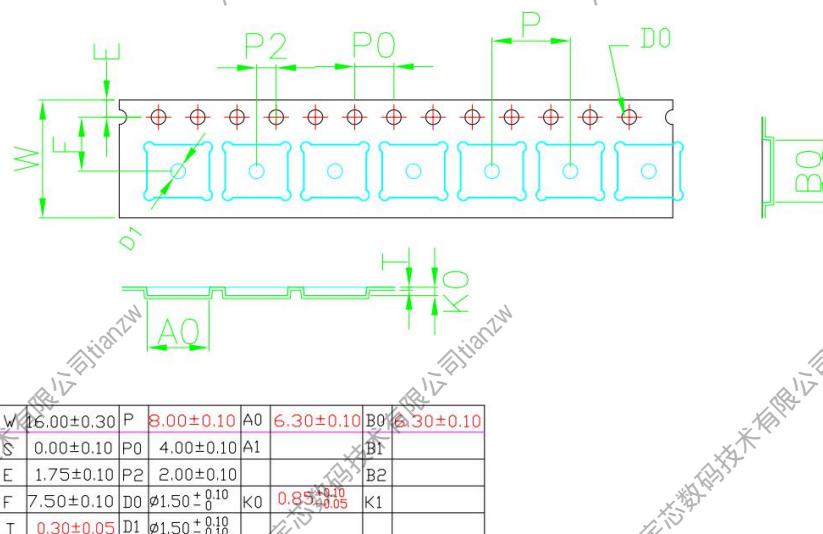


表 8-1 标记定义

编号	标记	描述	固定/动态
1	AXP717	产品名称	固定
2	LLLLLBA	批号	动态
3	XXX1	日期代码	动态
4		X-POWERS 标志	固定
5	白点	封装引脚 1	固定

## 8.2 Carrier

**Figure 8-3 AXP717 Tape Dimension Drawing**



**Table 8-2 AXP717 Packing Quantity Information**

Type	Quantity	Part Number
Tape	3000pcs/Tape	AXP717

## 8.3 Storage

### 8.3.1 Moisture Sensitivity Level(MSL)

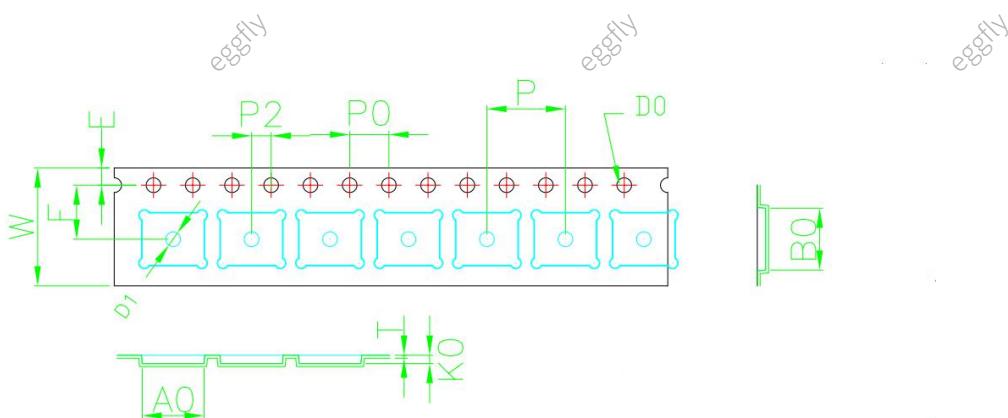
A package's MSL indicates its ability to withstand exposure after it is removed from its shipment bag, a low MSL device sample can be exposed on the factor floor longer than a high MSL device sample. ALL MSL are defined in the following table.

**Table 8-3 MSL Summary**

MSL	Out-of-bag floor life	Comments
1	Unlimited	≤30°C/85%RH
2	1 year	≤30°C/60%RH
2a	4 weeks	≤30°C/60%RH
3	168 hours	≤30°C/60%RH
4	72 hours	≤30°C/60%RH
5	48 hours	≤30°C/60%RH

## 8.2 载波

图8-3 AXP717胶带尺寸图



W	$16.00 \pm 0.30$	P	$8.00 \pm 0.10$	A0	$6.30 \pm 0.10$	B0	$6.30 \pm 0.10$
S	$0.00 \pm 0.10$	P0	$4.00 \pm 0.10$	A1		B1	
E	$1.75 \pm 0.10$	P2	$2.00 \pm 0.10$			B2	
F	$7.50 \pm 0.10$	D0	$\phi 1.50 \pm 0.10$	K0	$0.85^{+0.10}_{-0.05}$	K1	
T	$0.30 \pm 0.05$	D1	$\phi 1.50 \pm 0.10$				

表8-2 AXP717包装数量信息

类型	数量	部件编号
胶带	3000个/胶带	AXP717

## 8.3 存储

### 8.3.1 湿度敏感等级(MSL)

封装的MSL指示其在从运输袋中取出后抵御暴露的能力，低MSL设备样品可以在工厂地面上暴露的时间比高MSL设备样品更长。所有MSL在下表中定义。

表8-3 MSL摘要

MSL	出袋地面寿命	备注
1	无限制	$\leq 30^\circ\text{C} / 85\% \text{RH}$
2	1年	$\leq 30^\circ\text{C} / 60\% \text{RH}$
2a	4周	$\leq 30^\circ\text{C} / 60\% \text{RH}$
3	168小时	$\leq 30^\circ\text{C} / 60\% \text{RH}$
4	72小时	$\leq 30^\circ\text{C} / 60\% \text{RH}$
5	48小时	$\leq 30^\circ\text{C} / 60\% \text{RH}$

5a	24 hours	$\leq 30^{\circ}\text{C}/60\%\text{RH}$
6	Time on Label(TOL)	$\leq 30^{\circ}\text{C}/60\%\text{RH}$

AXP717 device samples are classified as MSL3.

### 8.3.2 Bagged Storage Conditions

The shelf life of AXP717 are defined in the following table.

**Table 8-4 Bagged Storage Conditions**

Packing mode	Vacuum packing
Storage temperature	$20^{\circ}\text{C} \sim 26^{\circ}\text{C}$
Storage humidity	40%~60%RH
Shelf life	6 months

### 8.3.3 Out-of-bag Duration

It is defined by the device MSL rating. The out-of-bag duration of AXP717 is as follows.

**Table 8-5 Out-of-bag Duration**

Storage temperature	$20^{\circ}\text{C} \sim 26^{\circ}\text{C}$
Storage humidity	40%~60%RH
Moisture Sensitivity Level(MSL)	3
Floor life	168 hours

For no mention of storage rules in this document, please refer to the latest **IPC/JEDEC J-STD-020C**.

## 8.4 Baking

It is not necessary to bake AXP717 if the conditions specified in Section 8.4.2 and Section 8.4.3 have not been exceeded. It is necessary to bake AXP717 if any condition specified in Section 8.4.2 and Section 8.4.3 have been exceeded.

**Table 8-6 Baking Conditions**

Surrounding	Condition	Note
Nitrogen	Tray: $125^{\circ}\text{C}/8$ hours Tape: $60^{\circ}\text{C}/72$ hours	Recommended condition. It is recommended to bake once, no more than three times.

5A	24小时	$\leq 30^{\circ}\text{C}/60\%\text{RH}$
6	标签上的时间(TOL)	$\leq 30^{\circ}\text{C}/60\%\text{RH}$

AXP717设备样品被分类为MSL3。

### 8.3.2 袋装储存条件

AXP717的保质期在下表中定义。

表8-4 袋装储存条件

包装方式	真空包装
储存温度	$20^{\circ}\text{C} \sim 26^{\circ}\text{C}$
储存湿度	40%~60%RH
保质期	6个月

### 8.3.3 出袋持续时间

由设备的湿度敏感等级 (MSL) 定义。AXP717的出袋持续时间如下。

表8-5 出袋持续时间

储存温度	$20^{\circ}\text{C} \sim 26^{\circ}\text{C}$
储存湿度	40%~60%RH
湿度敏感等级 (MSL)	3
地面寿命	168小时

如本文件未提及存储规则, 请参阅最新的IPC/JEDEC J-STD-020C。

## 8.4 烘烤

如果未超过第8.4.2节和第8.4.3节中规定的条件, 则不需要对AXP717进行烘烤。如果超过第8.4.2节和第8.4.3节中规定的任何条件, 则需要对AXP717进行烘烤。

表8-6 烘烤条件

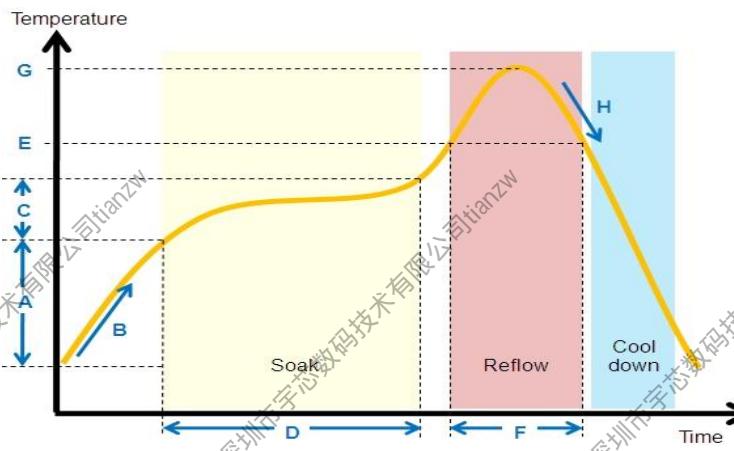
周围环境	条件	注意
氮气	托盘: $125^{\circ}\text{C}/8\text{小时}$ 胶带: $60^{\circ}\text{C}/72\text{小时}$	推荐条件。建议烘烤一次, 最多不超过三次。

## 9 Reflow Profile

The reflow profile recommended in this document is a lead-free reflow profile that is suitable for pure lead-free technology of lead-free solder paste.

The following figure shows the typical reflow profile of AXP717 device sample.

**Figure 9-1 AXP717 Typical Reflow Profile**



Reflow profile conditions of AXP717 device sample is given in the following table.

**Table 9-1 AXP717 Reflow Profile Conditions**

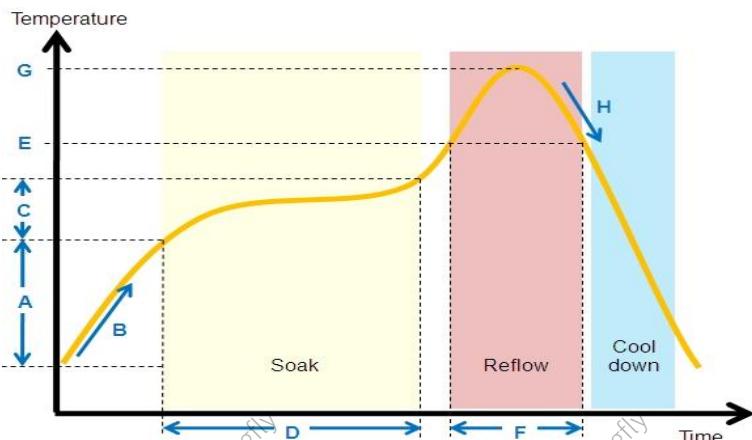
QFI typical SMT reflow profile conditions (for reference only)		
	Step	Reflow condition
Environment	N2 purge reflow usage (yes/no)	Yes, N2 purge used
	If yes, O2 ppm level	O2 < 1500 ppm
A	Preheat ramp up temperature range	25 °C -> 150 °C
B	Preheat ramp up rate	1.5~2.5 °C /sec
C	Soak temperature range	150 °C -> 190 °C
D	Soak time	80~110 sec
E	Liquidus temperature	217°C
F	Time above liquidus	60-90 sec
G	Peak temperature	240-250 °C
H	Cool down temperature rate	≤4 °C /sec

# 9 回流曲线

本文件推荐的回流曲线是适用于无铅焊料的无铅回流曲线，适合纯无铅技术的无铅焊膏。

下图显示了AXP717设备样品的典型回流曲线。

**图9-1 AXP717典型回流曲线**



AXP717设备样品的回流曲线条件见下表。

**表9-1 AXP717回流曲线条件**

QI典型SMT回流曲线条件（仅供参考）		
	步骤	回流条件
环境	N2气氛回流使用（是/否）	是， 使用N2气氛
	如果是， O2 ppm水平	O2 < 1500 ppm
安培	预热升温范围	25 °C -> 150 °C
B	预热升温速率	1.5~2.5 °C /秒
摄氏度	浸泡温度范围	150 °C -> 190 °C
D	浸泡时间	80~110 秒
E	液相温度	217 °C
F	高于液相的时间	60-90 秒
G	峰值温度	240-250 °C
H	冷却温度速率	≤4 °C /秒

## Copyright©2022 Shenzhen X-Powers Technology Co., Ltd. All Rights Reserved.

This documentation is the original work and copyrighted property of Shenzhen X-Powers Technology Co., Ltd. (“X-Powers”). No part of this document may be reproduced, modify, publish or transmitted in any form or by any means without prior written consent of X-Powers .

### Trademarks and Permissions

X-Powers and the X-Powers logo (incomplete enumeration) are trademarks of Shenzhen X-Powers Technology Co., Ltd. All other trademarks, trade names, product or service names mentioned in this document are the property of their respective owners.

### Important Notice and Disclaimer

The purchased products, services and features are stipulated by the contract made between X-Powers Technology Co.,Ltd (“X-Powers”) and the customer. All or part of the products, services and features described in this document may not be within the purchase scope or the usage scope. Please read the terms and conditions of the contract and relevant instructions carefully before using, and follow the instructions in this documentation strictly. X-Powers assumes no responsibility for the consequences of improper use (including but not limited to overvoltage, overclock, or excessive temperature).

The information in this document is provided just as a reference or typical applications, and is subject to change without notice. Every effort has been made in the preparation of this document to ensure accuracy of the contents. X-Powers is not responsible for any damage (including but not limited to indirect, incidental or special loss) or any infringement of third party rights arising from the use of this document. All statements, information, and recommendations in this document do not constitute a warranty or commitment of any kind, express or implied.

No license is granted by X-Powers herein express or implied or otherwise to any patent or intellectual property of X-Powers. Third party licences may be required to implement the solution/product. Customers shall be solely responsible to obtain all appropriately required third party licences. X-Powers shall not be liable for any licence fee or royalty due in respect of any required third party licence. X-Powers shall have no warranty, indemnity or other obligations with respect to third party licences.

版权©2022 深圳X-Powers科技有限公司。版权所有。

本文件是深圳X-Powers科技有限公司（“X-Powers”）的原创作品和版权财产。未经X-Powers的事先书面同意，禁止以任何形式或通过任何手段复制、修改、发布或传输本文件的任何部分。

## 商标与许可

X-Powers及其标志（不完全列举）是深圳市X-Powers科技有限公司的商标。本文档中提到的所有其他商标、商号、产品或服务名称均为其各自所有者的财产。

## 重要通知与免责声明

所购买的产品、服务和功能由X-Powers科技有限公司（“X-Powers”）与客户之间签订的合同规定。本文档中描述的所有或部分产品、服务和功能可能不在购买范围或使用范围内。在使用之前，请仔细阅读合同条款和相关说明，并严格遵循本文件中的说明。X-Powers对不当使用（包括但不限于过电压、超频或过高温度）造成的后果不承担任何责任。

本文档中的信息仅作为参考或典型应用提供，且如有变更恕不另行通知。在本文件的准备过程中已尽一切努力确保内容的准确性。

X-Powers 对因使用本文件而导致的任何损害（包括但不限于间接、附带或特殊损失）或任何侵犯第三方权利的行为不承担责任。本文件中的所有声明、信息和建议均不构成任何形式的保证或承诺，无论是明示还是暗示。

X-Powers 在此不授予任何专利或知识产权的明示或暗示许可。实施解决方案/产品可能需要第三方许可。客户应自行负责获得所有适当要求的第三方许可。X-Powers 对任何所需第三方许可的许可费或特许权使用费不承担责任。X-Powers 对第三方许可不承担任何保证、赔偿或其他义务。