

## طراحی کامپیوتری سیستم‌های دیجیتال

### تمرین شماره ۵

تراشه استاندارد 74LS194 یک شیفت رجیستر ۴ بیتی دو طرفه است که امکان شیفت به راست و چپ را در چندین مد فراهم می‌کند. این تراشه را با استفاده از زبان VHDL مدلسازی نموده و روی FPGA مدل DE0-nano SoC پیاده‌سازی نمایید و با استفاده از سیستم RemoteFPGATest آزمایش نمایید.

این تراشه را طبق استاندارد پیاده‌سازی نمایید. به پیوست، فایل دیتاشیت این تراشه ارائه شده است. به هیچ وجه از کدهای روی اینترنت استفاده نکنید.