**درس طراحی سیسستمهای دیجیتال**

**پروژه شماره 5 - پیاده­سازی الگوریتم رمزنگاری TEA روی FPGA**

الگوریتم رمزنگاری Tiny Encryption Algorithm (TEA) یک الگوریتم ساده و سبک برای رمزنگاری بلوکی است. هدف از این تمرین طراحی و پیاده­سازی سخت­افزاری این الگوریتم روی FPGA است. معمولا مهمترین معیارها در یک الگوریتم رمز، پهنای باند (bits/sec) ، توان مصرفی و منابع مصرفی است. معیار ارزیابی این پروژه هم حاصلضرب پهنای باند در میزان منابع مصرف شده خواهد بود.

به پیوست این فایل، راهنمای جزییات الگوریتم ارائه شده است.