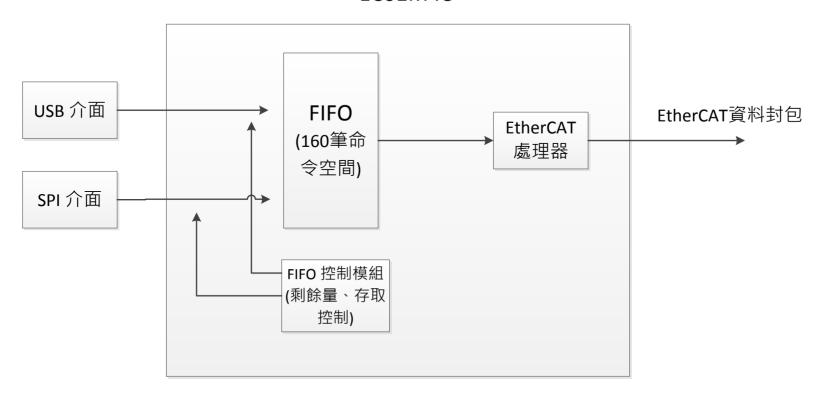
FC01M IC



FIFO控制器負責管控以下任務

- .確保資料正確性,同時間僅允許一個任務存取FIFO (EtherCAT處理器有較高優先權)
- . USB 及 SPI僅能擇一存取,於初始化階段確認後即無法切換
- . USB介面存取
 - ... 當USB有資料,目EtherCAT處理器無FIFO操作時,讀一筆資料封包放入FIFO
 - .. 上位控制器連續USBWrite會暫存於上位控制器中的緩存區,等待EC01M讀取
- . SPI介面存取
 - .. 當EtherCAT處理器操作FIFO時,Busy Pin會升為High
 - .. 使用者需判斷Busy Pin,來決定SPI傳輸時間