

ΕΘΝΙΚΟ ΜΕΤΣΟΒΙΟ ΠΟΛΥΤΕΧΝΕΙΟ

Μάθημα: Ηλεκτρονική Ι

Ονοματεπώνυμο: Ειρήνη Δόντη

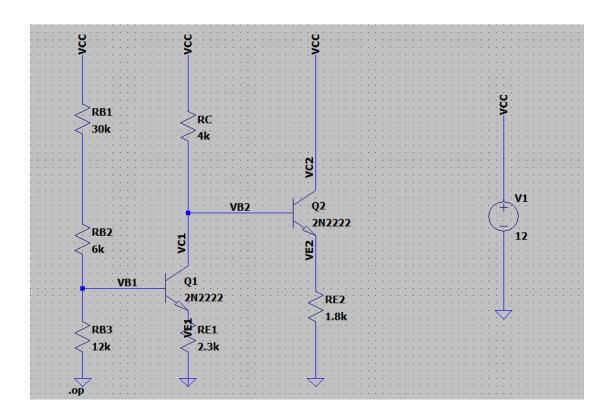
<u>A.M</u>: 03119839

3η Σειρά Γραπτών Ασκήσεων Προσομοίωση LTSpice Παρακάτω παρουσιάζονται οι ασκήσεις που χρειάζονται προσομοίωση με LTSPICE:

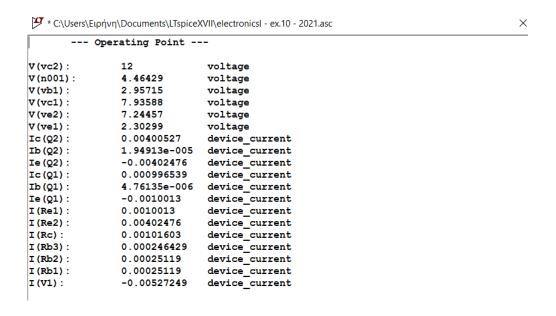
Ασκηση 10:

E)

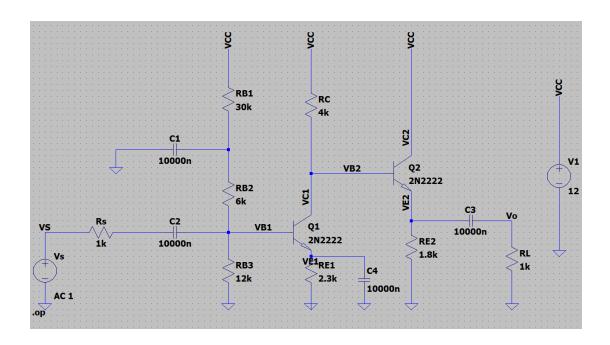
Παρακάτω, φαίνεται η προσομοίωση στο LTSpice με τη μέθοδο που θα εκτελούσαμε στο χαρτί:



Παρακάτω φαίνονται οι ζητούμενες DC τάσεις που υπολογίστηκαν μέσω της παραπάνω προσομοίωσης:



Εφαρμόζουμε DC ανάλυση με απευθείας προσομοίωση στο LTSPICE:

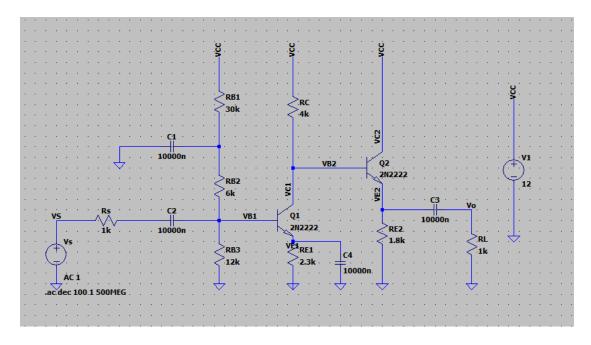


Οπότε, προκύπτουν τα παρακάτω αποτελέσματα:

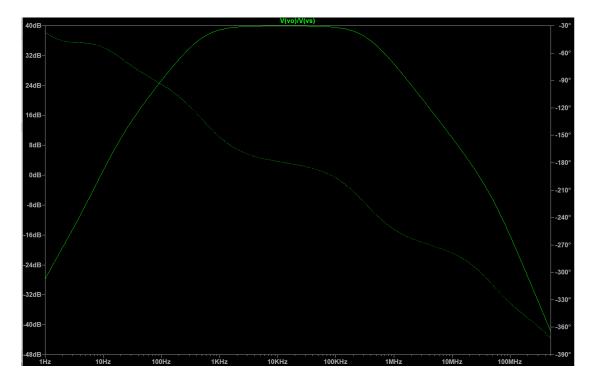
* C:\Users\Ειρήνη\Documents\LTspiceXVII\electronicsI - ex.10 - 2021.asc Operating Point			×
V (vc2) :	12	voltage	
V(n001):	4.46429	voltage	
V(vb1):	2.95715	voltage	
V(vc1):	7.93588	voltage	
V(ve2):	7.24457	voltage	
V(ve1):	2.30299	voltage	
V(n002):	2.95715e-014	voltage	
√(vo):	7.24457e-014	voltage	
V (vs) :	0	voltage	
Ic(Q2):	0.00400527	device_current	
Ib(Q2):	1.94913e-005	device_current	
Ie (Q2) :	-0.00402476	device_current	
[c(Q1):	0.000996539	device_current	
Ib(Q1):	4.76135e-006	device_current	
Ie(Q1):	-0.0010013	device_current	
I (C4):	2.30299e-017	device_current	
I (C3):	-7.24457e-017	device_current	
I (C2):	2.95715e-017	device_current	
I(C1):	4.46429e-017	device_current	
I (Rs) :	2.95715e-017	device current	
[(Rl):	7.24457e-017	device_current	
I (Re1):	0.0010013	device_current	
I (Re2) :	0.00402476	device current	
I (Rc) :	0.00101603	device current	
I (Rb3) :	0.000246429	device current	
I (Rb2):	0.00025119	device_current	
I (Rb1) :	0.00025119	device_current	
I (Vs) :	2.95715e-017	device_current	
I (V1):	-0.00527249	device current	

ΣΤ)

Στην προσομοίωση χρησιμοποιήσαμε πυκνωτές με χωρητικότητα 10 μF, ώστε να σχεδιάσουμε το διάγραμμα Bode με τη βοήθεια της AC ανάλυσης:



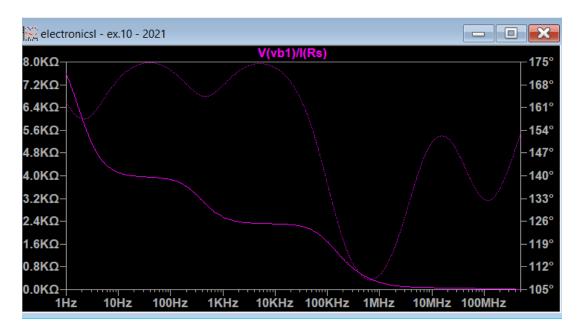
Προκύπτει, λοιπόν, το παρακάτω διάγραμμα:



Παρατηρούμε ότι πρόκειται για ένα ζωνοπερατό φίλτρο.

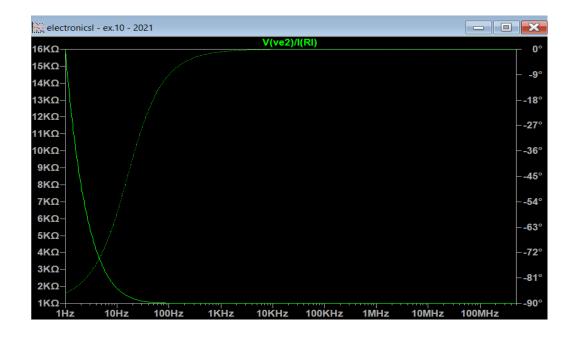
Z)

Το διάγραμμα μέτρου και φάσης της σύνθετης αντίστασης εισόδου Rin είναι το παρακάτω:



H)

Το διάγραμμα μέτρου και φάσης της σύνθετης αντίστασης εξόδου Rout είναι το παρακάτω:

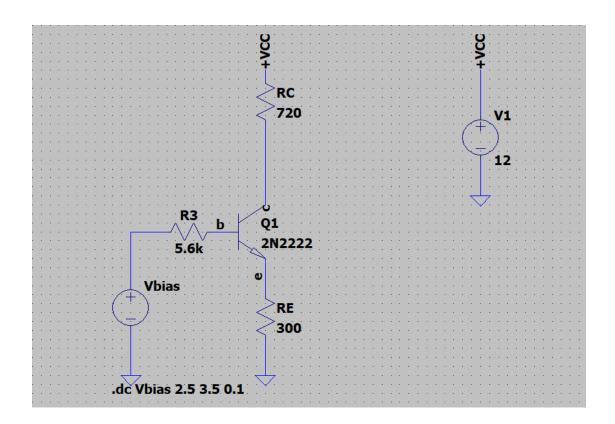


Τα αποτελέσματα συμφωνούν σε κάποιο βαθμό με τα αναμενόμενα. Οποιεσδήποτε διαφορές οφείλονται στο γεγονός ότι το λογισμικό περιλαμβάνει το φαινόμενο early και οι πυκνωτές δεν είναι ανοικτοκυκλωμένοι ή βραχυκυκλωμένοι (έχουν χωρητικότητα 10 μF στην προκειμένη περίπτωση), όπως εμείς θεωρούμε όταν λύνουμε την άσκηση με το χέρι.

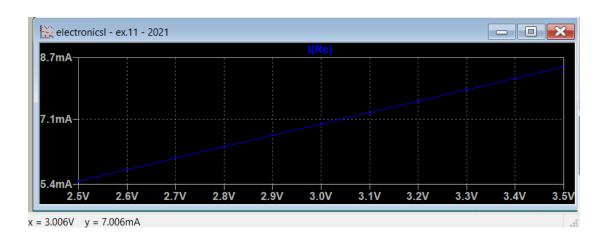
Άσκηση 11:

A)

Παρακάτω, απεικονίζεται η προσομοίωση του δοσμένου κυκλώματος:

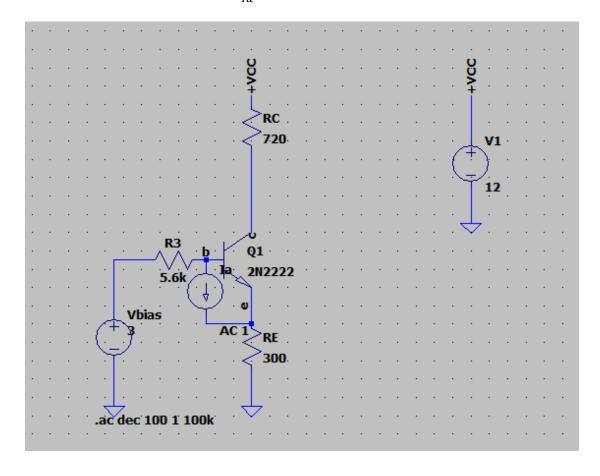


Εκτελέσαμε DC sweep για να βρούμε την Vbias συναρτήσει του ρεύματος Ic. Από το παρακάτω διάγραμμα, παρατηρούμε ότι Ic = 7 mA όταν Vbias = 3 V.

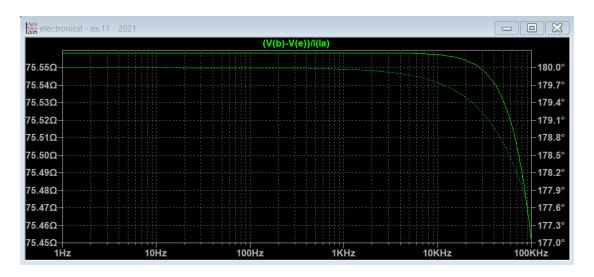


B)

Για να βρούμε τη ζητούμενη αντίσταση, τοποθετούμε, μεταξύ βάσης και εκπομπού, πηγή ρεύματος Ia. Οπότε: Rbe = $\frac{Vbe}{Ia}$.



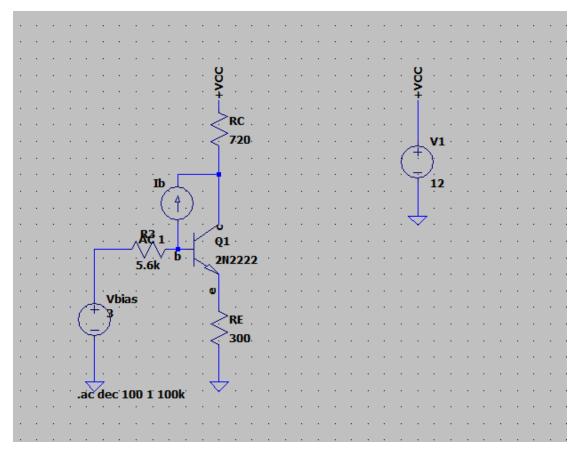
Με ΑC ανάλυση, προκύπτει το παρακάτω διάγραμμα:



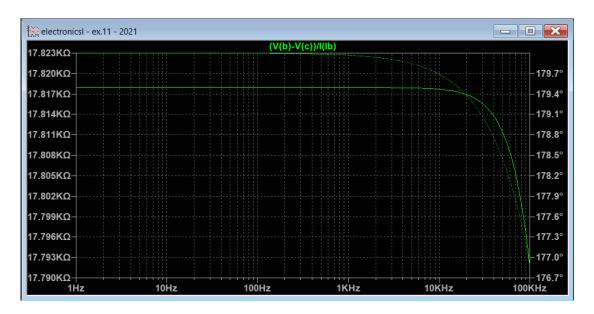
Από το παραπάνω διάγραμμα, προκύπτει ότι: Rbe = 75.5 Ω

 Γ)

Για να βρούμε τη ζητούμενη αντίσταση, τοποθετούμε, μεταξύ βάσης και συλλέκτη, πηγή ρεύματος Ib. Οπότε: Rbc = $\frac{Vbc}{Ib}$.



Με ΑC ανάλυση, προκύπτει το παρακάτω διάγραμμα:



Από το παραπάνω διάγραμμα, προκύπτει ότι: Rbc = 17,8 kΩ.