Organisation

- Besprechung Übungsblatt 13 und 14
- Klausurthemen
- Fragestunde

- Binärzahlen & Zahlensysteme umrechnen
 - Rechnen (mit Binär)
- Aussagenlogik
 - Grundlegendes Rechnen
 - Minimierung mit KV Diagrammen (!)
 - Minimierung mit Quine-McCluskey
- Funktionen durch (De-)Multiplexing

- Hasards erkennen
 - Hasard vs. Hasardfehler
 - Totzeitmodell (Impulsdiagramm)
 - Funktions- und Strukturhasards erkennen/unterscheiden
- Flipflops & Automaten
 - Arten und Unterschiede (RS-, JK-, D-FF / Mealy, Moore, Medw.)
 - Automatengraph & Realisierung mit FF

- Physikalische Schaltungsanalyse
 - Werte berechnen (vgl. Blatt9, Aufgabe 5)
 - MGL aufstellen (LGS vermutlich nicht lösen)
 - Arbeitspunkte aufstellen
 - Wissen: Potentiometer, RC- und RL-Schaltungen
- Diodenlogik und -verhalten (vgl. Blatt 12, Aufgabe 3 & 4)

- Transistoren(-logik)
 - Aufbau (Querschnitt eines Transistors erklären)
 - PMOS, NMOS, CMOS
 - Pull-Widerstände