

# 1 Hardware

Die Hardware besteht aus einem Xilinx-SoC-Modul von der Firma Enclustra namens Mercury XU5. Der SoC ist ein Zynq Ultrascale+ ZU4EV. Dieses Kapitel wird die Hardware beschreiben, welche für das Konfigurieren und Programmieren des SoCs wichtig ist. Weitere Informationen bezüglich Hardware-Design-Entscheidungen stehen in der Dokumentation des Projektes von Fabio. Die Anschlüsse des FPGA sind in der Exceltabelle ersichtlich und die genauen Verbindungen können im Schema entnommen werden. Das erste Unterkapitel beschreibt das SoC Modul und das zweite das Blockschaltbild des Base-Boards, welches für dieses Projekt entwickelt wurde.

## 1.1 (SoC)

## 1.2 Mercury XU5

## 1.3