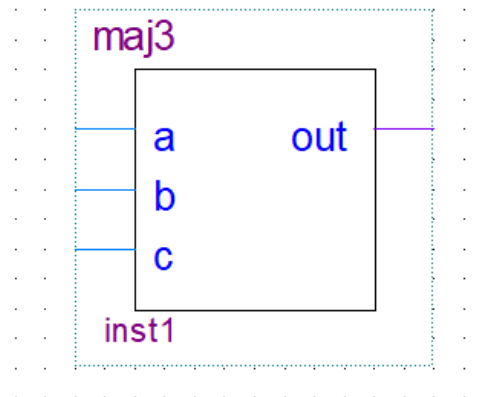


# Majority 3 inputs

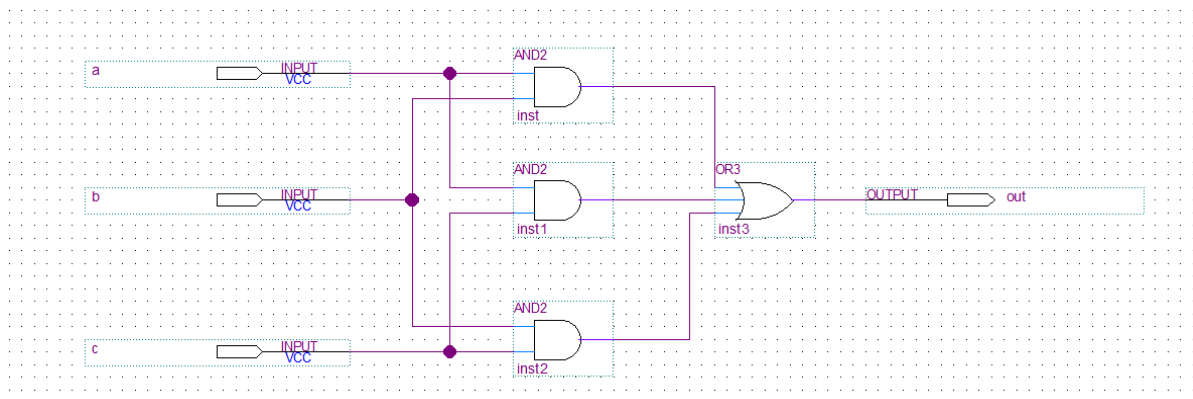
**Projeto:** maj3

**Descrição:** Implementação de uma porta lógica maj de 3 entradas

**Símbolo:**



**Circuito:**



**Formas de onda:**

