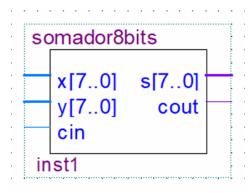
Somador de 8 bits

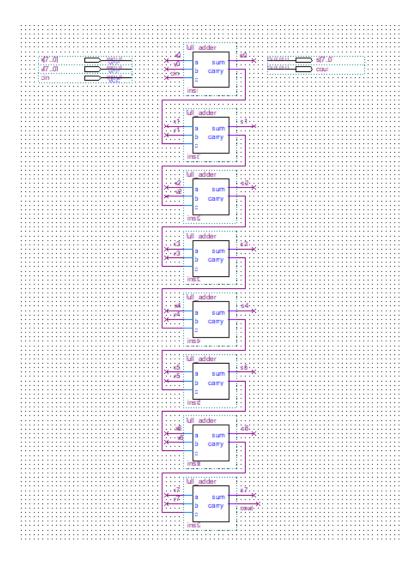
Projeto: somador8bits

Descrição: Implementação de um somador de 8 bits com 8 somadores

completos **Símbolo:**



Circuito:



Formas de onda:

	Name	Value at 0 ps	240,0 ns	280 _. 0 ns	320.0 ns	360 _, 0 ns	400,0 ns	440,0 ns	480 ₋ 0 ns	520.0 ns
1	> x	U 0	21 22 23 24 25	26 27 28 29	30 31 32 33	34 \ 35 \ 36 \ 37 \	38 \ 39 \ 40 \ 41	42 \ 43 \ 44 \ 45 \	46 \(47 \) \(48 \) \(49	50 \ 51 \ 52 \ 53 \ 54
<u>i</u>	> y	U 0	110 120	130 (140)	150 160	170 180	190 200	210 220	230 240	250 4 1
in_	cin	B 1								
*	> s	U 1	22 133 134 145 146	157 (158 (169 (170)	181 182 193 194	205 206 217 218 2	229 230 241 242	253 254 9 10	21 × 22 × 33 × 34	45 46 57 58 69
out	cout	B 0								