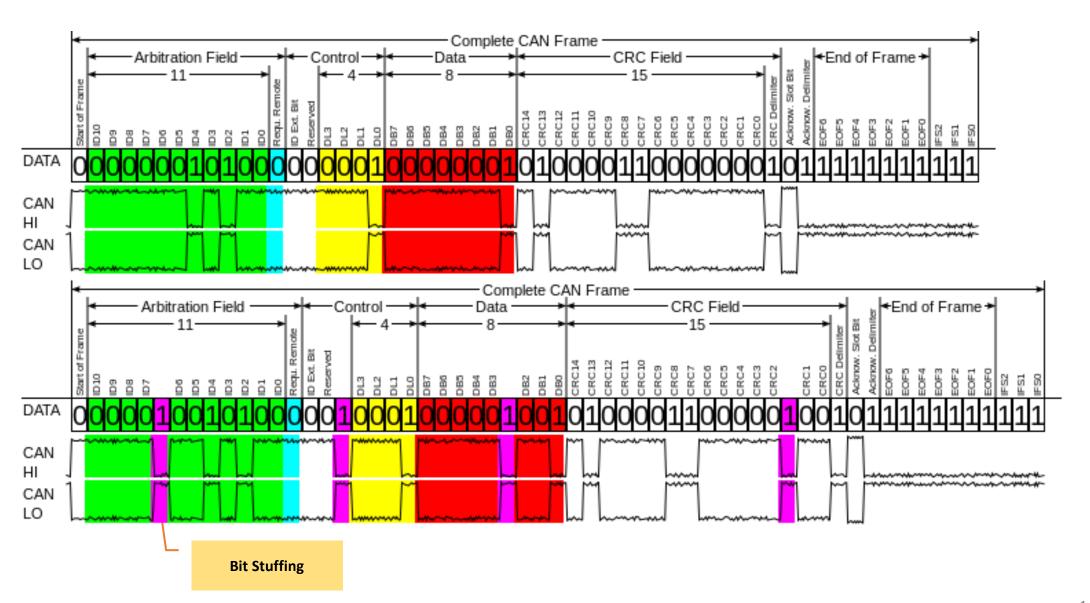
Bit Stuffing



Conceito do Bit Stuffing

Para manter a sincronização e confiabilidade na transmissão do frame, um bit de nível lógico oposto é inserido após cinco bits consecutivos do mesmo nível lpogico. Essa prática é chamada de Bit Stuffing e é necessária devido à codificação sem retorno a zero (NRZ) usada com CAN. Os Bits Stuffing inseridos no frame de dados são descarregados pelo receptor.

Todos os campos do quadro são preenchidos, com exceção do delimitador CRC, do campo ACK e do final do quadro, que têm tamanho fixo e não são preenchidos. Nos campos onde é utilizado Bit Stuffing, seis bits consecutivos de mesma polaridade (111111 ou 00000) são considerados um erro. Um sinalizador de erro ativo pode ser transmitido por um nó quando um erro for detectado.

Descartando o Bit Stuffing

