

XS1

Цепь	Комп.
5 В	1
Общий	2

F1 2 А / 6 В

SA1

+5 В
C8 4.7 μ

DA2
IN *STU OUT
EN GND FB
SY8088

L1 2.2 μ

R1 680 к
R2 150 к

+3,3 В

C9 0.1 μ

C12 10 μ

XP1

Цепь	Комп.
SWDIO	1
SWCLK	2
3,3 В	3
RESET	4
Общий	5

SWDIO
SWCLK
RESET

+3,3 В

DA1

X/Y A VDD OUT GND

+3,3 В

T_DATA

+5 В

HL1

R4 130

VT1

R5 470

R6 10 к

C10 16 п

C11 16 п

BQ1

+3,3 В

R3 10 к

RESET

SB1

C13 0.1 μ

R7 10 к

DD1

VBAT	MCU	PA0
VDD		PA1/GPIO
VDD		PA2/UART2_TX
VDD		PA3/UART2_RX
VDD		PA4/PWM
VDDA		PA5
VSS		PA6
VSS		PA7
VSS		PA8
VSS		PA9
VSS		PA10
VSSA		PA11
PC0		PA12
PC1		PA13/SWDIO
PC2/ADC		PA14/SWCLK
PC3		PA15
PC4		PB0
PC5/GPIO		PB1
PC6		PB2
PC7		PB3
PC8		PB4
PC9		PB5
PC10		PB6
PC11		PB7
PC12		PB8
PC13		PB9
PC14		PB10/UART3_TX
PC15		PB11/UART3_RX
PD0/OSC_IN		PB12
PD1/OSC_OUT		PB13
PD2		PB14
NRST		PB15
BOOT0		

STM32F103RDT6

14
15
16
17
20
21
22
23
41
42
43
44
45
46
49
50
26
27
28
55
56
57
58
59
61
62
29
30
33
34
35
36

ESP_RST
ESP_TX
ESP_RX
LED_PWM

+3,3 В

R10 10 к

R11 10 к

XS2

Комп.	Цепь
1	3,3 В
2	C_H_PD
3	ESP_RST
4	ESP_TX
5	ESP_RX
6	Общий

ESP_RST

ESP_TX

ESP_RX

R8 22

R9 22

SWDIO

SWCLK

XP2

Комп.	Цепь
1	UART_TX
2	UART_RX
3	Общий

