

Politechnika Warszawska

WYDZIAŁ ELEKTRONIKI
I TECHNIK INFORMACYJNYCH



Instytut Systemów Elektronicznych

Praca dyplomowa magisterska

na kierunku Elektronika
w specjalności Mikrosystemy i Systemy Elektroniczne

Design of embedded firmware framework for scientific camera
applications with the use of novel System-on-a-Chip architecture

Piotr Zdunek

Numer albumu 229417

promotor

Dr inż. Grzegorz Kasprowicz

Warszawa, 2017