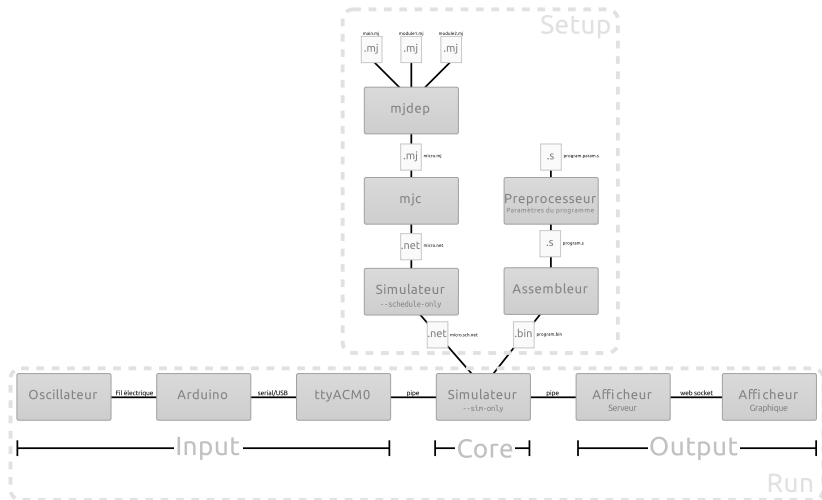


Projet de microprocesseur

Nicolas J., Elie M., Aurélien D. et Louis G.

28 janvier 2014

Vue d'ensemble



Sommaire

Simulateur

Microprocesseur

Programme

Afficheurs

Oscillateur

Simulateur - Fonctionnement général

- ▶ Parseur de netlist
- ▶ Optimizer (ordonne et simplifie les netlists)
- ▶ Parseur de fichier de ROM
- ▶ Lecture/Écriture des entrées/sorties du circuit
- ▶ Initialisation
- ▶ Cœur du simulateur

Simulateur - Fonctionnement interne

Optimizer

- ▶ Successeur du Scheduler
- ▶ Suppression des nappes (sauf vers RAM et ROM)
- ▶ Suppression des doublons
- ▶ Problèmes de complexité

Simulation

- ▶ Problèmes d'optimisation
- ▶ Phase d'initialisation pour modifier la structure des données

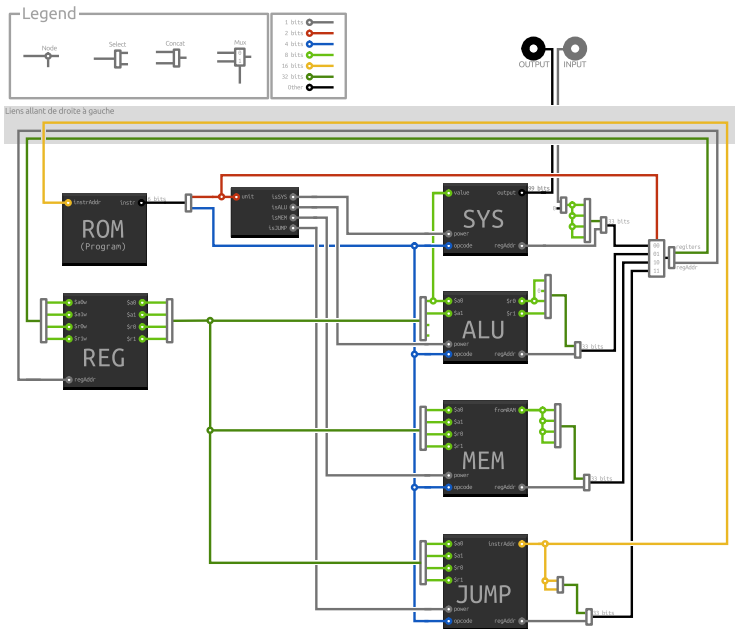
ROM

- ▶ Contient le programme à exécuter.
- ▶ Décrit par un fichier .bin, suite de 0 et 1 pouvant contenir des commentaires.

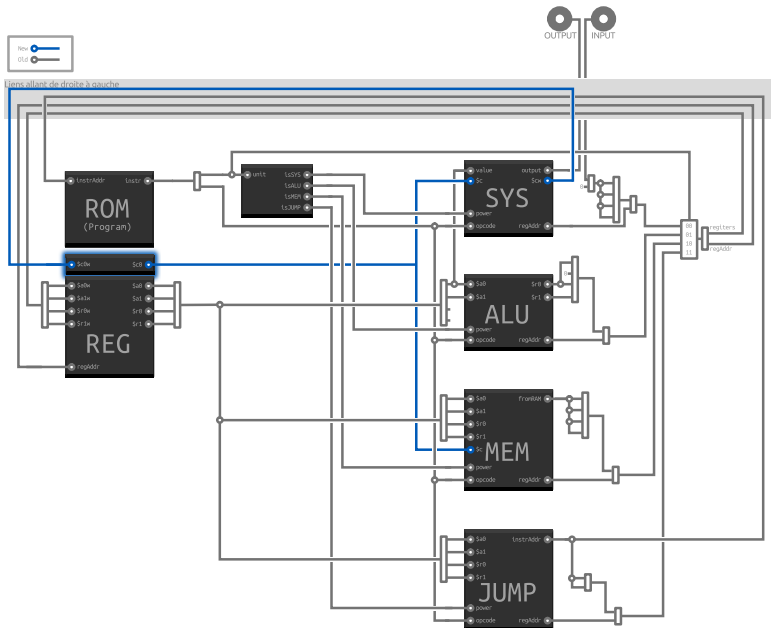
Entrées/Sorties

- ▶ Utilisations de l'entrée/sortie standard
- ▶ Communication avec les périphériques par pipe
- ▶ Possibilité d'asynchronisation de l'entrée

Microprocesseur - Architecture



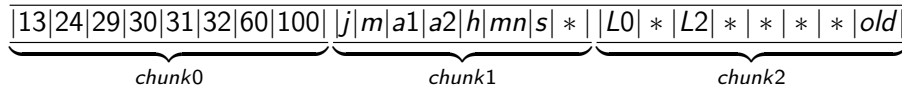
Microprocesseur - Modification



Microprocesseur - Séparation CPU/GPU

Programme

Programme - Gestion de la mémoire

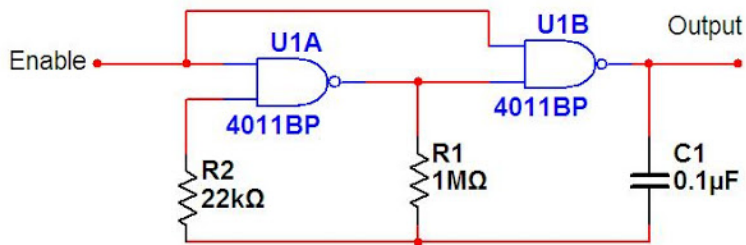


Programme - Difficultés

- ▶ Difficile de coder avec si peu d'instructions, mais intéressant
- ▶ Surtout lorsqu'il a fallu prendre en compte le nombre de jours par mois
- ▶ LUT dans la RAM à l'initialisation
- ▶ Réinitialisation de la LUT au changement d'années (pour traiter les années bisextiles)

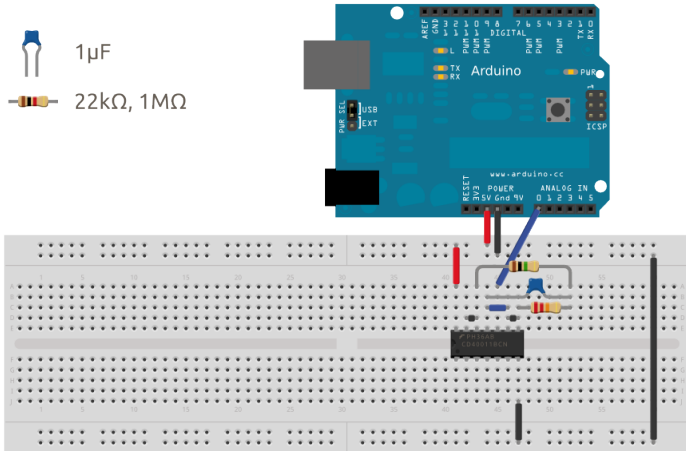
Afficheurs

Oscillateur



easy-electronics4u.blogspot.com

Oscillateur - Montage



Oscillateur - Mesures pratiques

