

Encargado del proyecto

Fechas de inicio y fin del proyecto

2 ago. 2021 - 17 feb. 2022

Progreso

0%

Tarea

64

Recursos

0

Tarea

2

Nombre	Fecha de inicio	Fecha de fin
Incursion en conceptos referidos a la desagregacion de energia <i>Evaluar requerimientos de señales involucradas y cálculos por realizar. Reflejar en un documento resumido los conceptos relevados.</i>	2/8/21	13/8/21
Evaluar requerimientos de señales involucradas y cálculos por realizar.	2/8/21	13/8/21
Reflejar en un documento resumido los conceptos relevados.	2/8/21	13/8/21
Estudio y analisis de proyectos similares	13/8/21	23/8/21
Evaluar ventajas y desventajas, funcionales y circuitales. Actualizar documento.	13/8/21	23/8/21
Reflejar estado del arte en documento resumido.	13/8/21	23/8/21
Caracterizacion del proyecto	24/8/21	11/10/21
Definir alcance del proyecto	24/8/21	25/8/21
Definicion características proyecto	26/8/21	30/8/21
Armado presentacion formal del proyecto	31/8/21	11/10/21
Diseño circuital	31/8/21	8/10/21
Diseño filtro antialiasing	31/8/21	8/9/21
estudio de filtros	31/8/21	1/9/21
definicion de requerimientos	2/9/21	2/9/21
eleccion del tipo de filtro	3/9/21	3/9/21
Simulacion filtro	6/9/21	6/9/21
estudio de componentes(hardware)	7/9/21	7/9/21
eleccion de componentes y nueva simulacion con valores comerciales	8/9/21	8/9/21
Estudio, eleccion y diseño circuital ADC externo	9/9/21	14/9/21
Perifericos	15/9/21	17/9/21
ARM	20/9/21	24/9/21

Tarea

Nombre	Fecha de inicio	Fecha de fin
RTC	27/9/21	27/9/21
Estudio y diseño de reguladores de tension	28/9/21	1/10/21
Estudio fuentes de alimentacion sistema completo	4/10/21	8/10/21
Requerimientos fuente	4/10/21	6/10/21
Eleccion fuente a utilizar	7/10/21	8/10/21
PCB	11/10/21	27/12/21
Eleccion de componentes	11/10/21	15/10/21
Estudio programa de diseño (ALTIUM)	11/10/21	15/10/21
estudio de diseño de placas	11/10/21	15/10/21
Consideraciones electromagneticas del diseño	11/10/21	13/10/21
Diseño de la placa	18/10/21	29/10/21
Mandar a fabricar placa	1/11/21	26/11/21
Armado de placa	8/12/21	22/12/21
Soldar componentes	8/12/21	14/12/21
Verificar alimentaciones	15/12/21	16/12/21
programacion microcontrolador	22/12/21	22/12/21
Testeo	23/12/21	27/12/21
medicion de cada una de las etapas	23/12/21	23/12/21
comparar medicion con lo simulado	24/12/21	24/12/21
Ajuste de parametros si es necesario	27/12/21	27/12/21
Diseño firmware	29/11/21	11/1/22
Estudio características microcontrolador	29/11/21	3/12/21
Estudio entorno de desarrollo	29/11/21	1/12/21
Estudio lenguaje de programacion en C	29/11/21	7/12/21
Estudio de librerias existentes	29/11/21	7/12/21
Diseño PLL digital	8/12/21	13/12/21
Diseño adquisidor de señales	8/12/21	14/12/21

Tarea

Nombre	Fecha de inicio	Fecha de fin
Programacion de puertos e interfaces	29/11/21	1/12/21
Diseño de comunicacion	15/12/21	4/1/22
Diseño comunicación USB	15/12/21	21/12/21
Envio de datos	15/12/21	21/12/21
Diseño comunicación modulo SD	22/12/21	28/12/21
Guardado informacion	22/12/21	28/12/21
Reescribir memoria	22/12/21	28/12/21
Diseño comunicación modulo wifi	29/12/21	4/1/22
Envio de datos	29/12/21	4/1/22
request time	29/12/21	4/1/22
Pre-procesamiento datos adquiridos	5/1/22	11/1/22
Prueba del sistema completo	5/1/22	5/1/22
 Gabinete y conexiones	 12/1/22	 19/1/22
Esquema de conexiones y diseño del gabinete	12/1/22	14/1/22
Diseño e impresión en 3D de molde para el hardware	17/1/22	19/1/22
 Escritura trabajo final	 20/1/22	 16/2/22

Diagrama de Gantt



