

بهینه‌سازی کلونی مورچه‌ها به صورت موازی بر روی پردازنده‌های چند هسته‌ای SIMD

شارا شاهوردیان

۴۰۲۱۵۷۴۱۰۰۲۰۳۲

محمد خورشیدی روزبهانی

۴۰۲۱۵۷۴۱۰۰۲۰۱۳

چکیده

بهینه‌سازی کلونی مورچه‌ها^۱ یک فراابتکاری^۲ مبتنی بر جمعیت برای حل مسائل سخت بهینه‌سازی ترکیبی است. مطالعات بسیاری به تسریع بهینه‌سازی کلونی مورچه‌ها با استفاده از سخت‌افزارهای موازی، به‌ویژه واحدهای پردازش گرافیکی^۳، اختصاص یافته است. با این حال، به دلیل الگوی نامنظم (تصادفی) در دسترسی به داده‌ها و جریان کنترل در الگوریتم‌های بهینه‌سازی کلونی مورچه‌ها، عملکرد روش‌های مبتنی بر واحدهای پردازش گرافیکی به دلیل محدودیت‌های سخت‌افزاری محدود می‌شود. پردازش مبتنی بر SIMD در پردازنده‌های برای بهینه‌سازی کلونی مورچه‌ها در ادبیات گذشته به ندرت مورد بررسی قرار گرفته و همچنان ناشناخته است که الگوریتم‌های بهینه‌سازی کلونی مورچه‌ها مبتنی بر پردازنده‌های چند هسته‌ای SIMD تا چه حد می‌توانند عملکرد داشته باشند. در این مقاله، ما مدلی از بهینه‌سازی کلونی مورچه‌ها موازی برداری برای معماری پردازنده‌های چند هسته‌ای SIMD ارائه و ارزیابی می‌کنیم. در مدل پیشنهادی، هر مورچه با یک هسته پردازنده مرتبط شده و ساخت مسیر هر مورچه با استفاده از دستورات برداری تسریع می‌شود. علاوه بر این، بر اساس مدل پیشنهادی، یک روش جدید انتخاب متناسب با تناسب به نام چرخ رولت مبتنی بر بردار^۴ در مرحله ساخت مسیر معرفی می‌شود. در این روش، مقادیر تناسب در خطوط SIMD گروه‌بندی شده و مجموع پیشوند به صورت موازی برداری محاسبه می‌شود. الگوریتم پیشنهادی بر روی نمونه‌های استاندارد مسئله فروشنده دوره‌گرد^۵ با ابعاد ۱۹۸ تا ۴۴۶۱ شهر آزمایش شده و نشان‌دهنده سرعت‌افزایی تا ۸.۵۷ برابر نسبت به نسخه تک‌ریسمانی پردازنده است. به طور قابل توجهی، ما رویکرد خود را با بهینه‌سازی‌های کلونی مورچه‌ها مبتنی بر واحدهای پردازش گرافیکی با کارایی بالا مقایسه کرده‌ایم و نتایج پتانسیل قوی بهینه‌سازی‌های کلونی مورچه‌ها موازی مبتنی بر پردازنده را نشان می‌دهد.

۱ مقدمه

حل مسائل بهینه‌سازی در دنیای واقعی پیچیده و زمان‌بر است، به‌ویژه برای پردازنده‌های مرکزی در مسائل بزرگ‌مقیاس. مدل‌سازی این مسائل نیز وابسته به نوع مسئله است. فراابتکارها روش‌های کارآمدی هستند که امکان دستیابی به یک حل رضایت‌بخش (یک بهینه تقریبی) را در زمانی معقول فراهم می‌کنند و چارچوبی الگوریتمی عمومی ارائه می‌دهند که می‌توان آن را با تغییرات اندک در مسائل مختلف به کار برد. بهینه‌سازی کلونی مورچه‌ها یک فراابتکار مبتنی بر جمعیت است که از رفتار اجتماعی مورچه‌ها الهام گرفته است. مورچه‌های مصنوعی به طور مستقل راه‌حل‌هایی را می‌سازند و از طریق مکانیزم استیگمرژی^۶ با یکدیگر ارتباط برقرار می‌کنند. این فرآیند به صورت تکراری تا زمانی که معیار توقف حاصل شود، اجرا می‌شود. مهم‌ترین ویژگی بهینه‌سازی کلونی مورچه‌ها بازخورد مثبت است که از طریق فرومون‌های به جا مانده توسط مورچه‌ها، می‌تواند فرآیند ساخت راه‌حل را هدایت کند. این فراابتکار برای حل مسائل سخت-NP مانند مسئله فروشنده دوره‌گرد و مسئله تخصیص درجه دوم^۷ مورد استفاده قرار گرفته است.

در سال‌های اخیر، انواع جدیدی از سخت‌افزار که قدرت پردازشی موازی گسترده‌ای را ارائه می‌دهند، مانند پردازنده سلولی Cell/BE و FPGA واحدهای پردازش گرافیکی، در دسترس قرار گرفته‌اند. در میان این سخت‌افزارها، پردازنده‌های گرافیکی یکی از چشمگیرترین شتاب‌دهنده‌ها هستند که می‌توانند قدرت محاسباتی بالایی را با هزینه کم ارائه دهند. الگوریتم‌های بهینه‌سازی کلونی مورچه‌ها موازی

^۵ TSP - The Travelling Salesman Problem

^۶ Stigmergy

^۷ QAP - Quadratic Assignment Problem

^۱ ACO - Ant Colony Optimization

^۲ Metaheuristics

^۳ GPU - Graphics Processing Unit

^۴ VRW - Vector-based Roulette Wheel

شتاب‌گرفته توسط پردازنده‌های گرافیکی به موضوعی بسیار مورد توجه تبدیل شده‌اند. کارایی محاسباتی الگوریتم‌های بهینه‌سازی کلونی مورچه‌ها به‌طور قابل‌توجهی با استفاده از پردازنده‌های گرافیکی بهبود یافته است.

با این حال، بهینه‌سازی کلونی مورچه‌ها به‌صورت موازی مبتنی بر پردازنده‌های گرافیکی با حداقل دو مشکل مواجه است. اولاً، بهینه‌سازی کلونی مورچه‌ها مبتنی بر پردازنده‌های گرافیکی در مقایسه با بهینه‌سازی کلونی مورچه‌ها ترتیبی مبتنی بر پردازنده مرکزی تنها بهبودهای سرعتی متوسطی را نشان می‌دهد، در حالی که عملکرد نظری اوج پردازنده‌های گرافیکی به‌طور قابل‌توجهی بالاتر از یک ریسمان واحد پردازنده مرکزی است. ثانیاً، بهینه‌سازی کلونی مورچه‌ها مبتنی بر پردازنده‌های گرافیکی به شدت به حافظه روی تراشه وابسته است که یک منبع بسیار محدود است، و در نتیجه اندازه مسئله‌ای که می‌تواند حل شود محدود می‌شود.

معماری‌های جدید پردازنده‌های مرکزی تغییرات قابل توجهی داشته‌اند که منجر به قابلیت‌های محاسباتی با کارایی بالا شده‌اند. اولاً، به دلیل محدودیت‌های موازی‌سازی در سطح دستورالعمل^۸ و محدودیت‌های فرکانسی، عملکرد پردازنده‌های مرکزی از طریق طرح چند هسته‌ای افزایش یافته است. ثانیاً، معماری‌های مدرن پردازنده‌های مرکزی فشار بیشتری بر روی توسعه دستورات SIMD وارد می‌کنند. الگوریتم‌های منظم از معماری فعلی پردازنده‌های مرکزی بهره برده‌اند، مانند مرتب‌سازی، محاسبات شابلونی و ضرب ماتریس.

متأسفانه توجه کمی به مدل‌سازی بهینه‌سازی کلونی مورچه‌ها به‌صورت موازی برای سازگاری با معماری پردازنده‌های مرکزی مبتنی بر SIMD شده است. اگرچه مدل موجود بهینه‌سازی کلونی مورچه‌ها مبتنی بر پردازنده‌های گرافیکی ممکن است به‌طور نظری در معماری پردازنده‌های چند هسته‌ای مبتنی بر SIMD قابل اعمال باشد، اما عملکرد آن به دلیل ویژگی‌های متفاوت معماری‌های موازی، ویژگی‌های محاسباتی الگوریتم بهینه‌سازی کلونی مورچه‌ها و تفاوت‌های بهینه‌سازی کامپایلرها به‌سختی تضمین می‌شود. پیاده‌سازی بهینه‌شده نسخه بهینه‌سازی کلونی مورچه‌ها مبتنی بر پردازنده‌های چند هسته‌ای SIMD همچنان یک چالش فنی محسوب می‌شود.

در کنفرانس شفاهی META'۱۴، رویکردی برای برداری‌سازی الگوریتم بهینه‌سازی کلونی مورچه‌ها در معماری پردازنده‌های گرافیکی پیشنهاد شد. اما اینکه آیا این رویکرد برای معماری پردازنده‌های چند هسته‌ای مبتنی بر SIMD مناسب است یا خیر، همچنان نامشخص است و اینکه بهینه‌سازی کلونی مورچه‌ها به‌صورت موازی مبتنی بر پردازنده‌های مرکزی چگونه در مقایسه با روش‌های مبتنی بر پردازنده‌های گرافیکی عمل می‌کنند نیز هنوز روشن نشده است.

این مقاله ایده‌ای برای تسریع بهینه‌سازی کلونی مورچه‌ها به‌صورت موازی و کاملاً توسعه‌یافته برای مسئله فروشنده دوره‌گرد بر روی پردازنده‌های چند هسته‌ای SIMD ارائه می‌دهد. در الگوریتم ما، مراحل بحرانی، ساخت مسیر و به‌روزرسانی فرومون، موازی‌سازی و بهینه‌سازی شده‌اند. دستاوردهای اصلی ما به شرح زیر هستند:

۱. تا جایی که می‌دانیم، این اولین الگوریتم بهینه‌سازی کلونی مورچه‌ها به‌صورت موازی است که از هر دو نوع موازی‌سازی در سطح کار^۹ و سطح برداری^{۱۰} در پردازنده‌های چند هسته‌ای مبتنی بر SIMD بهره می‌برد.

۲. ما یک مدل جدید از بهینه‌سازی کلونی مورچه‌ها به‌صورت برداری موازی بر روی پردازنده‌های چند هسته‌ای SIMD ارائه می‌دهیم که مدل عمومی موازی‌سازی کار که به‌طور گسترده استفاده می‌شود را توسعه می‌دهد.

۳. در مرحله ساخت مسیر، یک روش جدید انتخاب متناسب با تناسب به نام چرخ رولت مبتنی بر بردار طراحی می‌کنیم تا موازی‌سازی در سطح بردار بر روی پردازنده‌های چند هسته‌ای SIMD بهبود یابد.

۴. الگوریتم خود را با استفاده از مسائل استاندارد TSPLIB در بازه‌ای از ۱۹۸ تا ۴۴۶۱ شهر ارزیابی می‌کنیم و به یک فاکتور سرعت‌افزایی حداکثر ۸.۵۷ برابر در مقایسه با نسخه ترتیبی استاندارد پردازنده مرکزی دست می‌یابیم.

۵. از همه مهم‌تر، الگوریتم خود را با داده‌های قبلی بهینه‌سازی کلونی مورچه‌ها به‌صورت موازی مبتنی بر پردازنده‌های گرافیکی که با کارایی بالا در مقالات گذشته پیشنهاد شده‌اند، مقایسه می‌کنیم. نتایج نشان‌دهنده پتانسیل قوی بهینه‌سازی کلونی مورچه‌ها به‌صورت موازی مبتنی بر پردازنده‌های چند هسته‌ای SIMD است.

باقی‌مانده این مقاله به شرح زیر سازماندهی شده است. ابتدا، بهینه‌سازی کلونی مورچه‌ها برای مسئله فروشنده دوره‌گرد را به‌طور مختصر معرفی می‌کنیم. مطالعات مرتبط در بخش ۲ مورد بحث قرار می‌گیرند. سپس، رویکردهای ما برای بهینه‌سازی کلونی مورچه‌ها

^{۱۰} vector-level

^۸ ILP - Instruction Level Parallelism
^۹ task-level

به صورت موازی بر روی پردازنده‌های چند هسته‌ای SIMD را در بخش ۳ ارائه می‌دهیم. روش‌شناسی آزمایش‌های ما در بخش ۴ توضیح داده شده و ارزیابی عملکرد الگوریتم ما در این بخش مورد بحث قرار می‌گیرد. در نهایت، یافته‌های خود را جمع‌بندی کرده و پیشنهاداتی برای کارهای آینده ارائه می‌دهیم.

۲ پیش‌زمینه