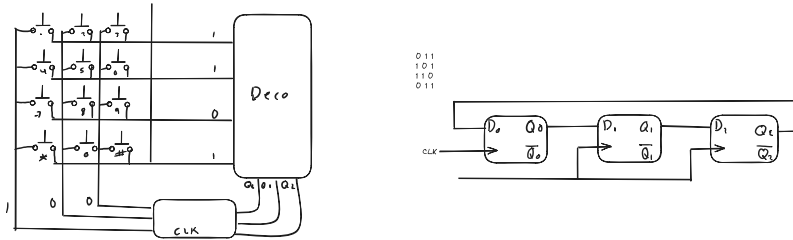


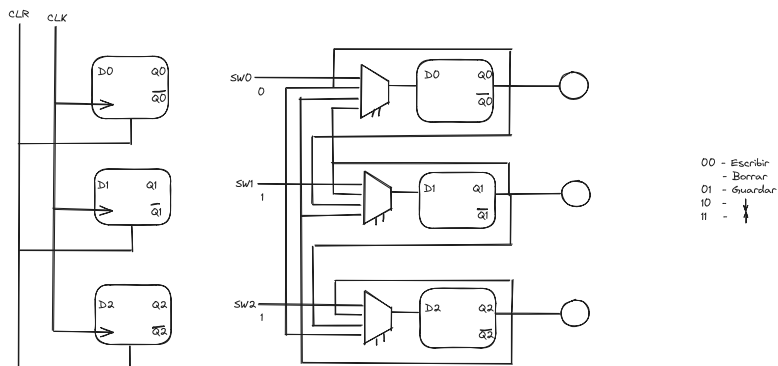
2do parcial

Registro de corrimiento



Diseñar registro para:

- Escribir
- Borrar
- Guardar
- ->
- <-



Cualquiera de los registros con clear borra

Salidas serie, desplazan a la derecha

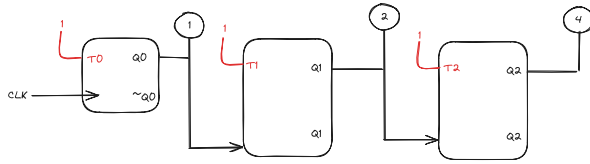
Mapa de karnaug por cada una de las tablas

Contadores

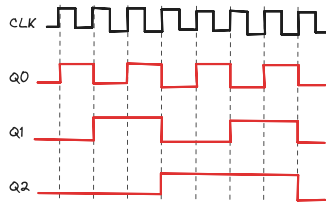


CLK (sinc. asinc)

- Se ocupara un sincrono pues trabaja con memoria
Haciendo uso de flip flops
Tiene que trabajar solo

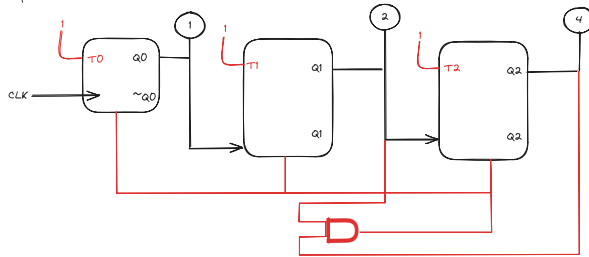


Contador asincrono ascendente de 3 bits

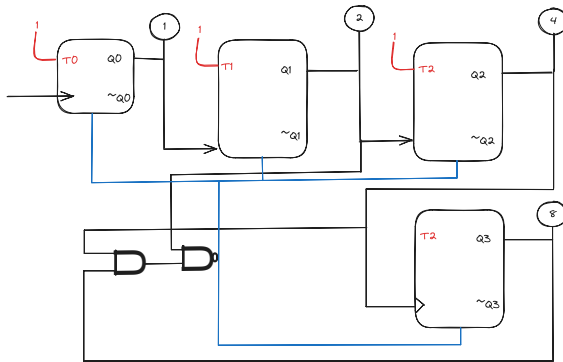


Flip flop JK considerado contador universal,
se pudo haber hecho con ese

Modificación para _____

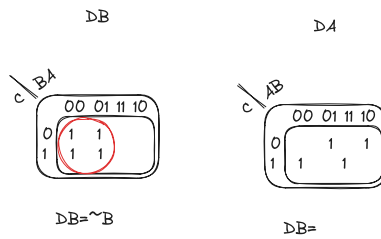


Modificación para _____ (la hizo un compañero en el pizarrón)



PRIMER PRACTICA
Contador, excepto 1 a 7 o 0 al 15
ascendente
pero combinatorio

	Qt			Qt+1 Diseño			
	Ctrl	B	A	BB	AA	DB	DA
0	0	0	0	1	0	1	0
	0	0	1	1	1	1	1
	0	1	0	0	1	0	1
	0	1	1	0	0	0	0
1	0	0	0	1	1	1	1
	0	0	1	1	0	1	0
	0	1	0	0	0	0	0
	0	1	1	0	1	0	1

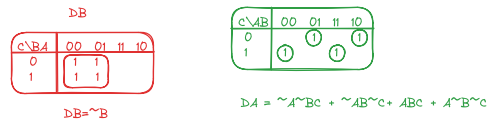


Agregar fotos 31/10

P1 memoria ram
P2 memoria rom
P3 contador asincrono
P4 contador sincrono aleatorio boleta
P5 especificada a la derecha

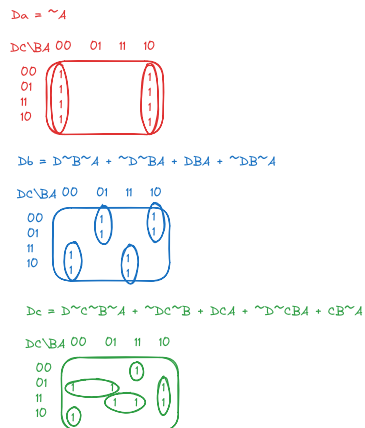
Practica
Circuito dos secuencias
0 cuenta pares
1 cuenta impares

	Qt			Qt+1 Diseño			
	c	B	A	BB	AA	DB	DA
0	0	0	0	1	0	1	0
	0	0	1	1	1	1	1
	0	1	0	0	1	0	1
	0	1	1	0	0	0	0
1	0	0	0	1	1	1	1
	0	0	1	1	0	1	0
	0	1	0	0	0	0	0
	0	1	1	0	1	0	1



0' -> 0
0 - 2 - 1 - 3 - 0
1' -> 0
0 - 3 - 1 - 2 - 0

Qt				Qt+1			DISEÑO		
D	C	B	A	CC	BB	AA	Dc	Db	Da
0	0	0	0	0	0	1	0	0	1
0	0	0	1	0	1	0	0	1	0
0	0	1	0	0	1	1	0	1	1
0	0	1	1	1	0	0	1	0	0
0	1	0	0	1	0	1	1	0	1
0	1	0	1	1	1	0	1	1	0
0	1	1	0	1	1	1	1	1	1
0	1	1	1	0	0	0	0	0	0
1	0	0	0	1	1	1	1	1	1
1	0	0	1	0	0	0	0	0	0
1	0	1	0	0	0	1	0	0	1
1	0	1	1	0	0	0	0	1	0
1	1	0	0	0	1	0	1	0	1
1	1	0	1	1	0	1	0	1	0
1	1	1	0	1	0	1	1	0	1
1	1	1	1	1	1	0	1	1	0



Clase de dudas/repaso
descendente 12-7

NAND Q 0
AND Q 1
NOR $\sim Q$ 0
OR $\sim Q$ 1