



Simulador de compuertas lógicas

COMPILADORES E INTÉRPRETES

Universidad Politécnica de Chiapas | Ingeniería de Software

Propuesta

Proponemos un simulador de compuertas lógicas que es capaz de representar el diseño y la lógica del circuito.

Entrada

Se le pedirá al usuario una cantidad de compuertas según el tipo (and, or, not).

Recibirá como palabra reservada el nombre de la compuerta lógica con sus respectivos parámetros.

El orden de las compuertas será el orden del diagrama.

Proceso

El traductor será capaz de convertir las instrucciones previamente escritas y las traducirá al código que será compilado en Java.



Salida

El simulador devolverá un valor (true o false) según el diagrama ingresado.