



# Simulador de compuertas lógicas

COMPILADORES E INTÉRPRETES

Universidad Politécnica de Chiapas | Ingeniería de Software

## Propuesta

Proponemos un simulador de compuertas lógicas que es capaz de representar el diseño y la lógica del circuito. No se permiten comentarios.

## Entrada

El programa recibirá una serie de métodos (compuertas) y sus respectivos parámetros, por ejemplo:

■ `compuerta1 = and ( variable1, variable);`

Token	Lexema
Identificador	A – Z ó a-z ó a1-an,..., zn
Signo igual	=
Compuerta	and, or, not
Paréntesis de apertura	(
Parámetro	A – Z ó a-z ó a1-an,..., zn
Separador de parámetros	,
Paréntesis de cierre	)
Fin de instrucción	;
Funciones	Conecta

## Proceso

Entrada:

`compuerta1 = and ( entrada1, entrada2 )`

`compuerta2 = and ( entrada1, entrada2 )`

`conecta ( compuerta1, compuerta2, )`

## Salida

El programa representará las variables leídas de la siguiente manera:

