



Propuesta Temática del Proyecto Integrador



Tema: Simulación de compuertas lógicas en tinkercat

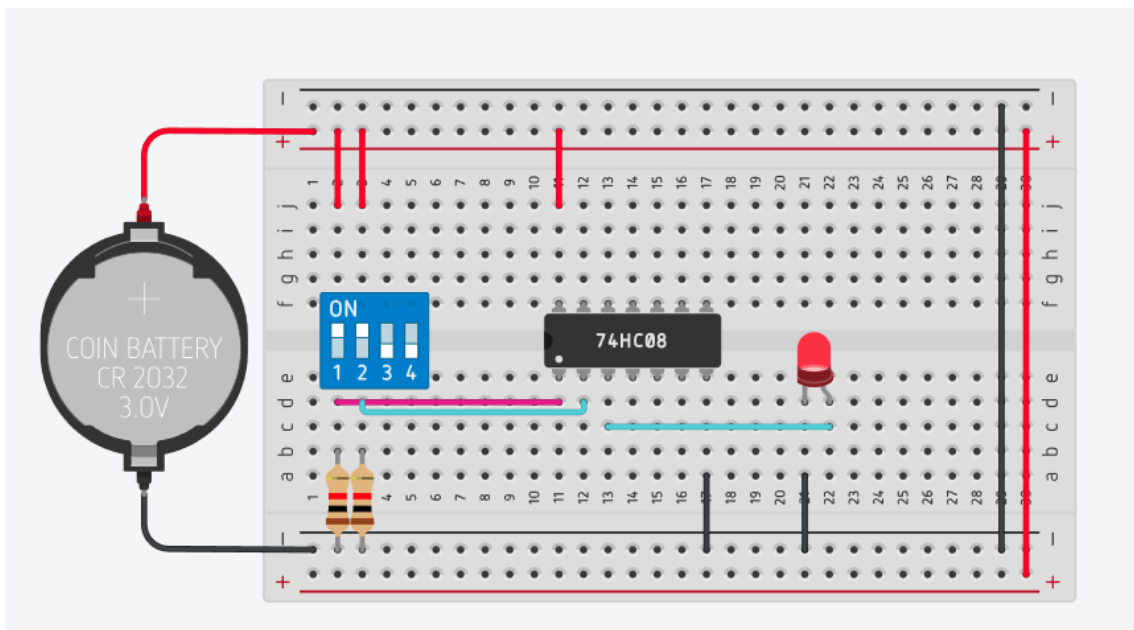
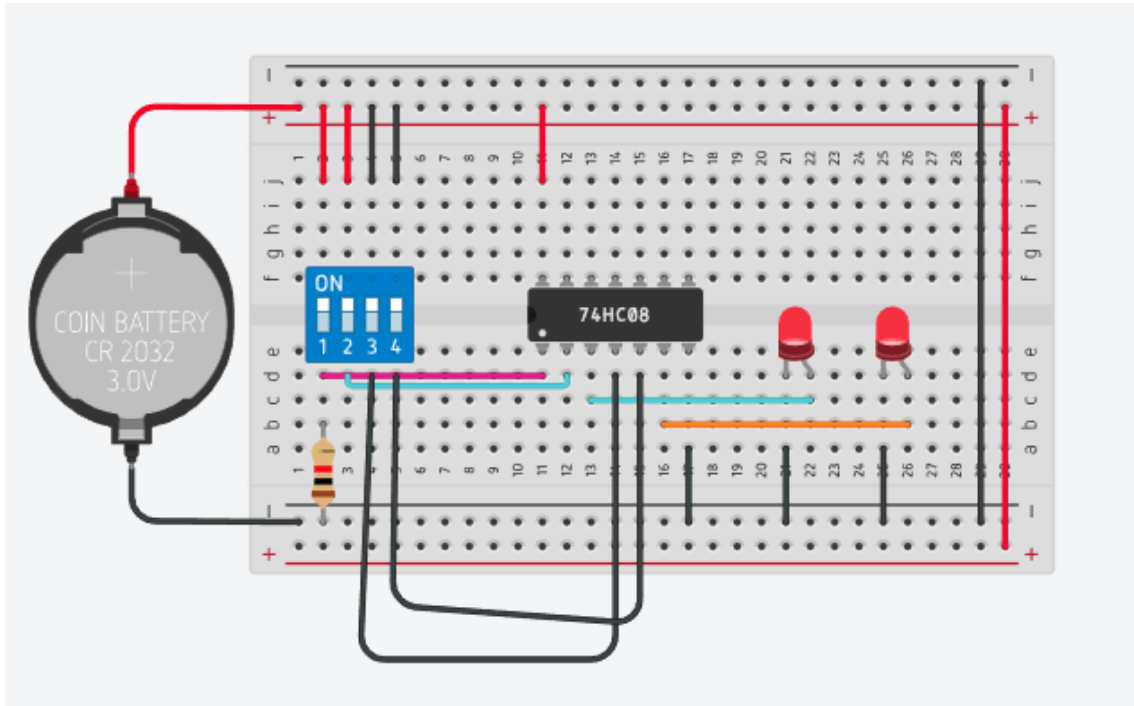
Autor/es:

Yanacallo Caiza Andy Esteban

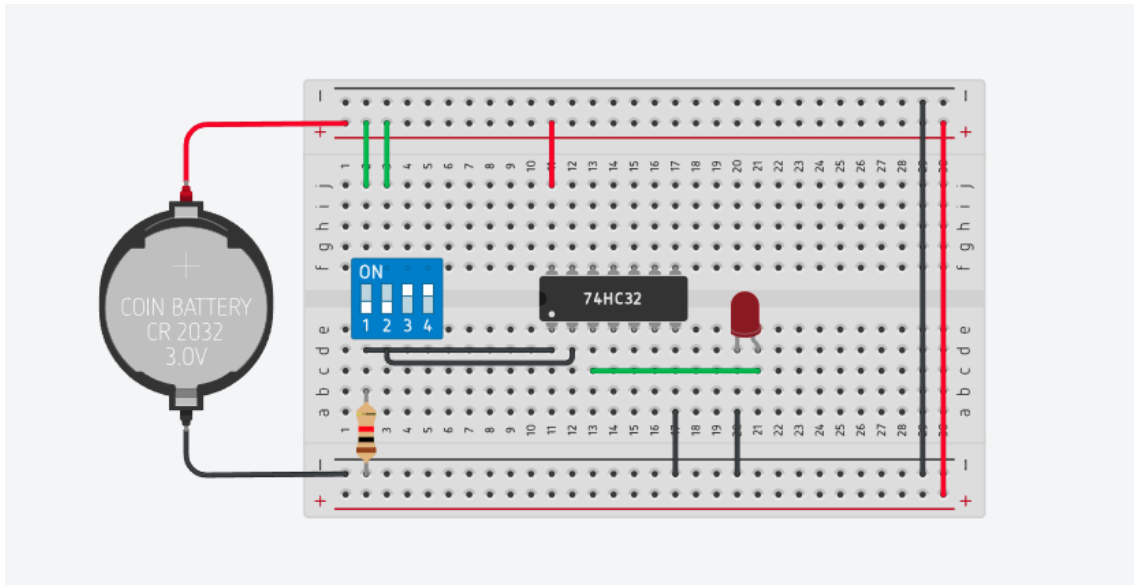
Carrera: Tecnología Superior en Desarrollo de Software

Simulación de compuertas lógicas en tinkercat

COMPROBACION COMPUERTA AND



Simular el comportamiento de la compuerta or



Simulación de la compuerta not

