

## TECNOLÓGICO DE COSTA RICA

INTRODUCCIÓN A LOS SISTEMAS EMBEBIDOS  
EMANUEL ESQUIVEL L.

**Taller #3****1. Preguntas**

1. Es una herramienta la cual nos permite la generación automática de código fuente, la cual nos facilita la compilación y hasta la ejecución de algún determinado proyecto. En esta especificamos todos los comandos, dependencia y librerías necesarias a la hora de compilar.
2.
  - a) Objetivo: Objetivo final el cual es el que se va a generar con la compilación, aunque no siempre genera un binario a la salida, puede ser un archivo intermediario.
  - b) Comandos: La regla necesaria para generar el código binario, la cual puede tener uno o más comandos.
  - c) Dependencias: Son objetivos que se ejecutan antes que el objetivo al cual depende.
3. En un makefile las asignaciones por convención son escritas en mayúscula, pueden ser para definir macros, así como estos son definidos luego del \$ seguido del parentesis de la siguiente manera.
4. Una biblioteca estática los binarios se incorporan al final en el ejecutable, las dinámicas no se incorporan si no que estos los cargan de la memoria si este lo necesita.

```
1 OBJS = arc.o
2 ejec: $(OBJS)
3     gcc $(OBJS) -o ejec
4 arc.o: arc.h arc.c
5     gcc -c arc.c
```

5. Son las reglas predefinidas, normalmente utilizadas para obtener un makefile más pequeño ya que en esta no se incluye comandos de compilador.