Full Adder TSPC

E. Anfuso A. Caligiuri

Indice

1	Introduzione					
	1.1	Obiettivi del progetto				
	1.2	Requisiti e prestazioni attese				
2	Preparazione dispositivo					
	2.1	Funzionalità previste				
	2.2	Il microcontrollore				
	2.3	Le funzioni in C				
		$2.3.1 findMax \dots \dots \dots \dots \dots \dots$				
3	Cor	nclusioni e sviluppi potenziali				
4	Allegati					
Βi	iblios	grafia				

Introduzione

- 1.1 Obiettivi del progetto
- 1.2 Requisiti e prestazioni attese
 - a
 - b

Preparazione dispositivo

- 2.1 Funzionalità previste
- 2.2 Il microcontrollore
- 2.3 Le funzioni in C

$2.3.1 \quad findMax$

```
int findMax (float array [], int size);
int findMax (float array [], int size){
    int index = 0;
    float max=array [0];
    for (int i=1; i<size; i++){
        if (array [i]>max) {
            max=array [i];
            index=i;
        }
    }
    return index;
}
```

Tabella 2.1: Dimensionamento filtro RC per generazione segnale di misura

Frequenza sinusoide (Hz)	$R(\Omega)$	C(F)	$f_t(Hz)$
100	100k	10n	159

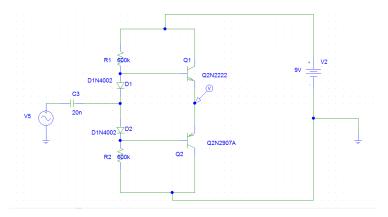


Figura 2.1: Circuito classe AB

Conclusioni e sviluppi potenziali

Allegati

Si allega alla seguente relazione:

•

Bibliografia

[1] Michael Lemmon (2009-02-01), «What is the RC circuit's response to a PWM signal?», http://www3.nd.edu/~lemmon/courses/ee224/web-manual/web-manual/lab8a/node5.html.