

UNIVERSITA' DEGLI STUDI DI GENOVA

SCUOLA POLITECNICA



*Corso di Studi in Ingegneria Elettronica*

# Progetto e simulazione di un circuito Full Adder TSPC

Alessio Caligiuri, Emanuele Anfuso

# Indice

<b>1</b>	<b>Introduzione</b>	<b>1</b>
<b>2</b>	<b>Analisi</b>	<b>2</b>
2.1	Il modello MOS . . . . .	2
2.2	Il Full Adder TSPC . . . . .	2
<b>3</b>	<b>Progettazione</b>	<b>3</b>
3.1	Dimensionamento dei transistor . . . . .	3
3.2	Layout fisico . . . . .	3
<b>4</b>	<b>Simulazione</b>	<b>4</b>
<b>5</b>	<b>Conclusioni finali</b>	<b>5</b>

# Capitolo 1

## Introduzione

page header

# Capitolo 2

## Analisi

page header

### 2.1 Il modello MOS

### 2.2 Il Full Adder TSPC

# Capitolo 3

## Progettazione

page header

### 3.1 Dimensionamento dei transistor

### 3.2 Layout fisico

# Capitolo 4

## Simulazione

page header

# Capitolo 5

## Conclusioni finali

page header

# Bibliografia