



UNIVERSIDAD NACIONAL DE SAN LUIS
FACULTAD DE CIENCIAS FÍSICO MATEMÁTICAS Y NATURALES.
INGENIERÍA ELECTRÓNICA CON O.S.D.

ARQUITECTURA DE COMPUTADORAS

Trabajo Práctico N° 4

Camino de datos y control del microprocesador

Alumno

Cortez Médici Emanuel

Profesores Responsables

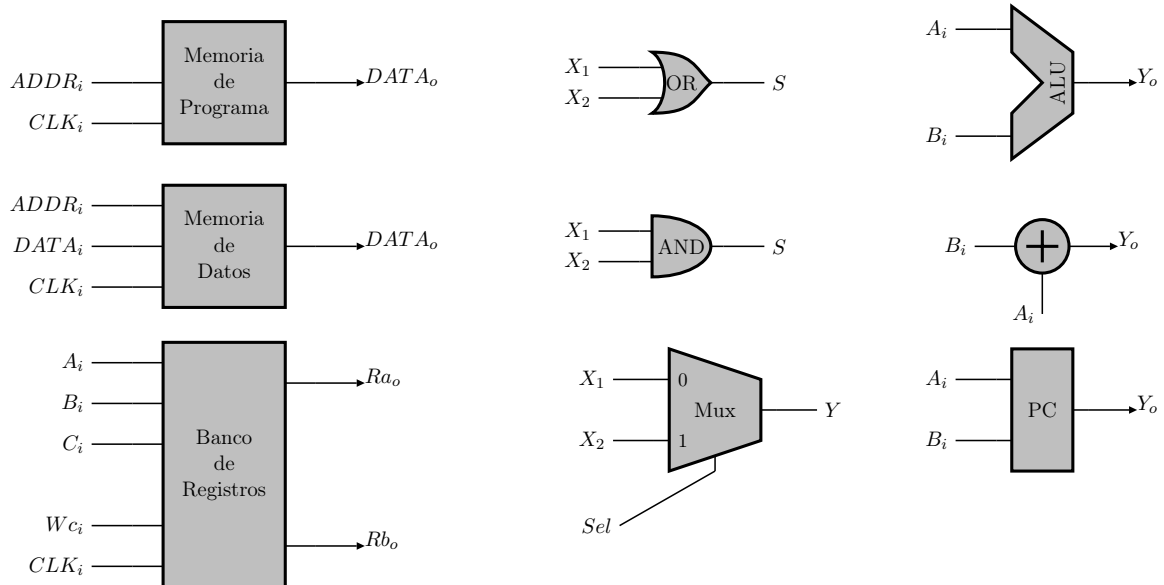
Ing. Andrés AIRABELLA

Ing. Astrid ANDRADA

8 de junio de 2021

1. Genere dibujos independientes para cada uno de los bloques que va a utilizar para construir el procesador.

Se generan los siguientes bloques independientes para cada uno de los bloques que se necesitan para construir el procesador:



- Realice el dibujo de un Datapath completo para el set de instrucciones propuesto. Indique en el dibujo anchos de todos los buses y nombres de las señales intermedias que luego utilizará en el código.
- Realice una tabla de verdad para todas las señales de control.
- Cree un repositorio en www.gitlab.com siguiendo este tutorial: <https://alejandrojs.wordpress.com/2017/06/01/como-empezar-a-usar-git-con-gitlab/>
- Elabore un informe con el desarrollo de los ejercicios. Este informe deberá escribirse dentro del mismo repositorio creado en el ejercicio anterior, utilizando el formato "Markdown".