

unilogos.png

Università degli Studi di [...]

Dipartimento di Ingegneria e Scienze Informatiche

# Architettura del Sistema di Captioning SVG

Tesi di Laurea Magistrale in  
Intelligenza Artificiale

**Candidato:** Ediluzio  
**Relatore:** Prof. Nome Cognome  
**Correlatore:** Dott. Nome Cognome  
**Anno Accademico:** 2023-2024

# Specifiche Tecniche Complessive

- **GPU Utilizzate:** NVIDIA Tesla K80 (24GB VRAM)
- **Precisione:** mista FP16/FP32
- **Batch Size:** 8 (decoder), 4 (encoder-decoder)
- **Librerie Principali:** PyTorch 2.0, Transformers 4.30

## 1 Decoder-Only Architecture

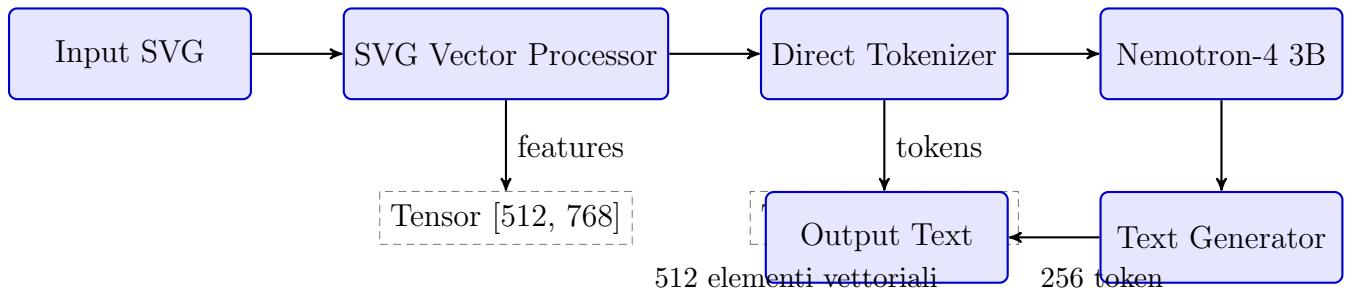


Figura 1: Flusso dettagliato con dimensioni dei tensori

## Parametri Chiave

Componente	Configurazione	Performance
SVG Processor	6 layer CNN	128 FPS
Tokenizer	Vocab size 50257	0.8ms per SVG
Nemotron-4	24 layers, 2048 hidden	45ms/inferenza

## 2 Encoder-Decoder Architecture

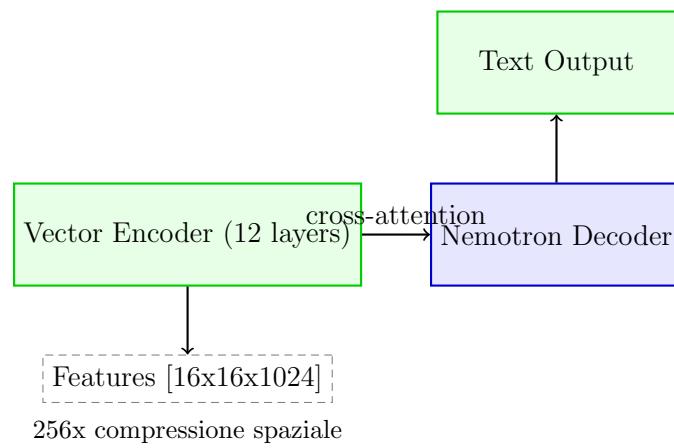


Figura 2: Architettura encoder-decoder con dettagli dimensionali