

Notatki do pracy inżynierskiej.
8-bitowy przetwornik cyfrowo-analogowy.

Michał Czyż
student, WETI PG

2018

Spis treści

1	Preliminaria.	2
1.1	Abstract.	2
1.2	Abstrakt.	2
1.3	Podziękowania.	2
2	Przetworniki cyfrowo-analogowe.	3
2.1	Wstęp.	3
2.1.1	Zasada działania.	3
2.1.2	Podział konwerterów.	3
2.2	Miary jakości.	3
2.2.1	Liniowość.	3
2.2.2	Rozdzielczość.	3
2.2.3	Monotoniczność.	3
2.2.4	Inne miary.	3
3	Układ teoretyczny.	4
3.1	Schemat/opis.	4
3.1.1	Dobór kryteriów prowadzących do tego rozwiązania.	4
3.1.2	Schemat.	4
3.2	Dowód poprawności działania.	4
4	Pomiary parametrów.	5
4.1	Środowisko.	5
4.2	Układ testujący do wyznaczenia x.	5
4.3	Układ testujący do wyznaczenia y.	5
4.4	Układ testujący do wyznaczenia z.	5
5	Realizacja topografii.	6
5.1	Środowisko.	6
5.2	Technologia.	6
5.3	Hierarchizacja projektu.	6
5.3.1	Moduł 1.	6
5.3.2	Moduł 2.	6
5.3.3	Moduł 3.	6
5.3.4	Moduł 4.	6
5.4	Pomiary parametrów po ekstrakcji.	6
5.4.1	Sposób pomiaru	6
5.4.2	Rozmiar układu, liczba tranzystorów.	6
6	Podsumowanie	7
6.1	Weryfikacja osiągniętych celów.	7
7	Dodatek A.	8
7.1	Niepowiązane z pracą.	8

Rozdział 1

Preliminaria.

1.1 Abstract.

1.2 Abstrakt.

1.3 Podziękowania.

Rozdział 2

Przetworniki cyfrowo-analogowe.

2.1 Wstęp.

2.1.1 Zasada działania.

2.1.2 Podział konwerterów.

2.1.2.1 Szeregowy.

2.1.2.2 Równoległy.

2.1.2.3 Nyquista.

2.1.2.4 Nadpróbkujący.

2.2 Miary jakości.

2.2.1 Liniowość.

2.2.2 Rozdzielczość.

2.2.3 Monotoniczność.

2.2.4 Inne miary.

Rozdział 3

Układ teoretyczny.

3.1 Schemat/opis.

3.1.1 Dobór kryteriów prowadzących do tego rozwiązania.

3.1.2 Schemat.

3.2 Dowód poprawności działania.

Rozdział 4

Pomiary parametrów.

- 4.1 środowisko.
- 4.2 Układ testujący do wyznaczenia x .
- 4.3 Układ testujący do wyznaczenia y .
- 4.4 Układ testujący do wyznaczenia z .

Rozdział 5

Realizacja topografii.

5.1 środowisko.

5.2 Technologia.

5.3 Hierarchizacja projektu.

5.3.1 Moduł 1.

5.3.2 Moduł 2.

5.3.3 Moduł 3.

5.3.4 Moduł 4.

5.4 Pomiar parametrów po ekstrakcji.

5.4.1 Sposób pomiaru

Jak przed ekstrakcją.

5.4.2 Rozmiar układu, liczba tranzystorów.

Rozdział 6

Podsumowanie

6.1 Weryfikacja osiągniętych celów.

Rozdział 7

Dodatek A.

7.1 Niepowiązane z pracą.

Może jakieś wnioski lub uwagi najdą w trakcie prac.

Bibliografia

- [1] Michel Goossens, Frank Mittelbach, and Alexander Samarin. *The L^AT_EX Companion*. Addison-Wesley, Reading, Massachusetts, 1993.
- [2] Albert Einstein. *Zur Elektrodynamik bewegter Körper*. (German) [*On the electrodynamics of moving bodies*]. Annalen der Physik, 322(10):891–921, 1905.
- [3] Knuth: Computers and Typesetting,
<http://www-cs-faculty.stanford.edu/~uno/abcde.html>