Architektury systemów komputerowych

Lista zadań nr 8

Na zajęcia 19 kwietnia i 9 maja 2023

Zadania z tej listy należy rozwiązywać na komputerze z systemem operacyjnym *Linux* dla platformy x86–64. Prowadzący zakłada, że zainstalowana dystrybucja będzie bazowała na *Debianie 11*. Do poniższej listy załączono na stronie przedmiotu pliki źródłowe wraz z plikiem Makefile.

UWAGA! W trakcie prezentacji rozwiązań należy zdefiniować i wyjaśnić pojęcia, które zostały oznaczone wytłuszczoną czcionką.

Zadanie 1. Poniżej podano zawartość pliku «swap.c». Wskaż w nim wszystkie wystąpienia definicji i referencji do **symboli** [1, §7.5]. Dla każdego symbolu wskaż jego **zasięg widoczności** (tj. lokalny, globalny, zewnętrzny) oraz nazwę **sekcji**, w której go umieszczono (tj. «.text», «.data», «.rodata», «.bss»). Wydając polecenie «make swap.o» wygeneruj **plik relokowalny** i zweryfikuj swoje odpowiedzi na podstawie wydruku z polecenia nm¹. Do czego *konsolidator* wykorzystuje tablicę symboli?

```
1 extern int printf(
                               7 static void incr() {
                                                                    16 void swap(int i) {
const char *, ...);
                               8 static int count = 0;
                                                                        incr();
                                                                        long temp = *bufp0;
3 extern long buf[];
                               9
                                  count++;
                                                                        *bufp0 = buf[i];
                              10 }
                                                                   19
                                                                   20 buf[i] = temp;
5 long *bufp0 = &buf[0];
                              11
                              12 void addf(void) {
6 static double sum = 0.0;
                                                                    21 }
                              13 sum += 3.14:
                              printf("sum = %f\n", sum);
                               15 }
```

Zadanie 2. Co przechowują sekcje «.strtab» i «.shstrtab» [2, 4-17]? Opisz znaczenie pól rekordu symbolu «Elf64_Sym» [2, 4-18] przechowywanego w **tablicy symboli** [2, 4], oraz pól rekordu **nagłówka sekcji** «Elf64_Shdr» [2, 4-8]. Na podstawie zdobytej wiedzy omów wydruk polecenia **readelf**² z opcjami «-t -s» na pliku «swap.o». Skąd wiadomo gdzie w *pliku relokowalnym* znajdują się nagłówki sekcji oraz zawartość poszczególnych sekcji? Jaka jest pozycja danego symbolu względem początku sekcji?

Zadanie 3. Rozważmy program składający się z dwóch plików źródłowych:

Po uruchomieniu program drukuje pewien ciąg znaków i kończy działanie bez zgłoszenia błędu. Czemu tak się dzieje? Skąd pochodzi wydrukowana wartość? Czym różni się **symbol silny** od **słabego**? Zauważ, że zmienna «main» w pliku «mismatch-b.c» jest niezainicjowana. Co by się stało, gdybyśmy w funkcji «p2» przypisali wartość pod zmienną «main»? Co by się zmieniło gdybyśmy w pliku «mismatch-b.c» zainicjowali zmienną «main» w miejscu jej definicji? Czemu dobrym pomysłem jest przekazywanie opcji «-fno-common» do kompilatora?

Zadanie 4. Opisz znaczenie pól nagłówka ELF «Elf64_Ehdr» [2, 4-3] oraz tablicy rekordów nagłówków programu «Elf64_Phdr» [2, 5-1], zwanych również segmentami programu. Na podstawie zdobytej wiedzy omów wydruk polecenia «readelf -h -l» na pliku «mismatch». Skąd wiadomo gdzie znajduje się pierwsza instrukcja pliku wykonywalnego [1, §7.8]? Czy to będzie początek funkcji «main»? Pod jakie adresy wirtualne zostaną załadowane poszczególne segmenty programu? Które z sekcji nie zostaną załadowane do pamięci? Z których sekcji procesor będzie mógł wyłącznie czytać?

¹https://sourceware.org/binutils/docs/binutils/nm.html

²https://sourceware.org/binutils/docs/binutils/readelf.html

Zadanie 5. Rozważmy poniższy program składający się z dwóch *jednostek translacji*. Po uruchomieniu kończy się on z błędem dostępu do pamięci. Przy pomocy debuggera gdb zatrzymaj się w miejscu wystąpienia awarii i wyjaśnij jej przyczynę. Gdzie została umieszczona stała znakowa «Hello, world!»? Popraw program tak, by zakończył się poprawnie. Nie wolno modyfikować sygnatury procedury «somestr» i pliku «str-a.c», ani korzystać z dodatkowych procedur. Gdzie umieszczono ciąg znaków po poprawce?

Zadanie 6. Wydrukuj tablice rekordów relokacji z sekcji «.rel.text» i «.rel.data» pliku «swap.o» przy pomocy polecenia «readelf -r». Na podstawie [1, §7.7.1] wytłumacz uczestnikom zajęć składowe rekordów relokacji «Elf64_Rela» [2, 4-23]. Wyjaśnij jak na podstawie tablicy rekordów relokacji polecenie «objdump -d -r swap.o» identyfikuje w zdeasemblowanym kodzie miejsca, które konsolidator będzie musiał uzupełnić w trakcie generowania pliku wykonywalnego. Czy możliwe jest by asembler utworzył sekcję «.rel.bss»?

Zadanie 7. Na podstawie [1, §7.7.2] zreferuj proces relokowania referencji do symboli, dla których asembler wygenerował wpisy relokacji typu «R_X86_64_64» i «R_X86_64_32S». W trakcie tłumaczenia poniższego kodu na asembler kompilator umieścił tablicę skoków dla instrukcji wyboru switch w sekcji «.rodata». W wyniku konsolidacji pliku wykonywalnego zawierającego procedurę «relo3», została ona umieszczona pod adresem 0x1000, a tablica skoków pod 0x2000.

```
1 int relo3(int val) {
                                         0000000000000000 <relo3>:
    switch (val) {
                                            0: 8d 47 9c
                                                                      lea
                                                                             -0x64(%rdi),%eax
      case 100:
                                            3: 83 f8 07
                                                                      cmp
                                                                             $0x7, %eax
3
                                            6: 77 19
                                                                             21 <relo3+0x21>
       return val + 1;
                                                                      ja
                                           8: 89 c0
                                                                             %eax,%eax
      case 101:
                                                                      mov
5
                                           a: ff 24 c5 00 00 00 00 jmpq
                                                                             *0x0(,%rax,8)
6
      case 103 ... 104:
                                           11:
                                               8d 47 01
                                                                             0x1(%rdi),%eax
                                                                      lea
7
       return val + 3;
                                           14:
                                               сЗ
                                                                      retq
8
      case 105:
                                                                             0x3(%rdi),%eax
                                           15:
                                               8d 47 03
                                                                      lea
       return val + 5:
9
                                           18:
                                               сЗ
      case 107:
                                                                      retq
10
                                           19:
                                               8d 47 05
                                                                             0x5(%rdi),%eax
        return val + 7;
                                                                      lea
11
                                           1c:
                                               сЗ
                                                                      retq
12
      default:
                                                                             0x7(%rdi),%eax
                                           1d:
                                               8d 47 07
                                                                      lea
13
        return val + 11;
    }
                                           20:
                                               сЗ
                                                                      retq
14
                                           21: 8d 47 0b
                                                                             0xb(%rdi),%eax
15 }
                                                                      lea
                                           24: c3
                                                                      retq
```

Oblicz wartości, które należy wstawić w miejsca referencji, do których odnoszą się poniższe rekordy relokacji otrzymane poleceniem «objdump -r».

```
1 RELOCATION RECORDS FOR [.text]:
                                     VALUE
2 OFFSET
                   TYPE
3 000000000000000 R_X86_64_32S
                                     .rodata
6 RELOCATION RECORDS FOR [.rodata]:
7 OFFSET
                   TYPE
                                     VALUE
8 00000000000000 R_X86_64_64
                                     .text+0x000000000000011
9 00000000000000 R_X86_64_64
                                     .text+0x0000000000000015
                                     .text+0x0000000000000021
10 000000000000010 R_X86_64_64
11 000000000000018 R_X86_64_64
                                     .text+0x0000000000000015
12 00000000000000 R_X86_64_64
                                     .text+0x0000000000000015
13 0000000000000028 R_X86_64_64
                                     .text+0x0000000000000019
14 000000000000000 R X86 64 64
                                     .text+0x0000000000000021
15 0000000000000038 R_X86_64_64
                                     .text+0x00000000000001d
```

Zadanie 8. Na podstawie [1, §7.7.2] zreferuj *proces relokowania* referencji do symboli, dla których asembler wygenerował wpisy relokacji typu «R_X86_64_PC32» i «R_X86_64_PLT32». Zakładamy, że sekcja «.text» pliku «swap.o» po konsolidacji zostanie umieszczona pod adresem 0x1000, tablica «buf» pod adresem 0x2000, a *trampolina* procedury printf pod adresem 0x3000 w sekcji «.plt». Wyznacz wartości, które konsolidator wstawi w miejsca referencji symboli «printf» i «bufp0». Czemu wartość addend wynosi -4? Wskazówka: Wszystkie typy relokacji zostały opisane w [3, §4.4.1].

Zadanie 9. Posiłkując się narzędziem objdump³ podaj rozmiary sekcji «.data» i «.bss» plików «bar.o» i «foo.o». Wskaż rozmiar i pozycje symboli względem początków odpowiednich sekcji.

```
1 /* bar.c */
2 int bar = 42;
3 short dead[15];
1 /* foo.c */
2 long foo = 19;
3 char code[17];
```

Na czym polega proces **częściowej konsolidacji** (ang. *partial linking*), którą można osiągnąć wywołując polecenie 1d⁴ z opcji «-r»? Czym różni się sposób wygenerowania plików «merge-1.o» i «merge-2.o»? Na podstawie **mapy konsolidacji** (pliki «*.map») porównaj pozycje symboli i rozmiary sekcji w plikach wynikowych. Z czego wynikają różnice skoro konsolidator nie dysponuje informacjami o typach języka C?

Zadanie 10 (bonus). Plik wykonywalny powstały w wyniku kompilacji poniższych plików źródłowych powinien być nie dłuższy niż 1KiB. Na podstawie nagłówka pliku ELF wskaż w zdeasemblowanym pierwszą instrukcję, którą wykona procesor po wejściu do programu. Na podstawie nagłówków programu wskaż pod jaki adres wirtualny zostanie załadowany segment z sekcją «.text».

Zapoznaj się z uproszczonym **skryptem konsolidatora** w pliku «main.lds». Na podstawie dokumentacji⁵ wyjaśnij jak skrypt kieruje procesem konsolidacji poszczególnych sekcji i tworzeniem nagłówków programu.

Literatura

- [1] "Computer Systems: A Programmer's Perspective"
 Randal E. Bryant, David R. O'Hallaron; Pearson; 3rd edition, 2016
- [2] "System V Application Binary Interface" http://www.sco.com/developers/gabi/latest/contents.html
- [3] "System V Application Binary Interface: AMD64 Architecture Processor Supplement" https://raw.githubusercontent.com/wiki/hjl-tools/x86-psABI/x86-64-psABI-1.0.pdf

https://sourceware.org/binutils/docs/binutils/objdump.html

⁴https://sourceware.org/binutils/docs/ld/index.html

⁵https://sourceware.org/binutils/docs/ld/Scripts.html