

# 练习一：实现 first-fit 连续物理内存分配算法

根据实验指导书中的实验执行流程概述，先了解分析 ucore 如何对物理内存进行管理，再完成实验练习。

在对物理内存进行管理之前，需要先进行物理内存布局的探测，探测得到的内存映射存放在 e820map 中。物理内存以页的形式进行管理，页的信息保存在 Page 结构中，而 Page 以链式结构保存在链表 free\_area\_t 中。对于物理内存的管理，ucore 是通过定义一个 pmm\_manager 实现的，其中包含了初始化需要管理的物理内存空间，初始化链表，内存空间分配释放等功能的函数。在内核启动后，会初始化 pmm\_manager，调用 page\_init，使用 init\_memmap 将 e820map 中的物理内存纳入物理内存页管理（将空闲页初始化并加入链表），接下来就可以使用 pmm\_manager 中的空间分配和释放等函数进行内存管理了。

## 1. 探测系统物理内存布局

对物理内存空间进行管理，首先要对物理内存布局进行探测。本实验中是在 bootloader 进入保护模式之前通过 BIOS 中断获取。基于 INT 15h，通过 e820h 中断探测物理内存信息。并将探测到的物理内存对应的映射存放在物理地址 0x8000 处，定义 e820map 结构保存映射。在 bootasm.S 中有内存探测部分的代码，e820map 的结构定义则在 memlayout.h 中。

```
//memlayout.h
struct e820map {
    int nr_map;
    struct {
        uint64_t addr;
        uint64_t size;
        uint32_t type;
    } __attribute__((packed)) map[E820MAX];
};

//bootasm.S
probe_memory:
    movl $0, 0x8000          #存放内存映射的位置
    xorl %ebx, %ebx
    movw $0x8004, %di        #0x8004 开始存放 map
start_probe:
    movl $0xE820, %eax       #设置 int 15h 的中断参数
    movl $20, %ecx           #内存映射地址描述符的大小
    movl $SMAP, %edx
    int $0x15
    jnc cont                 #CF 为 0 探测成功
    movw $12345, 0x8000
    jmp finish_probe
cont:
    addw $20, %di            #下一个内存映射地址描述符的位置
    incl 0x8000              #nr_map+1
    cmpl $0, %ebx            #ebx 存放上次中断调用的计数值，判断是否继续进行探测
    jnz start_probe
```

## 2. 以页为单位管理物理内存

物理内存是以页为单位进行管理的。探测可用物理内存空间的情况后，就可以建立相应的数据结构来管理物理内存页了。每个内存页使用一个 Page 结构来表示，Page 的定义在 memlayout.h 中，如下：

//memlayout.h 中的 Page 定义

```

struct Page {
    int ref;                // 引用计数
    uint32_t flags;         // 状态标记
    unsigned int property;  // 在 first-fit 中表示地址连续的空闲页的个数，空闲块头部才有该属性
    list_entry_t page_link; // 双向链表
};

```

//状态

```

#define PG_reserved 0 //表示是否被保留
#define PG_property 1 //表示是否是空闲块第一页

```

初始情况下，空闲物理页可能都是连续的，随着物理页的分配与释放，大的连续内存空闲块会被分割为地址不连续的多个小连续内存空闲块。为了管理这些小连续内存空闲块，使用一个双向链表进行管理，定义 `free_area_t` 数据结构，包含一个 `list_entry` 结构的双向链表指针，记录当前空闲页个数的无符号整型：

```

typedef struct {
    list_entry_t free_list; // 链表
    unsigned int nr_free;   // 空闲页个数
} free_area_t;

```

对以页为单位进行内存管理，还有两个问题需要解决。一个是找到管理页级物理内存空间所需的 `Page` 结构的内存空间的位置，另一个是要找到空闲空间开始的位置。

可以根据内存布局信息找到最大物理内存地址 `maxpa` 计算出页的个数，并计算出管理页的 `Page` 结构需要的空间。`ucore` 的结束地址（即 `.bss` 段的结束地址，用全局变量 `end` 表示）以上的空间空闲，从这个位置开始存放 `Pages` 结构，而存放 `Pages` 结构的结束的位置以上就是空闲物理内存空间。将空闲的物理内存空间使用 `init_memmap()` 函数纳入物理内存管理器，部分代码如下：

//pmm.c 中的 `page_init` 的部分代码

```

npage = maxpa / PGSIZE; //页数
pages = (struct Page *)ROUNDUP((void *)end, PGSIZE); //Page 结构的位置
for (i = 0; i < npage; i++) {
    SetPageReserved(pages + i); //每一个物理页默认标记为保留
}

```

//空闲空间起始

```

uintptr_t freemem = PADDR((uintptr_t)pages + sizeof(struct Page) * npage);
for (i = 0; i < memmap->nr_map; i++) {
    uint64_t begin = memmap->map[i].addr, end = begin + memmap->map[i].size;
    if (memmap->map[i].type == E820_ARM) {
        if (begin < freemem) {
            begin = freemem; //限制空闲地址最小值
        }
        if (end > KMEMSIZE) {
            end = KMEMSIZE; //限制空闲地址最大值
        }
        if (begin < end) {
            begin = ROUNDUP(begin, PGSIZE); //对齐地址
            end = ROUNDDOWN(end, PGSIZE);
            if (begin < end) {
                //将空闲内存块映射纳入内存管理
                init_memmap(pa2page(begin), (end - begin) / PGSIZE);
            }
        }
    }
}

```

```

    }
}
}

```

### 3.物理内存空间管理的初始化

ucore 中建立了一个物理内存页管理框架对内存进行管理，定义如下：

*//pmm.h 中的 pmm\_manager 定义*

```

struct pmm_manager {
    const char *name;                // 管理器名称
    void (*init)(void);              // 初始化管理器
    void (*init_memmap)(struct Page *base, size_t n); // 设置并初始化可管理的内存空间
    struct Page *(*alloc_pages)(size_t n);           // 分配 n 个连续物理页，返回首地址
    void (*free_pages)(struct Page *base, size_t n); // 释放自 Base 起的连续 n 个物理页
    size_t (*nr_free_pages)(void);                  // 返回剩余空闲页数
    void (*check)(void);                            // 用于检测分配释放是否正确
};

```

其中，init\_memmap 用于对页内存管理的 Page 的初始化，在上面提到的 page\_init 负责确定探查到的物理内存块与对应的 struct Page 之间的映射关系，Page 的初始化工作由内存管理器的 init\_memmap()来完成。而 init 则用于初始化已定义好的 free\_area\_t 结构的 free\_area。

在内核初始化的 kern\_init 中会调用 pmm\_init(), pmm\_init()中会调用 init\_pmm\_manager()进行初始化，使用默认的物理内存页管理函数，即使用 default\_pmm.c 中定义的 default\_init 等函数进行内存管理，本实验中需要实现的分配算法可以直接通过修改这些函数进行实现。

*//pmm.c 中的 init\_pmm\_manager()定义，在 pmm\_init()中调用，在 kernel\_init()中初始化*

```

static void
init_pmm_manager(void) {
    pmm_manager = &default_pmm_manager; //pmm_manager 指向 default_pmm_manager
    cprintf("memory management: %s\n", pmm_manager->name);
    pmm_manager->init();
}

```

*//default\_pmm.c 中的 default\_init()*

```

static void
default_init(void) {
    list_init(&free_list); //初始化链表
    nr_free = 0;
}

```

*//init\_memmap*

```

static void
default_init_memmap(struct Page *base, size_t n) {
    assert(n > 0);
    struct Page *p = base;
    for (; p != base + n; p++) {
        assert(PageReserved(p)); //检查是否为保留页
        //property 设置为 0，只有空闲块的第一页使用该变量，标志位清 0
        p->flags = p->property = 0;
        set_page_ref(p, 0);      //引用计数为 0
    }
}

```

```

    base->property = n;                //设置第一页的 property
    SetPageProperty(base);
    nr_free += n;                      //空闲页+n
    list_add(&free_list, &(base->page_link)); //将空闲块加入列表
}

```

## 4.first-fit 算法的实现

在 `pmm_manager` 完成链表的初始化，`page_init` 完成页的初始化后，就可以使用 `pmm_manager` 的函数进行内存空间管理了。该练习中使用默认的 `pmm_manager` 进行管理，其中的 `default_init` 和 `default_init_memmap` 可以直接使用，只需要修改 `default_alloc_pages`，`default_free_pages`，实现 first-fit 算法以及内存空间释放。

### 使用的函数及宏定义

使用的链表相关操作和宏定义如下。`ucore` 对空闲内存空间管理使用的链表与常见的链表不同，链表只包含了前后节点的信息，而链表包含在 `Page` 结构中，这样做是为了实现链表通用性（c 语言中并不支持泛型功能，因此采用这种方式）。而通过链表节点获取节点数据是通过宏定义 `le2page` 实现的。链表定义和部分相关函数如下：

```

//双向链表的定义
struct list_entry {
    struct list_entry *prev, *next;
};

typedef struct list_entry list_entry_t;
//返回下一个节点
static inline list_entry_t *
list_next(list_entry_t *listelm) {
    return listelm->next;
}

//删除当前节点
static inline void
list_del(list_entry_t *listelm) {
    __list_del(listelm->prev, listelm->next);
}

//前插节点，还有类似的 list_add_after
static inline void
list_add_before(list_entry_t *listelm, list_entry_t *elm) {
    __list_add(elm, listelm->prev, listelm);
}

```

`le2page` 通过 `page_link` 地址减去其相对于 `Page` 结构的偏移，实现从链表节点找到对应的数据。

```

#define le2page(le, member)
    to_struct((le), struct Page, member)
#define to_struct(ptr, type, member)
    ((type *) ((char *) (ptr) - offsetof(type, member)))

```

还有一些其他函数需要使用，以设置 `Page` 的信息。

```

//pmm.h 中定义的设置引用计数的函数
static inline void
set_page_ref(struct Page *page, int val) {
    page->ref = val;
}

```

//memlayout.h 中的关于页标志位设置的宏定义

```
#define SetPageReserved(page)      set_bit(PG_reserved, &((page)->flags))
#define ClearPageReserved(page)    clear_bit(PG_reserved, &((page)->flags))
#define PageReserved(page)        test_bit(PG_reserved, &((page)->flags))
#define SetPageProperty(page)     set_bit(PG_property, &((page)->flags))
#define ClearPageProperty(page)   clear_bit(PG_property, &((page)->flags))
#define PageProperty(page)        test_bit(PG_property, &((page)->flags))
```

### 使用 first-fit 实现 default\_alloc\_pages

使用 first-fit 实现空闲空间分配，只需要遍历空闲链表，找到合适的块大小，重新设置标志位并从链表中删除该页，如果找到的块大于需要的大小，则需要进行分割，最后更新空闲页数，返回分配好的页块的地址。

```
static struct Page *
default_alloc_pages(size_t n) {
    assert(n > 0);
    //空闲页不够，直接返回
    if (n > nr_free) {
        return NULL;
    }
    struct Page *page = NULL;
    list_entry_t *le = &free_list;
    //寻找合适的空闲块
    while ((le = list_next(le)) != &free_list) {
        struct Page *p = le2page(le, page_link);
        if (p->property >= n) {
            page = p;
            break;
        }
    }
    if (page != NULL) {
        ClearPageProperty(page);           //page 已被分配
        //如果空闲块过大则进行分割
        if (page->property > n) {
            struct Page *p = page + n;
            p->property = page->property - n;
            SetPageProperty(p);             //空闲块
            list_add_after(&(page->page_link), &(p->page_link));
        }
        list_del(&(page->page_link));
        nr_free -= n;
    }
    return page;
}
```

### default\_free\_pages

释放空间，首先确定需要释放的  $n$  都页是未被保留且非空闲的页，然后将这些页的标志位和引用计数清零，并将释放空间的第一页的 **property** 设置为  $n$ ，即空闲块共有  $n$  页。接下来完成空闲块的合并，对于相邻的空间，将高地址的块合并到低地址的空闲块中，删除被合并的块，并重新设置空闲块的第一页的 **property**，最后由于空闲链表按地址空间由低到高排列空闲块，还需要找到插入的位置。

```

static void
default_free_pages(struct Page *base, size_t n) {
    assert(n > 0);
    struct Page *p = base;
    //将需要释放的页设为空闲状态
    for (; p != base + n; p++) {
        assert(!PageReserved(p) && !PageProperty(p));
        p->flags = 0;
        set_page_ref(p, 0);           //引用计数清0
    }
    SetPageProperty(base);
    base->property = n;               //空闲块第一页, property=n
    //空闲块的合并
    list_entry_t *le = list_next(&free_list);
    while (le != &free_list) {
        p = le2page(le, page_link);
        le = list_next(le);
        if (base + base->property == p) {
            base->property += p->property;
            p->property=0;             //不再是空闲块第一页, property清0
            SetPageProperty(base);     //设置为空闲块第一页
            list_del(&(p->page_link));
        }
        else if (p + p->property == base) {
            p->property += base->property;
            base->property=0;
            SetPageProperty(p);        //设置为空闲块第一页
            list_del(&(base->page_link));
            base=p;                    //更新空闲块第一页
        }
    }
    le = list_next(&free_list);
    //找到插入位置
    while (le != &free_list)
    {
        p = le2page(le, page_link);
        if (base + base->property <= p)
        {
            break;
        }
        le = list_next(le);
    }
    //将 base 插入到正确位置
    list_add_before(le, &(base->page_link));
    nr_free += n;
}

```

改进空间

每次查找链表都需要进行遍历，时间复杂度较高，且在空闲链表开头会产生许多小的空闲块，仍然有优化空间。

## 练习 2：实现寻找虚拟地址对应的页表项

### 1.段页式管理

在保护模式中，内存地址分成三种：逻辑地址、线性地址和物理地址。逻辑地址即是程序指令中使用的地址，物理地址是实际访问内存的地址。段式管理的映射将逻辑地址转换为线性地址，页式管理的映射将线性地址转换为物理地址。

ucore 中段式管理仅为一个过渡，逻辑地址与线性地址相同。而页式管理是通过二级页表实现的，地址的高 10 位为页目录索引，中间 10 位为页表索引，低 12 位为偏移（页对齐，低 12 位为 0）。一级页表的起始物理地址存放在 boot\_cr3 中。

### 2.页目录项和页表项的组成

问题一：请描述页目录项（Pag Director Entry）和页表（Page Table Entry）中每个组成部分的含义和以及对 ucore 而言的潜在用处

#### 页目录项的组成

- 前 20 位表示该 PDE 对应的页表起始位置
- 第 9-11 位保留给 OS 使用
- 第 8 位可忽略
- 第 7 位用于设置 Page 大小，0 表示 4KB
- 第 6 位为 0
- 第 5 位表示该页是否被写过
- 第 4 位表示是否需要进行缓存
- 第 3 位表示 CPU 是否可直接写回内存
- 第 2 位表示该页是否可被任何特权级访问
- 第 1 位表示是否允许读写
- 第 0 位为该 PDE 的存在位

#### 页表项的组成

- 前 20 位表示该 PTE 指向的物理页的物理地址
- 第 9-11 位保留给 OS 使用
- 第 8 位表示在 CR3 寄存器更新时无需刷新 TLB 中关于该页的地址
- 第 7 位恒为 0
- 第 6 位表示该页是否被写过
- 第 5 位表示是否可被访问
- 第 4 位表示是否需要进行缓存
- 第 0-3 位与页目录项的 0-3 位相同

### 3.页访问异常的处理

问题二：如果 ucore 执行过程中访问内存，出现了页访问异常，请问硬件要做哪些事情？

当发生页访问异常时，硬件需要将发生错误的地址存放在 cr2 寄存器中，向栈中压入 EFLAGS, CS, EIP 等，如果异常发生在用户态，还需要进行特权级切换，最后根据中断描述符找到中断服务例程，接下来由中断服务例程处理该异常。

## 4.实现 get\_pte 寻找页表项

练习二要求实现 `get_pte` 函数，使该函数能够找到传入的线性地址对应的页表项，返回页表项的地址。为了完成该函数，需要了解 `ucore` 中页式管理的相关函数及定义。

```
//PDX(la): la 为线性地址，该函数取出线性地址中的页目录项索引
#define PDX(la) (((uintptr_t)(la)) >> PDXSHIFT) & 0x3FF)
//取出线性地址中的页表项索引
#define PTX(la) (((uintptr_t)(la)) >> PTXSHIFT) & 0x3FF)
//KADDR(pa): 返回物理地址 pa 对应的虚拟地址
#define KADDR(pa) {...}
//set_page_ref(page, 1): 设置该页引用次数为 VAL
static inline void
set_page_ref(struct Page *page, int val) {
    page->ref = val;
}
//page2pa: 找到 page 结构对应的页的物理地址
static inline uintptr_t
page2pa(struct Page *page) {
    return page2ppn(page) << PGSHIFT;
}
//alloc_page(): 分配一页
#define alloc_page() alloc_pages(1)
//页目录项、页表项的标志位
#define PTE_P                0x001                // 存在位
#define PTE_W                0x002                // 是否可写
#define PTE_U                0x004                // 用户是否可访问
//页目录项和页表项类型
typedef uintptr_t pte_t;
typedef uintptr_t pde_t;
//以下两个函数用于取出页目录项中的页表地址，取出页表项中的页地址
#define PDE_ADDR(pde)      PTE_ADDR(pde)
#define PTE_ADDR(pte)      ((uintptr_t)(pte) & ~0xFFF)
需要完成的 get_pte 函数原型如下，其中 pgdir 是一级页目录的起始地址，la 为线性地址，creat 表示是否可以
为页表分配新的页。
```

```
pte_t *get_pte(pde_t *pgdir, uintptr_t la, bool create)
```

取出线性地址对应的页表项，首先在页目录中找到对应的页目录项，并判断是否有效（二级页目录是否存在）。如果不存在则根据 `create` 判断是否需要创建新的一页存放页表，如果需要则调用 `alloc_page` 分配新的一页，将这一页的地址结合标志位设置为页目录项。最后返回页表项的线性地址，使用 `PDE_ADDR` 取出页目录项中保存的页表地址，再加上使用 `PTX` 从线性地址取出的页表索引，就找到了页表项的位置，使用 `KADDR` 转换为线性地址返回（先将页表地址转换为线性地址再加索引同样可行），注意类型转换。

```
pte_t *get_pte(pde_t *pgdir, uintptr_t la, bool create) {
    pde_t *pdep = &pgdir[PDX(la)];                //找到页目录项
    if (!*pdep & PTE_P) {                            //判断二级页表是否存在
        if (!create) return NULL;                    //create=0 则直接返回
        else {
            struct Page* page=alloc_page();          //分配一页用于存放二级页表
            if(page==NULL) return NULL;
```



```
        set_page_ref(page, 1);           //引用计数设为 1
        uintptr_t pte_pa=page2pa(page);   //分配的页物理地址
        memset(KADDR(pte_pa), 0, PGSIZE);  //清除页面内容
        *pdep=pte_pa | PTE_P | PTE_W | PTE_U;
    }
}
return ((pte_t*)KADDR(PDE_ADDR(*pdep)))+PTX(1a);    // 返回页表项的地址
}
```

## 练习 3：释放某虚地址所在的页并取消对应二级页表项的映射

### 1.Page 与页目录项和页表项的关系

问题一：数据结构 Page 的全局变量（其实是一个数组）的每一项与页表中的页目录项和页表项有无对应关系？如果有，其对应关系是啥？

当页目录项与页表项均有效时，有对应关系。每个页目录项记录一个页表的位置，每个页表项则记录一个物理页的位置，而 Page 变量保存的就是物理页的信息，因此每个有效的页目录项和页表项，都对应了一个 page 结构，即一个物理页的信息。

### 2.实现虚拟地址与物理地址相等

问题二：如果希望虚拟地址与物理地址相等，则需要如何修改 lab2，完成此事？

由附录可知，在 lab1 中，虚拟地址=线性地址=物理地址，ucore 的起始虚拟地址（也即物理地址）从 0x100000 开始。而在 lab2 中建立了从虚拟地址到物理地址的映射，ucore 的物理地址仍为 0x100000，但虚拟地址变为了 0xC0100000，即最终建立的映射为：virt addr = linear addr = phy addr + 0xC0000000。

```
//memlayout.h 给出了直观的映射关系
*      4G -----> +-----+
*                  |         |
*                  |   Empty Memory (*)   |
*                  |         |
*                  +-----+ 0xFB000000
*                  |   Cur. Page Table (Kern, RW)   | RW/-- PTSIZE
* VPT -----> +-----+ 0xFAC00000
*                  |   Invalid Memory (*)   | --/--
* KERNTOP -----> +-----+ 0xF8000000
*                  |         |
*                  |   Remapped Physical Memory   | RW/-- KMEMSIZE
*                  |         |
* KERNBASE -----> +-----+ 0xC0000000
*                  |         |
*                  |         |
*                  |         |
*                  +-----+
*                  ~~~~~
```

只要取消这个映射，就可以实现虚拟地址和物理地址相等，将 ld 工具形成的 ucore 的虚拟地址修改为 0x100000，就可以取消映射。

```
ENTRY(kern_entry)
```

```

SECTIONS {
    /* Load the kernel at this address: "." means the current address */
    . = 0xC0100000;          //修改为 0x100000 就可以实现虚拟地址=物理地址
    .text : {
        *(.text .stub .text.* .gnu.linkonce.t.*)
    }
}

```

还需要在 memlayout.h 中将 KERNBASE 即虚拟地址基址设置为 0，并关闭 entry.S 中对页表机制的开启。

//memlayout.h 中定义的 KERNBASE

```
#define KERNBASE 0x0
```

//页表机制开启

```

# enable paging
movl %cr0, %eax
orl $(CRO_PE | CRO_PG | CRO_AM | CRO_WP | CRO_NE | CRO_TS | CRO_EM | CRO_MP), %eax
andl $~(CRO_TS | CRO_EM), %eax
movl %eax, %cr0          //将这句注释掉

```

pmm\_init 中的 check\_pgdir 和 check\_boot\_pgdir 都假设 kernbase 不为 0，对线性地址为 0 的地址进行页表查询等，因此会产生各种错误，可以将这两个函数注释掉。

### 3.实现 page\_remove\_pte 释放虚拟页并取消二级映射

本练习中需要完成的是 page\_remove\_pte 函数，该函数将传入的虚拟页释放，取消二级页表的映射，并且需清除 TLB 中对应的项。原型如下：

```
page_remove_pte(pde_t *pgdir, uintptr_t la, pte_t *ptep)
```

使用的相关函数定义如下：

//pte2page: 找到页表项对应的页

```
struct Page *page pte2page(*ptep)
```

//free\_page: 释放页

```
free_page(page)
```

//page\_ref\_dec: 引用计数-1

```
page_ref_dec(page)
```

//tlb\_invalidate: 清除 TLB

```
tlb_invalidate(pde_t *pgdir, uintptr_t la)
```

对于传入的页表项，首先要判断其是否有效，如果有效，将引用计数-1，当引用计数为 0 时释放该页，再清 0 二级页表映射，使用 tlb\_invalidate 清除对应的 TLB 项。最终实现如下：

```
static inline void
```

```
page_remove_pte(pde_t *pgdir, uintptr_t la, pte_t *ptep) {
```

//判断页表项是否有效

```
if (*ptep & PTE_P) {
```

```
    struct Page *page = pte2page(*ptep);          //找到对应的页
```

```
    page_ref_dec(page);                            //引用计数-1
```

```
    if(page->ref==0) free_page(page);              //引用计数为 0 释放该页
```

```
    *ptep=0;                                       //清除二级页表映射
```

```
    tlb_invalidate(pgdir, la);                    //修改 TLB
```

```
    return;
```

```
}
```

```
else return;
```

}

## 实验总结

make qemu

```

e820map:
  memory: 0009fc00, [00000000, 0009fbff], type = 1.
  memory: 00000400, [0009fc00, 0009ffff], type = 2.
  memory: 00010000, [000f0000, 000fffff], type = 2.
  memory: 07efe000, [00100000, 07ffdfbf], type = 1.
  memory: 00002000, [07ffe000, 07ffffff], type = 2.
  memory: 00040000, [fffc0000, ffffffff], type = 2.
check_alloc_page() succeeded!
check_pgdir() succeeded!
check_boot_pgdir() succeeded!
----- BEGIN -----
PDE(0e0) c0000000-f8000000 38000000 urw
  |-- PTE(38000) c0000000-f8000000 38000000 -rw
PDE(001) fac00000-fb000000 00400000 -rw
  |-- PTE(000e0) faf00000-fafe0000 000e0000 urw
  |-- PTE(00001) fafeb000-fafec000 00001000 -rw
----- END -----
++ setup timer interrupts
100 ticks
End of Test.
kernel panic at kern/trap/trap.c:18:
  EOT: kernel seems ok.
Welcome to the kernel debug monitor!!
Type 'help' for a list of commands.

```

make grade

```

[~/moocos/ucore_lab/labcodes/lab2]
moocos-> make grade
Check PMM:                (2.2s)
  -check pmm:              OK
  -check page table:      OK
  -check ticks:           OK
Total Score: 50/50

```

## 与参考答案的对比

### 练习一

first-fit 物理内存分配算法与回收内存空间算法参考答案都给出了基本完整的实现。主要是理解 ucore 的页式内存管理机制，了解 ucore 所实现的物理内存探测及内存空间管理初始化，物理内存管理框架等内容，熟悉相关数据结构和函数。回收内存空间的算法补充了空闲块对插入位置的查找，相较于答案缺少了对空闲链表的空闲块检验。

### 练习二

与参考答案基本一致，只有细节上的差别，先通过 creat 参数判断是否需要分配新的页存放二级页表，再判断是否分配成功，答案将这两步放在了一起。

### 练习三

与参考答案基本一致。代码中给出了详尽的步骤提示，因此实现与答案基本相同。关于问题二，理论上只要取消虚拟地址相对于物理地址的偏移，但仅仅取消偏移会产生其他问题。由于对于 ucore 建立映射的三个阶段（不同版本的指导书中既有说明为四个阶段，也有说明为三个阶段，根据目前的 ucore 代码，应该为三个阶段）还不够理解，这个问题其实没有完全的解决。

## 重要知识点

- 分页机制
- 空闲链表
- 内存分配算法（first-fit）
- 多级页表
- 虚拟地址的转换
- 页表项与页目录项的组成

lab2 主要是关于物理内存管理机制的实现，是 OS 原理中内存空间管理的具体实现，细节上更加复杂，且 ucore 通过创建一个物理内存管理框架进行内存管理，在 OS 原理知识中未涉及到。通过 lab2 还学习了物理内存空间探测，段页机制的配合等知识，在物理内存空间管理方面比 OS 原理的知识更加完整深入。关于内存空间分配算法，lab2 中只实现了首次匹配算法，没有涉及下次匹配，最优匹配等其他分配策略。

## 未涉及的内容

- 页交换策略
- 进程调度及切换等