

UNIVERSIDAD RAFAEL LANDÍVAR

FACULTAD DE INGENIERÍA

LABORATORIO DE ARQUITECTURA DEL COMPUTADOR II

SECCIÓN 1 MATUTINA

MGTR.JEFFERSON ESQUIVEL

LABORATORIO 1

Julio Anthony Engels Ruiz Coto 1284719

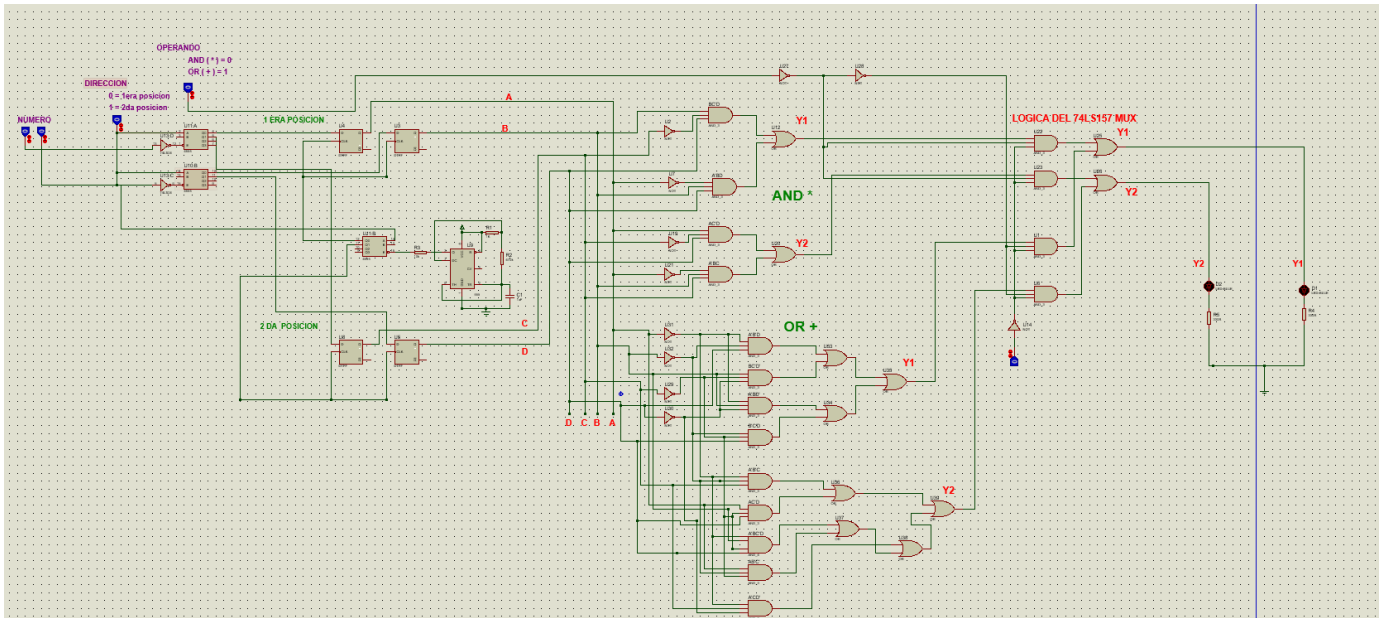
Roberto Alfredo Moya Noack - 1273020

GUATEMALA DE LA ASUNCIÓN, AGOSTO 13 DE 2022

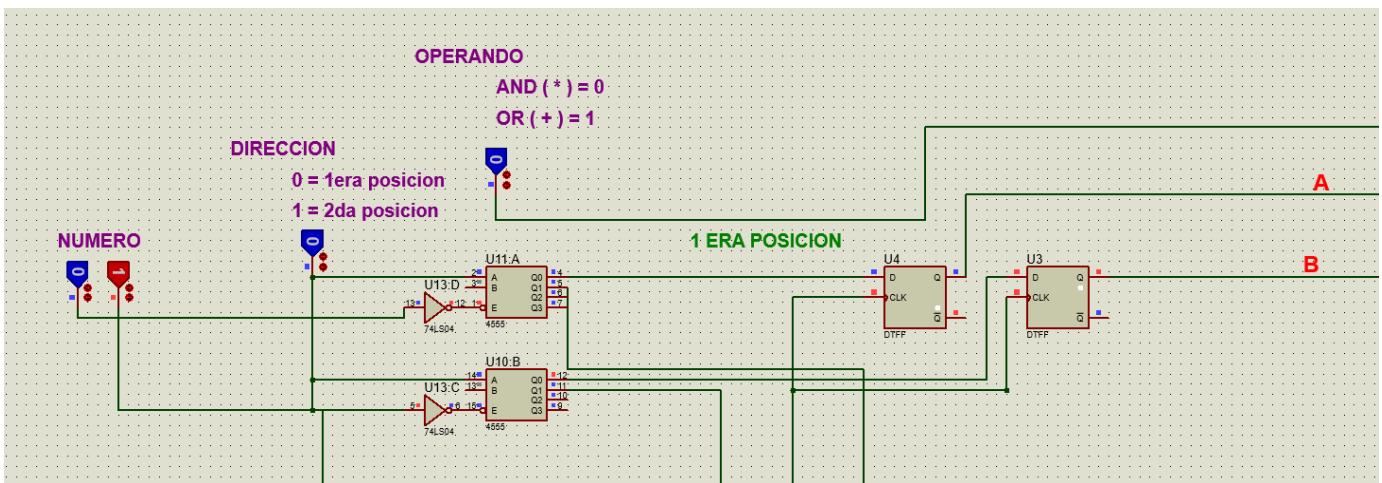
CAMPUS CENTRAL

SCREENSHOTS

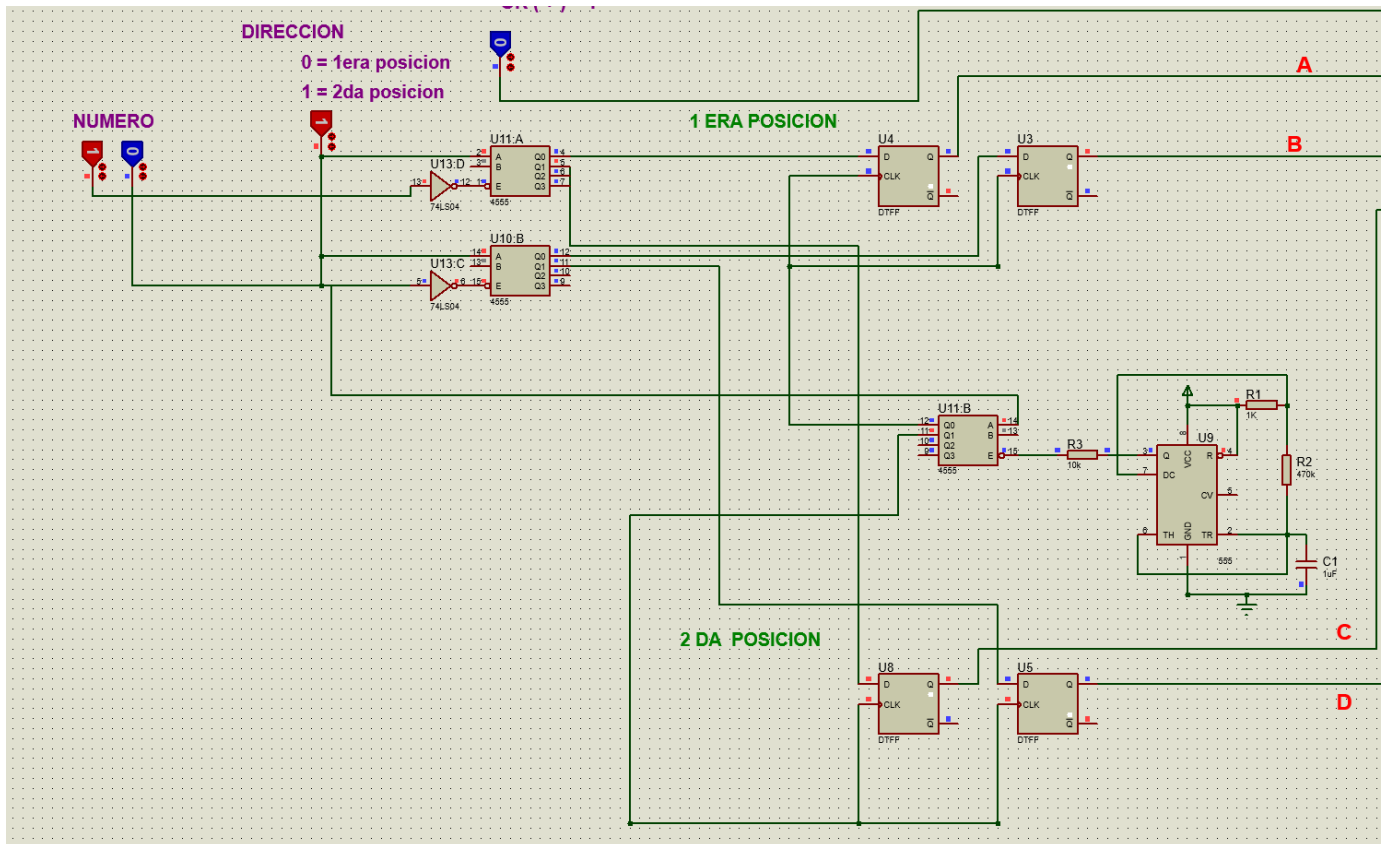
1. Implementación de la solución al problema brindado por la práctica.



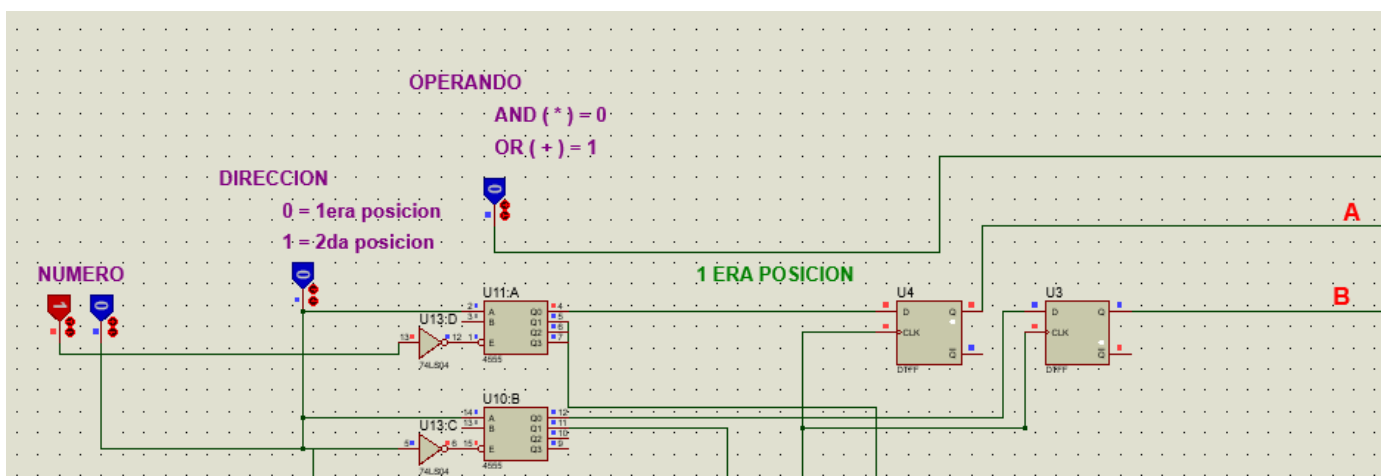
2. Se muestra el almacenamiento de (01) en la primera dirección del circuito.



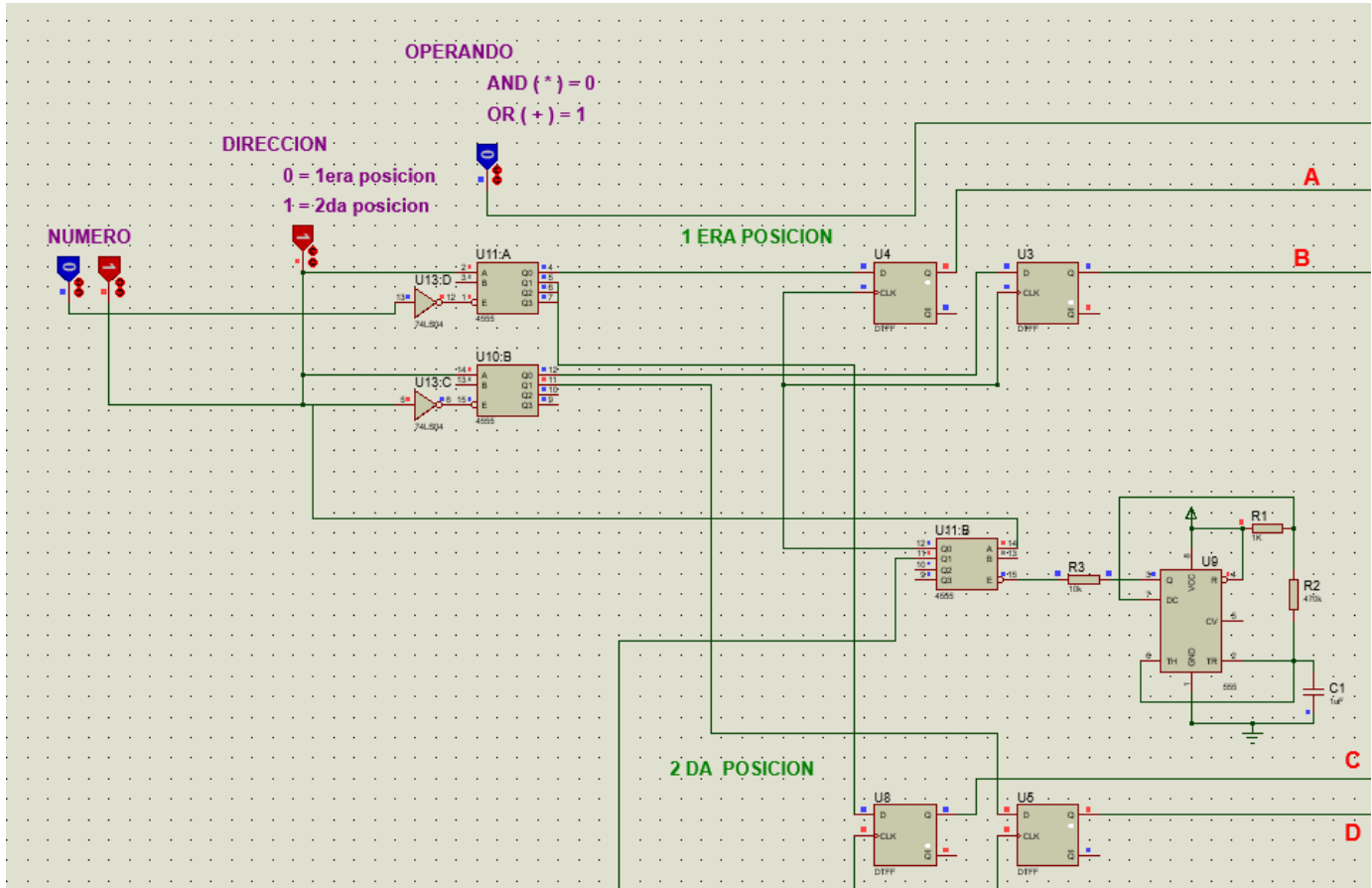
3. Se muestra el almacenamiento de (10) en la segunda dirección del circuito.



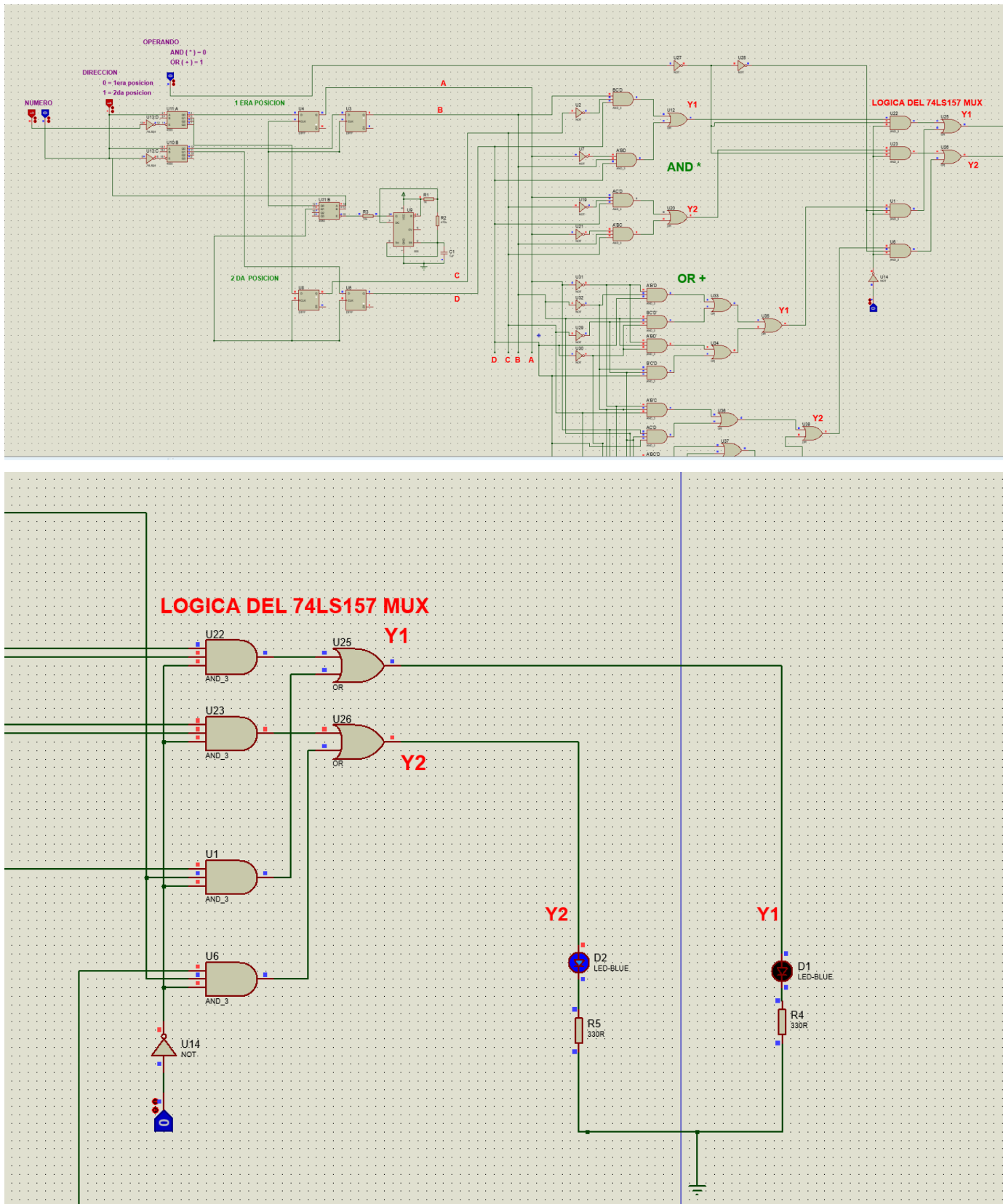
4. Se puede modificar mediante la etiqueta de dirección, la posición en donde se desea seleccionar el número de dos bits.



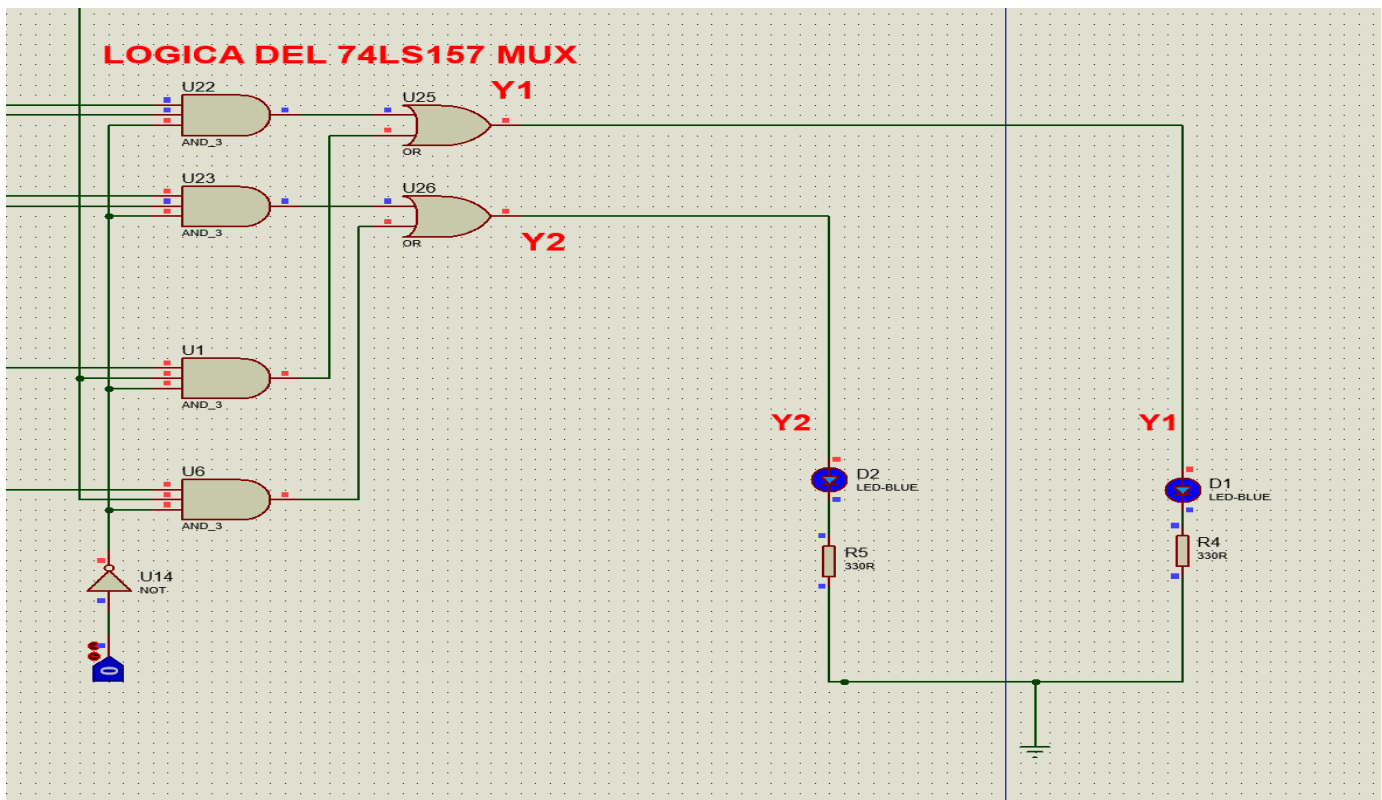
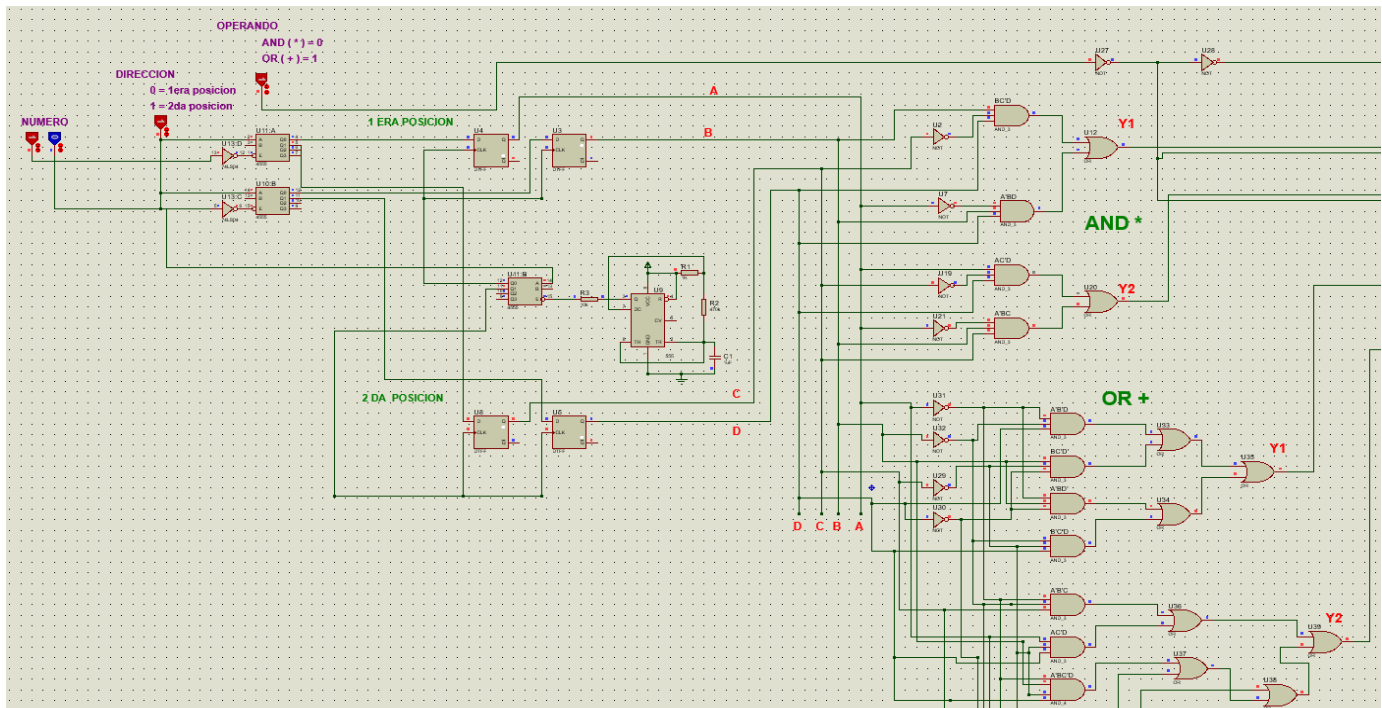
5. Se puede modificar mediante la etiqueta de dirección, la posición en donde se desea seleccionar el número de dos bits.



6.Seleccionamiento de la operación “AND” y el resultado.



7. Seleccionamiento de la operación “OR” y el resultado.



8. Verificación de los resultados con una calculadora binaria

8.1. Resultado de la figura 6.

Calculadora binaria

Primer número:

Binario ▾

Operación:

mult (×) ▾

Segundo número:

Binario ▾

Resultado binario:

8.2. Resultado de la figura 7.

Calculadora binaria

Primer número:

Binario ▾

Operación:

suma (+) ▾

Segundo número:

Binario ▾

Resultado binario: