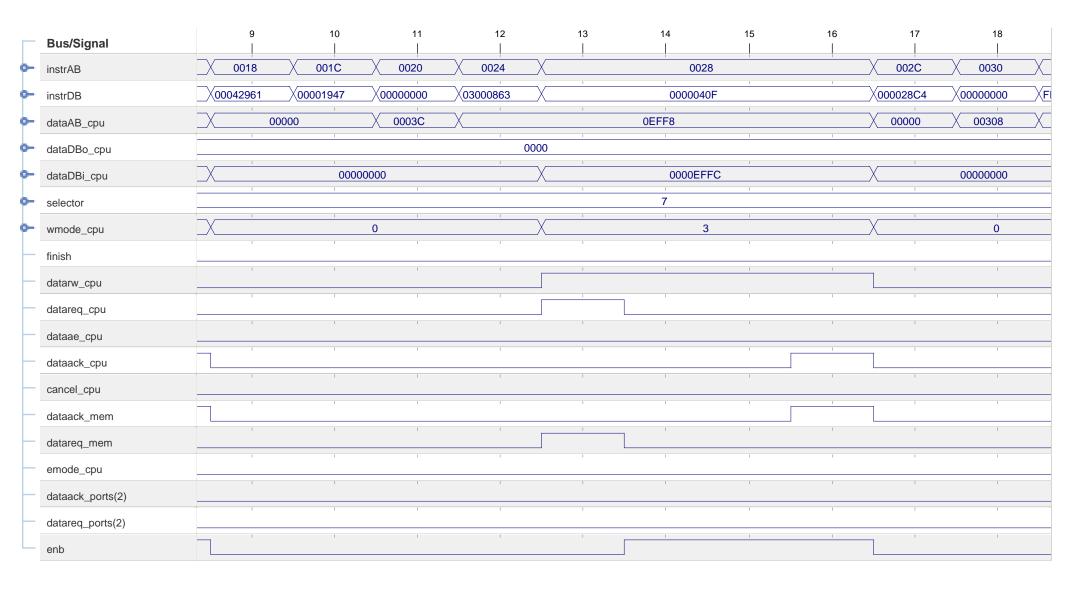
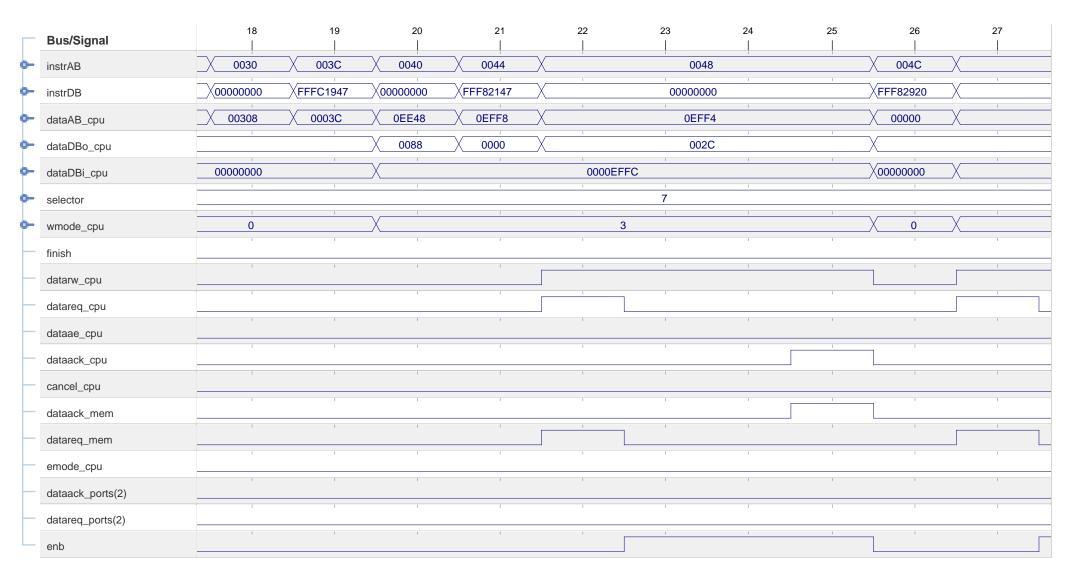
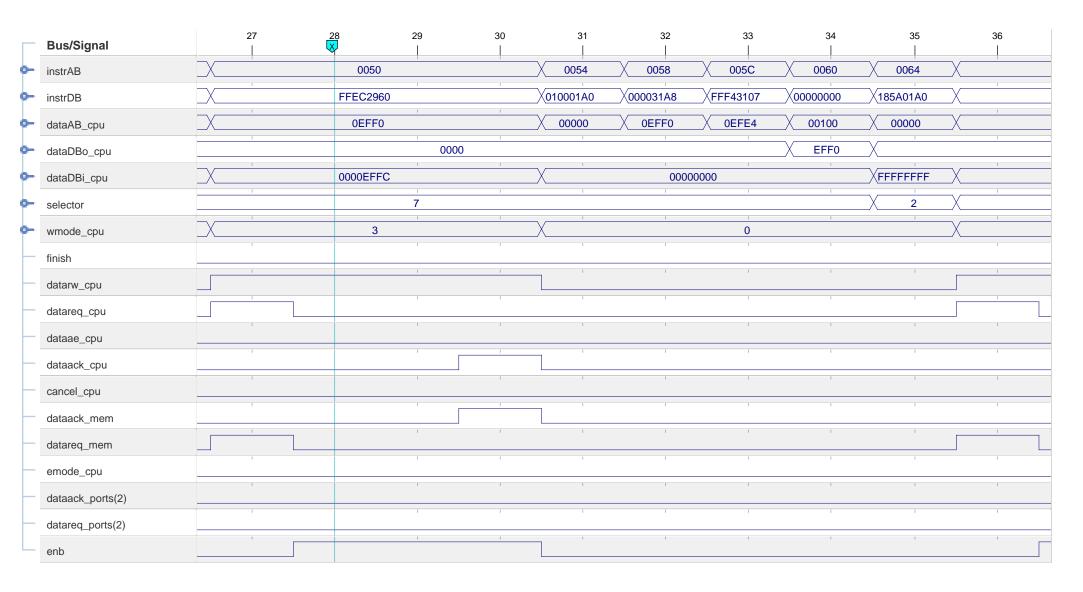
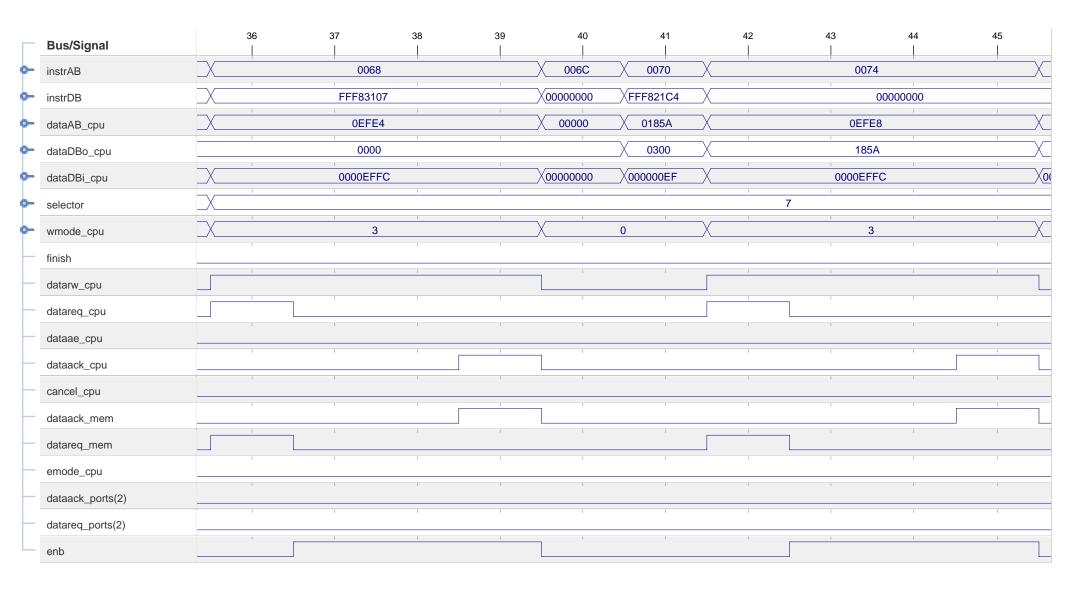
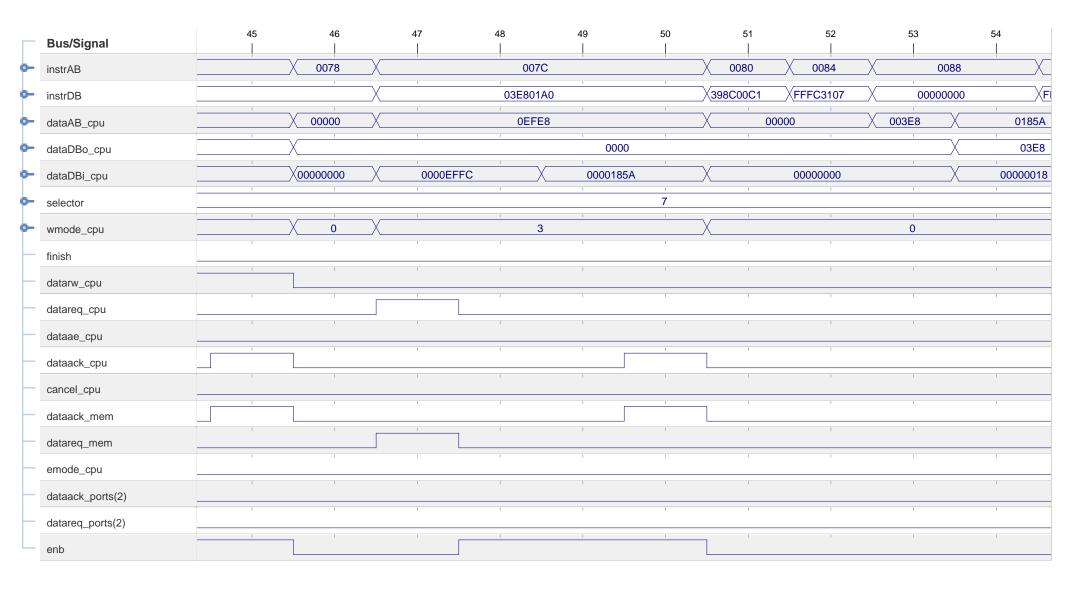
	Bus/Signal	O T	1	2	3	4	5 	6 	7	8	9
0-	instrAB	0000	0004	0008	000C	0010		0014			0018
0-	instrDB	00010420	00008428	00008144	00000000	00000420	1	003C8428		00	042961 \( \sqrt{0} \)
0-	dataAB_cpu		00000	'	00001	X	1000	00			00000
0-	dataDBo_cpu		'	'	'	'		0000			
0-	dataDBi_cpu		0000001	'	00000000	X0000001	01000000	X	0000EFFC		'
0-	selector		'	'	1	· · · · · · · · · · · · · · · · · · ·		7			1
0-	wmode_cpu			0				3			
	finish		<u>'</u>	<u>'</u>	' 	'	1				<u>'</u>
	datarw_cpu		<u>'</u>	<u>'</u>	<u>'</u>	<u>'</u>	1		'	<u>'</u>	'
	datareq_cpu		<u>'</u>	' 	' 	'					<u>'</u>
	dataae_cpu		'	<u>'</u>	' 	'		'			'
	dataack_cpu		<u>'</u>	'	'	'					'
	cancel_cpu		'	<u>'</u>	' 	' 		'			<u>'</u>
	dataack_mem		<u>'</u>	<u>'</u>	' 	'	1				1
	datareq_mem		'	'	'	'					<u>'</u>
	emode_cpu		'	' 							<u>'</u>
	dataack_ports(2)		'	' 				1			,
	datareq_ports(2)			ı	I	ı	I	ı	T T	1	'
	enb		l	I	I	I	1	I	I	I	I

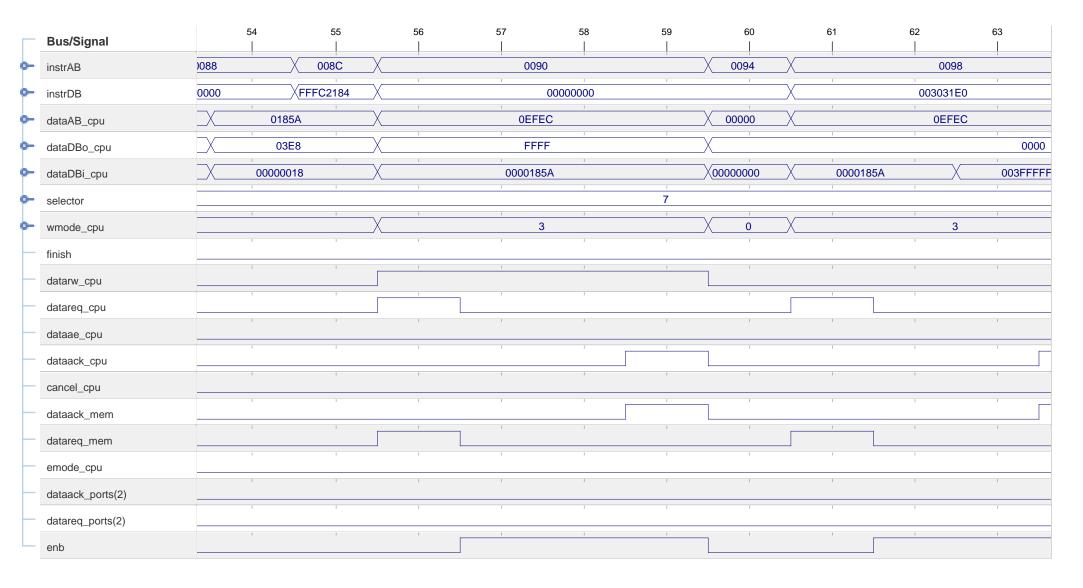


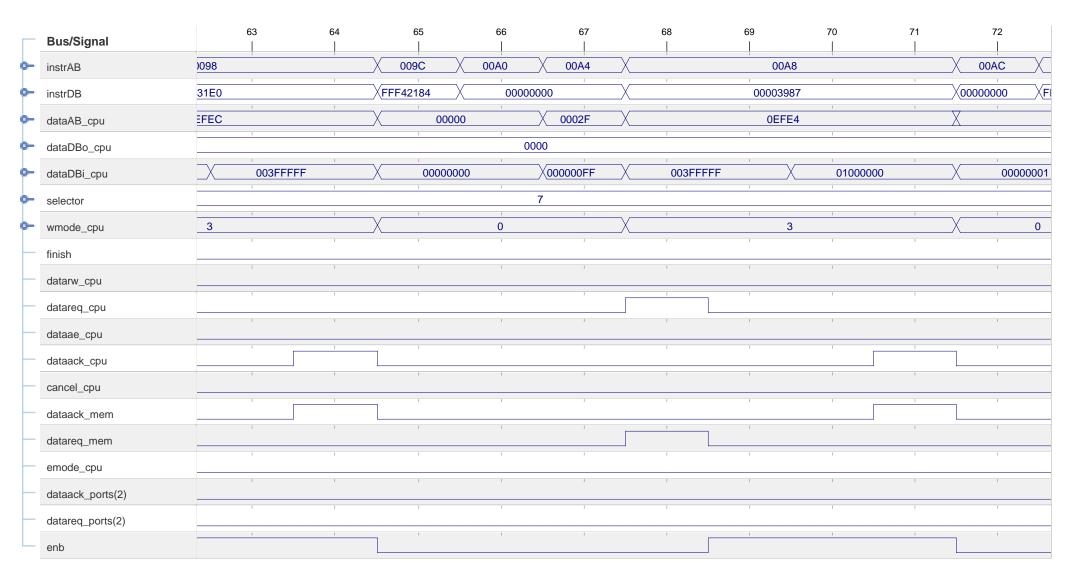












	Bus/Signal	72	73	3	74	75	76	77	78	79	80	81
	instrAB	V 00AC	X 00B	n			1			00B4	1	
	IIISUAD				ı	I	T.	ı	I	1	I	I
<b>6</b> -	instrDB		FFF8210	C4 X						0000000	00	
<b>6</b> -	dataAB_cpu	X	l		'	ı	ı	1	00000	)	I	1
o-	dataDBo_cpu		I	X	ı	ı	l	ı	I	002F	=	
o-	dataDBi_cpu	000	00001	X	ı	I	T.	ı	I	FFFFF	FF	1
o-	selector		1	X	I	ı	1	ı	1	2	1	ı
o-	wmode_cpu		0	X	I	I	I .	T	I	3	I	1
_	finish	ı	ı		I	I	1	1	ı	I	I	1
-1	datarw_cpu	1	I		I	I	I	T	I	I	I	I
	datareq_cpu		ı		1	I	ı	1	I	I	I	1
_ [	dataae_cpu	ı	I		I	I	1	T	T	I	I	1
	dataack_cpu		I		ı	ı	I	1	I	I	I	1
_ [	cancel_cpu		I		I	I	I	ı	I	I	I	1
	dataack_mem		ı		ı	ı	ı	ı	ı	ı	ı	1
	datareq_mem		I		I	I	I	I	I	l	I	I
	emode_cpu		ı		ı	ı	ı	ı	ı	ı	ı	'
	dataack_ports(2)	ı	Т		I	I	I	ı	I	I	I	I
	datareq_ports(2)		ı			ı	ı	ı	ı		ı	
	enb		I		ı	1	1	1	ı	I .	ı	I

	Bus/Signal	81	82	83	84	85	86	87	88	89	90
	Bus/Signal		1	1							
0-	instrAB						00B4				
0-	instrDB	ı	l	I	I	I	0000000	I	I	I	ı
T	IIISIIDD	I	I	I	I	I	I	T.	I	I	ı
0-	dataAB_cpu						00000				
0-	dataDBo_cpu	-	l	I	l	l	002F	ı	l	ı	ı
T	чагарро_срч	I	I	I	I	I	I	T.	I	I	I
0-	dataDBi_cpu						FFFFFFF				
0-	selector	ı	I	I	I	I	2	ı	I	ı	ı
T	Selector	l	I	I	I	I	I	I	I	I	ı
0-	wmode_cpu						3				
	finish	I	I	1	I	I	I	1	I	ı	1
	1111311	I	I	I	I	I	I	I	I	I	I
	datarw_cpu										
	datareq_cpu		I	ı	l	l	l	1	l	ı	-
	datareq_opu	ı	I	ı	Ι	T	I	ı	I	ı	ı
	dataae_cpu										
	dataack_cpu		ı	ı	l	l	l	1	l	ı	1
	datadok_opu		1	I	I	I	I	ı	I	ı	1
	cancel_cpu										
	dataack_mem	I	I	ı	I	I	I	1	I	ı	ı
	dataack_mem	1	ı	I	T	I	I	ı	I	ı	I
	datareq_mem										
	emode_cpu	I	I	ı	I	I	I	1	I	ı	ı
	отпоис_ори	I	T	T	Ι	I	I	ı	Ι	I	I
	dataack_ports(2)										
	datareq_ports(2)	1	I	1	I	I	I	1	I	1	
	uatareq_ports(z)	1	1	1	ı	T	I	T.	I	I	I
	enb										

	Bus/Signal	90	91	92	93	94	95	96	97	98	99
	Bus/Signal										
0-	instrAB						00B4				
		1	I	ı	I	ı	0000000	I	I	ı	I
0-	instrDB		I		I	1	00000000	I	I	I	
0-	dataAB_cpu	·	•	·		·	00000			·	
		ı	ı	ı	Т	1		ı	П	ı	1
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu		I	ı	I		FFFFFFF	I	I	ı	
	data221_0pu	1	I	ı	I	П	ı	I	I	ı	I
0-	selector						2				
0-	umada anu	- 1	l	I	l	1	3	I	l	I	-
T	wmode_cpu	1	I	1	I	1	<u> </u>	ı	I	ı	1
	finish										
	1.4	I	I	ı	I	I	ı	I	I	ı	I
	datarw_cpu				l						
$\vdash$	datareq_cpu										
		1	ı	ı	I	1	ı	ı	I	ı	1
	dataae_cpu										
_	dataack_cpu	'	,	'	'	'	,	'	'	'	'
		ı	I	ı	I	1	ı	ı	l	ı	1
	cancel_cpu										
	dataack_mem		I	1	I	1	ı	ı	I	ı	
	datadok_mem	1	I	ı	I	ı	I	ı	I	ı	1
	datareq_mem										
	emode_cpu	ı	I	I	I	ı	I	I	I	I	1
	emode_cpd	I	I	I	I	T	I	I	I	I	ı
	dataack_ports(2)										
	d=1===================================	1	ı	1	ı	1	ı	I	I	ı	
	datareq_ports(2)		I	I	I	1	I	I	I	I	1
L	enb										

	Bus/Signal	99	100	101	102	103	104	105	106	107	108
									1		
0-	instrAB						00B4				
0-	instrDB	I	l	I	I	I	00000000	ı	I	I	
	INSUDB	I	T	I	T	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
	data DD a service	1	ı	ı	ı	I	002F	I	I	I	I
0-	dataDBo_cpu	I	1	1	1	I	002F	I	I	I	
0-	dataDBi_cpu						FFFFFFF				
		1	ı	ı	ı	ı		I	I	I	1
0-	selector						2				
0-	wmode_cpu	·	·	·	·		3				
		I	T	ı	I	Т	I	I	T .	I	ı
	finish		1			1	I	1		ı	
	datarw_cpu	'		'	'	'	'	'	'		'
		1	1	1	ı	I	ı	ı	I	I	I
	datareq_cpu										
	dataae_cpu	ı ı	'	'	'	ı	1	ı	'	ı	1
		ı	ı	T	ı	ı	ı	I	I	I	
	dataack_cpu										
	cancel_cpu	-	1	1	ı	ı	ı	ı	I	ı	
		ı	T	ı	ı	I	ı	I	I	ı	
	dataack_mem										
	datareq_mem		1	1	ı	ı	I	ı	I	I	I
	datareq_mem	ı	ı	ı	ı	I	ı	ı	I I	ı	I
	emode_cpu										
	dataack_ports(2)	ı	1	1	T	ı	ı	I	I	I	
	ualaack_ports(2)	1	1	T	ı	T.	ı	I	T T	I	
$\vdash$	datareq_ports(2)										
	anh	I	1	ı	ı	I	I	I	I	I	I
	enb										

	Bus/Signal	108	109	110	111	112	113	114	115	116	117
0-	instrAB						00B4				
<b>6</b> -	instrDB	·	,	'	'	'	00000000	'	,		· · · · · · · · · · · · · · · · · · ·
		I	T.	I	I	I	00000	T.	T.	T	T. Comment
0	dataAB_cpu	1	1	1	1	I	00000	1	1	1	-
<b>6</b> -	dataDBo_cpu						002F				
	dataDD: anu	ı	ı	I	I	I	FFFFFFF	I	ı	I	1
	dataDBi_cpu	ı	1	ı	T.	I	,	1	1	ı	I .
0-	selector						2				
<u>-</u>	wmode_cpu	ı	T	I	I	I	3	T	T	I	
	willoue_cpu	ı	ı	I	ı	I	1	ı	ı	I	ı
	finish										
	datarw_cpu	ı	ı	I	ı	I	1	T	1	I	ı
		ı	1	ı	ı	I	1	- I	1	ı	1
	datareq_cpu	I	-	ı	1	I	1	1		1	1
	dataae_cpu	,		'	'	'		<u>'</u>		<u> </u>	· ·
		1	1	ı	ı	I	1	1	1	ı	1
	dataack_cpu		1	1	1	I	-		1	-	1
$\vdash$	cancel_cpu										
	detection of	I	ı	I	ı	I	ı	ı	ı	ı	ı
	dataack_mem	1	T	I	ı	I	ı	T	T	I	I .
$\vdash$	datareq_mem										
	emode_cpu	1	ı	ı	ı	I	1	T .	ı	ı	1
	етпоие_сри	ı	1	I	ı	I	T.	T	1	I	T.
	dataack_ports(2)										
	datareq_ports(2)	-	-		ı	ı	1	ı	-	ı	
		1	ı	ı	I	I	T	T.	ı	ı	I
_	enb										

	Bus/Signal	117	118	119	120	121	122	123	124	125	126
	Bus/Sigilal										
0-	instrAB						00B4				
0-	in ataDD	1	I	I	I	I	00000000	I	I	I	ı
	instrDB	I	I	I	I	I	0000000	I	I	I	1
0-	dataAB_cpu						00000				
		1	ı	ı	ı	I	2005	I	ı	I	1
0-	dataDBo_cpu						002F	I			
0-	dataDBi_cpu				·	·	FFFFFFF	·	·	·	
		ı	ı	ı	T	T		ı	T	ı	ı
0-	selector						2				
0-	wmode_cpu		ı		'	ı	3	ı	'	ı	1
		1	ı	I	ı	I	I	I	ı	I	1
	finish										
	datarw_cpu	I	ı	ı	I	I	I	l		I	I
	datai ii _opu	1	ı	ı	1	ı	ı	I	1	ı	1
	datareq_cpu										
	dataae_cpu	'	I	ı	ı	ı	ı	I	ı	I	ı
	dataac_cpu	1	ı	ı	ı	Т	ı	I	ı	ı	ı
	dataack_cpu										
	cancel_cpu	1	ı	ı	1	I	I	I	ı	I	1
	caricei_cpu	1	ı	ı	ı	I	I	I	ı	I	1
	dataack_mem										
	dataras man	'	I	ı	1	ı	ı	I	1	I	1
	datareq_mem	1	T	I	1	T	ı	I	T	I	1
	emode_cpu										
	detector at a content	ı	I	ı	T	I	I	Π	I	I	I
	dataack_ports(2)		ı		ı	T T		I	1	1	ı
$\vdash$	datareq_ports(2)										
		1	I	ı	'	ı	ı	I	1	ı	1
	enb										

	Bus/Signal	126	127	128	129	130	131	132	133	134	135
	bus/oignai										
0-	instrAB						00B4				
		I I	I	I	I	I	00000000	I	I	I	ı
0-	instrDB		I	I	1		0000000	1		1	
0-	dataAB_cpu	·			·	·	00000		·	·	
		1	I	I		I		-	ı	I	
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu		I	ı	ı	I	FFFFFFF	I .	1	T.	ı
	uata221_0pu	1	I	I	ı	I	ı	I	I	I	ı
0-	selector						2				
0-		1	1	I	I	I	3	I	I	I	I
	wmode_cpu	1	I	I	I	I	3	I I	1	I	1
	finish										
		I	ı	ı	I	T	I	I	ı	T	ı
	datarw_cpu										
	datareq_cpu	ı	ı	ı	ı	ı	ı	ı	1	· ·	l
	adiaioq_opu	I	I	I	I	T	I	I	ı	I	ı
	dataae_cpu										
	data a alc anu	I	I	I	ı	I	I	I	ı	I	-
	dataack_cpu	1	I	I	I	I	I	I	ı	I	I
-	cancel_cpu										
		I	I	I	I	ı	I	I	1	I	
	dataack_mem	•	I	I	1		I	I	1	I	I
	datareq_mem	'	'	'	'	'	'	'	'	'	'
		1	ı	ı	I	I	ı	l	1	Į.	-
	emode_cpu										
	dataack ports(2)	I	I	I	ı	I	ı	I	1	I	-
	dataack_ports(2)	1	ı	ı	ı	T	ı	I	1	I	1
$\vdash$	datareq_ports(2)										
		I	I	I	ı	I	ı	1	1	I	1
	enb										

	Bus/Signal	135	136	137	138	139	140	141	142	143	144
	Bus/Signal										
0-	instrAB						00B4				
0-	in ataDD	I	I	ı	I	I	00000000	I	ı	I	I
	instrDB		I	I	I	I	0000000	I	I	I	
0-	dataAB_cpu						00000				
		1	I	1	ı	I	2005	I	1	I	1
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu				·		FFFFFFF		·		
		1	I	ı	ı	П	ı	Т	ı	I	ı
0-	selector						2				
0-	wmode_cpu	'	<u> </u>	'	'		3	l l	'	ı	<u> </u>
		1	T	ı	I	I	T	ľ	ı	I	ı
	finish										
	datarw_cpu	I	I	ı	ı	I	ı	I .	ı	I	ı
	dataiw_opu	1	1	1	ı	T T	1	I	1	ı	ı
	datareq_cpu										
	dataae_cpu		I	1	ı	I	1	I	1	I	
	uataae_cpu	1	T I	1	ı	I I	ı	T T	1	1	1
$\vdash$	dataack_cpu										
		1	I	1	ı	I	ı	I	1	I	ı
	cancel_cpu	I	I	ı	ı	T	ı	T	ı	I	I
	dataack_mem										
			I	1	ı	I	1	I	1	I	1
	datareq_mem										
$\vdash$	emode_cpu										
		I	T	ı	T	T	ı	T	ı	I	ı
	dataack_ports(2)										
_	datareq_ports(2)	1	ı	'	1	1	1	T.	'	ı	
		I	I	1	T.	ı	I	T	1	I	
	enb										

	Bus/Signal	144	145	146	147	148	149	150	151	152	153
	Dus/Signal					1					
0-	instrAB						00B4				
0-	in strDD	ı	I	I	I	I	0000000	I	T.	I	1
	instrDB	I	I	I	I	I	0000000	I	1	I	
0-	dataAB_cpu						00000				
Ι.		1	I	I	I	ı	2005	I	T.	I	1
0-	dataDBo_cpu		ı	ı			002F			ı	
0-	dataDBi_cpu		'			'	FFFFFFF	·		·	
		1	I	ı	ı	ı	ı	I	ı	I	I
0-	selector						2				
0-	wmode_cpu		ı	I	ı	I	3	ı	ı	I I	1
	wmode_cpu	I	I	I	I	1	1	1	1	1	1
	finish										
	data	ı	I	I	ı	ı	I	I	T	I	I
	datarw_cpu	-	I	I					-	I	I
$\vdash$	datareq_cpu										
		I	I	I	ı	T	I	ı	1	I	I
	dataae_cpu										
	dataack_cpu	'	'	'	'	'	'	'	"	'	'
		ı	I	I	ı	ı	I	I	1	I	1
	cancel_cpu										
	dataack_mem		ı	I	1	1	ı	ı	1	ı	1
		1	I	I	ı	ı	ı	ı	1	ı	I
	datareq_mem										
	amada anu	1	I	I	I	ı	ı	ı	ı	I	ı
	emode_cpu	I	I	I	I	I	I	I	ı	I	I
	dataack_ports(2)										
		1	ı	ı	1	1	ı	I	1	I	1
	datareq_ports(2)			I							1
	enb	·			·	·			·		·

	Bus/Signal	153	154	155	156	157	158	159	160	161	162
					-	-	0004				
0-	instrAB		1	ı	ı	ı	00B4	1	I	ı	1
0-	instrDB						00000000				
0-	dataAB_cpu	ı	I	ı	ı	I	00000	ı	I	I	l .
		1	ı	ı	ı	ı	I	ı	I	I	ı
0-	dataDBo_cpu	1	1	1	1	I	002F	1	I	1	1
0-	dataDBi_cpu						FFFFFFF				
0-	selector	1	T	I	ı	I	2	I	I	I	1
Γ	30100101	1	1	ı	ı	I	I	ı	I	Ī	I
0-	wmode_cpu						3				
_	finish	'	'	'	'	1	'	'	'	'	<u> </u>
	datam am	1	T	I	I	I	I	T.	I	T	T.
	datarw_cpu	1	1	ı	1	ı	I	1	I	ı	1
	datareq_cpu										
_	dataae_cpu		ı	l	'	I	I	'	I	ī	1
		1	T	ı	1	ı	I	1	ı	ı	1
	dataack_cpu	· I	T	ı	ı	I	I	1	I	I	1
	cancel_cpu										
_	dataack_mem		1	ı	ı	ı	I	1	I	I	1
		1	1	I	1	I	I	1	П	T	1
	datareq_mem		1	ı	ı	ı	I	1	I	ı	ı
	emode_cpu										
_	dataack_ports(2)	1	ı	ı	ı	ı	I	'	I	ı	ı
		1	T.	1	1	-	ı	ı	I	I	ı
	datareq_ports(2)	1	1	1	1	I	I	I	I	I	1
L	enb										

	Bus/Signal	162	163	164	165	166	167	168	169	170	171
0-	instrAB						00B4	-			
T	IIISUAD	1	I	I	I	I	1	1	T.	I	I
0-	instrDB						00000000				
0-	dataAB_cpu	ı	l	ı	ı	l	00000	I	I	I	I
			I	ı	ı	I		ı	I	I	ı
0-	dataDBo_cpu		1				002F			ı	
0-	dataDBi_cpu	1	ı	ı	ı	ı	FFFFFFF	'	ı	ı	1
0-	selector	I	I	I	I	I	2	ı	I	I	1
							ı	ı	1	I	
0-	wmode_cpu						3				
$\vdash$	finish	1	I	ı	ı	ı	I	1	I .	ı	1
	determinario	I	I	I	I	I	I	I	T	I	ı
	datarw_cpu	1	- I				I		T.	ı	-
$\vdash$	datareq_cpu										
-	dataae_cpu	'	I	'	'	I	I	'	ı	ı	'
	dataack_cpu	1	l	ı	ı	ı	I	1	I	I	ı
	cancel_cpu		ı	ı	ı	ı	ı	ı	I	ı	1
	cancer_cpu	1	I	I	I	I	I	1	T T	1	I
	dataack_mem										
-	datareq_mem	1	l	l	l	l	l	ı	l	l	I
	emode_cpu	1	I	ı	ı	I	I	1	I	ı	ı
		ı	I	ı	ı	ı	I	ı	T	I	ı
	dataack_ports(2)										
$\vdash$	datareq_ports(2)										
	enb	1	I	ı	ı	I	I	I	I	I	I

	Bus/Signal	171	172	173	174	175	176	177	178	179	180
	Dus/Signal										
0-	instrAB						00B4				
<b>6</b>	in ataDD	ı	I	I	I	I	0000000	I	I	I	ı
	instrDB	I	I	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
		1	I	I	ı	ı	2005	I	ı	I	1
0-	dataDBo_cpu		ı		1		002F				
0-	dataDBi_cpu		'			1	FFFFFFF	· · · · · · · · · · · · · · · · · · ·	'		'
		1	I	I	ı	ı	ı	I	ı	I	1
0-	selector						2				
0-	wmode_cpu		I	I I	ı	I	3	I I	ı	l l	
T	willoue_cpu	I	I	I	1	I	1	I	T I	I	ı
	finish										
	1.4	I	I	I	I	I	I	I	ı	I	I
	datarw_cpu										
_	datareq_cpu										·
		I	Ι	I	ı	T	ı	I	T T	I	ı
	dataae_cpu										
	dataack_cpu	'	ı	ı	'	ı	'	1	'	ı	1
	datadon_opu		I	I	ı		I	I	1	I	1
	cancel_cpu										
	dataack_mem	1	I	I	ı	ı	I	I	ı	I	'
	uataack_mem		I	I	I	I	I	I	T	I	1
	datareq_mem										
		1	I	I	ı	ı	ı	I	ı	I	1
	emode_cpu		I	I	1	I	1	I		I	I
_	dataack_ports(2)	·	,								
		1	I	I	1		ı	I	ı	I	
	datareq_ports(2)										
	enb	'	I	ı	-	T.	1		1	ı	ı
	CHD										

	Bus/Signal	180	181	182	183	184	185	186	187	188	189
	Bus/Signal										
0-	instrAB						00B4				
0-	in ataDD	1	I	I	I	I	00000000	I	I	I	ı
	instrDB	I	T	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
	1 . DD	1	ı	ı	ı	I	002F	I	I	I	I
0-	dataDBo_cpu		1	I	1	1	UU2F	I	I I	I	
0-	dataDBi_cpu						FFFFFFF				
		- 1	1	I	ı	I	0	I	T.	I	1
0-	selector						2				
0-	wmode_cpu		·			·	3		·	•	
		1	1	ı	ı	ı	I	ı	I	I	
	finish		1			1	I	ı		1	
	datarw_cpu		'		'	'	'	'	'		'
		1	1	ı	1	1	I	ı	- I	- I	I
	datareq_cpu										
-	dataae_cpu	'	'	'	'	'	ı	'	'	'	'
		I	1	ı	ı	ı	ı	ı	I	ı	-
	dataack_cpu	1		ı			I			ı	1
	cancel_cpu	'	'	'	'	'	ı	'	'	ı	'
		1	ı	I	ı	ı	I	I	I	I	I
	dataack_mem				1		ı	l	1	1	
_	datareq_mem	1	'	ı	'	'	ı	1	ı	ı	-
		1	ı	I	ı	I I	I	I	ļ ,	I	1
	emode_cpu										
	dataack_ports(2)	ı	1	ı	'	'	I	ı	ı	ı	I
		1	1	ı	ı	ı	I	ı	I	ı	
	datareq_ports(2)										
	enb	1	1	ı	,	ı	I	1	I	ı	1
	GIID										

	Bus/Signal	189	190	191	192	193	194	195	196	197	198
<u>-</u>	instrAB						00B4				
	INSUAD	1	I	ı	T.	T	0004	ı	T	I	1
0-	instrDB						00000000				
0-	dataAB_cpu	ı	I	ı	I	l	00000	I	l	I	ı
			ı	I	I	I	ı	ı	T.	I	1
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu	1	I	I		I	FFFFFFF	ı	I	I	I
<b>6</b>	selector	1	I	I	ı	I	2	I	I	I	ı
		1	ı	ı	1	1	I	ı	1	I	1
0-	wmode_cpu						3				
	finish	1	I	ı	1	ı	ı	ı	I .	ı	1
	determinen.	I	I	I	I	I	I	I	T	I	I
	datarw_cpu	1	- I		ı	I			T.	ı	I
$\vdash$	datareq_cpu			ı							
	dataae_cpu	'	I	I	I	ı	I	ı	ı	ı	1
	dataack_cpu	1	l	I	1	ı	I	I	I	I	ı
	cancel_cpu		ı	I	ı	ı	ı	ı	I	ı	1
	cancer_cpu	1	I	ı	1	I	ı	ı	T T	1	I
	dataack_mem										
$\vdash$	datareq_mem	1	l	l	1	l	l	l	l	l	ı
	emode_cpu	ı	I	I	ı	ı	I	I	I I	I	ı
		1	I	I	I	I	ı	Ι	I	T	ı
	dataack_ports(2)			1							
$\vdash$	datareq_ports(2)		· 	· 	· 	· 	•	•		· 	
	enb	1	I	I	ı	I	I	I	l	I	l

	Bus/Signal	198	199	200	201	202	203	204	205	206	207
							0004				
0-	instrAB	1	1	I I	I	1	00B4	I	T I	ı	1
0-	instrDB						00000000				
0-	dataAB_cpu	ı	I	I	I	ı	00000	ı	I	ı	I
		ı	ı	I	ı	ı	ı	ı	I	I	1
0-	dataDBo_cpu	I	1	I	I	1	002F	I	I	1	ı
0-	dataDBi_cpu						FFFFFFF				
0-	selector	ı	ı	I	I	ı	2	l	I	I	1
		ı	1	I	I	1	ı	ı	- I	1	ı
0-	wmode_cpu				1		3	1			
-	finish		<u>'</u>		· 		· 				
L	datarw_cpu	I	T	I	I	T	I	I	T	T	ı
		1	1	I	ı	1	ı	ı	T T	1	1
	datareq_cpu	I	1	I	I	1	ı	I	I	1	1
	dataae_cpu										
-	dataack_cpu	ı	ı	I	ı	1	ı	ı	I	ı	1
		ı	ı	I	I	ı	I	ı	I	I	ı
	cancel_cpu	ı	ı	I	I	ı	ı	ı	I I	ı	1
	dataack_mem										
-	datareq_mem	ı	ı	ı	ı	1	ı	l	l	ı	ı
		1	ı	I	ı	1	ı	I	I	ı	1
	emode_cpu	ı	I	I	I	T	I	I	I	ı	ı
	dataack_ports(2)										
-	datareq_ports(2)								-	ı	
		1	ı	I	I	ı	I	I	I	I	I
	enb										

	Bus/Signal	207	208 I	209 I	210	211 	212 	213 	214	215 I	216
0-	instrAB						00B4				
<b>6</b> -	instrDB	1	I	I	I	I	0000000	ı	I	ı	ı
0-	dataAB_cpu	I	1	I	I	I	00000	I	I	I	I
0-	dataDBo_cpu	I	I	I	I	ı	002F	I	I	ı	ı
-		I	I	I	I	I	FFFFFFF	I	I	I	I
	dataDBi_cpu	1	1	I	I	ı	I	I	ı	ı	I
0-	selector	1	ı	I	I	ı	2	l	I	ı	ı
0-	wmode_cpu	I	1	I	I	I	3	I	I	ı	I
	finish	1	T.	I	I	T	I	I	I	ı	ı
$\vdash$	datarw_cpu		ı	ı	l	-	I	I	I		
$\vdash$	datareq_cpu		1	ı							
$\vdash$	dataae_cpu								· · · · · · · · · · · · · · · · · · ·	· · · · · · · · · · · · · · · · · · ·	
H	dataack_cpu	'	'	'	'	'	'	'	'	'	
H	cancel_cpu		l	ı	l	1	ı	l	1	ı	1
_	dataack_mem	ı	l	I	I	ı	l	l	I	I	1
F	datareq_mem	1	ı	l	l	l	I	l	l	ı	ı
_	emode_cpu	ı	I	I	ı	1	I	I	I	ı	ı
_	dataack_ports(2)	I	1	1	1	1	1	1	1	1	1
	datareq_ports(2)			ı	1	1	1		-	1	
	enb	ı	I	ı	I	ı	ı	I	ı	ı	1
	OHD										

	Bus/Signal	216	217	218 I	219	220	221 I	222 I	223	224	225
0-	instrAB						00B4				,
0-	instrDB	1	I	I	I	T	0000000	I	T	T	1
		1	ı	I	I	I	I	I	I	I	ı
0-	dataAB_cpu	1		I	I	I	00000	l	I	I	1
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu		'	'	'	'	FFFFFFF	· · · · · · · · · · · · · · · · · · ·	'	'	·
<b>6</b>	selector	I	ı	I	l	l	2	I	I	l	ı
<b>-</b>	wmode_cpu	1		I	1	I	3	l	I	I	I
	finish	1	l	I	I	I	I	I	I	Į.	'
		1	ı	I	ı	I	I	ı	I	I	ı
	datarw_cpu	1		ı	ı	I	ı	ı	I	I	
	datareq_cpu										
	dataae_cpu			· 	· 	· 	· 	· 	· 	· 	·
$\vdash$	dataack_cpu		ı	ı		ı	ı	ı	ı	l	1
	cancel_cpu	'	ı	I	ı	ı	I	I	ı	I	ı
	dataack_mem	ı	ı	I	ı	I	I	I	I	I	1
		1		I	ı	I	ı	ı	I	I	1
	datareq_mem	1	ı	I	ı	ı	ı	ı	ı	ı	1
	emode_cpu	1		I	ı	I	I	I	I	I	1
$\vdash$	dataack_ports(2)										
$\vdash$	datareq_ports(2)	1	ı	ı	ı	ı	ı	I .	ı	T.	
	enb	ı	I	I	I	I	I	I	I	I	1
	enb	1	1	I	ı	1	ı	I	1	ı	1

	Bus/Signal	225	226	227	228	229	230	231	232	233	234
<u>-</u>							00B4				
	instrAB	1	1	ı	ı	I	0064	T	ı	T T	ı
0-	instrDB						00000000				
0-	dataAB_cpu	l	I	I	I	l	00000	l	I	I	I
o-	dataDBo_cpu	I I	ı	ı	I	I	002F	I	ı	I	ı
Ī	иатарво_сри	T.	T	I	T	I	I	I	I	I	I
0-	dataDBi_cpu	1					FFFFFFF				
0-	selector	'		1	1	l	2	l	1	ı	-
0-	umada anu	ı	ı	ı	l	I	3	I	ı	ı	1
	wmode_cpu	1	T.	ı	T	I	<u> </u>	I	ı	1	I
<b> </b>	finish					I	ı	I			
-	datarw_cpu	'	'	'	'	ı	1	<u> </u>	'		1
_	datareq_cpu	ı	1	ı	'	I	ı	I	ı	ı	-
		ı	ı	I	1	I	ı	I	I	T	I
	dataae_cpu	1	1	ı	1	ı	ı	П	ı	T T	ı
	dataack_cpu										
	cancel_cpu	l	l	l	I	l	l	l	ı	I	l
	dataack_mem	I	1	ı	ı	I	ı	I	ı	ı	ı
		1	T	ı	T	ı	ı	I	ı	I	ı
	datareq_mem										
$\vdash$	emode_cpu				· 						
_	dataack_ports(2)	ı	ı	I	ı	l	I	l	I	I	l
	datareq_ports(2)	1	1		1	ı	-			ı	1
		1	1	ı	ı	I	I	Ι	ı	I	ı
	enb										

	Bus/Signal	234	235	236	237	238	239	240	241	242	243
							00B4				
0-	instrAB	I	I I	l I	ı	ı	UUB4	ı	I I	ı	ı
0-	instrDB						00000000				
0-	dataAB_cpu	1	I	I	ı	I	00000	l	I	ı	l .
		I	I	I	ı	ı	I	I	I	ı	ı
0-	dataDBo_cpu	1	I	1	I	I	002F	I	ı	1	1
0-	dataDBi_cpu						FFFFFFF				
0-	selector	1	I	I	I	I	2	I	I	ı	ı
Γ	30100101	1	I	I	ı	ı	1	I	I	I	1
0-	wmode_cpu						3				
-	finish	,	'	1	'	'	'	'	'	'	<u>'</u>
	datamii amii	1	T	T	I	I	I	I	I	T	T.
	datarw_cpu	1	ı	I	ı	ı	ı	ı	l I	-	1
	datareq_cpu										
_	dataae_cpu	1	I	I	1	I	ı	1	ı	'	1
		1	T	ı	ı	ı	T	ı	T	ı	1
	dataack_cpu	1	T T	I	I	I	T	ı	I	T T	1
	cancel_cpu										
_	dataack_mem	ı	I	I	ı	I	I	I	I	ı	1
		1	I	I	ı	I	I	ı	ı	ı	1
	datareq_mem	1	I I	l I	ı	I	I	ı	I I	ı	I
	emode_cpu										
	dataack_ports(2)	ı	I	I	1	ı	ı	1	I	'	1
		1	ı	ı	1	ı	I	ı	I	1	ı
	datareq_ports(2)	1	I	1	I	I	1	I	I	1	1
	enb										

	Bus/Signal	243	244 I	245 I	246	247	248 I	249	250 I	251 I	252
<b>6</b>	instrAB						00B4				
-	instrDB	ı	I	I	ı	ı	0000000	I	I	I	ı
-		ı	I	I	T	I	00000	I	I	I	I
	dataAB_cpu	ı	ı	ı	ı	ı	I	ı	I	ı	1
0-	dataDBo_cpu	ı	Ι	Ι	I	I	002F	I	I	I	ı
0-	dataDBi_cpu	1	I	I	1	ı	FFFFFFF	ı	I	ı	1
0-	selector						2				
0-	wmode_cpu	,	1	1	'	'	3	'	'	'	'
_	finish	1	l	l	ı	ı	l	I	l	l	l
	datarw_cpu	ı	I	I	ı	I	I	I	I	I	I
	datareq_cpu	ı	I	I	'	ı	I	ı	ı	ı	ı
		ı	I	I	1	1	I	T	ľ	ı	ı
	dataae_cpu	ı	I	I	ı	ı	I	ı	l	I	ı
	dataack_cpu	l	I	I	ı	ı	ı	ı	I	ı	l
	cancel_cpu	ı	I	I	ı	ı	I	ı	I	ı	I
	dataack_mem	I	I	I	ı	ı	I	I	I	I	I 1
H	datareq_mem										
$\vdash$	emode_cpu			<u> </u>	· 		, 	· 	<u>'</u>	· 	·
-	dataack_ports(2)	1			-	1	ı	ı	I	1	ı
L	datareq_ports(2)	ı	I	ı	1	1	ı	1	ı	ı	
	enb	ı	I	I	1	I	I	ı	I	I	ı
	OLID										

	Bus/Signal	252	253	254	255	256	257	258	259	260	261
							0004				
0-	instrAB	1	ı	ı	1	I I	00B4	ı	T I	1	I I
0-	instrDB						00000000				
0-	dataAB_cpu	ı	I	I	ı	I	00000	I	I .	I	I .
		ı	ı	ı	I	I	ı	ı	I	I	1
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu	'	'	'	'	'	FFFFFFF	'	'	'	'
0-		1	I	I	ı	1	2	I	T T	1	1
	selector	I	I	I	I	I		I	I	I	I .
0-	wmode_cpu						3				
	finish	ı	ı	I	ı	I	I	I	I	ı	I
		ı	I	I	T	I	I	I	I	I	I
	datarw_cpu	1	1	ı		l I	I		1	1	1
$\vdash$	datareq_cpu										
	dataae_cpu	1	I	ı	'	I	I	ı	I	1	1
		1	ı	ı	1	ı	ı	ı	ı	ı	ı
	dataack_cpu						I				T .
	cancel_cpu	,				'			'		
		1	ı	I	1	1	I	T	T	1	1
	dataack_mem	1	I	ı	ı	I	I	ı	I	I	1
	datareq_mem										
	emode_cpu	ı	ı	ı	ı	I	I	I	I	ı	I
		ı	ı	I	T	T	I	I	I	I	I
	dataack_ports(2)		1		1	l I	I			1	
	datareq_ports(2)										
	enb	ı	ı	ı	ı	l	I	I	I	ı	ı
	GLID										

	Bus/Signal	261	262	263	264	265	266	267	268	269	270
	Bus/Signal										
o-	instrAB						00B4				
	in ataDD	I	I	I	I	I	0000000	I	I	I	I
۴.	instrDB	I	I I	I	1	1	0000000	I		I	I
<b>0</b> -	dataAB_cpu				•		00000				
-		I	I	T	ı	T		T	ı	T	ı
<b>0</b>	dataDBo_cpu						002F				
<b>-</b>	dataDBi_cpu	I	I	ı	ı		FFFFFFF	ı	I I	I	ı
_	databbi_opu	I	ı	I	ı	ı	ı	ı	I	I	I
<b>6</b> -	selector						2				
o- I		I	I	I	ı	T.	2	I	I	I	l I
	wmode_cpu	I	I	I	ı	1	3	I	I I	I	I
-	finish										
		I	I	T	T	T	ı	T	ı	T	I
	datarw_cpu										
L	datareq_cpu	ı	ı	ı	1	'	'	1	ı	ı	ı
	datareq_opu	I	I	I	I	ı	I	I	I	I	I
	dataae_cpu										
	detection.	I	I	I	ı	ı	ı	I	I	I	1
Γ.	dataack_cpu	I	I	I	I	ı	I	I	I	I	I
H	cancel_cpu										
_		ı	I	ı	1	1	1	ı	I	ı	I
Γ.	dataack_mem	I	I	I	1	1	1	I	1	I	1
	datareq_mem	'	'	1	'	'	'	'	'	ı	1
_		I	I	I	T	1	1	T	T	I	ı
	emode_cpu										
	dataack ports(2)	I	I	I	ı	'	1	I	I	I	1
	dataack_ports(2)	1		ı	1	1	1	ı	1	ı	ı
_	datareq_ports(2)										
		I	I	ı	1	1	ı	T .	T	I	I
	enb										

	Bus/Signal	270	271	272	273	274	275	276	277	278	279
	Bus/Sigilal										
0-	instrAB						00B4				
0-	in ataDD	I	I	I	I	I	00000000	I	I	I	ı
	instrDB	I	I	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
	1 4 00	1	ı	ı	ı	I	002F	I	I	I	1
0-	dataDBo_cpu	1	1	I	1	1	UU2F	ı	I I	1	
0-	dataDBi_cpu						FFFFFFF				
		1	ı	I	ı	I	•	I	I	I	1
0-	selector						2				
0-	wmode_cpu					·	3	·	·	•	
		1	ı	ı	ı	ı	I	ı	I	ı	1
	finish		1			1	1				
	datarw_cpu		'		'	'	'		'		'
		1	ı	ı	ı	- I	T	T T	- I	1	ı
	datareq_cpu										
	dataae_cpu	'	"	'	'	'	'	'	'	'	'
		I	ı	ı	ı	ı	I	I	I	I	ı
	dataack_cpu	1	1	ı			1				1
	cancel_cpu	'	"	'	'	'	ı	'	'	'	1
		1	ı	I	ı	ı	I	I	I	I	I
	dataack_mem				1		1				
	datareq_mem	'		ı	'	'	ı	1	ı	'	ı
		1	I.	I	1	I I	I.	I	I	I	I
	emode_cpu										
	dataack_ports(2)	1	l	ı	1	'	I	ı	ı	ı	I
		1	1	ı	1	ı	ı	I	I	ı	1
	datareq_ports(2)										
	enb	1	1	ı	ı	ı	I	1	I	1	1
	GIID										

I I
I I
I I
1
1
1
1
I .
1
1
1
1
1
1
1
1
'
1
1
ı

	Bus/Signal	288	289	290	291	292	293	294	295	296	297
			1			l l	l			1	
0-	instrAB						00B4				
0-	instrDB		I	I	I	I	00000000	I	I	I	1
T	INSUDB	I	I	I	T	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
	1		I	ı	I	I	002F	ı	I	I	1
0-	dataDBo_cpu				1		002F	I		I	
0-	dataDBi_cpu						FFFFFFF				
		ı	I	ı	ı	T		I	T.	I	ı
0-	selector						2				
0-	wmode_cpu	'	'	'	'	'	3	1	'	'	'
		ı	I	ı	ı	I	I	I	I	ı	ı
	finish									I	
	datarw_cpu	I	I			I	I	I	<u> </u>	ı	-
			- I	1	ı	ı	ı	ı	1	ı	1
	datareq_cpu										
	dataae_cpu	1	I	1	ı	ı	ı	I	ı	ı	ı
	uataae_cpu		I	1	ı	I	I	ı	ı	ı	1
$\vdash$	dataack_cpu										
	concel onu	1	I	1	I	ı	ı	I	1	I	ı
	cancel_cpu	1	ı	ı	ı	ı	ı	ı	1	ı	ı
$\vdash$	dataack_mem										
			I	1	ı	I	ı	ı	I	ı	1
Г	datareq_mem							1		1	
-	emode_cpu										
		ı	T	ı	T	T	ı	I	T .	I	ı
	dataack_ports(2)										
_	datareq_ports(2)	'	ı	'	'	,	'	ı	1	ı	'
		ı	I	T	T	T	ı	ı	T	I	ı
	enb										

	Bus/Signal	297	298	299	300	301	302	303	304	305	306
								l l		ı	
0-	instrAB						00B4				
<b>6</b>	instrDB		I	ı	I	I	0000000	ı	ı	I	
	INSUDB	I	I	I	I	I	0000000	Ι	I	I	I
0-	dataAB_cpu						00000				
			I	ı	I	ı	002F	I	I	I	1
0-	dataDBo_cpu				1		002F	1			
0-	dataDBi_cpu						FFFFFFF				
		ı	1	ı	T	1	1	ı	ı	I	ı
0-	selector						2				
0-	wmode_cpu	'	'	'	'	'	3	1	'		'
		I	I	ı	I	ı	I	I	ı	I	1
	finish										
	datarw_cpu	ı	I	ı	I	ı	ı	l	'	I	I
	datai w_opu		1	1	1	1	ı	ı	1	1	1
	datareq_cpu										
	dataae_cpu		ı	1	ı	ı	ı	I	ı	ı	
	uataae_cpu		ı	1	I	1	I	ı	ı	I	1
	dataack_cpu										
			1	1	ı	1	I	I	ı	I	I
	cancel_cpu	1	I I	1	ı	ı	I	I	ı	T	I
	dataack_mem										
			ı	1	ı	1	I	I	ı	I	1
	datareq_mem		1								
_	emode_cpu										
		1	I	ı	I	I	ı	I	ı	T	1
	dataack_ports(2)										
	datareq_ports(2)		1	'	1	1	1	ı	1	ı	
		1	1	T	T.	1	I	I	I	I	ı
	enb										

	Bus/Signal	306	307	308	309	310	311	312	313	314	315
							0004				
0-	instrAB	I	T.	ı	I I	I	00B4	T.	ı	I I	I
0-	instrDB						00000000				
0-	dataAB_cpu	I	I	1	I	l	00000	l .	ı	I	l .
		ı	I	ı	I	I	002F	ı	ı	I	ı
0-	dataDBo_cpu	I	I	I	I	I	002F	I	I	I	I
0-	dataDBi_cpu						FFFFFFF				
0-	selector	I	I	ı	I	I	2	l	ı	I	ı
		I	T	I	I	I	I	T	ı	I	I
0-	wmode_cpu	I	I I	-	I I	I	3		1	I I	
	finish										
	datarw_cpu	I	1	I	1	I	ı	I	1	I .	1
		I	T .	1	I I	I	ı	T.	-	I I	ı
	datareq_cpu	I	I	ı	I	I	ı	I	1	I	I
	dataae_cpu										
	dataack_cpu	I	I	'	I	I	ı	l	1	I	ı
		I	T	ı	T.	l	T	ı	1	T.	ı
	cancel_cpu	I	T	ı	T I	I	I	T.	ı	T I	I
	dataack_mem										
L	datareq_mem	ı	I	1	I	l	I	l	1	I	ı
		ı	I	ı	l I	I	I	T	ı	I .	ı
	emode_cpu	Ι	I	I	I I	I	I	I	ı	I I	1
	dataack_ports(2)										
_	datareq_ports(2)	I	I	ı	I	l	I	l	ı	I	I
		T	l	ı	T.	I	ı	I	ı	T.	I
	enb										

	Bus/Signal	315	316	317	318	319	320	321	322	323	324	
							0004					
0-	instrAB	1	1	1	T T	I	00B4	I	ı	I I	1	
0-	instrDB	00000000										
0-	dataAB_cpu	ı	ı	ı	T.	l	00000	I	ı	I .	1	
		ı	ı	ı	I	I	ı		ı	I	ı	
0-	dataDBo_cpu	1	1	1	ı	I	002F	I	I	1	1	
0-	dataDBi_cpu						FFFFFFF					
0-	selector	ı	ı	ı	I .	I	2	l	I	I	1	
	00.00.01	ı	ı	ı	I	ı	I	ı	I	I	ı	
0-	wmode_cpu						3					
-	finish	'	'	ı	ı	I	'	I	ı	ı	'	
		I	T	T	I	I	T	1	I	1	1	
	datarw_cpu	I	ı		l I	I	ı		ı	l I	ı	
$\vdash$	datareq_cpu											
	dataae_cpu	ı	ı	1	ı	I	1	l	ı	ı	1	
		ı	ı	ı	I	ı	ı	I	ı	I	ı	
	dataack_cpu	1	-	1	1	I	1	I	I	1		
$\vdash$	cancel_cpu											
	dataack_mem	1	1	1	I	I	1	I	I	1	1	
		ı	1	1	1	I	1	l	ı	1	1	
	datareq_mem		1			l	1			1		
$\vdash$	emode_cpu											
	dataack_ports(2)	1	1	1	1	I	'	I	I	1	1	
		I		1	ı	ı	1	I	ı	I	1	
	datareq_ports(2)	ı	-	ı	T.	I	1	I	I	I		
L	enb											

	Bus/Signal	324	325	326	327	328	329	330	331	332	333
	Bus/Sigilal										
0-	instrAB						00B4				
0-	in ataDD	ı	I	I	I	I	0000000	I	I	I	ı
	instrDB	1	I	I	I	I	0000000	I	I	I	
0-	dataAB_cpu						00000				
	1 / 00	1	I	I	I	ı	002F	I	I	I	1
0-	dataDBo_cpu	I	I	I	I	1	002F	I		1	
0-	dataDBi_cpu						FFFFFFF				
		1	I	I	I	ı	-	I	1	T	1
0-	selector						2				
0-	wmode_cpu			·			3	•	·	•	
		ı	ı	I	ı	ı	I	ı	1	ı	ı
	finish			ı			I	1			
_	datarw_cpu		'		'	'	'	'	'		'
		1	ı	ı	ı	ı	ı	ı	1	1	ı
	datareq_cpu										
	dataae_cpu	'	'	1	'	'	1	'	'	'	'
		1	ı	ı	ı	ı	ı	ı	ı	I	1
	dataack_cpu		ı	ı	ı		1				1
_	cancel_cpu	'	'	ı	'	'	I	ı	'	'	1
		ı	ı	I	I	ı	I	I	П	I	ı
	dataack_mem				ı	1	1	I			
_	datareq_mem		1	ı	ı	'	l	ı	'	'	l
		1	I	ı	I	ı	I	1	1	ı	ı
	emode_cpu										
	dataack_ports(2)		ı	ı	ı	ı	l	ı	'	ı	ı
			ı	ı	ı	1	I	ı	T	ı	1
	datareq_ports(2)										
	enb	ı	I	I	ı	ı	I	I	1	1	ı
	GIID										

	Bus/Signal	333	334	335	336	337	338	339	340	341	342
0-	instrAB						00B4				
<u>-</u>	instrDB	ı	l	ı	ı	l	0000000	I	I	I	l
		ı	I	I	I	I	ı	I	I	I	ı
0-	dataAB_cpu						00000				
<b>6</b>	dataDBo_cpu	1		ı	'	'	002F	ı	ı	'	'
		1	T	I	T	T	I	I	I	I	I
0-	dataDBi_cpu						FFFFFFF				
0-	selector	ı	I	ı	1	1	2	l	l	ı	I
		1	ı	I	ı	ı	ı	I	I	ı	l i
0-	wmode_cpu						3				
	finish	'	ı	I	'	ı	I	I	I	1	'
		ı	ı	I	ı	ı	ı	I	I	ı	I
	datarw_cpu										
	datareq_cpu	'	'	ı	'	'	1	'	'	'	'
		ı	1	I	1	T.	ı	ı	I	ı	ı
	dataae_cpu										
-	dataack_cpu	'	'	'	'	'	'	'	'	'	<u>'</u>
		1	1	I	1	1	I	I	I	ı	1
	cancel_cpu		1	I	1	I	I	I	I I	1	I
	dataack_mem										
	dataraa mam	1	1	I	1	1	I	I	I	ı	ı
	datareq_mem	ı	1	I	1	1	I	ı	1	1	ı
$\vdash$	emode_cpu										
	dataack_ports(2)	1	1	I	'	1	ı	ı	I	1	1
		1	1	ı	1	1	ı	ı	I	ı	ı
	datareq_ports(2)										
	enb	ı	T	I	'	'	ı	l	I	I	1
	55										

					000000000 000000 0002F FFFFFFFF 2				
1					00000000 00000 002F FFFFFFF 2			ı	
1					00000 002F FFFFFFFF 2			ı	
1					002F FFFFFFFF 2 3			ı	
· · · · · · · · · · · · · · · · · · ·					2				
· · · · · · · · · · · · · · · · · · ·					2			1	
· · · · · · · · · · · · · · · · · · ·					2 3	1		1	1
		1 1 1	1		3			1	1
'	I I	1	1	1	3	, ,	1	1	1
-	1	1	1	1	I	1		ı	I
,	1	· · · · · · · · · · · · · · · · · · ·		1	ı	1		ı	1
'		I	I I	I	I	I I	1	I	I
'	I	ı	1	I	I	ı	1		
1								1	
'									
	I	I	ı	l	I	I	I	I	ı
-	I	I	ı	I	ı	ı	ı	I	ı
1	I	ı	ı	I	I	ı	1	I	ı
	1	'	'	'	1	'	'	'	'
1	I	ı	I	I	I	1	1	I	ı
1	I	I	ı	I	I	ı	ı	1	1
T	I	I	I	I	I	I	I	I	I
		ı			l		ı	ĺ	
			1	1			T T		1
	1	1							

	Bus/Signal	351	352	353	354	355	356	357	358	359	360
	Dus/Signal										
0-	instrAB						00B4				
0-	in at a D.D.	I	I	I	I	I	0000000	I	I	I	ı
	instrDB	I	I	I	I	I	0000000	I	I	I	
0-	dataAB_cpu						00000				
	1 . 22	1	I	I	I	ı	002F	I	I	I	1
0-	dataDBo_cpu		I	I	I		UU2F	I		I	
0-	dataDBi_cpu						FFFFFFF				
		1	I	I	I	ı	-	I	1	I	1
0-	selector		1				2				
0-	wmode_cpu		·				3	•	·	•	·
		ı	I	I	ı	ı	I	ı	1	I	ı
	finish		ı				I			ı	
	datarw_cpu	'		'	'	1	'	'	'	'	'
		1	ı	ı	ı	ı	ı	ı	1	ı	1
	datareq_cpu										
	dataae_cpu	'	1	'	'	1	1	'	'	1	'
		ı	ı	ı	ı	1	ı	ı	ı	ı	1
	dataack_cpu		ı	ı	I		1			I	1
	cancel_cpu	'	ı	'	'	1	I	ı	'	ı	'
		I	I	I	ı	ı	I	I	П	I	1
	dataack_mem				I		1	I		ı	
_	datareq_mem		ı	1	1	1	l	ı	'	ı	-
		1	ı	I	ı	ı	I	1	1	I	ı
	emode_cpu										
	dataack_ports(2)		ı	ı	ı	ı	l	ı	'	ı	I
			ı	ı	ı	1	I	ı	T	ı	-
	datareq_ports(2)										
	enb	ı	I	I	ı	I	I	I	T.	ı	1
	CITIO										

	Bus/Signal	360	361	362	363	364	365	366	367	368	369
0-							00B4				
	instrAB	I	I	ı	T T	I	0064	ı	T T	ı	ı
0-	instrDB						00000000				
0-	dataAB_cpu	1	I	I	I	l	00000	l	l	ı	l .
		1	ı	I	ı	I	I	I	ı	I	I
0-	dataDBo_cpu		ı	ı			002F				
0-	dataDBi_cpu	'	'	ı	1	I	FFFFFFF	ı	ı	'	'
6-	selector	I	I	I	I	I	2	I	I	I	ı
T	Selector	1	I	I	1	I	-	I	I	I	1
0-	wmode_cpu						3				
-	finish	I	l	I	l	l	l	l	l	l	'
		1	ı	I	T	I	I	ı	T.	T.	I
	datarw_cpu	•		I			l	l			
$\vdash$	datareq_cpu				· 	· 	· 		· 	· 	
-	dataae_cpu	I	I	I	ı	l	l	I	I	l	1
L	dataack_cpu	1	I	I	ı	ı	I	I	l	ı	1
			I	ı	T.	ı	I	ı	I	ı	ı
	cancel_cpu										
-	dataack_mem	'	l 	· · · · · · · · · · · · · · · · · · ·		'	l	'	' 	'	'
L	datareq_mem			l	ı	ı	I	l	l	ı	1
		ı	ı	ı	ı	I	I	I	I	ı	ı
	emode_cpu		I		-		I	I			
-	dataack_ports(2)			,				'	,		·
<u> </u>	datareq_ports(2)		ı	I	ı	I	ı	I	1	I	1
	enb	ı	I	Ι	ı	I	T	I	I	ı	1
	CIID										

	Bus/Signal	369	370	371	372	373	374	375	376	377	378
	bus/Signal										
<b>6</b> -	instrAB						00B4				
		ı	I	I	I	ı	0000000	I	I	I	ı
۴.	instrDB			I	I		0000000	1	1		
0-	dataAB_cpu		·		·	·	00000	·	·	·	
_			ı	ı	I	ı	- I	I	I	ı	1
<b>0</b> -	dataDBo_cpu						002F				
0-	dataDBi_cpu	I	ı	I	I	ı	FFFFFFF	I	I	ı	I
Γ -	аатары_ора	I	I	I	I	ı	ı	I	T T	I	I
<b>0</b> -	selector						2				
		1	I	ı	I	ı	0	I .	I	I	ı
<b>6</b> -	wmode_cpu		"	I			3				
_	finish										
		I	ı	I	I	ı	I	ı	I	ı	ı
	datarw_cpu										
	datareq_cpu		ı	ı	ı	1	ı	1	ı	1	1
	dataroq_opu	I	ı	I	Ι	ı	I	ı	I	ı	ı
	dataae_cpu										
	data a de ano.	ı	ı	I	I	ı	ı	I	I	ı	ı
Ε.	dataack_cpu	1		I			I	I	-	I	1
-	cancel_cpu										
_		ı	ı	ı	I	1	ı	ı	ı	ı	ı
Γ.	dataack_mem	- 1	1	I	I	1	I	1	I I	1	
	datareq_mem	'	"	1	1	'	1	'	'	'	ı
	dataroq_mom	ı	ı	I	ı	T	I	T.	T.	T	ı
	emode_cpu										
	datacal narta(2)	1	ı	I	I	1	I	I	I	ı	1
	dataack_ports(2)			1		1	ı	1	1	1	1
$\vdash$	datareq_ports(2)										
		ı	T	I	ı	1	ı	ı	T	ı	ı
	enb										

	Bus/Signal	378	379	380	381	382	383	384	385	386	387
	bus/Signal										
0-	instrAB						00B4				
		1	I	ı	I	I	0000000	I	I	I	ı
0-	instrDB		I		I	T	0000000	1	I	1	
0-	dataAB_cpu						00000				
				ı	l	ı	  -	I	I	ı	1
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu	I	I	ı	I	I	FFFFFFF	I	I	I	I
Г	чатары_орч	1	I	ı	I	ı	ı	I	I	I	I
0-	selector						2				
		1	I	ı	I	I	0	I	I	T.	ı
0-	wmode_cpu		1		I		3				
_	finish										
		1	I	ı	ı	ı	I	I	I	I	1
	datarw_cpu										
	datareq_cpu		ı	'	ı		1	ı		1	
	datareq_opu	1	I	1	I	I	I	I	I	I	I
	dataae_cpu										
		1	I	'	I	ı	ı	ı	ı	ı	ı
	dataack_cpu				ı		-				
	cancel_cpu										
		ı	I	1	ı	ı	ı	I	I	ı	ı
	dataack_mem										
	datareq_mem		l	'	l	ı	I	I	I	I	ı
	datareq_mem	1	I	ı	I	ı	I I	I	I	I	ı
$\vdash$	emode_cpu										
	1	ı	I	ı	I	ı	I	I	I	I	ı
	dataack_ports(2)		I	1	I					I	
	datareq_ports(2)		,			•				•	
		ı	I	ı	I	1	T.	I	I	T	ı
	enb										

	Bus/Signal	387	388	389	390	391	392	393	394	395	396
0-	instrAB						00B4				
		1	T	ı	I	T	I	I	1	1	1
0-	instrDB	I	T	T	I	T	0000000	I	T	T.	I
0-	dataAB_cpu						00000				
0-	dataDBo_cpu	1	l	ı	l	ı	002F	I	1	1	1
0-	dataDBi_cpu	1	I	I	I	I	FFFFFFF	I	I	I	I
0-	selector	1	I	I	l	I	2	I	ı	ı	ı
		1	1	1	I	1	I	I	1	1	ı
•	wmode_cpu		I I	1	I	1	3	I	1	1	I
	finish										
$\vdash$	datarw_cpu		l l	ı	I	<u> </u>	ı	I	<u> </u>	I	-
_	datareq_cpu		l	l	ı	ı	l	l	ı	'	-
	dataae_cpu	1	I	I	I	1	I	I	T	I	T
	dataack_cpu	'	I	ı	ı	ı	I	ı	ı	ı	ı
	cancel_cpu	1	I	ı	I	1	ı	I	1	1	I
	dataack_mem	1	I	I	I	ı	I	I	ı	I	ı
	datareq_mem	1	l	I	ı	ı	ı	l	1	1	1
		1	l	1	I	ı	I	I	1	ı	1
	emode_cpu	I	I	I	I	1	ı	I	ı	1	I
	dataack_ports(2)										
	datareq_ports(2)		'	,	1	1	'	'	'	'	'
L	enb	1	I	1	I	I	ı	I	1	ı	ı

	Bus/Signal	396	397	398	399	400	401	402	403	404	405
	Bus/Sigilal										
0-	instrAB						00B4				
<b>6</b>	in ataDD	ı	I	I	I	I	00000000	I	I	I	ı
	instrDB	I	I	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
Ι.		1	I	I	I	I	2005	I I	I	ı	I
0	dataDBo_cpu				ı	1	002F		ı		
0-	dataDBi_cpu		· · · · · · · · · · · · · · · · · · ·		'		FFFFFFF	'			<u>'</u>
		1	ı	I	I	I	ı	I	I	1	1
0-	selector						2				
0-	wmode_cpu		I	1	ı	ı	3	l .	ı	ı	
	willoue_cpu	1	I	I	I	I	1	T.	I	1	ı
	finish										
	1.4	1	I	I	I	I	I	1	I	I	I
	datarw_cpu										-
_	datareq_cpu										
İ		1	Ι	T	Ι	I	I	T .	I	ı	I
	dataae_cpu										
	dataack_cpu	'	ı	1	ı	'	1	ı	1	'	'
	datadoit_opu	1		1	I	I	ı	T.	ı	I	ı
	cancel_cpu										
	dataack_mem	1	I	I	I	I	I	I	I	ı	-
	uataack_mem	1	1	I	I	I	I	I	I	I	1
	datareq_mem										
		1	I	1	I	ı	ı	I	ı	ı	1
Г	emode_cpu		I	1	I		I		I	1	
_	dataack_ports(2)										
		1		ı		1	ı	1	ı	1	-
Ε.	datareq_ports(2)										
	enb	1	I	ı	ı	ı	ı	1			'
	OHO										

	Bus/Signal	405	406	407	408	409	410	411	412	413	414
	Bus/Sigilal					1					
0-	instrAB						00B4				
<b>6</b>	in ataDD	1	I	I	I	ı	00000000	I	I	I	I
	instrDB	I	I	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
Ι.		1	ı	I	I	ı	2005	I	I	ı	1
0	dataDBo_cpu					1	002F	I	ı		
0-	dataDBi_cpu		'		'		FFFFFFF	'	'		'
		1	ı	I	I	ı	ı	I	I	1	1
0-	selector						2				
0-	wmode_cpu		I	1	I I	ı	3	I .	ı	ı	ı
	willoue_cpu	1	I	I	I	1	1	I	I	1	ı
	finish										
	1.	I	I	I	I	T	I	I	I	I	I
	datarw_cpu										
_	datareq_cpu										
İ		1	I	T	I	ı	I	Ι	I	ı	I
	dataae_cpu										
	dataack_cpu	'	ı	1	ı	'	ı	ı	1	'	1
	addadon_opu	1		1	I	1	ı	I	ı	I	1
	cancel_cpu										
	dataack_mem	1	ı	I	I	ı	I	I	I	ı	1
	uataack_mem	1	I	I	I	T	I	I	I	I	I
	datareq_mem										
		1	ı	ı	I	ı	ı	I	I	ı	1
	emode_cpu		I	ı	I	1	I	I	I	1	
_	dataack_ports(2)				,						
				I	I	1	ı	I	ı	ı	ı
	datareq_ports(2)										
	enb	1	ı	1	I	-	ı	I	-	1	-
	CIID										

	Bus/Signal	414	415	416	417	418	419	420	421	422	423
			ı		ı			1		ı	
0-	instrAB						00B4				
0-	instrDB	I	I	I	I	I	0000000	I	I	I	l
T	IIISUDD	1	I	I	I	T	1	I	Т	I	1
0-	dataAB_cpu						00000				
0-	dataDBo_cpu	- 1	I	I	I	ı	002F	I	ı	I	-
T	иатарьо_сри	1	I	I	I	T	I	I	T	I	1
0-	dataDBi_cpu						FFFFFFF				
0-	selector	1	I	I	I	I	2	I	I	I	1
	Selector	1	I	I	I	I		I	T	I	
0-	wmode_cpu						3				
	finish	1	I	I	I	ı	I	I	ı	I	1
	IIIISII	1	I	I	I	I	I	I	ſ	I	ı
	datarw_cpu										
	datarag	1	I	I	I	ı	ı	ı	ı	ı	-
	datareq_cpu	1	I	I	I	T.	ı	ı	I	ı	1
	dataae_cpu										
	detecal, and	ı	ı	ı	ı	1	I	ı	ı	ı	1
	dataack_cpu		I	I	I	ı	I	I	ı	I	1
	cancel_cpu										
	data a al- manus	1	I	I	ı	ı	I	ı	ı	I	ı
	dataack_mem		I	I	I	1	I	I	ı	I	1
	datareq_mem										
		1	I	ı	ı	ı	I	1	ı	ı	ı
	emode_cpu	I	Ι	I	I	I	T	I	I	T	I
	dataack_ports(2)										
	de terre en recente (O)	1	ı	ı	ı	1	I	I	1	I	1
	datareq_ports(2)	I	I	I	I	I	I	ı	I	I	1
	enb										
	datareq_ports(2)	'	'	'	'	,	ı	1	'	1	1

	Bus/Signal	423	424	425	426	427	428	429	430	431	432
0-	instrAB						00B4				1
	IIISUAD	1	I	I	I	ı	I	ı	T.	ı	1
0-	instrDB						00000000				
0-	dataAB_cpu	ı	I	I	ı	ı	00000	I	I	I	1
		1	ı	I	I	ı		I	T	I	1
0-	dataDBo_cpu	1		ı			002F				
0-	dataDBi_cpu		'	'	'	'	FFFFFFF	'	I .	'	
0-	selector	1	I	I	I	I	2	I	l	I	1
		1	ı	I	ı	1	I	ı	I	I	1
9-	wmode_cpu						3				
$\vdash$	finish	1	l ————————————————————————————————————	ı	ı	'	I .	I	l .	ı	'
	detenii enii	1	I	I	I	T	I	I	T	I	I
	datarw_cpu		ı			1	ı		T T	1	1
	datareq_cpu										
$\vdash$	dataae_cpu	ı	I	I	'	I	I	'	'	ı	'
	dataack_cpu	ı	ı	I	ı	1	I	ı	I	ı	ı
		- 1	ı	ı	I	1	I	I	1	I	1
	cancel_cpu	1	ı	I	1	1	I	ı	I I	ı	ı
	dataack_mem										
$\vdash$	datareq_mem	'	1	1	1		l	ı	ı	'	1
	emode_cpu	1	ı	I	I	ı	I	I	I	I	1
		ı	ı		ı	T	I	ı	I	ı	ı
	dataack_ports(2)						ı		T.	ı	
$\vdash$	datareq_ports(2)										
	enb		I	l	I	1	I	I	l	I	I

	Bus/Signal	432	433	434	435	436	437	438	439	440	441
-	instrAB						00B4				1
T	IIISUAD	I	I	T	T	I	I	T	I I	T.	ı
0-	instrDB						00000000				
0-	dataAB_cpu	ı	l	ı	ı		00000	I	I	I	1
0-	de te DD e e e e e	1	I	I	I	I	002F	ı	I	ı	l I
	dataDBo_cpu	I	I	I	I	I	UUZF	I	I	I	I
0-	dataDBi_cpu						FFFFFFF				
0-	selector	I	I	I	I	I	2	I	l	ı	ı
		1	I	I	I	I	  -	ı	I	I	1
0-	wmode_cpu		1			1	3				
	finish						· 	· 	· 	· 	
	datarw_cpu	I	I	I	I	I	I	I	I	ı	T .
		1	ı	ı	ı	ı	I	ı	l I	- '	1
	datareq_cpu		I	ı		I	I				
	dataae_cpu	·						· 		· 	·
	dataack_cpu	1	I	I	I	I	l	I	l	ı	1
	cancel_cpu	1		ı	ı		ı	ı	I	ı	1
	caricei_cpu	ı	ı	I	I	ı	I	ı	I	ı	I
	dataack_mem										
-	datareq_mem	'		1	1	l	l	'	ı	'	ı
	emode_cpu	1	I	I	I	I	I	I	I	ı	1
		ı		ı	ı	ı	I	ı	ı	ı	ı
	dataack_ports(2)						I		I		1
$\vdash$	datareq_ports(2)										
L	enb	1	I	I	I	I	l	I	l	ı	I

	Bus/Signal	441	442	443	444	445	446	447	448	449	450
<b>6</b>	instrAB						00B4				
	INSTRAB	1	T	T	I	I	I	ı	T	T	1
0-	instrDB						00000000				
0-	dataAB_cpu	I	l	ı	ı		00000	I	I	I	1
	1	1	I	I	I	I	002F	I	I	I	I
0-	dataDBo_cpu	1	I	I	I	I	002F	I	I	I	
0-	dataDBi_cpu						FFFFFFF				
<b>6</b>	selector	I	l	I	l	l	2	l	l	I	ı
			I	I	I	I	I	I	I	ı	1
0-	wmode_cpu						3				
$\vdash$	finish		<u>'</u>	· 			· 				
L	datarw_cpu	- I	I	I	I	I	I	I	I .	I	l .
		1	l	I	ı	ı	ı	I	I	ı	1
	datareq_cpu	I	I	I	I	I	I	Γ	I	I	I
	dataae_cpu										
$\vdash$	dataack_cpu	ı		l	l		l	l	l	l	ı
	cancel_cpu	1	I	I	I	I	I	I	I	I	1
		1	T.	ı	ı	ı	I	ı	I	ı	ı
	dataack_mem						1				1
$\vdash$	datareq_mem	,	<u>'</u>				<u> </u>	<u>'</u>	'	<u>'</u>	<u>'</u>
	emode_cpu	1	I	I	I	I	I	I	I	I	1
		1	I	I	ı	ı	I	ı	I	I	1
	dataack_ports(2)	1	l	ı	ı		ı	ı	I	ı	ı
	datareq_ports(2)	1	I	I	I	I	I	I	I	I	1
	enb		<u>'</u>	<u>'</u>	'	<u>'</u>	'	<u>'</u>	,	'	

	Bus/Signal	450	451	452	453	454	455	456	457	458	459
	Dus/Sigilal										
0-	instrAB						00B4				
0-	landsDD	1	I	I	I	I	00000000	I	T.	I	I
	instrDB		I	ı	I		0000000	I	I	I	
0-	dataAB_cpu						00000				
		1	ı	I	I	1	-	I	1	I	I
0-	dataDBo_cpu				ı		002F				
0-	dataDBi_cpu		'		'	'	FFFFFFF		'		'
		1	ı	ı	ı	ı	T	I	ı	I	1
9-	selector						2				
0-	wmode_cpu		l	ı	I	ı	3	ı	l .	l I	
	wiiiodo_opu	1	ı	I	I	I	1	I I	I	I	ı
	finish										
	datamu anu	- 1	I	I	I	I .	I	I	T	I	1
	datarw_cpu	1	ı	I	I	1	T T	T T	1	I	I
$\vdash$	datareq_cpu										
	1.4	ı	I	ı	I	I	ı	ı	I	I	I
	dataae_cpu		1	1						I	
-	dataack_cpu										
		1	ı	ı	I	T	ı	1	1	ı	1
	cancel_cpu										
	dataack_mem	'	,	,	1	'	'	'	'	1	'
	datadon	1	I	I	I	T	1	1	T	1	1
	datareq_mem										
	emode_cpu	1	ı	ı	I	ı	ı	ı	ı	ı	1
	сточе_ора	1	I	I	I	I	I	I	T	I	1
	dataack_ports(2)										
	dataras narta(2)	1		ı		1	1	I	1	I	
	datareq_ports(2)	ı	I	I	I	I	I	I	I	I	I
	enb										

	Bus/Signal	459	460	461	462	463	464	465	466	467	468
	Du3/Sigilal										
0-	instrAB						00B4				
<b>6</b>	instrDB	1	I	I	I	I	00000000	I	ı	I	I
T	IIISUDD	I	I	ı	I	I	0000000	I	ı	I	
0-	dataAB_cpu						00000				
	1	1	I	ı	I	I	002F	I	ı	I	I
0-	dataDBo_cpu				I	I	002F	1	1		
0-	dataDBi_cpu						FFFFFFF				
		1	I	1	I	T		T	ı	I	ı
0-	selector						2				
0-	wmode_cpu		'	'	'	'	3		'		'
		1	I	1	I	I	I	I	ı	I	ı
	finish										
	datarw_cpu	1	I	ı	I	I	I	I	I	I	1
		1	I	1	I	ı	ı	ı	1	ı	ı
	datareq_cpu										
	dataae_cpu	ı	I	1	I	I	ı	ı	ı	ı	-
	иатаае_сри	1	I	1	I	I	ı	T T	1	I	1
$\vdash$	dataack_cpu										
		1	I	1	I	I	ı	ı		I	ı
	cancel_cpu	1	I	ı	I	I	I	I	ı	I	1
_	dataack_mem										
		1	l	'	I	I	ı	I	ı	I	I
	datareq_mem				ı						
_	emode_cpu										
		1	I	ı	Ι	T	I	ı	T	Т	I
	dataack_ports(2)										
	datareq_ports(2)	1	I	'	ı	1	1	1	ı	ı	
		ı	I	1	I	I .	ı	I	ı	I .	ı
	enb										
	elib										

instrAB         0004           instrDB         00000000           dataAB_cpu         00000           dataDBo_cpu         002F           dataDBi_cpu         FFFFFFFF           selector         2           wmode_cpu         3           finish         datanw_cpu           datared_cpu         dataaec_cpu           dataaec_cpu         dataaec_cpu           dataaec_mem         dataaec_mem		Bus/Signal	468	469	470	471	472	473	474	475	476	477
InstrDB		Bus/Sigilal			1			l			ı	
dataAB_cpu	0-	instrAB						00B4				
dataAB_cpu		inatrDD	1	I	ı	I	I	0000000	ı	I	I	ı
dataDBo_cpu         002F           dataDBi_cpu         FFFFFFFF           selector         2           wmode_cpu         3           finish         4           datarw_cpu         4           datareq_cpu         4           dataack_cpu         4           dataack_mem         4           datareq_mem         4		IIISIIDB	I	T T	I	I		0000000	I	T	I	I
dataDBi_cpu  Selector  Selector  Wmode_cpu  3  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataaek_cpu  cancel_cpu  dataack_nem  datareq_mem	0-	dataAB_cpu						00000				
dataDBi_cpu  Selector  Selector  Wmode_cpu  3  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataaek_cpu  cancel_cpu  dataack_nem  datareq_mem		1 . 55	1	ı	I	I	I	0005	ı	ı	I	1
selector 2 wmode_cpu 3 finish datarw_cpu dataae_cpu dataae_cpu dataaek_cpu cancel_cpu dataack_mem datareq_mem		dataDBo_cpu				I		002F				
selector 2 wmode_cpu 3 finish datanw_cpu dataae_cpu dataae_cpu dataaek_cpu cancel_cpu dataack_mem datareq_mem	0-	dataDBi_cpu		·			·	FFFFFFF				
wmode_cpu         3           finish			1	ı	I	Ι	Т		ı	ı	Т	ı
finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem	9-	selector						2				
finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem	0-	wmode cpu		'	ı	ı	'	3	ı	'		-
datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem			1	T	ı	I	ı	1	ı	ı	ı	1
datareq_cpu  dataae_cpu  dataaek_cpu  cancel_cpu  dataack_mem  datareq_mem		finish										
datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem		datany cou	l l	I	I	I	I	I	I	I	ı	ı
dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  dataack_mem		dataiw_cpu	I I		I	I I	T T	ı	ı		- I	1
dataack_cpu  cancel_cpu  dataack_mem  datareq_mem		datareq_cpu										
dataack_cpu  cancel_cpu  dataack_mem  datareq_mem		data a a anu		1	1	I	I	ı	I	T	ī	1
cancel_cpu  dataack_mem  datareq_mem		dataae_cpu	1	1	ı	ı	1		ı	1	1	ı
cancel_cpu  dataack_mem  datareq_mem	_	dataack_cpu										
dataack_mem  datareq_mem			1	1	I	I	ı	I	I	ı	I	1
datareq_mem		cancel_cpu		1					1			
datareq_mem		dataack mem										·
			1	1	I	I	ı	ı	I	ı	ı	ı
		datareq_mem										
emode cou		emode_cpu	'	ı	ı	ı	'	ı	ı	T.	'	'
			1	1	ı	I	I	ı	ı	ı	ı	1
dataack_ports(2)		dataack_ports(2)										
datareq_ports(2)		datared norte(2)		ı	I	I	I	I	ı		I	
		uatareq_ports(z)	1	1	ı	1	1	ı	I	Т	T.	I
enb		enb										

	Bus/Signal	477	478	479	480	481	482	483	484	485	486
0-	instrAB						00B4				
	INSTRAB	1	I	I	I.	I	0004	I	I	ı	1
0-	instrDB						00000000				
6-	dataAB_cpu	ı	l	I	ı	l	00000	l	I	ı	I
		1	I	I	ı	ı	I		ı	ı	1
0-	dataDBo_cpu	1	ı	ı		1	002F	ı			
0-	dataDBi_cpu	'	ı	ı	1		FFFFFFF	I	ı	1	'
0-	selector	1	I	I	I	I	2	I	I	I	1
			I	I	ı	ı	I		ı	ı	1
0-	wmode_cpu						3				
-	finish	'	"	'	'	'	'	1	'	'	·
	datarw_cpu	1	I	I	T	I .	I	I	ı	1	1
	иатагм_сри	1	ı	I	ı	l I	I	ı	T T	1	1
$\vdash$	datareq_cpu										
-	dataae_cpu	ı	I	I	l	l	I	I	I	ı	'
_	dataack_cpu	I	ı	I	ı	I	ı	ı	ı	ı	'
		1	I	I	ı	I	ı	ı	1	ı	1
Г	cancel_cpu	1	I	I	1	1		I	1		1
	dataack_mem										
-	datareq_mem		ı	ı	1	l	l	l	ı	'	1
L	emode_cpu	ı	ı	I	ı	ı	I	I	'	'	'
		1	ı	ı	T.	I	ı	ı	I	I	1
	dataack_ports(2)										
-	datareq_ports(2)						ı				
	enb	ı	I	I	I	I	I	I	I	I	I

	Bus/Signal	486	487	488	489	490	491	492	493	494	495
	Bus/Sigilal		l I		ı		l			1	
0-	instrAB						00B4				
0-	instrDB	1	ı	I	I	I	00000000	I	I	I	ı
T	INSTIND	I	I	I	Ι	I	0000000	I	I	I	1
0-	dataAB_cpu						00000				
	1	1	I	I	I	ı	002F	I	I	I	ı
0-	dataDBo_cpu		I	I	I	1	002F	I	I		
0-	dataDBi_cpu		•	·	•		FFFFFFF	·		·	
		1	ı	ı	ı	T		Т	ı	T	1
0-	selector						2				
0-	wmode_cpu		ı	ı	ı	'	3	ı	1		'
		1	I	I	I	ı	I	I	I	I	1
	finish										
	datarw_cpu	1	I	1	I	ı	I	I	I	I	I
		1	ı	ı	ı	1	1	П	ı	1	1
	datareq_cpu										
	dataca anu	1	I	I	I	'	I	I	I	1	1
	dataae_cpu	1	1	I	T	1	ı	T T	ı	- I	1
	dataack_cpu										
		'	I	I	Ι	ı	I	П	I	1	1
	cancel_cpu	1	I	I	I	1	I	I	I	I	1
	dataack_mem										
			I	I	I	1	ı	l	ı	I	1
	datareq_mem										
$\vdash$	emode_cpu	·			·	·					
		1	I	I	I	ı	ı	I	ı	I	T .
	dataack_ports(2)										
	datareq_ports(2)		ı	ı	ı	1	1	ı	1	1	'
		1	I	I	I	1	ı	I	I	I	ı
	enb										

instrAB		Bus/Signal	495	496	497	498	499	500	501	502	503	504
instrDB 00000000  dataAB_cpu 000000  dataDBo_cpu 00000  dataDBo_cpu 00000  dataDBi_cpu FFFFFFF  selector 2  wmode_cpu 3  finish  datarv_cpu datareq_cpu dataaec_cpu	Dus/Sigilal							I				
dataAB_cpu         00000           dataDB_cpu         002F           dataDB_cpu         FFFFFFFF           selector         2           wmode_cpu         3           finish         datarw_cpu           datareq_cpu         datareq_cpu           dataae_cpu         dataaek_cpu           dataack_mem         datareq_mem           emode_cpu         dataack_ports(2)	0-	instrAB						00B4				
dataAB_cpu         00000           dataDB_cpu         002F           dataDB_cpu         FFFFFFFF           selector         2           wmode_cpu         3           finish         datarw_cpu           datareq_cpu         dataae_cpu           dataae_cpu         dataae_cpu           dataack_mem         dataack_mem           dataack_ports(2)         dataack_ports(2)		inatrDP	1	I	ı	I	I .	0000000	I	I	I	I
dataDBo_cpu         002F           dataDBi_cpu         FFFFFFFF           selector         2           wmode_cpu         3           finish	T	IIIPIIDD	ı	I	ī	I	ı	1	I	I	I	I
dataDB_cpu	0-	dataAB_cpu						00000				
dataDBi_cpu		data DD a service	1	I	ı	I	ı	0025	I	I	ı	ı
data DBi_cpu		dataDBo_cpu		1		I		002F		I	1	
selector         2           wmode_cpu         3           finish         datarw_cpu           datareq_cpu         dataae_cpu           dataaek_cpu         dataack_cpu           cancel_cpu         dataack_mem           datareq_mem         emode_cpu           dataack_ports(2)         dataack_ports(2)	0-	dataDBi_cpu						FFFFFFF				
wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)	L		1	I	1	I	1	1	I	I	ı	I
finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)	9-	selector						2			1	
finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)	0-	wmode cpu		<u> </u>	'	'	'	3	'	'	'	'
datare_cpu  dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)			1	I	1	I	ı	I	I	I	ı	ı
datareq_cpu dataae_cpu dataae_cpu dataack_cpu cancel_cpu dataack_mem datareq_mem emode_cpu dataack_ports(2)		finish										
dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)		datarw cou		<u> </u>	- '	ı	<u> </u>	ı	l I	I	<u> </u>	1
dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)			1	I	1	I	1	ı	ı	I	1	ı
dataae_cpu  dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)		datareq_cpu										
dataack_cpu  cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)		datage cou	1	I	'	I	1	ı	I	ı	ı	ı
cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)		uataae_cpu		I	1	I	1	I	I	I	I	ı
cancel_cpu  dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)		dataack_cpu										
dataack_mem  datareq_mem  emode_cpu  dataack_ports(2)		concel onu	1	I	1	I	1	ı	I	I	1	I
datareq_mem  emode_cpu  dataack_ports(2)		cancei_cpu	1	I	ı	I	ı	ı	T I	I	ı	I
datareq_mem  emode_cpu  dataack_ports(2)		dataack_mem										
emode_cpu  dataack_ports(2)				I	ı	ı	ı	I	I	I	I	1
dataack_ports(2)		datareq_mem								ı	1	
dataack_ports(2)		emode_cpu										
			1	I	ı	I	1	ı	I	ı	ı	ı
datared_ports(2)		dataack_ports(2)										
	_	datareq_ports(2)	'	ı	'	1	'	,	1	ı	'	1
			1	1	ı	1	T.	ı	I _	I	I .	ı
enb		enb										

	Bus/Signal	504	505	506	507	508	509	510	511	512	513
	Dus/Signal										
0-	instrAB						00B4				
0-	instrDB	I	I	I	I	I .	0000000	I	ı	ı	ı
T	IIISUDB	I	I	I	I	T	1	I	ı	ī	I
0-	dataAB_cpu						00000				
	data DD a servi	1	ı	I	I	ı	002F	I	ı	ı	ı
0-	dataDBo_cpu			1	ı		UU2F	1	1		
0-	dataDBi_cpu						FFFFFFF				
L		1	I	T	I	ı	1	ı	ı	ı	ı
0-	selector		1				2				
0-	wmode_cpu	'		'	'	'	3	'	'	'	'
		1	I	I	I	1	I	1	ı	ı	I
	finish										
	datarw_cpu	ı	I	I	ı	ı	I	I	I .	ı	ı
		1	ı	I	ı	1	ı	ı	1	1	ı
	datareq_cpu										
	dataae_cpu	1	I	I	I	1	ı	I	ı	1	
	uataae_cpu	1	I	I	ı	1	ı	I	1	1	1
	dataack_cpu										
		1	I	I	ı	1	ı	I		1	I
	cancel_cpu	ı	T I	I	I	ı	I	I	ı	ı	I
	dataack_mem										
		1	I	I	ı	1	I	I	ı	1	1
	datareq_mem		-	1		1					
_	emode_cpu	·									
		I	T	I	I	T	I	I	T	ı	I
	dataack_ports(2)										
	datareq_ports(2)		1	I	ı	1	1	ı	ı	'	1
		ı	T	I	ı	1	I	I	1	T .	ı
	enb										

	Bus/Signal	513	514	515	516	517	518	519	520	521	522
	Bus/Sigilal										
<b>0</b> - ii	instrAB						00B4				
<u> </u>	in a ta D.D.	ı	I	I	I	I	0000000	I	I	I	ı
• i	instrDB	1	1		I	1	0000000	I		I	
<b>6</b>	dataAB_cpu						00000				
	1	ı	ı	T	ı	T		T	ı	T	ı
<b>•</b>	dataDBo_cpu						002F				
<b>-</b> c	dataDBi_cpu	1	1	T	ı	1	FFFFFFF	ı	I	ı	ı
	databbi_opa	I	ı	I	ı	I	ı	I	I	I	ı
<b>•</b> 5	selector						2				
- v		ı	ı	I	I	T .	2	I	I	I	ı
V	wmode_cpu						3	1		1	
_ f	finish										
		T	ı	I	ı	T	I	T	ı	T	I
	datarw_cpu										
	datareq_cpu	'	ı	ı	ı	1	ı	1	ı	ı	1
		I	T	T	I	ı	T	I	I	I	I
	dataae_cpu										
	data a ali a anu	ı	ı	I	I	ı	I	I	I	I	1
	dataack_cpu	I	ı	I	I	ı	I	I	I	I	I
_ (	cancel_cpu										
		1	ı	ı	ı	1	ı	ı	I	ı	I
	dataack_mem	I	1	I	-	1	1	I	1	I	I
	datareq_mem	'	"	'	'	'	'	'	'	ı	'
		1	ı	T	ı	1	T	T	T	I	1
_ e	emode_cpu										
	data ack navta(2)	1	ı	I	ı	1	ı	ı	I	I	
	dataack_ports(2)	1	1	ı		1	1	ı	1	I	ı
- c	datareq_ports(2)										
		1	T	T	ı	1	T	T .	T	ı	ı
- 6	enb										

	Bus/Signal	522	523	524	525	526	527	528	529	530	531
	bus/Signal										
0-	instrAB						00B4				
		1	I	I	I	ı	0000000	I	ı	I	ı
•	instrDB		1	I	I	1	0000000	I			
0-	dataAB_cpu					·	00000		·	·	
				ı	I	ı	  -	ı	1	ı	
0	dataDBo_cpu						002F				
0-	dataDBi_cpu		I	I	ı	ı	FFFFFFF	ı	ı	ı	ı
	аатары_сра	1	I	I	I	ı	ı	I	1	I	I
<b>6</b> -	selector						2				
0-		1	I	I	I	I	2	I	1	I	I I
	wmode_cpu		I	I	I	1	3	I	1	I I	1
-	finish										
		1	I	T	ı	T	I	T	T	T	ı
	datarw_cpu										
	datareq_cpu	1	ı	ı	ı	1	ı	1	ı	ı	l
	addioq_opu	ı	I	I	I	T	I	I	T	T	ı
	dataae_cpu										
L.	datacak anu	1	I	I	I	ı	I	I	ı	I	-
١.	dataack_cpu		I	I	I	I	ı	I		I	I
$\vdash$	cancel_cpu										
		1	I	I	I	1	ı	I	1	ı	1
Γ.	dataack_mem		I	I	I	1	1	I	-	1	I
	datareq_mem	'	'	'	'	'	'	'	,	'	'
		1	I	I	ı	1	ı	ı	1	I	-
	emode_cpu										
	datasek ports(2)		I	I	I	1	ı	I	-	ı	-
	dataack_ports(2)	1	I	T	ı	1	T.	ı	1	T.	1
	datareq_ports(2)										
		1	I	I	ı	1	ı	I		1	ı
	enb										

_	Bus/Signal	531	532	533	534	535	536	537	538	539	540
	Dus/Sigilal										
<b>0</b> -	instrAB						00B4				
	inataDD	I	I	I	I	I	0000000	I	I	I	I
۴.	instrDB		I	1	I	I	0000000	I		I	I
<b>0</b> -	dataAB_cpu						00000				
-		1	Т	T	ı	Т		T	1	T	T .
<b>0</b>	dataDBo_cpu						002F				
<b>-</b>	dataDBi_cpu		l	ı	I	ı	FFFFFFF	ı		I	T.
_	databbi_opu	I	I	I	I	I	ı	ı	I	I	I
<b>6</b> -	selector						2				
o- I	de		I	I	I	I	2	I	I	I	ı
	wmode_cpu		I	I	I	I	3	I	I I	I	I
-	finish										
		I	I	T	I	Ι	ı	T	1	T	ı
	datarw_cpu										
	datareq_cpu	'	ı	ı	ı	ı	1	1	1	ı	1
	datareq_opu	I	I	I	I	I	I	I	I	I	I
	dataae_cpu										
	data a de ano	ı	I	ı	ı	I	ı	ı	ı	I	I
Γ.	dataack_cpu	1	I	I	l	I	I	I	-	I	
H	cancel_cpu										
_		ı	I	ı	ı	I	ı	ı	1	I	I
Γ.	dataack_mem	• 1	I	1	I	I	1	I	1	1	
	datareq_mem	'	ı	'	'	1	'	'	'	ı	l ·
	dataroq_mom	1	Г	T	ı	Г	ı	T	1	I	T
	emode_cpu										
	datacal narta/2)	I	l	I	I	I	ı	ı	1	I	I
	dataack_ports(2)			1			1	1	1	ı	1
<u> </u>	datareq_ports(2)										
		1	I	ı	1	I	1	ı	1	1	T
	enb										

	Bus/Signal	540	541	542	543	544	545	546	547	548	549
	Dus/Signal										
0-	instrAB						00B4				
0-	in ataDD	ı	I	I	I	I	00000000	I	T.	I	1
	instrDB	I	I	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
	1		I	I	I	I	002F	I	ı	I	1
0-	dataDBo_cpu		1	ı	ı		002F	1			
0-	dataDBi_cpu						FFFFFFF				
		- 1	I	I	I	ı	-	I	1	T	I
0-	selector		1				2				
0-	wmode_cpu	·	,	·	·	'	3	·	·	·	·
		ı	I	I	ı	ı	ı	ı	1	ı	1
	finish		ı	ı		1	1	1			
	datarw_cpu	'			'	'	'	'			'
		1	ı	ı	ı	1	T T	ı	1	1	ı
	datareq_cpu										
	dataae_cpu	'	1	'	'	'	'	'	,	'	'
		ı	ı	ı	ı	ı	I	ı	1	I	ı
	dataack_cpu		ı	ı	ı		1				1
	cancel_cpu	'	ı	'	'	'	'	ı	'	'	,
		I	I	I	ı	I	I	I	ı	I	I
	dataack_mem				I		1	I			
	datareq_mem	'	ı	ı	1	'	'	ı	'	'	1
		1	ı	I	ı	ı	I.	1	ı	ı	ı
	emode_cpu										
	dataack_ports(2)		ı	ı	ı	'	ı	ı	1	ı	1
		1	ı	ı	ı	1	ı	ı	1	ı	1
	datareq_ports(2)										
	enb	ı	I	ı	I	1	1	ı	'	1	1
	CHD										

	Bus/Signal	549	550	551	552	553	554	555	556	557	558
	Bus/Signal										
<b>0</b> -	instrAB						00B4				
_ [	in at a D.D.	1	I	I	I	I	00000000	I	I	I	ı
۴.	instrDB	1	1	1	I	1	0000000	1		1	1
0-	dataAB_cpu						00000				
		1	ı	T	ı	ı		T	1	ı	ı
٥-	dataDBo_cpu						002F				
6-	dataDBi_cpu		ı	ı	I	I	FFFFFFF	ı		ı	ı
	аатары_ора	I	ı	ı	I	ı	ı	I	I	I	I
0-	selector						2				
o- I	de	1	I	I	I	I	2	I	I	I	I
	wmode_cpu			ı	I	ı	3	I	I I	I I	I
-	finish										
		I	ı	T	I	ı	T	1	1	I	I
	datarw_cpu										
	datareq_cpu		ı	ı	ı	ı	ı	1	1	1	
	dataroq_opu	ı	ı	ı	I	ı	I	ı	I	ı	I
ы	dataae_cpu										
L	data a de carr	1	ı	ı	ı	ı	ı	I	ı	ı	ı
Γ.	dataack_cpu			I	l		I	I	-	1	I
Н	cancel_cpu										
		1	ı	ı	ı	ı	ı	ı	1	ı	I
Γ.	dataack_mem	1	1	1	I	1	I	1	1	1	
H	datareq_mem	'	"	'	'	'	1	'	'	'	-
	dataroq_mom	1	ı	T	ı	ı	I	T.	1	T	1
	emode_cpu										
	datacak parta(2)	1	1	ı	ı	ı	ı	ı	1	ı	-
	dataack_ports(2)		1	1			ı	1	1	1	1
$\vdash$	datareq_ports(2)										
		1	T	ı	ı	1	ı	ı	1	ı	T
	enb										

instr	s/Signal						563	564		566	567
instr	1										
	·AB						00B4				
	.DD	I	I	I	I	I	00000000	I	I	I	-
On the first	.DR	I I	1	I		1	0000000	I		I	
🖿 data	AB_cpu						00000				
		ı	ı	T	ı	Т		ı	ı	I	
data d	DBo_cpu						002F				
- data	aDBi_cpu	I	1	I	ı	I	FFFFFFF	I	I	ı	ı
data		I	ı	I	ı	I	ı	ı	I	I	
= seled	ctor						2				
• wmo	- d	I	ı	I	I	I	2	I	I	I	-
wmo	ode_cpu _	1		1			3	1		1	
finish	h										
		ı	ı	T	I	Т	I	ı	ı	I	ı
data	arw_cpu										
data	req_cpu	ı	ı	ı	ı	ı	ı	ı	ı	ı	
data		I	ı	I	ı	I	I	ı	I	I	I
data	nae_cpu										
.1-1-		ı	ı	I	ı	ı	ı	ı	I	I	
data	ack_cpu	ı		I	I	I	I	ı	I	I	
cano	cel_cpu										
		ı	ı	ı	ı	I	ı	ı	T	ı	
data	ack_mem	I	1	I	1				I I	I	
data	areq_mem	ı	l	ı	ı	'	ı	I	ı	ı	1
data		T	ı	I	I	T	ı	ı	T.	ı	
- emo	ode_cpu										
-1-1-		I	T	I	I	ī	I	I	I	ı	ı
data	ack_ports(2)			ı	ı	ı			I I	I	
data	areq_ports(2)										
		T	ı	I	ı	T	ı	ı	T .	ı	I
enb											

instrA											
					I I						
• instrD							00B4				
* Instru	DD.	I	I	I	I	I	00000000	I	ı	I	
		I	I	I	I	I	0000000	Ι	T	I	I
data A	AB_cpu						00000				
- de te E	DD	I	I	ı	ı	I	002F	I	ı	ı	1
• dataE	DBo_cpu	I	I	1	I	I	002F	I		1	
data	DBi_cpu						FFFFFFF				
		ı	T.	ı	T.	l		I	1	T.	I
selec	ctor						2				
wmod	de_cpu		,				3	'			
		T	T	T	T	I	I	I	T	T	I
finish	1	1	1		1	I	I	I			
datar	rw_cpu	'	ı .	'	'		'	1	'	'	'
		I	T.	I I	I	ı	ı	I	ı	I I	1
datar	req_cpu										
dataa	ae_cpu	'	I	'	'	I	'	ı	'	'	1
		ı	T.	I	I	I	ı	l	ı	ı	-
dataa	ack_cpu										
cance	el_cpu	I	I	1	ı	I	ı	I	'	ı	I
Carro		I	I	ı	T	I	ı	I	ı	ı	ı
dataa	ack_mem										
datar	req_mem	l	I	1	I	ı	ı	l	1	ı	1
datar		I	T	ı	ı	ı	ı	I	ı	ı	1
emod	de_cpu										
dataa	ack_ports(2)	ı	I	ı	I	I	I	I	ı	ı	I
udlad		I	I	I	I	ı	ı	I	ı	I	I
datar	req_ports(2)										
enb		l	l	I	I	l	I	l	ı	I	'

	Bus/Signal	576	577	578	579	580	581	582	583	584	585
								1			
0-	instrAB						00B4				
0-	instrDB	1	'		'	'	00000000	'	'	'	·
0-	data A.P. anu	I	I	ı	I	I	00000	1	I	I	I
Ī	dataAB_cpu	I	I	I I	I	ı	I	T.	I	I	I
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu	I	I	I	I	ı	FFFFFFF	I	I	I	I
		I	I	I	Ī	T	1	T	T	T	1
0-	selector	I	I	I	I	ı	2	I	I	I	1
0-	wmode_cpu						3				
	finish	I	I	ı	I	ı	I	I	ı	I	1
		I	T	T	I	T	T	T	T	1	T.
	datarw_cpu										
H	datareq_cpu					·					·
		I	I	I	I	1	I	I	I	I	1
	dataae_cpu	ı	T T	T.	ı	T T	T	T	T	I	ı
$\vdash$	dataack_cpu										
_	cancel_cpu	ı	ı	'	ı	'	1	ı	'	ı	ı
		ı	I	ı	I	1	ı	I	ı	ı	1
	dataack_mem	I	I	I	I	1	I	I	I	I	1
$\vdash$	datareq_mem										
	emode_cpu	I	I	1	I	ı	I	I	ı	I	1
		I	T .	1	I	1	ı	1	ı	1	1
	dataack_ports(2)										
$\vdash$	datareq_ports(2)	•			•	,	-	•	•	•	·
L		ı	I	'	ı	1	1	1	1	1	ı
	enb										

	Bus/Signal	585	586	587	588	589	590	591	592	593	594
	Bus/Sigilal										
0-	instrAB						00B4				
0-	in ataDD	1	I	I	I	I	0000000	I	I	I	I
	instrDB	I	I	I	I	I	0000000	I	I	I	
0-	dataAB_cpu						00000				
	1	1	ı	I	I	ı	002F	I	I	I	1
0-	dataDBo_cpu	-	1	I	I	1	002F	I I	I	I	
0-	dataDBi_cpu						FFFFFFF				
		1	ı	I	I	ı	-	T	I	T	1
0-	selector				ı		2				
0-	wmode_cpu	·	·		'	·	3	,			
		1	I	I	I	I	I	T	I	T	I
	finish		1	ı	I	1	ı	I I		1	
	datarw_cpu	'	"		1	'				'	'
		1	ı	I	I	ı	ı	T.	ı	I	ı
	datareq_cpu										
	dataae_cpu	1	"	ı	ı	1	ı	I	1	'	1
		1	ı	ı	ı	ı	I	I	ı	I	1
	dataack_cpu										
	cancel_cpu	1	ı	ı	ı	ı	ı	l	ı	ı	l
		1	ı	ı	I	ı	ı	T.	ı	I	1
	dataack_mem										
	datareq_mem		1	1	ı	ı	ı	I .	1	ı	l
		1	ı	ı	ı	ı	I	T	ı	T	ı
	emode_cpu										
	dataack_ports(2)	1	ı	ı	I	ı	ı	I	ı	ı	I
	datadok_ports(z)		ı	I	I	ı	ı	T	I	ı	I
	datareq_ports(2)										
	enb	1	I	I	I	I	I .	l .	I	I	1

	Bus/Signal	594	595	596	597	598	599	600	601	602	603
	Bus/Sigilal										
0-	instrAB						00B4				
<b>6</b>	instrDB	I	I	I	ı	I .	0000000	I	I .	I	1
T	IIISIIDB	I	I	I	1	T	0000000	I	I	I	I
0-	dataAB_cpu						00000				
	1-1-00	ı	I	I	1	ı	002F	I	I	ı	ı
0-	dataDBo_cpu	I	I	I	1	1	UU2F	I	I I	1	1
0-	dataDBi_cpu						FFFFFFF				
		I	I	I	ı	ı	1	I	I	ı	1
0	selector						2				
0-	wmode_cpu	'	'			'	3	'	'		'
		ı	I	I	ı	1	I	I	I	I	1
	finish										
	datarw_cpu	ı	I	I	I	ı	I	I	I	I	ı
		ı	ı	I	1	1	ı	ı	I	1	1
	datareq_cpu										
	dataae_cpu	ı	I	I	I	1	ı	I	I	ı	
	uataae_cpu	ı	I	I	1	1	ı	I	I	I I	1
$\vdash$	dataack_cpu										
		I	I	I	I	1	ı	I	I	ı	1
	cancel_cpu	I	I	I		ı	I	I	T I	T T	ı
	dataack_mem										
		ı	I	I	ı	ı	ı	ı	I	ı	
	datareq_mem					1					
$\vdash$	emode_cpu										
		ı	ı	I	ı	T	ı	ı	I	ı	T
	dataack_ports(2)										
_	datareq_ports(2)	'	1	ı	1	'	'	'	ı	'	'
İ		T	ı	I	1	1	1	1	I _	ī	ı
	enb										
	enb										

	Bus/Signal	603	604	605	606	607	608	609	610	611	612
	Bus/Signal										
<b>0</b> -	instrAB						00B4				
	in attaDD	I	I	I	I	I	0000000	I	I	I	I
۴.	instrDB	-	I I	I	I		0000000	I		1	
0-	dataAB_cpu						00000	•			
		1	I	ı	ı	I		ı	ı	ı	ı
<b>6</b> -	dataDBo_cpu						002F				
0-	dataDBi_cpu		I	I	ı	ı	FFFFFFF	ı	I I	ı	I
Γ.		I	ı	I	ı	ı	ı	I	I	I	ı
0-	selector						2				
<b>6</b>	de	1	I	I	I	I	2	I	I	I	I
	wmode_cpu	I	I	I	1	I	3	I	I I	I I	I
-	finish										
		I	I	I	ı	I	I	I	ı	I	I
	datarw_cpu										
	datareq_cpu	'	I	ı	ı	ı	ı	ı	ı	ı	1
	addi.oq_opu	I	I	I	I	I	T	I	I	T	I
	dataae_cpu										
L	data a al-	I	I	I	I	ı	I	I	I	I	ı
Г	dataack_cpu	1	I	I	I	I	I	I	I	I	I
-	cancel_cpu										
-		ı	I	I	ı	ı	ı	ı	I	ı	I
Γ.	dataack_mem	•	I	I		1	1	I	1	1	1
	datareq_mem	'	'	ı	'	'	'	'	'	'	1
		I	I	I	ı	I	T	ı	T	T	ı
	emode_cpu										
	detectly newto(2)	ı	ı	I	ı	ı	ı	ı	I	ı	1
	dataack_ports(2)	1	1	I	1	1	ı	1	I	1	ı
$\vdash$	datareq_ports(2)										
		-	I	I	ı	1	ı	1	1	1	1
	enb										

	Bus/Signal	612	613	614	615	616	617	618	619	620	621
	Bus/Sigilal										
0-	instrAB						00B4				
	in ataDD	ı	I	I	I	I	0000000	I	I	I	I
0-	instrDB		I	1	1	1	0000000	I		1	
0-	dataAB_cpu						00000				
		1	Т	T	T	T		T	1	ı	ı
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu	'	l	ı	ı		FFFFFFF	ı		ı	I
Г	- Gattabbi_opu	ı	I	I	ı	ı	ı	ı	I	I	ı
0-	selector						2				
0-		1	I	I	I	I	2	I	1	I	I
	wmode_cpu		1				3	1			
-	finish										
		1	I	T	T	T	ı	T	1	I	I
	datarw_cpu										
	datareq_cpu	'	I	ı	1	1	1	ı	1	1	1
	datareq_opu	I	T	T	T	T	I	I	T	I	ı
	dataae_cpu										
	data ale ano	1	I	ı	ı	1	ı	ı	1	ı	ı
	dataack_cpu		I	I	I	1	I	I	1	I	1
$\vdash$	cancel_cpu										
		1	I	T	T	T	ı	ı	1	T	ı
	dataack_mem	1	I		1						
	datareq_mem	'	ı	I	'	'	ı	I	1	ı	l
	datareq_mem	ı	I	I	I	I	I	ı	I	I	ı
$\vdash$	emode_cpu										
	1.4 (0)	ı	I	I	I	T	ı	I	T	I	ı
	dataack_ports(2)		1	1	1	1	-	I			
-	datareq_ports(2)		,			•	•	•	•	•	
		I	I	T	T	T.	ı	T	T	I .	ı
	enb										

	Bus/Signal	621	622	623	624	625	626	627	628	629	630
	Dus/Signal										
<b>0</b> -	instrAB						00B4				
	in ataDD	ı	I	I	I	I	0000000	I	I	I	ı
۴.	instrDB	-	I	I		1	0000000	I		1	
<b>6</b> -	dataAB_cpu						00000				
		1	ı	T	ı	T		T	1	ı	ı
<b>6</b> -	dataDBo_cpu						002F				
<b>6</b> -	dataDBi_cpu	'	I	ı	I		FFFFFFF	ı		ı	ı
-	аатары_ора	ı	I	I	ı	ı	ı	ı	I	I	ı
<b>6</b> -	selector						2				
o- I		1	I	I	I	T.	2	I	T.	I	ı
	wmode_cpu		I	I	I	1	3	I	I	I I	1
-	finish										
		1	I	T	I	T	ı	T	1	I	I
	datarw_cpu										
	datareq_cpu	'	ı	ı	ı	1	ı	1	'	ı	1
	<u> </u>	1	Ι	I	I	ı	I	I	T	T	I
	dataae_cpu										
	data asl	1	I	I	I	ı	I	I	ı	I	1
Γ.	dataack_cpu	1	I	I	I	ı	I	I	I	I	I
-	cancel_cpu										
-		1	I	ı	ı	1	ı	ı	1	ı	I
Γ.	dataack_mem	•	I	I	1	1	1	I	1	1	I
	datareq_mem	'	1	1	'	'	'	'	'	'	'
		1	I	I	I	1	I	T	T.	T	1
	emode_cpu										
	datacak norta(2)	1	I	I	I	1	ı	I	1	ı	
	dataack_ports(2)	1		ı	1	1	1	ı	1	1	ı
-	datareq_ports(2)										
		1	I	ı	I	1	1	T .	1	ı	ı
_	enb										

	Bus/Signal	630	631	632	633	634	635	636	637	638	639
	Bus/Signal										
0-	instrAB						00B4				
	in ataDD	I	I	I	I	I	0000000	I	I	I	ı
0	instrDB		I	1	ı		0000000	I	I I	1	1
0-	dataAB_cpu						00000				
L		1	Т	ı	T	ı		ı	ı	ı	ı
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu		I	ı	I	I	FFFFFFF	ı	I	ı	I
	- data221_0pu	1	I	Т	I	ı	ı	I	ı	I	ı
0-	selector						2				
0-	umada anu	1	l	I	l l	I	3	I	I	I	ı
	wmode_cpu		I	1	I	I	3	ı	I	ı	I
	finish										
		1	I	T.	I	T.	T.	T.	ı	T.	I
	datarw_cpu										
	datareq_cpu		1	'	'	'	'		'	'	'
		1	I	I	T.	1	1	1	I	T	ı
	dataae_cpu										
	dataack_cpu	1	l	ı	l	ı	ı	ı	l	ı	-
	иатааск_сри		I	1	I	I	I	1	ı	1	ı
	cancel_cpu										
'		ı	I	ı	I	ı	ı	ı	ı	ı	ı
	dataack_mem		I	I	I		I	I	l I	I	l 1
_	datareq_mem										
		ı	I	ı	I	ı	ı	ı	ı	ı	ı
	emode_cpu										
	dataack_ports(2)	I	I	ı	I	I	ı	ı	I	ı	-
	datadon_porto(2)			I	I	ı	ı	I		I	1
	datareq_ports(2)										
	anh	I	I	I	I	1	I	ı	1	I	I
	enb										

	Bus/Signal	639	640	641	642	643	644	645	646	647	648
-	instrAB						00B4				
T	IIISIIAD	1	T.	1	I	I	0054	I	T.	I	1
0-	instrDB						00000000				
0-	dataAB_cpu	ı	l	I	l	l	00000	I	l	I	I
		-	I	1	ı	I	0005	I	I	ı	1
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu		'		· · · · · · · · · · · · · · · · · · ·	· 	FFFFFFF	'	,		
0-	selector	I	l	I	I	l	2	I	I	I	I
		1	T	1	I	1		ı	I	T.	ı
0-	wmode_cpu						3				
	finish	,		'		<u>'</u>		'		'	'
	datarw anu		I	ı	I	I	I	I	I	I	ı
	datarw_cpu	1	I I	1	I	I I	ı	ı	I I	1	ı
	datareq_cpu										
	dataae_cpu	ı	I	I	I	l	I	I	I	ı	I
L	dataack_cpu	1	l	ı	l	I	ı	ı	I	ı	ı
		1	I	I	I	1	I	I	I	I	ı
	cancel_cpu		T	ı	I	I	I	I	I	ı	1
	dataack_mem										
$\vdash$	datareq_mem			l	l	l	l	l	l	l	I
	emode_cpu	ı	I	ı	I	ı	ı	ı	1	ı	ı
		1	I	T	I	1	ı	ı	1	I	ı
	dataack_ports(2)										
$\vdash$	datareq_ports(2)			-			- I				
	enb	1	I	I	I	I	I	I	I	I	I

	Bus/Signal	648	649	650	651	652	653	654	655	656	657
0-							00B4				
	instrAB	ı	I	T T	П	1	0004	П	ı	ı	ı
0-	instrDB						00000000				
<b>6</b> -	dataAB_cpu	1	I	ı	I	ı	00000	I	I	ı	I
Г	data/15_opu		I	ı	I	ı	I	П	I	ı	ı
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu		I	I	I	I	FFFFFFF	I	I	I	I
		ı	l	T	l	1	-	I	ı	1	ı
0	selector		1		I		2	ı	1		
0-	wmode_cpu						3				
	finish	-	I	I	I	ı	I	I	I	I	ı
		I	I	T	I	I	I	I	I	I	ı
	datarw_cpu										
$\vdash$	datareq_cpu	'	, I	'	1	'	ı	l ————————————————————————————————————	'	'	'
	dataae_cpu		I	I	I	T	I	I	I	T	-
		ı	ı	I	ı	ı	ı	ı	ı	T	ı
	dataack_cpu		1		I			I	1	1	1
$\vdash$	cancel_cpu										
	dataack_mem	1	I	I	I	ı	1	I	I	1	1
			ı	I	ı	I	ı	I	ı	I	1
	datareq_mem										
$\vdash$	emode_cpu		· 		· 	· 	· 		·	· 	
	dataack_ports(2)	1	I	I	l	ı	I	I	I	I	ı
		1	I	I	I	I	I	I	ı	ı	1
	datareq_ports(2)	I	I	I	I	T	I	I	I	I	I
	enb										

Bus/Signal	
instrDB	
dataAB_cpu  dataDBo_cpu  dataDBi_cpu  fFFFFFFF  selector  wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  cancel_cpu	
dataAB_cpu  dataDBo_cpu  dataDBi_cpu  fFFFFFFF  selector  wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu  cancel_cpu	1
dataDBo_cpu  dataDBi_cpu  FFFFFFF  selector  2  wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataae_cpu  cancel_cpu	1
dataDBi_cpu  selector  selector  wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataae_cpu  cancel_cpu	
dataDBi_cpu  selector  selector  wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataae_cpu  cancel_cpu	1
selector 2 wmode_cpu 3 finish datarw_cpu datareq_cpu dataae_cpu dataae_cpu cancel_cpu	
selector 2 wmode_cpu 3 finish datarw_cpu datareq_cpu dataae_cpu cancel_cpu	·
wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataaek_cpu  cancel_cpu	ı
finish  datarw_cpu  datareq_cpu  dataae_cpu  cancel_cpu	
finish  datarw_cpu  datareq_cpu  dataae_cpu  cancel_cpu	
datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu	1
datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu	
datareq_cpu  dataae_cpu  dataack_cpu  cancel_cpu	ı
dataae_cpu  dataack_cpu  cancel_cpu	1
dataack_cpu cancel_cpu	
dataack_cpu cancel_cpu	1
cancel_cpu	1
cancel_cpu	
	1
— dataack mem	
ualaack iiiciii	·
	1
datareq_mem	
— emode_cpu	'
	ı
dataack_ports(2)	
datareq_ports(2)	
dataieq_poits(z)	ı
enb	

	Bus/Signal	666	667	668	669	670	671	672	673	674	675
0-	instrAB						00B4				
0-	instrDB	I	I	ı	I	I	0000000	I	ı	I	ı
T	IIISIIDB	I	T	I	Ι	I	0000000	I	T	I	ı
0-	dataAB_cpu						00000				
	1	1	ı	I	I	I	002F	I	ı	I	I .
0-	dataDBo_cpu				I		002F			I	
0-	dataDBi_cpu	·			•	·	FFFFFFF			·	
		I	ı	I	ı	Т	I	T	T	T	ı
0-	selector						2				
0-	wmode_cpu		<u> </u>	ı	ı	'	3	l l	'		-
		ı	ı	ı	I	ı	ı	T	1	I	ı
	finish										
	datarw_cpu	1	I	I	I	ı	1	I.	ı	I	I .
	datai w_cpu	1		I	I	T T	I I	T T	-	T T	I I
	datareq_cpu										
	datas a succ	I	T	ı	I	I	ı	T	1	I	I
	dataae_cpu	1	1	ı	I	1	ı	T I	1	ı	ı
$\vdash$	dataack_cpu										
		1	ı	ı	I	ı	I	l:	1	I	1
	cancel_cpu				l l						
_	dataack_mem										
			ı	I	ı	ı	I	T	ı	ı	1
	datareq_mem										
	emode_cpu	1	T.	ı	ı	'	ı	ı	'	'	'
		1	ı	ı	I	I	ı	T	ı	I	1
	dataack_ports(2)										
	datared norte(2)			I	I	I	I	I	1	I	1
	ualaieq_poils(z)	I	Т	I	I	1	I	I	T	T	1
	enb										
	datareq_ports(2)	1	1	ı	ı	ı	l I	ı	1	1	I

	Bus/Signal	675	676	677	678	679	680	681	682	683	684
									-		
0-	instrAB						00B4				
0-	instrDB	1	T.	ı	'	1	00000000	1	,	1	'
0-	dataAB_cpu	I	T	I	I	T	00000	I	I	I	I
		Т	T	Т	ı	T	ı	1	ı	T	ı
0-	dataDBo_cpu						002F				
0-	dataDBi_cpu	'	T.	ı		'	FFFFFFF	1	'	'	'
0-	selector	I	I	I	I	1	2	ı	ı	I	ı
	Selector	I	I	I	I	ı	-	I	I	I	1
0-	wmode_cpu						3				
_	finish	ı	ľ	I	ı	l .	ı	l .	'	I	'
		I	T	I	I	T	T.	1	I	T	ı
	datarw_cpu	ı	T.	ı	ı	ı	T T	1	1	T T	1
	datareq_cpu										
-	dataae_cpu	'	ľ	'	'	'		'	'	'	'
	dataack_cpu	ı	ı	I	ı	1	ı	ı	'	ı	1
		I	T.	I	ı	ı	I	1	1	I	ı
	cancel_cpu				1						
	dataack_mem				·						
	datareq_mem	ı	ı	I	ı	1	ı	ı	1	ı	ı
		ı	T	I	ı	ı	T	ı	1	T	1
	emode_cpu	I	1	I	I		1	1	1	1	1
	dataack_ports(2)										
L	datareq_ports(2)	I	I	ı		ı	ı	ı	1	ı	
		I	I	I	I	ı	I	I	ı	I	ı
	enb										

	5 (0:)	684	685	686	687	688	689	690	691	692	693
	Bus/Signal										
0-	instrAB		·			· ·	00B4				·
		I	I	I	ı	I	I	I	I	I	ı
0-	instrDB						00000000				
0-	dataAB_cpu	ı	ı	ı	ı	I	00000	I	I	I	ı
	uata: 12_opu	1	ı		ı	I	I	I	l	I	l
0-	dataDBo_cpu						002F				
1		I	I	I	I	I		I	I	I	ı
0-	dataDBi_cpu						FFFFFFF				
0-	selector	ı	l l	l l		l l	2	ı	l l	ı	'
T	Selector										
0-	wmode_cpu					·	3			-	
		ı	ı	ı	1	ı	I	ı	I	I	I
	finish										
	datarw_cpu	-	· · · · · · · · · · · · · · · · · · ·	ı	'	'	ı	ı	l l	ı	1
	dataiw_cpu	1				-					1
$\vdash$	datareq_cpu										
		I	ı	I	ı	ı	I	I	I	I	I
	dataae_cpu										
L	dataack_cpu		'	ı	'	ı	ı	ı	ı	ı	'
		1	ı		ı	ı	ı	ı	ı	1	1
	cancel_cpu										
		ı	ı	ı	ı	ı	I	I	I	I	ı
	dataack_mem										
L	datareq_mem		'	1	'	ı	ı	ı	ı	'	'
	aa.a.oq	1	ı	ı	ı	ı	I	ı	I	I	1
$\vdash$	emode_cpu										
	dataack_ports(2)	1	1	1	ı	I	l	ı	I	ı	I
	uataack_purts(z)					1	ı			1	
$\vdash$	datareq_ports(2)										
		ı	1	ı	ı	I	I	I	I	I	ı
	enb										

	Bus/Signal	693	694	695	696	697	698	699	700	701	702
0-	instrAB						00B4				
0-	instrDB		T.	I		ı	00000000	I	ı	ı	ı
		ı	T	1	T	T	I	I	T	ı	I
0-	dataAB_cpu						00000				
0-	dataDBo_cpu	1		1			002F	1			
		ı	T.	I	T.	I	I	I	T	T	1
0-	dataDBi_cpu		- 1				FFFFFFF				ı
0-	selector	1	<u> </u>	1			2		'	'	
		ı	ı	I	ı	ı	I	I	ı	ı	1
0-	wmode_cpu						3				
_	finish	·									
		T.	1	1	T.	T.	I	I	T	T	T.
	datarw_cpu						I				
H	datareq_cpu										
		1	1	I	'	1	I	ı	1	ı	1
	dataae_cpu		1	l I	1	ı	I		ı	I	I I
$\vdash$	dataack_cpu										
		1	ı	I	ı	ı	I	ı	I	ı	ı
	cancel_cpu	ı	T T	ı	ı	ı	I	ı	1	T I	T T
	dataack_mem										
	datarag mam	1	1	I	1	I	I	I	T	I	l .
	datareq_mem	1	1	ı	1	I	I	ı	ı	ı	I
$\vdash$	emode_cpu										
	dataack_ports(2)	1	1	I	'	I	I	ı	1	ı	I
	uataack_purts(z)	ı	1	1	1	1	ı	1	1	ı	1
$\vdash$	datareq_ports(2)										
	enb	I	T	I	ı	I	I	ı	T	ī	I
	GIID										

	Bus/Signal	702	703	704	705	706	707	708	709	710	711
0-	instrAB						00B4				
0-	instrDB	ı	I	I	I	I	0000000	I	I	I	l
T	וופווטט	ı	I	I	I	I		I	T	I	T
0-	dataAB_cpu						00000				
0-	data DD a sau	ı	I	I	I	I	002F	I	I	I	I
	dataDBo_cpu	ı	I	I	I	I	0021	I	I	I	I
0-	dataDBi_cpu						FFFFFFF				
T		ı	ı	I	I	T.	-	I	1	I	I
0-	selector			ı	ı		2				
6-	wmode_cpu	,	'			'	3		'		
		1	ı	I	I	I	I	I	I	I	ı
	finish										
	datarw_cpu	ı	I	I	I	T.	I	I	I	I	I
	dataiw_opa	ı	ı	ı	ı	1	I	ı	1	1	1
	datareq_cpu										
	dataga anu	ı	I	I	ı	I	I	I	1	I	I
	dataae_cpu	-	ı	1	1	ı	ı	1	1	1	ı
$\vdash$	dataack_cpu										
		ı	I	I	I	I	I	I	1	I	I
	cancel_cpu						l l				
	dataack_mem										
		1	1	ı	ı	ı	ı	ı	ı	ı	1
	datareq_mem										
	emode_cpu	1	I	ı	ı	ı	I	ı	ı	ı	ı
	сточе_орч	ı	ı	I	I	I	I	I	I	I	I
	dataack_ports(2)										
	datarag parta(2)	ı	ı	ı	I	ı	ı		1	ı	ı
	datareq_ports(2)	I	I	I	I	I	I	I	1	I	I
	enb										

	Bus/Signal	711	712	713	714	715	716	717	718	719	720
							0004				
0-	instrAB	-	I I	ı	I	I	00B4	ı	1	ı	I I
0-	instrDB						00000000				
<b>6</b> -	dataAB_cpu	1	I	I	I	I	00000	I	I	ı	l
			I	ı	I	I	l I	ı	ı	ı	ı
0-	dataDBo_cpu	I	I	ı	I	I	002F	I	T	I I	
0-	dataDBi_cpu						FFFFFFF				
0-	selector	ı	I	I	I	I	2	I	l .	I	ı
			I	I	I	I	I	1	T	I	ı
0-	wmode_cpu						3				
	finish			-					· 		
	datarw_cpu	1	I	I	I	I	I	I	1	I	ı
		1	I	T T	ı	ı	ı	ı	1	ı	I
	datareq_cpu		I		I	I	ı				
	dataae_cpu	·	'		'	'			<u>'</u>		'
		1	I	ı	ı	ı	ı	ı	ı	ı	ı
	dataack_cpu	1	I	I I	I	I	I	I	T T	I I	ı
	cancel_cpu										
-	dataack_mem	,	ı	'	ı	ı	'	1	'	'	'
			I	1	I	I	1	1	1	1	1
	datareq_mem	1	I	1	I	I	ı	1	T	1	1
	emode_cpu										
_	dataack_ports(2)	1	I	I	ı	I	ı	ı	1	1	
		1	l	I	ı	I	1	I	I	1	1
	datareq_ports(2)	1	I	I	I	I	I	I	ı	ı	ı
L	enb										

	Bus/Signal	720	721	722	723	724	725	726	727	728	729
							-				
0-	instrAB						00B4				
0-	instrDB	'	ı		ı		0000000	ı	ı	1	-
			I	I	I	I	ı	I	I	I	ı
0-	dataAB_cpu						00000				
0-	dataDBo_cpu	'	ı	'	ı	'	002F	1			-
			I	I	I	I	T	I	I	I	I
0-	dataDBi_cpu					-	FFFFFFF				
6-	selector	'	<u> </u>	'	1	1	2	'	'	'	'
			ı	I	I	I	ı	I	ı	I	ı
9-	wmode_cpu						3				
	finish	'	ı	'	1	'	'	1	'	'	'
			I	I	I	I	ı	I	I	I	ı
	datarw_cpu										
	datareq_cpu	'	1	'	1	'	'	'	'	'	'
		ı	I	ı	Ι	ı	ı	I	I	ı	I
	dataae_cpu										
	dataack_cpu	'	1		'	'		'	'		'
			П	ı	П	ı	1	T	I	ı	I
	cancel_cpu										
_	dataack_mem		'								,
			I	ı	I	1	1	ı	I	ı	ı
	datareq_mem										
_	emode_cpu										·
			I	ı	ı	ı	1	ı	I	ı	I
	dataack_ports(2)										
-	datareq_ports(2)		·				·	·	·	·	
		1	I	ı	I	1	1	T	I	ı	I
	enb										

	Bus/Signal	729 I	730 I	731 I	732	733 	734 I	735 I	736 	737 	738
0-	instrAB						00B4				
0-	instrDB	ı	ı	I	I	I	0000000	I	I	ı	1
		ı	ı	I	I	T	00000	I	I	I	I
	dataAB_cpu	ı	ı	I	I	I	I	I	I	ı	1
0-	dataDBo_cpu	ı	I	I	I	I	002F	I	I	I	ı
0-	dataDBi_cpu	1	-	I			FFFFFFF	1			
0-	selector						2				
0-	wmode_cpu	,			ı		3				
	finish	ı	ı	I	ı	l	I	l	l	I	'
	datarw_cpu	ı	ı	I	I	I	I	I	I	I	1
	datareq_cpu	1	ı	I	ı	ı	ı	ı	ı	ı	
		1	Т	ı	I	T	ı	ı	I	I	1
	dataae_cpu	ı	ı	I	ı	I	I	I	I	ı	1
	dataack_cpu	ı	ı	I	ı	I	I	I	I	I	I
	cancel_cpu	ı	ı	I	I	Т	I	ı	I I	ı	1
	dataack_mem	ı	ı	I	I	I	I	I	I	I	1
$\vdash$	datareq_mem										
$\vdash$	emode_cpu							· 		· 	
	dataack_ports(2)	1	ı	I	ı	I	I	I	I	I	'
L	datareq_ports(2)	ı	ı	ı	ı	ı	I	ı	ı	ı	
	enb	1	ı	I	I	I	I	T	1	1	I

	Bus/Signal	738	739	740	741	742	743	744	745	746	747
						-	00B4				
0-	instrAB	1	T	T.	I	T	0064	I	T	T	I
0-	instrDB						00000000				
0-	dataAB_cpu	I	I	ı	ı	ı	00000	l	l	I	ı
			T	T	Γ	ı	I	Γ	1	T	Г
0-	dataDBo_cpu	1	I	T T	I	1	002F	I I	1	T.	
0-	dataDBi_cpu						FFFFFFF				
0-	selector	1	I	I	I	ı	2	I	ı	I	1
		- 1	I	1	I	T	I	ı	T	1	ı
0-	wmode_cpu						3				
-	finish										
	dotoru onu	ı	I	I	I	I	I	I	I	I	Π
	datarw_cpu	1	l I	1	ı		ı	ı	1	T T	I
	datareq_cpu										
-	dataae_cpu	I	l	'	I	'	I	ı	'	ı	ı
		I	l	ı	ı	1	I	T	1	ı	1
	dataack_cpu	1	I	ı	I	ı	ı	I	1	ı	ı
$\vdash$	cancel_cpu										
_	dataack_mem	1	I	ı	ı	1	ı	I	1	ı	
		- 1	T	I	ı	1	ı	T	1	ı	ı
	datareq_mem	1	ı	T T	I	1	ı	I	1	T T	ı
	emode_cpu										
	dataack_ports(2)	ı	I	1	ı	1	ı	l	ı	ı	ı
			ı	ı	ı	ı	ı	ı	1	ı	-
	datareq_ports(2)	-	I	1	I		ı	I		1	1
L	enb										

	Bus/Signal	747	748	749	750	751	752	753	754	755	756
	Bus/Sigilal										
0-	instrAB						00B4				
0-	in ataDD	I	I	I	I	I	0000000	I	I	I	I
	instrDB	I	I	I	I	I	0000000	I	I	I	
0-	dataAB_cpu						00000				
	1	1	ı	I	I	ı	002F	I	I	I	1
0-	dataDBo_cpu		1	ı	I		002F	1			
0-	dataDBi_cpu						FFFFFFF				
		1	ı	I	I	1	-	T	ı	I	1
0-	selector						2				
0-	wmode_cpu	·			· · · · · · · · · · · · · · · · · · ·	·	3	,			
		ı	I	I	I	T	I	T	T	T	I
	finish		I	ı	ı	1	ı	I I			1
	datarw_cpu					'			'	'	'
		1	ı	I	ı	1	ı	T.	ı	I I	1
	datareq_cpu										
	dataae_cpu	'	ı	ı	1	'	ı	I	'	'	1
		1	ı	ı	ı	ı	I	l	T	ı	-
	dataack_cpu										
	cancel_cpu	1	ı	ı	ı	1	ı	I	'	ı	I
		1	I	ı	ı	T	ı	I	ı	ı	ı
	dataack_mem										
	datareq_mem		ı	ı	ı	1	I	I .	'	ı	1
	datareq_mem	I	ı	ı	ı	ı	ı	T	1	ı	1
	emode_cpu										
	dataack_ports(2)	I	I	I	I	1	I	I	ı	ı	
	dataack_ports(z)	1	ı	I	ı	1	ı	I	ı	I	1
	datareq_ports(2)										
	onh	I	I	ı	I	ı	T	T	ī	ı	I
	enb										

	Bus/Signal	756	757	758	759	760	761	762	763	764	765
	Bus/Signal		1								
0-	instrAB						00B4				
0-	in ataDD	I	I	I	I	I	00000000	I	I	I	ı
	instrDB		I	I	I	I	0000000	I	I	I	
0-	dataAB_cpu						00000				
			ı	I	I	ı	002F	I	I	I	I
0-	dataDBo_cpu			ı	I		002F	1		I	
0-	dataDBi_cpu						FFFFFFF				
		I	ı	I	I	1		I	I	I	ı
0-	selector						2				
0-	wmode_cpu	'	'		'	'	3	'		'	'
		ı	ı	I	I	ı	ı	I	ı	ı	ı
	finish		1	ı	ı		I	l			
	datarw_cpu	'	'	ı	ı	'	ı	l l	'	ı	-
		1	1	ı	ı	-	ı	I	ı	I	I
	datareq_cpu										
	dataae_cpu	l	l	I	I	'	ı	ı	ı	ı	ı
		1	1	ı	ı	ı	ı	ı	ı	ı	-
	dataack_cpu										
	cancel_cpu		ı	ı	ı	1	ı	I		ı	-
	ounoci_opu	I	I	I	I	ı	I	I	I	I	ı
	dataack_mem										
	datareq_mem		ı	I	I	'	ı	l	ı	I	1
	datareq_mem	1	1	I	I	ı	I	I	ı	I	1
	emode_cpu										
	datacals narta(2)	-	T	ı	I	1	ı	T	ı	ı	
	dataack_ports(2)	1	ı	I	T	1	ı	T	I	I	-
$\vdash$	datareq_ports(2)										
	anh	I	ı	I	I	ı	I	I	ı	I	I
	enb										

	Bus/Signal	765	766	767	768	769	770	771	772	773	774
	Bus/Sigilal										
0-	instrAB						00B4				
0-	in a tu DD	I	I	I	I	I	00000000	I	I	I	I
	instrDB	I	T	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
	1	1	ı	I	I	I	002F	I	I	I	1
0-	dataDBo_cpu			ı	I		002F		ı	1	
0-	dataDBi_cpu						FFFFFFF				
		1	1	I	I	ı	-	I	I	T	1
0-	selector						2				
0-	wmode_cpu	·	·		· · · · · · · · · · · · · · · · · · ·	'	3				
		1	T	I	I	T	I	T .	I	T	ı
	finish		1	ı	ı	1	ı	1		1	1
	datarw_cpu	-				'	'	'		'	'
		1	1	I	ı	ı	ı	I	ı	I	ı
	datareq_cpu										
	dataae_cpu	1	'	ı	1	'	ı	ı	1	'	1
		1	ı	ı	ı	ı	I	I	ı	I	1
	dataack_cpu										
	cancel_cpu	1	1	ı	ı	ı	ı	I	ı	ı	-
		1	T	ı	ı	ı	ı	I	ı	ı	1
	dataack_mem										
	datareq_mem		'	ı	I	ı	ı	I	ı	ı	ı
	datareq_mem	I I	ı	ı	ı	ı	ı	I	ı	ı	1
	emode_cpu										
	dataack_ports(2)	-	ı	ı	ı	I	ı	I	ı	ı	1
	datadox_porto(2)	1	T	ı	ı	1	ı	T.	ı	ı	ı
	datareq_ports(2)										
	enb	1	'	ı	I	ı	I	I	ı	1	ı
	GIID										

	Bus/Signal	774	775	776	777	778	779	780	781	782	783
0-	instrAB	I	I	I	ı	1	00B4	ı	1	1	-
0-	instrDB						00000000				
<b>6</b> -	dataAB_cpu	I	I	Ī	I	T	00000	I	T	T	I
		T	T	Ī	T	1	ı	Г	T.	I	ı
0-	dataDBo_cpu			ı			002F				
0-	dataDBi_cpu	'	'	1	1	1	FFFFFFF	ı	ı	'	,
6-	selector	I	I	I	I	ı	2	I	ı	I	1
	-	T.	I	I	ı	T.		ı	T.	I	I .
0-	wmode_cpu	I	I	I	ı	I I	3	I	T T	ı	1
$\vdash$	finish										
L	datarw_cpu	I	I	I	ı	I	I	I	I	ı	T
		ı	ı	ı	ı	ı	I	ı	ı	ı	1
	datareq_cpu	I	ı	I	I	T	I	I	T.	I	T
	dataae_cpu										
	dataack_cpu	I	I	ı	ı	ı	l	I	l	ı	1
		I	I	I	ı	1	I	ı	I I	ı	1
	cancel_cpu	1	1	I	ı	T	I	I	T T	1	1
	dataack_mem										
$\vdash$	datareq_mem	l	ı	l	ı	ı	l	l	1	l	l
	emode_cpu	I	I	I	ı	'	I	ı	ı	ı	1
		ı	ı	1	ı	ı	ı	ı	T	ı	ı
	dataack_ports(2)	ı	ı	ı	1	ı	ı		ı	1	1
$\vdash$	datareq_ports(2)										
L	enb	I	I	I	ı	l	l	I	l	I	I
		1	1	ı	1	,	1	1	1	1	

	Bus/Signal	783	784	785	786	787	788	789	790	791	792
0-	instrAB						00B4				
0-	instrDB	I	I	I	ı	I	0000000	I	I	I	ı
T	IIISUDB	I	I	I	I	I	1	I	I	ī	I
0-	dataAB_cpu						00000				
0-	1-1-00-	I	ı	I	ı	ı	002F	ı	I	I	ı
	dataDBo_cpu	I	I	I	I	I	UUZF	I	I	I	I
0-	dataDBi_cpu						FFFFFFF				
		I	ı	I	ı	ı	-	I	I	I	1
0-	selector						2	ı			
6-	wmode_cpu	·	<u> </u>	'	·	<u>'</u>	3				
		ı	ı	I	ı	ı	I	I	I	ı	ı
	finish										
	datarw_cpu	I	I	I		ı	I	I	I	I	I
		ı	ı	I	1	1	I	1	T T	ı	ı
	datareq_cpu										
	dataae_cpu	'	1	I	1	1	I	I	I	I	
	uataae_cpu	1	1	I	1	ı	I	I	I	I	I
	dataack_cpu										
	anned on.	I	I	I	1	1	I	I	I	ı	ı
	cancel_cpu	I	I	I	ı	ı	I	ı	T I	T	ı
	dataack_mem										
		1	1	I	1	ı	I	1	I	T.	1
	datareq_mem			1			ı				
	emode_cpu										
		ı	ı	I	1	T.	I	ı	I	ı	ı
	dataack_ports(2)										
$\vdash$	datareq_ports(2)	'	1	ı	1	'	1	'	'	,	'
		1	Т	ı	T	T	ı	ı	T	ı	1
	enb										

	Bus/Signal	792	793	794	795	796	797	798	799	800	801
		1	1			1					
0	instrAB						00B4				
0-	instrDB	I	ı	ı	1	I	0000000	ı	I	I	I
		I	I	I	T	I	I	I	I	T	I
<b>6</b> -	dataAB_cpu						00000				
0-	dataDBo_cpu	I	l	ı	ı	l	002F	I	l	I	l ·
	чатарьо_срч	I	T	I	I	I	I	I	I	I	I
0-	dataDBi_cpu						FFFFFFF				
<b>6</b> -		I	I	I	ı	I	2	I	I	I	I
	selector	I	I	I	ı	I		I	I	I	I .
0-	wmode_cpu						3				
		I	ı	ı	ı	I	I	I	I	I	I
	finish	1	1			I	1	I	1		I
H	datarw_cpu								·		
		ı	1	ı	1	ı	ı	ı	T T	ı	1
	datareq_cpu	1	1			I	1	I		1	
L	dataae_cpu		'			'	,		'	·	
		I	ı	ı	ı	ı	I	ı	I	I	I
	dataack_cpu										
L	cancel_cpu	ı	l	1	'	ı	ı	ı	ı	ı	1
		ı	ı	ı	ı	ı	I	ı	I	I	I
	dataack_mem										
L	datareq_mem	ı	ı	ı	1	ı	ı	ı	I	1	ı
	datareq_mem	1	· ·	I	1	1	Į.	ı	l I	I I	I I
$\vdash$	emode_cpu										
	data a da manta (2)	I	I	ı	1	I	I	I	I	I	I
	dataack_ports(2)	1			1	ı	T		1	1	1
$\vdash$	datareq_ports(2)										
		ı	1	ı	1	1	I	ı	ı	1	1
	enb										

	Bus/Signal	801	802	803	804	805	806	807	808	809	810
0-	instrAB						00B4				
T	IIISUAD	1	T.	I	I	I	1	ı	T.	I	1
0-	instrDB						00000000				
0-	dataAB_cpu	ı	l	I	I	I	00000	I	I	I	I
		1	I	ı	ı	ı		ı	T.	ı	ı
0-	dataDBo_cpu	1					002F				
0-	dataDBi_cpu	-	I	ı	ı	ı	FFFFFFF	ı	I	ı	'
0-	selector	I	I	I	I	I	2	I	I	I	ı
			I	I	I	I	ı	I	I	ı	1
0-	wmode_cpu						3				
-	finish	'	l	I	I 	I	,	I	ļ	ı	'
	datami, ami,	ı	T	I	I	I	T	I	I	I	ı
	datarw_cpu		T I	1	ı		1		1	1	1
	datareq_cpu										
	dataae_cpu	'	l	ı	I	I	l	'	, I	ı	'
	dataack_cpu	ı	I	I	ı	ı	ı	I	I	ı	-
	cancel_cpu	1	I	I	ı	ı	ı	ı	I	ı	1
	carioci_opu	1	I	I	I	I	I	I	I	ı	1
	dataack_mem										
	datareq_mem		l	ı	ı	l	l	ı	l	1	ı
	emode_cpu	1	l	I	I	I	ı	I	I	'	I
		1	1	1	I	I	1	ı	1	ı	1
	dataack_ports(2)										
$\vdash$	datareq_ports(2)			1	1	1		'	1	1	<u> </u>
	enb	'	l	l	I	I	I	I	I	I	ı

	Bus/Signal	810	811	812	813	814	815	816	817	818	819
							00B4				
0-	instrAB	1	I	I	I	1	0064	ı	T.	I	I
0-	instrDB						00000000				
0-	dataAB_cpu	ı	I	ı	ı	ı	00000	I	l	I	I
L		1	I	I	ı	I .	002F	ı	T.	I	ı
0-	dataDBo_cpu	1	I	I	I	I	002F	I	I I	I	I
0-	dataDBi_cpu						FFFFFFF				
0-	selector	ı	I	ı	I	ı	2	I	I	ı	1
		1	I	I	I	ı	1	I	I	I	ı
0-	wmode_cpu	1	I I	1	I	1	3	I	1	1	
	finish										
L	datarw_cpu	I	I	T.	I	ı	I	I	T.	I	ı
		1	I		ı	1	ı	ı	- I		1
	datareq_cpu		I				1				
$\vdash$	dataae_cpu				·						
L	dataack_cpu	1	I	ı	ı	ı	ı	ı	I	ı	-
		1	I	ı	I	ı	ı	ı	I	ı	I
	cancel_cpu				1						
-	dataack_mem	·			·	·					
	datareq_mem	1	I	ı	I	I	ı	ı	I	ı	I
		1	I	ı	I	ı	ı	ı	I	ı	ı
	emode_cpu		ı		ı			ı			
-	dataack_ports(2)	·	,	,	,			·			
L	datareq_ports(2)	1	I	I	ı	ı	ı	I	I	I	-
		1	I	ı	I	I	I	ı	I	I	I
	enb										

	Bus/Signal	819	820	821	822	823	824	825	826	827	828
0-	instrAB						00B4				
0-	instrDB	ı	ı	ı	I	ı	00000000	ı	ı		ı
		1	I	I	I	1	ı	I	1	T	I
0-	dataAB_cpu						00000				
0-	dataDBo_cpu	1	ı	ı	ı	'	002F	1	ı ı	'	1
		I	I	T	I	I	I	ı	Т	T.	T
0-	dataDBi_cpu						FFFFFFF				
0-	selector	ı	ı	ı	I	I	2	ı	l l	'	ı
		I	I	1	I	I	ı	I	I	I	I
0-	wmode_cpu						3				
	finish	I	I	ı	I	ı	ı	ı	ı	'	1
		ı	I	T	I	I	T	ı	Т	T.	T
	datarw_cpu										
L	datareq_cpu		ı	ı	ı	ı	1	1		'	1
	datai oq_opu	1	ı	ı	I	I	I	ı	ı	I	T.
	dataae_cpu										
L	dataack_cpu		1	1		1				'	1
		1	I	I	I	I	I	I	T	ı	T
F	cancel_cpu										
	dataack_mem	ı	I	ı	I	ı	1	ı	ı	1	1
	datadok_mem	1	1	I	I	I	1	ı	1	T.	T.
	datareq_mem										
L	emode_cpu	ı	ı	ı	I	ı	ı	ı	ı	'	ı
	ciniode_opu	ı	I	T	Γ	I	ı	Ī	ı	T	1
	dataack_ports(2)										
L	datareq_ports(2)			-		ı				1	ı
	data:04_porto(z)	ı	I	I	Ι	I	I	I	ı	ı	T.
	enb										

	Bus/Signal	828	829	830	831	832	833	834	835	836	837
	Dus/Signal					1					
0-	instrAB						00B4				
<b>6</b>	in ataDD	I	I	ı	I	ı	00000000	I	I	I	ı
	instrDB	I	I	I	I	I	0000000	I	I	I	I
0-	dataAB_cpu						00000				
		1	T	1	I	ı	2005	T.	I	I	1
0-	dataDBo_cpu			1	ı	1	002F				
0-	dataDBi_cpu				'		FFFFFFF		1		'
		1	I	1	I	ı	ı	I	ı	I	ı
0-	selector						2				
0-	wmode_cpu		T .	ı	ı	ı	3	I .	I	1	
T	willoue_cpu	1	T.	1	I	1	1	T.	I	I	ı
	finish										
	1.4	I	I	ı	I	T	I	I	I	I	Ι
	datarw_cpu		<u> </u>		l						
_	datareq_cpu										
		I	T	ı	Ι	ı	T	I	Ι	T	ı
	dataae_cpu										
	dataack_cpu	'	l	'	ı	'	'	ı	ı	'	1
	datadon_opu	1	I	ı	I	1	I	I		I	1
	cancel_cpu										
	dataack_mem	I	I	ı	I	ı	I	I	I	I	1
	uataack_mem		I	T	I	T	I	I	1	I	1
	datareq_mem										
		1	T	1	ı	ı	ı	I	I	1	1
	emode_cpu		I		I	1	I	ı	I	1	
_	dataack_ports(2)										
		1	-	1	-	1	ı	ı		1	-
	datareq_ports(2)										
	enb	1	I	'	I.		1	I	ı	1	-
	OHD										

Bus/Signal instrAB instrDB dataAB_cpu dataDBo_cpu dataDBi_cpu selector wmode_cpu finish datarw_cpu dataae_cpu dataack_cpu						00000000 000000 0002F FFFFFFFF 2				
instrDB dataAB_cpu dataDBo_cpu dataDBi_cpu selector wmode_cpu finish datarw_cpu dataae_cpu dataack_cpu					I I	00000000 00000 0002F FFFFFFFF 2				I
dataAB_cpu dataDBo_cpu dataDBi_cpu selector wmode_cpu finish datarw_cpu dataae_cpu dataae_cpu dataack_cpu					I I	00000 002F FFFFFFF 2				I
dataAB_cpu dataDBo_cpu dataDBi_cpu selector wmode_cpu finish datarw_cpu datareq_cpu dataae_cpu dataack_cpu					I I	00000 002F FFFFFFF 2				I
dataDBo_cpu dataDBi_cpu selector wmode_cpu finish datarw_cpu datareq_cpu dataae_cpu dataack_cpu			1		I I	002F FFFFFFFF 2 3	T T			
dataDBo_cpu dataDBi_cpu selector wmode_cpu finish datarw_cpu datareq_cpu dataae_cpu dataack_cpu					I I	2	T T	1 1 1		
dataDBi_cpu selector wmode_cpu finish datarw_cpu datareq_cpu dataae_cpu dataack_cpu				1	I I	2	T T	1		I I
selector wmode_cpu finish datarw_cpu datareq_cpu dataae_cpu dataack_cpu	1		1	1	I I	3	T T	1	1	
selector wmode_cpu finish datarw_cpu datareq_cpu dataae_cpu dataack_cpu	1	1	1	1	I I	3		I I	I I	1
wmode_cpu  finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu	1		l I	1	I I	3	1	ī	ı	1
finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu	1	I I	1	1	I I	ī	ı	I I	ı	I I
finish  datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu	1	I I	I	1	ı	ī	,	I	1	1
datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu	1	ı	I	1	I	I	1			
datarw_cpu  datareq_cpu  dataae_cpu  dataack_cpu	I	1	I	I	I	I				
datareq_cpu  dataae_cpu  dataack_cpu	ı							I	ı	I
dataae_cpudataack_cpu	1									
dataae_cpudataack_cpu		'	ı	1	I	ı	1	ı	1	ı
dataack_cpu	I	I	I	T	I	I	T	I	ı	I
	ı	ı	ı	ı	I	ı	ı	ı	1	ı
	I	I	I	I	I	I	1	I	1	I
cancel_cpu										
	ı	T	ı	ı	I	ı	T	ı	ı	ı
dataack_mem	I	I I	I	I	I		-	ı	1	
datareq_mem	1	'	ı	'	ı	ı	'	ı	'	l
dataroq_mom	I	T	ı	T	I	ı	T	I	T	I
emode_cpu										
data adv. norte (0)	ı	I	I	I	I	ı	T		1	I
dataack_ports(2)	I	I		I					1	I
datareq_ports(2)										
	1	I	I	1	ı	ı	1	ı	1	I
enb										

	D (0)	846	847	848	849	850	851	852	853	854	855
	Bus/Signal										
0-	instrAB		,	'	'	'	00B4	'	,	'	·
		I	I	I	I	ı		ı	T.	I	I
0-	instrDB						00000000				
0-	dataAB_cpu	1	l	I	l	ı	00000	I	I	I	1
		ı	ı	ı	ı	ı		ı	ı	ı	ı
0-	dataDBo_cpu		I	I	ı	1	002F	I		I	1
0-	dataDBi_cpu	·					FFFFFFF	'			·
		1	ı	I	I	ı	  -	I	T	I	1
0-	selector						2				
6-	wmode_cpu		1	ı	ı	1	3	I	ı	ı	1
		1	ı	I	Ι	ı	1	I	T	I	ı
	finish										
	datany any	I	I	I	I	I	I	l	I	I	I
	datarw_cpu	1			I			l I	1	l I	1
$\vdash$	datareq_cpu										
	dataae_cpu	ı	I	I	I	1	I	I	1	I	1
	dataac_opu	I	1	1	I	ı	ı	ı	T	I	1
	dataack_cpu										
	cancel_cpu	'	ı	I	I	ı	ı	I	ı	I	1
	cancer_opu	1	I	I	I	I	I	I	1	I	I
	dataack_mem										
	datareq_mem	1	ı	ı	I	ı	ı	I	ı	ı	1
	datareq_mom	1	ı	ı	I	ı	ı	ı	ı	I	ı
	emode_cpu										
	dataack_ports(2)	1	I	I	I		I	I	I	I	1
		1		ı			1		1	-	1
	datareq_ports(2)	1	I	I	I	I	I	I	I .	I	I
L	enb										

	Bus/Signal	855	856	857	858	859	860	861	862	863	864
	Dus/Sigilal										
0-	instrAB						00B4				
<b>6</b>	in at a DD	I	I	I	I	I	00000000	I	I	I	ı
	instrDB	I	I	I	I	I	0000000	I	I	I	
0-	dataAB_cpu						00000				
		I	ı	I	ı	ı	0005	I	ı	I	1
0-	dataDBo_cpu			ı			002F	I			
0-	dataDBi_cpu				·		FFFFFFF	·			
		ı	I	I	ı	ı		T	ı	I	ı
0-	selector						2				
0-	wmode_cpu	'	ı	ı	ı	1	3	l l	'		
		1	I	I	I	I	I	I	I	I	ı
	finish										
	datarw_cpu	1	ı	I	I	ı	I	I	ı	I	ı
	dataiw_opu	1	ı	I	ı	ı	ı	I	ı	1	ı
	datareq_cpu										
	dataae_cpu	l	ı	I	I	ı	ı	I	ı	I	
	uataae_cpu	1	ı	ı	ı	I	ı	I	I	I I	1
	dataack_cpu										
		ı	I	ı	ı	ı	ı	I		I	1
	cancel_cpu	ı	I	I	I	I	ı	I	ı	I I	I
	dataack_mem										
		1	ı	I	ı	ı	ı	I	ı	I	1
	datareq_mem		1	1							
	emode_cpu										
		ı	I	ı	I	ı	T	Ι	ı	T	ı
	dataack_ports(2)										
	datareq_ports(2)		ı	1	ı	1	1	ı	1	1	
		ı	I	ı	I	I	I	I	I	I	1
	enb										

	Bus/Signal	864	865	866	867	868	869	870	871	872	873
	Bus/Sigilal										
0-	instrAB						00B4				
<b>6</b> -	instrDB	I	I	I	I	I .	0000000	I	ı	I	ı
T	IIISUDB	I	I	I	I	T	1	I	I	I	I
0-	dataAB_cpu						00000				
	de te DD e e e e	ı	I	I	I	ı	002F	I	I	ı	ı
0-	dataDBo_cpu		1		ı		UU2F	1	I		
0-	dataDBi_cpu						FFFFFFF				
		I	I	I	I	ı	1	ı	I	T	ı
0-	selector						2				
0-	wmode_cpu	'	'	'	'	'	3	'	'	'	'
		ı	I	I	I	ı	I	I	ı	I	I
	finish										
	datarw_cpu	ı	I	I	ı	ı	I	I	I	I	1
		ı	ı	ı	ı	1	ı	ı	ı	1	ı
	datareq_cpu										
	dataae_cpu	ı	I	I	I	1	ı	I	ı	ı	
	uataae_cpu	ı	I	I	ı	1	ı	I	ı	I I	1
$\vdash$	dataack_cpu										
		I	I	I	ı	1	ı	I	I	I	I
	cancel_cpu	I	I	T	I	ı	I	I	I	ı	I
-	dataack_mem										
		ı	I	I	ı	1	I	I	ı	I	1
	datareq_mem	1	-			1			1		
_	emode_cpu										
		ı	I	T	I	ı	I	I	I	I	Ι
	dataack_ports(2)										
	datareq_ports(2)	1	ı	I	ı	1	1	ı	ı	1	1
		1	I	T	ı	1	I	I	ı	ı	ı
	enb										
	0110										

	Bus/Signal	873	874	875	876	877	878	879	880	881	882
				1		1					
0-	instrAB						00B4				
0-	instrDB	'	T .	I	ı	I	0000000	ı	1	ı	
		ı	T.	I	I	I	ı	I	T	I	ı
0-	dataAB_cpu						00000				
0-	dataDBo_cpu	1	T .	I	1	ı	002F	ı	I .		
		ı	I	I	I	I	I	I	I	I	ı
0-	dataDBi_cpu						FFFFFFF				
0-	selector	1	ı	I	ı	l	2	1	ı	ı	1
	Selector	I	1	I	I	I	1	I	1	I	I
0-	wmode_cpu						3				
	finiah	I	ı	ľ	ı	I	I	I	ı	ı	-
	finish	ı	1	I	ı	I	I	I	T	I	
	datarw_cpu										
	determine and	ı	1	I	1	ı	ı	ı	1	1	1
	datareq_cpu	I	ı	I	I	I	I	I	I	I	I
	dataae_cpu										
		1	ı	I	1	I	I	ı	1	ı	ı
	dataack_cpu			1	1		ı		1		I
	cancel_cpu										
		I	1	ı	1	I	I	ı	1	ı	-
	dataack_mem						I				
	datareq_mem										
		1	1	T	ı	ı	ı	ı	1	1	1
	emode_cpu	1	1	I	1	I	I	I		1	1
	dataack_ports(2)										
		ı	1	I	1	ı	ı	1	1	1	-
$\vdash$	datareq_ports(2)										
	enb	1	'	I	'	ı	I	I	'	'	1
	CIID										

pu cpu cpu					1	00000 00000 00000 0002F	1		1	1
cpu	1	1	1	1	1	00000000 000000 00000	1	1	1	1
cpu	1	, , , , , , , , , , , , , , , , , , ,	1	,	1	00000 002F	1	,	1	1
cpu	1	1	1	1	F	002F	1	1	I I	I
cpu	1	,	1	1	, ,	002F	l I	1	1	ı
ppu	1	1	ı	1	·	I	ı	I		
	1	1	1	1	F		I			
	ı	1	ı	-		FFFFFF			ı	1
)u	ı	1			-	ı	I	1	1	ı
)u	· ·					2	1			
						3				
	I	I	ı	- I	1	I	ı	ı	1	1
	I	T	I	T	T	I	I	I	T	ı
ou										
pu		ı	1	1	'	ı	1		'	
	I	I	T	1	1	1	T	T	1	1
ou										
:pu		· 	· 	· 		· 				·
	I	I	ı	1	1	I	ı	1	1	I
u	-	1	1	1	1	I	ı	1	1	1
nem				1		ı	1	ı	1	-
	I									1
nem	ı	I	ı	1	1	1	ı	-	I	
	1	1		'	1	'	ı	ı	-	
nem	1	1	1	1	1	l l	I I	1	I I	1
ou	1	1	,	1	'	1	1	1	1	1
nem	1	1	1	1	1	1	1	1	1	1
16	ern									

instrA instrE dataA			1	1			00B4				
instrE	DB .	1	I	ī			00B4				
data/		1	I	I	-		0004				
data/		I			'	I	00000000	I	I	I	ı
	AB_cpu			I	I I		0000000	I	I	I	
							00000				
門 data[		ı	I	T	ı	ı		ı	Т	I	1
	DBo_cpu						002F				
- data[	DBi_cpu	1	ı	ı	ı	ı	FFFFFFF	ı	T .	ı	l
datas	551_opu	I	ı	I	I	I	I	ı	T	I	-
╾ selec	ctor						2				
- wmod	d	ı	I	I	ı	ı	2	I	I	I	1
wmod	de_cpu		1	1			3				
finish	1										
		T	I	I	ı	ı	I	ı	П	I	ı
datar	rw_cpu										
datar	req_cpu	1	I	ı	'	'	I	1	I	ı	1
datar		I	I	I	I	I	I	ı	I	I	ı
dataa	ae_cpu										
	- 1	1	I	ı	ı	1	I	ı	I	ı	1
dataa	ack_cpu	I	I	I	I	I	I	I	I I	I	ı
cance	el_cpu										
		ı	I	ı	ı	1	ı	ı	I	ı	1
dataa	ack_mem	I	I	I	1	1	I	I	I	I	
datar	req_mem	'	ı	1	'	'	ı	'		ı	ı
datar		ı	I	I	ı	ı	I	ı	T	I	1
emod	de_cpu										
-late-	nals navta(2)	I	I	ı	I	ı	I	I	T	I	ı
dataa	ack_ports(2)	I		ı	I	1	I				
datar	req_ports(2)										
	,	ı	I	ı	ı	1	ı	1	T	ı	ı
enb											

	Bus/Signal	900	901	902	903	904	905	906	907	908	909
							0004				
0-	instrAB	1	l I	I	ı	T I	00B4	I	T T	T I	1
0-	instrDB						00000000				
0-	dataAB_cpu	I	I	I	ı	I	00000	ı	T.	ı	ı
			ı	I	ı	I	T I	I	I	I	ı
0-	dataDBo_cpu		1			1	002F	ı			
0-	dataDBi_cpu				·		FFFFFFF				
0-	selector	ı	ı	I	ı	I	2	I	I	I	ı
T	Selector	1	I	I	I	I	I	I	I	I	I
0-	wmode_cpu						3				
-	finish	ı	ı	ı	'	ı	ı	ı	ı	ı	1
		1	I	I	T.	T	T.	I	T.	T	I
	datarw_cpu		I	ı	1	ı	1		1	T T	I
$\vdash$	datareq_cpu										
	dataae_cpu	1	I	ı	ı	ı	ı	ı	I	1	1
		ı	ı	ı	ı	I	I	I	T	I	1
	dataack_cpu			1	1			1		1	1
$\vdash$	cancel_cpu										
	dataack_mem	I	I	I	1	ı	ı	I	I	I	1
			ı	ı	T	1	I	ı	T.	1	1
	datareq_mem										
$\vdash$	emode_cpu	·	'						'		<u> </u>
		1	I	I	1	1	ı	ı	T.	1	1
	dataack_ports(2)	1	ı	I	1	1	1	ı	1	ı	1
$\vdash$	datareq_ports(2)										
L	enb	1	I	I	'	I	1	I	l	'	1
	0.10										

	Bus/Signal	909	910	911	912	913	914	915	916	917	918
							00B4				
0-	instrAB	I	I	T	I	T T	0064	ı	T T	ı	1
0-	instrDB						00000000				
0-	dataAB_cpu	ı	ı	ı	ı	ı	00000	l	l	I	I
		1	ı	T.	ı	I .	I	ı	T.	I	ı
0-	dataDBo_cpu	I	I	I	I I	I	002F	I	I I	I	I
0-	dataDBi_cpu						FFFFFFF				
<b>6</b>	selector	I	ı	ı	I	I	2	I	I	ı	1
		1	I	I I	I	ı	I	I	I	I	ı
•	wmode_cpu	1	I I	1	I	1	3	I	1	1	
	finish										
	datarw_cpu	- 1	I	ı	I	ı	I	I	T.	I	ı
		1	ı	ı	ı	1	ı	ı	- I		1
	datareq_cpu		I								
$\vdash$	dataae_cpu				· · · · · · · · · · · · · · · · · · ·						
	dataack_cpu	1	ı	ı	ı	ı	ı	ı	I	ı	-
		1	I	ı	I	ı	I	ı	I	ı	I
	cancel_cpu		1		1						
	dataack_mem				·	·					
	datareq_mem	1	I	I	I	I	ı	ı	I	ı	I
		I	ı	T	ı	1	ı	ı	T	ı	ı
	emode_cpu		1		ı		ı				
	dataack_ports(2)	·									·
				ı	ı	1	ı	ı	ı	ı	ı
	datareq_ports(2)	ı	I	ı	T.	1	T.	ı	I	1	I
	enb										