

ELABORATO SIS

ARCHITETTURA DEGLI ELABORATORI

A.A. 2020/2021 – Corso di Laurea in Informatica

Bianchini Davide (matricola)

Bragastini Enrico (matricola)

Mafficini Andrea (VR462441)

# Sommario

[Sommario 2](#_Toc62465629)

[FSMD 3](#_Toc62465630)

[Controllore FSM 4](#_Toc62465631)

[Datapath 5](#_Toc62465632)

[Esempio esecutivo 6](#_Toc62465633)

[Ottimizzazione e Mapping 7](#_Toc62465634)

# FSMD

* Ciao

# Controllore FSM

* Interpretazione della specifica
* STG
* Spiegazione degli stati, degli input e degli output (perché abbiamo messo un certo stato e perché funziona) [come fosse un elenco puntato stato per stato cosa fanno]
* STT fatta in excel

(NB: usare i sottotitoli per i paragrafi e aggiornare il sonomario)

# Datapath

* Introduzione ai due datapath singoli. Perché abbiamo fatto loro, cosa eseguono.
* Disegno
* Spiegazione formale
* Codice, spiegazione (perché ci sono warning)

# Esempio esecutivo

* Screen comandi più spieg

# Ottimizzazione e Mapping

* statistiche del circuito prima e dopo l’ottimizzazione
* specifiche mapping