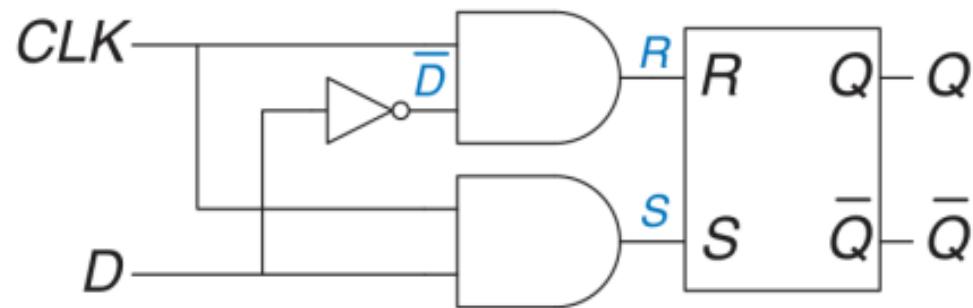


# D latch

Cella di memoria a 1 bit, il cui valore è impostato a  $D$  (data) solo quando  $CLK$  (clock) è 1.



$CLK$	$D$	$\bar{D}$	$S$	$R$	$Q$	$\bar{Q}$
0	X	$\bar{X}$	0	0	$Q_{prev}$	$\bar{Q}_{prev}$
1	0	1	0	1	0	1
1	1	0	1	0	1	0