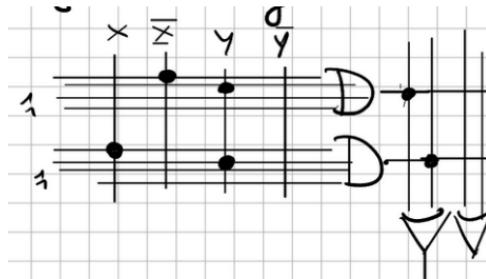


PLA e FPGA

PLA

Programmable Logic Array: contiene una serie di porte AND collegate a delle porte OR per implementare reti combinatorie su due livelli in forma somma di prodotti. I collegamenti tra gli input e le porte AND, e tra gli output degli AND e gli input degli OR sono (ri)programmabili.



FPGA

Array di blocchi logici riconfigurabili. Ciascun blocco svolge le seguenti funzioni:

- LUT 4×1 ;
- registro da 1 bit, utilizzabile anche come input della LUT;
- routing.