회의 순서

- 여비 사용 안내 및 자료작성 + 희망조사
- 추후 일정 및 회의 플랫폼 협의
- 현 상황 공유
- Git repo, coding convention, interface, PR 및 branch 관리
- 파트별 진행경과 및 자료조사 결과 공유
- 향후 진행방향 설정

여비 사용 안내 및 자료작성 + 희망조사

- 자료 작성 식비지원
- 여비 양식(외부자료)
- 여비 사용처 희망사항 (Chat gpt, Colab 등)

추후 일정 및 회의 플랫폼 협의

- Zoom
- 일자 및 시간 매주 오프라인 회의
- 샘플 데이터 수집 시 대면으로 진행

현 상황 공유

- IWR6843ISK 직결(UART) 통한 mmWave Demo Visualizer 작동 불가 – Config port O / Data port X
- DCA1000EVM 연결 통한 mmWaveStudio 에서의 정상 작동 확인
- 매뉴얼 통해 UniFlash 사용한 바이너리 업로드 없이는 해결불가로 확인. 단, 코드 수령 전 적용 힘듬



Run! Pause

Board Control Reset Control Reset Set (1) SOP Mode controlled via jumper on EVM	RS232 Operations COM Port COM1 Baud Rate 921600 Connect (2)	RegOp ContStream BMContig AdvFrameContig RampTimingCalculator LoopBack ExtFilterProg CalibContig DigitalMon AnalogTxMon AnalogTxMon DCBISTMon TxRxGainTemp	
Operating Frequency 60 GHz 77 GHz	Device Variant	GUI Version: 2.1.1.0 Radar Link Version: 2.0.9.0 (31/07/19) Post Proc Version: 4.86	
Files BSS FW: MSS FW: Config File:		SPI Operations SPI Connect (5) SPI Connect (5) RF Power-up (6)	

- 5 ×

→ □ Browse ☑ ❷

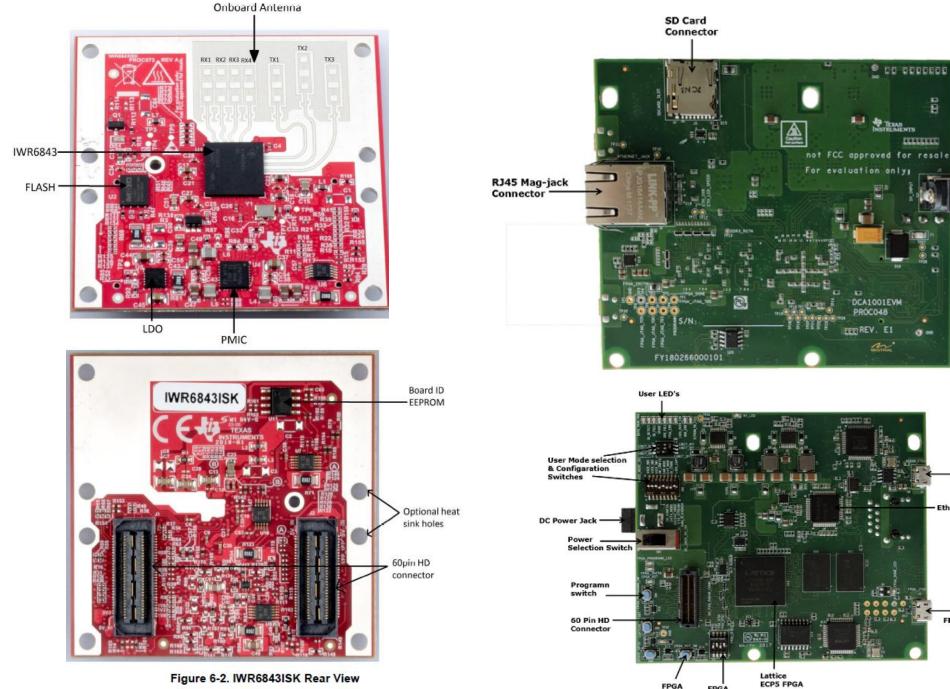
▼ TEXAS INSTRUMENTS

Github Repository

- Branch 관리 및 PR
- Coding convention
- 파트 별 Interface

파트별 진행경과 및 자료조사 결과 공유

- 각 파트 별 기술스택
- 시스템 요구분석 및 정의 / 명세서
- •문제 정의 및 모델 평가지표 또는 성능지표
- Ai: 예상 평가 지표 또는 성능지표 + 사용 모델
- PyQt(People Count) : 라이센스



9 00 0000000

anna.

FPGA

Reset

FPGA

Configaration

DC Power Jack

-Radar FTDI_USB

- Ethernet PHY

FPGA_JTAG

Figure 6-2. IWR6843ISK Rear View

향후 진행방향 및 기타 의견