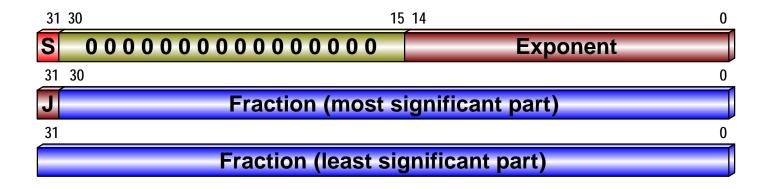


Sistemas electrónicos digitales Tema 6: Soporte para lenguajes de alto nivel







Índice del tema

- Introducción
- Tipos de datos
- Representación en punto flotante
- Arquitectura en punto flotante en el ARM
- Lenguajes de alto nivel, ANSI C
- Funciones en C/Ensamblador
- Uso de memoria
- Stack frame
- Keil examples





Introducción: Niveles de abstracción

Importancia de los niveles de abstracción en el desarrollo de software

Posibilita la programación independiente de la arquitectura de

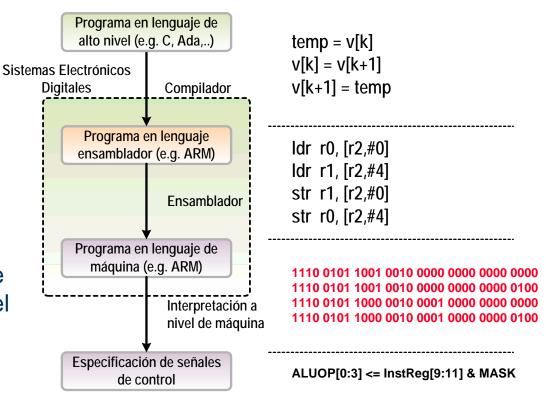
la máquina

Nivel ensamblador

 Dependiente de la arquitectura del procesador

 Abstracción → Programador

- Alto nivel (e.j. C)
 - Independiente de la arquitectura del procesador
 - Abstracción → Compilador







Introducción: Ventajas e inconvenientes

Parámetros de comparación

- Tiempo de desarrollo del software
 - A mayor nivel de abstracción más facilidad. El nivel de abstracción acerca la programación a estructuras más sencillas de utilizar por el programador
- Optimización del código
 - Los lenguajes de alto nivel no manejan muchas de las características implícitas de la arquitectura, tal y como los registros
 - La programación a bajo nivel produce códigos optimizados y, por lo tanto, más rápidos en ejecución
- Software life cycle y reusabilidad
 - La reusabilidad de un código a bajo nivel es más costosa siendo, en la mayor parte de las veces, más rentable la reescritura del código
- Portabilidad: Sólo en lenguajes de muy alto nivel





Introducción: Combinación del niveles de abstracción

¿Porqué es necesario el uso de varios niveles de abstracción?

Usar descripción a bajo nivel en rutinas críticas del sistema

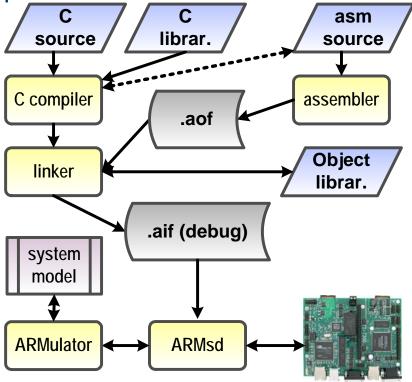
■ Ejemplo: DSP, implementación de un FIR

• x[0]*y[0]+x[1]*y[1]+...

 Al ser una operación crítica y muy repetitiva, se aconseja optimizar su código y tiempo de ejecución → "asm"

Consideraciones

 Necesidad de establecer mecanismo que permitan el paso de parámetros



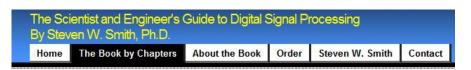




Introducción: C versus Assembler

- Análisis de un ejemplo concreto
 - DSP, realización de multiplicación de matrices para la implementación de un filtro FIR
 - Ecuación:
 - x[0]*y[0]+x[1]*y[1]+...

http://www.dspguide.com/ch28/5.htm Documento on-line; visitado el 18 de noviembre de 2007



Chapter 28 - Digital Signal Processors / C versus Assembly

Chapter 28: Digital Signal Processors

C versus Assembly

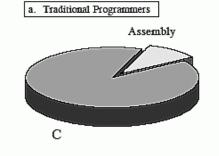
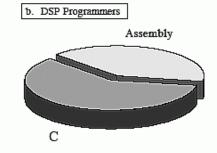
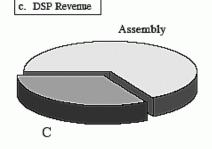


FIGURE 28-9

Programming in C versus assembly. As shown in (a), only about 10% of traditional programmers (such as those that work on personal computers and mainframes) use assembly. However, as illustrated in (b), assembly is much more common in Digital Signal Processors. This is because DSP programs must operate as fast as possible, and are usually quite short. Figure (c) shows that assembly is even more common in products that generate a high revenue.









Tipos de datos: Introducción I

- Lo importante no es cómo se almacena la información sino cómo se usa
 - Un dato, una instrucción o una dirección se almacenan en una palabra de 32 bits sin "aparente" diferencia
 - Niveles de abstracción en la representación de datos

Números:

- Representación: MCMXCV; 1995; 0001 1001 1001 0101; 11111001011; 7CB
- Rango: Un procesador reserva un determinado número de bits para la representación de un dato
 - Unsigned 32 bits, 0 → 4 294 967 295
 - Signed 32 bits, -2 147 483 648/+2 147 483 647
- Posibilidad de manejar números mayores. Uso de los flags de condiciones para su procesamiento





Tipos de datos: Introducción II

Números reales

- Necesidad de representar números reales (soporte a lenguajes de alto nivel
- Tratamiento por emulación o Floating point Coprocessor

Caracteres

- Es uno de los tipos de datos más comunes, después de los números
- Estándar para la representación y comunicación de caracteres. ASCII
 - $1995 \rightarrow ; 0x31 0x39 0x39 0x35$
- ARM da soporte a este tipo de datos mediante las instrucciones de load/store con unsigned byte
- Orden de almacenamiento de bytes
 - El tratamiento de la información anterior en tamaño palabra resultará incorrecta debido al orden de almacenamiento de los bytes, little endian. Así, en el caso anterior la información leída en una palabra de 32 bits resultará ser "5991"



Tipos de datos: ANSI C

- Los lenguajes de alto nivel definen sus propios tipos de datos, de forma independiente de la arquitectura
- ANSI C, tipo de datos básicos
 - Signed and unsigned characters, al menos 8 bits
 - Signed and unsigned short integers, al menos 16 bits
 - Signed and unsigned integers, al menos 16 bits → 32 bits (ARM)
 - Signed and unsigned long integers, al menos 32 bits
 - Floating point, double, and long double floating point numbers
 - **Enunmerated** types
 - Bitfields

- ANSI C, tipos derivados
 - Arrays de datos del mismo tipo
 - Functions que devuelven un tipo de dato
 - Structure que contienen una secuencia de datos de diferente tipo
 - Pointers son direcciones del sistema apuntando a un objeto
 - Unions permiten a varios objetos de diferente tipo compartir el mismo espacio de memoria en tiempos diferentes





Tipos de datos: ARM, soporte para ANSI C

- ¿Qué tipo de soporte da el ARM para la compilación de código en ANSI C?
 - Tamaño interno de datos da soporte directo a
 - Signed and unsigned integers
 - Unsigned byte, unsigned character
 - Long integers
 - Pointers corresponden a direcciones de memoria
 - Instrucciones de manipulación de bytes/halfword
 - Short integers
 - Signed characters
 - Modos de direccionamiento
 - Ideal para el manejo de arrays y estructuras. Posibilidad de manejar arrays de elementos múltiplos de 2

LDR/STR{cond}{B} Rd, [Rn], offset

No se da soporte al procesamiento en punto flotante





Representación en punto flotante: IEEE754

- **Representación genérica** $\rightarrow R = a \times b^n$
- Estándar IEEE754
 - Single precision

31	30 23	0
S	Exponent	Fraction

- 1 bit de signo
- Exponent en exceso. El estándar define la representación del exponente en exceso 127. Con esto se consigue tener el mayor exponente como 1111 1110 y el menor como 0000 0001
 - Exponente, 127 = E + 127
- Mantisa de 23 bits
- Proceso de normalización, aumento de la precisión
 - Ejemplo: $1995 \rightarrow 11111001011_2 \rightarrow 1.1111001011 \times 2^{10}$

Exponente,
$$127 = 127 + 10 = 137$$

31 30



Representación en punto flotante: Consideraciones

Consideraciones

- Representación genérica
 - Fórmula: Valor(norm) = $(-1)^S \times 1$. fracción $\times 2^{(exponente, 127)}$
- El valor "0" tiene dos posibles representaciones
- +/- infinito se representan con el mayor exponente, mantisa a cero y el correspondiente bit de signo
- NaN (Not a Number). Corresponde a una representación con el mayor exponente y fracción diferente de cero
 - Utilizado para representar operaciones no válidas
- Números no normallizados
 - Se utilizan para representación de números demasiado pequeños
 - El exponente es cero y la fracción no está normalizada

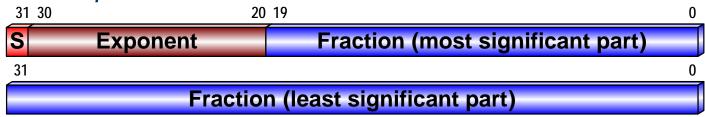




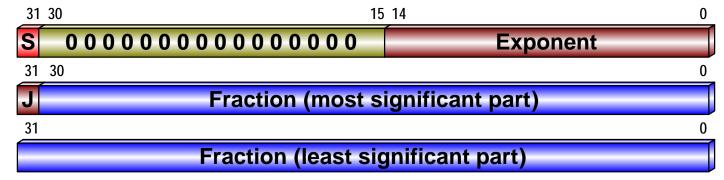
Representación en punto flotante: *Double and Extended precision*

Estándar IEEE754

Double precision



- Exponent en exceso de 1023
- Double Extended precision



- Exponent en exceso de 16383
- Bit J. A "1" para números normalizados, en caso contrario a "0"

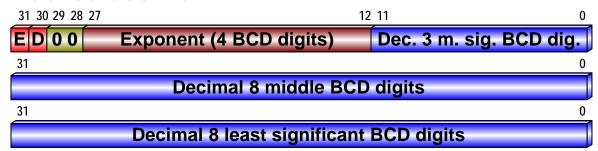




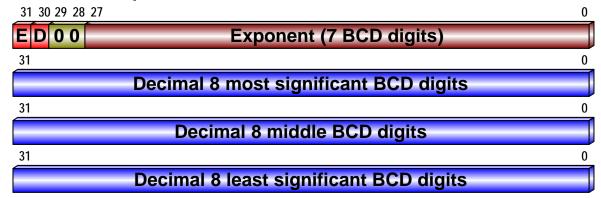
Representación en punto flotante: Representación en BCD

Estándar IEEE754

Packed decimal



- E: Signo del exponente; D: Signo de la parte decimal
- Extended packed decimal



Fórmula: Valor(packed) = $(-1)^{D}$ x decimal x $10^{((-1)E \times exponente)}$





Representación en punto flotante: ARM *Floating point instructions*

- ARM no soporta directamente el procesamiento en punto flotante
- Sin embargo, el ARM ha definido un conjunto de instrucciones de procesamiento en punto flotante dentro del espacio de instrucciones de coprocesador
 - Estas instrucciones son manejadas en su gran mayoría por software a través de la excepción por instrucción no definida
 - Sin embargo, un subconjunto de estas operaciones son soportadas por coprocesadores *hardware*, tal es el caso del FPA10
- Para la programación en C, ARM ha desarrollado una librería, para el procesamiento en punto flotante, que soporta el estándar IEEE754 en simple y doble precisión





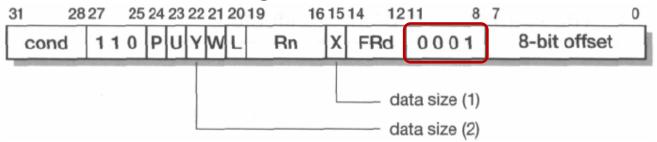
Arquitectura en punto flotante en el ARM: Introducción

- ARM da soporte al procesamiento en punto flotante
 - Solución hardware mediante FPA10
 - Solución enteramente software mediante FPASC
 - Solución mixta hardware/software FPE = FPA10/FPASC
- La arquitectura hardware en punto flotante del ARM presenta
 - Interpretación del juego de instrucciones cuando la unidad lógica del coprocesador es 1 o 2
 - En estas unidades lógicas se dispone de 8 registros de 80 bits (los mismos para ambas unidades lógicas)
 - Un registro de estado de punto flotante (FPSR), visible por el usuario, que, además, indica condiciones de error
 - Opcionalmente, un registro de control de punto flotante (FPCR), no visible por el usuario, únicamente accesible al software de soporte para el coprocesador



Arquitectura en punto flotante en el ARM: Instrucciones I

- En cuanto a tipos de datos, el FPA10 soporta
 - Single, double y extended double precision
 - El formato *packed decimal* se soporta mediante software
- Registros internos
 - Internamente todos los registros son extended double precision
 - El ajuste de precisión se realiza mediante las operaciones de transferencia
- Load/Store floating instructions

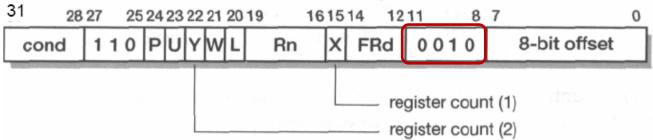


■ X,Y → Codifican una de las cuatro posibles precisiones con las que trabaja el FPA10



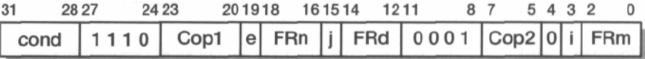
Arquitectura en punto flotante en el ARM: Instrucciones II





- Cada registro se almacena en tres posiciones de memoria
- Frd → Codifica el primer registro a transferir
- $X, Y \rightarrow$ Codifica el número de registros a transferir, máximo 4

Floating point data operation (handshake)



- $i \rightarrow$ Selectiona entre Frm o dato inmediato como 2º operando
- e, Cop2 → Selecciona el tamaño del destino y redondeo
- $j \rightarrow$ Selectiona entre uno o dos operandos





Arquitectura en punto flotante en el ARM: Instrucciones III



	3 27 24												
cond	1110	Cop1	L	е	FRn	Rd	000	1	Cop2	2	1	i	FRm

■ ARM → Floating Point

Floating Point → ARM

Operaciones Float

Operaciones Fix

Escrituras del FPSR y FPCR

Lecturas de FPSR y FPCR

- Comparación en punto flotante
 - En este caso Rd es r15 y se comparan dos registros en punto flotante
 - El resultado de la comparación se devuelve en los flags de CPSR





Arquitectura en punto flotante en el ARM: Arquitectura del FPA10

Organización interna

La unidad load/store realiza la conversión de tipos, fijos y punto flotante

Banco de registros de 8 x 80 bits Operación concurrente de la unidad load/store pipeline instruction load/store control y la unidad arit. issuer unit Pipeline 1^a Alineamiento de coprocessor coprocessor register bank interface handshake los operandos 2ª Suma/Mul/Div add 3ª Normalización del resultado arithmetic mult unit 4ª Redondeo div





Lenguajes de alto nivel, ANSI C: Sintaxis en C I

Reemplaza la línea por el contenido Ejemplo de programa: especificado en el fichero main.c <file> busca file en el área del /* Include files */ sistema #include <stdio.h> 09 "file" busca file en el área de /* Main program */ usuario int main (void) { /* Declaracion de variables . main is el programa llamador por unsigned int exp = 1; el sistema (ver Startup.s) int k: Declaración de las variables for (k=0; k<31; k++) { antes de utilizarse exp = exp * 2;return 0: → Toda secuencia de declaraciones } /* End main() se introduce entre llaves Sin argumentos Retorno al sistema int main (void)

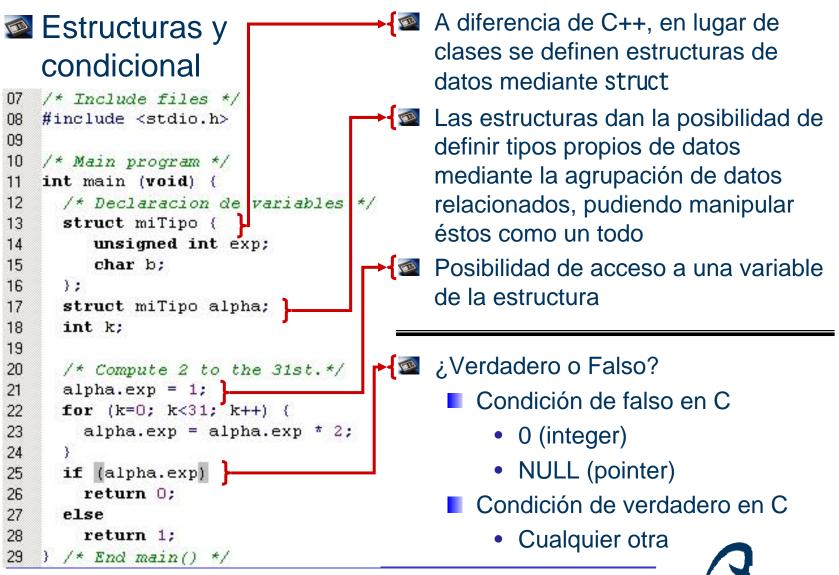
Código de retorno

Con argumentos de llamada int main (int argc, char *argv[])





Lenguajes de alto nivel, ANSI C: Sintaxis en C II



DE GRAN CANARIA



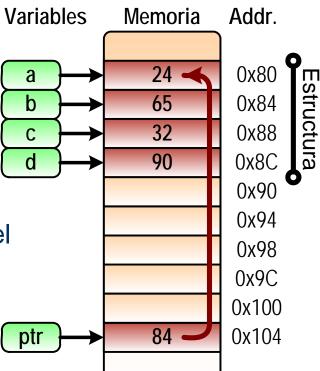
Lenguajes de alto nivel, ANSI C: Modelo de memoria

Organización de la memoria

- La memoria se considera como un simple array
- Cada celda está referenciada por su dirección
- Cada dirección contiene un valor
 - Dato
 - Dirección → Puntero
- En C la memoria es gestionada por el programador

Puntero

- Manera de representar en C una dirección de memoria
- Uso principal
 - Paso de parámetros por referencia
 - Parámetros de salida

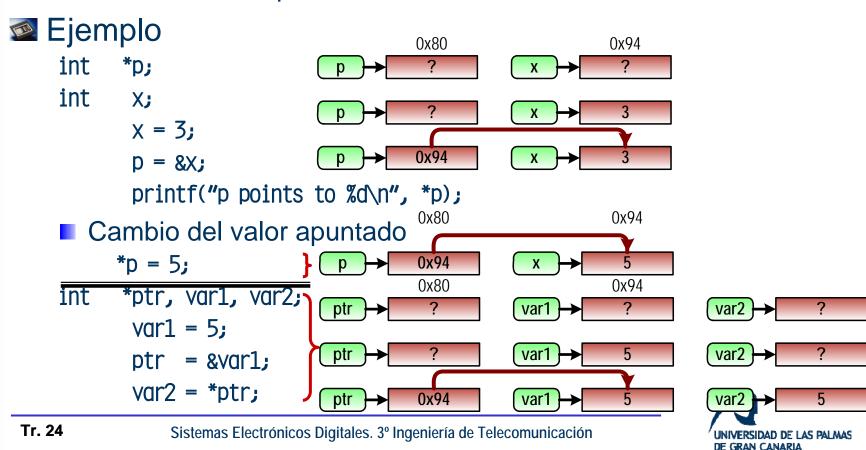






Lenguajes de alto nivel, ANSI C: Punteros en C I

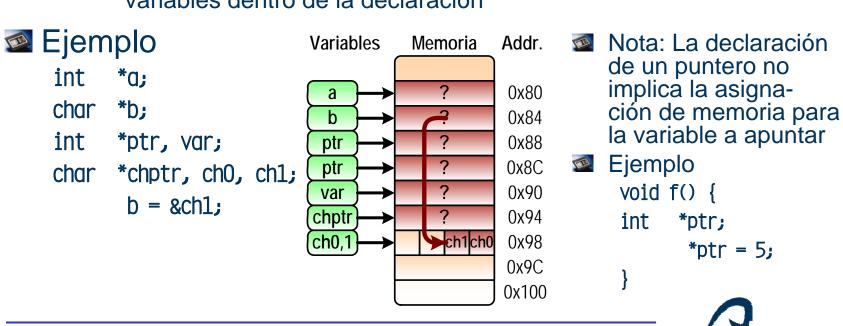
- ¿Cómo crear un puntero en C?
 - Operador &: da la dirección de una variable
 - Operador *: definición de un puntero; da el valor apuntado por la variable a la que hace referencia





Lenguajes de alto nivel, ANSI C: Punteros en C II

- Punteros, enteros, etc.
 - Tamaño de entero → 1 palabra
 - Tamaño de carácter → 1 byte
 - Tipos de punteros, integridad de tipos
 - Un puntero sólo puede apuntar a un elemento de su tipo
 - El uso de "*" en la declaración no se extiende a todas las variables dentro de la declaración





Lenguajes de alto nivel, ANSI C: Punteros en C III

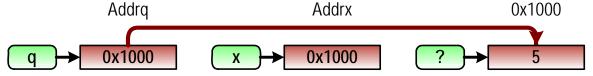
- A diferencia de otros lenguajes, C nos permite ajustar (cast) el tipo de una variable a cualquier otro tipo
- Ejemplo

```
int x = 0x1000;

int *p = x; /* Asignación no válida, no coinciden los tipos */

int *q = (int *) x; /* Asignación válida, ajuste (cast) de tipo */
```

Sin embargo, y en relación con el ejemplo anterior, el resultado no es válido, si lo que se pretende es tener un puntero a "x"



Punteros a estructuras. Operador "->"

```
struct point {
   int X;
   int Y;
}
struct point *p
```

Formas equivalente de acceder a un elemento

```
printf("x is %d\n", (*p).x);
printf("x is %d\n", p->x);
```





Lenguajes de alto nivel, ANSI C: Uso de punteros en paso de parámetros

- Paso de parámetros a funciones
 - Por valor
 - Se pasa una copia del dato original. El dato no resulta modificado
 - Por referencia (punteros)
 - Se pasa un puntero al dato. El dato puede resultar modificado → Peligro
- Ejemplo
 - Por valor
 int x;
 ...
 add0ne(x);
 - Por referencia

```
int *p;

addOne(p);
```

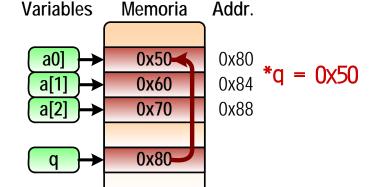
```
Ejemplo
    /* paso por valor */
    void addOne( int x) {
         x = x + 1;
     int
          ٧;
          V = 3;
          addOne(y);
          /* y aún vale 3 */
    /* paso por referencia */
    void addOne( int *p) {
          *p = *p + 1;
     int
          у;
          V = 3;
          addOne(&v);
          /* ahora v vale 4 */
```





Lenguajes de alto nivel, ANSI C: Puntero a puntero I

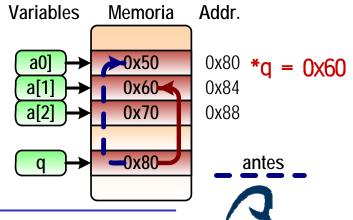
- ¿Cómo poder modificar el valor de un puntero mediante un procedimiento?
- Ejemplo
 void incrementPtr(int *p) {
 p = p + 1;
 }
 int a[3] = {0x50, 0x60, 0x70};
 int *q = q;
 incrementPtr(q);
 printf("*q = %d\n", *q);



Explicación

incrementPtr(&q);

 $printf("*q = %d\n", *q);$

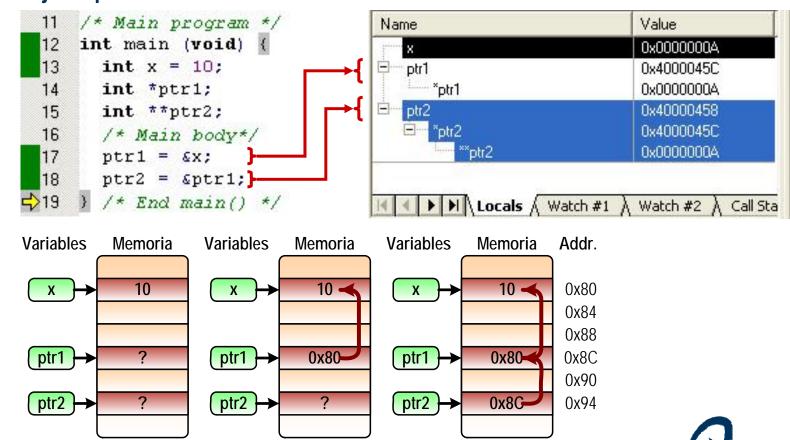


DE GRAN CANARIA



Lenguajes de alto nivel, ANSI C: Puntero a puntero II

- Existe la posibilidad de definir un puntero a puntero, lo que posibilita la modificación del mismo
- Ejemplo

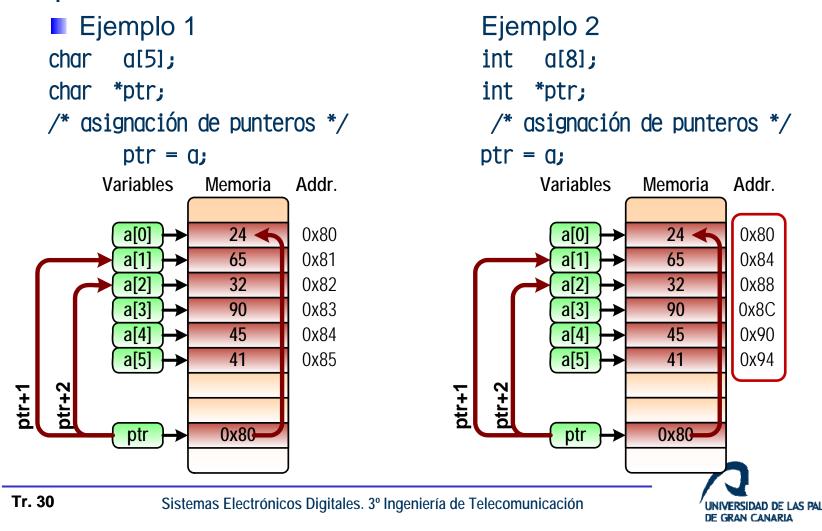






Lenguajes de alto nivel, ANSI C: Arrays y punteros I

Al ser un puntero una dirección de memoria, se puede operar con ésta

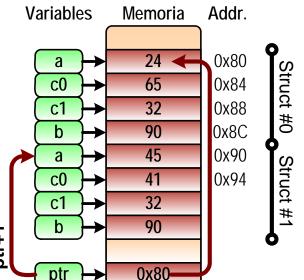




Lenguajes de alto nivel, ANSI C: Arrays y punteros II

- El compilador toma nota del tamaño del elemento apuntado para realizar el cálculo de ptr + 1
 - Ejemplo con estructura struct miTipo {

```
int a;
char c0,c1;
int b; }
```



El siguiente código es equivalente al cálculo realizado, devolviendo el enésimo elemente de un array

```
int get(int array[], int n) {
    return (array[n]);
    /* 0 bien */
    return *(array + n);
}
```





Lenguajes de alto nivel, ANSI C: Arrays y punteros III

- Uso de punteros para control de estructuras
 - Ejemplo: suma de elementos de un array

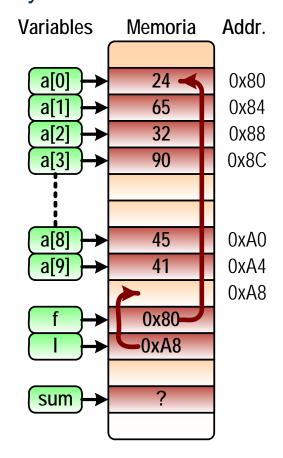
```
int ar[10], *f, *l, sum = 0;

f = &ar[0];

l = &ar[10];

while (f != 1) {
    /* sum = sum + *p; p = p + 1 */
    sum += *p++; }
```

- C no controla los límites de los arrays definidos y su referencia, como dirección, es válida
- Principales consecuencias
 - Segmentation faults
 - Bus error







Lenguajes de alto nivel, ANSI C: Operaciones con punteros I

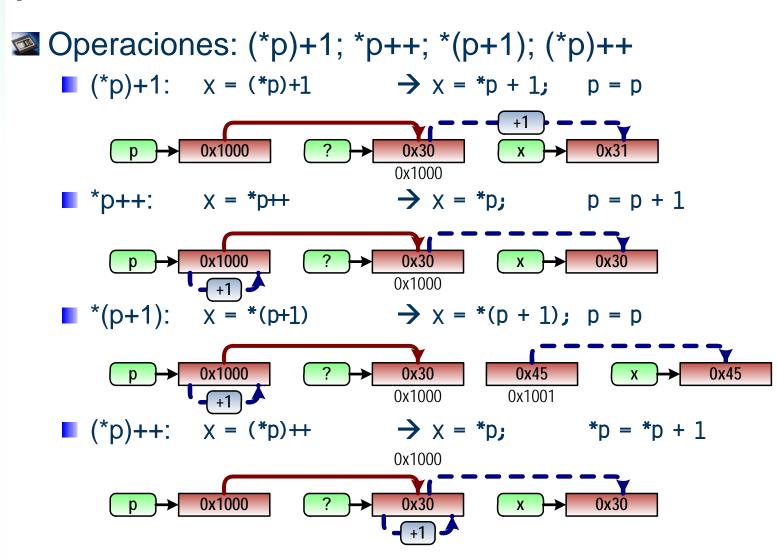
- Es posible operar aritméticamente sobre un puntero
- Únicamente se permiten aquellas operaciones que tienen sentido sobre punteros

Operación	¿Válido?
Puntero + Entero	OK
Entero + Puntero	Not OK
Puntero + Puntero	Not OK
Puntero – Entero	OK
Entero – Puntero	Not OK
Puntero – Puntero	OK
Comparar puntero con puntero	OK
Comparar puntero con entero	Not OK
Comparar puntero con 0	OK





Lenguajes de alto nivel, ANSI C: Operaciones con punteros II



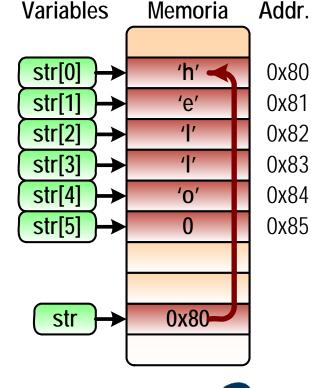




Lenguajes de alto nivel, ANSI C: Strings

- Una string en C no es más que un array de caracteres char *str = "hello"
 - str apunta a la "h", le siguen los caracteres 'e', 'l', 'l', 'o' y un carácter *NULL* (\0)
 - Una *string* en C siempre termina con un carácter *NULL*, por lo que a veces se denominan *null-terminated strings*
 - Ejemplo: strlen
 int strlen (char s[]) {

 /* Array vs Pointer → Mismo resultado */
 int strlen (char *s) {
 int n = 0;
 While (s[n] != 0) n++;
 return n;
 }
 while (s[n])





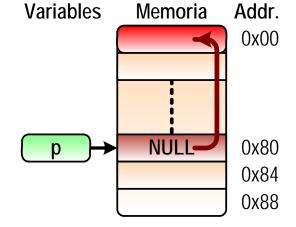


Lenguajes de alto nivel, ANSI C: Errores comunes con punteros

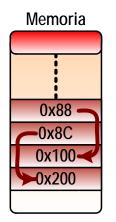
Asignación de un valor sin inicializar el puntero

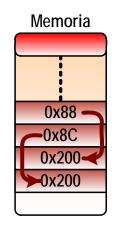
Error:

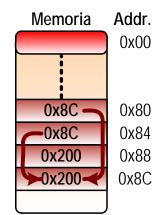
- C define un puntero con valor inicial a NULL (0)
- La dirección 0 no es una dirección válida para escribir



Copiar punteros frente a valores









NULL

-NULL

0x100

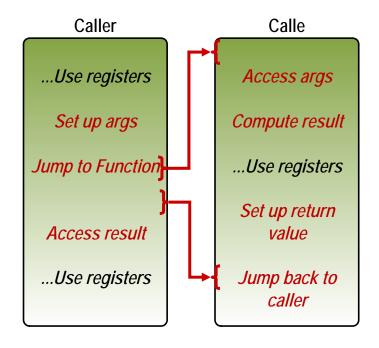
0x200



Funciones en C/Ensamblador: Fundamentos básicos

¿A qué información debe seguir la traza un

```
compilador?
main (void) {
int i, j, k, m;
    i = mult(j, k);
    m = mult(i, i);
}
int mult (int mcand, int mlier) {
int product = 0;
    while (mlier > 0) {
        product = product + mcand;
        mlier = mlier - 1;
        }
        return product;
}
```







Funciones en C/Ensamblador: APCS Convenios

- Convenios en ARM Procedure Call Standard (APCS)
 - Se define el uso particular de los registros de propósito general
 - Se define el tipo de pila, de entre *full/empty* y ascending/descending, a utilizar en los pasos de parámetros
 - Se define el tipo de estructura de datos implementados en la pila, con propósito de *back-tracing*
 - Este aspecto es muy útil cuando se trata de poder accede, desde una función/rutina a
 - Uso de código re-entrante, independiente de la posición de almacenamiento en memoria, lo que permite a diferentes procesos/aplicaciones compartir código
- Existen varias versiones del APCS
 - Stack limit check
 - Floating points arguments
 - Re-entrant vs non re-entrant code





Funciones en C/Ensamblador: APCS Registers

ARM Procedure Call Standard (APCS) registers

Reg. Nº	APCS Nomb.	Función	
0 1 2 3	a1 a2 a3 a4	argument 1 / integer result / scratch register argument 2 / scratch register argument 3 / scratch register argument 3 / scratch register	Caller Saved: no es necesario preservar sus valores; "a1" → devolución de entero
4 5 6 7 8	v1 v2 v3 v4 v5	register variable register variable register variable register variable register variable register variable	Callee Saved: No pueden ser modificado, de ser necesario hay que salvarlos en la pila para recuperarlos a la salida
9 10 11 12 13 14 15	sb/v6 sl/v7 fp ip sp Ir pc	static base / register variable stack limit /stack chunk handle / register variab frame pointer scratch register / new sb in inter-link-unit calls lower end of current stack frame link address / scratch register program counter	Registros de propósito específico: es posible su doble uso en caso de salvarlos previamente, e.g. registro lr
f0 f1 f2 f3	0 1 2 3	FP argument 1 / FP result / FP scratch register FP argument 2 / scratch register FP argument 3 / scratch register FP argument 4 / scratch register	Floating point: parámetros en punto flotante





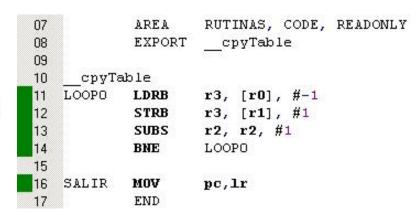
Funciones en C/Ensamblador: C2Asm, ejemplo cpyTable, uso de argumentos

cpyTable: copia una tabla origen a destino de forma inversa

Definición del interfaz de la rutina, tipos de parámetros

Keil: uso de argumentos a1, a2 y a3

 Posibilidad de usar los símbolos definidos en)
 el APCS





→ 13	LOOPO	LDRB	r3,	[a1],	#-1
14		STRB	r3,	[a2],	#1
15		SUBS	r2,	r2, #	1
16		BNE	LOO	OPO	





Funciones en C/Ensamblador: C2Asm, ejemplo cpyTable, uso de argumentos y variables

- sumArray: suma los elementos de un array y deposita la suma en el último elemento del array
 - La definición de variables locales se puede referenciar mediante los símbolos v1-v7

```
:/*void sumArray(int arr[]);*/
                                                         AREA
                                                                 RUTINAS, CODE, READONLY
08 void sumArray(int arr[]){
                                                         EXPORT
                                                                 sumArray
                                              09
   int i, sum = 0;
                                                   sumArray
     for (i=0; i<9; i=i+1)
                                                         MOV
                                                                V1,#0
       sum = sum + arr[i];
                                                                a2, a1, #40-4
                                                         ADD
     arr[i] = sum;
                                              13 LOOPO
                                                                a1, a2
                                                         CMP
                                                         BGE
                                                                 SALIR
   int main(void) {
                                                                a3, [a1], #4
                                                         LDR
   int array[10] = {1,2,3,4,5,6,7,8,9,0}
                                                         ADD
                                                                v1, v1, a3
                                                                LOOPO
                                                SALIR
                                                         STR
                                                                v1, [a1]
   :/* Llamada a la rutina */
                                                         MOV
                                                                pc,lr
       sumArray(array);
                                                         END
  } /* end main() */
```

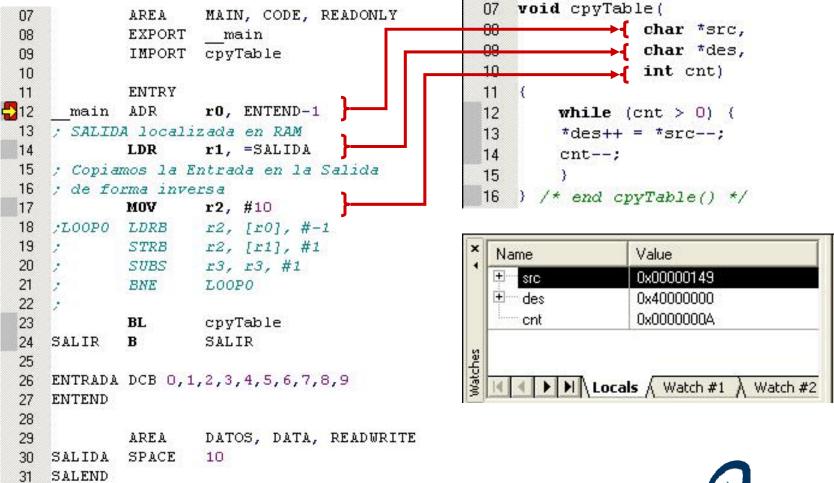
- ¿Qué ocurre si el número de variables supera v7?
 - Uso de la pila como soporte de variables (próximamente)





Funciones en C/Ensamblador: Asm2C, ejemplo *cpyTable*, uso de argumentos

cpyTable: copia una tabla origen a destino de forma inversa



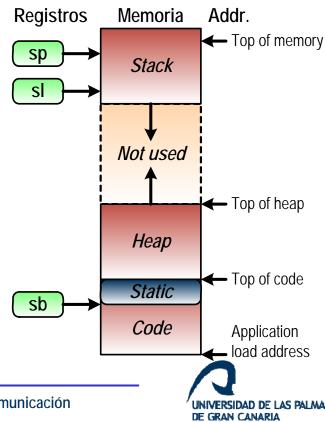




Uso de memoria: modelo de espacio de direcciones

Áreas de memoria

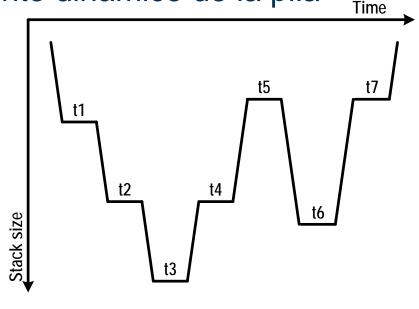
- Code: área fija (estática) que contiene la imagen del programa/ aplicación
- Stack: area de dato dinámica utilizada en las llamadas a funciones, crece hacia direcciones decrecientes
 - Contiene los denominados marcos (frames) de una función
 - Estos marcos se destruyen cuando se retorna de la función
- Heap: área de dato utilizada para la creación de nuevas variables bajo demanda de la aplicación (función malloc), crece hacia posiciones crecientes





Uso de memoria: comportamiento de la pila

Ejemplo de comportamiento dinámico de la pila



Localización de marcos para una misma función en diferentes áreas -> destrucción de variables locales





Uso de memoria: variables globales

- Las variables globales son accesibles por todos los procesos/funciones
- El sistema declara las variables globales en un área de memoria
 - Esta área es referenciada mediante un puntero en memoria al final del código

```
07 :/* Global variables */
    int array[10] = {1,2,3,4,5,6,7,8,9,0};
09
    :/*void sumArray(); */
    void sumArray(int cnt) {
    int i, sum = 0;
13
      for (i=0; i<cnt; i=i+1)
14
        sum = sum + array[i];
15
      array[i] = sum;
16
17
    int main(void) {
18
    :/* Llamada a la rutina */
19
      sumArray(9);
    } /* end main() */
```

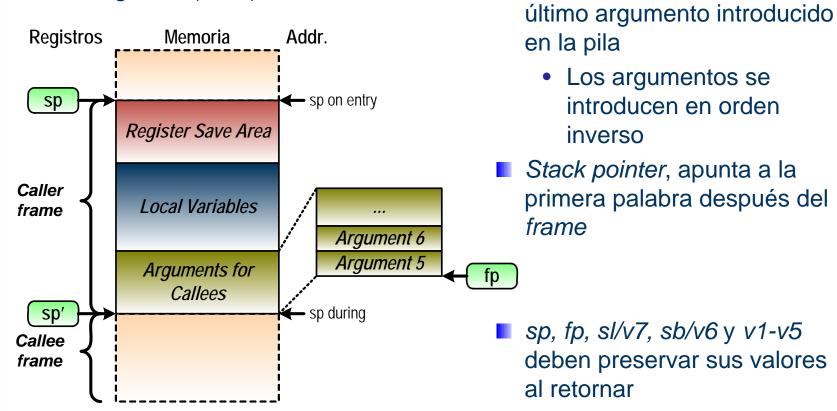
```
14:
             sum = sum + array[i];
                                                               Current
0x000001E4
                                   R3, [PC, #0x0034]
            E59F3034
                        LDR
                                                                           0x00000009
                                                                  RO.
0x000001E8
            E7933101 LDR
                                   R3, [R3, R1, LSL #2]
                                                                  F1
                                                                           0x00000005
0x000001EC
             E0822003
                                   R2, R2, R3
                        ADD
                                                                  B2
                                                                           0x0000000f
0x000001F0
             E2811001
                        ADD
                                   R1,R1,#0x00000001
                                                                 R3
                                                                           0x40000000
0x000001F4
                        CMP
             E1510000
                                   R1,R0
                                                                  R4
                                                                           0x40000038
                                   0x000001E4
0x000001F8
             BAFFFFF9
                        BLT
    15:
           arrav[i] = sum;
0x000001FC
             E59F301C
                                   R3, [PC, #0x001C]
                        LDR
0x00000200
                        STR
                                   R2, [R3, R1, LSL #2]
             E7832101
```





Stack frame: estructura

- Mecanismo de llamada
 - Los primeros cuatro argumentos se pasan por registros (r0-r3)



Register Save Area: se utiliza

para salvar los registros tipo

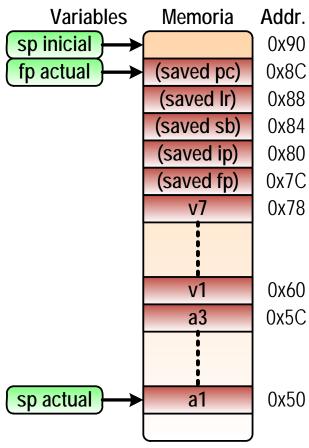
Calle saved (v1-v5)

Frame pointer, apunta al



Stack frame: Registro Frame pointer

- fp apunta a la posición más alta de la pila de la función actual
- Mediante el uso del frame pointer y salvando éste en la pila, con el mismo desplazamiento, se consigue crear una lista encadenada de frames
 - El registro fp apunta al marco de la función actual (stack backtrace)
 - El valor del fp salvado apunta al marco de la función caller
 - A su vez, el valor del fp salvado en el marco del *caller* apunta al marco de quién lo invocó

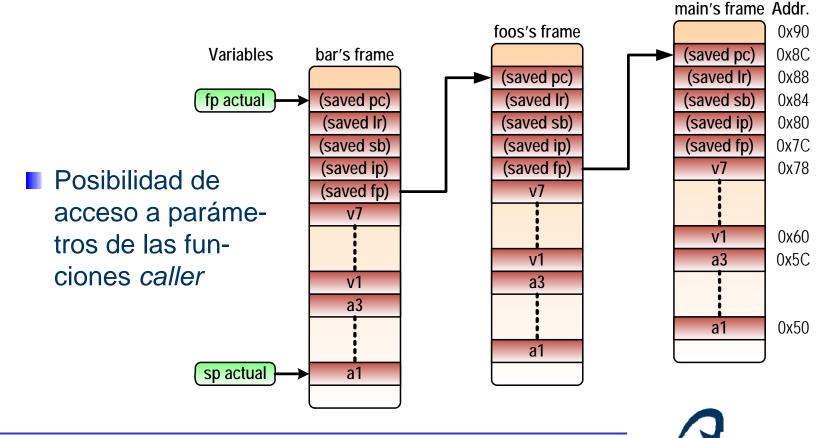






Stack frame: Ejemplo de backtrace

- Suponer la siguiente secuencia
 - main llama a la rutina foo
 - foo llama a la rutina bor



DE GRAN CANARIA



Stack frame: Creación del backtrace

Pasos para crear la estructura del backtrace

```
MOV
            ip, sp
      STMFD sp!, {a1-a4,v1-v5,sb,fp,ip,1r,pc}
      SUB
           fp, ip, #4
      LDMFD fp, {fp,sp,sb,pc}
Mediante el registro ip podemos almacenar el valor de sp a la
     entrada del procedimiento, lo que nos permitirá tener
     localizado el marco
 ► Es necesario salvar, al menos, los registros sb, fp, ir, lr, pc,
     siempre que se desee realizar el backtrace
→ En caso de tratarse de rutinas leaf, o bien que no hagan uso
     de la pila, el retorno puede implementarse
      MOV
            pc, lr
      /* o bien */
```





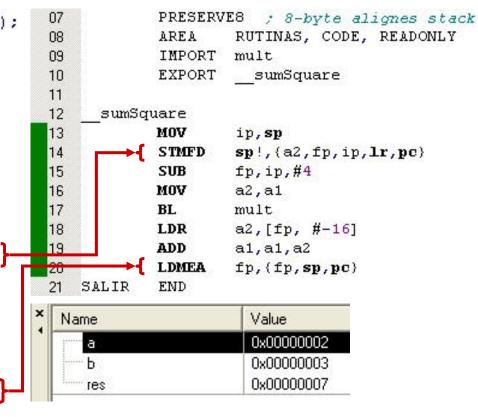
Stack frame: Creación del backtrace, ejemplo sumSquare

- sumSquare: devuelve el resultado de x*x + y
 - Implementación con backtrace

```
11 int __sumSquare(int x, int y);
12
13 int mult (int x, int y) {
14   return x*y;
15 }
16 int main(void) {
17 int a=2, b=3, res;
18 ;/* Llamada a la rutina */
19   res = __sumSquare(a,b);
20 } /* end main() */
```

El argumento 2 se salva en la pila para recuperarlo tras la llamada a *mult*

Uso de LDMEA al tra- la tarse de un acceso a pila mediante fp

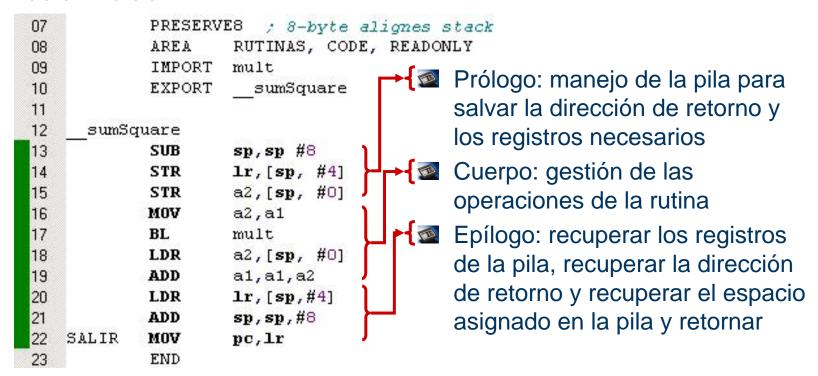






Stack frame: Manejo de la pila sin necesidad de backtrace, ejemplo sumSquare

En este ejemplo se muestra la estructura básica de la función sumSquare con manejo de la pila y sin backtrace







Keil examples

- Como ejemplos se recomienda la siguiente lectura:
 - http://www.cse.cuhk.edu.hk/~phwl/teaching/ceg2400/lec9.pdf



