

SISTEMAS ELECTRÓNICOS DIGITALES 2008-2009

PROBLEMAS DE CLASE

SEMANA: 06/10/2008

APELLIDOS Y NOMBRE:

DNI:

Enunciado:

Responder las siguientes cuestiones:

1. Dar el código optimizado en ensamblador del ARM7TDMI para multiplicar el contenido del registro r0 por 42.
2. En ensamblador del ARM, indicar si la siguiente instrucción es válida: `MOV R1, #15744`. Razonar brevemente la respuesta.
3. Indicar, razonando brevemente la respuesta, la validez de la siguiente expresión: "El *prefetch abort* es una excepción que se produce cuando se detecta un problema en la lectura en memoria de un código de operación".
4. ¿Porqué no es necesario restar cuatro unidades a R14 cuando se retorna de una interrupción por software? Razonar brevemente la respuesta.

CALIFICACIÓN:

La solución puede ser entregada en formato electrónico (a través del EVT) o en papel (usando siempre papel tamaño A4). En ambos casos hay que adjuntar esta hoja como primera página.