重量级资料 ILI9341中文手册



STM32 学习资料系列

ILI9341 中文翻译资料

Revision V1.0

(2013-08-07)



重量级资料 ILI9341中文手册

版权声明

本翻译文档由福州芯嵌电子工作室(以下简称"芯嵌") 组织翻译,版权归属芯嵌所有,并保留一切权力。非经芯嵌 同意(书面形式),任何单位及个人不得擅自拷贝或修改本 手册部分或全部内容另作他用,违者(我们)公司将追究其 法律责任。 重量级资料 ILI9341中文手册

前言

在写《基于 STM32 的 uC/GUI 移植手册》过程中,笔者发现网络上主流的 LCD 控制芯片 —— ILI9341 没有中文翻译版本,为此广大初学者费劲脑筋,甚至多处寻求其中文资料。笔者认为,若能翻译该文档,这将是一件非常有意义的事情,芯嵌 stm32 义不容辞。

本文档翻译参考的是《ILI9341_DS_V1.09》英文版。由于ILI9341是 LCD 模块内部的一个控制芯片,我们阅读 ILI9341资料并不是控制该芯片,而是控制 LCD 模块。因此并不需要该芯片的所有内容。翻译也是有重点进行,重点翻译控制 LCD 模块需要关注的部分。

文档翻译时间仓促,加之水平有限,难免会出现一些不足之处, 恳请广大网友提出宝贵的意见。

芯嵌官方论坛: www.51stm32.com

芯嵌官方淘宝: http://shop36353570.taobao.com/

芯嵌(福州)培训中心

2013-08-07

对本文档的约定

约定 1:

本文档更关注对 LCD 模块的控制部分内容。请明确 LCD 模块的引脚,与 ILI9341 芯片引脚的区别。我们控制的是 LCD 模块显示,平时操作的引脚是 LCD 模块的引脚。而 ILI9341 芯片被封装在 LCD 模块内,我们对其引脚无需关注,也无法控制操作。

约定 2:

本文档中,标注"译者注"部分,实为笔者对该部分添加的理解文字,并非翻译。添加对翻译内容的理解,主要为了帮助读者更好地理解ILI9341。当然,笔者水平有限,译者注理解部分,仅供参考。

约定 3:

限于译者英文水平有限,本文档中所有翻译内容仅供参考,如有翻译错误,请以英文原稿为准(ILI9341_DS_V1.09),本文档对此不负任何责任。

本文档修订记录

日期	版本	修改章节	修改描述	作者
2013-08-17	1.00	全部	创建	51smt32

目 录

	· 言	
对	本文档的约定	4
目	录	6
1.	引言	9
2.	, , ,	
3.	内部模块结构图	11
4.	ILI9341 引脚描述	11
5.	***************************************	
6.	D 1 / 1 / 1 / 1 / 1 / 1 / 1 / 1 / 1 / 1	
7.	/ · · · · · · · · · · · · · · · · · · ·	
8.	***	
	8.1 指令列表	
	8.2 一级指令描述	
	8. 2. 1 NOP (00H)	
	8.2.2 软件复位	
	8.2.3 读显示 ID 信息(04H)	
	8.2.4 读显示状态 (09H)	
	8.2.5 读显示(电源)功耗模式(OAH)	
	8.2.6 读显示 MADCTL (OBH)	
	8.2.7 读显示像素格式 (0CH)	
	8.2.8 读显示图像格式 (0DH)	
	8.2.9 读显示信号模式 (0EH)	
	8. 2. 10 读显示自诊断结果 (0FH)	
	8.2.11 进入睡眠模式 (10H)	
	8. 2. 12 退出睡眠模式(11H)	
	8.2.13 局部模式开(12H)	
	8. 2. 14 打开正常显示模式(13h)	
	8.2.15 关闭反转显示(20H)	
	8.2.16 开反转模式(21H)	
	8.2.17 伽马设置(26H)	
	8. 2. 18 关显示(28H)	
	8. 2. 19 开显示(29H) 8. 2. 20 列地址设置(2AH)	
	8. 2. 21 页地址设置(2BH)	
	8. 2. 22 存储器写(2CH) 8. 2. 23 颜色设置(2DH)	
	8. 2. 24 读存储器(2EH)	
	8. 2. 25 局部区域(30H)	
	8. 2. 26 垂直滚动定义(33H)	
	0.4.40 坐且依纫足入(3311/	ა∠

8.2.27 关闭波纹行(34H)	33
8.2.28 打开波纹行 (35H)	34
8.2.29 存储器访问控制(36H)	34
8.2.30 垂直滚动开始地址(37H)	36
8.2.31 空闲模式关(38H)	37
8.2.32 开空闲模式(39H)	37
8.2.33 COLMOD: 像素格式设置 (3AH)	38
8.2.34 连续写存储器(3CH)	
8.2.35 读存储器继续(3EH)	40
8.2.36 设置波纹效应扫描行(44H)	
8.2.37 获取扫描行(45H)	
8.2.38 写显示亮度(51H)	
8.2.39 读显示亮度(52H)	
8.2.40 写 CTRL 显示(53h)	
8.2.41 读 CTRL 显示(54H)	
8. 2. 42 写自适应亮度控制的内容(55H)	
8.2.43 读自适应亮度控制内容(56H)	
8. 2. 44 写 CABC 最小亮度 (5EH)	
8. 2. 45 读 CABC 最小亮度 (5FH)	
8. 2. 46 读 ID1 (DAH)	
8.2.48 读 ID3(43H)	
8.3 第2级指令描述(POH)	
8.3.1 RGB 接口信号控制 (BOH)	
8.3.2 帧速率控制(在正常模式/全色模式)(B1H) 8.3.3 帧速率控制(空闲模式/8色)(B2H)	
8.3.4 帧速率控制(至內模式/o 色)(B2H) 8.3.4 帧速率控制(局部模式/全色)(B3H)	
8.3.5 显示反转控制(B4H)、	
8.3.6 消隐廊控制 (B5H)	
8.3.7 显示功能控制 (B6H)	
8.3.8 入口模式设置(B7H)	
8.3.9 背光控制 1 (B8H)	
8. 3. 10 背光控制 2(B9H)	
8. 3. 11 背光控制 3(BAH)	
8.3.12 背光控制 4 (BBH)	
8. 3. 13 背光控制 5 (BCH)	
8.3.14 背光控制 7 (BEH)	
8.3.15 背光控制 8 (BFH)	
8.3.16 功耗控制 1 (COH)	64
8.3.17 功耗控制 2 (C1H)	65
8.3.18 VCOM 控制 1 (C5H)	66
8.3.19 VCOM 控制 2 (C7H)	67
8.3.20 NV 存储器写(DOH)	69
8.3.21 NV 存储保护键(D1H)	70
8.3.22 NV 存储器读状态 (D2H)	70

71
71
72
72
73
73
76
76
77
78
78
79
80
80
81
 81
 81
81
82
83
83
83
85
88

1. 引言

ILI9341 是一个用于 TFT 液晶显示的单芯片控制驱动器, 具有 262, 144 色(译 者注: 26 万色)的 240RGB X 320 像素显示解决方案。它的组成包括一个 720 通 道的源极驱动器,一个320通道的栅极驱动器,172800字节用于图形显示的GRAM, 以及供电电路。

ILI9341 支持 8/9/16/18 位数据总线的 MCU 接口, 6/16/18 位数据总线的 RGB 接口,以及 3/4 线的 SPI 接口。移动图像区域可以通过窗口地址功能在内部 GRAM 来指定。指定的窗口区域可以选择性地更新,因此,可以在图像区域同时独立地 显示移动图像。

ILI9341 可以使用 1.65-3.3V 的 I/O 接口电压和一个对应的电压跟随电路来 产生驱动 LCD 的电压。ILI9341 有精确的电压(软件)控制,来支持全色,8 色 显示模式和睡眠模式,这使得 ILI9341 成为一个理想的中小型手提产品的 LCD 驱动器,比如数字电话,智能手机,MP3和PMP。

2. 特性

- ◆ 显示方案: [240 x RGB](水平) x 320(垂直)
- ◆ 输出:

720个源极驱动输出 320个栅极驱动器输出 共同电极输出 (VCOM)

- ◆ 具有片上显示 RAM172800 字节的 TFT LCD 驱动器
- ◆ 系统接口
 - 8080-I/8080-II 系列 MCU 的 8/9/16/18 位接口
 - 图形控制的 6/16/18 位 RGB 接口
 - 3/4 线的 SPI 接口
- ◆ 显示模式
 - 全色模式(空闲模式关闭): 262K 色(通过软件可选颜色深度)
 - 递减颜色模式 (空闲模式打开): 8色
- ▶ 电源省电模式
 - 睡眠模式
- ◆ 片上功能

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

- VCOM 生成器和调节器
- 时序生成器
- 晶振
- DC/DC 变换
- 行/帧倒置
- 独立的 RGB 伽马纠正
- ◆ 上下文亮度自适应控制
- ◆ MTP
 - 8位的 ID1, ID2, ID3
 - 7位的 VCOM 调整
- ◆ 低功耗结构
 - 低压供电:

- ◆ LCD 电压驱动
 - 源极/VCOM 供电压

DDVDH - GDN =
$$4.5$$
 — $5.8V$
VCL - GND = -1.5 — $-2.5V$

■ 栅极驱动输出供电

$$VGH - GND = 10.0V - 16.0V$$
 $VGL - GND = -5.0V - -10.0V$
 $VGH - VGL \le 28V$

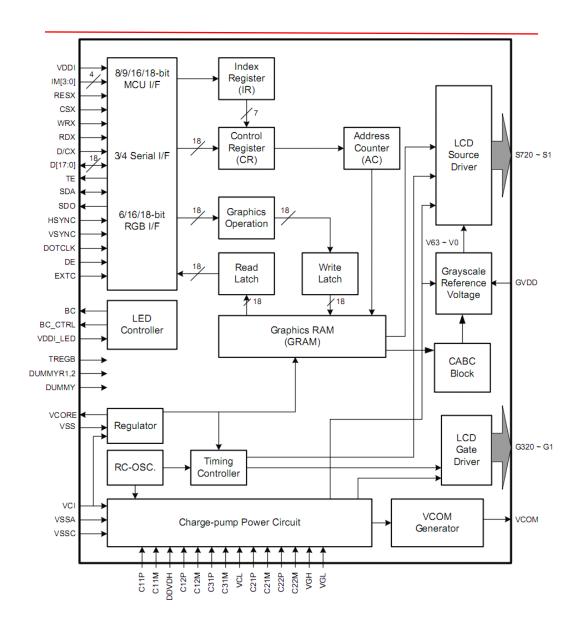
■ VCOM 驱动输出电压

$$VCOMH = 3.0V - (DDVDH - 0.2)V$$
 $VCOML = (VCL+0.2)V - 0V$
 $VCOMH - VCOML \le 6.0V$

◆ 工作温度范围: -40℃ to 85℃

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

3. 内部模块结构图



4. ILI9341 引脚描述

5. Pad 引脚布局排列

由于 ILI9341 芯片是内嵌封装在 LCD 屏模块内部, 我们无需了解该芯片引脚 信息、只需要关注整个LCD屏的引脚定义、因此本处略去。

6. 模块功能描述

MCU 系统接口

ILI9341 为 8080-I/8080-II 系列 MCU 接口和 3/4 线 SPI 接口提供了 4 种类型的 MCU 系统接口,给定的接口选择可以通过外部 IM[3:0] 引脚来控制,详情列出表格如下(译者注: 这是 LCD 模块内部设计者要做的事情,与我们 LCD 控制者无关,了解一下):

IM3	IM2	IM1	IMO	MCU-Interface Mode		Pins in use					
IIVIO	IIVIZ	HVH	IIVIU	IVIC O-Interface IVIOGE	Register/Content	GRAM					
0	0	0	0	8080 MCU 8-bit bus interface I	D[7:0]	D[7:0],WRX,RDX,CSX,D/CX					
0	0	0	1	8080 MCU 16-bit bus interface I	D[7:0]	D[15:0],WRX,RDX,CSX,D/CX					
0	0	1	0	8080 MCU 9-bit bus interface I	D[7:0]	D[8:0],WRX,RDX,CSX,D/CX					
0	0	1	1	8080 MCU 18-bit bus interface I	D[7:0]	D[17:0],WRX,RDX,CSX,D/CX					
0	1	0	1	3-wire 9-bit data serial interface I	SCL,SDA,CSX						
0	1	1	0	4-wire 8-bit data serial interface I		SCL,SDA,D/CX,CSX					
1	0	0	0	8080 MCU 16-bit bus interface II	D[8:1]	D[17:10],D[8:1],WRX,RDX,CSX,D/CX					
1	0	0	1	8080 MCU 8-bit bus interface II	D[17:10]	D[17:10],WRX,RDX,CSX,D/CX					
1	0	1	0	8080 MCU 18-bit bus interface II	D[8:1]	D[17:0],WRX,RDX,CSX,D/CX					
1	0	1	1	8080 MCU 9-bit bus interface II	D[17:10] D[17:9],WRX,RDX,CSX,D/C						
1	1	0	1	3-wire 9-bit data serial interface II	SCL,SDI,SDO, CSX						
1	1	1	0	4-wire 8-bit data serial interface II	SCL,SDI,D/CX,SDO, CSX						

并行 RGB 接口

ILI9341 也支持 RGB 接口来显示移动的图像。当 RGB 接口被选择,显示操作将被外部信号 VSYNC, HSYNC, 和 DOTCLK 所同步,同时,根据使能信号 DE 的高低电平,输入显示数据被写入。

图像存储器 GRAM

GRAM 是一个图像 RAM, 可存储显示数据。GRAM 大小是 172800 字节。一个像素点用 18 位显示。

灰度电压生成电路

根据在伽马纠正寄存器中的灰度阶层设置,灰度电压生成电路可以产生一个液晶驱动电压。ILI9341 可以显示最大 262144 色的图像。

电源供电电路

LCD 驱动电源电路可产生电压,作为 GVDD, VGH, VGL 和 VCOM 来驱动 TFT LCD 面板。

时序控制

时序控制器为显示和 GRAM 访问产生所有的时序信号。

晶振

ILI9341 包含一个 RC 晶振电路, 可输出一个稳定的输出频率。

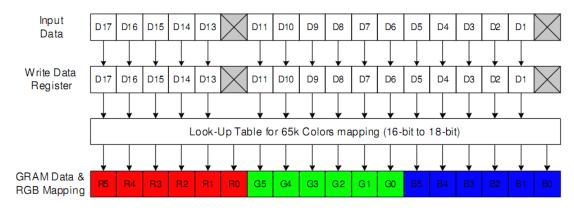
液晶面板驱动电路

液晶显示驱动电路包括一个 720 通道的源极驱动器 (S1-S720),一个 320 通道的栅极驱动器 (G1-G320),以及 VCOM 信号。

7. 功能描述

本章主要讲述控制 ILI9341 芯片的 MCU 接口,对应 MCU 读写周期序列。该部分是 LCD 模块内部设计组装者关注内容,对我们 LCD 模块控制者来说,可不用关注,因此省掉该部分。

本章也提到了 RGB 的接口控制,虽然这也是内部设计的接口控制,但笔者这里列出了需要关注的内容,请看下图:



我们一般采取 16 位控制方式 (5-6-5)。在该模式下,我们发现输入 18 位 (D17-D0),D0 和 D12 这两个位是无效的位。实际上只有 D11-D1,D17-D13 是有效的。也正是这 16 位,最终被送到 GRAM 中显示出某一个颜色的像素点出来。

8. 指令

8.1 指令列表

该部分列出了 ILI9341 的所有指令,由于在下一小节开始,会列出这些所有指令,且做出详细解释,因此在此翻译一小部分,示例如下:

指令	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex
功能													
空操	0	1	1	XX	0	0	0	0	0	0	0	0	00Н
作													
软件	0	1	1	XX	0	0	0	0	0	0	0	1	01H
复位													

由于在 8.2 小节会详细解释每个指令的功能和使用方法,因此本小节就不一一列出。请直接查阅 8.2 小节。

8.2 一级指令描述

8.2.1 NOP (00H)

00H	NOP(空操作)													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	0	0	0	0	0	0	0	0	00Н	
描述	该指令是一个空指令。它对显示模块没有任何影响。然而,它可以用于在													
	RAMWR(存储器写)和 RAMRD(存储器读)指令操作时的帧存储器的读或写													
	(更吻合操作时序)。													
	上表中	Þ的'	"X"表	示无需	关注。									
约束	无													
备注	本文档翻译,重点在于解释每条指令功能和使用,作为大家初始化 LCD 的													
	一个参	参考。												

8.2.2 软件复位

01H				S	SWRESE	ET(菊	件复	位操作	Ė)				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	0	0	0	0	0	1	01H
描述	当写入该软件复位命令,将导致一个软件复位。它将(设置)复位指令和												
	参数作为它们的 S/W 复位默认值。												
	注意: 帧存储内容不会受这个指令影响。												
	上表中	Þ的'	"X"表	示无需	关注。								
约束	在软件	牛复位	立之后,	,开始新	折指令	前,靠	需要等	手待 5m	ıs。等	手待 5m	ıs 期间	可,	尼示模
	块将□	下载點	 状认值3	到相应的]寄存	器。女	口果在	睡眠相	莫式退	出时:	软件复	夏位,	那么
	在发送退出睡眠模式指令后,需要等待 120ms。软件复位指令不能再睡眠												
	退出月	亨列时	付候发达	送执行。									

8.2.3 读显示 ID 信息 (04H)

01H				SI	VRESE	T(轫	大件复	位操	作)					
	D/CX	RDX	WRX	D17-8	D7	D7 D6 D5 D4 D3 D2 D1 D0								
指令	0	1	1	XX	0	0	0	0	0	1	0	0	04H	
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	X	
第2个参数	1	1	1	XX				ID1[7:0]				XX	
第3个参数	1	1	1	XX				ID2[7:0]				XX	
第4个参数	1	1	1	XX				ID3[7:0]				XX	
描述	该读与	字节返	回 24	4bit 的	显示	ID信	息。							
	第1/	个参数	足不	确定的	数据	(写和	呈序时	†扔掉	即可)。				
	第 2 /	个参数	(ID	1[7:0]): L(CD 模:	块的制	制造商	ij ID。					
	第 3 /	个参数	(ID	2[7:0]): L(CD 模:	块/驱	动版	本号	ID.				
	第4/	个参数	(ID	3[7:0]): LCD 模块/驱动 ID。									
约束	无													

8.2.4 读显示状态 (09H)

09Н					RD D	ST	(诗	显え	下状态	()						
	D/CX	RDX	WRX	D17-8	D7	D	6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	0	0)	0	0	1	0	0	1	09Н		
第1个参数	1	1	1	XX	X	Х	X X X			X	X	X	X	X		
第2个参数	1	1	1	XX		D[31:25] 0										
第3个参数	1	1	1	XX	0	D	[22	:20		D[1	9:16]			61		
第 4 个参数	1	1	1	XX	0	0)	0	0	0	D[1	0:8]		00		
第 5 个参数	1	1	1	XX	D[7	:5]							00		
描述	该指金	· 令指出	当前	LCD 显	示状	态	,如	下表	- 所示	:				·		
	位		;	描述			值				状态	<u>;</u>				
	D31	辅助	电压制	大态			0/1	0:	关闭	辅助电	3压					
								1:	打开	辅助电	旦压					
	D30	行地	址顺月	予			0/1		顶部							
	Doo	751.01.	1.1 服式 台	<u>-</u>			0 /1	_	底部							
	D29	列地	址顺月	Ĭ [*]			0/1		从左 从右							
	D28	行/3	列交换				0/1		正常	-	-					
		13//	42247				-, -		倒反					:1)		
	D27	垂直	刷新(译者注	刷屏)	0/1	0:	从顶	到底局	川屏 (当 MAD	CTL B4			
								_	从底					B4=1)		
	D26	RGB/	BGR 順	序			0/1		RGB /							
	D25	水亚	刷新川	而			0/1	_	BGR // 从左					2-0)		
	D20		71111 7571 711	火/丁			0/1		州左							
	D24	保留					0/1	_	// (-)	23/21.//	14/1 (
	D23	保留														
	D22	颜色	像素	点格式	定义技	妾	101	16	位/每	像素						
	D21						110	18	位/每	像素						
	D20	- 11	A >=	tt N. T. /)/.		0 /1		A- 2-	LHE IN Y	,					
	D19	ldle	空困	模式开/	关		0/1		空闲							
	D18	局部	模式升	王/关			1: 空闲模式开 0/1 0: 局部模式关									
) FJ HP	(KL)	17.70			1: 局部模式开									
	D17	睡眠	模式设	性/出			0/1		进入		-					
								1:	退出	睡眠模	 美式					
	D16	正常	显示核	莫式开/美	关		0/1		正常							
	D/-		<u> </u>	N - 1 -				+	正常		夏式开					
	D15	垂直	滚动物	大态			0	0:	关掉	溪 动						

	D14	保留		
	D13	反转状态	0	没有定义
	D12	所有像素开	0	没有定义
	D11	所有像素关	0	没有定义
	D10	显示开/关	0/1	0: 关显示
				1: 开显示
	D9	波纹效应行开/关	0/1	0: 波纹效应行关
				1: 波纹效应行开
			000	GC0
			001	
	D8:6	伽马曲线选择	010	
			011	
			其他	没有定义
	D5	波纹效应行模式	0/1	0:模式 1,只有垂直消隐(V-Blanking)
				1: 模式 2, 垂直和水平消隐
	D4	保留	0	
	D3	保留	0	
	D2	保留	0	
	D1	保留	0	
约束	无			

8.2.5 读显示(电源)功耗模式 (0AH)

ОАН				RDD	ORM (读显示	卡(电源)功耗	模式)				
	D/CX	D/CX RDX WRX D17-8 D7 D6 D5 D4 D3 D2 D1											Hex
指令	0	1	1	XX	0	0	0	0	1	0	1	0	OAH
第1个参数	1	1 XX X X X X X X											X
第2个参数	1	1	† 1 XX D7 D6 D5 D4 D3 D2 D1										08
描述	该指	令指出	当的当	前状态	显示	状态な	山下表	を所示	· ·				
	位	值	描述					备	r注				
	D7	0/1	0: 顶部	部到底部	3(当	MADCT	L B7=0))					
			1: 底部	部到顶部	3 (当	MADCT	L B7=1	.)					
	D6	0/1	0: 关闭空闲模式										
			1: 打开空闲模式										
	D5	0/1	0: 关问	闭局部模	汽								

	1: 打开局部模式		
D4 0/1	0: 进入睡眠模式		
	1: 退出睡眠模式		
D3 0/1	0: 关闭正常显示模式		
	1: 打开正常显示模式		
D2 0/1	0: 关闭显示		
	1: 打开显示		
D1	没有定义	设置为0	
D0	没有定义	设置为0	
. ,			
			
	D3 0/1 D2 0/1 D1	D4 0/1 0: 进入睡眠模式 1: 退出睡眠模式 D3 0/1 0: 关闭正常显示模式 1: 打开正常显示模式 D2 0/1 0: 关闭显示 1: 打开显示 D1 没有定义 D0 没有定义	D4 0/1 0: 进入睡眠模式 1: 退出睡眠模式 D3 0/1 0: 关闭正常显示模式 1: 打开正常显示模式 D2 0/1 0: 关闭显示 1: 打开显示 D1 没有定义 设置为 0 D0 没有定义 设置为 0

8.2.6 读显示 MADCTL (0BH)

ОВН				RDDM	ADCTI	〕(读	显示	MA	DCTL	(۱)				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	0	0	0	0	1	0	1	1	0BH	
第1个参数	1	1	1	XX	Х	X	X	X	X	Х	X	X	X	
第2个参数	1	1	1	XX	D7	D6	D5	D4	D3	D2	D1	D0	00	
描述	该指	令指出	出的当	前状态	显示	状态な	中下表	き所え	₹:					
	位	值	描述						备注					
	D7			页到底(
			1: 打元	开辅助电	源或	工作 0	K							
	D6	0/1): 从2	左到右((当 MA	DCTL I	B6=0)							
			1: 从7	: 从右到左(当 MADCTL B6=1)										
	D5	0/1): 正常	:正常模式(当 MADCTL B5=0)										
			1: 倒力	反模式((当 MA	DCTL 1	B5=1)							
	D4	0/1): 从顶	到底刷	屏 当	MADCT	L B4=0	0);						
			1: 从原	ミ到顶刷	屏(当	á MADC	CTL B4	=1)						
	D3	0/1): RGE	8 顺序(MADCT	L B3=	0)							
			1: BGF	R 顺序(MADCT	L B3=	1)							
	D2	0/1 (): 从2	上到右刷	新(当	á MADC	CTL B2=	=0)						
		-	1: 从右到左刷新 (当 MADCTL B2=1)											
	D1	5	在分段输出和 RAM 之间切换 设置为 0											
	DO	7	在分段输出和 RAM 之间切换 设置为 0											
		· · · · · · · · · · · · · · · · · · ·												
限制	无													

8.2.7 读显示像素格式 (0CH)

ОСН					RDDO	COLMO	D (该	集显示	像素	格式)			
	D/CX	RDX	W	/RX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1		↑	XX	0	0	0	0	1	1	0	0	ОСН
第1个参数	1	1]	1	XX	X	X	X	X	X	X	X	X	X
第2个参数	1	1]	1	XX	RIM	DPI[[2:0]		0	DBI[2:0]		06
描述	该指	令指!	出自	勺当	前状态	显示	状态な	如下表	き所示	:				
	RIM	DPI[2:	0]	RGB 接	日格	式							
	0	0	0	0	保留									
	0	0	0	1	保留									
	0	0	1	0	保留									
	0	0	1	1	保留									
	0	1	0	0	保留									
	0	1	0	1	16bit/	/像素								
	0	1	1	0	18bit/	/像素								
	0	1	1	1	保留									
	1	1	0	1	16bit/	/像素								
					6-bit	的三倍	新数							
					据传送									
	1	1	1	0	18bit/	像素								
					6-bit	的三倍	新数							
					据传送	<u>.</u>								
					T									
	DBI[[2:0]			MCU 接	日格	式							
	0	0	()	保留									
	0	0]		保留									
	0	1	()	保留									
	0	1]	<u> </u>	保留									
	1	0	()	保留									
	1	0]		16bit/									
	1	1	()	18bit/	像素								
限制	无													

8.2.8 读显示图像格式 (0DH)

ODH				Rl	DDIM	(读』	显示图	像格	式)				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	0	0	1	1	0	1	ODH
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	X
第2个参数	1	1	1	XX	0	0	0	0	0	D[2:	0]		00
描述	该指令	令指出	的当	前状态	状态な	山下表	所示	:					
	D[2:	0]		描述									
	0	0	0	伽马曲	线 1(G2.2)							
	0	0	1	保留									
	0	1	0	保留									
	0	1	1	保留									
	其他			没有定	义								

8.2.9 读显示信号模式 (0EH)

ОЕН				RI	DDSM	(读显	显示信	号格	式)					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	0	0	0	0	1	1	1	0	0EH	
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	X	
第2个参数	1	1	1	XX	D7	D6	D5	D4	D3	D2	D1	D0	00	
描述	该指	令指出	的当	前状态	显示	状态如	口下表	所示	:					
	位	值	描述											
	D7			波纹效应行关										
]	1:波线	: 波纹效应行开										
	D6	0/1): 波纹	文效应行	模式	1								
]	1:波纹	文效应行	模式	2								
	D5	0/1): 关章	刃水平 同]步(F	RGB 接	口)							
]	l: 打引	开水平同]步(F	RGB 接	口)							
	D4	0/1 (0: 关闭垂直同步(RGB 接口)											
]	1: 打开垂直同步(RGB接口)											
	D3	0/1 (0: 像素时钟(DOCCLK, RGB接口)关闭											
		1	. 像刻	素时钟 (DOCCL	K, RG	B接口) 打尹	F					

1: 打开数据使能(DE, RGB 接口) D1 保留 D0 保留	D	02 0/1	0: 关闭数据使能(DE, RGB 接口)	
			1: 打开数据使能(DE, RGB 接口)	
DO 保留	D	01	保留	
	D	00	保留	

8.2.10 读显示自诊断结果 (0FH)

0FH				RD	DSDR	(读』	显示自	自诊断组	吉果)				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	0	0	1	1	1	1	0FH
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	X
第2个参数	1	1	1	XX	D7	D6	0	0	0	0	0	0	00
描述	该指	令指出	出的当	前状态	显示	状态な	11下	表所示	:				
	位	描述						行为					
	D7	寄存器	加载村	<u></u> 金测				如果含 D7 的化		加载工	作正常	常,反轴	专
	D6			(当 MA				如果』	显示功[能完好	Y, 反	转 D6 f	的
				(当 MA				值					
	D5			(当 MA (当 MA				0					
	D4			利屏 当));	0					
		1: 从厄	ミ到顶	刷屏(발	á MADO	TL B4	=1)						
	D3	0: RGE	3 顺序	(MADCT	L B3=	0)		0					
			BGR 顺序(MADCTL B3=1)										
	D2			刷新(当	•								
			• •	刷新(当	•		=1)						
	D1			印RAM 之			0						
	D0	在分段	输出和	和 RAM 之	.间切排			0					

8.2.11 进入睡眠模式 (10H)

OH SPLIN (进入睡眠模式)

	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex		
指令	0	1	↑	XX	0	0	0	1	0	0	0	0	10H		
参数						没有	有参数	Ź							
描述	该指令	·可使	LCD 模	块进入出	最低功	耗模式	式, 在	这个标	莫式下	,内部	羽晶振	停止,	面板		
	扫描停	描停止。例如,DC/DC 转换停止。													
	MCU 接	CU 接口和存储器仍然在工作,并且存储器保持原有数据。													
限制	该指令	·在模块	央已经	处于睡	民模式	时无刻	汝。只	能通过	过退出	睡眠棒	莫式指	令(1	1H),		
	才能退	出该村	莫式。	在下一个	个指令	发送前	前,需	要等待	寺 5ms	的时间	司,来	允许供	共电及		
	时钟电	寸钟电路的稳定。在发送退出睡眠模式指令后,或,再次发送睡眠指令前,需													
	要等待	120ms	S .												

8.2.12 退出睡眠模式 (11H)

11H					SLP	OUT (退出	睡眠))						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	0	0	0	1	0	0	0	1	11H		
参数						没有	有参数	Ź							
描述	该指令	可关的	刃睡眠	模式。在	E这个	模式下	,内部	邓晶振	、面板	扫描届	自动。作	例如,	DC/DC		
	转换被	與被使能了。 [接口和存储器仍然在工作。并且存储器保持原有数据。													
	MCU 接	U接口和存储器仍然在工作,并且存储器保持原有数据。													
限制	该指令	在模块	央已经	处于非时	垂眠模	式时无	己效。	只能通	i过进	入睡眠	模式打	旨令(10H),		
	才能退	出该村	莫式。	在下一个	个指令	发送前	前,需	要等律	寺 5ms	的时间	ョ,来	允许的	共电及		
	时钟电	路的和	急定。	并在此	期间,	加载點	狀认值	到寄存	字器。	如果智	寄存器	的默も	【值和		
	原来的]一样,	在图	像显示。	上,没	有任何	可的视	党效身	果异常	。在此	七5ms	内,显	显示模		
	块也同]时进往	亍自我	功能检测	则。在	发送认	退出该	模式扌	旨令后	, 或,	再次	发送该	族指令		
	前,需	要等往	寺 120r	ns.											

8.2.13 局部模式开 (12H)

12H					PTL0	N(升	一局部	模式)				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex

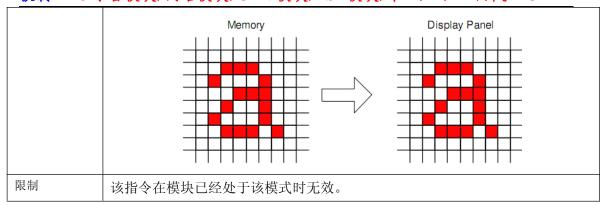
指令	0	1	↑	XX	0	0	0	1	0	0	1	0	12H
参数						没不	自参数	Į					
描述			. ,	模式。原 式(13H								() 来扫	描述。
限制	该指令	在模場	央已经	处于局部	邻模式	时无效	女。						

8.2.14 打开正常显示模式 (13h)

13H		NORON(开正常显示模式)													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	0	0	0	1	0	0	1	1	13H		
参数		没有参数													
描述		该指令将返回正常模式显示。该指令意味着局部模式关闭。可通过局部模式指令(12H)来退出该模式。													
限制	该指令	·在模均	央已经	处于正常	常显示	模式的	才无效	0							

8.2.15 关闭反转显示 (20H)

20H				Ι	OINVO	FF (关闭反	转显为	示)					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	0	0	1	0	0	0	0	0	20H	
参数	没有参数													
描述	该指令用于从反转显示模式中恢复显示。													
	该指令不会改变帧存储器里的内容。													
	该指令	不会	收变其	他任何壮	犬态。									



8.2.16 开反转模式 (21H)

21H					DINVO)N (打	丁开反:	转显示	;)						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO DO	Hex		
指令	0	1	1	XX	0	0	1	0	0	0	0	1	21H		
参数						没有	有参数	Į							
描述	该指令	用于i	进入反	转显示机	莫式。										
	该指令	该指令不会改变帧存储器里的内容。它是把帧存储器里的每个位,都反转一下 接给显示(比加要显示 1、现在变成显示 0)。													
	送给显	送给显示(比如要显示 1,现在变成显示 0)。													
	该指令	该指令不会改变其他任何状态。													
	要退出	要退出反转模式,可以写入关闭反转模式(20H)指令。													
			++	+++	++	-		+							
						- - 		\exists							
			#		Ш	_			×						
						-									
			++			-									
限制	该指令	在模場	央已经	处于该村	莫式时	无效。									

8.2.17 伽马设置 (26H)

26H					GAM	ISET ((伽马	设置)					
	D/CX	X RDX WRX D17-8 D7 D6 D5 D4 D3 D2 D1 D0 Hex											
指令	0	1	1	XX	0	0	1	0	0	1	1	0	26H

参数	没有										
描述	该指令用于为当前显示来选择想得到的	伽马曲线。最大可以有4个固定的伽马									
	曲线被选择。曲线的选择,可以通过设	置参数里合适的位,如下表所示:									
	GC[7:0]	曲线选择									
	01H	伽马曲线 1 (G2.2)									
	02Н										
	04Н										
	08Н										
	在上表中,没有出现的 GC[7:0]的值都是无效的,而且伽马曲线不会改变,直										
限制											
	到有效的值被接受。										

8.2.18 关显示 (28H)

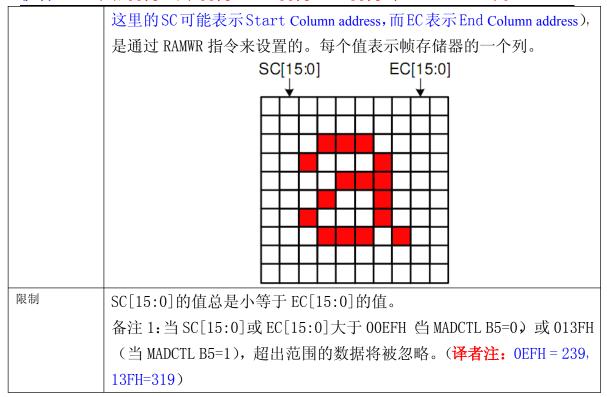
28H					DIS	SP0FF	(关!	显示)							
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	0	0	1	0	1	0	0	0	28H		
参数		•	•		•	没不	有参数	Ž	•	•					
描述	插入空 该指令	该指令用于进入关显示模式。在该模式下,从帧存储器里的输出是无效的,并插入空白页。 该指令不会改变帧存储器里的数据内容。 该指令不会改变其他任何状态。 在显示上,没有异常的视觉效果。													
		在显示上,没有异常的视觉效果。 Memory Display Panel													
限制	该指令	在模块	央已经	处于该村	莫式时	无效。									

8.2.19 开显示 (29H)

29Н		DISPON(开显示)													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	0	0	1	0	1	0	0	1	28H		
参数		•			•	没不	与参数	ζ				•			
描述	使能。	该指令不会改变帧存储器里的数据内容。 该指令不会改变其他任何状态。													
		Memory Display Panel													
限制	该指令	·在模均	央已经	处于该村	莫式时	无效。									

8.2.20 列地址设置 (2AH)

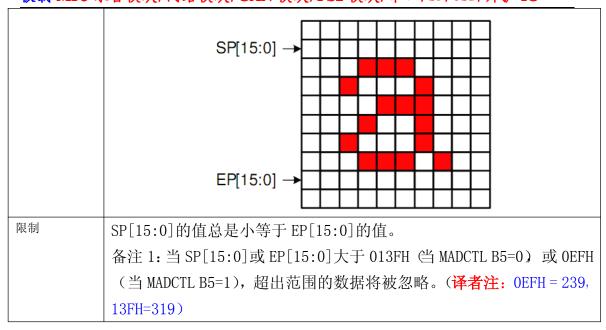
2AH					CASE	ET(歹	〕地址	设置)				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	1	0	1	0	1	0	2AH
第1个参数	1	1	1	XX	SC	SC	SC	SC	SC	SC	SC	SC	备
					15	14	13	12	11	10	9	8	注
第2个参数	1	1	1	XX	SC	SC	SC	SC	SC	SC	SC	SC	1
					7	6	5	4	3	2	1	0	
第3个参数	1	1	1	XX	EC	EC	EC	EC	EC	EC	EC	EC	备
					15	14	13	12	11	10	9	8	注
第4个参数	1	1	1	XX	EC	EC	EC	EC	EC	EC	EC	EC	2
					7	6	5	4	3	2	1	0	
描述	该指	令用于	定义	帧存储	器的	区域	(MCU	能访	问到的	勺区均	t)。读	亥指令	不会
	改变	其他邬	^区 动器	的状态	。指兌	き当前	SC[1	5:0]	和 EC	[15:0]]的值	[译	者注:



8.2.21 页地址设置 (2BH)

(译者注:这里的页地址,可以认为就是行地址)

	CASET(列地址设置)															
2BH					CASE	T (歹	山地址	设置)							
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex			
指令	0	1	1	XX	0	0	1	0	1	0	1	1	2BH			
第1个参数	1	1	1	XX	SP	SP	SP	SP	SP	SP	SP	SP	备			
					15	14	13	12	11	10	9	8	注			
第2个参数	1	1	1	XX	SP	SP	SP	SP	SP	SP	SP	SP	1			
		7 6 5 4 3 2 1 0 1 1 XX FP A														
第3个参数	1	1 ↑ 1 XX EP EP EP EP EP EP EP EP A														
		1														
第4个参数	1	1	1	XX	EP	EP	EP	EP	EP	EP	EP	EP	2			
					7	6	5	4	3	2	1	0				
描述	该指令	⟩用于	定义	帧存储	器的	区域	(MCU	能访	问到的	的区域	(). i	核指令	不会			
	改变基	其他驱	对器	的状态	。指定	三当前	SP[1	5:0]	和 EP	[15:0]的值	[译	者注:			
	这里的	勺 SP i	可能を	長示 Sta	art P	age ad	dress,	而E	P 表表	式 End	Page	addre	ss),			
	是通过	<u>t</u> RAM	WR 指	令来设	置的	。毎~	个值表	示帧	存储	器的一	一个行	ŕ.				



8.2.22 存储器写(2CH)

2CH		RAMWR (存储器写)													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex		
指令	0	1	1	XX	0	0	1	0	1	1	0	0	2CH		
第1个参数	1	1	1				D1	[17:0)]		•		XX		
•••	1	1	↑				Dx	[17:0)]				XX		
第 n 个参数	1	1 ↑ Dn[17:0] Dn[17:0]													
描述	态。当位置。	的访问 然后	该指· f D[1'	CU 传输 令时,3 7:0]这: 值都递	列寄有 些位的	字器和 的数据	行寄 君被保	存器社会	波设置 帧存位	置为开 储器中	始列	/行地	址的 寄存		
限制	在所有	育的 颜	色模	式,都	没有	限制参	多数的	J长度	: . 0						

8.2.23 颜色设置 (2DH)

2DH	RGBSET (颜色设置)

	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex			
指令	0	1	↑	XX	0	0	1	0	1	1	0	1	2DH			
第1个参数	1	1	1	XX	0	0			R00[5:0]			XX			
第 n 个参数	1	1	↑	XX	0	0			Rnn[5:0]			XX			
第 32 个参数	1	1	↑	XX	0	0			G31[5:0]			XX			
第 33 个参数	1	1	1	XX	0	0			G00[5:0]			XX			
第 n 个参数	1	1	1	XX	0	0	Gnn[5:0] XX									
第 96 个参数	1	1	↑	XX	0	0	B31[5:0] XX									
第 97 个参数	1	1	1	XX	0	0	B00[5:0] XX									
第n个参数	1	1	↑	XX	0	0			Bnn[5:0]			XX			
第 128 个参数	1	1	1	XX	0	0			B31[5:0]			XX			
描述	该指令	>用于	定义	. 16 位:	到 18	位的	颜色	深度轴	专换的	j LUT	(译:	者注:	LUT			
	是一个	RGB	数据	的修正	表格)	。不	管是	那个意	顶色模	式,	都必須	页写)	\ 128			
	字节。	该指	令不	影响其	他指	令,参	多数利	1帧存	储器	内容。	下一	次帧	存储			
	 器写 <i>)</i>	(的时	候生	效。												
	HH 3 /	- H 4 4	174-1-	, , , , ,												
7日 先山																
限制	无															

8.2.24 读存储器 (2EH)

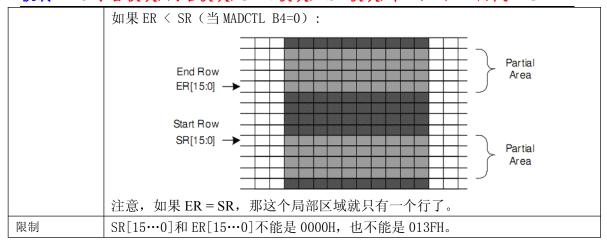
2EH					RAM	MRD (读存储	诸器)						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	0	0	1	0	1	1	1	0	2EH	
第1个参数	1	1	↑	XX	0	0			R00[5:0]			XX	
第2个参数	1	1	↑	XX	D1[17:0] XX									
•••	1	1	↑	XX	Dx[17:0] XX									
第(n+1)参数	1	1	↑	XX	Dn[17:0] XX									
描述	该指令用于从 ILI9341 的帧存储器传送图像数据到主机控制器 (MCU)。传送开											专送开		
	始的位置,就是事先设定的行列地址位置。													
	如果M	ACTL I	35=0:											
	行和列	地址智	寄存器	分别被	复位到	开始的	的行 S	P 和开	始的多	可SC有	立置。	像素的	り读取	
	就是从	、帧存值	者器的	(SC, SP)	位置升	干始读	取。歹	列地址	寄存器	器随后	开始递	趋增 1	(译者	
	注: 列	地址边	递增,	可理解)	为是某	一行人	人左到	右读取	双数据:),直	到列地	址寄存	字器等	
	于EC	(末地:	址) 的	J值为止.	。然后	列地均	业寄存	器复位	立到 S(C,行 ⁵	地址寄	存器升	干始递	
	增1(译者注	: 开	始下一行	读取)	。帧和	字储器	读取值	象素直	到列均	也 址寄	存器等	手 EC	

	的值,或 MCU 发送其他指令。
限制	这里没有限制参数的长度。

8.2.25 局部区域 (30H)

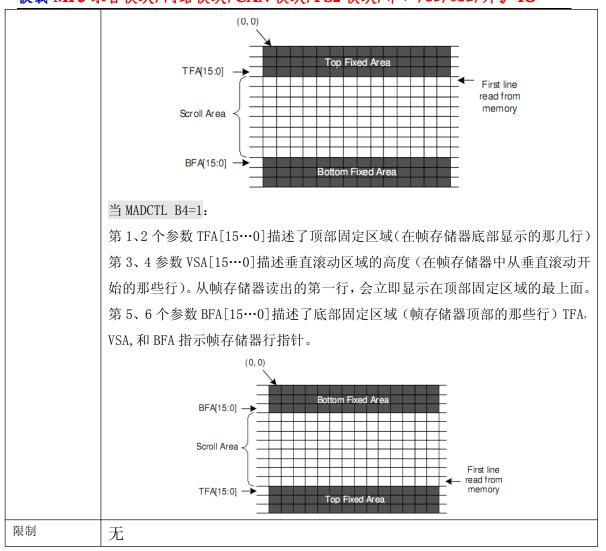
(译者注: "局部"可以理解为一个 LCD 屏中的一个小窗口的数据显示指令)

(译者注:	" 同部 " 	ŋØ	土土川十	万一个					и ни	多人 小白	邓八1/1	日マノ	
30H					PL'	rar (局部	区域)					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	1	1	0	0	0	0	30H
第1个参数	1	1	1	XX	SR	SR	SR	SR	SR	SR	SR	SR	00
					15	14	13	12	11	10	9	8	
第2个参数	1	1	1	XX	SR	SR	SR	SR	SR	SR	SR	SR	00
					7	6	5	4	3	2	1	0	
第3个参数	1	↑	1	XX	ER	ER	ER	ER	ER	ER	ER	ER	01
					15	14	13	12	11	10	9	8	
第4个参数	1	1	1	XX	ER	ER	ER	ER	ER	ER	ER	ER	3F
				 :区域做 [*]	7	6	5	4	3	2	1	0	
		St S Er Er	art Row R[15:0] d Row R[15:0]								Partia Area		
		E F	d Row :[15:0] - :t Row :[15:0] -								Pari Are		



8.2.26 垂直滚动定义 (33H)

33H				7	SCRD	EF (垂直滚	动定》	义)				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	1	1	0	0	1	1	33H
第1个参数	1	1	1	XX				TFA[15:8]				00
第2个参数	1	1	1	XX	TFA[7:0]								
第3个参数	1	1	1	XX	VSA[15:8] 0								
第4个参数	1	1	1	XX	VSA[7:0] 4								
第5个参数	1	1	1	XX	BFA[15:8] 0								
第6个参数	1	1	1	XX	BFA[7:0]								
描述	该指令	定义	了垂直	滚动的。	显示区	域。							
	当 MAD	OCTL B	4=0:										
	第1、2	2 个参数	数 TFA	[15…0]	描述了	[顶部	固定区	[域(在	:帧存	诸器顶	部显え	示的那	几行)
	第 3、	4 参数	VSA[1	5…0]指	述垂』	直滚动	区域的	内高度	(在帧	存储器	器中从	垂直注	衮动开
	始的那	『些行)	。从帧	存储器	读出的	第一征	亍,会	立即显	表示在1	页部固	定区均	或的最	下面。
	第 5、	6 个参	数 BFA	1[150]	描述	了底部	固定	区域(帧存储	器底	部的那	些行) TFA,
	VSA, 禾	□ BFA ‡	旨示帧	存储器征	 于指针	0							



8.2.27 关闭波纹行(34H)

(译者注: 这里把 Tearing Effect 翻译为波纹,以下文字在数据手册中没有,是笔者添加的理解:

- 1、TFT 模块内部显示原理: 开发板上的 MCU 先把图像数据写到 GRAM 中,然后 TFT 模块再把 GRAM 里的数据显示出来。我们要做的,只要送数据到 GRAM 即可。
- 2、TE 现象: 在显示某个画面时,刷新有残留或出现斜纹现象,这就是 Tearing Effect, 简称 TE。
- 3、产生原因: 开发板上的 MCU 写图像数据到 GRAM 的速度,与 TFT 把 GRAM 里的数据显示出来的速度,二者不匹配(不一致)。
- 4、解决办法:使用一个专门的信号线,用来同步,这在 ILI9341 里,就是 TE signal line,通过它,可以打开 Tearing Effect output signal。为了解决 TE 现象,ILI9341 就设置了寄存器 34H、35H,来控制这个专门的信号的打开与关闭。)

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex
指令	0	1	1	XX	0	0	1	1	0	1	0	0	34H
参数		没有参数											
描述	该指令	该指令用于关闭(低电平有效)从 TE 信号行(TE signal line)波纹输出的信											
	号。	-											
限制	当TE车	当 TE 输出已经关闭时,该指令无效。											

8.2.28 打开波纹行(35H)

(译者注:本文档把 Tearing Effect 翻译为波纹效应,可能翻译有所不妥,但经详细查阅,

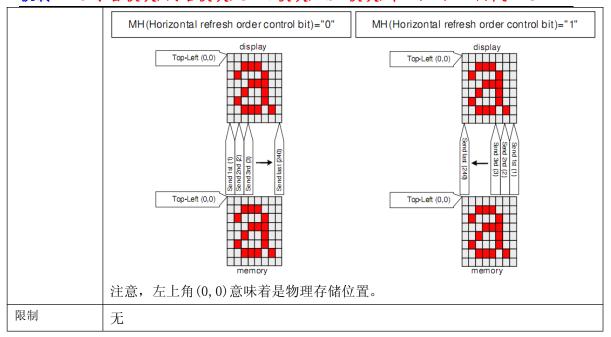
可得,波纹理解。请参考 8.2.27 小节,对 Tearing Effect 做出详细解释。)

35H					TEO	ON (‡	打开波	纹行))				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO DO	Hex
指令	0	1	↑	XX	0	0	1	1	0	1	0	1	35H
参数	0	1	1	XX	0	0	0	0	0	0	0	M	00
描述	该指令	用于排	丁开从	TE 信号	行(s	ignal	line)	输出	的信号	。该转	俞出不	能通过	过改变
	MADCTL	ADCTL 的 B4 位来影响它。打开后有一个参数,用于描述 TE 输出行的模式。											
	当 M=0	± M=0:											
	TE 输出	TE 输出行仅由垂直消隐(V-Blanking)信息组成。											
		tvdl											
	Vertica	Vertical Time Scale											
	当 M=1	:											
	TE 输出	行由	垂直消	í隐(V-I	Blankii	ng)信	[息和]	水平消	隐(H	[-Blanl	king)	信息组	且成。
					—		tvdl		→ + †	vdh →			
	Vertical	Time:	Scale							/		_	
	注意,	当处,	F睡眠	模式且升	₹ TE 彳		TE 输	出引	脚低电	平有效	女。		
限制	当TE车	俞出已	经打开	干时,该	指令尹								

8.2.29 存储器访问控制 (36H)

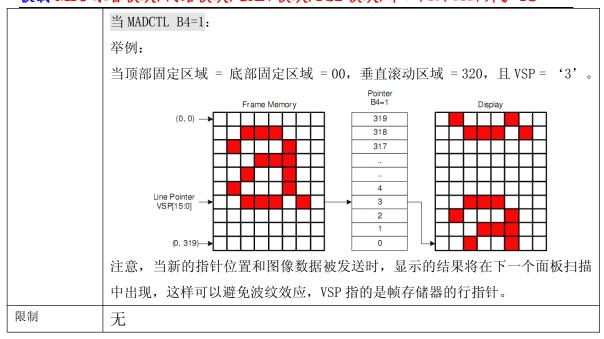
36H	MADCTL(存储器访问控制)
-----	-----------------

	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex			
指令	0	1	1	XX	0	0	1	1	0	1	1	0	35H			
参数	0	1	1	XX	MY	MX	MV	ML	BGR	MH	0	0	00			
描述	该指令	定义的	贞存储	器的诗	兵/写扫排	苗方向	0									
	该指令	对其何	也驱动	器状态	没有影	响。										
	Bit	指令	名		I描述											
	MY	行地	址顺序	予												
	MX	列地	址顺序	予	这 3 位控制 MCU 到存储器读写方向 LCD 垂直刷屏方向控制											
	MV	行/死	列交换													
	ML	垂直	刷屏順	页序												
	BGR RGB-BGR 顺序 颜色选择开关的控制。该位是 0,表											示 RGB 顺序,为				
					1,表示 BGR 顺序。											
	MH	水平	刷新师	页序	LCD 水平刷新方向控制											
	注意,	当 BGR	位被记	改变,是	新的设置	置状态	立即生	三效,而	万不用	再次更	新帧和	存储器	内容。			
	MV (Ve	ertical r	efresh	order bi	it)="0" MV(Vertical refresh order bit)="1"											
					overwrite											
	ML(Ve	rtical re	fresh o	rder bit):	="0"		ML(Vertical refresh order bit)="1"									
	\rightarrow	p-Left (0,0)	(e: Send 1 Send 2 Send 3	nd (2)	Top-Le]	Top-Left (0,0) memory (example) Send last (320) Send 3rd (3) Send 2rd (2) Send 1st (1)								
	В	GR(RG	B-BGR	Order co	ntrol bit)=	="0"		BGR(RGB-BGR Order control bit)="1"								
	SIG1	SIG2- SIG2- B R G	В	Panel	SIG24	R G B SIG240 SIG1 SIG2 SIG R G B R G										



8.2.30 垂直滚动开始地址 (37H)

37H		VSCRSADD(垂直滚动开始地址)												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	0	0	1	1	0	1	1	1	37H	
第1个参数	1	1	1	XX		•		VSP[15:8]	'	•		00	
第2个参数	1	1	1	XX				VSP[7:0]				00	
描述	该指令	>与垂]	直滚动	定义指令	令 33H	一起化	吏用。	这两个	个指令	描述	了滚动	区域	和滚动	
	模式。	垂直	衮动开	始地址	指令有	·一个	参数描	i述在悼	贞存储	器中征	 行的地	址,上	北如顶	
	部固分	巨区域的	的最后	一行作	为滚动	区域的	的第一	行。』	显示如	下所示	₹:			
	当 MAI	当 MADCTL B4=0:												
	举例:	举例:												
	当顶音	『固定』	区域 =	底部固	定区均	或 = 00),垂	直滚动	区域	= 320	,且 V	SP =	' 3'。	
				Frame M	lemory			ointer 34=0			Display			
		(0, 0)	$\rightarrow \Box$					0] -					
	Lį	ne Pointer	\rightarrow			Н		2					-	
	\	/SP[15:0]	\mathcal{H}			${f H}$	→	3	<u></u> ⊢ ⊦				┥	
								4						
			Ш	\blacksquare		Ш				\perp	\bot	Ш	4	
			H			H		317	 	++	++	$\vdash\vdash\vdash$	\dashv	
			\vdash	+++	++	\vdash	_		∤ 	++		$\vdash\vdash\vdash$	_	
						1 1		318	1				- 1	



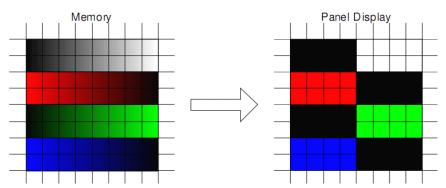
8.2.31 空闲模式关 (38H)

38H		IDMOFF(空闲模式关)													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	0 1 1 XX 0 0 1 1 1 0 0 0 38H													
参数	没有参数														
描述	该指令用于恢复到空闲模式中。在关闭空闲模式中,LCD 可以显示最大 262144														
	色(26	万色)。												
限制	当空闲	模式記	已经关	闭时,请	亥指令	无效。									

8.2.32 开空闲模式 (39H)

39Н					IDM	ON (2	空闲模	式开)							
	D/CX	/CX RDX WRX D17-8 D7 D6 D5 D4 D3 D2 D1 D0 Hex													
指令	0	0 1 1 XX 0 0 1 1 1 0 0 1 39H													
参数															
描述	该指令	该指令用于进入空闲模式。在此模式下,颜色表现能力减小。主次颜色使用帧													
	存储器	中的年	尋个 R、	、 G、 B É	的高位	来替什	₽, —	共有8	种颜1	色深度	可以初	皮显示	0		

(**译者注:**可以理解为,原先可以显示很多种颜色,现在该模式下,比如想显示由黑色逐渐变灰色,再变白色,这样的渐变过程,但是在该模式下,只会显示黑色和白色两种主要的颜色,其他搭配出来的次颜色就不显示了)



(译者注:下面的表格(在下页),读者可以关注下,最高位 MSB 保留,其他 在该模式下都被忽略掉了,因此才会显示上图那样的结果。)

	Memory Cont	ents vs. Display Colo	r
	R ₅ R ₄ R ₃ R ₂ R ₁ R ₀	G ₅ G ₄ G ₃ G ₂ G ₁ G ₀	B ₅ B ₄ B ₃ B ₂ B ₁ B ₀
Black	0XXXXX	0XXXXX	0XXXXX
Blue	0XXXXX	0XXXXX	1XXXXX
Red	1XXXXX	0XXXXX	0XXXXX
Magenta	1XXXXX	0XXXXX	1XXXXX
Green	0XXXXX	1XXXXX	0XXXXX
Cyan	0XXXXX	1XXXXX	1XXXXX
Yellow	1XXXXX	1XXXXX	0XXXXX
White	1XXXXX	1XXXXX	1XXXXX

限制 当空闲模式已经打开时,该指令无效。

8.2.33 COLMOD: 像素格式设置(**3AH**)

ЗАН					PIXS	ET (象素格	式设置	ł)						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	0	0	1	1	1	0	1	0	ЗАН		
参数	0	0 1 ↑ XX 0 DPI[2:0] 0 DBI[2:0] 6													
描述	该指令	该指令为 RGB 图像数据设置像素格式。DPI[2:0]就是像素格式的 RGB 接口选择,													
	DBI[2	DBI[2:0]是像素格式的 MCU 接口。不管是 RGB 接口还是 MCU 接口,如果一个特殊													
	的接口	没有们	吏用到	相应的位	立,那	么对应	立的参	数可じ	J.忽略。	。像素	格式如	「下表」	沂示:		
	RGB ‡	妾口格	式 I	PI[2:0]											
	0	0 ()	留											
	0	0	L G	留											

	0	1	0	保留
	0	1	1	保留
	1	0	0	保留
	1	0	1	16bit/像素
	1	1	0	18bit/像素
	1	1	1	保留
		·		
	DBI	[2:0]]	MCU 接口格式
	0	0	0) 保留
	0	0	1	1 保留
	0	1	0) 保留
	0	1	1	1 保留
	1	0	0) 保留
	1	0	1	1 16bit/像素
	1	1	0) 18bit/像素
	1	1	1	1 保留
	注意	,如果	选择	译 RGB 接口,必须选择串行接口。
限制	无			

8.2.34 连续写存储器 (3CH)

3СН						连续写	写存储	皆器					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	1	1	1	1	0	0	ЗСН
	0	1	1	D1	D1	D1	D1	D1	D1	D1	D1	D1	000
第1个参数				[178]	[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	3FF
第 x 个参数	0	1	1	Dx	Dx	Dx	Dx	Dx	Dx	Dx	Dx	Dx	000
				[178]	[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	3FF
第 n 个参数	0	1	1	Dn	Dn	Dn	Dn	Dn	Dn	Dn	Dn	Dn	000
				[178]	[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	3FF
描述	该指令	用于A	人 MCU	处理器作	专送图	像数排	建到显 :	示模块	的帧	存储器	,从事	先设定	2好的
	像素点	位置達	连续写	数据。该	该连续	写,可	以用在	生写存	储器组	迷续指	令,或	写存储	路开
	始指令	• •											
	如果设	置地均	止模式	B5=0:									
	数据从	像素原	点位置	连续写起	性入,在	号进的	范围是	是写存	储器开	F始指 [*]	令或写	存储器	8继续

板載 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

指令事先设定好的范围。列地址寄存器随后开始递增1,像素点数据被写入,如 此,直到列地址寄存器等于 EC 值。列地址寄存器随后被复位到 SC,然后行地址 寄存器开始递增。像素数据继续被写入到帧存储器,直到行寄存器等于EP值, 且列地址寄存器等于 EC 值为止,或者 MCU 发送其他指令为止。如果像素点数据 超出 (EC - SC + 1) *(EP - SP + 1), 超出的像素点数据将被忽略。 如果设置地址模式 B5=1: 数据从像素点位置连续写进入,写进的范围是写存储器开始指令或写存储器继续 指令事先设定好的范围。行地址寄存器随后开始递增1,像素点数据被写入,如 此, 直到行地址寄存器等于 EP 值。行地址寄存器随后被复位到 SP, 然后列地址 寄存器开始递增。像素数据继续被写入到帧存储器,直到列寄存器等于EC值, 且行地址寄存器等于 EP 值为止,或者 MCU 发送其他指令为止。如果像素点数据 超出 (EC - SC + 1) *(EP - SP + 1), 超出的像素点数据将被忽略。 注意,发送任何其他指令,都可以终止帧数据写入。 帧存储器访问和接口设置(B3H), WEMODE = 0 当像素点数据超出(EC - SC + 1)*(EP - SP + 1),超出的像素点数据将被 忽略。 帧存储器访问和接口设置(B3H), WEMODE = 0 当像素点数据超出(EC - SC + 1) *(EP - SP + 1), 行和列的数目将被复位, 超出的像素点数据将被写入接下来的行和列。 限制 写存储器开始指令,需要跟在设置列地址指令、设置行地址指令,或定义写地址 的设置地址模式指令之后。否则,在写存储器继续指令后,写入的数据将没有定 义对应的地址,出错。

8.2.35 读存储器继续(3EH)

ЗЕН						连续证	卖存储	皆器					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	0	1	1	1	1	1	0	ЗЕН
第1个参数	0	1	1	X	X	X	X	X	X	X	X	X	X
	0	1	1	D1	D1	D1	D1	D1	D1	D1	D1	D1	000
第2个参数				[178]	[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	3FF
第 X 个参数	0	1	1	Dx	Dx	Dx	Dx	Dx	Dx	Dx	Dx	Dx	000
				[178]	[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	3FF

全网最高性价比--芯嵌 STM32 开发板

www.51stm32.com

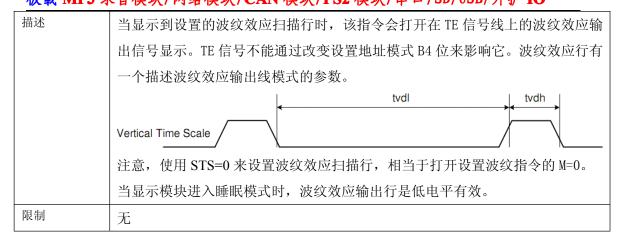
板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

第 n 个参数	0	1	1	Dn	Dn	Dn	Dn	Dn	Dn	Dn	Dn	Dn	000		
				[178]	[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	3FF		
描述	该指令	用于将	存显示	模块的帧	贞存储	器里的	 	数据传	送到	MCU 中	,从事	先设定	好的		
	像素点	位置達	连续读	数据。该	该连续	读,可	以用在	生读存	储器组	继续指 [。]	令,或	读存储	器开		
	始指令														
	如果设	置地均	上模式	B5=0:											
	数据从	数据从像素点位置连续读出,读出的范围是读存储器开始指令或读存储器继续指													
	令事先	令事先设定好的范围。列地址寄存器随后开始递增1,像素点数据被读出,如此,													
	直到列	直到列地址寄存器等于EC值。列地址寄存器随后被复位到SC,然后行地址寄存													
	器开始	器开始递增。像素数据继续从帧存储器读出,直到行寄存器等于 EP 值,且列地													
	址寄存	器等于	F EC 值	直为止,	或者 M	ICU 发	送其他	指令	为止。						
	如果设	置地均	上模式	B5=1:											
	数据从	.像素点	位置	连续读出	出,读日	出的范	围是该	英存储	器开始	台指令車	或读存	储器继	经 结		
	令事先	设定处	子的范	围。行地	址寄	存器随	i后开始	台递增	1, 像	素点数	牧据被ì	卖出,	如此,		
	直到行	地址智	寄存器	等于 EP	值。行	于地址 :	寄存器	 随后	波复位	至到 SP,	然后	列地址	寄存		
	器开始	递增。	像素	数据继续	卖从帧	存储器	器读出	,直至	列寄	存器等	手 EC	值,且	行地		
	址寄存	器等于	F EP 值	直为止,	或者 N	ICU 发	送其他	指令	为止。						
	注意,	发送信	E何其	他指令,	都可	以终山	:帧数:	据写入	• 0						
	该指令	不会改	女 变其	他驱动都	^В 状态	0									
限制	读存储	器开始	台指令	,需要趴	是在设	置列地	址指《	令、设	置行均	也址指來	令,或	定义诗	地址		
	的设置	地址棒	莫式指	令之后。	否则:	,在读	存储器	路继续	指令周	言,读!	出数据	指令将	F没有		
	定义对	应的地	也址,	出错。											

8.2.36 设置波纹效应扫描行(44H)

(**译者注:** 本文档把 Tearing Effect 翻译为波纹效应,可能翻译有所不妥,但经详细查阅,可得,波纹理解。请参考 8.2.27 小节,对 Tearing Effect 做出详细解释。)

44H					设	置波纹	效应扩	3描行					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	1	0	0	0	1	0	0	44H
第1个参数	0	1	1	XX	0	0	0	0	0	0	0	STS	00
												[8]	
	0	1	1	XX	STS	00							
第2个参数					[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	



8.2.37 获取扫描行 (45H)

45H						获取	(扫描	芀					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	↑	XX	0	1	0	0	0	1	0	0	44H
第1个参数	0	1	1	XX	X	X	X	X	X	X	X	X	X
	0	1	1	XX	0	0	0	0	0	0	GTS	GTS	00
第2个参数											[9]	[8]	
	0	1	1	XX	GTS	GTS	GTS	GTS	GTS	GTS	GTS	GTS	00
第3个参数					[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]	
描述	显示返	回当前	· 打扫描	行,GTS	,用飞	F更新	显示设	设备。	在一个	显示	2备中	,扫推	苗行总
	的数目	被定り	义为 VS	SYNC + V	/BP +	VACT	+ VFP	。第-	一个扫	描行被	定定义)	り V-Sy	mc 的
	第一行	,且扌	旨示到	第0行。									
	当处于	睡眠棒	莫式,	通过该排	旨令返	回的值	直是不	确定的	j.				
限制	无												

8.2.38 写显示亮度 (51H)

51H						写显	示亮	度							
	D/CX	CX RDX WRX D17-8 D7 D6 D5 D4 D3 D2 D1 D0 Hex													
指令	0	1	1	XX	0	1	0	0	0	0	0	1	51H		
	0	1	1	XX	DBV	00									

第1个参数					[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]			
描述	该指令	用于训	問整显	示亮度的	勺值。										
	写入的	写入的值和输出亮度的值,它们的关系是可以验证的。该关系已经在显示模块规													
	范上做	范上做出定义。													
	原则上	原则上来说,00H 意味着最低亮度,FFH 意味着最高亮度。													
限制	无														

8.2.39 读显示亮度 (52H)

52H	读显示亮度													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	↑	XX	0	1	0	0	0	0	1	0	52H	
第1个参数	1	↑	1	XX	X	X	X	X	X	X	X	X	X	
	1	1	1	XX	DBV	DBV	DBV	DBV	DBV	DBV	DBV	DBV	00	
第3个参数					[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]		
描述	该指令	该指令返回显示亮度的值。												
	写入的	写入的值和输出亮度的值,它们的关系是可以验证的。该关系已经在显示模块规												
	范上做	出定》	义。											
	原则上	来说,	00Н 🧵	意味着最	低亮质	变,FF	汨 意味	卡着最	高亮度	, 0				
限制	如果M	CU 需要	要读取	多于1/	个参数	在 DBI	模式	,显示	模块在	数据组	线上发	送第2	2个参	
	数的值	. 0												
	只有第	2 个参	参数才	会发送在	ΈDSI	上(第	91个	参数不	会被发	发送)。				

8.2.40 写 CTRL 显示 (53h)

53H						写 C7	TRL 显	示						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex	
指令	0	1	1	XX	0	1	0	1	0	0	1	1	53H	
第1个参数	1	1 † 1 XX 0 1 BCTRL 0 DD BL 0 0 00												
描述	该指令	该指令用于控制显示亮度。												
	BCTRL:	该位	是亮质	度控制模	块开/	关。は	这个位.	总用于	一切换显	显示亮	度。			

	0 = OFF (亮度寄存器是 00H, DBV[7…0])
	1 = ON (根据参数的值,亮度寄存器有效)
	DD: 显示亮度,只有手动设置亮度。
	DD = 0: 显示亮度关。
	DD = 1: 显示亮度开。
	BL: 背景亮度控制开/关
	0 = 关(完全关掉背景亮度电路。控制线必须是低电平)
	1 = 开
	亮度功能适用于亮度寄存器,当 DD=1 时,BCTRL 位改变。举例:BCTRL: 0->1,
	或者 1->0.
	当 BL 位从开到关的改,背景亮度被直接关闭,而不是逐渐变暗,即使 DD=1 被选
	择。
限制	无

8.2.41 读 CTRL 显示 (54H)

54H						读 C]	TRL 显	示							
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	0	1	0	1	0	1	0	0	54H		
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	XX		
第2个参数	1	1	1	XX	0	0	BCTRL	0	DD	BL	0	0	00		
描述	$ \begin{array}{ccc} \mathbf{BCTRL} : \\ 0 &= 0\mathbf{F} \end{array} $	该指令用于返回显示亮度的设置值。 BCTRL: 该位是亮度控制模块开/关。 0 = 0FF (亮度寄存器是 00H, DBV [7…0]) 1 = 0N (根据参数 DBV [7…0]的值,亮度寄存器有效)													
	DD = (DD = 1 BL: 背): 显为 : 显为 : 景亮原 : (完全	示亮度 示亮度 度控制	开。			削线必须	须是低	〔电平〕						
限制	如果M	CU 需要	要读取	多于1/	个参数	在 DB	I 模式:	,显示	模块在	数据组	线上发	送第:	2 个参		

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

数的值。

只有第2个参数才会发送在DSI上(第1个参数不会被发送)。

8.2.42 写自适应亮度控制的内容(55H)

55H						WR	CAB	C					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	0	1	0	1	0	1	0	1	55H
参数	1	1	1	XX	0	0	0	0	0	C[1]	C[0]	00	
描述	该指令	用于E	自适应	亮度功能	 能中,	设置图	像内容	容的参	数。有	可能值	使用 4	种不同	同的模
	式,来	式,来自适应图像功能,如下表所示:											
	C[1:	C[1:0] 默认值											
	00)			关	刃							
	01			用	户接口	口图像							
	10)			静止图	图像							
	11		移动图像										
限制	无												

8.2.43 读自适应亮度控制内容(56H)

56H						RD	CABO	C					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex
指令	0	1	1	XX	0	1	0	1	0	1	1	0	56H
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	XX
第2个参数	1	1	1 XX 0 0 0 0							0	C[1]	C[0]	00
描述	该指令	该指令用于在自适应亮度功能中,读取图像内容的设置。有可能使用4种不同的											
	模式,	来自知	适应图	像功能,	如下	表所表	ቩ:						
	C[1:	C[1:0] 默认值											
	00	00 美闭											
	01	01 用户接口图像											

	10	静止图像										
	11	移动图像										
限制	如果 MCU 需	要读取多于 1 个参数在 DBI 模式,显示标	莫块在数据线上发送第2个参									
	数的值。											
	只有第2个	l有第2个参数才会发送在DSI上(第1个参数不会被发送)。										

8.2.44 写 CABC 最小亮度 (5EH)

5EH					•	背景亮	度控制	制 1						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	↑	XX	0	1	0	1	1	1	1	0	5EH	
第1个参数	1	1	1	XX	CMB	CMB	CMB	CMB	CMB	CMB	CMB	CMB	00	
					[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]		
描述	该指令	该指令用于设置 CABC 功能显示的最小亮度的值。												
	CMB[7:	CMB[7:0]: CABC 最小亮度控制,这个参数用于避免太多的亮度减少。												
	当 CAB	当 CABC 有效,CABC 不能把显示亮度减少到比 CABC 最小亮度设置还小。图像处												
	理功能	像正常	常一样	工作,即	甲使亮	度不能		0						
	这个功	能不会	会影响	其他手z	动亮度	设置的	勺功能	。手动		可以被	设置人	、于 CA	BC 最	
	小亮度	。平沙	骨地变	换亮度项	力能,	可以修	象正常	一样工	作。					
	当显示	当显示亮度被关闭(指令 53H 的 BCTRL=0), CABC 最小亮度设置被忽略。												
	原则上	原则上来说,00H 意味着最低亮度,FFH 意味着最高亮度。												
限制	无													

8.2.45 读 CABC 最小亮度 (5FH)

5FH					i	背景亮	度控制	制 1					
	D/CX	RDX WRX D17-8 D7 D6 D5 D4 D3 D2 D1 D0 Hex											
指令	0	1	1	XX	0	1	0	1	1	1	1	1	5FH
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	XX
第2个参数	1	1	1	XX	CMB	00							

					[7]	[6]	[5]	[4]	[3]	[2]	[1]	[0]			
描述				ABC 功能 意味着最					高亮度	0					
	CMB[7:	原则上来说,00H 意味着最低亮度,FFH 意味着最高亮度。 CMB[7:0]: CABC 最小亮度控制,参见写 CABC 最小亮度(5EH)指令。													
限制	无														

8.2.46 读 ID1 (DAH)

DAH						R	DID 1							
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	1	1	0	1	1	0	1	0	DAH	
第1个参数	1	1	1	XX	X	X	XX							
第2个参数	1	1	1	XX	ID1[7:0]									
描述	该读取的字节,识别 LCD 模块的制造商 ID 和用户指定的信息。													
	第1个	参数是	是一个	不确定的	的值。									
	第2个	参数是	른 LCD	模块的制	制造商	ID_{\circ}								
限制	无													

8.2.47 读 ID2(DBH)

DBH						R	DID 2						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	↑	XX	1	1	0	1	1	0	1	1	DBH
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	XX
第2个参数	1	1	1	XX				ID2	[7:0]				00
描述	且每次 第1个 第2个	都改变参数是参数是	逐一个 是一个 是 LCD	跟踪 LCI 用于显示 不确定的 模块的点	示,材 的值。 反本 II	料或放	 色工规	范的版	反本 。			商定》	义,并
限制	无												

8.2.48 读 ID3 (43H)

DCH	RDID 3												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	1	0	1	1	0	1	1	DCH
第1个参数	1	1	1	XX	X	X	X	X	X	X	X	X	XX
第2个参数	1	1	1	XX	ID3[7:0] 00								
描述	该读取	该读取的字节用于定义 LCD 模块/驱动器,它由用户指定。											
	第1个	·参数是	是一个	不确定的	的值。								
	第2个	第2个参数是LCD模块的版本ID。											
	ID3 可	ID3 可以通过 MTP 功能编程。											
限制	无												

8.3 第2级指令描述

8.3.1 RGB 接口信号控制 (B0H)

вон		IFMODE											
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex
指令	0	1	1	XX	1	0	1	1	0	0	0	0	ВОН
第1个参数	1	↑	1	XX	ByPass_ MODE	RCM [1]	RCM [1]	0	VSPL	HSPL	DPL	EPL	40
第2个参数	1	↑	1	XX				ID3[7	[0:				00
描述	设置显示接口的操作状态。此设置一旦指令被接受,就会变得有效。												
	EPL: DE 极性(0 = RGB 接口的高使能, 1= RGB 接口的低使能)												
	DPL:	DPL: DOTCLK 极性设置(0=数据在上升沿发出,1=数据在下降沿发出)											
	HSPL	: HSY	NC 极作	生 (0=	低电平同	步时钟	‡ , 1=	高电平	四步时	付钟)			
	VSPL	· VSY	NC 极作	生(0=	低电平同	步时钟	† , 1=	高电平	三同步时	付钟)			
	RCM[RCM[1:0]: RGB 接口选择 (请参考 RGB 接口部分)。											
	ByPass_MODE:选择显示数据路径:												
	ByPass_MODE						显	示数据	B路径				
	0						直	接在移	多位寄存	字器(默认)		

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

	1	存储器
限制	EXTC 必须是高电平,来使能这条指令。	

8.3.2 帧速率控制(在正常模式/全色模式)(B1H)

B1H		FRMCTR1											
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	0	0	0	1	В1Н
第1个参数	1	1	1	XX	0	0	0	0	0	0	DIVA	[1:0]	00
第2个参数	1	1	1	XX	0	0	0		RT	`NA[4:	0]		00

描述

计算帧频率的公式:

fosc

Frame Rate= $\frac{}{\text{Clocks per line } \times \text{Division ratio } \times (\text{Lines} + \text{VBP} + \text{VFP})}$

设置在MCU接口正常模式的内部时钟的分频。

Fosc = 内部晶振频率

时钟/行: RTNA 设置

分频: DIVA 设置

行: 总驱动的行的数目

VBP: 后沿线数 VFP: 前言线数

	RTI	NA [4	4:0]	Frame Rate (Hz)	
1	0	0	0	0	119
1	0	0	0	1	112
1	0	0	1	0	106
1	0	0	1	1	100
1	0	1	0	0	95
1	0	1	0	1	90
1	0	1	1	0	86
1	0	1	1	1	83

	RTI	NA [4	4:0]		Frame Rate (Hz)
1	1	0	0	0	79
1	1	0	0	1	76
1	1	0	1	0	73
1	1	0	1	1	70(default)
1	1	1	0	0	68
1	1	1	0	1	65
1	1	1	0	1	63
1	1	1	1	1	61

DIVA[1:0]: 内部时钟分频(正常模式)

DIVA[1:0]	时钟分频
00	Fosc

		01			Fosc/2													
		10			Fosc/4													
		11			Fosc/8													
RTN	IA [4:0)]:		于设置 1H	(- 行〕	自	勺时	间								
	RTI	NA [4	4:0]		Clock per Line			RTI	VA [4:0]		Clock per Line		RTI	VA [4:0]		Clock per Line
0	0	0	0	0	禁止设置		0	1	0	1	1	禁止设置	1	0	1	1	0	22 clocks
0	0	0	0	1	禁止设置		0	1	1	0	0	禁止设置	1	0	1	1	1	23 clocks
0	0	0	1	0	禁止设置		0	1	1	0	1	禁止设置	1	1	0	0	0	24 clocks
0	0	0	1	1	禁止设置		0	1	1	1	0	禁止设置	1	1	0	0	1	25 clocks
0	0	1	0	0	禁止设置		0	1	1	1	1	禁止设置	1	1	0	1	0	26 clocks
0	0	1	0	1	禁止设置		1	0	0	0	0	16 clocks	1	1	0	1	1	27 clocks
0	0	1	1	0	禁止设置		1	0	0	0	1	17 clocks	1	1	1	0	0	28 clocks
0	0	1	1	1	禁止设置		1	0	0	1	0	18 clocks	1	1	1	0	1	29 clocks
0	1	0	0	0	禁止设置		1	0	0	1	1	19 clocks	1	1	1	1	0	30 clocks
0	1	0	0	1	禁止设置		1	0	1	0	0	20 clocks	1	1	1	1	1	31 clocks
0	1	0	1	0	禁止设置		1	0	1	0	1	21 clocks						

8.3.3 帧速率控制 (空闲模式/8色) (B2H)

EXTC 必须是高电平,来使能这条指令。

限制

В2Н	FRMCTR 2												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	0	0	1	0	В2Н
第1个参数	1	1	1	XX	0	0	0	0	0	0	DIVB	[1:0]	00
第2个参数	1	1	1	XX	0	0	0		RT	NB[4:	0]		1B
描述	计算	计算帧频率的公式:											
	Fran	Frame Rate= $\frac{fosc}{Clocks per line x Division ratio x (Lines + VBP + VFP)}$											
	设置	设置在MCU接口空闲模式的内部时钟的分频。											
	Fosc	= 内	部晶排	長频率									
	时钟	/行:	RTNB i	0置									
	分频	分频: DIVB 设置											
	行:	行: 总驱动的行的数目											
	VBP:	VBP: 后沿线数											
	VFP:	VFP: 前言线数											

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

	RTI	NB [4	4:0]	Frame Rate (Hz)	
1	0	0	0	0	119
1	0	0	0	1	112
1	0	0	1	0	106
1	0	0	1	1	100
1	0	1	0	0	95
1	0	1	0	1	90
1	0	1	1	0	86
1	0	1	1	1	83

	RTI	NB [4:0]	Frame Rate (Hz)	
1	1	0	0	0	79
1	1	0	0	1	76
1	1	0	1	0	73
1	1	0	1	1	70(default)
1	1	1	0	0	68
1	1	1	0	1	65
1	1	1	0	1	63
1	1	1	1	1	61

DIVB[1:0]: 内部时钟分频(空闲模式)

DIVB[1:0]	时钟分频
00	Fosc
01	Fosc/2
10	Fosc/4
11	Fosc/8

RTNB[4:0]: 用于设置 1H(行)的时间

	RTI	NB. [4	4:0]		Clock per Line
0	0	0	0	0	禁止设置
0	0	0	0	1	禁止设置
0	0	0	1	0	禁止设置
0	0	0	1	1	禁止设置
0	0	1	0	0	禁止设置
0	0	1	0	1	禁止设置
0	0	1	1	0	禁止设置
0	0	1	1	1	禁止设置
0	1	0	0	0	禁止设置
0	1	0	0	1	禁止设置
0	1	0	1	0	禁止设置

	RTI	VA [4	4.01		Clock per
	11111	AL [.	+.Oj		Line
0	1	0	1	1	禁止设置
0	1	1	0	0	禁止设置
0	1	1	0	1	禁止设置
0	1	1	1	0	禁止设置
0	1	1	1	1	禁止设置
1	0	0	0	0	16 clocks
1	0	0	0	1	17 clocks
1	0	0	1	0	18 clocks
1	0	0	1	1	19 clocks
1	0	1	0	0	20 clocks
1	0	1	0	1	21 clocks

	RTI	VA [4	4:0]	Clock per Line	
1	0	1	1	0	22 clocks
1	0	1	1	1	23 clocks
1	1	0	0	0	24 clocks
1	1	0	0	1	25 clocks
1	1	0	1	0	26 clocks
1	1	0	1	1	27 clocks
1	1	1	0	0	28 clocks
1	1	1	0	1	29 clocks
1	1	1	1	0	30 clocks
1	1	1	1	1	31 clocks

限制 EXTC 必须是高电平,来使能这条指令。

8.3.4 帧速率控制 (局部模式/全色) (B3H)

ВЗН	FRMCTR 3													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	1	0	1	1	0	0	1	1	ВЗН	
第1个参数	1	1	1	XX	0	0	0	0	0	0	DIVC	[1:0]	00	
第2个参数	1	1	1	XX	0	0	0		RTNC[4:0]					
描述	计算	帧频率	区的公.	式:		•		•						

fosc

Frame Rate= -

Clocks per line x Division ratio x (Lines + VBP + VFP)

设置在MCU接口局部模式的内部时钟的分频。

Fosc = 内部晶振频率

时钟/行: RTNC 设置

分频: DIVC 设置

行: 总驱动的行的数目

VBP: 后沿线数 VFP: 前言线数

	RTI	NC [4:0]		Frame Rate (Hz)					
1	0	0	0	0	119					
1	0	0	0	1	112					
1	0	0	1	0	106					
1	0	0	1	1	100					
1	0	1	0	0	95					
1	0	1	0	1	90					
1	0	1	1	0	86					
1	0	1	1	1	83					

	RTI	NC [4:0]		Frame Rate (Hz)					
1	1	0	0	0	79					
1	1	0	0	1	76					
1	1	0	1	0	73					
1	1	0	1	1	70(default)					
1	1	1	0	0	68					
1	1	1	0	1	65					
1	1	1	0	1	63					
1	1	1	1	1	61					

DIVC[1:0]: 内部时钟分频(空闲模式)

DIVC[1:0]	时钟分频
00	Fosc
01	Fosc/2
10	Fosc/4
11	Fosc/8

RTNC[4:0]: 用于设置 1H(行)的时间

	RTI	1 C [4	4:0]		Clock per Line
0	0	0	0	0	禁止设置
0	0	0	0	1	禁止设置
0	0	0	1	0	禁止设置
0	0	0	1	1	禁止设置
0	0	1	0	0	禁止设置
0	0	1	0	1	禁止设置
0	0	1	1	0	禁止设置
0	0	1	1	1	禁止设置
0	1	0	0	0	禁止设置
0	1	0	0	1	禁止设置
0	1	0	1	0	禁止设置

	DTI	NA [4.01		Clock per
	mii	νΛ [·	4.0]		Line
0	1	0	1	1	禁止设置
0	1	1	0	0	禁止设置
0	1	1	0	1	禁止设置
0	1	1	1	0	禁止设置
0	1	1	1	1	禁止设置
1	0	0	0	0	16 clocks
1	0	0	0	1	17 clocks
1	0	0	1	0	18 clocks
1	0	0	1	1	19 clocks
1	0	1	0	0	20 clocks
1	0	1	0	1	21 clocks

	RTI	NA [4:0]		Clock per Line
1	0	1	1	0	22 clocks
1	0	1	1	1	23 clocks
1	1	0	0	0	24 clocks
1	1	0	0	1	25 clocks
1	1	0	1	0	26 clocks
1	1	0	1	1	27 clocks
1	1	1	0	0	28 clocks
1	1	1	0	1	29 clocks
1	1	1	1	0	30 clocks
1	1	1	1	1	31 clocks

限制

EXTC 必须是高电平,来使能这条指令。

8.3.5 显示反转控制 (B4H)、

В4Н	INVTR													
	D/CX	D/CX RDX WRX D17-8 D7 D6 D5 D4 D3 D2 D1 D0												
指令	0	1	1	XX	1	0	1	1	0	1	0	0	В4Н	
第1个参数	1	1 1 XX 0 0 0 0 NLA NLB NLC 02												
描述	显示	显示反转模式设置。												
	NLA:	NLA: 全色正常模式下的反转设置(正常模式开)												
	NLB:	NLB: 空闲模式下的反转设置(空闲模式开)												
	NLC:	全色	局部模	其式下的	的反转设置	置(局	部模式	式开/2	空闲模	式开)				
	NLA	/NLB/	NLC	反转										
	0			行反	转									
	1			帧反	转									
限制	EXTC	必须高	高电平	才能包		•								

8.3.6 消隐廊控制 (B5H)

(译者注: 下面出现的 VBP 和 VFP, HBP 和 HFP, 这里的 BP 和 FP, 英文全称是 front porch, 或 back porch。意思是前廊(front porch),后廊(back porch)。TFT LCD 类才有此概念。显示器的一帧由若干横行组成,比如 240*320 的屏就是有 320 个横行。IC(这里是 ILI9341)上的驱动信号比这个 320 多几个,一般手机屏是 FP(前廊)+BP(后廊)=16。这两段时间内,显示数据是不会从 RAM 上刷新到屏上的。而此处的 B5H 指令就是控制这个时间的。)

32/1/2/1/1/	—————————————————————————————————————														
В5Н	PRCTR														
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex		
指令	0	1	1	XX	1	0	1	1	0	1	0	1	В5Н		
第1个参数	1	1	1	XX	0		VFP[6:0]								
第2个参数	1	1	1	XX	0			V]	BP[6:0	0]			02		
第3个参数	1	1	1	1	1	XX	0		HI	BP[4:	0]		OA		
第4个参数	1	1	1	XX	0	0	0		HI	BP[4:	0]		14		
描述	VFP[6:0]/	VBP[6	i:[0:6	这些位指	出前廊	,后原	郭的垂	直行的]数目,	分别	需要	目的时		
	间周	期。													

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

VFP [6:0] VBP [6:0]	Number of HSYNC of front/back porch	VFP [6:0] VBP [6:0]	Number of HSYNC of front/back porch
0000000	禁止设置	1000000	64
0000001	禁止设置	1000001	65
0000010	2	1000010	66
0000011	3	1000011	67
0000100	4	1000100	68
0000101	5	1000101	69
0000110	6	1000110	70
0000111	7	1000111	71
0001000	8	1001000	72
0001001	9	1001001	73
0001010	10	1001010	74
0001011	11	1001011	75
0001100	12	1001100	76
0001101	13	1001101	77
:	:	:	:
:	:	:	:
0111101	61	1111101	125
0111110	62	1111110	126
0111111	63	1111111	127

注意, VFP + VBP <= 254 个 HSYNC 信号。

HFP[4:0]/HBP[4:0]:这些位指出前廊,后廊的水平行的数目,分别需要用的时 间周期。

HFP [4:0] HBP [4:0]	Number of DOTCLK of the front/back porch
00000	禁止设置
00001	禁止设置
00010	2
00011	3
00100	4
00101	5
00110	6
00111	7
01000	8
01001	9
01010	10
01011	11
01100	12
01101	13
01110	14
01111	15

HFP [4:0] HBP [4:0]	Number of DOTCLK of front/back porch
10000	16
10001	17
10010	18
10011	19
10100	20
10101	21
10110	22
10111	23
11000	24
11001	25
11010	26
11011	27
11100	28
11101	29
11110	30
11111	31

限制

EXTC 必须是高电平,来使能这条指令。

8.3.7 显示功能控制 (B6H)

В6Н	DISCTRL												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	0	1	0	1	В5Н
第1个参数	1	1	1	XX	0	0	0	0	PTG[1:0]		PTG[1:0]		OA

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

第2个参数	1	1	1	XX	REV	GS	SS	SM	ISC[3:0]	82
第3个参数	1	1	1	XX	0	0	NL[5:0]			
第4个参数	1	1	1	XX	0	0		PCDIV[5:0]	XX	

描述

PTG[1:0]: 设置在没显示区域的扫描模式。

PTG1	PTG0	未显示区域的栅级输出	未显示区域的源级输出	VCOM 输出
0	0	正常扫描	使用 PT[2:0]位来设置	VCOMH/L
0	1	禁止设置		
1	0	间隔扫描	使用 PT[2:0]位来设置	
1	1	禁止设置		

PT[1:0]: 决定在局部显示模式下,未显示区域的源极/VCOM输出。

PT[1:0]	未显示区域的源极轮		未显示区域的 VCOM 输出			
	正极	负极	正极	负极		
0 0	V63	V0	VCOML	VOMH		
0 1	VO	V63	VCOML	VCOMH		
1 0	AGND	AGND	AGND	AGND		
1 1	Hi-Z	Hi-Z	AGND	AGND		

SS: 选择源极驱动器输出的移动方向。

SS	源极扫描方向						
0	S1 -> S720						
1	S720 -> S1						

除了移动方向, SS 和 BGR 位的设置也要求改变 R, G, 和 B 点的分配(对应到源极 驱动器引脚上)。

要分配 R, G, B 点对应到源极驱动器引脚, 使得它从 S1 到 S720, 设置 SS=0; 要分配 R, G, B 点对应到源极驱动器引脚, 使得它从 S720 到 S1, 设置 SS=1;

REV: 用于选择液晶类型是通常的白色类型,还是正常黑色类型。

REV	液晶类型
0	通常黑色
1	通常白色

ISC[3:0]: 指定扫描在非显示区域的栅极驱动器周期间隔。当 PTG[1:0]=10,选择内部扫描。扫描周期为奇数 0 ~ 29 帧周期。每个 扫描周期极性都会反转。

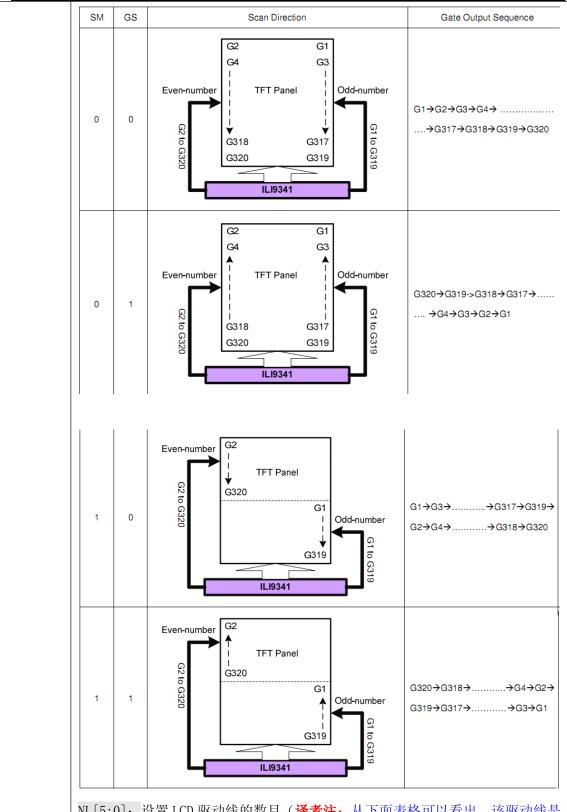
ISC[3:0]	扫描周期	ffLM=60HZ
0000	1 帧	17ms
0001	3 帧	51ms
0010	5 帧	85ms
0011	7 帧	119ms
0100	9 帧	153ms
0101	11 帧	187ms
0110	13 帧	221ms
0111	15 帧	255ms
1000	17 帧	289ms
1001	19 帧	323ms
1010	21 帧	357ms
1011	23 帧	391ms
1100	25 帧	425ms
1101	27 帧	459ms
1110	29 帧	493ms
1111	31 帧	527ms

GS:设置由 SCN[4:0]和 NL[4:0]决定的范围内,栅极驱动器的扫描方向。该扫描方向取决于 GS=0。设置 GS=1 则反转。

GS	栅极扫描方向
0	G1 -> G720
1	G720 -> G1

SM: 设置栅极驱动引脚排列与 GS 位一起来位 LCD 模块选择最佳的扫描模式。

(译者注:下面表格,左边是 SM 和 GS 两个位,共同来决定扫描方式,中间的那个图,靠左边是偶数编号,靠右边是奇数编号。整个表格右边是栅极输出序列的顺序)。



NL[5:0]: 设置 LCD 驱动线的数目(译者注: 从下面表格可以看出,该驱动线是以8为倍数递增)。GRAM 地址的映射不受这些驱动线的影响。驱动线的数目必须等于或大于液晶所需的驱动线数。

			NL	[5:0]			LCD Drive Line	[NL [5:0]			LCD Driver Line
	0	0	0	0	0	0	Setting prohibited		0	1	0	1	0	1	176 lines
	0	0	0	0	0	1	16 lines		0	1	0	1	1	0	184 lines
	0	0	0	0	1	0	24 lines		0	1	0	1	1	1	192 lines
	0	0	0	0	1	1	32 lines		0	1	1	0	0	0	200 lines
	0	0	0	1	0	0	40 lines		0	1	1	0	0	1	208 lines
	0	0	0	1	0	1	48 lines		0	1	1	0	1	0	216 lines
	0	0	0	1	1	0	56 lines		0	1	1	0	1	1	224 lines
	0	0	0	1	1	1	64 lines		0	1	1	1	0	0	232 lines
	0	0	1	0	0	0	72 lines		0	1	1	1	0	1	240 lines
	0	0	1	0	0	1	80 lines		0	1	1	1	1	0	248 lines
	0	0	1	0	1	0	88 lines		0	1	1	1	1	1	256 lines
	0	0	1	0	1	1	96 lines		1	0	0	0	0	0	264 lines
	0	0	1	1	0	0	104 lines		1	0	0	0	0	1	272 lines
	0	0	1	1	0	1	112 lines		1	0	0	0	1	0	280 lines
	0	0	1	1	1	0	120 lines		1	0	0	0	1	1	288 lines
	0	0	1	1	1	1	128 lines		1	0	0	1	0	0	296 lines
	0	1	0	0	0	0	136 lines		1	0	0	1	0	1	304 lines
	0	1	0	0	0	1	144 lines		1	0	0	1	1	0	312 lines
	0	1	0	0	1	0	152 lines		1	0	0	1	1	1	320 lines
	0	1	0	0	1	1	160 lines				Oth	ers			Setting inhibited
	0	1	0	1	0	0	168 lines								
	PCD:	IV	[5:0)]:											
	ext	erna	l fos	C=			CDIV + 1)								
限制	EXT	C 必	须是				来使能这条指令。								

8.3.8 入口模式设置 (B7H)

В7Н	ETMOD												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	0	1	0	1	В7Н
参数	1	1	1	XX	0	0	0	0	0	GON	DTE	GAS	06
描述	GAS: GAS 0 1	3	低电 ^s 使能 无效	· 注测控 平检测 芒栅极		G1-G3	20 的	输出	电压电	1平,	如下)	听示:	

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

GON	DTE	G1~G320 Gate Output
0	0	VGH
0	1	VGH
1	0	VGL
1	1	Normal display

8.3.9 背光控制 1 (B8H)

В8Н		背光控制 1											
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	1	0	0	0	В8Н
参数	1	1	1	XX	0	0	0	0	TH_UI [3]	TH_UI [2]	TH_UI [1]	TH_UI [0]	0C

描述 TH_UI[3:0]: 这些位是用来设置灰度数据的百分比在用户界面的累积直 方图值。使图像显示白色的最大数量(=数据"255")的比率,通过图

像处理来实现。

TH_UI [3:0]	Description
4'0h	99%
4'1h	98%
4'2h	96%
4'3h	94%
4'4h	92%
4'5h	90%
4'6h	88%
4'7h	86%

TH_UI [3:0]	Description
4'8h	84%
4'9h	82%
4'Ah	80%
4'Bh	78%
4'Ch	76%
4'Dh	74%
4'Eh	72%
4'Fh	70%

8.3.10 背光控制 2 (B9H)

В9Н		背光控制 2											
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO	Hex
指令	0	1	1	XX	1	0	1	1	1	0	0	1	В9Н
参数	1	1	1	XX	TH_MV	TH_MV	TH_MV	TH_MV	TH_ST	TH_ST	TH_ST	TH_ST	CC
					[3]	[2]	[1]	[0]	[3]	[2]	[1]	[0]	

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

描述

TH ST[3:0]: 这些位是用来设置灰度数据的百分比在静止图像的累积直 方图值, 使图像显示白色的最大数量(=数据 "255")的比率, 通过图 像处理来实现。

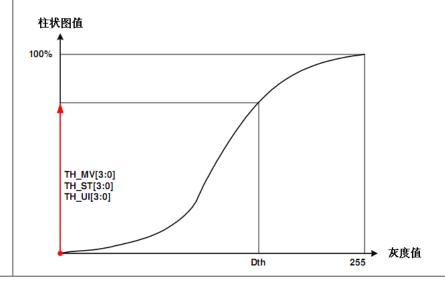
TH_ST [3:0]	Description
4'0h	99%
4'1h	98%
4'2h	96%
4'3h	94%
4'4h	92%
4'5h	90%
4'6h	88%
4'7h	86%

TH_ST [3:0]	Description
4'8h	84%
4'9h	82%
4'Ah	80%
4'Bh	78%
4'Ch	76%
4'Dh	74%
4'Eh	72%
4'Fh	70%

TH_MV[3:0]: 这些位是用来设置灰度数据的百分比在运动图像的累积直 方图值, 使图像显示白色的最大数量(=数据"255")的比率, 通过图像 处理来实现。

TH_MV [3:0]	Description
4'0h	99%
4'1h	98%
4'2h	96%
4'3h	94%
4'4h	92%
4'5h	90%
4'6h	88%
4'7h	86%

TH_MV [3:0]	Description
4'8h	84%
4'9h	82%
4'Ah	80%
4'Bh	78%
4'Ch	76%
4'Dh	74%
4'Eh	72%
4'Fh	70%



8.3.11 背光控制 3 (BAH)

ВАН									背光控制 3				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	1	0	1	0	BAH
参数	1	1	1	XX	0	0	0	0	DTH_UI[3]	DTH _UI[2]	DTH_UI[1]	DTH _UI[0]	04
	存器	的设	置将	限制量	曼小	的 [)th	值,	以防止显示	(图像太白,	显示质量	不可接受	的。
	DT	H_UI[3	3:0]	Des	cripti	on			DTH_UI [3:0]	Description	1		
		4'0h			252		_		4'8h	220			
		4'1h			248				4'9h	216			
		4'2h			244				4'Ah	212			
		4'3h			240				4'Bh	208			
		4'4h			236				4'Ch	204			
		4'5h			232				4'Dh	200			
		4'6h			228				4'Eh	196			
		4'7h			224				4'Fh	192			

8.3.12 背光控制 4 (BBH)

BBH							背光	空制 4	l				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	1	0	0	1	BBH
参数	1	1	1	XX	DTH_M	DTH_M	DTH	DTH	DTH	DTH	DTH	DTH	65
					V[3]	V[2]	_MV[_MV[_ST[3]	_ST[2]	_ST[1]	_ST[0]	
							1]	0]					
	示质:	島不同	r 12- ==										
1		里小口] 接受	0									
	D	里小品 TH_ST			escript	tion		DTH_S	ST [3:0]	Des	cription		
	D		[3:0]		escript 224	ion		DTH_S			cription		
	רם	TH_ST 4'0l 4'1l	[3:0] n		224	tion		4' 4'	8h 9h		192 188		
	Dī	TH_ST 4'0h 4'1h 4'2h	[3:0] n		224 220 216	ion		4': 4': 4':	8h 9h Ah		192 188 184		
	רם	TH_ST 4'0h 4'1h 4'2h 4'3h	[3:0] n n		224 220 216 212	ion		4': 4': 4': 4'!	8h 9h Ah Bh		192 188 184 180		
	ra	TH_ST 4'0h 4'1h 4'2h 4'3h 4'4h	[3:0] 1 1 1		224 220 216 212 208	iion		4'; 4'; 4'; 4'[8h 9h Ah Bh		192 188 184 180		
	רם	TH_ST 4'0h 4'1h 4'2h 4'3h	[3:0]		224 220 216 212	iion		4'; 4'; 4'; 4'[4']	8h 9h Ah Bh		192 188 184 180		

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

DTH_MV [3:0]	Description
4'0h	224
4'1h	220
4'2h	216
4'3h	212
4'4h	208
4'5h	204
4'6h	200
4'7h	196

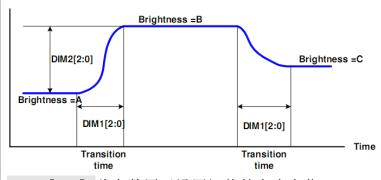
DTH_MV [3:0]	Description
4'8h	192
4'9h	188
4'Ah	184
4'Bh	180
4'Ch	176
4'Dh	172
4'Eh	168
4'Fh	164

8.3.13 背光控制 5 (BCH)

ВСН							背光技	空制 5					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO DO	Hex
指令	0	1	1	XX	1	0	1	1	1	1	0	0	ВСН
参数	1	1	1	XX	DIM2	DIM2	DIM2	DIM2	0	DIM1	DIM1	DIM1	44
					[3]	[2]	[1]	[0]		[2]	[1]	[0]	

描述 DIM1[2:0]: 该参数用于设置亮度电平的过渡时间避免尖锐的亮度转变视觉。

DIM1 [2:0]	Description
3'0h	1 frame
3'1h	1 frame
3'2h	2 frames
3'3h	4 frames
3'4h	8 frames
3'5h	16 frames
3'6h	32 frames
3'7h	64 frames



DIM2 [3:0]:此参数用于设置阈值的亮度变化。

当亮度过渡差小于 dim2 [3:0]的值,亮度过渡将被忽略。

举例:如果 | 亮度 B - 亮度 | < dim2 [2:0],亮度过渡将被忽略,保持亮

度 A。

8.3.14 背光控制 7 (BEH)

BEH							背光排	空制 7						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	1	0	1	1	1	1	1	0	BEH	
参数	1	1	1	XX	PWM_D	PWM_D	PWM_D	PWM_D	PWM_DIV	PWM_DIV	PWM_DIV	PWM_DIV	0F	
					IV	IV	IV	IV	[3]	[2]	[1]	[0]		
100.0			[<u> </u>		[7]	[6]	[5] ₩ → ₩	[4]) A A) III + 6 - 5		7.7.1	
描述									该命令	〉 是用米	长调整 F	'WM_OUT	门的	
	PWM	波形	频 率。	PWM	频率	可以月	引以下	公式	计算。					
			f,	214/4	OUT -	_			6MHz					
			''	PWM_	001 -	(P	WM ₋	_DIV	7[7:0]	$+1)\times$	255			
				DV	WM D	N/ [7:0	11							
		PWM_DIV [7:0] f _{PWM_OUT} 8'h0 62.74 KHz												
					8'h				31.38	KHz				
					8'h	2			20.915					
					8'h				15.686					
			-		8'h	4			12.548	KHZ				
					8'hf				249	Hz				
					8'hF				248	Hz				
					8'hF	-D			247					
					8'hf				246 245					
			L		8'hf	FF			245	ПZ				
	PWM_OUT ton ton													
	注意	: 在	CABC	内部	分频	器的箱	自出频	率公	差是士	10%				

8.3.15 背光控制 8 (BFH)

BFH							背光	比控制	8									
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex					
指令	0	1	1	XX	1	0	1	1	1	1	1	1	BFH					
参数	1	1	1	XX	0	0	0	0	0	LEDONR	LEDONPOL	LEDPWMPOL	00					
描述	LEDI	PWMPO	L:	该位是	是用き	来定义	LEDP	WM 信	号极'	性。								
	BL	Ll	EDPW	MPOL		LEDPV	VM 弓	脚										
	0	0				0												
	0	1				1												
	1	0				PWM 1	言号的	原始相										
	1	1				反极性的 PWM 信号												
	LED	ONPO	DL: i	亥位用-	于控制	制 LED	ON 引	脚。										
	BL	LI	EDON	POL		LEDON	Ⅰ 引脚	ĮI										
	0	0				0												
	0	1				1												
	1	0				LEDON	NR.											
	1	1				反转 Li	EDON	R 电 ^S	区									

8.3.16 功耗控制 1 (COH)

СОН	功耗控制 1													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	1	0	1	1	1	1	1	0	СОН	
参数	1	1	1	XX	0	0		•		VRH[5:	0]		00	
描述	VRH[5:0]	:设置	d GVDI	电平	,作	为 VC	OM 电	平和	灰度电	玉的基准	电平。		
	表格	见下	页。											

		١	VRH	[5:0]		GVDD			١	VRH	[5:0]]		GVDD
	0	0	0	0	0	0	禁止设置		1	0	0	0	0	0	4.45 V
	0	0	0	0	0	1	禁止设置		1	0	0	0	0	1	4.50 V
	0	0	0	0	1	0	禁止设置	Γ	1	0	0	0	1	0	4.55 V
	0	0	0	0	1	1	3.00 V		1	0	0	0	1	1	4.60 V
	0	0	0	1	0	0	3.05 V	Γ	1	0	0	1	0	0	4.65 V
	0	0	0	1	0	1	3.10 V		1	0	0	1	0	1	4.70 V
	0	0	0	1	1	0	3.15 V		1	0	0	1	1	0	4.75 V
	0	0	0	1	1	1	3.20 V		1	0	0	1	1	1	4.80 V
	0	0	1	0	0	0	3.25 V		1	0	1	0	0	0	4.85 V
	0	0	1	0	0	1	3.30 V		1	0	1	0	0	1	4.90 V
	0	0	1	0	1	0	3.35 V		1	0	1	0	1	0	4.95 V
	0	0	1	0	1	1	3.40 V	L	1	0	1	0	1	1	5.00 V
	0	0	1	1	0	0	3.45 V		1	0	1	1	0	0	5.05 V
	0	0	1	1	0	1	3.50 V	L	1	0	1	1	0	1	5.10 V
	0	0	1	1	1	0	3.55 V		1	0	1	1	1	0	5.15 V
	0	0	1	1	1	1	3.60 V	L	1	0	1	1	1	1	5.20 V
	0	1	0	0	0	0	3.65 V	L	1	1	0	0	0	0	5.25 V
	0	1	0	0	0	1	3.70 V	L	1	1	0	0	0	1	5.30 V
	0	1	0	0	1	0	3.75 V	L	1	1	0	0	1	0	5.35 V
	0	1	0	0	1	1	3.80 V	L	1	1	0	0	1	1	5.40 V
	0	1	0	1	0	0	3.85 V	L	1	1	0	1	0	0	5.45 V
	0	1	0	1	0	1	3.90 V		1	1	0	1	0	1	5.50 V
	0	1	0	1	1	0	3.95 V		1	1	0	1	1	0	5.55 V
	0	1	0	1	1	1	4.00 V		1	1	0	1	1	1	5.60 V
	0	1	1	0	0	0	4.05 V		1	1	1	0	0	0	5.65 V
	0	1	1	0	0	1	4.10 V		1	1	1	0	0	1	5.70 V
	0	1	1	0	1	0	4.15 V		1	1	1	0	1	0	5.75 V
	0	1	1	0	1	1	4.20 V		1	1	1	0	1	1	5.80 V
	0	1	1	1	0	0	4.25 V		1	1	1	1	0	0	5.85 V
	0	1	1	1	0	1	4.30 V		1	1	1	1	0	1	5.90 V
	0	1	1	1	1	0	4.35 V		1	1	1	1	1	0	5.95 V
	0	1	1	1	1	1	4.40 V		1	1	1	1	1	1	6.00 V
	<u> </u>		-				置限制: GVDD≦ (D	DDV	DΗ	- C	0.2)	V.			
制	EXTO	必	须是	温高	电平	才自	论使能该指令。								

8.3.17 功耗控制 2 (C1H)

C1H							功制	É控制	2				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	0	1	1	1	1	1	0	С1Н

参数	1	1	1	XX	0	0	0	0	0	BT[2:0]	10		
描述	BT[2	2:0]:	设置	用于	升压	电路的	り因子	0					
	选择	星最佳	的工	作电压	医的升	上压因	子。	为了阝	&低5	为耗,设置一个较小的因			
	子。												
	ВТ	[2:0]	DD	VDH	VGH	V	'GL						
	0	0 0			VCI x	7 ⊢	/CI x 4	_					
	0	0 1	- vc	l x 2		-\	/CI x 3	\dashv					
	0	1 0			VCI x	6 -1	/CI x 4						
	0	1 1			VOI A	-\	/CI x 3						
	注: 1. 确保 DDVDH 设置限制: DDVDH≦5.8 V。												
		2. 确	保 VG	H和V	/GL 设	置限	制: \	GH -	VGL:	≦28 V。			

8.3.18 VCOM 控制 1 (C5H)

С5Н							VCO	M 控	图 1						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1		DO		Hex
指令	0	1	1	XX	1	1	0	1	0	1	0		1		С5Н
第1参数	1	1	1	XX	0			•	VM	H[6:0]			•		31
第2参数	1	1	1	XX	0				VM	L[6:0]					3C
描述	VMH	6:0]	: 设	置 VC	COMH 电压。										•
	VMH	[6:0]	VCOMH	(V)	VMH [6:	01 VC	OMH(V)	1	VMH [6:0]	VCOMH(V)	VMH [6:0]	VCOMH((V)
		0000	2.700		0100000 3.500 1000000 4.300 110							11000		5.100	` '
	000	0001	2.725									11000		5.125	_
	000	0010	2.750		010001	0 :	3.550	1	1000010	4.350		11000)10	5.150	
	000	0011	2.775		010001	1 :	3.575	1 [1000011	4.375		11000			
	000	0100	2.800		0100011 3.575					4.400		11001	00	5.200	
	000	0101	2.825		010010	1 :	3.625		1000101	4.425		11001	01	5.225	
	000	0110	2.850		010011	0 ;	3.650		1000110	4.450		11001	10	5.250	
	000	0111	2.875		010011	1 :	3.675		1000111	4.475		11001	11	5.275	
	000	1000	2.900		010100	0 :	3.700		1001000	4.500		1101000		5.300	
	000	1001	2.925	;	010100	1 :	3.725		1001001	4.525		11010	001	5.325	
	000	1010	2.950		010101	0 :	3.750		1001010	4.550		11010)10	5.350	
	000	1011	2.975		010101	1 :	3.775	l L	1001011	4.575		11010)11	5.375	
	000	1100	3.000		010110	0 ;	3.800	l L	1001100	4.600		11011	00	5.400	
	000	1101	3.025		010110	1 :	3.825	l L	1001101	4.625		11011	01	5.425	
	000	1110	3.050		010111		3.850	↓ L	1001110	4.650		11011	10	5.450	
		1111	3.075		010111		3.875	↓ L	1001111	4.675		11011	11	5.475	
	0010	0000	3.100		011000	0 (3.900	↓ L	1010000	4.700		11100	000	5.500	
		0001	3.125		011000	1 (3.925	1	1010001	4.725		11100	01	5.525	_
		0010	3.150		011001		3.950		1010010	4.750		11100)10	5.550	
		0011	3.175		011001	_	3.975		1010011	4.775		11100		5.575	_
		0100	3.200		011010		4.000	↓ L	1010100	4.800		11101	00	5.600	_
		0101	3.225		011010		4.025	-	1010101	4.825		11101		5.625	_
		0110	3.250		011011		4.050		1010110	4.850		11101		5.650	
		0111	3.275		011011		4.075		1010111	4.875		11101		5.675	
		1000	3.300		011100		4.100	-	1011000	4.900	_	11110		5.700	
	001	1001	3.325		011100	1 4	4.125	1 L	1011001	4.925		11110)01	5.725	

	0011010	3.350	1	0111010	4.150	ı	1011010	4.950	L	111010	5.750
	0011010	3.375	ŀ	0111010	4.175	ŀ	1011010	4.975	_	111010	5.775
	0011100	3.400	ŀ	0111100	4.200	H	1011100	5.000	_	111100	5.800
	0011101	3.425	ŀ	0111101	4.225	H	1011101	5.025	-	111101	5.825
	0011110	3.450	ŀ	0111110	4.250	t	1011110	5.050	-	111110	5.850
	0011111	3.475	f	0111111	4.275	t	1011111	5.075		1111111	5.875
						_					
	VML[6:0]	: 设置 VC	CO	ML 电压	0						
	VML [6:0]	VCOML(V)		VML [6:0]	VCOML(V)		VML [6:0]	VCOML(V)		VML [6:0]	VCOML(V)
	0000000	-2.500		0100000	-1.700		1000000	-0.900		1100000	-0.100
	0000001	-2.475		0100001	-1.675]	1000001	-0.875		1100001	-0.075
	0000010	-2.450		0100010	-1.650		1000010	-0.850		1100010	-0.050
	0000011	-2.425		0100011	-1.625		1000011	-0.825		1100011	-0.025
	0000100	-2.400		0100100	-1.600		1000100	-0.800		1100100	0
	0000101	-2.375		0100101	-1.575		1000101	-0.775		1100101	Reserved
	0000110	-2.350		0100110	-1.550		1000110	-0.750		1100110	Reserved
	0000111	-2.325		0100111	-1.525		1000111	-0.725		1100111	Reserved
	0001000	-2.300		0101000	-1.500		1001000	-0.700		1101000	Reserved
	0001001	-2.275		0101001	-1.475		1001001	-0.675		1101001	Reserved
	0001010	-2.250		0101010	-1.450]	1001010	-0.650		1101010	Reserved
	0001011	-2.225		0101011	-1.425]	1001011	-0.625		1101011	Reserved
	0001100	-2.200		0101100	-1.400	1	1001100	-0.600	1	1101100	Reserved
	0001101	-2.175		0101101	-1.375	1	1001101	-0.575	1	1101101	Reserved
	0001110	-2.150		0101110	-1.350	1	1001110	-0.550]	1101110	Reserved
	0001111	-2.125		0101111	-1.325	1	1001111	-0.525	1	1101111	Reserved
	0010000	-2.100		0110000	-1.300	1	1010000	-0.500	1	1110000	Reserved
	0010001	-2.075		0110001	-1.275	1	1010001	-0.475	1	1110001	Reserved
	0010010	-2.050		0110010	-1.250	1	1010010	-0.450	1	1110010	Reserved
	0010011	-2.025		0110011	-1.225	1	1010011	-0.425	1	1110011	Reserved
	0010100	-2.000		0110100	-1.200		1010100	-0.400		1110100	Reserved
	0010101	-1.975		0110101	-1.175]	1010101	-0.375		1110101	Reserved
	0010110	-1.950		0110110	-1.150	1	1010110	-0.350]	1110110	Reserved
	0010111	-1.925		0110111	-1.125	1	1010111	-0.325	1	1110111	Reserved
	0011000	-1.900		0111000	-1.100		1011000	-0.300		1111000	Reserved
	0011001	-1.875		0111001	-1.075	1	1011001	-0.275	1	1111001	Reserved
	0011010	-1.850		0111010	-1.050	1	1011010	-0.250	1	1111010	Reserved
	0011011	-1.825		0111011	-1.025	1	1011011	-0.225	1	1111011	Reserved
	0011100	-1.800		0111100	-1.000	1	1011100	-0.200	1	1111100	Reserved
	0011101	-1.775		0111101	-0.975	1	1011101	-0.175	1	1111101	Reserved
	0011110	-1.750		0111110	-0.950	1	1011110	-0.150	1	1111110	Reserved
	0011111	-1.725		0111111	-0.925]	1011111	-0.125]	1111111	Reserved
限制	EXTC 必多	须是高电	平	才能使能		0					

8.3.19 VCOM 控制 2 (C7H)

С7Н	VCOM 控制 2															
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex			
指令	0	1	1	XX	1	1	0	1	0	1	1	1	С7Н			
第1参数	1	1	1	XX	nVM	VMF[6:0] 31										
描述	设置	为"	1",		[6:0]	的设	置变					"0"。当 ◢L 可以调				

			1				
VMF[6:0]	VCOMH	VCOML		VMF[6:0]	VCOMH	VCOML	
0000000	VMH	VML		1000000	VMH	VML	
0000001	VMH - 63	VML - 63		1000001	VMH + 1	VML + 1	
0000010	VMH - 62	VML - 62		1000010	VMH + 2	VML + 2	
0000011	VMH - 61	VML - 61		1000011	VMH + 3	VML + 3	
0000100	VMH - 60	VML - 60		1000100	VMH + 4	VML + 4	
0000101	VMH - 58	VML - 58		1000101	VMH + 5	VML + 5	
0000110	VMH - 58	VML - 58		1000110	VMH + 6	VML + 6	
0000111	VMH - 57	VML - 57		1000111	VMH + 7	VML + 7	
0001000	VMH - 56	VML - 56		1001000	VMH + 8	VML + 8	
0001001	VMH - 55	VML - 55		1001001	VMH + 9	VML + 9	
0001010	VMH - 54	VML - 54		1001010	VMH + 10	VML + 10	
0001011	VMH - 53	VML - 53		1001011	VMH + 11	VML + 11	
0001100	VMH - 52	VML - 52		1001100	VMH + 12	VML + 12	
0001101	VMH - 51	VML -51		1001101	VMH + 13	VML + 13	
0001110	VMH - 50	VML - 50		1001110	VMH + 14	VML + 14	
0001111	VMH - 49	VML - 49		1001111	VMH + 15	VML + 15	
0010000	VMH - 48	VML - 48		1010000	VMH + 16	VML + 16	
0010001	VMH - 47	VML - 47		1010001	VMH + 17	VML + 17	
0010010	VMH - 46	VML - 46		1010010	VMH + 18	VML + 18	
0010011	VMH - 45	VML - 45		1010011	VMH + 19	VML + 19	
0010100	VMH - 44	VML - 44		1010100	VMH + 20	VML + 20	
0010101	VMH - 43	VML - 43		1010101	VMH + 21	VML + 21	
0010110	VMH - 42	VML - 42		1010110	VMH + 22	VML + 22	
0010111	VMH - 41	VML - 41		1010111	VMH + 23	VML + 23	
0011000	VMH - 40	VML - 40	1	1011000	VMH + 24	VML + 24	
0011001	VMH - 39	VML - 39		1011001	VMH + 25	VML + 25	
0011010	VMH - 38	VML - 38		1011010	VMH + 26	VML + 26	
0011011	VMH - 37	VML - 37		1011011	VMH + 27	VML + 27	
0011100	VMH - 36	VML - 36		1011100	VMH + 28	VML + 28	
0011101	VMH - 35	VML - 35		1011101	VMH + 29	VML + 29	
0011110	VMH - 34	VML - 34		1011110	VMH + 30	VML + 30	
0011111	VMH - 33	VML - 33		1011111	VMH + 31	VML + 31	
0100000	VMH - 32	VML - 32		1100000	VMH + 32	VML + 32	
0100001	VMH - 31	VML - 31		1100001	VMH + 33	VML + 33	
0100010	VMH - 30	VML - 30		1100010	VMH + 34	VML + 34	
0100011	VMH - 29	VML - 29		1100011	VMH + 35	VML + 35	
0100100	VMH - 28	VML - 28		1100100	VMH + 36	VML + 36	
0100101	VMH - 27	VML - 27		1100101	VMH + 37	VML + 37	
0100110	VMH - 26	VML - 26		1100110	VMH + 38	VML + 38	
0100111	VMH - 25	VML - 25		1100111	VMH + 39	VML + 39	
0101000	VMH – 24	VML - 24		1101000	VMH + 40	VML + 40	
0101001	VMH - 23	VML - 23		1101001	VMH + 41	VML + 41	
0101010	VMH - 22	VML – 22		1101010	VMH + 42	VML + 42	
0101011	VMH – 21	VML – 21		1101011	VMH + 43	VML + 43	
0101100	VMH - 20	VML - 20		1101100	VMH + 44	VML + 44	
0101101	VMH – 19	VML - 19		1101101	VMH + 45	VML + 45	
0101110	VMH – 18	VML – 18		1101110	VMH + 46	VML + 46	
0101111	VMH – 17	VML – 17		1101111	VMH + 47	VML + 47	
0110000	VMH – 16	VML - 16		1110000	VMH + 48	VML + 48	
0110001	VMH – 15	VML – 15		1110001	VMH + 49	VML + 49	
0110010	VMH – 14	VML – 14		1110010	VMH + 50	VML + 50	
0110011	VMH – 13	VML - 13		1110011	VMH + 51	VML + 51	
0110100	VMH – 12	VML – 12		1110100	VMH + 52	VML + 52	

	0110101	VMH – 11	VML – 11		1110101	VMH + 53	VML + 53	
	0110110	VMH - 10	VML - 10		1110110	VMH + 54	VML + 54	
	0110111	VMH – 9	VML - 9		1110111	VMH + 55	VML + 55	
	0111000	VMH – 8	VML – 8		1111000	VMH + 56	VML + 56	
	0111001	VMH – 7	VML - 7		1111001	VMH + 57	VML + 57	
	0111010	VMH – 6	VML – 6		1111010	VMH + 58	VML + 58	
	0111011	VMH - 5	VML - 5		1111011	VMH + 59	VML + 59	
	0111100	VMH – 4	VML – 4		1111100	VMH + 60	VML + 60	
	0111101	VMH – 3	VML – 3		1111101	VMH + 61	VML + 61	
	0111110	VMH – 2	VML – 2		1111110	VMH + 62	VML + 62	
	0111111	VMH – 1	VML - 1		1111111	VMH + 63	VML + 63	
	Trime At AT I		Ala Ala Ala 12a 11a					
限制	EXTC 必须是	是尚电半才间	能使能该指	令	0			

8.3.20 NV 存储器写(D0H)

DOH							NV 7	存储器	写				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	DO DO	Hex
指令	0	1	1	XX	1	1	0	1	0	0	0	0	DOH
第1参数	1	1	1	XX	0	0	0	0	0	P	GM_ADR[2	2:0]	00
第2参数	1	1	1	XX				PG	M_DAT	[7:0]			XX
描述	该指	令戶	月于丬	多数	居编	程写。	入 NV	存储	者器。	一个	成功的	MTP 操作	:后,
	PGM_	_DATA	[7:0]]的信	息将	波编科	星写入	、NV 才	字储器	, o			
	PGM_ADR [2:0]: ID1, ID2, ID3 和 VMFP[6:0]的选择位编程。												
	PGM	I_ADR	[2:0]	编和	星写)	∖NV 4	存储器	8选择	2				
	0	0	0	ID1	编程	Ī							
	0	0	1	ID2	编程	<u>!</u>							
	0	1	0	ID3	编程	<u>!</u>							
	1	0	0	VMF	P[6:	0]编和	呈						
	其何	也值		保留	留								
	PGM_DATA [7:0]: 要编程写入的数据。												
限制	EXTC 必须是高电平才能使能该指令。												

8.3.21 NV 存储保护键 (D1H)

D1H							NV 存	储保护	沪键							
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex			
指令	0	1	1	XX	1	1	0	1	0	0	0	1	D1H			
第1参数	1	1	1	XX		KEY[23:16] 55										
第2参数	1	1	1	XX		KEY[15:8] AA										
第3参数	1	1	1	XX				K	EY[7:	:0]			66			
描述	KEY[23:0]: N	V 存储	器编	程写	入的任	呆护链	生。当	写 MTP	数据到[)1H 时,	该寄			
	存器	必须	设置	为 0x5	55AA6	6Н,	来使的	ie MTF	编程	。如果	: D1H 寄存	字器没有	育写入			
	0x55	5AA66	H, 荆	以 N	W 存储器编程将被停止。											
限制	EXTC必须是高电平才能使能该指令。															

8.3.22 NV 存储器读状态(D2H)

D2H	NV 存储器状态读 D/CV RDV WRY D17-8 D7 D6 D5 D4 D3 D2 D1 D0 Hev													
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	1	1	0	1	0	0	1	0	D2H	
第1参数	1	1	1	XX	X	X	X	X	X	X	X	X	XX	
第2参数	1	1	1	XX	0	ID2_	_CNT [2	: 0]	0	ID	0]	XX		
第3参数	1	1	1	XX	BUSY	VMF_	_CNT [2	: 0]	0	ID	3_CNT[2:	0]	XX	
描述	ID1_CNT[2:0]/ID2_CNT[2:0]/ID3_CNT[2:0]/VMF_CNT[2:0]:													
	NV存	字储器	編程	记录。	这些	と位将	在写	PGM_	DATA[[7:0]后	,自动增	曾加"+	1"。	
	ID1	_CNT	[2:0]]/ ID:	2_CNT	[2:0] 描述	尤						
	ID3	B_CNT	[2:0]]/ VM	F_CNT	[2:0]							
	状症	态					有刻	效的指	描述					
	0	()	0			不打	丸行绵	扁程					
	0	()	1			编和	呈1次	Ż					
	0		1	1			编和	星 2 次	Ż					
	1		1	1			编和	呈3次	Ϋ́					
	BUSY	Y: NV	存储	器编和	呈状态	5位。					_			
	BUSY	<u>/=0</u> ,	表示	空闲;	BUSY	<i>z</i> =1,	表示	亡。						
限制	EXTO	必须	是高	电平	才能包	吏能该	指令	0						

8.2.23 读 ID4 (D3H)

D3H	读 ID4														
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex		
指令	0	1	1	XX	1	1	0	1	0	0	1	1	D3H		
第1参数	1	1	1	XX	X	X	X	X	X	X	X	X	X		
第2参数	1	1													
第3参数	1	1 1 XX 1 0 0 1 0 0 1 1 93													
第4参数	1	1	1	XX	0	1	0	1	0	0	0	1	41		
描述	读 I	C设名	备码。												
	第1	个参	数是	不确定	と读用	期。									
	第 2	个参	数是	IC 版	本号。	o									
	第 3	第3个参数和第4个参数是 IC 模块名字。													
限制	EXTO	必须	ī 是高	电平	才能包	吏能该	指令	. 0							

8.3.24 正极伽马校准 (E0H)

E0h					PGAM	CTRL (Po	sitive Ga	ımma Coı	ntrol)					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	HEX	
Command	0	1	↑	XX	1	1	1	0	0	0	0	0	E0h	
第1参数	1	1	↑	XX	0	0	0	0		VP63	[3:0]		08	
第2参数	1	1	1	XX	0	0			VP62	[5:0]				
第3参数	1	1	1	XX	0	0			VP61	VP61 [5:0]				
第4参数	1	1	1	Χ	0	0	0	0		05				
第5参数	1	1	1	XX	0	0	0		\					
第6参数	1	1	1	XX	0	0	0	0		VP50	[3:0]		09	
第7参数	1	1	1	XX	0				VP43 [6:0]				
第8参数	1	1	1	XX		VP27	' [3:0]			VP36	[3:0]			
第9参数	1	1	1	XX	0				VP20 [6:0]				
第10参数	1	1	1	XX	0	0	0	0		VP13	3 [3:0]		0B	
第11参数	1	1	1	XX	0	0	0			VP6 [4:0]				
第12参数	1	1	1	XX	0	0	0 0 VP4 [3:0]						00	
第13参数	1	1	1	XX	0	0	VP2 [5:0]							
第14参数	1	1	1	XX	0	0	VP1 [5:0]							
第15参数	1	1	1	XX	0	0	0	0		VP0	[3:0]		00	

该指令,设置灰度电压调整的 TFT 面板伽玛特性。

8.3.25 负极伽马校准 (E1H)

E1h					NGAMCT	RL (Nega	ative Gar	nma Corr	ection)					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	HEX	
Command	0	1	1	XX	1	1	1	0	0	0	0	1	E1h	
第1参数	1	1	1	XX	0	0	0	0			08			
第2参数	1	1	1	XX	0	0			VN62	VN62 [5:0]				
第3参数	1	1	1	XX	0	0			VN61	VN61 [5:0]				
第4参数	1	1	1	XX	0	0	0	0		07				
第5参数	1	1	1	XX	0	0	0		\	VN59 [3:0] VN57 [4:0]				
第6参数	1	1	1	XX	0	0	0	0	VN50 [3:0]				05	
第7参数	1	1	1	XX	0			1	VN43 [6:0]					
第8参数	1	1	1	XX		VN36	3:0]			VN27	[3:0]			
第9参数	1	1	1	XX	0			1	VN20 [6:0]					
第10参数	1	1	1	XX	0	0	0	0		VN13	[3:0]		04	
第11参数	1	1	1	XX	0	0	0		,	VN6 [4:0]				
第12参数	1	1	1	XX	0	0	0	0		VN4	[3:0]		0F	
第13参数	1	1	1	XX	0	0			VN2					
第14参数	1	1	1	XX	0	0	VN1 [5:0]							
第15参数	1	1	1	XX	0	0	0 0 VN0 [3:0]						0F	

该指令,设置灰度电压调整的 TFT 面板伽玛特性。

8.3.26 数字伽马控制 1 (E2H)

Е2Н						j	DGRA	MCT	RL 1					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1	XX	1	1	1	0	0	0	1	0	Е2Н	
第1参数	1	1	1	XX		RCA0	[3:0]			BCA	0[3:0]		XX	
•••	1	1	1	XX		RCAx	[3:0]				XX			
第 16 参数	1	1	1	XX	I	RCA15	[3:0]]		BCA	15[3:0]		XX	
描述	RCA	x[3:0]: γὶ	周控寄	存器的	约红色	伽马曲	线。						
	BCAx	x[3:0]: γὶ	周控寄	存器的	字器的蓝色伽马曲线。								
限制	EXTC 必须是高电平才能使能该指令。													

8.3.27 数字伽马控制 2 (E3H)

ЕЗН	DGRAMCTRL 2												
	D/CX	RDX	WRX	D17-8	D7	D7 D6 D5 D4		D3	D2	D1	D0	Hex	
指令	0	1	1	XX	1	1	1	0	0	0	1	1	ЕЗН
第1参数	1	1	1	XX	RFA0[3:0]					XX			
	1	1	1	XX		RFAx[3:0]			BFAx[3:0]				XX
第 16 参数	1	1	1	XX	I	RFA15	[3:0]]	BFA15[3:0]			XX	
描述	RFAx	x[3:0]: γὶ	周控寄	存器的	的红色	伽马曲	线。					
	BFAx[3:0]: γ调控寄存器的蓝色伽马曲线。												
限制	EXTO	必须	是高	电平	才能包	吏能该	指令	0					

8.3.28 接口控制 (F6H)

F6h	IFCTL (16bits Data Format Selection)												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	HEX
Command	0	1	1	XX	1	1	1	1	0	1	1	0	F6h
第1参数	1	1	1	XX	MY_ EOR	MX_ EOR	MV_ EOR	0	BGR_ EOR	0	0	WE MODE	01
第2参数	1	1	1	XX	0	0	EPF [1]	EPF [0]	0	0	MDT [1]	MDT [0]	00
第3参数	1	1	1	XX	0	0	ENDIAN	0	DM [1]	DM [0]	RM	RIM	00

MY_EOR / MX_EOR / MV_EOR / BGR_EOR:

在 IC 中使用的 MADCTL 设置值,可以在 IFCTL 的第 1 个参数和 MADCTL 的 参数中单独得到。(该句翻译不准备,请参考原话: The set value of MADCTL is used in the IC is derived as exclusive OR between 1st Parameter of IFCTL and MADCTL Parameter.)

MDT [1:0]: 选择显示数据的传输方式。

WEMODE: 存储器写控制。

WEMODE =0: 当数据传输数超过(EC-SC + 1)*(excitatory postsynaptic potential + 1),超过的数据将被忽略。

WEMODE = 1: 当数据传输数超过(EC-SC+1)*(excitatory postsynaptic potential + 1),列和页码将被复位,超出的数据将被写入随后的列和页(行)里。

全网最高性价比--芯嵌 STM32 开发板

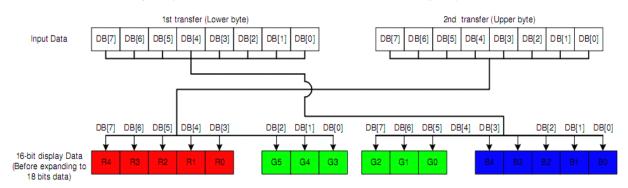
www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

ENDIAN: 选择小端方式的接口位。在小端模式,主机发送的数据,是 LSB (译者注: 这是低位先发送) 先发送。可以看下面的表格:

大小端	数据传送模式
0	正常模式 (MSB 先, 默认)
1	小端方式 (LSB 先)

注意,小端方式有效,仅在65K的8bit和9bit的MCU接口模式。



DM [1:0]: 选择显示模式。

DM[1]	DM[0]	显示模式
0	0	内部时钟操作
0	1	RGB 接口模式
1	0	VSYNC 接口模式
1	1	禁止设置

DM [1:0]设置允许内部时钟运行模式和外部显示界面操作模式之间切换。然而,RGB 接口的操作模式和 VSYNC 界面操作模式之间切换是禁止的。

RM: 选择访问 GRAM 的接口。

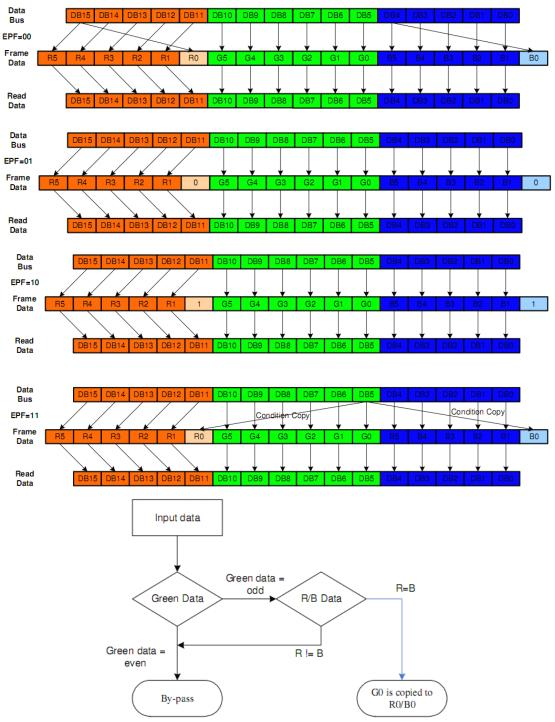
当显示数据通过 RGB 接口来写入时,设置 RM=1。

RM	RAM 访问接口
0	系统接口/VSYNC 接口
1	RGB 接口

RIM: 指定 RGB 接口时使用 RGB 接口。这些位应在通过 RGB 接口设置显示操作之前,而不应该在操作时才设置。

RIM	COLMOD[6:4]	RGB 接口模式
0	110(262k 颜色)	18-bit RGB 接口(每个像素移动 1 次)
	101(65k 颜色)	16-bit RGB 接口(每个像素移动 1 次)
1	110(262k 颜色)	6-bit RGB 接口(每个像素移动 3 次)
	101(65k 颜色)	6-bit RGB 接口(每个像素移动 3 次)

EPF [1:0]: 65K 颜色模式的数据格式。(译者注: 该 2bit 的值(00、01、10、11) 决定数据格式,分别如下所示)



EPF	扩展的 16 bbp (R,G,B) to 18bbp (R,G,B)								
[1:0]									
00	MSB 先输入到 LSB 低位								
	$r[5:0] = \{R[4:0], R[4]\}$								
	$g[5:0] = \{G[5:0]\}$								
	b [5:0] = {B [4:0], B [4]}								

全网最高性价比--芯嵌 STM32 开发板

www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

```
0 被输入到 LSB 低位
       r[5:0] = \{R[4:0], 0\}
       g[5:0] = \{G[5:0]\}
       b[5:0] = \{B[4:0], 0\}
       例外:
       R [4:0], B[4:0] = 5' h1F \rightarrow r [5:0], b[5:0] = 6' h3F
       1被输入到LSB低位。
10
       r[5:0] = \{R[4:0], 1\}
       g[5:0] = \{G[5:0]\}
       b[5:0] = \{B[4:0], 1\}
       例外:
       R[4:0], B[4:0] = 5' h00 \rightarrow r[5:0], b[5:0] = 6' h00
       比较 R [4:0], G [5:1], B [4:0]的情况:
11
       Case 1: R=G=B \rightarrow r[5:0] = \{R[4:0], G[0]\}, g[5:0] = \{G[5:0]\}, b[5:0] = \{B[4:0], G[0]\}
       Case 2: R=B \neq G \rightarrow r [5:0] = {R [4:0], R [4]}, g [5:0] = {G [5:0]}, b [5:0] = {B [4:0], B [0]}
       Case 3: R=G \neq B \rightarrow r[5:0] = \{R[4:0], G[0]\}, g[5:0] = \{G[5:0]\}, b[5:0] = \{B[4:0], B[0]\}
       Case 4: B=G \neq R \rightarrow r[5:0] = \{R[4:0], R[4]\}, g[5:0] = \{G[5:0]\}, b[5:0] = \{B[4:0], G[0]\}
```

8.4 扩展寄存器指令描述

8.4.1 功耗控制 A (CBH)

СВН	功耗控制 🛦												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	1	1	1	0	1	1	0	СВН
第1参数	1	1	1	XX	0	0	1	1	1	0	0	1	39
第2参数	1	1	1	XX	0	0	1	0	1	1	0	0	2C
第3参数	1	1	1	XX	0	0	0	0	0	0	0	0	00
第4参数	1	1	1	XX	0	0	1	1	0	REG_VD[2:0] 34			34
第5参数	1	1	1	XX	0	0	0	0	0	,	VCB[2:0]		02
描述	REG_	VD[2:	0]: 🗸	内核电	压控制]。							
	REG_VD[2:0] Vcore			e(V)									
	000			1.55									
	001			1.4	1.4								
	010			1.5									

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

011	1.65
100	1.6
101	1.7
110	保留
111	保留

VBC[2:0]: DDVDH 控制。

VBC[2:0]	DDVDH(V)
000	5.8
001	5.7
010	5.6
011	5.5
100	5.4
101	5.3
110	5.2
111	保留

8.4.2 功耗控制 B (CFH)

CFH	功耗控制 B												
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	1	0	0	1	1	1	1	CFH
第1参数	1	1	1	XX	0	0	0	0	0	0	0	0	00
第2参数	1	1	1	XX	1	0	0	Power control[1:0]		0	0	1	81
第3参数	1	1	1	XX	0	0	1	DC_ena	0	0	0	0	30

描述

第2个参数: power control[1:0]:

只有设置功率控制[1:0] = 11, VGH 和 VGL 电压电平如下表所示:

ВТ	[2:0]	DDVDH	VGH	VGL		
0	0	0		VOI 7	-VCI x 4		
0	0	1	\/OL 0	VCI x 7	-VCI x 3		
0	1	0	VCI x 2	V(01 · · · 0	-VCI x 4		
0	1	1		VCI x 6	-VCI x 3		

第3个参数: 放电路径使能,为 ESD 保护使能高电平。

8.4.3 驱动时序控制 A (E8H)

Е8Н		驱动时序控制 A											
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	1	1	0	1	0	0	0	E8H
第1参数	1	1	1	XX	1	0	0	0	0	1	0	NOW	84
第2参数	1	1	1	XX	0	0	0	EQ	0	0	0	CR	11
第3参数	1	1											
描述	第1	个参数	女: 栅	极驱动	器的	非重叠	时序	空制					
	(原文	て没有	指出是	是哪个個	位,译	者认为	为,应	该是N	IOW 位)				
		: 默认非重叠时序。 - 默认增加+1 个单位											
	1: 黑	: 默认增加+1 个单位。											
	***	な 0 A A W ← D O I I I I I I I I I I I I I I I I I I											
		第2个参数: EQ 时序控制。											
	EQ=0	EQ=0: 默认减去1个单位。											
	EQ=1	EQ=1: 默认 EQ 时序。											
	参数	CR 时	序控制	训 :									
	CR=0	· 默ù	人减去	1 个单	位。								
	CR=1	· 默讠	L CR ₽	寸序。									
	第 3	个参数	女的 PC	C[1:0]	: 预才	尼电时	间控制	IJ。					
	11:	保留											
	10:	10: 默认预充电时序											
	01:	01: 默认减去 1 个单位											
	00: 默认减去 2 个单位												
限制	EXTO	必须	是高	电平	才能包	吏能该	指令	0					

8.4.4 驱动时序控制 B (EAH)

EAH							驱动的	序控制	制 B				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	1	1	0	1	0	1	0	EAH
第1参数	1	1	1	XX	VG_S	W_T4	VG_S	W_T3	VG_S	W_T2	VG_S	W_T1	66

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com 板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

第2参数	1	1	1	XX	X	Х	X	X	X	X	0	0	00
描述	第1	个参数	女: 栅	极驱动]器时/	予控制		•					
	VG_S	W_T1[1:0]:	EQ to	GND								
	VG_S	W_T2[1:0]:	EQ to	DDVDH	ł							
	VG_S	W_T3[1:0]:	EQ to	DDVDH	ł							
	VG_S	W_T4[1:0]:	EQ to	GND								
	00:	0 个单	元										
	01:	1 个单	元										
	10:	2 个单	元										
	11:	3 个单	元										
	(译	者注:	这里	学个 V	G_SW_	Γ1[1:0)]的例	子来5	里解(仅	.供参考)	。如果「	VG_SW_T	1[1:0]
	这两	位设置	量为 01	,就意	意味着	, EQ 🗄	要设置	为 GNI)(接地	,即电压	医为 0),	时间上	持续的
	是1	是1个单元的长度,再回到 E8H 指令, EQ=0 表示默认减去1个单位,因此,这里这											
	么设	么设置,就是在时序上,少了1个单位的低电平信号)											
限制	EXTO	EXTC 必须是高电平才能使能该指令。											

8.4.5 电源序列控制 (EDH)

EDH						E	电源田	寸序控制	ij				
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	1	1	0	1	1	0	1	EDH
第1参数	1	1	1	XX	X	1	CP1 [‡]	飲启动	X	1	CP23 #	次启动	55
第2参数	1	1	1	XX	X	0	En	_vc1	X	0	En_d	dvdh	01
第3参数	1	1	1	XX	X	0	En	_vgh	X	0	En_	vgl	23
第4参数	1	1	1	XX	DDVDH_	0	0	0	0	0	0	0	1
描述	00: 01: 10: 11: 第 2/ 00: 01: 10:	软启录 软启录 软启录 无 效	办保保保 数使使使持持持 : 能能能		度度								

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com 板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

	第 4 个参数: DDVDH 增强模式(仅有 8 个额外电容)
	0: 无效
	1: 使能
限制	EXTC 必须是高电平才能使能该指令。

8.4.6 使能 3G (F2H)

F2H							使能	3G						
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex	
指令	0	1	1 1 1 1 1 0 0 1 0 F2H											
第1参数	1	1 ↑ XX 0 0 0 0 0 0 0 3G_enb 02												
描述	第1	第 1 个参数: 使能 3 伽马控制												
	3G_e	G_enb 必须是高电平,才能使能伽马控制。												
限制	EXTO	EXTC 必须是高电平才能使能该指令。												

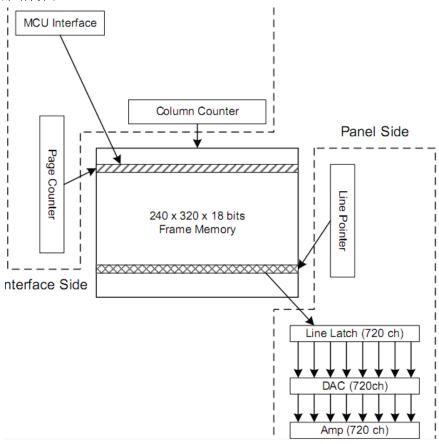
8.4.7 泵比控制 (F7H)

F6H							泵比	控制					
	D/CX	RDX	WRX	D17-8	D7	D6	D5	D4	D3	D2	D1	D0	Hex
指令	0	1	1	XX	1	1	1	1	0	1	1	0	F6H
第1参数	1	1	1	XX	X	X	Ratio	[1:0]	0	0	0	3G_enb	10
描述	00:仍 01:仍 10:D	R留 DVDH	女: 比 = 2xV = 3xV		J								
限制	EXTO	必须	是高	电平	才能使的	能该打	旨令。						

9. 显示数据 RAM

9.1 (数据 ARM)结构

显示数据 RAM 存储显示像素点,总共有 1,382,400 位(240*18*320)组成。我们访问 RAM 没有限制,即使在同一地址显示数据加载到 DAC。当有一个同步面板读,及接口读写显示数据到帧存储器的同一个位置时,在显示上没有可见的异常效果发生。下面是内部结构图:

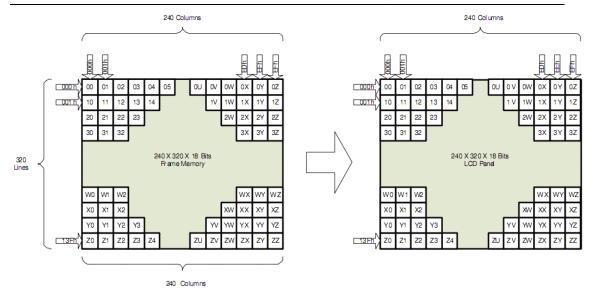


9.2 存储器到显示地址的映射

9.2.1 正常显示开或局部模式开,垂直滚动模式关

在这种模式下,列指针(范围可以从0000h->00EFh)和页指针(范围可以从0000h->013Fh)指向的区域对应的帧存储器内容被显示出来。

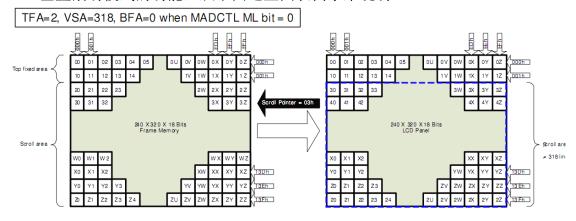
为了在左上角显示一个像素点,请把这个像素点的数据存储在(0,0)位置上。 这里的(0,0)指的是:(列指针,页指针)。

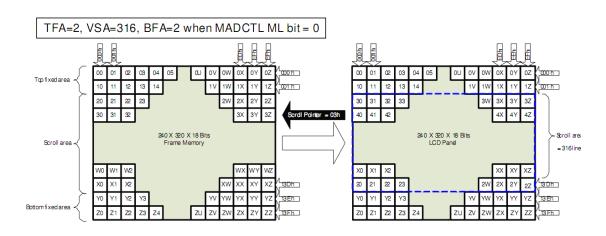


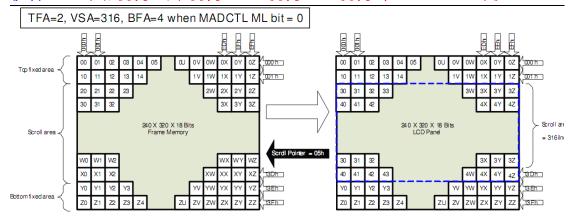
9.2.2 垂直滚动模式

垂直滚动模式,是由指令"垂直滚动的定义"(33H)和"垂直滚动的开始地址"(37H)决定的。

垂直滚动模式的功能,从下面这些图表例子来说明。







注意, 当垂直滚动定义的参数(TFA+VSA+BFA) ≠ 320, 则滚动模式不被定义。

9.2.3 垂直滚动举例

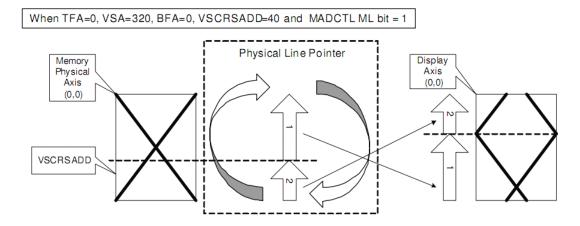
此小节,《ILI9341_DS_V1.09》英文版原文,是空的。只有标题。因此无从翻译。

9.2.4 情况 1: TFA+VSA+BFA < 320

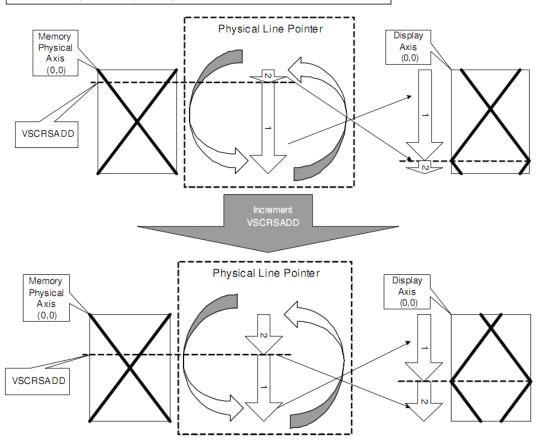
这个设置是被禁止的,除非意外的图片出现。

9.2.5 情况 2: TFA+VSA+BFA=320 (滚动模式)

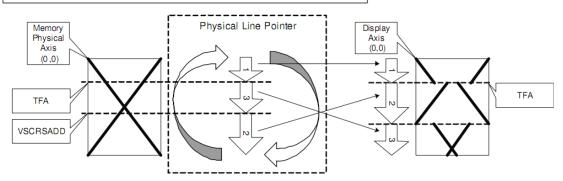
滚动操作在以下的这些例子说明。



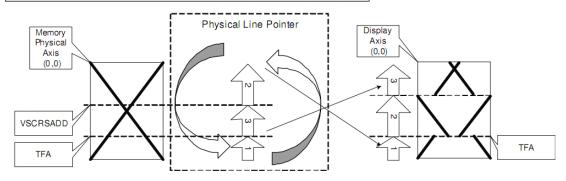
When TFA=0, VSA=320, BFA=0, VSCRSADD=40 and MADCTL ML bit = 0

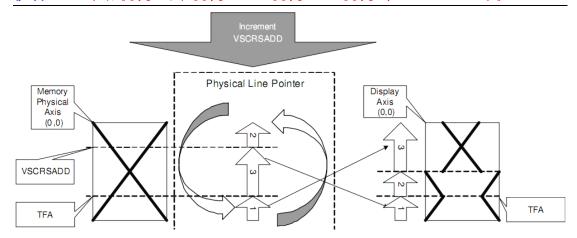


When TFA=30, VSA=290, BFA=0, VSCRSADD=80 and MADCTL ML bit = 0

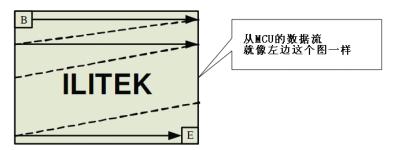


When TFA=30, VSA=290, BFA=0, VSCRSADD=80 and MADCTL ML bit = 1

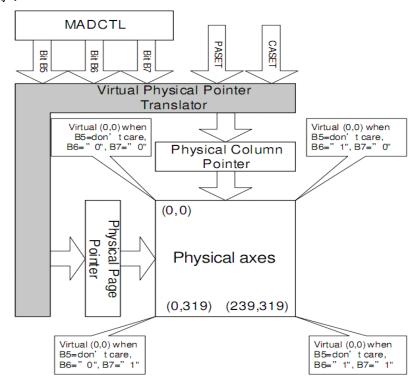




9.3 MCU 到存储器的读写方向



数据是按照上面这个图所示的顺序写入的。在物理存储器里的计数器,决定了数据写入是通过"存储器数据访问控制"指令 MADCTL 的 B5, B6 位来控制, 如下面所示:



全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com

板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

B5	B6	B7	列地址设置	行地址设置
0	0	0	方向: 物理列地址指针	方向: 物理行地址指针
0	0	1	方向: 物理列地址指针	方向: (319-物理行地址指针)
0	1	0	方向: (239-物理列地址指针)	方向: 物理行地址指针
0	1	1	方向: (239-物理列地址指针)	方向: (319-物理行地址指针)
1	0	0	方向: 物理行地址指针	方向: 物理行地址指针
1	0	1	方向: (239-物理列地址指针)	方向: 物理行地址指针
1	1	0	方向: 物理行地址指针	方向: (319-物理行地址指针)
1	1	1	方向: (239-物理列地址指针)	方向: (319-物理行地址指针)

条件	列计数器	行计数器
当接受 RAMWR/RAMRD 指令	返回起始列	返回起始行
完整的像素点读写动作	递增 1	没变化
列地址值比"最后一个列"更大	返回起始列	递增1
行计数器的值比"最后一个行"更大	返回起始列	返回起始行

注意,不管 MADCTL 的位 B7, B6, B5 三个位对存储器写方向的设置如何, 数据总是以同样的顺序写入帧存储器。每个像素单元写的顺序如下:

D17	D16	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
R5	R4	R3	R2	R1	R0	G5	G4	G3	G2	G1	G0						B0

一个像素单元代表帧存储器里的1个列,和1个行计数器的值。

Display Data		IADCT aramete		Image in the Memory	Image in the Driver (Frame Memory)
Direction	MV	MX	MY	(MPU)	
Normal	0	0	0	B	Memory (0,0) Counter(0,0)
Y-Mirror	0	0	1	B	Memory (0,0) E Counter (0,0) B
X-Mirror	0	1	0	B	Memory (0,0) B Counter(0,0)
X-Mirror Y-Mirror	0	1	1	В	Memory(0,0) E Counter(0,0)
X-Y Exchange	1	0	0	B	Memor(0,0) B B Counter(0,0)

全网最高性价比--芯嵌 STM32 开发板 www.51stm32.com 板载 MP3 录音模块/网络模块/CAN 模块/PS2 模块/串口/SD/USB/外扩 IO

X-Y Exchange Y-Mirror	1	0	1	B	Memory (0,0) E
XY Exchange X-Mirror	1	1	0	B	Memory(0,0) Counter(0,0)
XY Exchange XY-Mirror	1	1	1	В	Memory(0,0)

写在最后的话

至此,本文档翻译内容结束。非常感谢大家能参考此文档,希望对您学习与开发的过程中,带来或多或少的帮助!

ILI9341 数据手册(ILI9341_DS_V1.09)一共 239 页。本文档主要关注翻译之前的章节,在第 10 章往后,大约还有不到 30 页的内容,没有翻译在这里。这些没有翻译的文档内容,涉及到波纹效应、睡眠模式,功耗序列,伽马曲线等等。由于 LCD 驱动编码对这些内容参考的比较少,因此没有翻译。读者感兴趣可以直接查阅英文文档。

最后,再次感谢芯嵌 stm32 顾客的支持,没有你们,芯嵌 stm32 不会有今天,不会有一步一步的成长!

芯嵌官方论坛: www.51stm32.com

芯嵌官方淘宝: http://shop36353570.taobao.com/

芯嵌(福州)培训中心

2013-08-17