



图 3 实验板外设引脚

2、进一步研究内容

- 1) 修改设计，要求数码管只显示运算数 A 和运算结果 R，A 用十六进制显示，R 用十进制显示；
- 2) 发挥你的想像，对简易计算器的功能进行扩展。

三、实验注意事项

- 1、实验前认真预习，熟悉 Quartus II 环境和硬件描述语言，并根据实验内容完成模块的设计和实现；
- 2、建议预习时完成顶层和部分底层模块的代码编写或原理图录入，并利用实验套件进行验证（实验套件使用方法参见附录一）；
- 3、除文档中列出的 FPGA 引脚外，请勿随意绑定其它 FPGA 引脚，否则可能引起芯片烧坏!!!
- 4、实验室的 Quartus II 软件版本为 13.0，若使用更高版本的软件，请携带自己的笔记本前来；
- 5、请用 U 盘保存工程文件。

四、实验报告

请按时在网络学堂提交实验报告。报告内容包括以下内容：

- 1、设计思路及各模块的实现方法；
- 2、代码及必要的注释；
- 3、实验中遇到的主要问题和解决方法。