Erick Anjos de Lima

Brasileiro, solteiro, 28 anos Telefone: (51) 991566635 - Porto Alegre -

RS E-mail: erick.adlima@gmail.com

OBJETIVO

Atuar no ramo de engenharia, desenvolvimento de firmware e software, computação aplicada, sistemas embarcados, desenvolvendo produtos.

FORMAÇÃO

- Tecnólogo em Sistemas Embarcados. FATEC Porto Alegre, conclusão em dezembro de 2016
- Técnico em Eletrônica. EEP SENAI Porto Alegre, conclusão em junho de 2009.
- Curso C++ (20h). TargetTrust, concluído em 2012.
- Curso Programação em C (48h). Brava Curso Ensino a distância. Concluído em 2015.

EXPERIÊNCIA PROFISSIONAL

2017 (Atualmente desde 2015 16/06) – Digicon S.A Cargo: Projetista Eletrônico.

Principais atividades: Desenvolver Firmwares e Softwares em C/C++ voltados a sistemas embarcados. Análise, arquitetura e desenvolvimento de Hardware e firmware para sistemas Linux. Metodologia de desenvolvimento CMMI nível 4.

2012 - 2015(05/05 à 15/03) - Datacom Telemática.

Cargo: Técnico de Desenvolvimento 3.

Função: Engenharia de testes.

Principais atividades: Auxiliar no desenvolvimento de testes para projetos da área de pesquisa e desenvolvimento da empresa, mantendo-os funcionais e eficazes, assegurando o melhor resultado em termos qualidade e produtividade, observando sempre a conformidade com as normas estabelecidas.

2011 (25/04 à 10/11) - Perto S.A

Cargo: Projetista de Software.

Principais atividades: Analisar e desenvolver Softwares em C/C++ voltados a ATM de exportação. Configuração de hardware para integridade com software. Comunicação constante com clientes de exportação em linguagem estrangeira.

• 2010 - 2011 (05/02 à 22/03) - Datacom Telemática.

Cargo: Técnico de Desenvolvimento 1.

Função: Técnico de Análise de falhas.

Principais atividades: Efetuar correção de defeitos encontrados em placas montadas na linha de produção e buscar eliminação das causas dos mesmos; Realizar interface direta com outros setores cujas atividades estão relacionadas com a qualidade do processo de produção, tais como, Eng. Produto, Eng. Teste, Sistema, P&D.

QUALIFICAÇÕES E ATIVIDADES PROFISSIONAIS

- Conhecimentos em programação: C, C++, C#, Java, LUA, Python.
- Descrição de hardware: VHDL e Assembly.

- Experiência em ferramentas para FPGAs Altera e simulação ModelSim;
- Usuário de arquitetura e sistemas Linux.

Cachoeirinha, maio de 2017.