



UNIVERSIDAD DE GUADALAJARA
CENTRO UNIVERSITARIO DE CIENCIAS EXACTAS E INGENIERÍAS

ARQUITECTURA DE COMPUTADORAS

A - Decodificador de instrucciones tipo MIPS

Alumno: Erick Manuel González Carrillo (219695611)

Profesor: Jorge Ernesto Lopez Arce Delgado

1 de noviembre de 2025

Índice

1. Introducción	1
2. Marco teórico	1
3. Desarrollo	2

1. Introducción

El lenguaje de las computadoras suele ser complejo para la comprensión del humano puesto que la única forma en que pueda entender nuestras instrucciones es por medio de códigos binarios, sin embargo si queremos realizar demasiadas instrucciones llega a ser bastante tardado y difícil de comprender.

Por eso es que los programadores construyeron un traductor que sea capaz de realizar las mismas instrucciones pero que sea más claro de entender, entre ellas surgió el lenguaje ensamblador; este lenguaje estaba directamente escrito en la máquina, además que las instrucciones se pasaban directamente a binario. Por ejemplo, podemos realizar una suma en ensamblador:

```
1 add A, B
```

El ensamblador traducirá esta notación a:

```
1 1000110010100000
```

Es por ello que para esta actividad nos enfocaremos en desarrollar una aplicación que sea capaz de simular un código ensamblador de la arquitectura MIPS.

Este decodificador recibirá las instrucciones en ensamblador MIPS, convirtiéndolas en código binario de 32 bits y que sean guardadas en la memoria de instrucciones.

2. Marco teórico

El desarrollo de lenguajes de alto nivel proporcionaron la orientación de diseñar una nueva forma de construir instrucciones debido a que las instrucciones CISC (Complex Instruction Set Computer) pueden ser bastante complejas se diseño un nuevo repertorio de instrucciones reducidas RISC (Reduced Instruction Set Computer), este diseño hacia que las transferencias fueran más optimizadas. Este repertorio de instrucciones han motivado estudios sobre máquinas RISC, optimizando el cauce de instrucciones estas máquinas también se prestan a segmentaciones más eficientes porque hay menos instrucciones y son más previsibles [2].

Uno de los primeros procesadores RISC que estuvieron disponibles al mercado fue el MIPS4000 desarrollado por MIPS Technology Inc. que fue desarrollado en Stanford. Este diseño se divide en dos secciones, una contiene la CPU y la otra un coprocesador de gestión.

MIPS usa un tamaño fijo de 32 bits. Lo que simplifica la capacitación y la decodificación de instrucciones y la interacción de instrucciones y la gestión de memoria virtual. Esta arquitectura tiene tres formatos de instrucciones que comparten un formato común en los códigos de operación y referencias a registros simplificando su decodificación mostrados en las figuras 1, 2 y 3.

Todas las referencias a memoria constan de un desplazamiento de 16 bits y de un registro de 32 bits. Por ejemplo 'cargar palabra' tiene la forma:

```
1 lw r2, 128(r3)
```

Cualquier uno de los 32 registros de uso general puede ser usado como registro base.

6	5	5	16
Operación	rs	rt	Inmediato

Tabla 1: Formato tipo I

6	26
Operación	Destino

Tabla 2: Formato tipo J

6	5	5	5	5	6
Operación	rs	rt	rd	Desp.	Función

Tabla 3: Formato tipo R

Las instrucciones de tipo R tienen un formato de instrucción en el que los primeros 6 bits son para el código de operación y estos estarán en 0 que están ubicados desde el bit 31:26, la siguiente instrucción contendrá la dirección del primer registro a operar y esta ubicado desde el bit 25:21, el registro rt es de la segunda dirección del registro que sera operado ubicado del bit 20:16, el siguiente registro es la dirección en donde se guardara el dato ubicados del registro 15:11, los otros 5 bits son de desplazamiento, sin embargo para este diseño no sera usado por lo que estarán en 0 y el ultimo es el de la función que realiza que son del bit 5:0 [1]. Su representacion esta mostrada en la figura 1.



Figura 1: Posiciones de una instrucción de tipo R

Un ejemplo de una instrucción de tipo R es:

1 ADD \$8, \$17, \$18;

Si realizamos su conversion en los campos de la instrucción quedarian de la forma:

000000	10001	10010	01000	00000	10000
--------	-------	-------	-------	-------	-------

Así pues, para esta actividad se uso el lenguaje de programación Python. Esta herramienta es fácil de comprender y programar ayudando a realizar programas que en otros lenguajes se requieren estructuras bastante complejas.

La aplicación esta desarrollada en un entorno gráfico (GUI) para eso se uso la librería TKinter. Con esta herramienta se pueden realizar aplicaciones GUI sencillas pero funcionales.

El punto principal de esta aplicación es que reciba una instrucción ensamblador y que este sea traducido en código binario; en una parte estará la instrucción en forma de 32 bits y el otro cuadro estará la misma instrucción en bytes. Ademas de que cuenta con la capacidad de guardar la instrucción en un archivo para que la memoria de datos leerá el código y ser ejecutado.

3. Desarrollo

La aplicación esta desarrollada en Tkinter facilitando su programación en entornos GUI, esta aplicación tiene un tamaño de 700x600 pixeles.

Definimos las operaciones aritméticas que realiza nuestro diseño en una estructura de Python llamada librería facilitando haciendo que la traducción sea directa y esta mostrada en el listing 3.

```

1     instrucion_logica_aritmetica = {
2         '100000': 'ADD', '100100': 'AND',
3         '100111': 'NOR', '100101': 'OR', '101010': 'SLT'
4     }

```

Estas son todas las instrucciones con las que cuenta la arquitectura MIPS lógicas y aritméticas. En el listing 3 definimos las funciones con las que realizamos las extracciones del código ensamblador MIPS ademas de limpiar los datos para que despues sean convertidos a valores binarios. Ademas existe una funcion en la que identifica que tipo de instrucción es, esto hara que el código sea escalable y en futuras mejoras se puedan ingresar instrucciones de tipo I y J.

```

1 def limpiar_dato(dato):
2     """Elimina los simbolos $, , y ; de un dato."""
3     return dato.replace('$', '').replace(',', '').replace(';', '').strip()
4
5 def extraer_elementos(linea):
6     """Devuelve la instrucción y los datos de una linea."""
7     partes = linea.strip().split()
8     if not partes:
9         return None, []
10    instrucion = partes[0].upper()
11    datos = [limpiar_dato(p) for p in partes[1:] if limpiar_dato(p)]
12    return instrucion, datos
13
14 def obtener_codigo_binario(instrucion):
15     """Devuelve el código binario asociado a la instrucción."""
16     # Buscar en instrucciones tipo R
17     for clave, valor in instrucion_logica_aritmetica.items():
18         if valor == instrucion:
19             return ('R', clave)
20
21     # Buscar en instrucciones inmediatas
22     for clave, valor in instrucion_logica_aritmetica_inmediata.items():
23         if valor == instrucion:
24             return ('I', clave)
25
26     # Buscar en instrucciones de memoria
27     for clave, valor in instrucciones_memoria.items():
28         if valor == instrucion:
29             return ('M', clave)
30
31     return (None, None)
32
33 def convertir_a_binario(numero, bits=5):
34     """Convierte un número entero a binario con la cantidad de bits
35     especificada."""
36     return format(int(numero), f'0{bits}b')

```

A continuacion se incluye el código donde realiza la conversión de la instrucción completa, concatenando e identificando que tipo de instrucción. Cabe aclarar que este código incluye conversiones de instrucciones de tipo I, pero por ahora este tema no sera abordado ahora mismo:

```

1  def convertir():
2      texto = in_assembly.get("1.0", tk.END).strip()
3      lineas = texto.splitlines()
4      instruccion_convertida_text.delete("1.0", tk.END)
5      memoria_text.delete("1.0", tk.END)
6
7      for linea in lineas:
8          if not linea.strip():
9              continue
10
11     instruccion, datos = extraer_elementos(linea)
12     if not instruccion or len(datos) < 2:
13         messagebox.showerror("Error", f"Linea invalida: {linea}")
14         continue
15
16     tipo, codigo = obtener_codigo_binario(instruccion)
17     if not tipo or not codigo:
18         messagebox.showerror("Error", f"Instruccion desconocida: {instruccion}")
19         continue
20
21     if tipo == 'R':
22         # Instruccion tipo R: $d, $s, $t
23     if len(datos) < 3:
24         messagebox.showerror("Error", f"Instruccion tipo R requiere 3 operandos: {linea}")
25         continue
26
27     rd = convertir_a_binario(datos[0])
28     rs = convertir_a_binario(datos[1])
29     rt = convertir_a_binario(datos[2])
30
31     # Concatenacion: opcode + rs + rt + rd + shamt + funct
32     instruccion_final = valor_operacion_tipo_r + rs + rt + rd +
33                         valor_shampt + codigo
34
35     elif tipo == 'I':
36         # Instruccion tipo I: $t, $s, inmediato
37     if len(datos) < 3:
38         messagebox.showerror("Error", f"Instruccion tipo I requiere 3 operandos: {linea}")
39         continue
40
41     rt = convertir_a_binario(datos[0])
42     rs = convertir_a_binario(datos[1])
43     inmediato = convertir_inmediato_a_binario(datos[2])
44
45     # Concatenacion: opcode + rs + rt + inmediato
46     instruccion_final = codigo + rs + rt + inmediato
47
48     elif tipo == 'M':
49         rt, rs, offset = parsear_instruccion_memoria(datos)

```

```

50     if rt is None or rs is None or offset is None:
51         # CORRECCION: Typo en "inv lido"
52         messagebox.showerror("Error", f"Formato inv lido para {instrucion}. Use: {instrucion} $t, offset($s)")
53         continue
54
55     rt_bin = convertir_a_binario(rt)
56     rs_bin = convertir_a_binario(rs)
57     offset_bin = convertir_inmediato_a_binario(offset)
58
59     instrucion_final = codigo + rs_bin + rt_bin + offset_bin
60
61 else:
62     messagebox.showerror("Error", f"Tipo de instruccion no soportado: {tipo}")
63     continue
64
65 binario_en_bytes = dividir_en_bytes(instrucion_final)
66
67 # Insertar en los campos de texto
68 instrucion_convertida_text.insert(tk.END, instrucion_final + "\n")
69 memoria_text.insert(tk.END, binario_en_bytes + "\n")

```

En este código se integran los botones que hacen la llamada a las funciones de conversión y exportación al archivo:

```

1 button_frame = tk.Frame(scrollable_frame)
2 button_frame.grid(row=1, column=1, padx=20, pady=(0, 10))
3
4 convertir_button = ttk.Button(button_frame, text="Convertir",
5     command=convertir)
6 convertir_button.pack(pady=5)
7
8 exportar_button = ttk.Button(button_frame, text="Exportar a
9     archivo", command=exportar_a_archivo)
10 exportar_button.pack(pady=5)
11
12 convertir_binario_assembly = ttk.Button(button_frame, text="
13     Convertir Binario a Ensamblador", command=binario_a_ensamblador)
14 convertir_binario_assembly.pack(pady=5)

```

Ahora sí, con esta lógica implementada podemos observar la aplicación GUI, donde se puede apreciar que hay tres bloques donde se ingresa la instrucción en ensamblador, en el segundo la instrucción en un formato de 32 bits y el último la misma o mismas instrucciones en forma de bytes para la lectura de la memoria que está mostrada en la figura —.

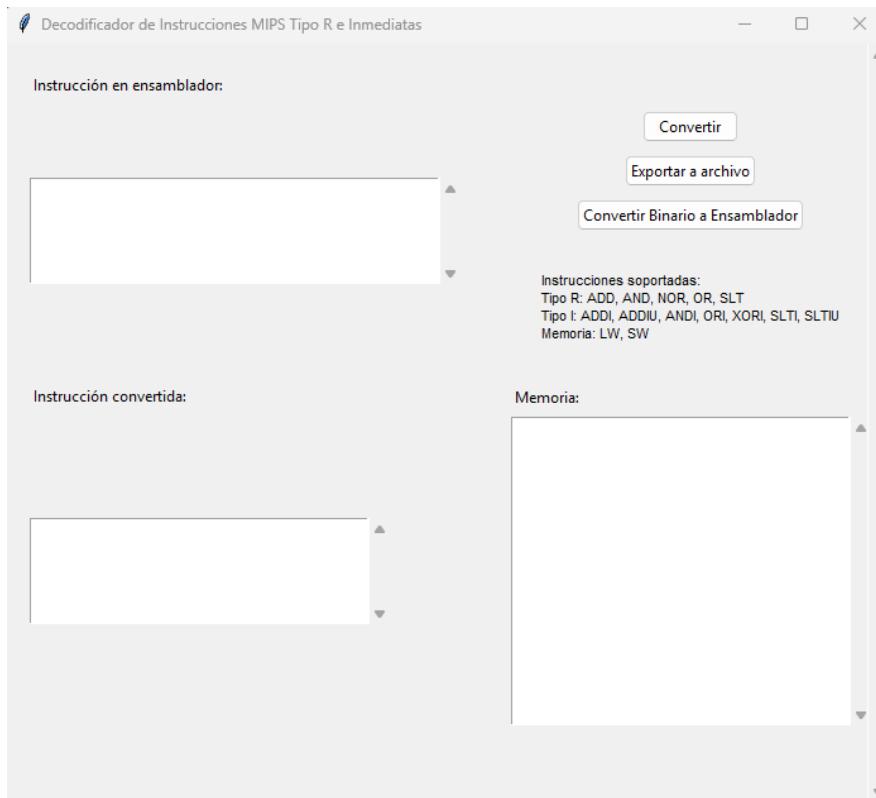


Figura 2: Modelo final de una aplicación GUI de conversión de instrucciones MIPS de 32 bits

Así pues en la siguiente figura se muestra un ejemplo donde se introduce la instrucción en ensamblador y convierte la instrucción en binario en la figura 3.

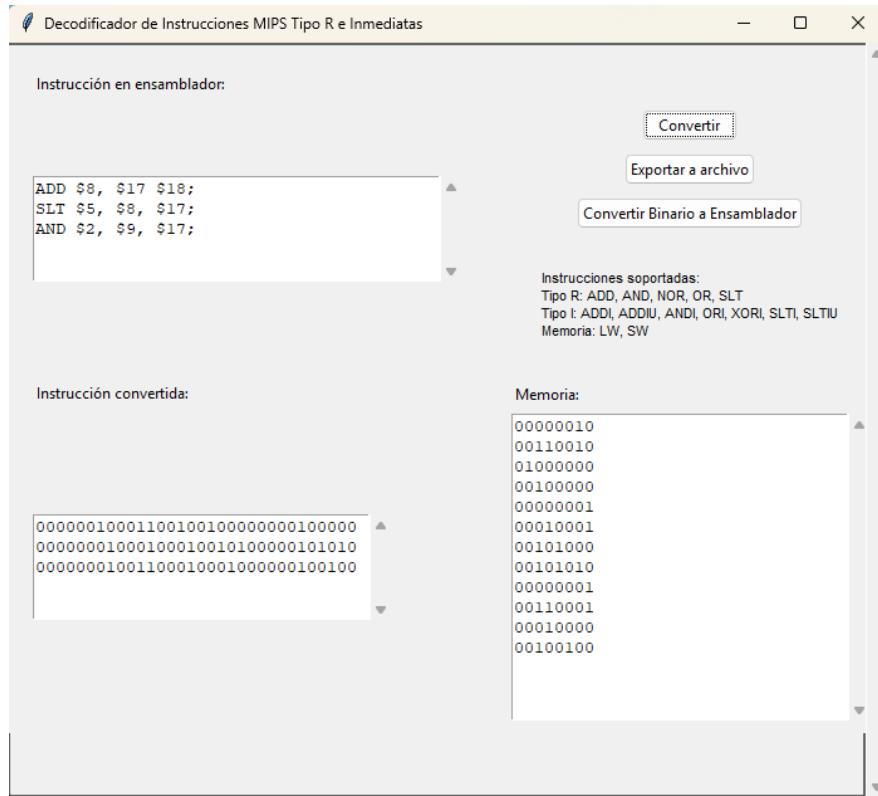
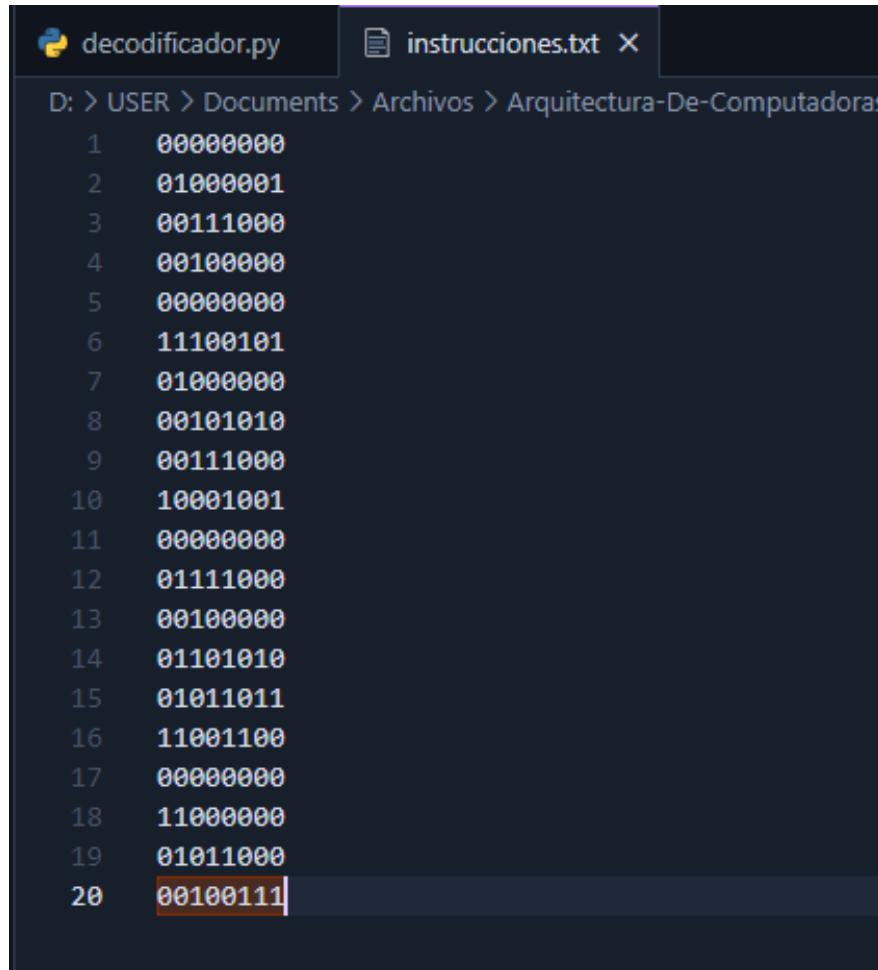


Figura 3: Instrucciones convertidas en binario.

De esta forma, ya es posible darle estos datos al archivo instrucciones.txt copiando los datos que están en el cuadro Memoria, o también esta la función que exporta a un archivo llamado instrucciones.txt y de la misma forma podemos reemplazar el archivo o copiando los datos.



The screenshot shows a terminal window with two tabs: "decodificador.py" and "instrucciones.txt". The "instrucciones.txt" tab is active, displaying the following content:

```
D: > USER > Documents > Archivos > Arquitectura-De-Computadoras
1 00000000
2 01000001
3 00111000
4 00100000
5 00000000
6 11100101
7 01000000
8 00101010
9 00111000
10 10001001
11 00000000
12 01111000
13 00100000
14 01101010
15 01011011
16 11001100
17 00000000
18 11000000
19 01011000
20 00100111
```

Figura 4: Instrucciones en un archivo de texto.

Referencias

- [1] David A. Patterson and John L. Hennessy. *Estructura y diseño de computadores: la interfaz hardware / software*. Reverte, Barcelona, 2011.
- [2] William Stallings, Antonio Cañas Vargas, and Alberto Prieto Espinosa. *Organización y arquitectura de computadores*. Pearson Educación, 2006.