- 1.
- (a) page 0
- (b) page 2
- (c) page 1
- (d) page 0
- 2.

page D

3.

physical address: CPU 所產生的地址 virtual address: 記憶體單元所看到的地址

4. second change 在 R-bit =1 時將 page 移至 page list 的最後面,而 clock 只是將 page head 指到下一個位置。

5.

0111	1011	1010	1101	0010	1010	1100	0001	
000000	100000 00	110000 00	111000 00	011100 00	101110 00	110111 00	011011 10	
100000	010000	001000	100100	010010	001001	100100	010010	
00	00	00	00	00	00	10	01	
100000	110000	111000	011100	101110	110111	011011	001101	
00	00	00	00	00	00	10	11	
100000	110000	011000	101100	010110	001011	000101	100010	
00	00	00	00	00	00	10	11	