

(d) page 0

M 1 1 1 0 0 0 1 1

virtual address: 記憶體單元所看到的地址

second change 在 R-bit =1 時將 page 移至 page list 的最後面，而 clock 只是將 page head 指到下一個位置。

0111	1011	1010	1101	0010	1010	1100	0001	
000000 00	100000 00	110000 00	111000 00	011100 00	101110 00	110111 00	011011 10	
100000 00	010000 00	001000 00	100100 00	010010 00	001001 00	100100 10	010010 01	
100000 00	110000 00	111000 00	011100 00	101110 00	110111 00	011011 10	001101 11	
100000 00	110000 00	011000 00	101100 00	010110 00	001011 00	000101 10	100010 11	