



UNIVERSIDAD NACIONAL DE MISIONES

Facultad de Ingeniería

Carrera: Ingeniería Electrónica

Asignatura: Proyecto y Diseño Electrónico ET546

Fuente de Corriente Continua: Digitalización de Control Analógico para Fuente de Alimentación Ajustable

Autores:

Korpys Ernesto Andrés
ernesto.korpys@gmail.com

Fernando Natanael Krindges
krindgesfer@gmail.com

Tutores:

Botterón Fernando
botteron@fio.unam.edu.ar

Maxit Alejandro Germán
alejandro.maxit@fio.unam.edu.ar

Oberá, Misiones

Noviembre de 2024

Fuente de Corriente Continua: Digitalización de Control Analógico para Fuente de Alimentación Ajustable

Autores:

Korpys Ernesto Andrés
ernesto.korpys@gmail.com
K-3290/5

Fernando Natanael Krindges
krindgesfer@gmail.com
K-3296/4

Proyecto y Diseño Electrónico ET546

Integrantes del Tribunal Examinador

Ricardo Andrés Korpys
Docente Examinador

Guillermo Alfredo Fernandez
Docente Examinador

Alejandro Germán Maxit
Docente Examinador

Resumen

**Fuente de Corriente Continua:
Digitalización de Control Analógico para Fuente de
Alimentación Ajustable**

Autores:

Korpys Ernesto Andrés

Fernando Natanael Krindges

Universidad Nacional de Misiones

Facultad de Ingeniería

El proyecto se centra en la modernización de una fuente de alimentación preexistente, en su mayoría analógica, de una tensión variable desde 0V hasta 30V y una corriente ajustable desde 0A hasta 3A, mediante la implementación de un control digital para la regulación precisa de la tensión y corriente de salida, así como la implementación de lazos de control digital para garantizar la estabilidad de la salida en diversas condiciones de carga.

La esencia de este proyecto radica en la utilización de un controlador digital de señales para ajustar la salida de la fuente de alimentación, a través de un teclado. Este enfoque proporciona al usuario la capacidad de configurar fácilmente los valores deseados de tensión y corriente de salida, mientras que un display integrado ofrece una retroalimentación visual en tiempo real, mostrando tanto los valores establecidos como los valores reales de salida.

Como núcleo de control, se emplea el “Arduino NANO”, destacando su capacidad para gestionar eficientemente las operaciones del sistema. Es importante mencionar que este diseño no requiere de conexión inalámbrica, lo que simplifica su implementación y uso.

Objetivos

- Fuente de alimentación que proporcione una tensión de salida variable desde 0V hasta 30V y una corriente ajustable desde 0A hasta 3A.
- Implementar la funcionalidad de lazos de control digital para garantizar una regulación de la tensión y corriente de salida, asegurando estabilidad en diversas condiciones de carga.
- Permitir la configuración fácil y precisa de la tensión y corriente de salida mediante un sistema de entrada, como un encoder rotativo o un teclado.
- Integrar un display que presente tanto los valores establecidos por el usuario como los valores reales de salida, proporcionando retroalimentación visual en tiempo real.
- Garantizar un aislamiento galvánico completo entre la etapa de potencia y el control digital, asegurando la seguridad y fiabilidad del sistema.
- No es necesario disponer de conexión inalámbrica.

Palabras claves: *Fuente de tensión, Lazo de control, Digital, Control de Corriente, Control de Tensión..*

Acerca de Proyecto y Diseño Electrónico

El Proyecto Electrónico es un curso anual bajo la modalidad de trabajo individual o grupal supervisado, con el propósito de aplicar estrategias de diseño y análisis a un problema de temática abierta de la ingeniería electrónica.

Abstract

Direct Current Power Supply:
Digital Redesign of an Analog Control for an adjustable
Power Supply

Translated from the original spanish title: “Fuente de Corriente Continua: Digitalización de Control Analógico para Fuente de Alimentación Ajustable”

by

Korpys Ernesto Andrés
Fernando Natanael Krindges
National University of Misiones
Engineering Faculty

The project focuses on modernizing an existing power supply, predominantly analog, with a variable voltage range from 0V to 30V and an adjustable current range from 0A to 3A. This is achieved through the implementation of digital control for precise regulation of both voltage and current output, alongside the incorporation of digital control loops to ensure output stability under various load conditions.

The essence of this project lies in the utilization of a digital signal controller to adjust the power supply's output via a keypad. This approach grants users the ability to easily configure desired voltage and current values, while an integrated display provides real-time visual feedback, showcasing both set and actual output values.

At the core of control, the project employs the Arduino NANO, notable for its efficient management of system operations. It is pertinent to mention that this design does not necessitate wireless connectivity, simplifying its implementation and usage.

Objectives

- Power supply providing a variable output voltage from 0V to 30V and an adjustable current from 0A to 3A.
- Implement digital control loops to ensure the regulation of output voltage and current, maintaining stability under various load conditions.
- Allow easy and precise configuration of output voltage and current using an input system, such as a rotary encoder or a keypad.
- Integrate a display showing both user-set values and actual output values, providing real-time visual feedback.
- Ensure complete galvanic isolation between the power stage and digital control, ensuring system safety and reliability.
- Wireless connectivity is not required.

Keywords: *Voltage source, Control loop, Digital, Current Control, Voltage Control.*

About Proyecto y Diseño Electrónico (“Electronic Project”)

The “Electronic Project” is a course of supervised individual or group work of one semester, with the purpose of applying design and analysis strategies to a problem in an open topic in electrical engineering.

Dedicado a nuestras familias y amigos Saludos.

Agradecimientos

Korpys Ernesto. Agradezco de corazón a mi familia por su inquebrantable apoyo a lo largo de toda mi vida. En especial, a mi madre Gladys, cuyo amor y sacrificio han sido mi mayor inspiración y motor para alcanzar mis metas. Agradezco enormemente a mi compañero de proyecto, Fernando, quien no solo fue mi compañero de trabajo, sino también un amigo invaluable durante esta travesía académica. Su colaboración y compañerismo fueron fundamentales para el éxito de este proyecto. A mis amigos presentes, les doy las gracias por su constante ánimo y respaldo, por compartir conmigo momentos de alegría y por ser un pilar fundamental en mi vida. Expreso mi profundo agradecimiento al equipo docente, a los ingenieros Botteron, Fernandez y Kolodziej, quienes no solo compartieron su conocimiento y experiencia conmigo, sino que también me brindaron su apoyo académico cuando más lo necesité. Gracias por ser guías en este viaje de aprendizaje y crecimiento profesional.

Índice general

Índice general	xi
Índice de figuras	xiii
Índice de fotografías	xiv
Índice de tablas	xv
1 Introducción	1
2 Introducción teórica a fuentes CC	3
2.1. Sobre las fuentes de alimentación	3
2.1.1. Fuente ideal de tensión.	3
2.1.2. Técnicas de Regulación	4
2.1.3. Fuentes de alimentación lineales.	4
2.2. Funcionamiento básico.	4
2.2.1. Transformador	5
2.2.2. Rectificador	5
2.2.3. Filtro	5
2.2.4. Regulador	5
2.3. Ventajas y desventajas	5
2.4. Evolución y mejoras con el pasar de los años	6
2.5. Fuentes comerciales	7
3 Modificación de la Fuente CC anterior	9
3.1. Fuente de alimentación CC lineal a modificar	9
3.1.1. Circuito Fijador de Referencia para los Transistores	9
3.1.2. Modificación de uso de Potenciómetros Digitales MCP4661	10
3.1.3. Eliminación del circuito de medición externo	10
3.1.4. Modificación del Circuito de Acople y Desacople de Carga	10
3.1.5. Simplificación del Circuito Indicador de Modo de Operación	11
3.1.6. Integración del Circuito con NodeMCU ESP-32S	11
3.1.7. Encoders rotativos	12
3.2. Fuente de alimentación CC lineal planteada	12
4 Diseño del prototipo	15
4.1. Etapa de alimentación	15
4.2. Etapa de Potencia	16
4.3. Actuador de potencia	16
4.4. Sensado de corriente	19
4.5. Sensado de tensión	20
4.6. Acople y desacople de carga	21
5 Estrategia de control	23
5.1. Principio de estrategia de control.	23

5.2.	Lazo de corriente	25
5.3.	Lazo de tensión	26
5.4.	Algoritmo Anti-Windup	28
5.5.	Modos de operación de la fuente.	29
5.5.1.	Modo Tensión	29
5.5.2.	Modo Corriente	29
5.5.3.	Modo Rampa	29
6	Implementación del controlador.	31
6.1.	Implementación Física del Algoritmo de Control	31
6.1.1.	Condiciones de Funcionamiento	31
6.1.2.	Rangos de Funcionamiento	31
6.1.3.	Determinación de Escenarios	31
6.2.	Estrategia Empleada en el Algoritmo	32
6.2.1.	Soft Reset	32
6.2.2.	Protección Ante Sobretensiones y Falso Contacto	33
7	Interfaz de datos de entrada y salida	35
7.1.	Diagrama de bloques de la interfaz de datos	35
7.2.	Componentes de la etapa digital.	35
7.2.1.	Microcontrolador Arduino Nano.	35
7.2.2.	Teclado de membrana 4x4.	36
7.2.3.	Display OLED SSD1306.	36
7.2.4.	Aislador I2C capacitivo.	37
7.2.5.	Convertidor analógico digital. ADC.	37
7.2.6.	Convertidor digital analógico. DAC.	38
8	Software de programación y ensayo del control digital	39
8.1.	Características físicas del microcontrolador	39
8.1.1.	Lógica Interna del Arduino Nano	39
8.1.2.	Pinout de arduino nano	39
8.1.3.	Protocolo de comunicación.	40
8.1.4.	Dependencias y Librerías Empleadas	41
8.2.	Ensayos y simulación	41
8.3.	Resultados Experimentales	42
8.4.	Diagrama de Control del Software	42
8.4.1.	Detalles y Optimización del Código	44
9	Modelado y construcción del PCB.	45
9.1.	Software y herramientas de diseño empleadas.	45
9.2.	Construcción del primer prototipo.	45
9.3.	Ensayo de laboratorio y pruebas prácticas.	47
10	Segundo prototipo.	51
10.1.	Construcción de la fuente definitiva	51
10.2.	Presentación Física.	51
10.2.1.	Gabinete contenedor.	52
10.2.2.	Superficie de Montaje Interna	52
10.2.3.	Sección de interfaz con el usuario	53
10.2.4.	Correcciones Adicionales	54
10.3.	Versión final del PCB	54
11	Instrucciones de uso.	57
11.1.	Procedimiento de utilización de la fuente	57
11.1.1.	Diagrama de control de funcionamiento.	57
11.2.	Uso de teclado	58

11.3. Pantallas Disponibles	59
11.4. Rangos límite y zonas de operación	59
12 Resultados experimentales.	61
12.1. Resultados para el modo de tensión	61
12.1.1. Valor de carga fijo al energizar	61
12.1.2. Conexión de carga	62
12.1.3. Desconexión de carga	63
12.1.4. Prueba con motor de 12 V	64
12.1.5. Protección por sobrecorriente	64
12.2. Resultados para el modo de corriente	66
12.3. Resultados para el modo rampa	67
13 Conclusiones y resultados finales.	69
13.1. Rendimiento de la fuente	69
13.2. Mejoras y limitaciones	69
13.2.1. Mejoras	69
13.2.2. Limitaciones	70
13.3. Conclusiones	70
13.4. Retoma del proyecto en un futuro	70
Bibliografía	73

Índice de figuras

2.1. Voltaje de tensión constante salida de fuente ideal.	4
2.2. Diagrama de bloques de una fuente de tensión.	5
3.1. Sección de referencia de tensión a aplicar sobre la base de los transistores.	9
3.2. Símbolo del potenciómetro digital MCP4661.	10
3.3. Conexión voltímetro/amperímetro.	10
3.4. Acople y desacople de carga.	11
3.5. Sección de referencia de tensión.	11
3.6. Circuito registrador de datos basado en el ESP-32S.	12
3.7. Encoder rotativo.	12
3.8. Diagrama de bloques de la fuente de alimentación a diseñar	13
4.1. Fuente de alimentación de los componentes	15
4.2. Circuito de rectificación y filtrado de la etapa de potencia	16
4.3. Regulador de tensión con transistores de paso.	17
4.4. Circuito de sensado de la corriente de salida	19
4.5. Circuito de sensado de la tensión de salida	20
4.6. Circuito de acople y desacople de carga.	21
5.1. Diagrama de bloques del funcionamiento del controlador.	24
5.2. Corriente de salida vs tensión de base para condición de plena carga ($R = 10\Omega$).	25
5.3. Respuesta al escalón del lazo interno de corriente diseñado.	26
5.4. Modelo de la salida de tensión.	26
5.5. Comparación de las respuestas al escalón del lazo externo de tensión diseñado frente a los ajustados propiamente para la condición de vacío $R = 2700\Omega$	27

5.6. Comparación de las respuestas al escalón del lazo externo de tensión ante una condición de carga $R = 10\Omega$	28
6.1. Mapeo del rango de funcionamiento de la fuente.	32
7.1. Diagrama de bloques de la interfaz de datos.	35
7.2. Ilustración del teclado de membrana, indicando sus filas y columnas.	36
7.3. Display OLED SSD1306.	37
7.4. Aislador capacitivo I ₂ C ISO1540.	37
7.5. Convertidor AD ADS1115.	37
7.6. Convertidor digital analógico MCP4725.	38
8.1. Arduino Nano.	39
8.2. Conexionado típico de protocolo I ₂ C.	40
8.3. Esquemático de conexión de los componentes digitales para un primer ensayo.	42
8.4. Diagrama de procesos en el Arduino Nano.	43
9.1. Primer prototipo de PCB.	47
9.2. Vista 3D del primer prototipo.	48
10.1. Distribución de secciones en el gabinete contenedor.	52
10.2. Base plástica 3D para el montaje de la placa de la fuente.	53
10.3. Vista superior del panel de control del usuario.	53
10.4. Diseño en 3D de la tapa de la interfaz donde irán montados los módulos.	53
10.5. PCB de la fuente de tensión diseñada y de la interfaz de usuario	54
10.6. Vista en 3D de la versión final del PCB	55
11.1. Diagrama de bloques del funcionamiento estándar.	58
12.1. Respuesta obtenida al energizar la fuente configurada en 15V con una carga conectada.	61
12.2. Respuesta obtenida al energizar la fuente configurada en 25V con una carga conectada.	62
12.3. Respuesta obtenida al pasar del estado de vacío al de carga con $V_{out}=15V$	62
12.4. Respuesta obtenida al pasar del estado de vacío al de carga con $V_{out}=25V$	63
12.5. Respuesta obtenida al pasar del estado de carga al de vacío con $V_{out}=15V$	63
12.6. Respuesta obtenida al pasar del estado de carga al de vacío con $V_{out}=25V$	64
12.7. Prueba de funcionamiento con motor de 12V.	65
12.8. Respuesta obtenida de la protección por sobrecorriente.	65
12.9. Respuesta obtenida de la protección por sobrecorriente ante la conexión abrupta de una carga.	66
12.10. Respuesta obtenida del modo corriente para una referencia de 1A.	66
12.11. Respuesta obtenida del modo rampa para una configuración de 24 V y 16segundos.	67
12.12. Respuesta obtenida del modo rampa para una configuración de 24 V y 30segundos.	67

Índice de fotografías

8.1. Ensayo en <i>protoboard</i> de los componentes correspondientes a la etapa digital.	42
9.1. Antes del desmontaje de la placa de control analógica.	46
9.2. Después del desmontaje de la placa de control analógica.	46
9.3. Montaje de los componentes en la placa.	48

9.4. Ensayo con osciloscopio de la placa.	49
10.1. Antes y después de realizada la modernización de la fuente.	51
10.2. Caja plástica grande - 220×150×90 mm.	52

Índice de tablas

2.1. Características de diversos modelos de fuentes de alimentación.	7
11.1. Rangos máximos y mínimos de operación para los diferentes modos.	59

Capítulo 1

Introducción

El proyecto se centra en la modernización de una fuente de alimentación preexistente, en su mayoría analógica, de una tensión variable desde 0V hasta 30V y una corriente ajustable desde 0A hasta 3A, mediante la implementación de un control digital para la regulación precisa de la tensión y corriente de salida, así como la implementación de lazos de control digital para garantizar la estabilidad de la salida en diversas condiciones de carga.

La esencia de este proyecto radica en la utilización de un controlador digital de señales para ajustar la salida de la fuente de alimentación, introduciendo el valor deseado a través de un teclado o un *encoder* rotativo. Este enfoque proporciona al usuario la capacidad de configurar fácilmente los valores deseados de tensión y corriente de salida, mientras que un display integrado ofrece una retroalimentación visual en tiempo real, mostrando tanto los valores establecidos como los valores reales de salida.

Como núcleo de control, se emplea el microcontrolador digital “Arduino NANO”, destacando su bajo costo, accesibilidad y la disponibilidad de librerías creadas por la gran comunidad que lo respalda. Resulta importante mencionar que este diseño no requiere de conexión inalámbrica, lo que simplifica su implementación y uso.

Capítulo 2

Introducción teórica a fuentes CC

2.1. Sobre las fuentes de alimentación.

Las fuentes de alimentación electrónicas se definen como circuitos que transforman la potencia eléctrica de entrada, ya sea de corriente alterna (CA) o de corriente continua (CC), en potencia de salida, ya sea de corriente alterna (CA) o de corriente continua (CC). Esta definición excluye así a las fuentes de alimentación basadas en los principios de máquinas rotativas y distingue las fuentes de alimentación de la categoría más general de fuentes de energía eléctrica que derivan la potencia eléctrica de otras formas de energía (por ejemplo, baterías, celdas solares, celdas de combustible). Las fuentes de alimentación electrónicas se pueden dividir en cuatro amplias clasificaciones:

1. CA de entrada, CA de salida regulada por línea o cambiadores de frecuencia.
2. CC de entrada, CC de salida convertida o regulada.
3. CC de entrada, CA de salida de corriente alterna, conocidas como inversores.
4. CA de entrada, CC de salida. conocidas como rectificadores.

Esta última categoría es, con mucho, la más común de las cuatro y generalmente es a la que se hace referencia cuando se habla de una "fuente de alimentación". Las fuentes de alimentación con salida de CC pueden proporcionar cuatro salidas básicas o modos de operación:

- Voltaje Constante: El voltaje de salida se mantiene constante a pesar de los cambios en la carga, la línea o la temperatura.
- Corriente Constante: La corriente de salida se mantiene constante a pesar de los cambios en la carga, la línea o la temperatura.
- Límite de Voltaje: Igual que el voltaje constante excepto por características de regulación menos precisas.
- Límite de Corriente: Similar a la corriente constante excepto por una regulación menos precisa.

Como se explica en esta sección, las fuentes de alimentación están diseñadas para ofrecer estas salidas en diversas combinaciones para diferentes aplicaciones. [2].

La analizada en este informe será una fuente con entrada CA y salida CC con control de voltaje y límite de corriente.

2.1.1. Fuente ideal de tensión.

No existe tal cosa como un dispositivo perfecto en la electrónica, sin embargo con el fin de buscar la excelencia en el diseño y producción de un prototipo de fuente se parte del principio de que características debería presentar la misma para estar lo más próxima a este escenario hipotético. Todo esto lleva a decir que una fuente de alimentación de voltaje constante ideal sería aquella que tendría una impedancia de salida cero en todas las frecuencias. Por lo tanto, el voltaje permanece perfectamente constante a pesar de cualquier cambio en la corriente de salida demandada por la carga.

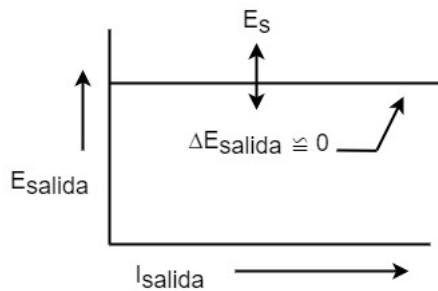


Figura 2.1: Voltaje de tensión constante salida de fuente ideal.

Una simple fuente de alimentación no regulada compuesta únicamente por un rectificador y un filtro no es capaz de proporcionar un voltaje de salida de corriente continua sin ondulaciones cuyo valor permanece razonablemente constante. Para obtener siquiera una aproximación básica de la característica de salida ideal, algún tipo de elemento de control (regulador) debe incluirse en la fuente. [2].

2.1.2. Técnicas de Regulación

La mayoría de las fuentes de alimentación de voltaje constante actuales emplean una de estas cuatro técnicas de regulación:

- Serie (Lineal).
- Pre-regulador/Regulador en Serie.
- Comutación.
- SCR.

El objetivo principal de este documento no es proporcionar una explicación exhaustiva de cada uno de estos modelos. En su lugar, se hará una mención breve de todos ellos y se identificará específicamente el modelo que tiene mayor relevancia para los fines de este estudio. Esta aproximación permitirá centrar el análisis en el modelo más pertinente, sin desviar la atención hacia detalles que, aunque importantes, no son esenciales para los propósitos de este trabajo.

2.1.3. Fuentes de alimentación lineales.

Las fuentes de alimentación lineales son un elemento fundamental en la mayoría de los dispositivos electrónicos que utilizamos en nuestra vida cotidiana. Estas fuentes convierten la energía de la red eléctrica en una forma estable y utilizable, proporcionando la energía necesaria para el funcionamiento de los circuitos electrónicos.

Una fuente de alimentación lineal consta de varios componentes básicos, como el transformador, el rectificador, el filtro y el regulador de voltaje. Cada uno de estos elementos juega un papel fundamental en garantizar que la energía suministrada sea constante y adecuada para los dispositivos electrónicos, asegurando su correcto funcionamiento.

2.2. Funcionamiento básico.

El tipo más simple y común de fuentes de alimentación de corriente continua (CC) es un sistema “lineal”, mostrado esquemáticamente en la Figura 2.2. Primero, se utiliza un transformador para “reducir” la tensión de línea de CA a un voltaje pico más pequeño, que generalmente es aproximadamente 3 voltios superior que el voltaje de salida de CC deseado. Luego, un circuito de diodos rectifica la señal de CA, produciendo una forma de onda con una gran componente de CC. Seguidamente, se utiliza un banco de filtros de condensadores para “suavizar” o “filtrar” la sinusoidal rectificada.

Bajo condiciones de carga normales, siempre hay alguna variación periódica residual o “ripple” en la señal filtrada. Si la aplicación requiere un ripple muy bajo y una salida de CC constante sobre un

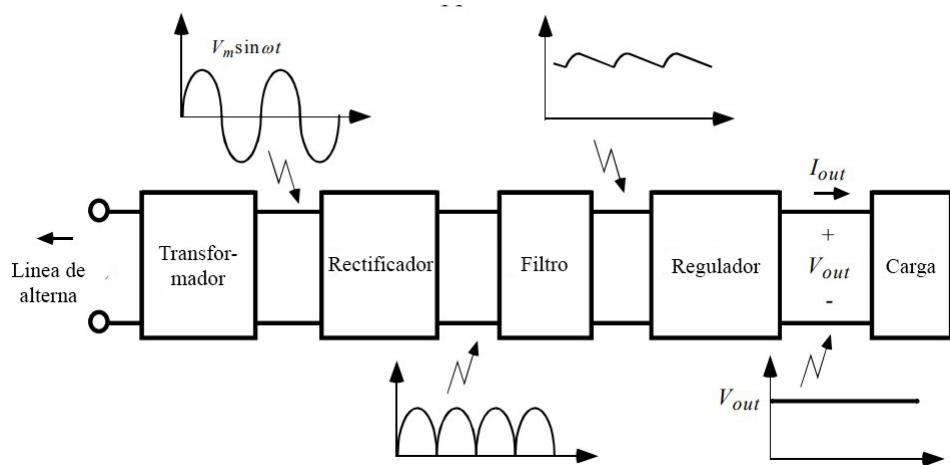


Figura 2.2: Diagrama de bloques de una fuente de tensión.

amplio rango de condiciones de carga, entonces se requiere regulación activa para reducir o eliminar aún más este ripple residual. [3]

2.2.1. Transformador

El transformador es uno de los componentes principales de una fuente de alimentación lineal. Su función principal es transformar la corriente alterna (CA) de la red eléctrica en una corriente alterna con un voltaje específico adecuado para la aplicación. Consiste en dos bobinas de alambre enrolladas alrededor de un núcleo de hierro, donde la relación entre el número de vueltas en las bobinas determina la relación de transformación del voltaje.

2.2.2. Rectificador

El rectificador es otro componente esencial que convierte la corriente alterna en corriente continua (CC). Esto se logra mediante diodos rectificadores, que permiten que la corriente fluya en una sola dirección. Los rectificadores pueden ser de media onda o de onda completa, dependiendo de cómo se utilizan los diodos para rectificar la señal de entrada.

2.2.3. Filtro

Después de que el rectificador convierte la corriente alterna en corriente continua, la señal resultante puede contener fluctuaciones no deseadas o rizado. Para eliminar estas fluctuaciones y obtener una salida de voltaje suave y constante, se utiliza un filtro. El filtro puede estar compuesto por capacitores y bobinas para eliminar el rizado y suavizar la salida de voltaje.

2.2.4. Regulador

El regulador es el componente final de una fuente de alimentación lineal y se utiliza para mantener constante la salida de voltaje independientemente de las variaciones en la entrada de voltaje o en la carga. Los reguladores de voltaje pueden ser de tipo lineal, que controlan la cantidad de energía disipada como calor para mantener el voltaje de salida constante, o de tipo conmutado, que regulan el voltaje de salida ajustando el ciclo de trabajo de un interruptor.

2.3. Ventajas y desventajas

Todo dispositivo cuenta con una serie de características que la hacen una opción dominante por sobre las demás. Aquí se listan los detalles más dominantes de las fuentes de tensión lineal que las podría hacer preferibles frente a otro tipo de configuraciones.

Ventajas:

- Simplicidad: Son relativamente simples en diseño y operación.
- Bajo ruido: Tienen un nivel de ruido más bajo en comparación con algunas otras formas de fuentes de alimentación.
- Baja interferencia electromagnética (EMI): Emiten menos interferencia electromagnética en comparación con las fuentes de alimentación conmutadas.
- Buen rendimiento en aplicaciones de baja potencia: Son eficientes y efectivas en aplicaciones de baja potencia.
- Buena regulación: Suelen tener una regulación de voltaje estable y precisa.

Desventajas:

- Baja eficiencia energética: Tienen una eficiencia energética más baja en comparación con las fuentes de alimentación conmutadas, especialmente en aplicaciones de alta potencia.
- Disipación de calor: Tienden a generar más calor durante la operación debido a la regulación de voltaje a través de dispositivos de regulación lineal, lo que puede requerir disipadores de calor o ventilación adicional.
- Mayor tamaño y peso: Suelen ser más grandes y pesadas en comparación con las fuentes de alimentación conmutadas con la misma capacidad de potencia.
- Menor rango de voltaje de entrada: Tienen un rango de voltaje de entrada limitado en comparación con las fuentes de alimentación conmutadas, lo que puede limitar su aplicabilidad en ciertos entornos o condiciones de operación.

2.4. Evolución y mejoras con el pasar de los años

Las fuentes de corriente directa (CC) han experimentado una evolución significativa desde sus inicios, impulsadas por avances tecnológicos que han mejorado su eficiencia, fiabilidad y capacidad de adaptación a diversas aplicaciones. A lo largo de los años, estas mejoras han permitido que las fuentes de CC se conviertan en componentes esenciales en una amplia gama de dispositivos electrónicos y sistemas de energía. Las mejoras no solamente abarcan mejores materiales sino también el uso de estrategias de control más inteligentes y adaptación para entornos específicos.

Algunas de estas mejoras son:

- **Tecnología de Conversión de Energía:** Las fuentes de CC modernas utilizan técnicas avanzadas de conversión de energía, como la conmutación de alta frecuencia, que permiten una mayor eficiencia energética y una reducción en el tamaño de los dispositivos. La tecnología de conversión resonante, como los convertidores LLC (Inductor-Inductor-Capacitor), ha mejorado la eficiencia en aplicaciones de alta potencia al minimizar las pérdidas por conmutación [4].
- **Materiales de Banda Ancha:** La incorporación de materiales semiconductores de banda ancha, como el carburo de silicio (SiC) y el nitruro de galio (GaN). Estos materiales permiten operar a mayores voltajes y frecuencias, mejorando la eficiencia y reduciendo las pérdidas térmicas. Los dispositivos basados en SiC y GaN son especialmente beneficiosos en aplicaciones de alta potencia y alta densidad [5].
- **Integración de Funcionalidades Inteligentes:** Las fuentes de CC actuales incorporan funcionalidades inteligentes, como el monitoreo y control digital en tiempo real, que optimizan el rendimiento y la eficiencia energética. Estas fuentes pueden ajustar dinámicamente sus parámetros de operación en respuesta a las condiciones de carga, mejorando así la fiabilidad y prolongando la vida útil de los componentes conectados [6].

- **Reducción del Tamaño y Peso:** Los avances en diseño y materiales han permitido la reducción significativa del tamaño y peso de las fuentes de DC. Esto es crucial en aplicaciones donde el espacio es limitado, como en la electrónica de consumo portátil y los vehículos eléctricos. La miniaturización también ha facilitado la integración de fuentes de DC en dispositivos médicos y aplicaciones aeroespaciales [7].
- **Energía Renovable y Almacenamiento:** Las fuentes de CC han evolucionado para integrarse de manera más efectiva con sistemas de energía renovable y almacenamiento de energía. Las mejoras en la gestión de energía y la capacidad de interactuar con baterías avanzadas y sistemas de almacenamiento han sido vitales para aplicaciones en redes inteligentes y micro-redes [8].

2.5. Fuentes comerciales

Para aquellos lectores interesados en profundizar en el tema abordado en este informe, se sugiere explorar una variedad de fuentes comerciales disponibles en el mercado. A continuación, se presenta una lista de modelos seleccionados que consideramos pertinentes para realizar comparaciones y análisis exhaustivos. Esta selección no solo busca satisfacer el interés académico, sino también proporcionar una base sólida para el estudio y evaluación crítica de las distintas opciones comerciales. Cabe destacar que no existe un producto que sea universalmente perfecto, y, en caso de existir, su costo probablemente no sería accesible para todo tipo de usuario. En este sentido, la elección de una opción sobre otra dependerá en gran medida de las necesidades y preferencias particulares de cada caso.

Tabla 2.1: Características de diversos modelos de fuentes de alimentación.

Nombre del Modelo	Tensión de Salida	Corriente Máxima	Característica Principal
Agilent (Keysight) E3630A	±25V, 0-6V	7A (6V), 1A (±25V)	Precisión y fiabilidad, usada en laboratorios e industria
Tektronix PWS4305	0-30V	5A	Interfaz fácil de usar y salida precisa
BK Precision 1621A	0-18V	3A	Diseño robusto y eficiente en limitación de corriente
Rigol DP832	0-30V (ch1 y ch2), 0-5V (ch3)	3A (todos los canales)	Interfaz gráfica avanzada, múltiples canales de salida
GW Instek GPS-3030DD	0-30V	3A	Simplicidad y fiabilidad para uso general
Rohde & Schwarz HMP2020	0-32V (ch1 y ch2)	10A (ch1 y ch2)	Alta capacidad de corriente y características avanzadas

Capítulo 3

Modificación de la Fuente CC anterior

3.1. Fuente de alimentación CC lineal a modificar

La revisión y adaptación del trabajo previo titulado “Diseño y construcción de una fuente de alimentación CC lineal con control digital de tensión y corriente” llevado a cabo por Eduardo Javier Matijak y Joaquín Pelinski, documentado en su publicación [9], sirve como punto de partida para comprender las mejoras implementadas en la fuente de alimentación DC que se examina en este informe. **Invitamos cordialmente al lector interesado a consultar dicho trabajo para obtener una comprensión más completa de los fundamentos sobre los cuales se basa este análisis.**

Esta sección se centra en analizar y discutir las modificaciones realizadas en la fuente de alimentación, específicamente la transición de su mayoría analógica a una configuración digital. Entre los principales cambios introducidos se destacan los siguientes aspectos:

3.1.1. Circuito Fijador de Referencia para los Transistores

El circuito fijador de referencia para los transistores ha sido modificado para incorporar la salida de un Convertidor Analógico-Digital (DAC). El DAC es ahora responsable de aplicar niveles de voltaje acorde a los valores determinados por el control digital. Esta modificación permite un ajuste preciso y programable de las referencias de voltaje, eliminando la necesidad de ajustes mecánicos, por ende mejorando la precisión y flexibilidad del sistema.

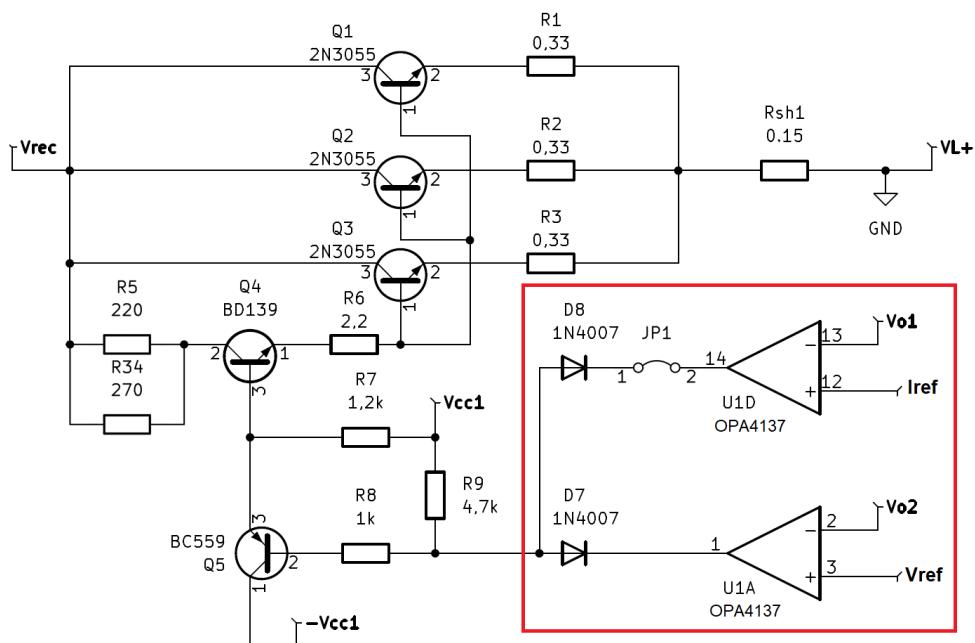


Figura 3.1: Sección de referencia de tensión a aplicar sobre la base de los transistores.

Entre los cambios a realizarse a la Figura 3.1 se incluye la sustitución de la resistencia de *pull-up* R9 por una de *pull-down*. Se agrega además un seguidor de tensión del voltaje de salida del DAC que inyecte la misma magnitud sobre la base del transistor Q5.

3.1.2. Modificación de uso de Potenciómetros Digitales MCP4661

Originalmente, los potenciómetros digitales MCP4661 se utilizaban para establecer una referencia de voltaje que comandaba los transistores, definiendo tanto la tensión como la corriente sobre la carga. Sin embargo, con la incorporación del DAC, esta función ya no es necesaria. En su lugar, los potenciómetros digitales ahora se utilizan para establecer una referencia de tensión destinada a un circuito de protección analógica contra cortocircuitos. Esta reasignación permite una respuesta inmediata para proteger la carga, evitando los retrasos inherentes a los cálculos y actualizaciones de salida necesarios en un sistema de control digital.

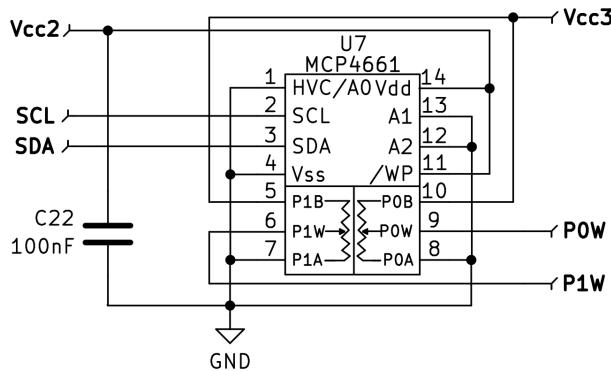


Figura 3.2: Símbolo del potenciómetro digital MCP4661.

En la Figura 3.2 podemos observar el símbolo del potenciómetro mencionado. Con el mismo es posible modificar el porcentaje de resistencia mediante comunicación digital a través del protocolo “Circuito Inter-Integrado” (I2C).

3.1.3. Eliminación del circuito de medición externo

Dado que la fuente de alimentación ahora cuenta con una pantalla integrada que muestra en tiempo real los valores de tensión y corriente, el circuito dedicado a la conexión de un voltímetro-amperímetro digital se ha considerado innecesario y, por lo tanto, ha sido removido del diseño. Esta simplificación reduce la complejidad y el número de componentes necesarios reduciendo los costos constructivos de la fuente.

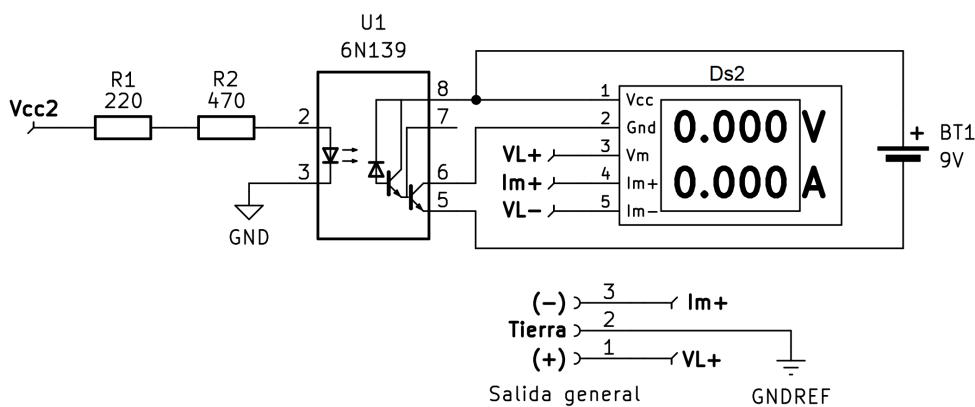


Figura 3.3: Conexión voltímetro/amperímetro.

En la Figura 3.3 se aprecia los interconexiones de los elementos que conformaban esta etapa. También se resalta que para su correcto funcionamiento era necesario una batería de 9V.

3.1.4. Modificación del Circuito de Acople y Desacople de Carga

Se ha modificado considerablemente el circuito de disparo del relé de acople y desacople de carga, aprovechando las capacidades proporcionadas por el “Arduino Nano” con sus entradas y salidas digitales.

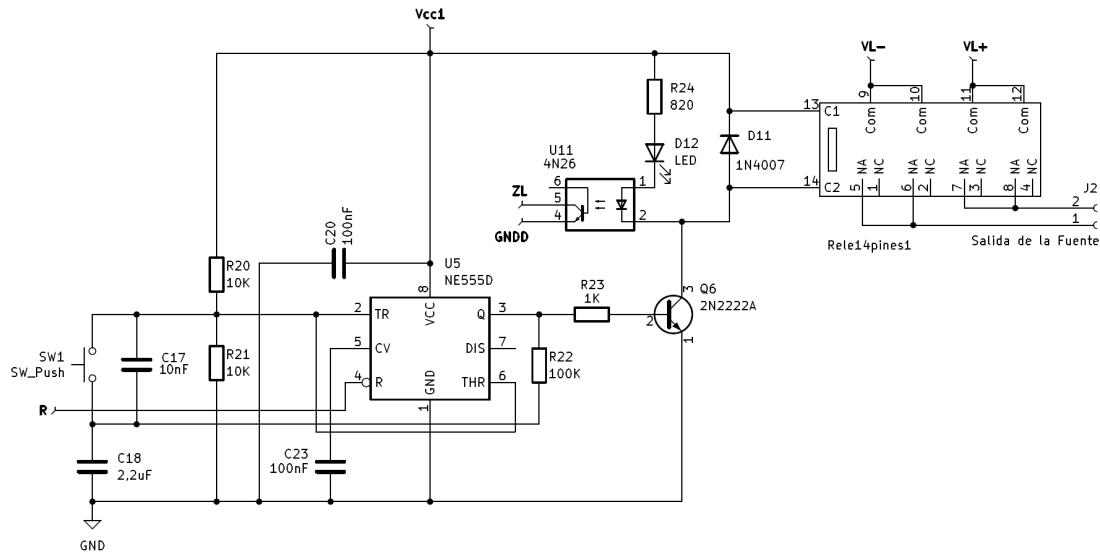


Figura 3.4: Acople y desacople de carga.

En la Figura 3.4 se presenta el esquema utilizado por la fuente anterior. Gracias a las características del microcontrolador es posible prescindir del NE555 en cuanto a la temporización se refiere. Sin embargo, se sigue requiriendo el uso de optoacopladores para mantener la aislación entre la etapa de potencia y la etapa digital.

3.1.5. Simplificación del Circuito Indicador de Modo de Operación

La pantalla integrada también cumple la función de indicar el modo de operación, eliminando la necesidad de un circuito adicional dedicado a esta tarea. Esto no solo simplifica el diseño del sistema, sino que también mejora la experiencia del usuario al centralizar toda la información relevante en un solo lugar.

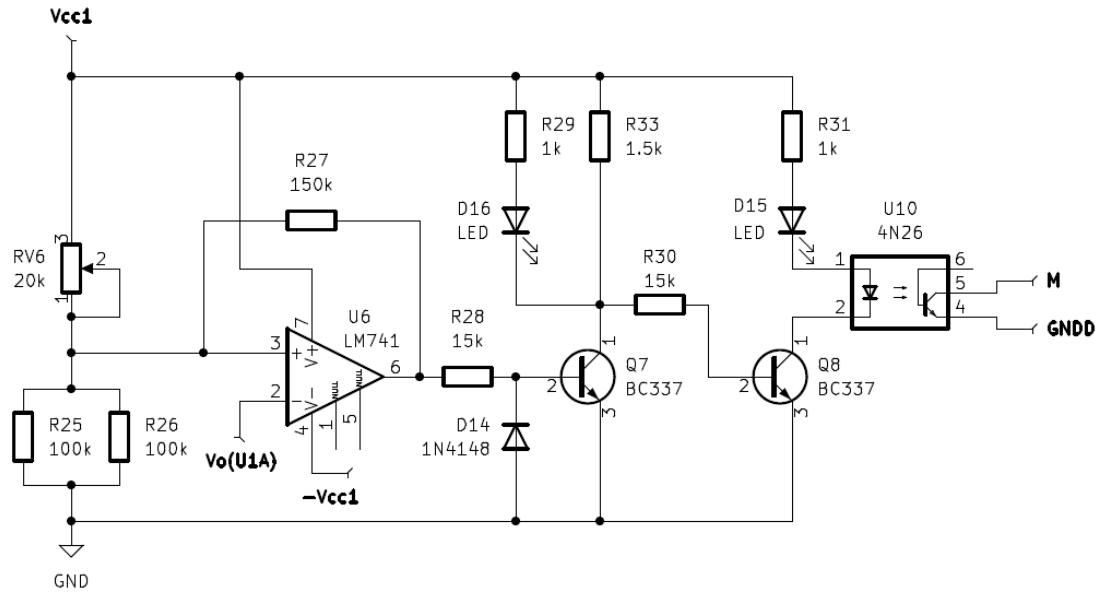


Figura 3.5: Sección de referencia de tensión.

3.1.6. Integración del Circuito con NodeMCU ESP-32S

Dado que no se requiere una conexión inalámbrica según las especificaciones del circuito, se ha prescindido del microcontrolador ESP con módulo Wi-Fi que tenía como objetivo la visualización de la información en un display, leer el estado de los *encoders* rotativos y registrar los datos más relevantes. Para mantener la aislación utilizaba el circuito integrado ISO1540 [10]. El esquemático del circuito registrador que utilizaban puede observarse en la Figura 3.6.

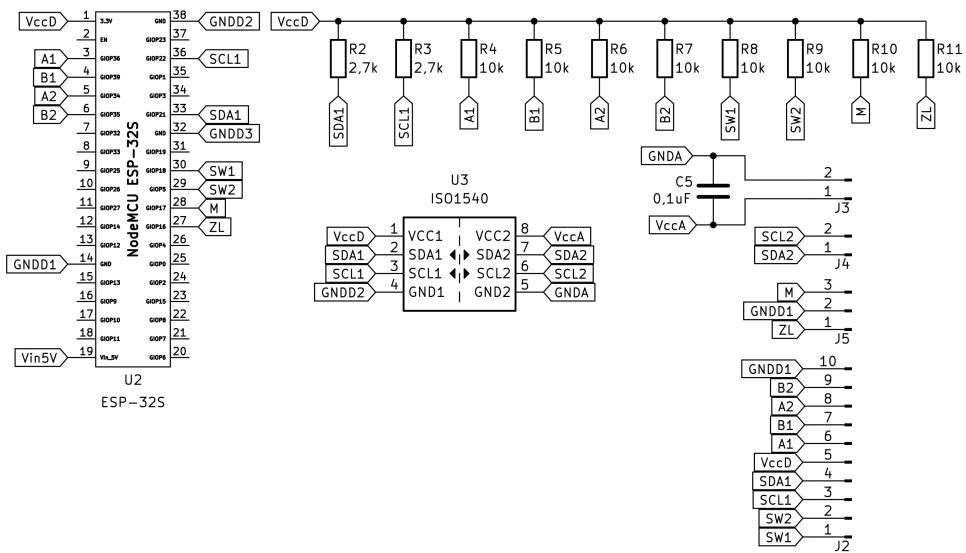


Figura 3.6: Circuito registrador de datos basado en el ESP-32S.

3.1.7. Encoders rotativos

El uso de un teclado numérico hace que este elemento no sea necesario. Sin embargo, se dejará este elemento como una alternativa para el ajuste fino de las magnitudes a tiempo real. Esto se debe a una cuestión tradicional ya que la gran mayoría de los usuarios están acostumbrado a configurar manualmente las fuentes de tensión mediante perillas.

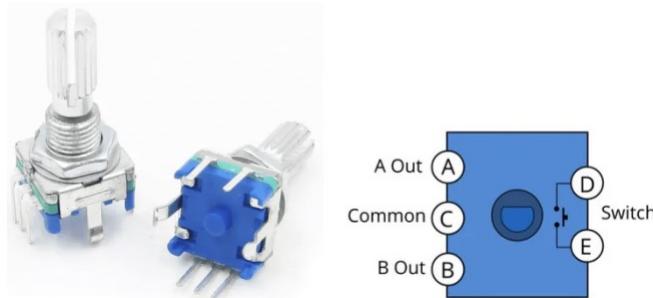


Figura 3.7: Encoder rotativo.

Estas modificaciones han permitido no solo modernizar la fuente de alimentación, sino también mejorar su funcionalidad y eficiencia mediante la incorporación de tecnología digital y la simplificación de circuitos redundantes.

3.2. Fuente de alimentación CC lineal planteada

En la figura 3.8 se presenta el diagrama de bloques de la fuente de alimentación a diseñar. De la misma, la tensión de la red eléctrica alimentará a 3 transformadores: el principal de 33V eficaces para obtener la tensión a la salida, un secundario de (15+15)V con el fin de alimentar los circuitos en torno al punto de mayor tensión de la fuente y finalmente uno de 9V para alimentar la etapa digital.

Los 33V del transformador principal serán rectificados y filtrados para obtener una tensión continua con un ripple reducido. Luego, ingresará al regulador con transistores BJT, los cuales trabajando en la zona activa permitirán el paso de la corriente hacia la salida. Para controlar estos últimos se empleará un conversor digital-analógico (DAC) para establecer un nivel de tensión sobre la base del arreglo de transistores.

Para medir la tensión y la corriente se emplea unos circuitos acondicionadores de señal, con el fin de llevar las señales al rango de 0 a 5V empleado por el conversor analógico-digital (ADC). Para la medición de corriente se emplea una resistencia R_{shunt} en serie con la salida.

El circuito de acople y desacople de carga permite conectar y desconectar la carga en función del estado de la fuente. Esto permitirá proteger la carga ante condiciones de sobretensión o sobrecorriente.

La parte digital se alimenta con una fuente de +5V obtenida a partir de la salida del transformador de 9V eficaces. El microcontrolador estará aislado completamente de la parte de potencia mediante un aislador I₂C y optoacopladores según sea necesario. El programa que se ejecutará en el mismo buscará regular la tensión y corriente de salida de la fuente en función a los valores introducidos por el usuario. Para ello se podrá utilizar un teclado o perillas mientras que se visualizará los cambios en un display, constituyendo esta la interfaz entre la fuente y el usuario.

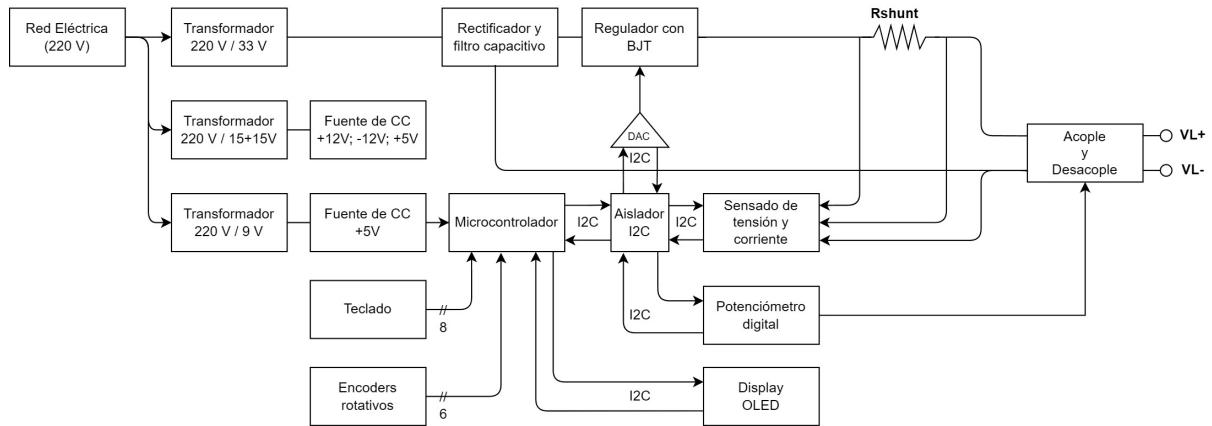


Figura 3.8: Diagrama de bloques de la fuente de alimentación a diseñar

Capítulo 4

Diseño del prototipo

4.1. Etapa de alimentación

Para la alimentación de los amplificadores operacionales que se utilizarán para el sensado de la tensión y corriente, además de los demás componentes que lo requieran, se realiza el diseño de una fuente de continua partida de $\pm 12V$ y una fuente simple de $+5V$ obtenida a partir de los $+12V$ regulados.

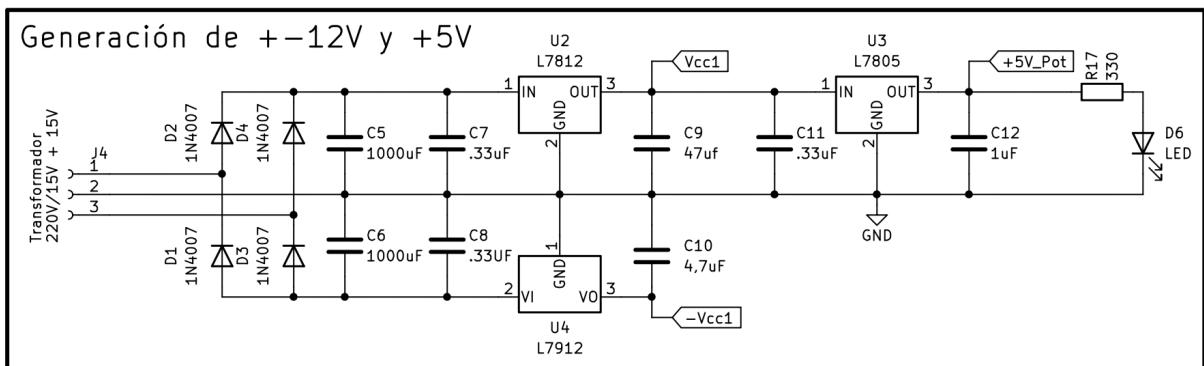


Figura 4.1: Fuente de alimentación de los componentes

Se cuenta con un transformador de $220V/(15 + 15)V$. Por lo que definiendo los capacitores $C_5 = C_6 = 1000\mu F/25V$ y una corriente máxima supuesta de $500mA$ se tiene una tensión eficaz de *ripple* de:

$$V_{ripple} = \frac{0,5A}{4 \cdot \sqrt{2} \cdot (50Hz) \cdot (1000\mu F)} = 1,7677V \quad (4.1)$$

Considerando la caída de tensión de un diodo como $V_D = 0,7V$ obtenemos la expresión del valor medio de la tensión rectificada:

$$V_{alim} = V_{trajo} \cdot \sqrt{2} - 2 \cdot V_D - V_{ripple} \cdot \sqrt{2} = (15 \cdot \sqrt{2}) - (2 \cdot 0,7V) - (1,77V \cdot \sqrt{2}) = 17,31V \quad (4.2)$$

En paralelo a los capacitores C_5 y C_6 se agregan los capacitores C_7 y C_8 de $0,33\mu F/25V$ para eliminar los ruidos de alta frecuencia según la aplicación recomendada en la hoja de datos del LM78XX [11]. Para los diodos rectificadores se emplean 1N4007.

Para fijar el valor de voltaje de salida se emplean los integrados LM7812 y LM7912 de $+12V$ y $-12V$ respectivamente. A continuación se colocan capacitores de desacople con el fin de mejorar la estabilidad y reducir el ruido. Asegurando un suministro de tensión estable y confiable para los demás componentes electrónicos conectados al sistema.

A la salida de la fuente de alimentación de $+12V$ se conecta el regulador, LM7805, para obtener $+5V$ regulados con su correspondiente capacitor de salida de $C_{sal} = 1\mu F$. Por ultimo se conecta un LED, en conjunto con una resistencia limitadora, para indicar el correcto funcionamiento de la etapa de alimentación.

$$R_{lim} = \frac{(+5V) - V_{LED}}{I_{LED}} = \frac{(+5V) - (2V)}{10mA} = 300\Omega \rightarrow 330\Omega \quad (4.3)$$

$$P_{R_{lim}} = \frac{(+5V - 2V)^2}{330\Omega} \cdot 1,5 = 40,9mW \rightarrow 1/8W \quad (4.4)$$

4.2. Etapa de Potencia

Para la etapa de potencia se hace uso de un transformador de 220V / 33V siendo el circuito de rectificación y filtrado el que se aprecia a continuación:

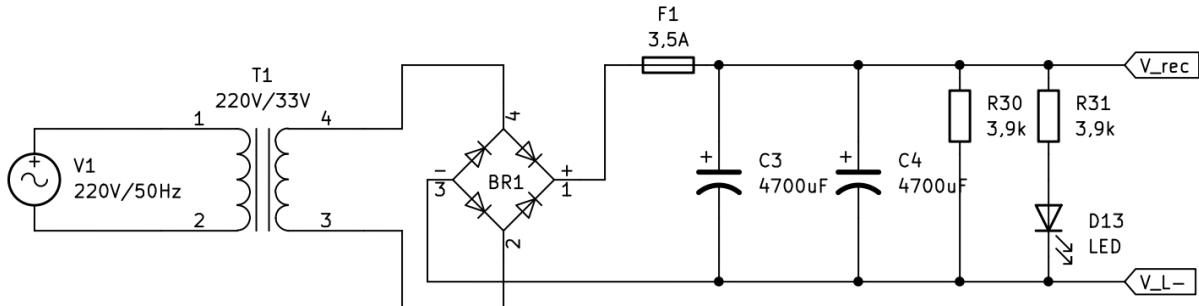


Figura 4.2: Circuito de rectificación y filtrado de la etapa de potencia

Se diseña esta etapa para obtener un bajo valor de tensión de *ripple* y que pueda entregar una corriente de 3 A. Para dimensionar el valor del capacitor a utilizar se hace uso de la siguiente expresión:

$$C = \frac{3A}{4\sqrt{2}(50Hz)(\frac{3V/2}{\sqrt{2}})} = 1000\mu F \quad (4.5)$$

A partir de este cálculo adoptamos 2 capacitores en paralelo: $C_1 = C_2 = 4700 \mu F / 63 V$, con lo cual la tensión pico a pico de *ripple* resulta de $V_{r(pp)} = 3,1915 V$.

Esto nos da como resultado un valor medio de tensión rectificada y filtrada para una carga de 3 A de:

$$V_{rec} = (33 \cdot \sqrt{2}V) - 2 \cdot 0,7V - \frac{3,1915V}{2} = 43,67V \quad (4.6)$$

Luego, en paralelo a los capacitores se coloca una resistencia $R = 3,9k\Omega/1W$ con el fin de descargar los capacitores en un tiempo $\tau = R \cdot C = (3900\Omega) \cdot (2 \cdot 4700\mu F) = 36,66s$ cuando se desconecte la fuente de alimentación. La corriente a través de la resistencia cuando la carga no sea de $I_0 = 3A$ será de:

$$I_{R32} = \frac{V_{rec}}{R32} = \frac{43,67V}{3900\Omega} = 11,2mA \quad (4.7)$$

Mientras que la potencia del resistor se calculará empleando un factor de seguridad de $f_s = 1,5$:

$$P_R \geq \frac{V_R^2}{R} \cdot f_s = \frac{(43,67V)^2}{3900\Omega} \cdot 1,5 = 0,7336W \rightarrow 1W \quad (4.8)$$

Adicionalmente se coloca un LED indicativo de encendido con un resistor limitador de valor:

$$R_{LED} = \frac{V_{rec} - V_{LED}}{I_{LED}} = \frac{43,67V - 2V}{10mA} = 4167,33\Omega \rightarrow 3900\Omega \quad (4.9)$$

4.3. Actuador de potencia

El circuito observado en la Figura 4.3 tiene la finalidad de controlar la tensión y corriente de salida. Se denota que se conecta el punto de referencia (GND) a la salida de tensión positiva con el fin de poder utilizar los amplificadores operacionales en torno a este punto de mayor potencial, requiriendo fuentes sencillas de $\pm 12V$.

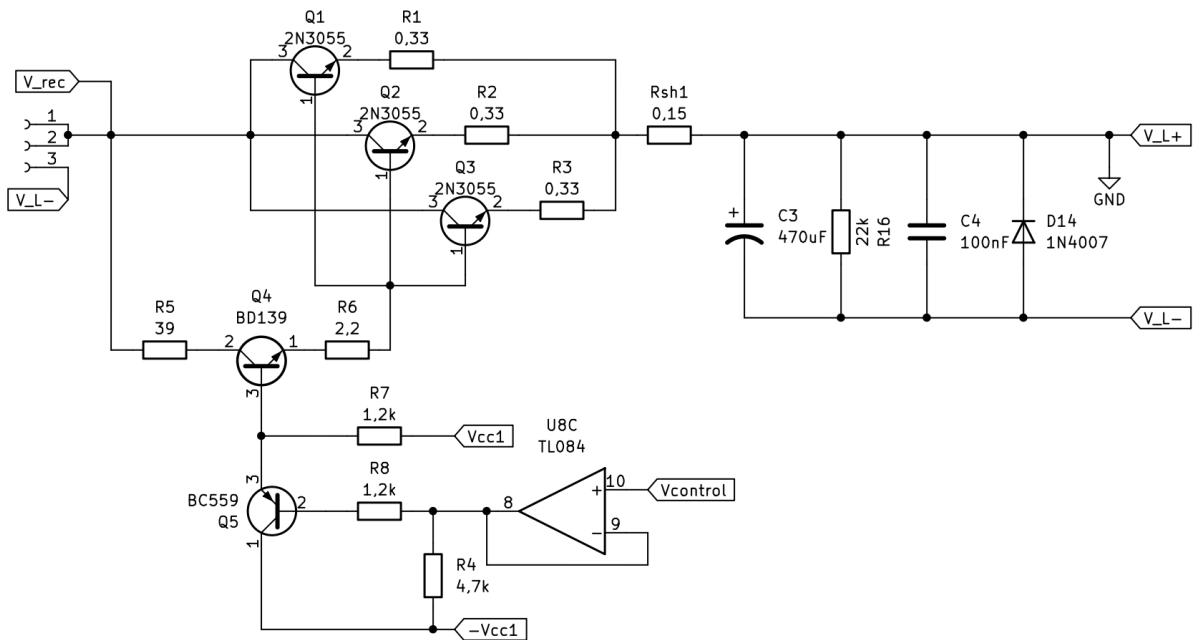


Figura 4.3: Regulador de tensión con transistores de paso.

Se utilizó como transistor de potencia tres 2N3055 conectados en paralelo, con ganancia $h_{FE1} = 20$ y $V_{BE1(ON)} = 1,5$ V mientras que para accionarlo se utiliza un BD139 con $h_{FE4} = 30$ y $V_{BE4(ON)} = 1$ V.

Considerando el caso de máxima carga $V_L = 30$ V y $I_L = 3$ A en la base de los transistores debe haber una tensión igual a:

$$\begin{aligned} V_{B1} &= V_L + I_L \cdot R_{sh1} + \frac{I_L}{3} \cdot R1 + V_{BE1(on)} = \\ &= (30\text{V}) + (3\text{A}) \cdot (0,15\Omega) + (1\text{A}) \cdot (0,33\Omega) + (1,5\text{V}) = 32,28\text{V} \end{aligned} \quad (4.10)$$

Se procede a calcular la corriente de colector a pasar por el transistor BD139 para alcanzar la excitación de los transistores de potencia dada la expresión:

$$I_{C4} = \frac{I_L}{h_{FE1}} = \frac{3\text{A}}{20} = 0,15\text{A} \quad (4.11)$$

Se adopta una resistencia $R_6 = 2,2\Omega$ como resistencia de emisor para estabilización térmica y $V_{CE4} = 5$ V para un funcionamiento en zona activa. Por lo que podemos calcular R_5 como:

$$R_5 = \frac{V_{rec} - V_{CE4} - V_{B1}}{I_{C4}} - R_6 = \frac{43,67\text{V} - 5\text{V} - 32,28\text{V}}{0,15\text{A}} - 2,2\Omega = 40,42\Omega \rightarrow 39\Omega \quad (4.12)$$

Verificando las potencias:

$$P_{R5} \geq (0,15\text{A})^2 \cdot (39\Omega) \cdot 1,5 = 1,364\text{W} \rightarrow P_{R5} = 2\text{W} \quad (4.13)$$

$$P_{R6} \geq (0,15\text{A})^2 \cdot (2,2\Omega) \cdot 1,5 = 74,25\text{mW} \rightarrow P_{R6} = 1/8\text{W} \quad (4.14)$$

Para el cálculo del disipador del BD139 (Q4) se supone el caso en que ocurre un corto-circuito a la salida de la fuente, actuando el control de corriente manteniendo estable la corriente en $I_L = 3$ A y la tensión $V_L = 0$ V. Por lo que la tensión de colector-emisor de Q4 será:

$$\begin{aligned} V_{CE4max} &= V_{rec} - I_{C4} \cdot (R_5 + R_6) - V_{B1} = \\ &= 43,67\text{V} - 0,15\text{A} \cdot (39 + 2,2)\Omega - 2,28\text{V} = 35,21\text{V} \end{aligned} \quad (4.15)$$

Se calcula la potencia que debe disipar el transistor Q4:

$$\begin{aligned} P_{Q4} &= V_{CE4(max)} \cdot I_{C(max)} + V_{BE(on)} \cdot \frac{I_{C(max)}}{h_{FE4}} = \\ &= 35,21\text{V} \cdot 0,15\text{A} + 1\text{V} \cdot \frac{0,15\text{A}}{40} = 5,28\text{W} \end{aligned} \quad (4.16)$$

Como la potencia que debe disipar es mayor a la que puede soportar sin disipador ($1W$ extraído de la hoja de datos), resulta necesario dimensionar un disipador. Para ello se emplea la temperatura de juntura máxima ($T_{J4} = 150^{\circ}\text{C}$), la resistencia térmica juntura-carcasa para el encapsulado TO-126 ($\theta_{JC} = 10^{\circ}\text{C}/W$), la resistencia térmica carcasa-disipador (en este caso, pasta térmica $\theta_{CD} = 1^{\circ}\text{C}/W$) y se supone una temperatura ambiente $T_A = 50^{\circ}\text{C}$. Por lo que la resistencia térmica disipador-ambiente debe ser igual o menor que:

$$\begin{aligned}\theta_{DA} &= \frac{T_J - T_A}{P_{Q4}} - \theta_{JC} - \theta_{CD} = \\ &= \frac{(150 - 50)^{\circ}\text{C}}{5,28\text{W}} - (10^{\circ}\text{C}/W) - (1^{\circ}\text{C}/W) = 7,92^{\circ}\text{C}/W\end{aligned}\quad (4.17)$$

A continuación se procede a calcular las resistencias R7, R8 y R9. Para R7 se supone el caso de $V_L = 30V$ y $I_L = 3A$ donde la corriente de colector del transistor Q4 es de $I_{C4} = 150mA$. Dada una ganancia de $hfe4 = 40$ la corriente de base de este transistor será:

$$I_{B4} = \frac{I_{C4}}{hfe4} = \frac{150mA}{40} = 3,75mA \quad (4.18)$$

Suponiendo que la corriente de emisor de Q5 es igual a la corriente de base de Q4, es decir $I_{E5} = I_{B4} = 3,75mA$, tenemos que la corriente a través de R7 será $I_{R7} = I_{B4} + I_{E5} = 7,5mA$. Paso siguiente, se determina la tensión en la base de Q4:

$$V_{B4} = V_{B1} + I_{C4} \cdot R_6 + V_{BE4} = 32,28V + (0,15A \cdot 2,2\Omega) + 1V = 33,61V \quad (4.19)$$

Debido a que el punto de referencia ($GND = 0V$) de la fuente de $\pm 12V$ coincide con el borne positivo de V_{L+} de la fuente de salida de $V_L = 30V$, entonces el nivel de tensión de V_{cc1} respecto al borne negativo V_{L-} es de $V'_{cc1} = V_{cc1} + V_L = 12V + 30V = 42V$. Por lo que la resistencia R7 puede calcularse como:

$$R7 = \frac{V_{cc1} - V_{B4}}{I_{R7}} = \frac{42V - 33,61V}{7,5mA} = 1118\Omega \rightarrow 1200\Omega \quad (4.20)$$

Para el cálculo de R8 establecemos que $I_L = 0A$ de modo que la base de Q4 tenga un potencial próximo a los $0V$, donde podemos adoptar un potencial de aproximadamente $0,8V$. Esto provoca que el BD139 esté en corte, y la tensión y corriente de salida sean nulas. Por lo que en este caso, toda la corriente que circula a través de R7 corresponde a la corriente de emisor de Q5. Por lo que:

$$I_{R7(max)} = \frac{V_{cc1} - V_{B4(min)}}{R7} = \frac{12V - 0,8V}{1200} \cong 9,33mA \quad (4.21)$$

El transistor Q5 es un BC559 y tiene una ganancia $hfe5 = 110$ y una tensión emisor-base $V_{EB5} = 0,7V$ con la cual la resistencia R8 resulta:

$$R8 = \frac{V_{B4} - V_{EB5}}{\left(\frac{I_{R7}}{hfe5}\right)} = \frac{0,8V - 0,7V}{\left(\frac{9,33mA}{110}\right)} = 1178,57\Omega \rightarrow 1200\Omega \quad (4.22)$$

La resistencia R9 es una resistencia de *pull-down* que tiene la utilidad de dejar establecido un valor de tensión a la base de Q5 en caso que se desconecte el controlador. Por lo tanto, podemos calcular su valor suponiendo que por la misma no va a circular más que unos $I_{R9} = 2,5mA$ cuando el voltaje en el punto superior se encuentre a $0V$.

$$R9 = \frac{V_C - (-V_{cc1})}{I_{R9}} = \frac{0V - (-12V)}{2,5mA} = 4800\Omega \rightarrow 4700\Omega \quad (4.23)$$

A continuación se calcula las potencias a disipar por las resistencias R7, R8, R9 y el transistor Q5. Se consideran los escenarios donde circula la mayor corriente, donde para R9 se puede suponer un caso extremo de $V_{B(extremo)} = -12V$. Mientras que para el transistor se supone $V_{CE5(max)} = 5V$:

$$P_{R7} \geq (9,33mA)^2 \cdot (1200\Omega) \cdot 1,5 = 156,8mW \rightarrow P_{R7} = 1/4W \quad (4.24)$$

$$P_{R8} \geq \left(\frac{9,33mA}{110}\right)^2 \cdot (1200\Omega) \cdot 1,5 = 13\mu W \rightarrow P_{R8} = 1/8W \quad (4.25)$$

$$P_{R9} \geq \frac{(12V - 0V)^2}{1200\Omega} \cdot 1,5 = 183,82mW \rightarrow P_{R9} = 1/4W \quad (4.26)$$

$$P_{Q5} = (5V \cdot 9,33mA) + 0,7V \cdot \frac{9,33mA}{110} \cong 46,73mW \quad (4.27)$$

De la hoja de datos de Q5 tenemos que $P_{Q5(max)} = 500mW$, por lo que se cumple que $P_{Q5} < P_{Q5(max)}$. Respecto a la potencia disipada en R1, R2 y R3 que se corresponden con las resistencias de emisor de los transistores de potencia, su corriente máxima será de $I_{L(max)}/3 = 1A$, por lo que:

$$P_{R1} \geq (1A)^2 \cdot (0,33\Omega) \cdot 1,5 = 495mW \rightarrow P_{R1} = P_{R2} = P_{R3} = 1W \quad (4.28)$$

La máxima disipación de potencia en los transistores Q1, Q2 y Q3 está dado para el caso de $I_L = 3A$ cuando $V_L = 0V$, que ocurre ante un cortocircuito a la salida. En este caso, tenemos una tensión (despreciando caída en diodos rectificadores) de $V_{CE1} = (43,67V) - (0,33V) - (0,45V) = 42,89V$ y una corriente de colector de $I_{C1(max)} = 1A - (1A/20) = 950mA$. Por lo que la potencia que disipa será:

$$P_{Q1} = (42,89V \cdot 0,95A) + 1,5V \cdot \frac{0,95A}{20} = 40,82W \quad (4.29)$$

Se calcula si el transistor podrá disipar esa potencia sin disipador conociendo que su resistencia térmica de juntura-ambiente es de $\theta_{JA} = 20^\circ C/W$ y la temperatura máxima de juntura es $T_J = 200^\circ C$ y la temperatura ambiente se establece en $T_A = 50^\circ C$.

$$P_{Q1(SD)} = \frac{(200 - 50)^\circ C}{20^\circ C/W} = 7,5W \rightarrow P_{Q1} > P_{Q1(SD)} \rightarrow \text{Requiere disipador} \quad (4.30)$$

Se dimensiona el disipador conociendo que la resistencia térmica juntura-carcasa es $\theta_{JC} = 1,5^\circ C/W$ y la resistencia térmica carcasa-disipador es $\theta_{CD} = 0,5^\circ C/W$ (contacto con grasa y arandela de mica).

$$\theta_{DA1} = \frac{(200 - 50)^\circ C}{40,82W} - (10^\circ C/W) - (0,5^\circ C/W) = 1,655^\circ C/W \quad (4.31)$$

Por lo que se requiere un disipador con una resistencia térmica igual o menor que $\theta_{DA1} = 1,655^\circ C/W$.

4.4. Sensado de corriente

En esta etapa se emplea una resistencia de *Shunt* $R_{sh1} = 0,15 \Omega$ para obtener un voltaje proporcional a la corriente que está circulando por la misma. Luego para elevar el valor del mismo en torno a los 5 V cuando estén circulando 3 A por la misma se utiliza un amplificador operacional en una configuración de amplificador no inversor, dada por la siguiente expresión:

$$V_{o1} = V_{NI} \times (1 + \frac{R_{V4}}{R_{14}}) = (I_L \times R_{sh1}) \times (1 + \frac{R_{V4}}{R_{14}}) \quad (4.32)$$

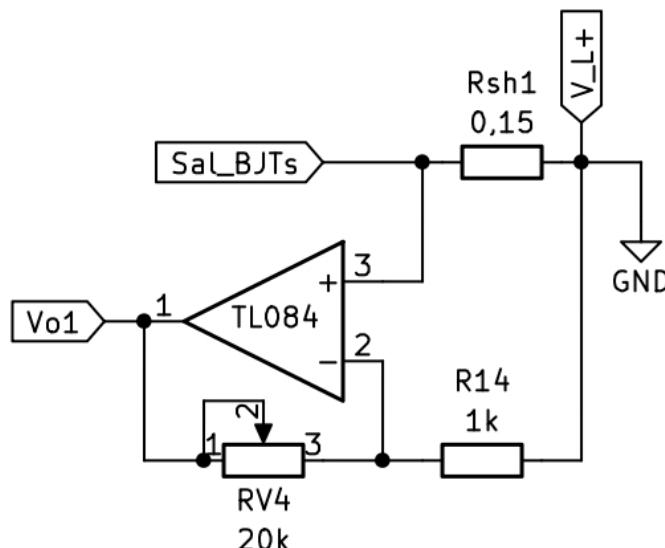


Figura 4.4: Circuito de medición de la corriente de salida

Cuando circule $I_L = 3A$ por R_{sh1} obtendríamos un voltaje en la entrada no inversora de $V_{NI} = 3A \cdot 0,15\Omega = 0,45V$ por lo que adoptando el resistor $R_{14} = 1k\Omega$ y calibrando el potenciómetro R_{V4} a $10k\Omega$ obtenemos como resultado para fondo de escala una tensión de:

$$V_{o1} = (0,45V) \cdot \left(1 + \frac{10k\Omega}{1k\Omega}\right) = 4,95V \quad (4.33)$$

Se coloca el preset $RV4$ con el fin de poder calibrar el voltaje de salida $V_{o1} = 5V$ para una corriente $I_L = 3A$. Las potencias de las resistencias se obtienen como:

$$P_{Rsh1} \geq I_L^2 \cdot R_{sh1} \cdot 1,5 = (3A)^2 \cdot (0,15\Omega) \cdot 1,5 \cong 2W \rightarrow P_{Rsh1} = 2W \quad (4.34)$$

$$P_{R14} \geq \frac{V_I^2}{R_{14}} \cdot 1,5 = \frac{(0,45V)^2}{1000\Omega} \cdot 1,5 \cong 0,3mW \rightarrow P_{R14} = 1/8W \quad (4.35)$$

4.5. Sensado de tensión

Se requiere un circuito que convierta los niveles de tensión de la salida. Para ello se presenta el circuito a continuación, en el cual se puede variar la ganancia del sistema ajustando el potenciómetro $RV1$.

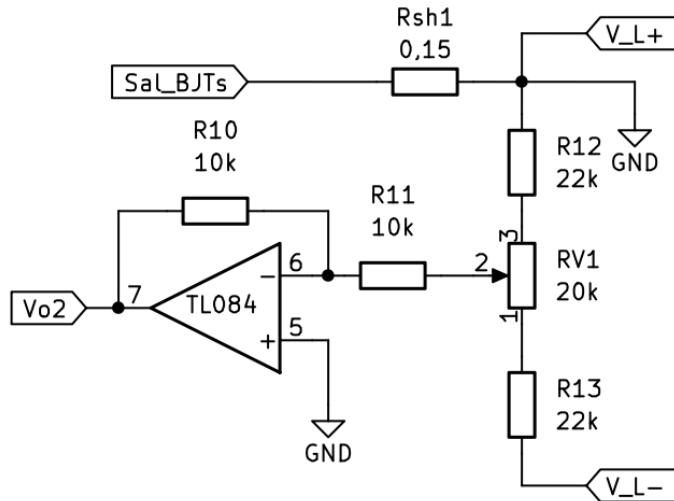


Figura 4.5: Circuito de sensado de la tensión de salida

Debido a que el punto común de referencia ($0V$) de las fuentes de $\pm 12V$ coincide con el borne positivo V_{L+} de salida de la fuente lineal, el borne opuesto respecto a GND será de hasta $V_{L-} = -30V$. Como el valor leído desde el cursor de $RV1$ es negativo, para poder ser comparado con la referencia es necesario invertir su signo mediante un amplificador inversor con ganancia unitaria.

Estableciendo el valor de las resistencias $R_{12} = R_{13} = 22k\Omega$ y despreciando la corriente que fluye a través del cursor del preset $RV1$ hacia la entrada de alta impedancia del amplificador operacional, la corriente a través de R_{12} , R_{13} y $RV1$ para $V_L = 30V$ será de:

$$I_{R12} = \frac{V_L}{R_{12} + RV1 + R_{13}} = \frac{30V}{(2 \cdot 22000 + 20000)\Omega} \cong 469\mu A \quad (4.36)$$

Por lo tanto, las potencias resultan de

$$P_{R12} \geq (I_{R12})^2 \cdot R_{12} \cdot fs = (469\mu A)^2 \cdot (22000\Omega) \cdot 1,5 \cong 7,6mW \rightarrow P_{R12} = P_{R13} = P_{RV3} = 1/8W \quad (4.37)$$

Mientras que se definen las resistencias $R_{10} = R_{11} = 10k\Omega$ $1/8W$ debido a que la corriente que circulan por ellas es despreciable.

4.6. Acople y desacople de carga

Para conectar y desconectar la carga se utiliza un relé de salida. El mismo será accionado cuando el usuario lo determine luego de establecer los valores deseados de tensión y/o corriente de salida. El circuito puede apreciarse en la Figura 4.6.

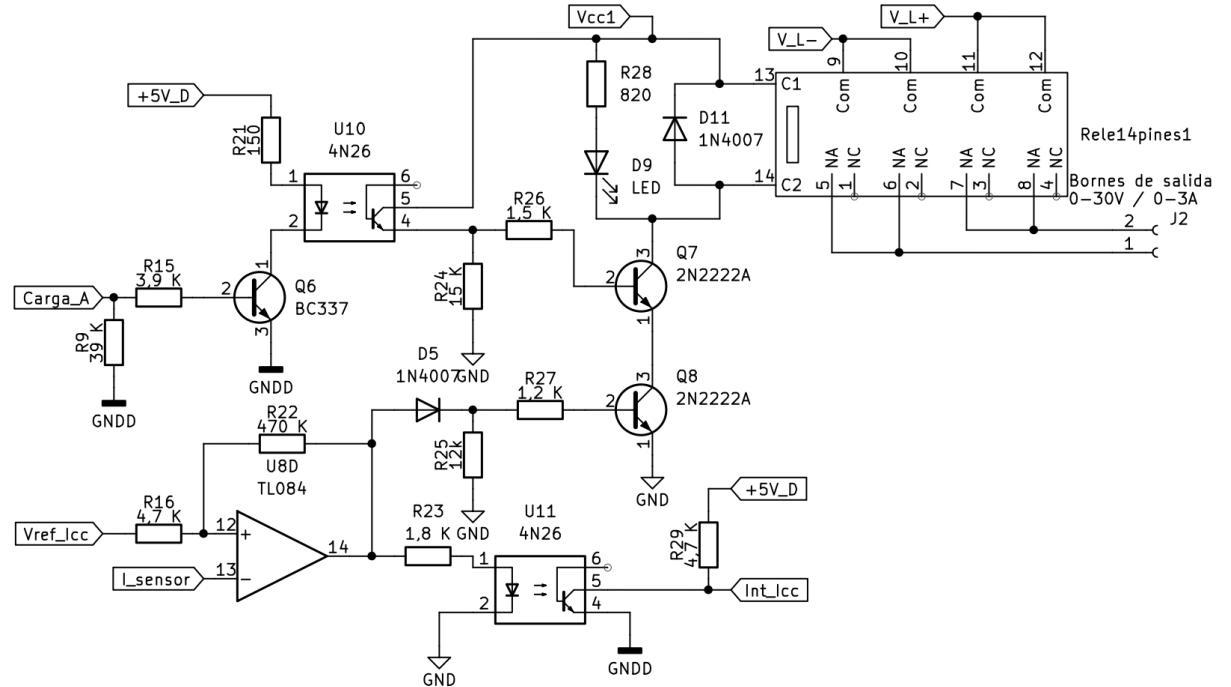


Figura 4.6: Circuito de acople y desacople de carga.

Como transistor se utiliza el 2N2222A [12], el cual soporta las siguientes magnitudes: $V_{CEmax} = 40V$; $I_{Cmax} = 600mA$ y $P_{Dmax} = 625mW$. Las características de funcionamiento que presenta son $V_{CE(sat)} = 0,3V$; $V_{BE(on)} = 1,2V$ y $hfe = 100$

$$R_{LED} = \frac{V_{cc1} - V_{LED} - 2 \cdot V_{CE(sat)}}{I_{LED}} = \frac{12V - 2V - 2 \cdot 0,3V}{10mA} = 940\Omega \rightarrow 820\Omega \quad (4.38)$$

$$I_{LED} = \frac{V_{cc1} - V_{LED} - 2 \cdot V_{CE(sat)}}{R_{LED}} = \frac{12V - 2V - 2 \cdot 0,3V}{820\Omega} = 11,46mA \quad (4.39)$$

Considerando que la corriente que circula por la bobina del Relé es de $30mA$, se calculan las resistencias de base de la siguiente manera:

$$I_C = I_{Relé} + I_{LED} = 30mA + 11,46mA = 41,46mA \quad (4.40)$$

$$I_B = 5 \cdot \frac{I_C}{hfe} = 5 \cdot \frac{41,46mA}{100} = 2,073mA \quad (4.41)$$

$$R_{BQ7} = \frac{V_{cc1} - V_{CE(Oppto)} - V_{CE(Q8)} - V_{BE(Q7)}}{I_B} = \frac{12V - 0,5V - 0,3V - 1,2V}{2,073mA} = 4823\Omega \quad (4.42)$$

$$R_{BQ8} = \frac{V_{OH} - V_D - V_{BE(Q7)}}{I_B} = \frac{10V - 0,7V - 1,2V}{2,073mA} = 3907\Omega \quad (4.43)$$

Se adopta $R_{BQ7} = 1,5k\Omega$ y $R_{BQ8} = 1,2k\Omega$ para asegurar la saturación. Además se agregan las resistencias R24 y R25 con el fin de que la base de los transistores se mantenga con un nivel de tensión bajo cuando se desea que los mismos permanezcan en corte.

El amplificador operacional TL084 [13] que se observa en la Figura 4.6 se encuentra en la configuración de comparador con histéresis. El mismo se encarga de comparar el voltaje correspondiente a la corriente de salida con un valor de referencia $V_{ref(icc)}$ establecido por el usuario. Este cumple la función de que ante un caso extremo de corriente, desacoplar la carga por seguridad. Además, acciona una interrupción en el microcontrolador indicando el error.

Capítulo 5

Estrategia de control

5.1. Principio de estrategia de control.

El algoritmo PID (proporcional, integral, derivado) está formado por la suma de tres componentes, Proporcional, Integral y Derivativo) Matemáticamente, un controlador PID tiene la siguiente formulación:

$$Output(t) = K_p \cdot e(t) + K_i \int_0^t e(t) \cdot dt + K_d \cdot \frac{de}{dt} \quad (5.1)$$

Cada componente del PID es “independiente” de las demás. en el sentido de que cada uno calcula una salida de lo que “para él” debería hacer para obtener la respuesta adecuada.

Los tres componentes se suman para dar la salida del controlador. Cada uno cumple una cierta función y mejoran cierta parte de la respuesta. Y cuando los tres componentes trabajan juntos, en la proporción adecuada, consiguen un gran comportamiento.

Cada componente tiene un parámetro K_p , K_i y K_d , respectivamente. Estos parámetros indican la ponderación que tiene en el resultado final.

- El componente proporcional reacciona al presente.
- El componente integral reacciona al pasado, y aporta “memoria” al controlador.
- El componente derivado reacciona al futuro, y aporta “predicción” al controlador.

Resumiendo los efectos del PID:

- Componente proporcional:
 - Valor bajo de K_p , respuesta lenta.
 - Valor alto de K_p , sobrepaso, oscilación, e incluso inestabilidad.
 - No consigue eliminar el error en régimen estacionario.
- Integral:
 - Elimina el error estacionario.
 - Demasiado K_i , oscilación e inestabilidad.
- Derivativo:
 - Mejora el comportamiento general
 - Demasiado K_d , comportamiento indeseado en la salida.
 - Muy sensible al ruido.
 - Muy sensible a cambios bruscos en el error (perturbaciones o cambios de consigna)

En base a estos conceptos, se propone el siguiente esquema de control presentado en la Figura 5.1. En el mismo, los parámetros configurables por el usuario serán la tensión de referencia, la corriente máxima de control y un valor de corriente de cortocircuito que desconectaría la carga por seguridad.

La corriente máxima de control I_{cc} será el valor utilizado por el algoritmo anti-windup que se explicará en las secciones porvenir. Esta provoca que la acción de control resultante del lazo de tensión externo sea menor a este valor introducido por el usuario, de modo que durante la operación normal no se exceda este valor de corriente incluso si para ello es necesario bajar el nivel de tensión a la salida.

Por otro lado, la variable I_{max} es el valor al cual se ajustará el potenciómetro digital, cuya función es establecer un valor de referencia al comparador analógico, donde si la tensión proporcional a la corriente actual es mayor a este, se abre forzosamente la llave que excita al relé y se genera una interrupción en el microcontrolador. Esto se aplica como medida adicional de protección, resultando en una respuesta más rápida dado que no depende del lazo de control para desconectar la carga.

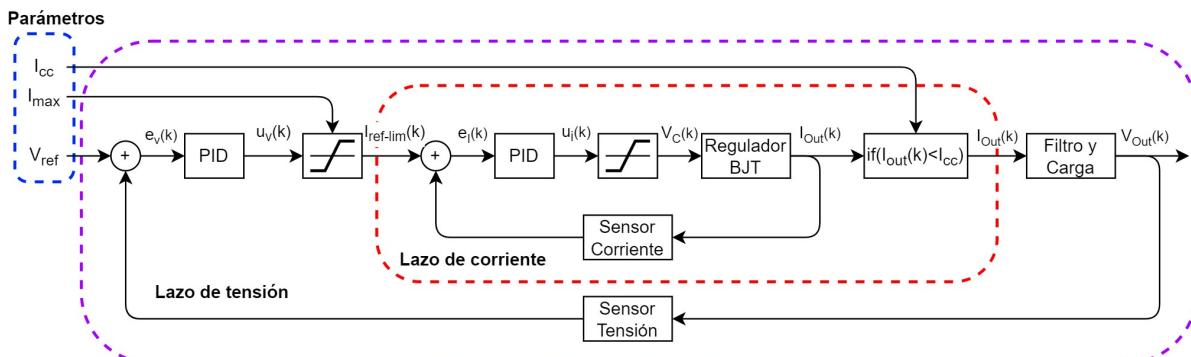


Figura 5.1: Diagrama de bloques del funcionamiento del controlador.

Tanto para el lazo interno de corriente como para el lazo externo de tensión se utilizará un controlador PID. El controlador del lazo de tensión le brindará la corriente de referencia a seguir al lazo de corriente, cuya salida del controlador será el voltaje a aplicar sobre la base del transistor del regulador lineal con BJTs.

La ecuación de un controlador PID en tiempo continuo está dada por: [14]

$$u(t) = K_p e(t) + K_i \int_0^t e(t) dt + K_d \frac{de(t)}{dt} \quad (5.2)$$

Siendo su expresión en el dominio de Laplace:

$$U(s) = (K_p + \frac{K_i}{s} + sK_d)E(s) \quad (5.3)$$

Donde considerando una aproximación rectangular *backward*, la acción de control resultante en función de la variable 'z' resulta:

$$s \approx \frac{(z - 1)}{zT} \rightarrow U(z) = [K_p + K_i T \frac{z}{z - 1} + \frac{K_d}{T} \frac{(z - 1)}{z}]E(z) \quad (5.4)$$

Aplicando la anti-transformada Z a $U(z)$ se obtiene la ecuación a diferencias finitas ya conocida:

$$u(k) = K_p e(k) + K_i T \sum_{n=1}^k e(n) + \frac{K_d}{T} [e(k) - e(k - 1)] \quad (5.5)$$

Esta expresión de la acción de control depende del error actual $e(k)$, donde no considera el atraso de implementación digital T_d .

Por ello se introduce una predicción del error:

$$e(k) = e(k - 1) + [e(k - 1) - e(k - 2)] \quad (5.6)$$

De esta forma la acción de control depende de los errores anteriores y $u(k)$ no se ve afectada por el atraso de implementación digital, pudiendo compensar eficientemente las perturbaciones.

Por lo tanto, la ecuación a diferencias de la acción de control resulta:

$$u_{PIDP}(k) = u_{PIDP}(k - 1) + K_1 e(k - 1) + K_2 e(k - 2) + K_3 e(k - 3) \quad (5.7)$$

5.2. Lazo de corriente

Para realizar el diseño del lazo de control interno es necesario realizar un modelado del mismo. Al utilizar diversos softwares de simulación (PSIM y TINA TI), se verificó que efectivamente, mientras se encuentre en la zona lineal los transistores, la corriente de salida dependerá linealmente de la tensión de entrada, $I_L = k \cdot V_{ctrl}$

Sin embargo, determinar el valor de k no es sencillo, dado que en los extremos de la recta de carga, el sistema se vuelve no lineal como se observa en la 5.2. Además, existe un cierto valor mínimo en el cual el transistor se mantendrá en corte (aproximadamente $V_B = 0,3V$). Por ende, se asumirá una planta con ganancia unitaria mientras que se retocarán las ganancias del controlador experimentalmente hasta alcanzar la respuesta deseada.

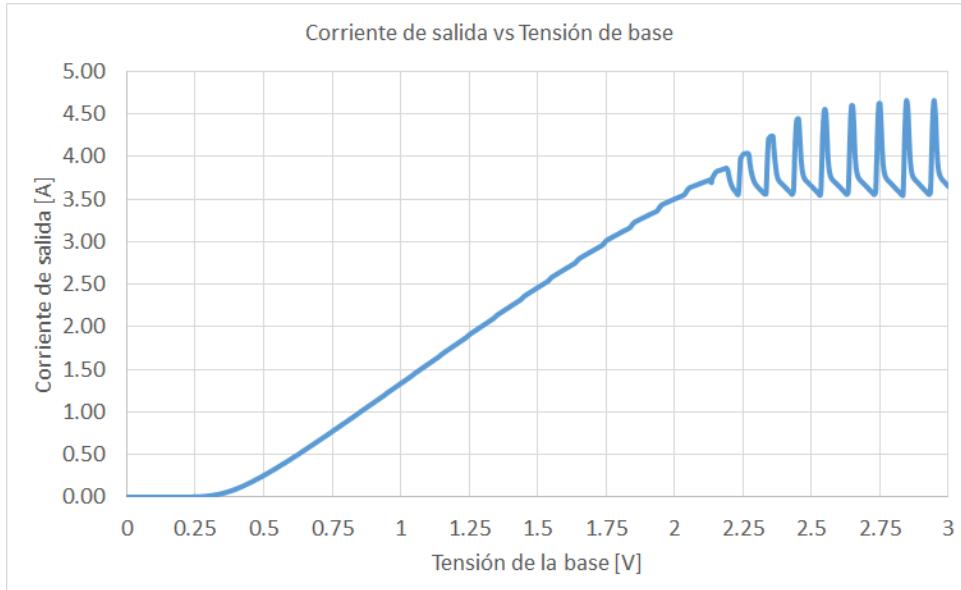


Figura 5.2: Corriente de salida vs tensión de base para condición de plena carga ($R = 10\Omega$).

Para determinar el controlador a utilizar, recordamos que un lazo cerrado presenta la siguiente expresión:

$$G_{LC}(z) = \frac{G_P(z) \cdot G_C(z)}{1 + G_P(z) \cdot G_C(z)} \quad (5.8)$$

Donde $G_P(z)$ será una constante igual a 1 para este caso, mientras que $G_C(z)$ será un controlador PID:

$$\begin{aligned} G_{C_{PID}}(z) &= K_P + K_I T \frac{z}{z-1} + \frac{K_D}{T} \frac{z-1}{z} \\ G_{C_{PID}}(z) &= \frac{K_p z^2 + K_i z + K_d}{z^2 - z} \end{aligned} \quad (5.9)$$

Determinamos la ubicación de los polos deseados en función de las siguientes especificaciones: un 5 % de sobrepaso y un tiempo de asentamiento de 0,1s. Esto resulta en los polos $s_{1,2} = -40 \pm 41,95i$ del plano 's'. Para llevarlos al plano 'z' se aplica $z = e^{sT}$, obteniendo $z_{1,2} = 0,8999 \pm 0,0947i$. Al tercer polo del controlador PID lo ubicamos cerca del origen para no afectar significativamente la respuesta del sistema $z_3 = 0,1$.

Queremos que los polos del lazo cerrado coincidan con z_1 , z_2 y z_3 . La ecuación característica del sistema en lazo cerrado es:

$$(z - z_1)(z - z_2)(z - z_3) = z^3 - (z_1 + z_2 + z_3)z^2 + (z_1z_2 + z_1z_3 + z_2z_3)z - z_1z_2z_3 \quad (5.10)$$

Donde $A = z_1 + z_2 + z_3$, $B = z_1z_2 + z_1z_3 + z_2z_3$ y $C = z_1z_2z_3$. Las ecuaciones a resolver son:

$$G_P(K_p z^2 + K_i z + K_d) = (z - 1)(z^2 - Az + Bz - C) \quad (5.11)$$

De las ecuaciones características $K_p = A - 1$, $K_i = B$ y $K_d = C$, por lo que $K_p = 0,8997$, $K_i = 0,9987$ y $K_d = 0,0819$. En la Figura 5.3 se presenta la respuesta al escalón del lazo de corriente diseñado.



Figura 5.3: Respuesta al escalón del lazo interno de corriente diseñado.

Se puede observar que el sistema responde rápidamente, con un pequeño sobreceso cumpliendo las especificaciones iniciales. También logra reducir el error a cero, siguiendo el valor de la referencia en régimen permanente.

5.3. Lazo de tensión

Para realizar el diseño del lazo de control externo de tensión se modela la carga de salida, obteniendo la función de transferencia que vincule la tensión de salida con su corriente.

Suponiendo una carga Resistiva-Capacitiva (RC) de $C = 470\mu F$ y $R = 10\Omega$. Por Laplace se establecen las siguientes relaciones:

Resistencia:

$$v(t) = i(t)R \Leftrightarrow V(s) = I(s)R \quad (5.12)$$

Capacitor:

$$v(t) = \frac{1}{C} \int i(t)dt \Leftrightarrow V(s) = \frac{1}{sC}I(s) + \frac{1}{s}v(0) \quad (5.13)$$

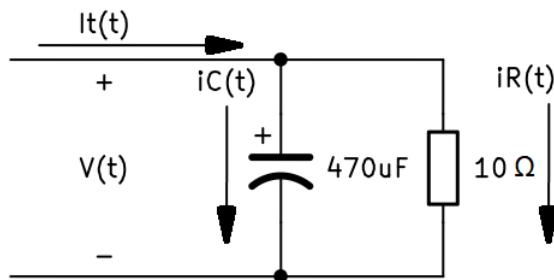


Figura 5.4: Modelo de la salida de tensión.

Aplicando la ley de Kirchoff para los nodos:

$$i_t(t) = i_R(t) + i_C(t) \quad (5.14)$$

Pasando al dominio de Laplace:

$$I_t(s) = I_R(s) + I_C(s) \quad (5.15)$$

Reemplazando por lo obtenido anteriormente:

$$I_t(s) = \frac{V(s)}{R} + sCV(s) \quad (5.16)$$

Finalmente obtenemos el modelo que define la carga:

$$G_P(s) = \frac{V(s)}{I_t(s)} = \frac{1}{\frac{1}{R} + sC} \quad (5.17)$$

Tomando la expresión de $G_P(s)$ y llevándola al dominio discreto, en conjunto con el lazo cerrado de corriente obtenido en la sección anterior es posible diseñar el control externo de tensión de forma tal que cumpla con ciertas especificaciones de diseño. Para el diseño se considera la planta en una condición de vacío, siendo el valor del capacitor de salida $C = 470\mu F$ y la resistencia de carga $R = 2700\Omega$.

Se utiliza la técnica de reubicación de polos por lugar geométrico de las raíces para obtener las constantes del controlador. Planteando inicialmente un PI predictivo con las siguientes características: un sobreceso del 5 % y un tiempo de asentamiento de 0,5 s. El controlador obtenido por este método es el que se muestra a continuación:

$$G_{Cv}(z) = K \frac{(z - a)}{z(z - 1)} = \frac{0,006965z - 0,006819}{z^2 - z} \quad (5.18)$$

Adicionalmente, se agregan otros dos controladores obtenidos de forma iterativa con la planta real para su comparación:

$$G_{Cv_{v2}} = \frac{0,011z^2 - 0,0102z + 1 \cdot 10^{-5}}{z^3 - z^2} \quad (5.19)$$

$$G_{Cv_{v3}} = \frac{0,012z^2 - 0,012z + 1 \cdot 10^{-5}}{z^3 - z^2} \quad (5.20)$$

Se presenta a continuación en la Figura 5.5 la comparación de las respuestas al escalón del lazo externo de tensión para los distintos controladores presentados, por un lado, el PI obtenido por la reubicación de polos a partir del lugar geométrico de las raíces, frente a los dos controladores obtenidos de forma iterativa.

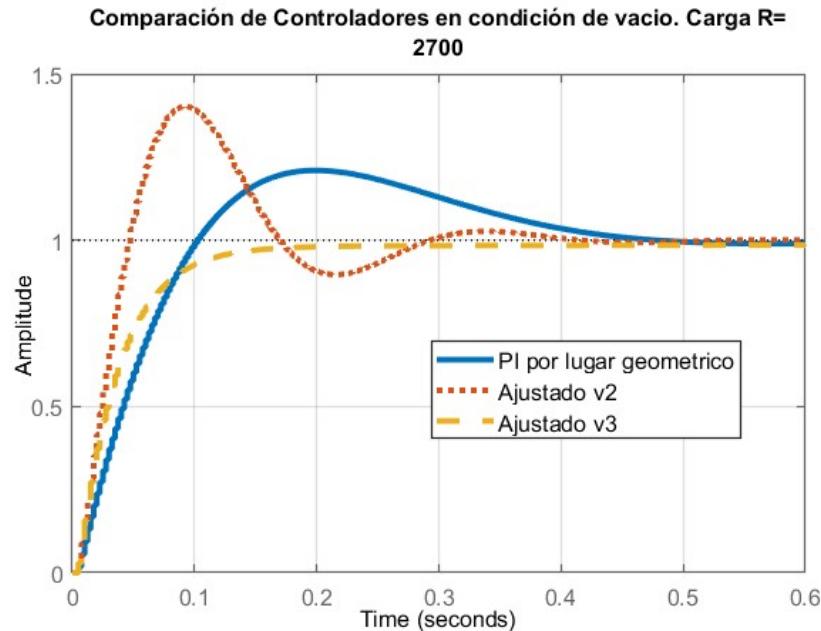


Figura 5.5: Comparación de las respuestas al escalón del lazo externo de tensión diseñado frente a los ajustados propiamente para la condición de vacío $R = 2700\Omega$.

Se puede observar que el controlador PI diseñado no cumple con la especificación del sobreceso para la condición de vacío, mientras que $G_{Cv_{v2}}$ presenta mayor sobreceso y oscilación y finalmente $G_{Cv_{v3}}$ logra una respuesta sobreamortiguada, siendo la mejor opción para esta condición de vacío.

A continuación, se toman estos controladores y se los aplica en una condición de carga con $R = 10\Omega$, los resultados se presentan en la Figura 5.6.

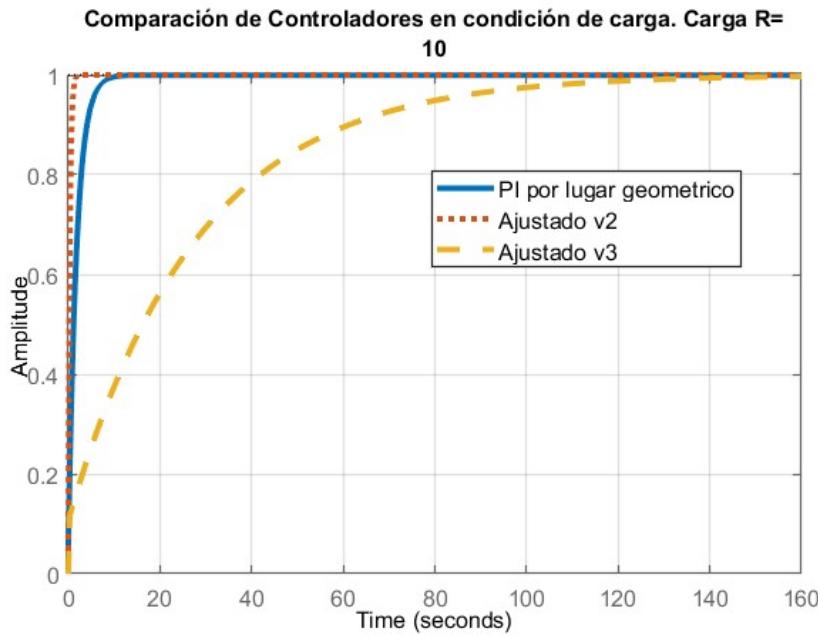


Figura 5.6: Comparación de las respuestas al escalón del lazo externo de tensión ante una condición de carga $R = 10\Omega$.

Podemos observar que en este caso, la respuesta del sistema se vuelve muy lenta, siendo el controlador que mejor desempeño presenta el G_{Cv_2} . Por lo que se puede concluir que existe una relación de compromiso entre el desempeño del sistema ante distintas condiciones de carga.

5.4. Algoritmo Anti-Windup

La acción de control resultante, ya sea $u_v(k)$ o $u_i(k)$, puede ser saturada o limitada a valores positivos y/o negativos en casos en los que se presentan sobretensiones o sobrecorrientes por encima de los valores permitidos. La limitación de la acción de control a un valor fijo, significa que el sistema pierde la controlabilidad de los estados del proceso dado que sería similar a imponer un valor de referencia fijo; en este caso, esta referencia sería la del lazo interno de control de corriente. Esta situación provoca que el error entre la referencia y la salida varíe, tanto en sentido positivo como negativo, sin poder llevarlo a cero y por ende, al existir una acción de integración que acumula a cada periodo de muestreo, la misma puede crecer sin control, limitada únicamente por el tamaño de los registros que almacenan esta variable, con una excursión entre un valor máximo positivo a un valor máximo negativo, pasando el sistema lineal, a ser no lineal. Si esta situación no es controlada, puede provocar un comportamiento oscilatorio de los estados del proceso y si por acaso la acción de control vuelve a situarse dentro de los valores normales, puede que no vuelva a operar correctamente y deba reiniciarse el proceso. Este aumento sin control de la acción integral es lo que se denomina *windup*, y es por lo que debe implementarse una acción *anti-windup*.

Se opta por utilizar una forma simple de *anti-windup* que consiste en que la integración del controlador dada por $u[(k - 1)T_s]$ sea actualizada según el valor de saturación y los valores de los errores actual y anteriores, afectados por sus coeficientes. Esto provoca que a cada periodo de muestreo y mientras se mantenga limitada la acción de control, el error de tensión $e_v(kT_s)$ se mantenga acotado y por ende también las variables de estados del proceso. Matemáticamente, el algoritmo se representa de la siguiente manera:

- Condición 1: Valor mayor al valor de limitación positivo:

$$\text{Si } u(kT_s) \geq u_{sat}$$

$$u[(k - 1)T_s] = u_{sat} - K_1 \cdot e(kT_s) - K_2 \cdot e[(k - 1)T_s] - K_3 \cdot e[(k - 2)T_s] \quad (5.21)$$

- Condición 2: Valor menor al valor de limitación negativo.

Si $u(kT_s) \leq -u_{sat}$

$$u[(k-1)T_s] = -u_{sat} - K_1 \cdot e(kT_s) - K_2 \cdot e[(k-1)T_s] - K_3 \cdot e[(k-2)T_s] \quad (5.22)$$

- Condición 3: Valor dentro de la región lineal

Si $u_{sat} > u(kT_s) > -u_{sat}$

$$u[(k-1)T_s] = u(kT_s) \quad (5.23)$$

Además, a cada periodo de muestreo, ya sea que la acción de control resulte limitada o no, debe actualizarse el error de tensión, o sea:

$$e[(k-2)T_s] = e[(k-1)T_s] \quad e[(k-1)T_s] = e(kT_s) \quad (5.24)$$

5.5. Modos de operación de la fuente.

En base a las simulaciones, cálculos y estrategias de control se plantearon los tres modos de funcionamiento disponibles para adaptarse a las diversas necesidades de aplicación. A continuación, se describen brevemente los principales modos de operación que estarán disponibles en el menú, su principio de funcionamiento, y qué parámetros serán configurables.

5.5.1. Modo Tensión

En este modo, la fuente de alimentación establece inicialmente el valor máximo de tensión deseado. Posteriormente, limita la corriente máxima de umbral que la carga podrá obtener. Este modo es especialmente útil cuando se requiere controlar la tensión suministrada a la carga de manera precisa y garantizar la seguridad del sistema al limitar la corriente máxima.

Para lograr este control se utiliza el lazo completo de la Figura 5.1 encerrado en violeta, en donde el mismo consta de un lazo interno de corriente y uno externo de tensión con ambas referencias externas de valores constantes.

5.5.2. Modo Corriente

En el modo de corriente, la fuente de alimentación establece y controla la corriente suministrada a la carga. Este modo es útil en situaciones donde es crítico mantener la corriente dentro de ciertos límites para proteger los componentes de la carga y garantizar su correcto funcionamiento.

Aquí solamente corresponde utilizar una parte interna del lazo de control que corresponde a la zona encerrada en rojo de la Figura 5.1 que es el que se vincula con la corriente, de modo que la cantidad de operaciones necesarias para definir la acción de control será menor y mejora gradualmente la velocidad de actualización de la acción de control.

5.5.3. Modo Rampa

El modo de rampa tiene como objetivo generar un aumento gradual y lineal de la tensión suministrada a la carga durante un período de tiempo determinado. Los parámetros configurables en este modo incluyen la tensión final deseada para la carga y el tiempo en el cual se alcanzará esta tensión desde un valor inicial de 0V. Este modo es útil en aplicaciones donde se requiere un inicio suave del sistema para evitar sobrecargas o picos de corriente al iniciar la energización de componentes. Especialmente útil en cargas como lo podrían ser por ejemplo motores.

Para la implementación del mismo, como para el modo de tensión, corresponde utilizar el lazo de control completo que engloba tensión y corriente. La diferencia únicamente radicará en que si bien la corriente máxima limitante se mantendrá fija, la tensión de referencia verá un aumento gradual escalonado en base al tiempo o duración de la rampa configurado.

Capítulo 6

Implementación del controlador.

6.1. Implementación Física del Algoritmo de Control

El desarrollo presentado en la sección número [5] es fundamental para comprender las bases teóricas de las ecuaciones y estrategias que permiten calcular y determinar la acción de control adecuada, con el fin de lograr la mejor respuesta posible en la salida del sistema. Sin embargo, al llevar este algoritmo a una implementación real, es común encontrar variaciones de diseño debido a las condiciones no ideales de los componentes físicos, que difieren de sus contrapartes simuladas en software. En esta sección, se detallan los cambios necesarios para lograr un resultado funcional en la fuente de alimentación tras las pruebas realizadas con el primer prototipo, lo que condujo al diseño final.

6.1.1. Condiciones de Funcionamiento

Uno de los aspectos clave en el diseño de la fuente es la necesidad de garantizar que la magnitud de salida se mantenga estable a lo largo del tiempo, independientemente de las condiciones de carga. En este contexto, se identifican dos escenarios típicos: cuando hay una **carga conectada** a la salida y **cuando no la hay**.

Existe una diferencia notable entre ambos escenarios, ya que influyen directamente en el modo en que se disipa la energía almacenada en el capacitor de salida. Cuando hay una carga conectada, el capacitor se descarga más rápidamente, ya que la carga facilita el drenaje de la energía. En cambio, en condiciones de circuito abierto, el capacitor se descarga de manera más lenta debido a que la resistencia en paralelo R_{16} está diseñada específicamente para permitir una descarga gradual cuando la fuente de alimentación se desconecta. Como resultado, en una transición de funcionamiento, la corriente que circulaba previamente hacia la carga puede terminar acumulándose en el capacitor de salida, incrementando su voltaje.

6.1.2. Rangos de Funcionamiento

Otro aspecto fundamental a considerar es la necesidad de garantizar una respuesta transitoria rápida y eficiente para cualquier valor de tensión y corriente de salida seleccionado. Dado que el comportamiento del sistema no es lineal en toda su gama de operación, la eficiencia del algoritmo de control varía según la referencia de tensión establecida. Por ejemplo, la respuesta no es la misma al ajustar una referencia de 5V que al configurar una de 30V. Por esta razón, es necesario ajustar las constantes del control PID de manera específica para múltiples rangos de acuerdo al nivel configurado en la referencia, esto con el fin de optimizar el rendimiento y garantizar una acción de control más precisa en cada caso.

6.1.3. Determinación de Escenarios

El algoritmo de control implementado en la fuente de alimentación emplea un conjunto de criterios específicos para identificar si hay una carga conectada o si el circuito está en condición de vacío o similar. El principal criterio se basa en la medición de los valores de corriente en la salida de la fuente. Si la corriente es cercana a cero, el algoritmo asume que el circuito está abierto, interpretando esta condición como un estado de vacío o condición de carga muy liviana. En cambio, si se detecta una corriente significativa, se infiere la presencia de una carga conectada.

Otro parámetro crucial para distinguir los escenarios es el comportamiento de la tensión una vez que se ha alcanzado su punto de estabilización. Un incremento brusco en el valor de la tensión sugiere la desconexión súbita de una carga, mientras que una disminución de la tensión de salida indica una perturbación en el sistema o la conexión de una carga adicional en paralelo. Estos cambios en la tensión permiten al algoritmo identificar la transición entre diferentes estados operativos.

Con base en estos criterios, el sistema evalúa la situación actual de la fuente y ajusta las constantes del controlador en el algoritmo para optimizar su respuesta ante las distintas condiciones de carga.

6.2. Estrategia Empleada en el Algoritmo

La combinación de condiciones de carga y los amplios rangos de funcionamiento motivó el desarrollo de un mapeo detallado de las zonas de mayor interés en el espectro de la fuente. En la Figura 6.1, se presenta un esquema de mapeo que divide las secciones en cuadrantes, cuya finalidad es definir los valores de las constantes del controlador en función de las magnitudes registradas en cada momento. Para cada condición de operación, se utilizan tres constantes para el lazo de corriente y tres constantes adicionales para el lazo de tensión, con una separación de 10 V entre ellas, abarcando un rango de 0 a 30 V. Esta estrategia permite obtener una respuesta transitoria más precisa y adecuada a los valores deseados en cada situación.

Dicha estrategia se implementó debido a la complejidad inherente al diseño de la fuente y al objetivo de realizar múltiples optimizaciones en el control eficiente del sistema. La aplicación de este enfoque asegura que la fuente pueda adaptarse dinámicamente a las distintas condiciones operativas, logrando así un rendimiento superior en diversos escenarios. Cabe destacar que la incorporación de más cuadrantes podría mejorar aún más el control; sin embargo, esto conlleva un mayor consumo de memoria en el procesador, dado que se incrementa la cantidad de valores flotantes necesarios. Luego de realizar pruebas exhaustivas, se concluyó que el uso de seis zonas proporciona resultados satisfactorios en términos de eficiencia y precisión.

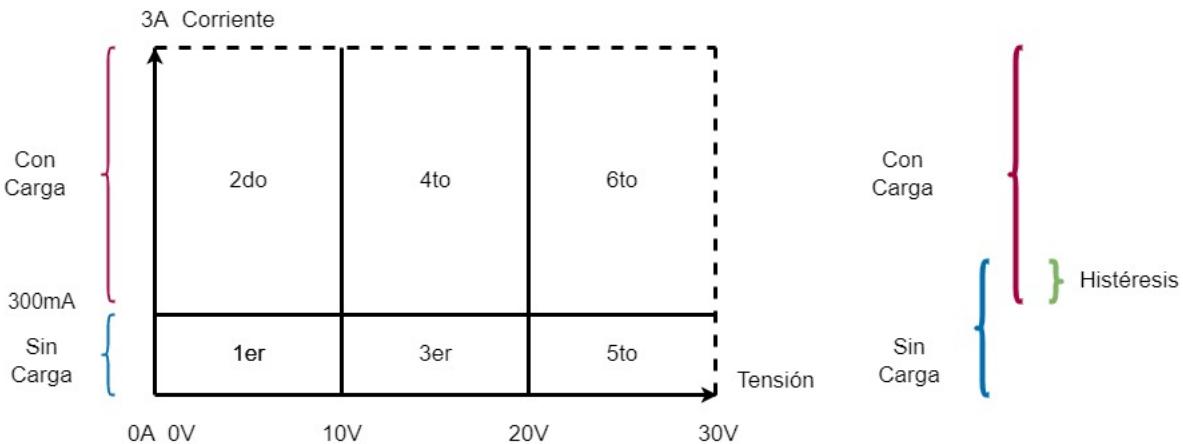


Figura 6.1: Mapeo del rango de funcionamiento de la fuente.

Un desafío de esta aproximación surge al acercarse a las zonas de transición entre las constantes del controlador, donde se produce un transitorio problemático en el cual el sistema podría perder estabilidad al cambiar de cuadrante. Para mitigar este inconveniente y asegurar que el controlador permanezca en el nuevo estado deseado, se desarrolló una ventana de histéresis como se ve en la parte derecha de la Figura 6.1. Esta ventana proporciona un amplio margen que garantiza que la transición se complete de manera correcta, manteniendo la estabilidad del sistema en todo momento.

6.2.1. Soft Reset

Para evitar la malinterpretación de las variables durante el funcionamiento, es importante mencionar la presencia de un *soft reset* en el algoritmo de control. Este reinicio asegura que se restablezcan todas las variables clave, incluyendo el error acumulado y el efecto integrador, lo cual es crucial para evitar que los valores previos afecten negativamente el comportamiento del sistema en el nuevo estado. Al

realizar el *soft reset* permite que el sistema se reinicie desde un punto de referencia estable, que sería del reposo. Esto garantiza una respuesta adecuada y controlada ante las nuevas condiciones a las que puede estar sometida la fuente evitando escenarios indeseados.

6.2.2. Protección ante sobretensiones y falso contacto

En sistemas electrónicos, es común que las cargas puedan tolerar un valor de alimentación inferior al diseñado durante unos pocos milisegundos, hasta que la tensión alcanza su valor nominal. Sin embargo, esta tolerancia no se extiende a las sobretensiones, ya que incluso una sobretensión de corta duración puede ser suficiente para dañar los componentes electrónicos de una carga. Por esta razón, la fuente de alimentación implementa un mecanismo de protección contra sobretensiones, que desconecta inmediatamente el relé de salida al detectar un valor de tensión superior al límite permitido.

Una vez que la sobretensión ha sido eliminada y la tensión de salida se ha estabilizado dentro de los límites predefinidos durante un tiempo determinado, el relé de salida se vuelve a habilitar, permitiendo el acoplamiento seguro de la carga. Esta función es particularmente útil en situaciones donde se produce un falso contacto, que puede generar picos de tensión y perturbaciones en la salida de la fuente. De este modo, se ofrece una protección adicional para la carga, garantizando su integridad ante escenarios potencialmente dañinos.

Este mecanismo de protección no solo previene daños permanentes en los dispositivos conectados, sino que también asegura una mayor durabilidad y fiabilidad del sistema en su conjunto, al minimizar los riesgos asociados con fluctuaciones de tensión imprevistas.

Interfaz de datos de entrada y salida

7.1. Diagrama de bloques de la interfaz de datos

Para la adquisición de las variables a controlar y el ingreso de datos de configuración por un lado, y para la visualización de variables y manejo del actuador de potencia, se propone el diagrama de bloques de la figura 7.1. Se pretende controlar la tensión y corriente de salida en base al algoritmo de control del capítulo anterior que esta vinculado directamente con el ajuste de las referencias impuestas con un teclado numérico. A su vez, por el bus I2C se lleva a cabo la lectura de la tensión y de la corriente de salida mediante un convertidor AD de alta resolución de 16 bits mientras que los datos procesados se despliegan en un display OLED o LCD. En el display se visualiza la tensión y corriente de salida medidas, la tensión y corriente configurada deseada, y el modo de operación del sistema (CV o CI) así como también si la carga se encuentra conectada o desconectada entre otras funciones. Se agrega además, un comando de acople y desacople de la carga mediante el accionamiento de un relé.

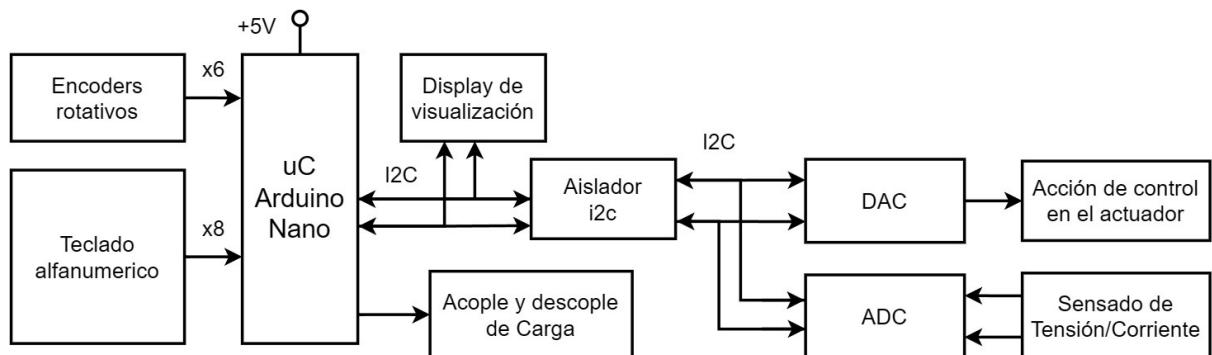


Figura 7.1: Diagrama de bloques de la interfaz de datos.

7.2. Componentes de la etapa digital.

Esta sección del informe está dedicada a desglosar y describir en detalle los componentes esenciales que constituyen la interfaz de manejo de datos de una fuente CC. La comprensión de cada componente, su función y su interacción con otros elementos es fundamental para diseñar un sistema confiable.

Los componentes que se abordarán incluyen microcontroladores, convertidores analógico-digital (ADC), convertidores digital-analógico (DAC), sensores de corriente y voltaje, así como los circuitos de comunicación y control. Cada uno de estos elementos desempeña un rol específico y crítico en la gestión y monitoreo del suministro de energía. A través de esta sección, se explicarán las características técnicas de estos componentes, su importancia en el contexto del diseño de la fuente DC y cómo se integran para formar una unidad cohesiva y funcional.

7.2.1. Microcontrolador Arduino Nano.

El Arduino Nano es un microcontrolador compacto y versátil ampliamente reconocido por su facilidad de uso y sus diversas capacidades. Diseñado por Arduino LLC, este dispositivo ofrece un rendimiento

sólido en un formato pequeño, lo que lo convierte en una opción popular para una amplia gama de aplicaciones en el ámbito de la electrónica amateur y profesional.

Con su arquitectura avanzada y un conjunto completo de características, el Arduino Nano es ideal para proyectos que requieren control preciso y eficiente, así como para la interacción con diversos sensores y actuadores. Su capacidad para manejar operaciones en tiempo real lo hace adecuado para aplicaciones que van desde sistemas de automatización del hogar hasta dispositivos portátiles y gadgets interactivos.

Programación:

La programación del Arduino Nano se realiza utilizando el entorno de desarrollo integrado (IDE) de Arduino, que proporciona una interfaz intuitiva para escribir, cargar y depurar código basado en el lenguaje de programación C++. Compatible con una amplia variedad de bibliotecas y herramientas, el IDE de Arduino simplifica el proceso de desarrollo, permitiendo a los usuarios concentrarse en la lógica de su proyecto sin preocuparse por los detalles de bajo nivel del hardware.

7.2.2. Teclado de membrana 4x4.

El teclado de membrana matricial 4x4 autoadhesivo es un dispositivo de entrada que se utiliza comúnmente en aplicaciones electrónicas donde se requiere una interfaz de usuario simple y compacta. Consiste en una delgada lámina de material flexible que contiene una matriz de botones dispuestos en filas y columnas, con un total de 16 botones en este caso particular como se observa en la Figura 7.2 (4 filas x 4 columnas).

Cada botón en el teclado de membrana está interconectado mediante una disposición de líneas conductoras en la membrana. Estas líneas están organizadas de manera que forman una matriz, permitiendo la detección de la ubicación específica de la tecla presionada. El funcionamiento del teclado de membrana matricial implica un proceso de escaneo continuo de todas las filas y columnas para detectar la presencia de un botón presionado. Cuando un botón se presiona, se cierra un circuito entre la fila y la columna correspondientes, lo que indica al microcontrolador la ubicación de la tecla activada.

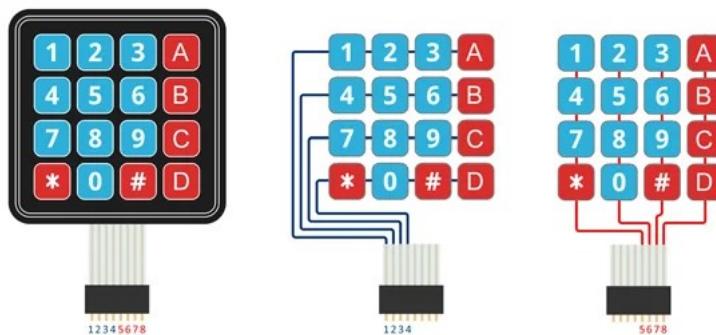


Figura 7.2: Ilustración del teclado de membrana, indicando sus filas y columnas.

7.2.3. Display OLED SSD1306.

El display OLED SSD1306 elegido para el proyecto utiliza comunicación I2C y ofrece una resolución de 128x64 píxeles. En la Figura 7.3 se presenta una imagen del display, que opera dentro de un rango de voltaje de 3.3 a 5.5 V, lo cual lo hace compatible con el microcontrolador seleccionado. En esta pantalla se mostrará tanto el menú de funcionamiento, los modos de operación además de un indicador a tiempo real de las magnitudes registradas. Será el vínculo principal entre el usuario y la fuente.

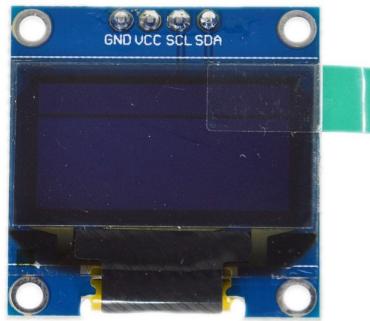


Figura 7.3: Display OLED SSD1306.

7.2.4. Aislador I2C capacitivo.

El dispositivo a utilizar es un ISO1540 [10] el cual cuenta con *buffers* de entrada y salida que están separados por tecnología de aislamiento capacitivo de Texas Instruments que utiliza una barrera de dióxido de silicio (SiO_2). Cuando se utilizan con fuentes de alimentación aisladas, estos dispositivos bloquean voltajes altos, aíslan tierras y evitan corrientes de ruido que puedan ingresar a la tierra local e interferir o dañar circuitos sensibles. Esta tecnología de aislamiento ofrece ventajas en función, rendimiento, tamaño y consumo de energía en comparación con los optoacopladores.

De este modo tendremos la aislación galvánica para separar apropiadamente la parte de potencia de la de control.

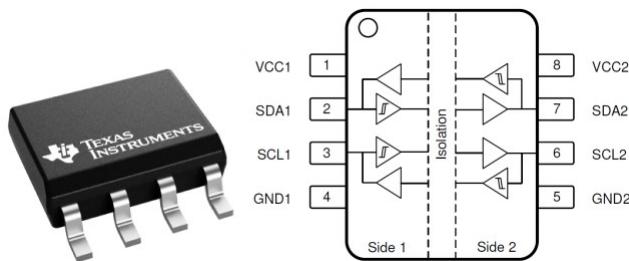


Figura 7.4: Aislador capacitivo I2C ISO1540.

7.2.5. Convertidor analógico digital. ADC.

El ADS1115 es un componente crucial en la transición de una fuente de alimentación de corriente continua de analógica a digital. Este dispositivo ofrece una impresionante precisión de 16 bits, junto con una velocidad de muestreo de hasta 860 muestras por segundo a través del protocolo de comunicación I2C. Configurable para operar con cuatro canales de entrada de un solo extremo o dos canales diferenciales, el ADS1115 se destaca por su versatilidad en la medición de señales analógicas en entornos digitales.

Equipado con un conversor delta-sigma de 16 bits, un comparador programable con salida directa al pin de alerta, y una ganancia ajustable que permite la lectura de hasta 256mV en escala completa, este dispositivo garantiza una captura precisa de los datos analógicos. Su interfaz de comunicación I2C facilita la lectura de datos digitales, mientras que su dirección predeterminada de 0x48 y la disponibilidad de bibliotecas para plataformas como Arduino lo convierten en una opción conveniente y de fácil integración en proyectos electrónicos.

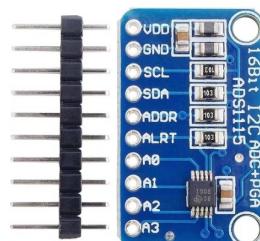


Figura 7.5: Convertidor AD ADS1115.

7.2.6. Convertidor digital analógico. DAC.

El MCP4725 es un convertidor digital a analógico (DAC) que permite la conversión precisa de señales digitales en señales analógicas, lo cual es fundamental en aplicaciones donde se requiere una salida de voltaje analógico controlada digitalmente. Este dispositivo ofrece una resolución de 12 bits, proporcionando 4096 niveles de salida posibles y asegurando una alta precisión en la conversión de datos digitales.

Una característica destacada del MCP4725 es su interfaz de comunicación I2C, que permite una fácil integración con microcontroladores y otros dispositivos digitales. Además, incluye una memoria "EEPROM" interna que puede almacenar la configuración de salida, garantizando que el dispositivo mantenga su valor de salida incluso después de un reinicio.

El MCP4725 es particularmente útil en sistemas embebidos y de control, donde se necesita una conversión precisa y confiable de datos digitales a señales analógicas. Su pequeño tamaño y bajo consumo de energía lo hacen ideal para aplicaciones portátiles y de baja potencia.

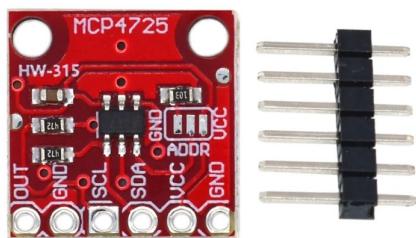


Figura 7.6: Convertidor digital analógico MCP4725.

Software de programación y ensayo del control digital

8.1. Características físicas del microcontrolador

En esta sección se explorará de manera breve pero sustancial la lógica interna que gobierna el funcionamiento del Arduino Nano y las diversas tareas que este microcontrolador es capaz de realizar. El Arduino Nano, conocido por su versatilidad y eficiencia en proyectos de electrónica y automatización, que al igual que cualquier otro dispositivo programable, requiere un software bien planificado para ejecutar sus funciones de manera óptima.

8.1.1. Lógica Interna del Arduino Nano

El Arduino Nano, como todos los microcontroladores de la familia Arduino, opera mediante la ejecución de un conjunto de instrucciones programadas en su memoria flash. Estas instrucciones, escritas en el lenguaje de programación C/C++ utilizando el entorno de desarrollo integrado (IDE) de Arduino, dictan cómo el microcontrolador debe responder a diferentes señales y entradas. En esta sección, se abordarán los conceptos básicos de esta lógica interna, incluyendo el ciclo de procesamiento del Arduino, la gestión de interrupciones, y la manipulación de puertos y registros.

8.1.2. Pinout de arduino nano

Se presenta a continuación en la Figura 8.1 un *pinout* del Arduino Nano indicando la funcionalidad que presenta en cada una de sus conexiones.

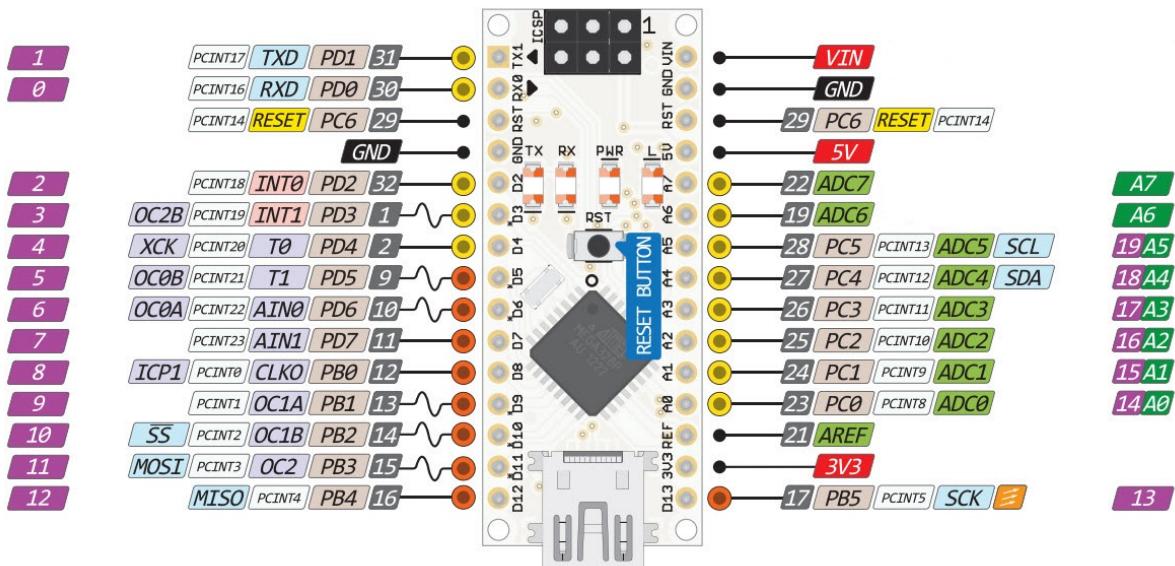


Figura 8.1: Arduino Nano.

Entradas:

- Teclado: 8 pines.
- Sensado de las variables mediante el ADC (SCL; SDA).

Salidas:

- Display. Aislador I2C. DAC. (SCL; SDA).
- Acople Desacople de carga. 1 PIN.

8.1.3. Protocolo de comunicación.

El protocolo de comunicación es fundamental en el diseño y desarrollo de sistemas embebidos, ya que define la manera en que los dispositivos intercambian información entre sí. En el caso del Arduino Nano, se cuenta con diversas opciones de protocolos de comunicación, cada uno con sus propias características y aplicaciones específicas.

Entre los protocolos de comunicación compatibles con el Arduino nano se encuentran:

- SPI™ (Serial Peripheral Interface): Permite la comunicación síncrona entre dispositivos mediante una línea de reloj común y líneas separadas para datos de entrada y salida.
- I2C™ (Inter-Integrated Circuit): Proporciona una interfaz de comunicación de bus de dos cables que permite la comunicación entre múltiples dispositivos conectados al mismo bus.
- Universal Asynchronous Receiver Transmitter (UART): Permite la comunicación serial asíncrona entre el microcontrolador y otros dispositivos periféricos.

Para este proyecto en particular, se optará por emplear el protocolo I2C debido a su compatibilidad con los componentes utilizados en la fuente disponibles en el mercado Argentino. La elección de este protocolo se fundamenta en su eficiencia y versatilidad, lo que lo hace idóneo para satisfacer los requisitos de comunicación de este sistema embebido. La forma en que interactúan y se conectan los dispositivos entre sí en base al protocolo se indica en la Figura 8.2.

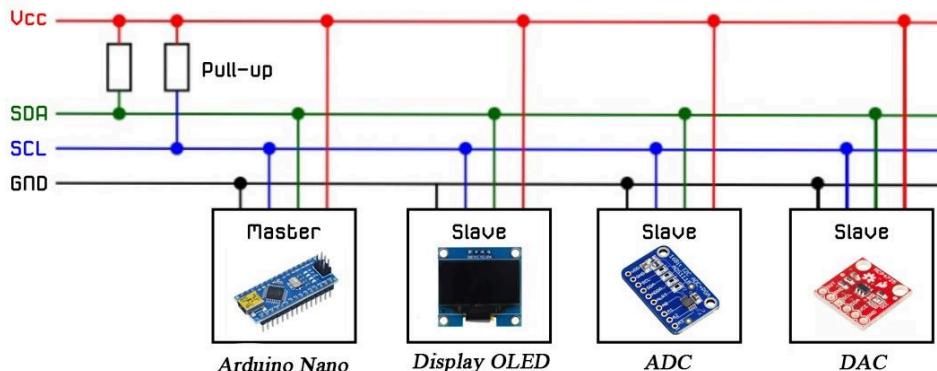


Figura 8.2: Conexionado típico de protocolo I2C.

Durante la comunicación con los demás dispositivos mediante el canal I2C el Arduino Nano toma el rol de único maestro. Debido a que todos se encuentran conectados en una misma línea la forma de acceder a cada dispositivo independientemente de los demás es mediante el uso de direcciones de 7 bits. En este caso estas serán las que se encuentran a continuación. Sin embargo se recuerda que estas en algunos casos son determinadas por la conexión del pin ADDRESS de los componentes, así que ante cualquier duda debe consultarse la hoja de datos del elemento correspondiente.

- ADC ADS1115 ADDRESS: 0x48
- DAC MCP4725 ADDRESS: 0x60
- Display OLED ADDRESS: 0x3C
- Potenciómetro MCP4661 ADDRESS: 0x28

8.1.4. Dependencias y Librerías Empleadas

Una de las ventajas más destacadas de trabajar con Arduino es su activa y extensa comunidad, que ha desarrollado una vasta colección de librerías para simplificar la escritura de código y la implementación de funcionalidades avanzadas. Estas librerías permiten a los desarrolladores enfocarse en la lógica central de sus proyectos, sin tener que preocuparse por programar desde cero cada tarea sencilla. A continuación, se presentan las principales librerías utilizadas en este proyecto:

- **Key.h:** Esta librería facilita la gestión de entradas de teclado, permitiendo la detección y el procesamiento eficiente de pulsaciones de teclas.
- **Keypad.h:** Utilizada para manejar teclados matriciales, esta librería simplifica la lectura de teclas y la interpretación de entradas de usuario.
- **Wire.h:** Esencial para la comunicación I2C, esta librería permite la interacción con una variedad de dispositivos periféricos compatibles con este protocolo, como sensores y expansores de E/S.
- **Adafruit_ADS1X15.h:** Proporciona soporte para la familia de convertidores analógico-digital (ADC) ADS1X15 de Adafruit, permitiendo lecturas precisas de señales analógicas.
- **Adafruit_GFX.h:** Una librería gráfica que proporciona primitivas de dibujo básicas, tales como líneas, círculos y texto, utilizada comúnmente en pantallas gráficas.
- **Adafruit_SSD1306.h:** Especializada en el control de pantallas OLED basadas en el controlador SSD1306, esta librería facilita la visualización de información en pantallas compactas y de alta resolución.
- **Adafruit_MCP4725.h:** Proporciona una interfaz sencilla para controlar el DAC MCP4725, permitiendo la generación de señales analógicas de manera precisa.

8.2. Ensayos y simulación

Para los ensayos de los modelos constructivos, se utilizó el software simulador de circuitos electrónicos “Proteus 8 Professional”. Este software proporciona una serie de herramientas que permiten evaluar el funcionamiento de los componentes implementados en el control digital de manera eficiente.

Una de las características más destacadas de “Proteus 8 Professional”, y la razón principal por la que se prefiere frente a otras alternativas, es su comunidad activa. Esta comunidad ha desarrollado librerías extensivas de componentes, incluidos microcontroladores Arduino. Estas librerías no solo incluyen las huellas (footprints) de los componentes, sino que también permiten programarlos de manera similar a como se haría con los dispositivos reales. Esta funcionalidad es particularmente valiosa, ya que permite al diseñador observar una simulación precisa de la interacción entre todos los elementos, sirviendo como base para la implementación con componentes físicos en etapas posteriores del desarrollo.

En la Figura 8.3 se presenta resumidamente la etapa digital del proyecto, indicando la interconexión de los distintos módulos al microcontrolador.

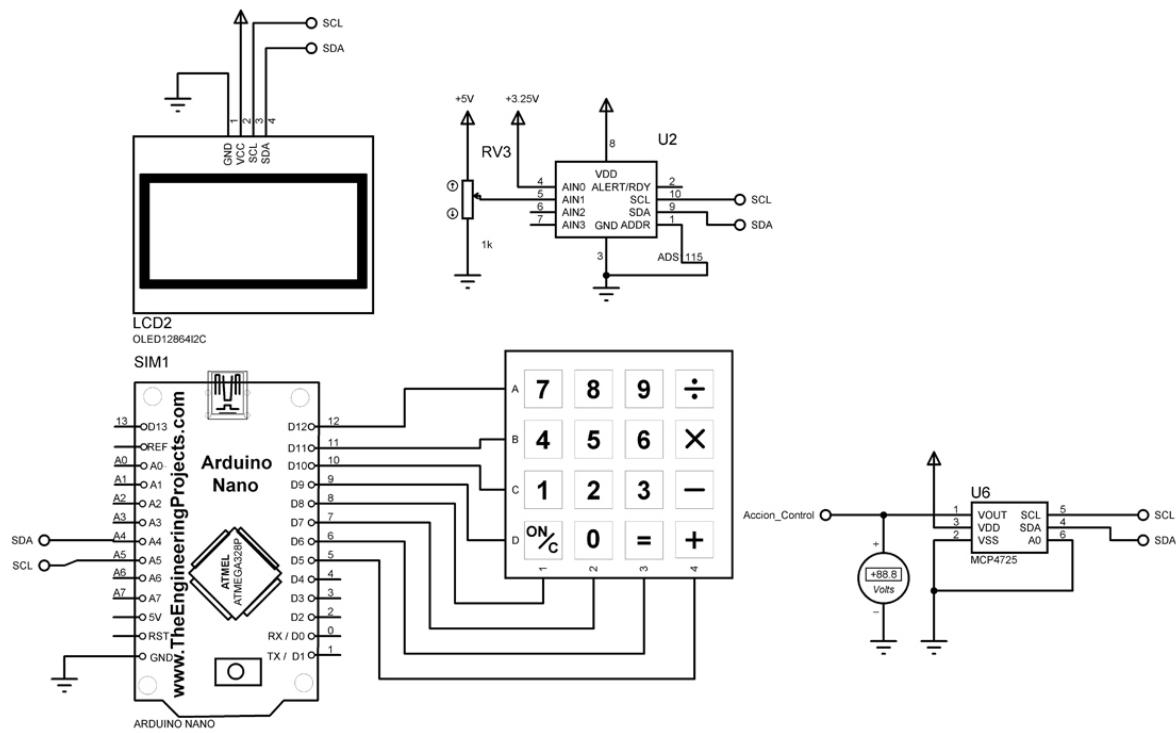
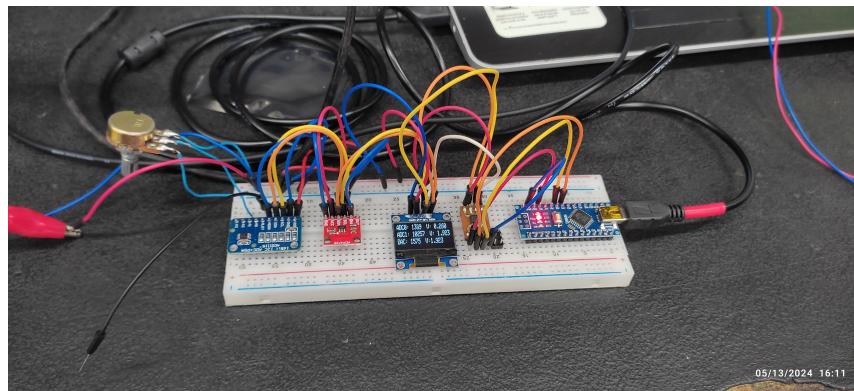


Figura 8.3: Esquemático de conexión de los componentes digitales para un primer ensayo.

8.3. Resultados Experimentales

Basado en el desarrollo descrito en la sección anterior, se obtuvo un modelo funcional de circuito y código que cumplía con los objetivos propuestos del sistema de control. Esto culminó en el ensayo físico de los componentes utilizando una base *protoboard*, donde se comprobó que todos los elementos funcionaron, siguiendo el esquema provisto en la Figura 8.1. Así, se concluyó exitosamente el ensayo de esta sección, validando el diseño y su implementación práctica.



Fotografía 8.1: Ensayo en *protoboard* de los componentes correspondientes a la etapa digital.

8.4. Diagrama de Control del Software

El software implementado en el microcontrolador para el control de la fuente de alimentación está diseñado siguiendo una estructura modular y organizada, lo que permite una adecuada secuenciación de las tareas y una toma de decisiones eficiente. El siguiente diagrama de la figura 8.4 muestra el flujo de trabajo del software, representando el orden en el que se ejecutan las distintas funciones y cómo se toman las decisiones dentro del microcontrolador para garantizar un control preciso de la salida.

El código del sistema se ha estructurado en cuatro secciones principales, cada una de las cuales cumple una función clave en la operación global:

- **Manejo de Presión de Teclas:** Esta sección se encarga de detectar la pulsación de alguna de las teclas del panel de control por parte del usuario. En función de la tecla presionada, se ejecuta la acción correspondiente, como ajustar los valores de referencia de la tensión o corriente de salida, modificar configuraciones, o activar/desactivar la fuente.
- **Manejo de la Interacción con el Encoder:** El *encoder* rotativo es un dispositivo crucial para la manipulación de las referencias en lazo de control. Esta sección del código capta los movimientos de rotación del *encoder*, ya sea en sentido horario o antihorario, y actualiza en tiempo real las referencias de tensión y corriente que el sistema debe alcanzar. Gracias a esta implementación, el usuario puede ajustar de manera precisa los valores de salida.
- **Algoritmo de Cálculo de la Acción de Control:** En esta sección se llevan a cabo los cálculos que determinan la acción de control óptima que se enviará al actuador. El algoritmo implementado aplica las ecuaciones correspondientes para calcular las señales de control de corriente y tensión, basándose en los errores detectados entre los valores de referencia y los valores actuales.
- **Actualización del Display:** Esta sección maneja la comunicación con la pantalla de visualización, determinando el momento adecuado para su actualización y los datos que se deben mostrar. Se optimiza para que la pantalla se actualice con una frecuencia controlada, lo que permite al usuario monitorear el estado de la fuente de manera eficiente sin consumir recursos excesivos del sistema.

Además de estas secciones principales, se implementaron funciones complementarias, como la **lectura de datos** y la **actualización de la Acción de Control**, las cuales se ejecutan con la mayor frecuencia posible para mantener el sistema en funcionamiento estable. También se incluye una rutina de **asignación de Pines**, que se activa al inicio del programa y determina configuraciones iniciales críticas, como la asignación de direcciones I2C de los dispositivos conectados, la configuración de los pines del relé, y otros parámetros estándares esenciales para la operación de la fuente.

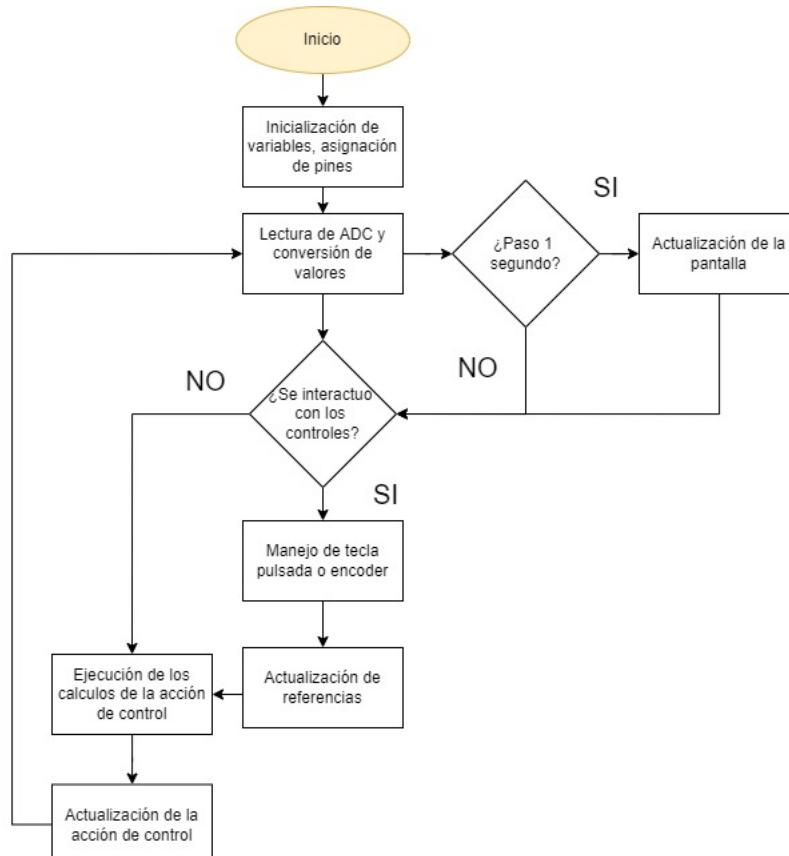


Figura 8.4: Diagrama de procesos en el Arduino Nano.

8.4.1. Detalles y Optimización del Código

Para lograr un control eficiente y mantener un rendimiento óptimo durante la mayor cantidad de tiempo posible, se realizaron diversas optimizaciones en el código. Estas optimizaciones tienen como objetivo mejorar tanto la velocidad de respuesta del sistema como su estabilidad en condiciones de operación variables.

Una de las optimizaciones más relevantes es la decisión de actualizar el display una vez por segundo. Dado que la pantalla no es crítica para el control en tiempo real, esta frecuencia de actualización es suficiente para mantener al usuario informado sin sobrecargar los recursos del microcontrolador. Este ajuste reduce la carga en el sistema, permitiendo que el microcontrolador dedique más tiempo a las tareas críticas, como el cálculo de la acción de control.

Otro aspecto importante en el mantenimiento del código fue la **creación de librerías**. Para mantener un código organizado, accesible y fácil de entender por cualquier usuario o desarrollador, se decidió estructurar el código en C++ mediante librerías dedicadas a cada una de las tareas principales. Esto no solo facilita el mantenimiento del código, sino que también mejora su utilidad, permitiendo la reutilización de secciones de código en futuros proyectos o en modificaciones del sistema.

Estas optimizaciones en conjunto contribuyen significativamente al rendimiento general del sistema, asegurando que el control sea robusto y que el software sea fácil de mantener y extender en el futuro.

Capítulo 9

Modelado y construcción del PCB.

9.1. Software y herramientas de diseño empleadas.

A partir de los circuitos desarrollados en los capítulos anteriores, se procedió a diseñar una placa de circuito impreso (PCB) personalizada. Esta placa está diseñada para integrar todos los componentes necesarios y crear un prototipo funcional que permita realizar ensayos sobre materiales en una superficie comprimida.

La modelación y diseño del PCB se llevaron a cabo utilizando el software KiCad, reconocido por su amplia gama de herramientas de personalización de componentes. Este software permite a los diseñadores lograr un alto nivel de precisión y calidad en sus diseños, adecuándose a las habilidades específicas de cada usuario.[\[15\]](#)

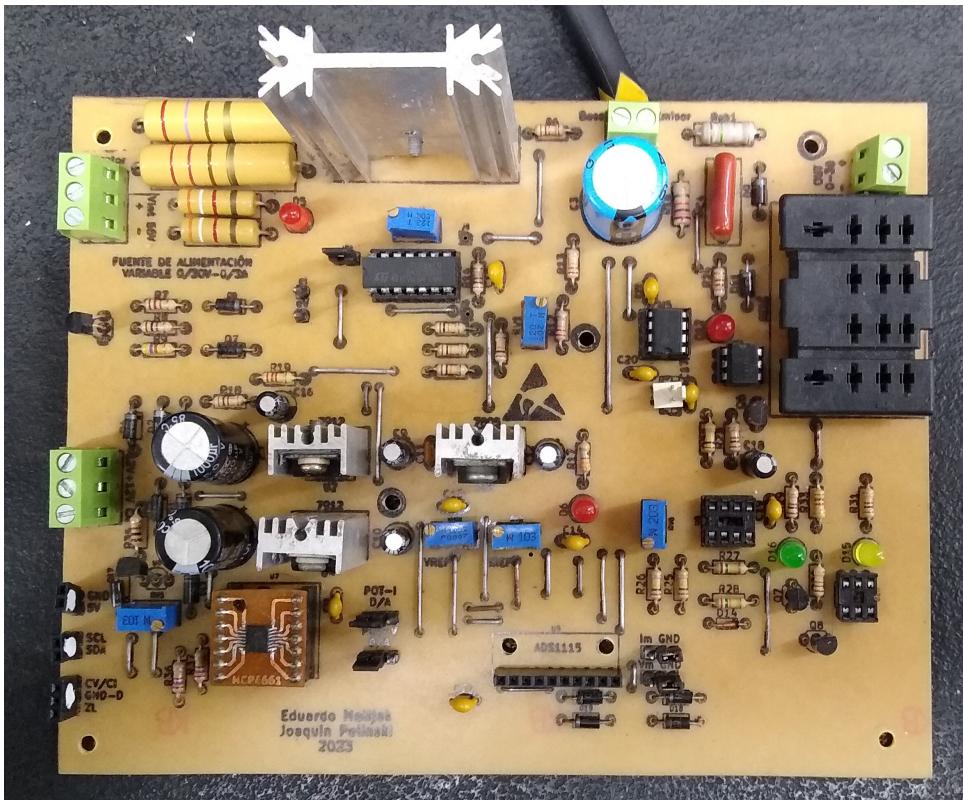
El proceso de diseño incluyó la disposición estratégica de los componentes para optimizar el rendimiento del circuito, así como la consideración de factores como la disipación de calor, la integridad de la señal y la minimización de interferencias electromagnéticas. Además, se realizaron varias iteraciones del diseño para asegurar que el PCB final cumpliera con todos los requisitos técnicos y de funcionamiento necesarios para los ensayos planificados.

El uso de KiCad facilitó la creación de un diseño detallado y eficiente, permitiendo visualizar en todo momento el aspecto final del PCB y realizar ajustes necesarios antes de proceder a su fabricación.

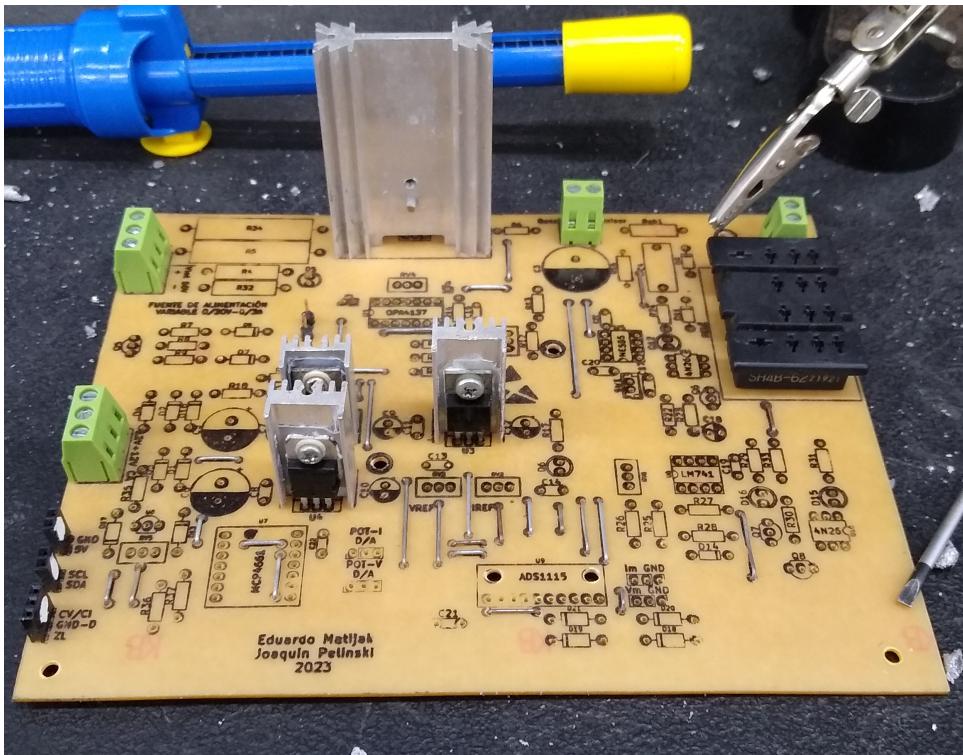
9.2. Construcción del primer prototipo.

La fase de construcción se inició con el desmontaje de la placa analógica de la fuente utilizada en un proyecto anterior que se puede apreciar en la Figura 9.1, la cual se caracterizaba por sus atributos de control predominantemente analógicos. Este proceso permitió la recuperación de una variedad de materiales que, en su mayoría, se emplearían en el desarrollo del nuevo prototipo de fuente digital. Entre los componentes rescatados se encuentran resistencias, capacitores, disipadores de calor, borneras, entre otros. La reutilización de estos elementos fue posible gracias a la topología de la nueva fuente digital, que permitía su integración sin comprometer el diseño ni la funcionalidad del prototipo.

El proceso de desmontaje y reutilización de componentes se llevó a cabo meticulosamente, asegurando que cada pieza recuperada estuviera en condiciones óptimas para su reincorporación como se observa en la Figura 9.2. Este esfuerzo contribuyó a la eficiencia del proyecto y a la racionalización de recursos, destacando la importancia de la sostenibilidad y la economía circular en el ámbito del diseño y construcción de dispositivos electrónicos.



Fotografía 9.1: Antes del desmontaje de la placa de control analógica.



Fotografía 9.2: Despues del desmontaje de la placa de control analógica.

A continuación, se presenta el diseño del prototipo utilizado, el cual incorpora todos los elementos necesarios para la realización de las pruebas de funcionamiento. La característica principal de este PCB es su capacidad para integrar en un espacio compacto de 15x20 cm todos los componentes que anteriormente estaban dispersos en el modelo anterior.

Una excepción notable en el diseño es la ubicación de la pantalla y el teclado, que se ha decidido mantener separados del PCB principal. Esta decisión se tomó debido a que no tendría sentido práctico

incluir estos elementos directamente sobre la placa. En su lugar, se emplearon pines de salida, como borneras, para conectar estos componentes externos, facilitando su integración y operación.

El diseño resultante, que se muestra en la Figura 9.1, incluye también una representación tentativa en 3D del PCB. En esta representación se pueden observar las disposiciones de los componentes y la estructura general del prototipo. Es importante destacar que, para evitar daños y facilitar el acceso y reemplazo, algunos de los componentes están montados sobre tiras de pines hembra en lugar de estar soldados directamente sobre la placa. Esta configuración no solo mejora la durabilidad del prototipo, sino que también permite una mayor flexibilidad en la realización de pruebas y modificaciones.

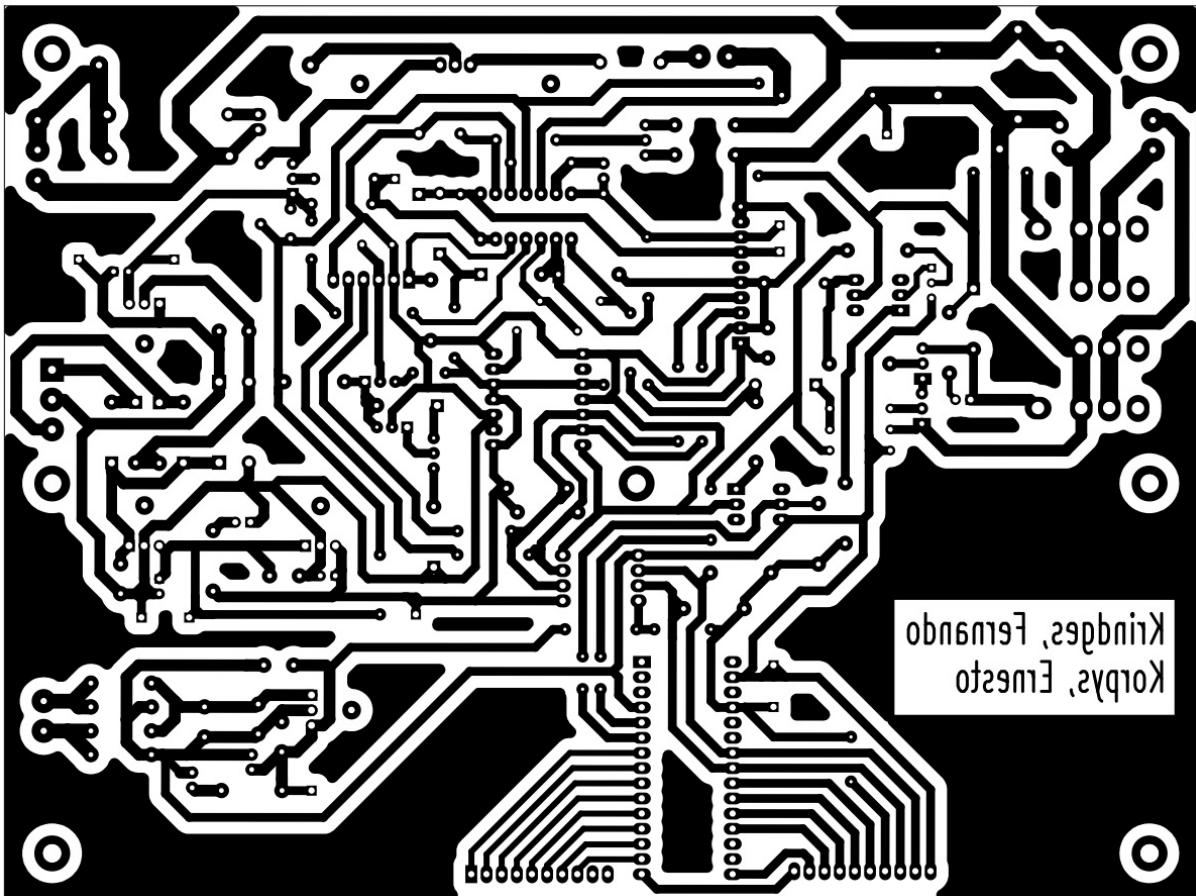


Figura 9.1: Primer prototipo de PCB.

Se incluye un modelo 3D en el diseño con el fin de visualizar la disposición y la accesibilidad de los componentes, asegurando que el montaje y el mantenimiento del PCB sean lo más eficientes posible. Este es presentado en la Figura 9.2.

9.3. Ensayo de laboratorio y pruebas prácticas.

Una vez verificada la continuidad de las pistas, el adecuado funcionamiento de los componentes, y los niveles de tensión en varios puntos clave, se procedió a energizar la fuente con todos los transformadores, tomando todas las precauciones necesarias para evitar daños a los componentes.

A partir de este punto, se realizó una serie de pruebas y ajustes detallados para garantizar el correcto funcionamiento de la fuente. Estas pruebas incluyen la verificación de la respuesta del sistema bajo diversas condiciones de carga y la evaluación de la estabilidad del lazo de control. El uso del osciloscopio fue fundamental en este proceso, como se aprecia en la Figura 9.4, ya que permitió observar en tiempo real cómo el lazo de control afectaba la salida de la fuente, aspecto crucial para el correcto desempeño del dispositivo.

Durante estas pruebas, se monitorizaron diversos parámetros, tales como la tensión de salida, la respuesta transitoria, y el comportamiento ante variaciones en la carga. Cada ajuste se realizó con el

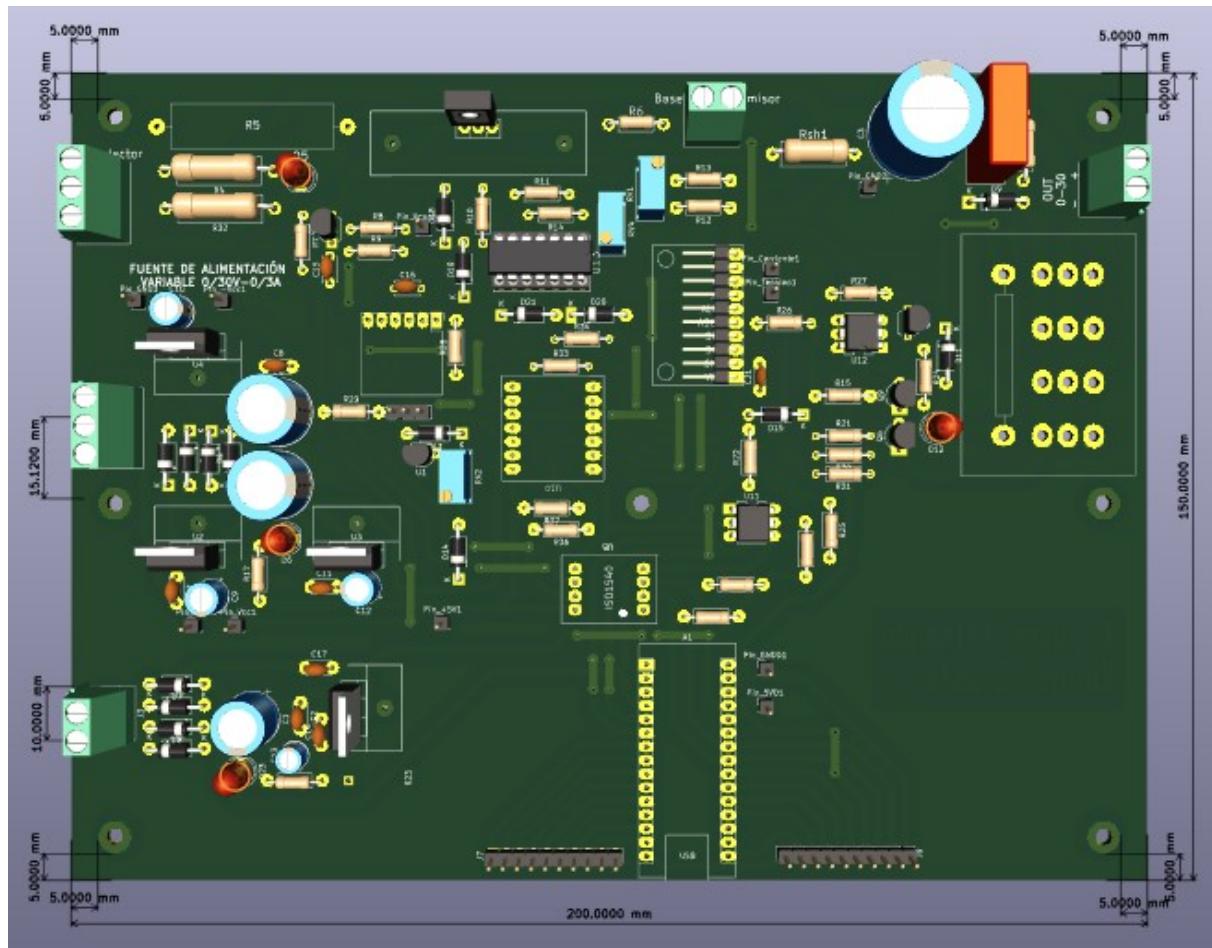
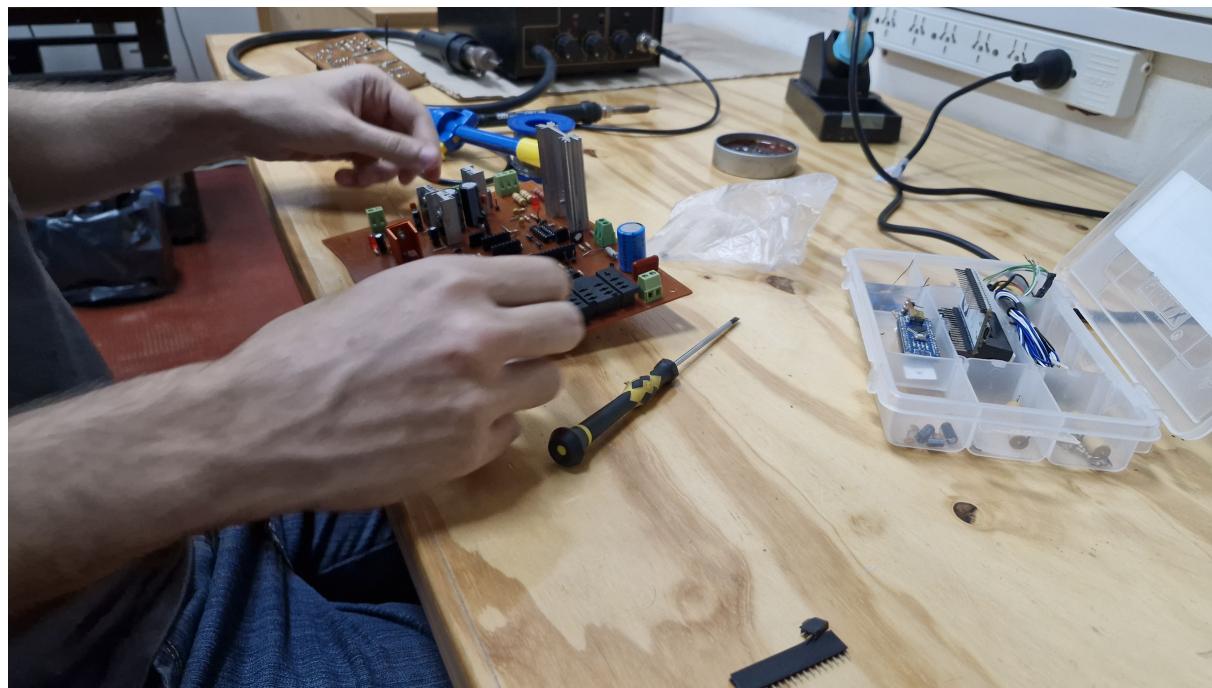
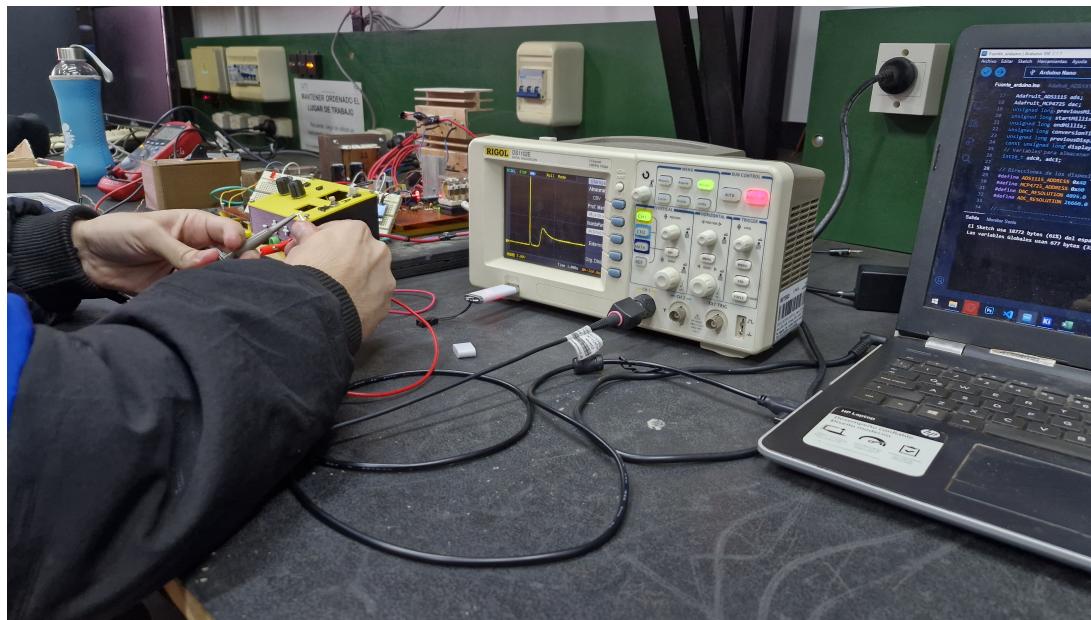


Figura 9.2: Vista 3D del primer prototipo.



Fotografía 9.3: Montaje de los componentes en la placa.

objetivo de optimizar la *performance* del prototipo, asegurando que este cumpliera con los requisitos especificados y operara de manera eficiente y estable.



Fotografía 9.4: Ensayo con osciloscopio de la placa.

El resultado de estos ensayos fue satisfactorio, evidenciando que el diseño y la construcción del PCB fueron exitosos pero sin embargo no del todo concluyentes. Por lo que para la construcción del siguiente prototipo, se obtuvieron las siguientes observaciones que serán tomadas en cuenta.

Observaciones

- Los transistores comienzan a operar con una acción de control mínima de 0,3V.
- Ante condición de vacío el capacitor de salida se carga y dispara su voltaje en cuestión de unos milisegundos, por lo que es necesario un control especial para contemplar este detalle.
- Cuando el DAC se inicializa establece su voltaje de salida en 2,5V. Luego de analizar su hoja de datos, es posible escribir en su memoria “EEPROM” el valor por defecto con el cual iniciará.
- Hubo un error en la asignación de la huella del DAC, teniendo dos de sus pines invertidos entre sí.

Mejoras a realizar

- Ajuste de constantes de controlador.
- Ajuste de frecuencia de muestreo.
- Mejora de la estrategia de control.
- Arreglar la huella y el *ruteo* de las pistas relacionadas al DAC.

Capítulo 10

Segundo prototipo.

10.1. Construcción de la fuente definitiva

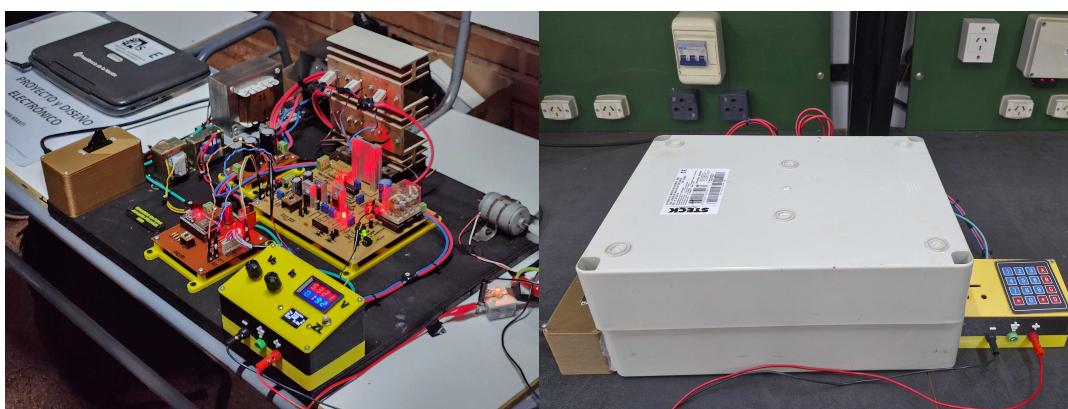
A partir de la experiencia obtenida en el desarrollo y las pruebas del primer prototipo de la fuente de tensión, se identificaron varios errores en las huellas y pistas del PCB. Estos problemas fueron corregidos en una nueva versión del diseño, abordando específicamente las fallas detectadas en la etapa inicial. Cada ajuste realizado fue producto de un análisis detallado de las fallas observadas, lo que permitió aprender de los errores y aplicar mejoras sustanciales en esta segunda iteración.

Con esta evolución del diseño, se ha alcanzado el modelo definitivo dentro del marco de este proyecto, logrando cumplir con todos los objetivos planteados desde el inicio. Las funcionalidades establecidas, junto con las mejoras integradas, permiten asegurar que este prototipo final es una solución efectiva y alineada con los parámetros establecidos en la planificación original.

10.2. Presentación Física.

Uno de los aspectos distintivos que se abordó en esta versión final de la fuente de alimentación es la optimización de su presentación. El modelo anterior presentado en la figura 10.1 carecía de un diseño compacto y organizado que integrara todos los componentes en un espacio reducido y controlado. Esta carencia no solo dificultaba el traslado del equipo, sino que también exponía sus partes a posibles daños causados por factores ambientales, como humedad, polvo o cambios de temperatura, que podrían afectar negativamente su funcionamiento a largo plazo.

Se dio especial atención al desarrollo de un diseño que no solo cumpliera con las especificaciones técnicas y funcionales, sino que también ofreciera una presentación estética y práctica. La disposición interna de los componentes fue planificada para maximizar el uso del espacio disponible, permitiendo una configuración más ordenada y accesible. Además, el gabinete contenedor seleccionado provee una protección robusta contra las condiciones ambientales adversas, asegurando que todos los elementos estén resguardados y puedan operar de manera óptima incluso en entornos desafiantes.



Fotografía 10.1: Antes y después de realizada la modernización de la fuente.

10.2.1. Gabinete contenedor.

Para la protección y organización de los componentes de la fuente de alimentación, se seleccionó una caja plástica de grandes dimensiones, la cual ofrece tanto espacio adecuado como resistencia estructural. Este gabinete, identificado en la figura 10.2, proporciona una contención segura para la mayoría de los elementos críticos del sistema. En su diseño, se ha dejado espacio en el exterior para el montaje de la pantalla y los controles de configuración, lo que facilita su acceso y manipulación por parte del usuario. Además, el disipador de calor fue montado externamente para optimizar la ventilación y la disipación térmica.

Las distintas secciones de la fuente fueron ubicadas estratégicamente, con el objetivo de maximizar el uso eficiente del espacio disponible en el gabinete contenedor, como se muestra en la figura 10.1. Se priorizó una disposición organizada y armónica de los componentes y conductores, minimizando el desorden y asegurando una separación adecuada para evitar interferencias o cruces innecesarios entre las conexiones eléctricas.



Fotografía 10.2: Caja plástica grande - 220×150×90 mm.

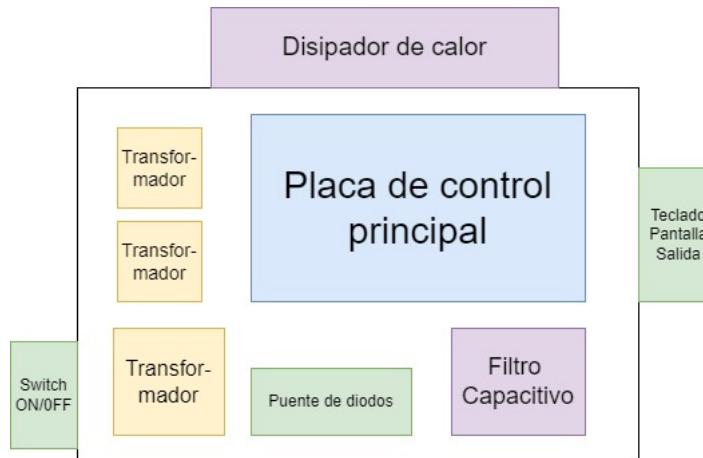


Figura 10.1: Distribución de secciones en el gabinete contenedor.

10.2.2. Superficie de Montaje Interna

Para asegurar una base estable y duradera para los componentes electrónicos, se optó por el uso de una superficie de madera forrada, evitando así el montaje directo sobre la caja plástica. Esta solución no solo proporciona una mayor firmeza al atornillar las piezas, sino que también facilita la organización interna y el acceso a los componentes cuando sea necesario realizar ajustes o mantenimientos.

La base de madera fue cuidadosamente fijada al fondo del gabinete otorgando bastante estabilidad. Para mejorar aún más la seguridad y la disposición de los circuitos, se diseñaron y fabricaron soportes plásticos mediante impresión 3D como se ve en la figura 10.2. Estos soportes fueron especialmente diseñados para mantener las placas electrónicas en posición suspendida, evitando el contacto directo con la base y permitiendo que las pistas de cobre y los pines queden al aire, reduciendo el riesgo de cortocircuitos y facilitando el flujo de aire alrededor de los componentes.

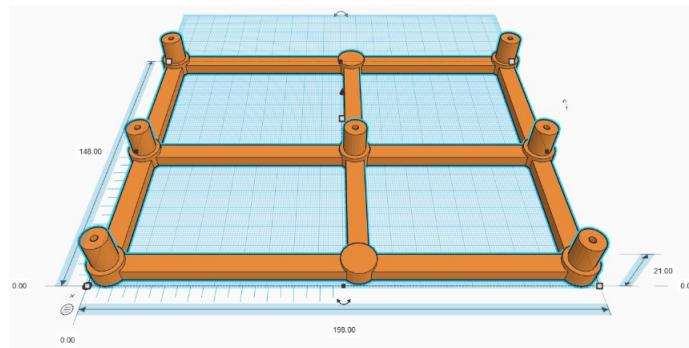


Figura 10.2: Base plástica 3D para el montaje de la placa de la fuente.

10.2.3. Sección de interfaz con el usuario

El componente en cuestión es un pequeño contenedor de color amarillo y negro, ubicado en uno de los laterales del gabinete principal fig 10.3. Este contenedor alberga las bornes de conexión, donde se disponen los terminales que permitirán la vinculación de la carga externa al sistema.

Para garantizar una comunicación fluida entre este módulo y el resto de los componentes de la fuente, se ha optado por utilizar un cable de 40 pines. Este tipo de cable, originalmente diseñado para discos duros con interfaz paralela (PATA), resulta ideal para este proyecto debido al elevado número de conexiones necesarias y la robustez que añade a los conductores acoplando todos estos en una sola ficha. En concreto, 16 de estos pines están dedicados a gestionar la comunicación entre el teclado, el *encoder* y la pantalla, elementos clave en la configuración y monitoreo de la fuente de tensión mientras que el resto de pines no tendrán propósito general y serán asignados a *GND* y a *V_{CC}* para fines varios.

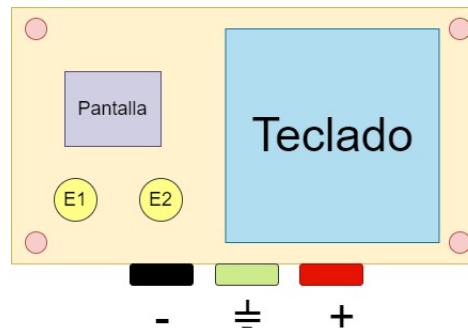


Figura 10.3: Vista superior del panel de control del usuario.

En base a la necesidad de albergar el teclado, la pantalla y los *encoders*, se diseñó una tapa en 3D con la disposición indicada en la figura 10.3.

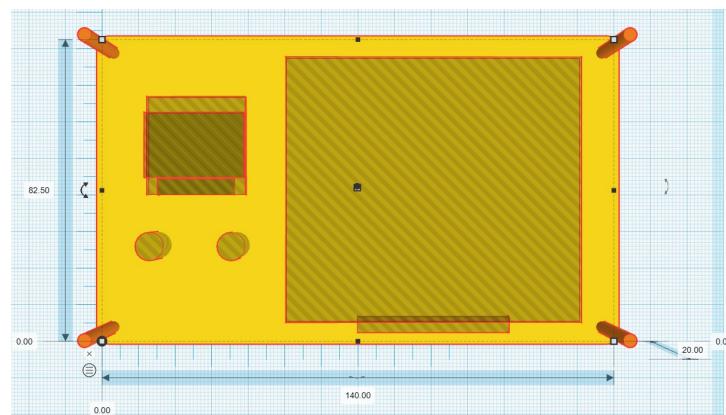


Figura 10.4: Diseño en 3D de la tapa de la interfaz donde irán montados los módulos.

10.2.4. Correcciones Adicionales

En esta sección se detallan algunos de los ajustes y correcciones menores que fueron implementados y desarrollados adecuadamente en otras partes del documento. Estos cambios fueron cruciales para optimizar el rendimiento, mejorar la fiabilidad y asegurar la claridad tanto en el diseño físico como en la programación. A continuación, se enumeran los principales aspectos abordados:

- **Ajuste de constantes del controlador:** Se realizaron ajustes finos en las constantes del controlador, lo cual permitió mejorar la precisión y estabilidad del sistema de control. Estos ajustes fueron necesarios para optimizar la respuesta del sistema ante diferentes condiciones de carga y mejorar la robustez del control.
- **Reestructuración del código de programación:** El código de programación del *Arduino Nano* fue reestructurado con el objetivo de optimizar su desempeño, simplificar su lógica y mejorar su comprensión. Esta reestructuración incluyó la eliminación de redundancias, el empaquetamiento de funciones clave y la implementación de buenas prácticas de codificación, lo que resultó en un código más eficiente y fácil de mantener.
- **Corrección de huellas PCB de componentes:** Se realizaron correcciones en las huellas PCB de varios componentes para asegurar un ajuste preciso y una correcta conexión en el diseño final.
- **Redistribución de pistas, pines y componentes:** Se llevó a cabo una redistribución estratégica de las pistas, pines y componentes en el PCB, con el fin de mejorar el flujo de señales, reducir el ruido eléctrico y optimizar el espacio disponible en la placa. Esta redistribución también contribuyó a mejorar la disipación térmica y la accesibilidad para futuras modificaciones o reparaciones.

10.3. Versión final del PCB

En base a las correcciones mencionadas en la sección anterior, se presenta en la figura 10.5 los PCBs diseñados. En el principal se ha agregado en la parte inferior derecha la sección correspondiente a la conexión con la interfaz de usuario. Fue necesario reubicar el Arduino Nano de forma horizontal para poder enrutar todas las pistas y utilizar la menor cantidad de puentes posibles.

La sección de la derecha corresponde al PCB que se encontrará en la interfaz de usuario. El propósito del mismo será poder distribuir todas las conexiones a los módulos adecuados.

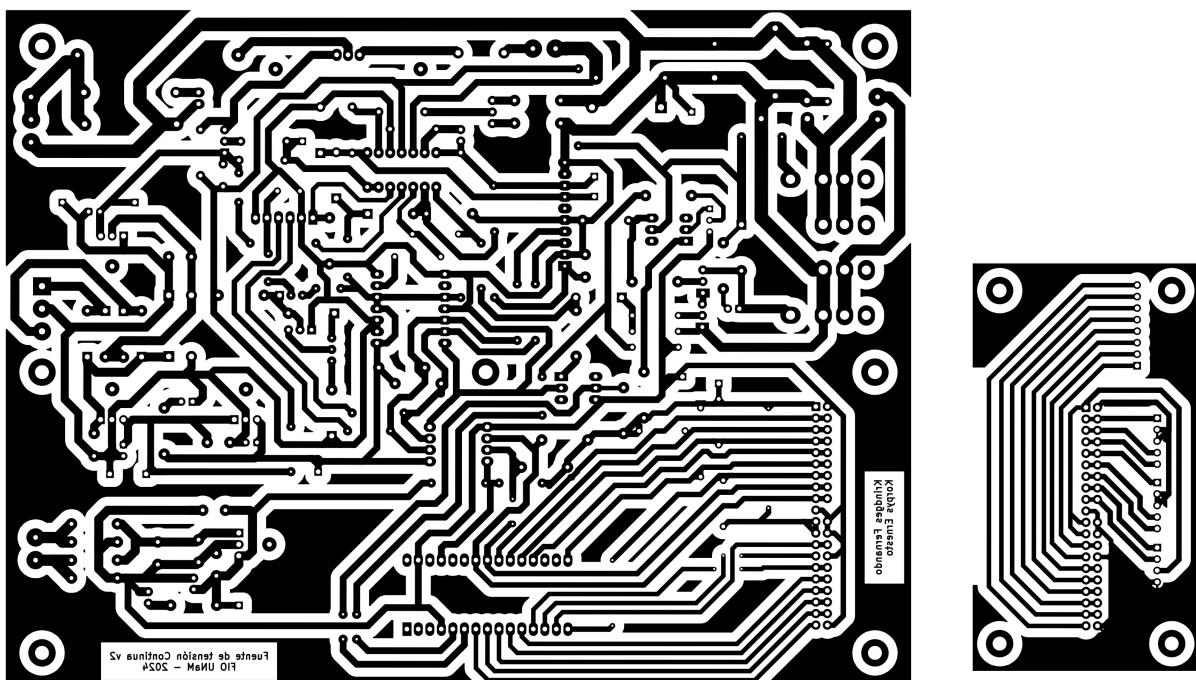


Figura 10.5: PCB de la fuente de tensión diseñada y de la interfaz de usuario

Mientras que en la figura 10.6 se puede observar una vista en 3D de los PCB mencionados.

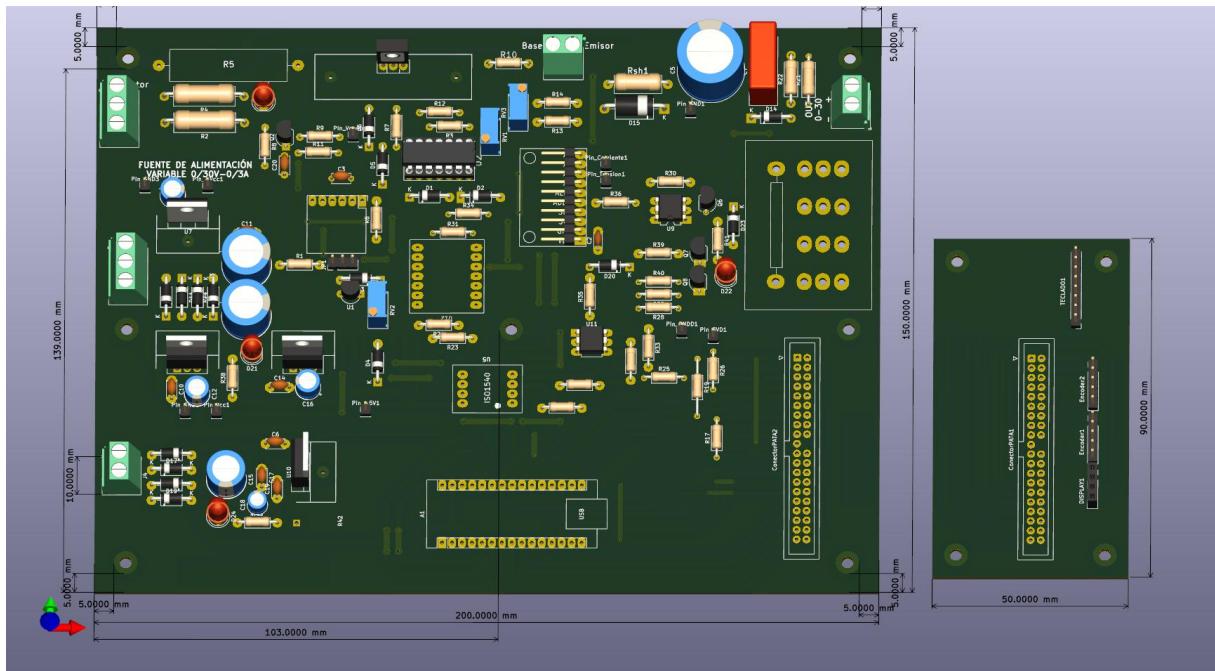


Figura 10.6: Vista en 3D de la versión final del PCB

Capítulo 11

Instrucciones de uso.

11.1. Procedimiento de utilización de la fuente

Esta sección del informe detalla el procedimiento adecuado para la operación del equipo bajo condiciones normales. Se describen los pasos necesarios desde la energización de los transformadores hasta la configuración de los valores, con el fin de garantizar un funcionamiento seguro del equipo.

1. Energización de los transformadores.
2. Inicialización del menu en el display.
3. Tecla B para moverse sobre el menú.
4. Tecla A para configurar la protección de desconexión de carga por valor de corriente máximo.
5. Selector de modo. (Tensión; Corriente; Rampa)
6. Tecla C para confirmar el modo escogido.
7. Tecla A para entrar al modo de edición de valores.
8. Cargar Valores con teclas numéricas.
9. Tecla # para poner en marcha la fuente desde la pantalla del modo actualizando las referencias y habilitando la conexión de la carga.
10. Tecla * para activar el ajuste mediante el uso de *encoder*.
11. Desactivar el modo de funcionamiento con tecla D en el menu inicial.

11.1.1. Diagrama de control de funcionamiento.

El diagrama de control del funcionamiento es una representación visual esencial que ilustra de manera clara y concisa los pasos y procesos involucrados en el manejo adecuado de un sistema o equipo. Este tipo de diagrama proporciona una guía visual detallada que facilita la comprensión y la ejecución de las tareas necesarias para operar el equipo de manera eficiente. El que se encuentra a continuación en la Figura 11.1 resume lo desarrollado en la parte superior de cual sería el procedimiento normal de utilización sin entrar en detalle acerca de errores y fallas imprevistas.

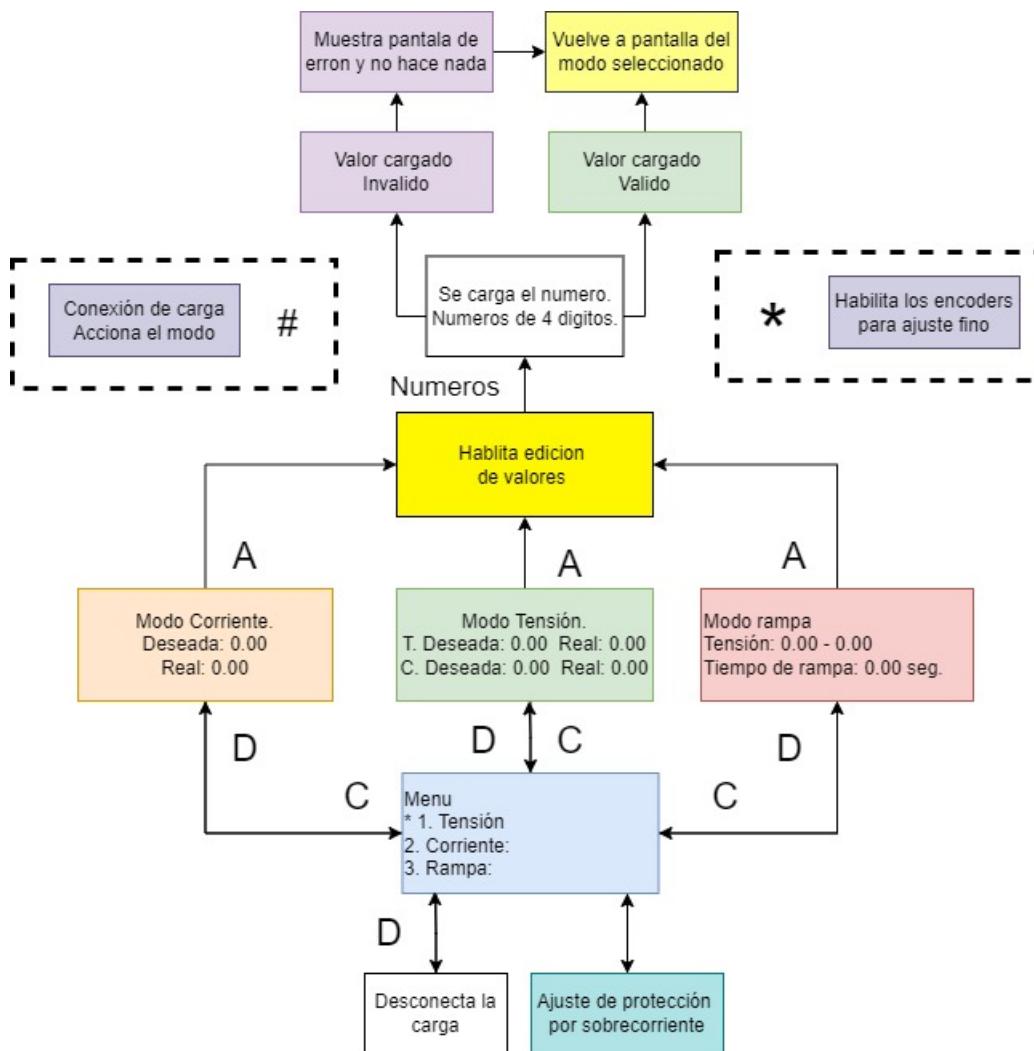


Figura 11.1: Diagrama de bloques del funcionamiento estándar.

11.2. Uso de teclado

El teclado es una interfaz fundamental en el proceso de interacción del usuario con la fuente de alimentación, permitiendo la configuración de parámetros y el control de diferentes modos de operación. Cada tecla tiene asignada una función específica para facilitar la navegación y la manipulación de la configuración. A continuación, se presenta un resumen de la función que realiza cada tecla:

- A: Editar valores.
- B: Moverse sobre el menú.
- C: Confirmar.
- D: Volver atrás.
- *: Alternar entre teclado y *encoder* para la configuración de la referencia.
- #: Poner en marcha el modo.
- Número: Valores numéricos.

Estas funciones se ven representadas en la Figura 11.1 donde se muestra como con la pulsación de una tecla se genera la transición entre una pantalla a otra.

11.3. Pantallas Disponibles

En el display se encuentran disponibles seis pantallas distintas, cada una con un propósito específico para la interacción del usuario con la fuente. A continuación, se detalla el contenido y la función de cada una.

Esta estructura proporciona al usuario una interfaz intuitiva y clara para interactuar con la fuente, facilitando la configuración y el monitoreo de los parámetros de salida.

1. **Pantalla Principal - Menú Principal:** Esta pantalla representa el menú principal desde el cual se puede navegar para configurar la fuente. Mediante un puntero, el usuario puede seleccionar el modo de operación deseado.
2. **Pantalla de Modo Tensión:** Al seleccionar este modo, la pantalla mostrará los valores configurados de tensión y corriente. Además, proporcionará una visualización en tiempo real de las magnitudes registradas a tiempo real que se actualiza cada un segundo.
3. **Pantalla de Modo Corriente:** Similar al modo de tensión, esta pantalla muestra los valores configurados para la corriente. No incluye un campo para la tensión deseada, ya que se activa exclusivamente el modo de corriente.
4. **Pantalla de Modo Rampa:** Aquí se visualizan los valores de tiempo y tensión configurados, junto con los valores registrados en tiempo real y el tiempo transcurrido desde el inicio del modo de rampa.
5. **Pantalla de Carga Inválida:** Esta pantalla muestra un mensaje de error cuando los parámetros cargados no son válidos dentro de los límites constructivos de la fuente.
6. **Pantalla de Carga de Valores:** En esta pantalla se muestran los valores deseados de los parámetros. Se pueden cargar uno a la vez utilizando el teclado alfanumérico.
7. **Pantalla de Error:** Ocurrido algún fenómeno que dispare el valor de corriente a uno superior al configurado en la protección, indicará al usuario de este acontecimiento además de bloquear el funcionamiento normal.

11.4. Rangos límite y zonas de operación

A su vez se han establecido los valores límites mínimos y máximos para garantizar la operación adecuada de la fuente de alimentación y la implementación efectiva del algoritmo de control. Estos valores son los siguientes:

	Tensión		Corriente	Rampa	
	Tensión	Corriente	Corriente	Tensión	Tiempo
Máximo	30V	3A	3A	30V	5seg
Mínimo	5V	200mA	200mA	5V	30seg

Tabla 11.1: Rangos máximos y mínimos de operación para los diferentes modos.

Capítulo 12

Resultados experimentales.

12.1. Resultados para el modo de tensión

En esta sección se evalúa el rendimiento de la fuente en su primer modo de operación, donde se configura el nivel de tensión de salida deseado y se establece una corriente máxima de salida. Si la corriente supera el valor límite, la fuente ajustará automáticamente la tensión de salida para evitar exceder el flujo de corriente permitido.

Se realizaron varias pruebas para analizar el comportamiento de la fuente bajo distintas condiciones operativas. Los resultados obtenidos permiten delimitar las características de funcionamiento del sistema en escenarios típicos de operación.

12.1.1. Valor de carga fijo al energizar

En esta subsección se presentan los resultados obtenidos al energizar la fuente con una carga fija previamente conectada. El objetivo de esta prueba es observar el comportamiento inicial de la tensión de salida al aplicar la carga y verificar que el sistema mantiene el nivel de tensión configurado sin exceder los límites de corriente establecidos.

En las Figuras 12.1 y 12.2 se muestran los resultados obtenidos utilizando una carga resistiva de aproximadamente 30Ω . La prueba se realizó configurando la fuente en 15V y 25V respectivamente.



Figura 12.1: Respuesta obtenida al energizar la fuente configurada en 15V con una carga conectada.

Los gráficos muestran una respuesta transitoria satisfactoria, alcanzando el valor de referencia con un tiempo de asentamiento cercano a un segundo. Además, no se observa un sobrepaso significativo, lo cual indica que la fuente opera de manera estable bajo las condiciones evaluadas.

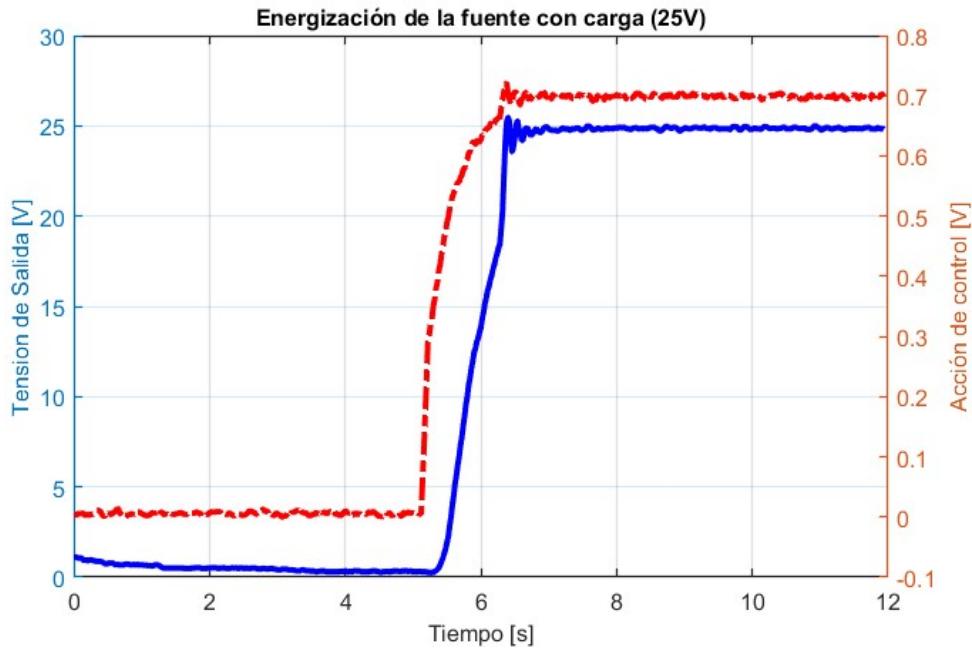


Figura 12.2: Respuesta obtenida al energizar la fuente configurada en 25V con una carga conectada.

12.1.2. Conexión de carga

En esta subsección se presentan los resultados obtenidos al conectar una carga con la fuente ya energizada. El objetivo de esta prueba es evaluar la capacidad del sistema para ajustar rápidamente la tensión de salida al pasar de una condición sin carga (vacío) a una con carga aplicada.

A continuación, se muestran las Figuras 12.3 y 12.4, donde se observan las respuestas del sistema para dos valores de tensión de salida diferentes: 15V y 25V.

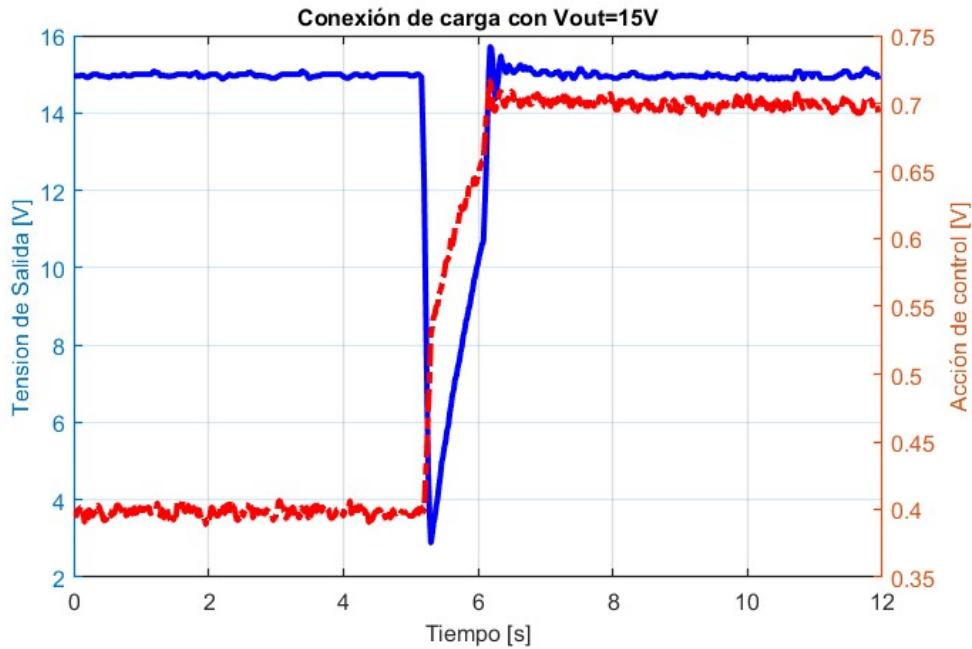


Figura 12.3: Respuesta obtenida al pasar del estado de vacío al de carga con $V_{out}=15V$.

Los gráficos muestran una rápida respuesta del algoritmo de control, ajustando la acción de control para mantener la tensión de salida en el valor deseado. En el caso de la prueba con 15V, se observa un ligero sobrepasso, mientras que en la prueba con 25V no hay sobrepasso apreciable. Esta diferencia podría deberse al uso de ganancias más pequeñas en el rango de voltajes más altos. Aun así, en ambos casos, la respuesta es satisfactoria y dentro de los márgenes aceptables para un funcionamiento estable.

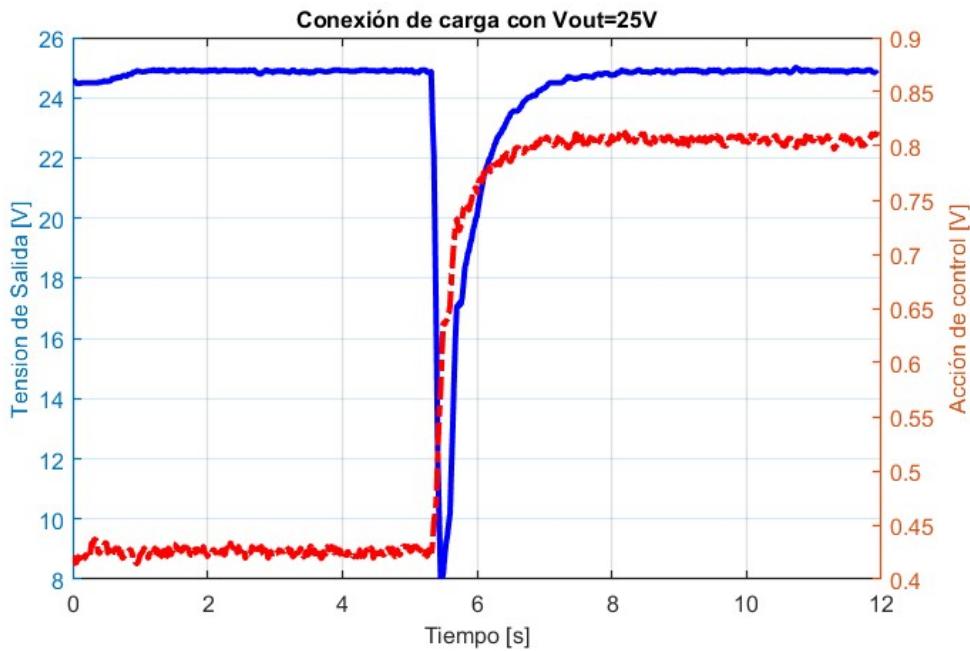


Figura 12.4: Respuesta obtenida al pasar del estado de vacío al de carga con $V_{out}=25V$.

12.1.3. Desconexión de carga

En esta subsección se analiza el comportamiento de la fuente al desconectar una carga mientras está en funcionamiento. La prueba tiene como objetivo observar cómo responde la fuente ante una desconexión repentina y si es capaz de estabilizar la tensión de salida sin generar sobrecargas o picos no deseados.

Las Figuras 12.5 y 12.6 muestran los resultados obtenidos al pasar de un estado estacionario con carga conectada a una condición de vacío, es decir, sin carga. A continuación, se analiza el desempeño del sistema en cada caso.

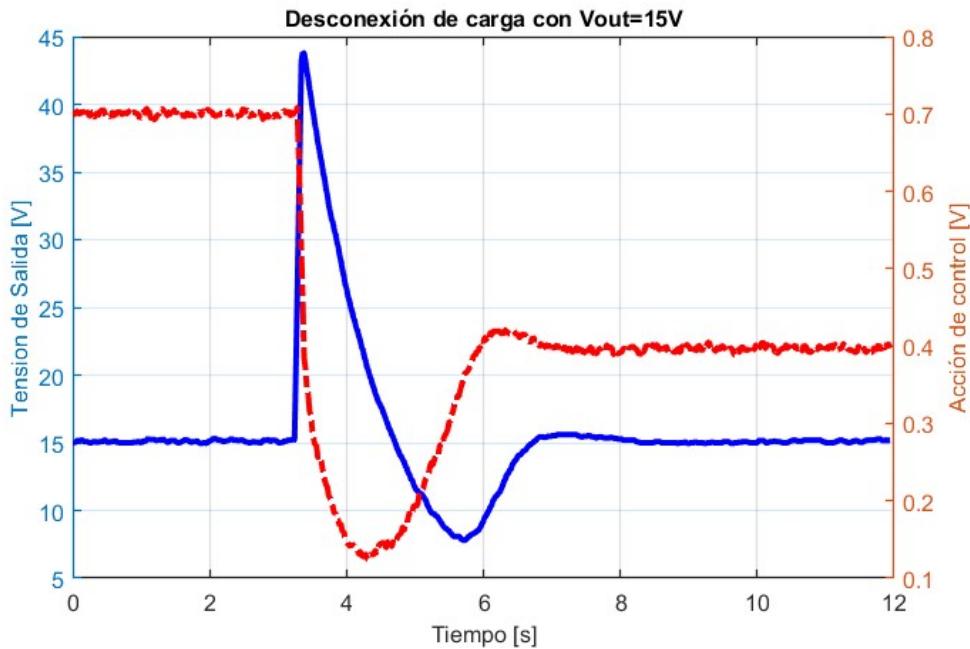


Figura 12.5: Respuesta obtenida al pasar del estado de carga al de vacío con $V_{out}=15V$.

De los gráficos, se observa que la tensión de salida se incrementa bruscamente tras la desconexión de la carga, alcanzando valores cercanos a los 45V. Esto ocurre a pesar de que la acción de control disminuye rápidamente, lo que indica que, en condición de vacío, sin una carga que consuma la corriente, esta se acumula en el capacitor de salida, provocando el abrupto aumento en la tensión.

En el caso de la prueba con 25V, se aprecia una sobretensión de mayor duración en comparación con

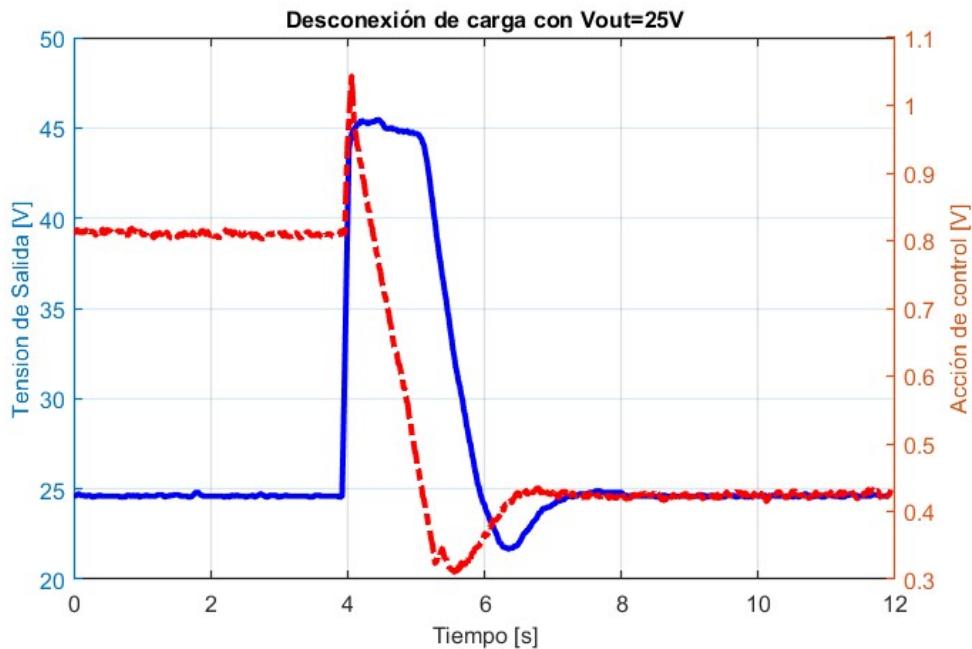


Figura 12.6: Respuesta obtenida al pasar del estado de carga al de vacío con $V_{out}=25V$.

la prueba de 15V. Ante estas condiciones, se considera necesario añadir una lógica de desacoplamiento de la carga para prevenir que, durante un transitorio, la reconexión de una carga se someta a un valor de tensión superior al esperado. Esta medida es fundamental para evitar posibles daños en los equipos conectados.

12.1.4. Prueba con motor de 12 V

En este apartado se presentan los resultados de las pruebas realizadas al conectar un motor de 12 V a la fuente de alimentación. El objetivo es analizar el comportamiento de la fuente cuando opera con una carga inductiva, así como su capacidad para manejar los picos de corriente generados durante el arranque del motor.

La Figura 12.7 muestra el comportamiento de la tensión de salida cuando se conecta este tipo de carga. Se observa un *ripple* considerable en torno al voltaje de referencia, lo que indica fluctuaciones en la salida mientras el motor está en operación. En esta prueba, el motor se encontraba sin carga mecánica adicional.

El ripple observado sugiere que la fuente podría estar reaccionando a los transitorios causados por la naturaleza inductiva del motor. Es importante mencionar que este tipo de cargas pueden generar corrientes de retorno que podrían afectar la estabilidad de la fuente.

12.1.5. Protección por sobrecorriente

En esta subsección se presentan los resultados de la prueba de protección por sobrecorriente. Para realizar la prueba, se incrementó gradualmente la demanda de corriente hasta superar el límite configurado, lo que activó el mecanismo de protección de la fuente. Este mecanismo reduce la tensión de salida para evitar que la corriente sobrepase el valor máximo establecido. El objetivo es verificar la efectividad del sistema de protección y la estabilidad de su respuesta en condiciones de sobrecarga.

En la Figura 12.8 se observa cómo la fuente disminuye el voltaje de salida cuando la corriente alcanza el valor límite de 1A. Durante la prueba, se realizó un barrido gradual variando los valores de resistencia de la carga, y la respuesta del sistema fue satisfactoria. Sin embargo, se sugiere realizar un ajuste fino en el acondicionador de señal de corriente para optimizar aún más el control del límite.

La Figura 12.9 muestra una situación similar, pero en este caso se conectó abruptamente una carga de $8,2\Omega$ en paralelo a una de 30Ω . A pesar de la variación brusca en la demanda de corriente, la respuesta de la fuente fue rápida y adecuada.

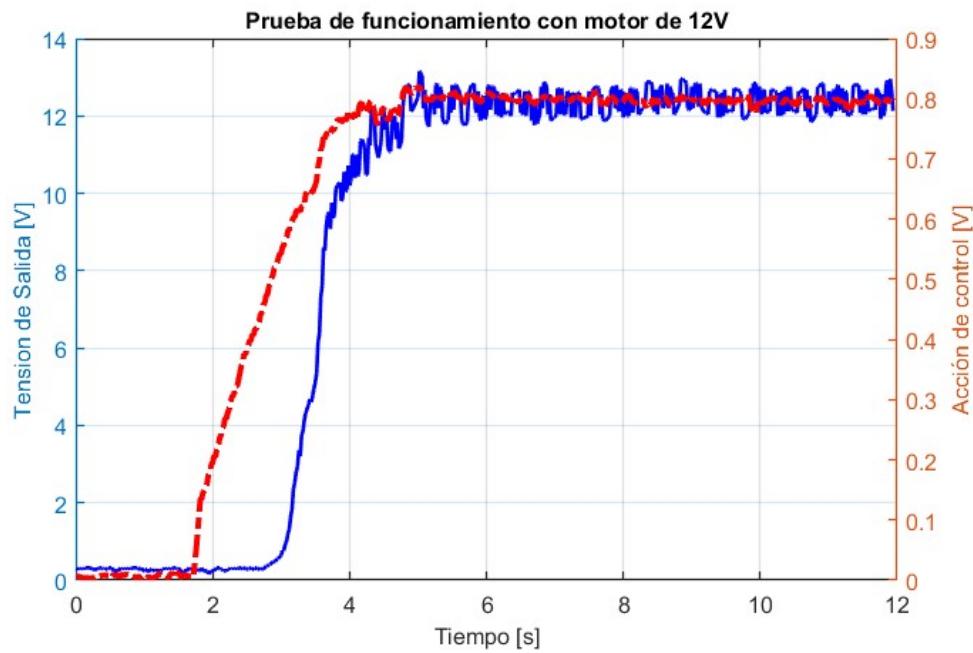


Figura 12.7: Prueba de funcionamiento con motor de 12V.

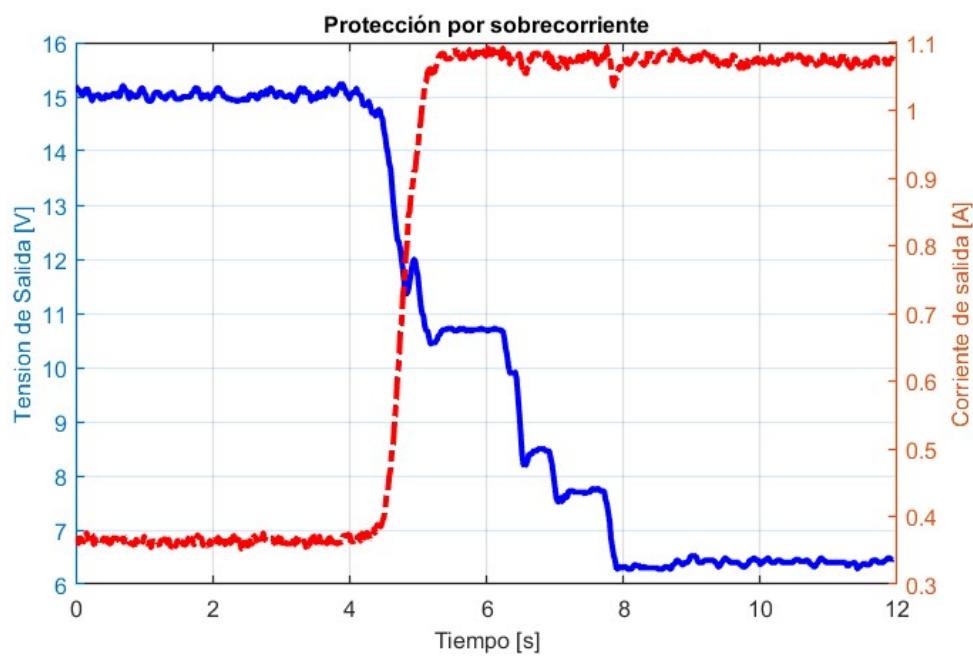


Figura 12.8: Respuesta obtenida de la protección por sobrecorriente.

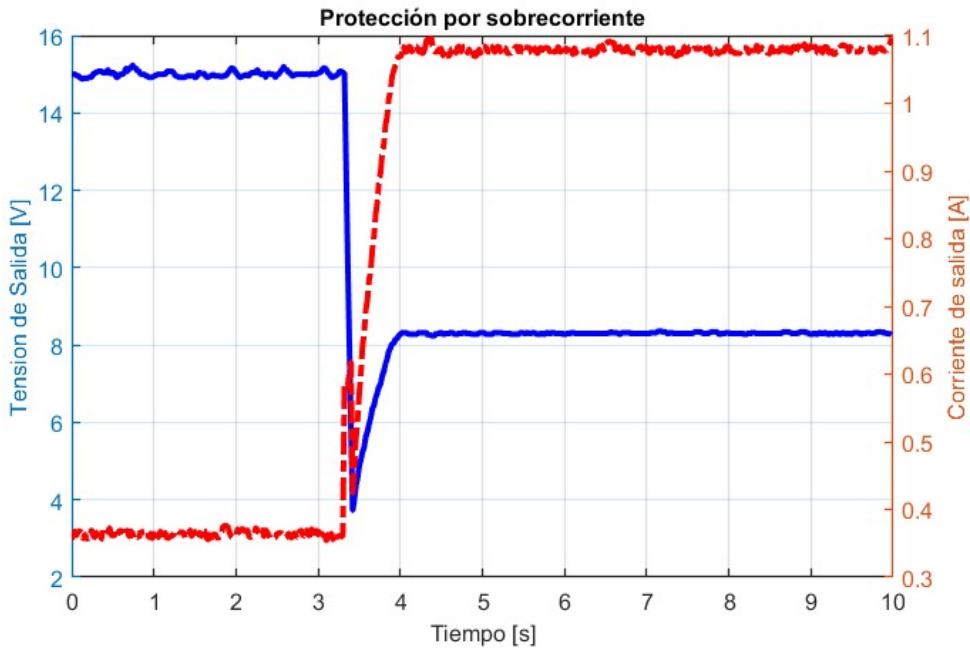


Figura 12.9: Respuesta obtenida de la protección por sobrecorriente ante la conexión abrupta de una carga.

12.2. Resultados para el modo de corriente

Este segundo modo de operación implementa un lazo de control que regula la corriente de salida. El usuario especifica el valor de corriente deseado, y la tensión de salida de la fuente se ajusta automáticamente para mantener ese flujo de corriente. Cabe destacar que es importante mantener la carga conectada antes de energizar la salida. Si la carga está desconectada o es demasiado pequeña, el lazo de control no logrará alcanzar su referencia, lo que incrementará su acción integral. Esto resulta en una mayor tensión aplicada a la base de los transistores, pudiendo llevar la tensión de salida a niveles cercanos a 43 V.

Para las pruebas, se utilizó una carga resistiva variable, configurando la corriente en 1A para observar el comportamiento transitorio del algoritmo de control. Los resultados obtenidos se muestran en la Figura 12.10 .

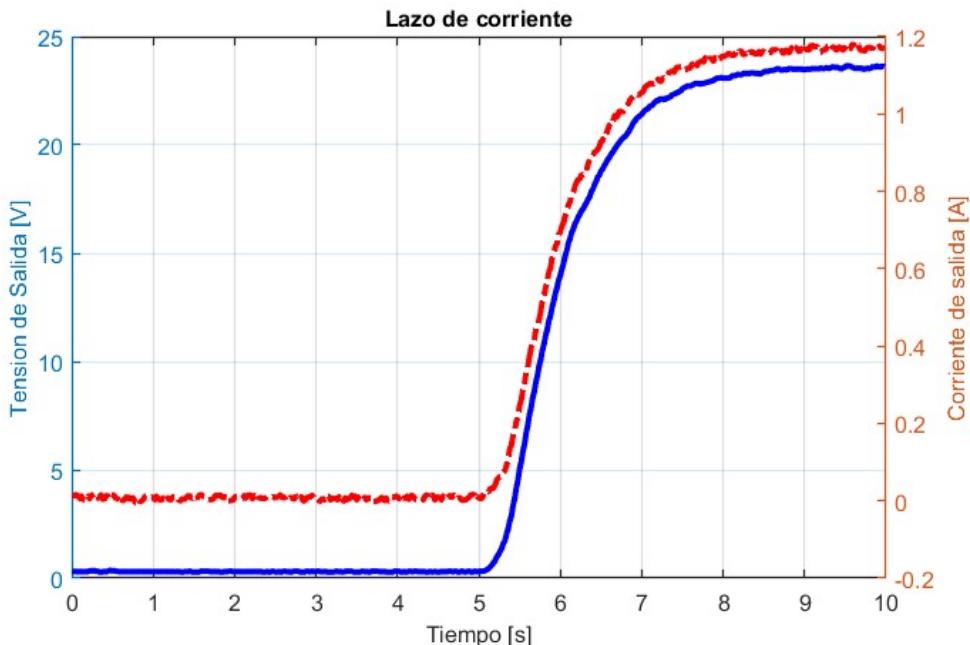


Figura 12.10: Respuesta obtenida del modo corriente para una referencia de 1A.

Las gráficas muestran una respuesta sobreamortiguada, con un tiempo de asentamiento cercano a los dos segundos. Aunque la respuesta es algo lenta, es adecuada para evitar sobrepasos que podrían dañar los equipos conectados a la salida. Se denota que se requiere un ajuste fino del preset de la etapa acondicionadora de la señal de corriente.

12.3. Resultados para el modo rampa

Se realizaron ensayos para verificar el correcto funcionamiento del tercer modo de operación, que corresponde a un perfil de rampa. En este modo, el valor de referencia de tensión se incrementa gradualmente hasta alcanzar el valor fijado por el usuario en un tiempo determinado.

A continuación se presentan las Figuras 12.11 y 12.12, donde se puede observar la respuesta obtenida en los ensayos. Los experimentos se realizaron utilizando una carga resistiva inferior a 100Ω .

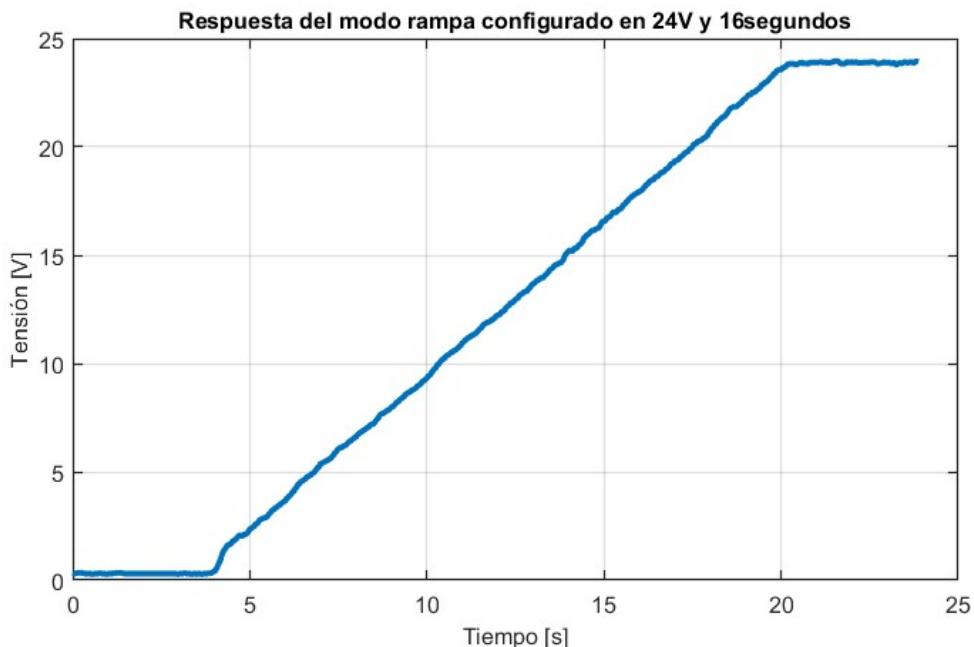


Figura 12.11: Respuesta obtenida del modo rampa para una configuración de 24 V y 16segundos.

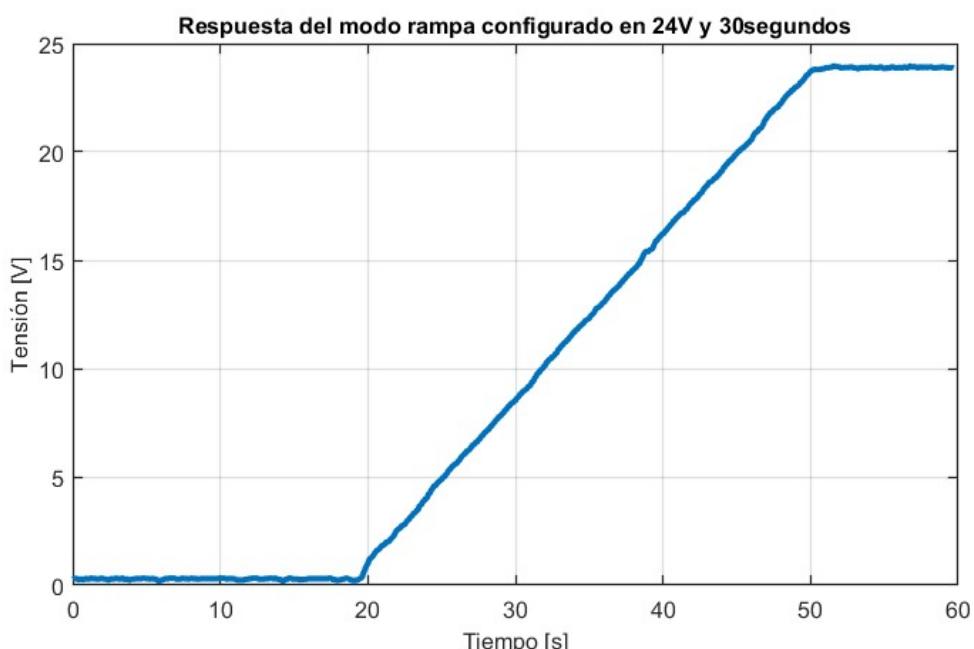


Figura 12.12: Respuesta obtenida del modo rampa para una configuración de 24 V y 30segundos.

En las gráficas se puede apreciar un crecimiento lineal de la tensión conforme al tiempo establecido. Se observa un mayor incremento en los primeros instantes de la rampa, lo cual es atribuible a la estrategia de control implementada. Sin embargo, este efecto es insignificante y no compromete el correcto funcionamiento del sistema.

Conclusiones y resultados finales.

13.1. Rendimiento de la fuente

La fuente de alimentación diseñada ha demostrado un rendimiento satisfactorio, logrando mantener un nivel de tensión y corriente estable dentro del rango establecido con estados transitorios de un punto de funcionamiento a otro de buena calidad.

Los resultados obtenidos muestran que la fuente es capaz de operar en tres modos programables: tensión constante, corriente constante y un modo rampa, lo que permite un mayor control y flexibilidad en su funcionamiento. Estos modos de operación brindan un amplio espectro de aplicaciones, desde pruebas de dispositivos electrónicos hasta la alimentación controlada de cargas críticas.

El sistema implementado ha superado con éxito las pruebas de estabilidad y precisión, asegurando un comportamiento confiable bajo diversas condiciones de carga. Además, se destaca que el sistema de control digital permite ajustar los parámetros de salida con gran precisión, lo que es una ventaja significativa frente a sistemas analógicos de características similares.

Sin embargo, como se explica en diversas zonas del informe y la sección de limitaciones 13.2.2 los resultados alcanzados aún están lejos de ser ideales dado a limitaciones tecnológicas, de recursos y tiempo. Por lo que se deja abierta la posibilidad de la implementación de mejoras en un futuro.

13.2. Mejoras y limitaciones

Recordemos que el proyecto comenzó como una iniciativa de modernización de una fuente de alimentación de naturaleza completamente analógica. Desde esta perspectiva, resulta pertinente realizar algunas comparaciones que permiten visualizar las mejoras obtenidas respecto al modelo anterior, el cual se puede consultar en [9], como también algunos de los puntos débiles que la limitan en algún sentido.

13.2.1. Mejoras

Los siguientes son algunos de los puntos fuertes que se lograron con este producto.

- La implementación de un teclado y *encoders*, lo que ha simplificado enormemente la programación y el ajuste de parámetros. Esta mejora no solo facilita la interacción con el dispositivo, sino que también contribuye a una mayor precisión en los ajustes de salida.
- Se rediseñó la interfaz usuario-maquina de la fuente, logrando una presentación más amigable e intuitiva para el usuario. Que es un añadido sumamente importante y valorado en la industria moderna ya que facilita la interacción con nuevos usuarios.
- La inclusión y montaje de la fuente en una carcasa no solo protege los componentes internos de factores ambientales adversos, sino que también permite una manipulación más segura y eficiente por parte del usuario a la hora de transportar la misma de un lugar a otro.
- El uso de medios para lograr la protección de carga, alertas de riesgo, limitadores analógicos y digitales de corriente entre otros, es otra mejora significativa respecto el modelo anterior. Ya que en esto permitirá en muchos casos resguardar la carga de algún desperfecto o fluctuación peligrosa en las magnitudes de la fuente. O en su defecto, identificar que ocurrió una situación extraña vinculada a la carga conectada.

13.2.2. Limitaciones

A pesar de los avances respecto al modelo anterior, se han identificado ciertas limitaciones inherentes al diseño actual los cuales se resumen en los siguientes items:

- Un aspecto que afecta negativamente el rendimiento es el tiempo de estabilización requerido debido a la presencia de un capacitor en la salida. Este componente tiende a provocar una retención considerable en los valores de tensión al cargarse, lo que produce que al pasarse del valor de referencia configurado este necesite un tiempo un poco más extenso para descargarse de no existir ninguna carga conectada a la salida, lo que puede ocasionar tiempos transitorios indeseados.
- Otra limitación relevante es la velocidad de muestreo del ADC, que impone restricciones en la capacidad del sistema para responder de manera instantánea a variaciones de carga o a cambios en los parámetros de salida.
- El espacio de memoria limitado del microcontrolador “Arduino NANO” y el uso de librerías varias para el control de periféricos contribuye a descartar el uso de ciertas estrategias de control que requieran el almacenamiento de un numero elevado de variables flotantes.
- El gran tamaño de disipador necesario en las llaves hace imposible contener todo el dispositivo en un gabinete.

13.3. Conclusiones

A modo de cerrar apropiadamente con este proyecto se listarán de forma concisa los conocimientos más significativos adquiridos luego de todo el diseño, pruebas y resultados de él proyecto. Los mismos son los siguientes:

- A partir de los resultados obtenidos y del análisis del rendimiento de la fuente, se concluye que un sistema de control totalmente digital, si bien ofrece ciertas ventajas en términos de flexibilidad y precisión, no siempre es la opción más eficiente para la construcción de fuentes de alimentación. Al compararse con fuentes analógicas tradicionales o con fuentes conmutadas (*switching*), el rendimiento de la fuente digital desarrollada muestra ciertas deficiencias, principalmente en términos de respuesta dinámica y control de estabilidad en situaciones críticas.
- El diseño ha permitido explorar las capacidades de los sistemas de control digital y ha ofrecido una plataforma para futuras mejoras o implementaciones, lo que representa una valiosa experiencia en la integración de tecnologías digitales en el campo del control de potencia.
- Al tratarse de una fuente de un rango amplio de valores disponible con infinitas condiciones de carga y configuraciones disponibles fue todo un desafío la construcción de un algoritmo de control que cubriera este gran abanico de situaciones. Por lo que se puede decir que el uso de múltiples constantes de controlador para los diferentes rangos de funcionamiento es totalmente necesario. Ya que el uno de los mismos valores para todo el espectro de valores no se generará una respuesta lo suficientemente buena.

13.4. Retoma del proyecto en un futuro

Este informe ha cubierto de manera exhaustiva todas las etapas del desarrollo del proyecto, desde su conceptualización inicial hasta la construcción final del dispositivo. En base a los resultados obtenidos, se puede afirmar que el proyecto ha sido exitoso en términos de cumplir con los objetivos propuestos. Sin embargo, en caso de que se desee retomar este proyecto en el futuro, se presentan a continuación algunos puntos que facilitarán la comprensión y el avance sobre lo ya construido:

- El código fuente principal utilizado para el control del sistema, que ha sido cargado en el microcontrolador Arduino Nano, se encuentra disponible en un repositorio de GitHub, lo que asegura la accesibilidad y preservación del software para futuras modificaciones o actualizaciones.

- La placa de circuito impreso (PCB) cuenta con múltiples puntos de prueba estratégicamente ubicados. Estos puntos permiten la conexión directa de un osciloscopio, lo que es esencial para realizar ensayos y pruebas de diagnóstico sin necesidad de modificar el diseño original.
- En caso de que sea necesario desensamblar la placa o modificar el valor de los potenciómetros, será indispensable recalibrar el sistema de conversión analógico-digital (ADC) para asegurar que los valores medidos coincidan con los valores reales de operación.

De esta manera, el proyecto está preparado para ser mejorado o expandido en futuras iteraciones, proporcionando una base sólida sobre la cual desarrollar nuevas funcionalidades o resolver las limitaciones actualmente presentes.

Bibliografía

- [1] «Plantilla Proyecto Eléctrico - Universidad de Costa Rica.» (2017), dirección: <https://es.overleaf.com/latex/templates/plantilla-proyecto-electrico/thtnrybqfsbf>. (Accedido: 13/11/2022).
- [2] A. Technologies, «DC Power Supply Handbook,» *Application Note 90B*, 2000.
- [3] Tektronix. «PWS4000 Series Programmable DC Power Supplies.» (), dirección: <https://www.tek.com/product-series/pws4000-programmable-dc-power-supplies>. (Accedido: 13/11/2022).
- [4] L. Zhang y F. C. Lee, «High-Frequency Magnetic Integration for DC-DC Converters,» *IEEE Transactions on Power Electronics*, 2013.
- [5] J. W. Palmour y S. Scofield, «Wide Bandgap Semiconductor Devices for Power Electronics,» *IEEE Journal of Emerging and Selected Topics in Power Electronics*, 2019.
- [6] M. Brown, «Smart Power Supplies: The Future of Power Management,» *Electronics Weekly*, 2020.
- [7] R. Kumar y P. Singh, «Miniaturization Techniques in Power Electronics,» *International Journal of Advanced Research in Electrical, Electronics and Instrumentation Engineering*, 2017.
- [8] S. Hoffmann y M. Lang, «Integration of Renewable Energy Sources with Smart DC Grids,» *Renewable and Sustainable Energy Reviews*, 2021.
- [9] J. Matijak E. & Pelinski, «Diseño y construcción de una fuente de alimentación DC lineal con control digital de tensión y corriente,» *Facultad de Ingeniería, UNaM*, 2023.
- [10] «ISO154X Low-Power Bidirectional I2C Isolators.» (), dirección: <https://www.ti.com/lit/ds/symlink/iso1541.pdf>. (Accedido: 02/07/2024).
- [11] «uA7800 Series Positive-Voltage Regulators.» (), dirección: <https://www.sparkfun.com/datasheets/Components/LM7805.pdf>. (Accedido: 02/07/2024).
- [12] «2N2222A Amplifier Transistor NPN Silicon.» (), dirección: <https://www.onsemi.com/pdf/datasheet/p2n2222a-d.pdf>. (Accedido: 02/07/2024).
- [13] «TL084xx.» (), dirección: <https://www.st.com/resource/en/datasheet/tl084ac.pdf>. (Accedido: 02/07/2024).
- [14] F. Botterón, «Diseño de controladores en el dominio de tiempo discreto,» *Sistemas de Control 2, Facultad de Ingeniería UNaM*, 2020.
- [15] KiCad. «KiCad EDA.» Versión 6.0.8. (2024), dirección: <https://kicad.org/>.

