Roslota in Manual book immer aut O.

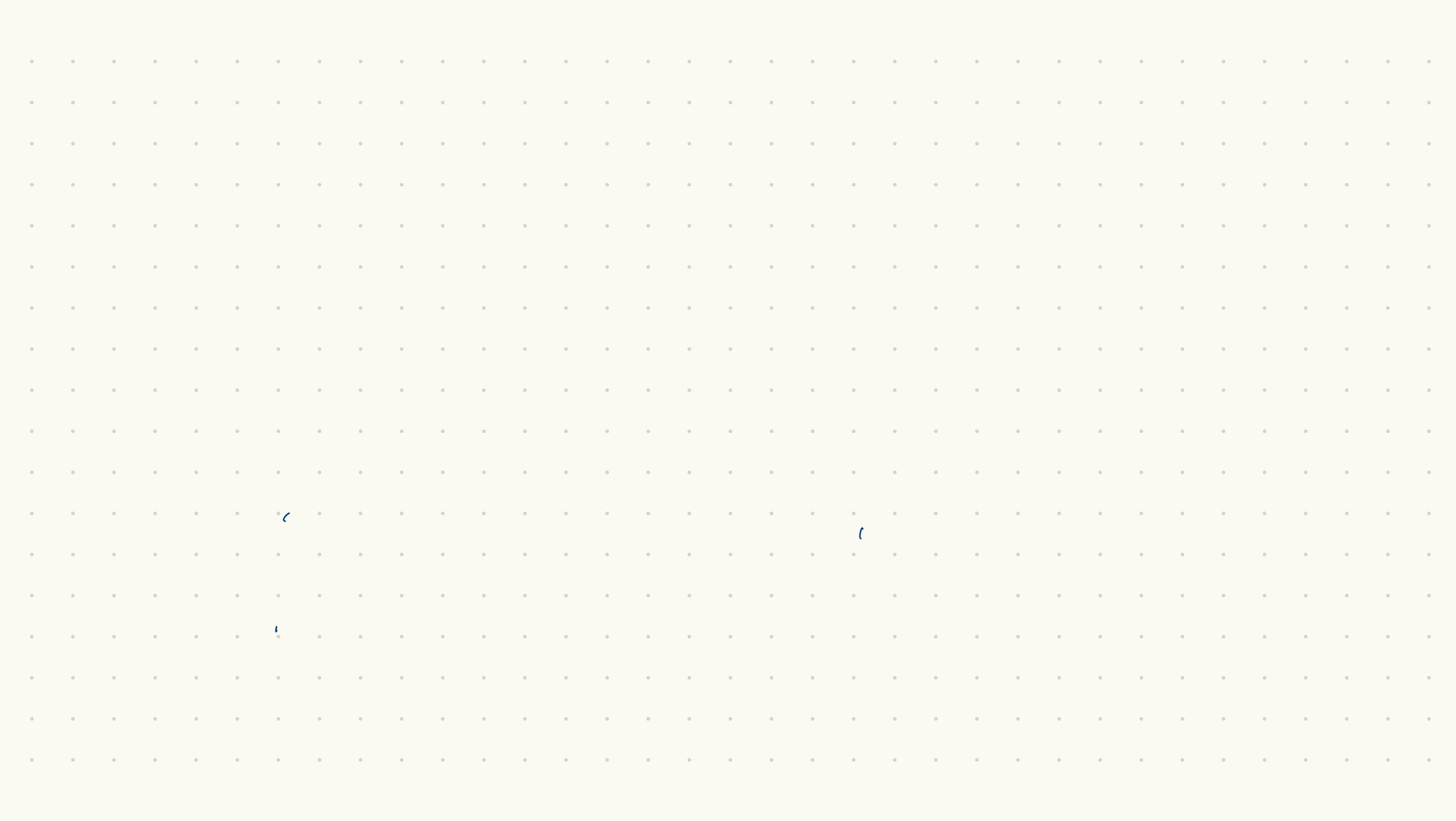
add; x6, x0, 7 (2) x6 = x0+7 S. *13

Imm [17:0] rs1 fuct3 rd opcode

12 bit 3bit 56it 7-bit

S-13 S-13 S-104.113 S-13 S-104

000000011100000 000 00110 0010011



Ori x2, x0,5= 0000000000 0000 0000 00000 0010011 5 XO funct3 X2 OVI add x37, x6, x2= 0000000 0000 000 0000 11111 200 X1, XU, XL- UUU UUU X2 Femct3 X6 X37 dddi x6,x0,7 => x6=7 ori x2,x0,5 => x2=5 add x31, x6, x2 => x31 = x6 + x2 = 7 + 5 = 12

Das Regisker PC hälf die udhresse des nächste auszuführech Betehle.

In beispiel haben wir es benutzen indem unir ub tdresse Ottoco

die Betehle hintreinande auszehöht haben.

Der Fetch-execute- 24dus beschreibt den dus de Prozessor die Befehle dufrunt und auszlinheit.

jal x O loop

71111111001111111 0000 110111

jal XD, loop Dump and link Jump and link springt zur Advisse wodas Label loop hinzeigt und Speichert diese falreure in das ansegebene Résister du abor XD fost Verdrahlet ist spickt dus hier keinz Rolle aso werch hier die Register x6, x2 immy bei jeden Warchlart mitt 7 und 5 belest und dann wieder in x31 zwamny ceddiwt