Logic Design Lab Lab 6

Group ID: 4

Name: Süleyman AKTAŞ ID:05180000107

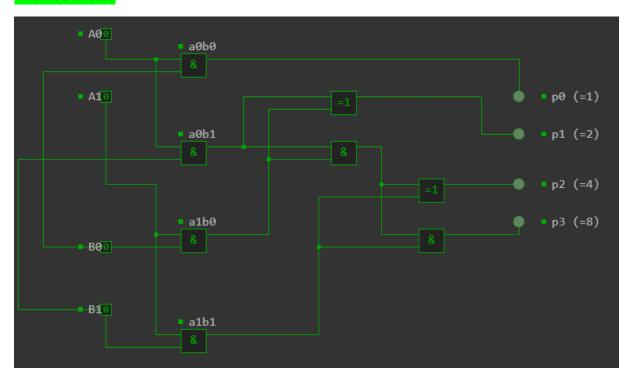
Name: Ertuğrul KANTAR ID:05190000086

Problem description

Girdileri uygun şekilde AND'ledikten sonra Half-Adder'lara sum ve carry'lerimizi uygun şekilde bağlayarak çıktılarımızı elde ettik.

A1	B1	A0	В0	P3(=8)	P2(=4)	P1(=2)	P0(=1)
0	0	0	0	0	0	0	0
0	0	0	1	0	0	0	0
0	0	1	0	0	0	0	0
0	0	1	1	0	0	0	1
0	1	0	0	0	0	0	0
0	1	0	1	0	0	0	0
0	1	1	0	0	0	1	0
0	1	1	1	0	0	1	1
1	0	0	0	0	0	0	0
1	0	0	1	0	0	1	0
1	0	1	0	0	0	0	0
1	0	1	1	0	0	1	1
1	1	0	0	0	1	0	0
1	1	0	1	0	1	1	0
1	1	1	0	0	1	1	0
1	1	1	1	1	0	0	1

Ekran Görüntüsü



https://simulator.io/board/91OnIPZxhG/1

Video, Egeders'e eklendi.