Cover Page

Logic Design Lab Lab3

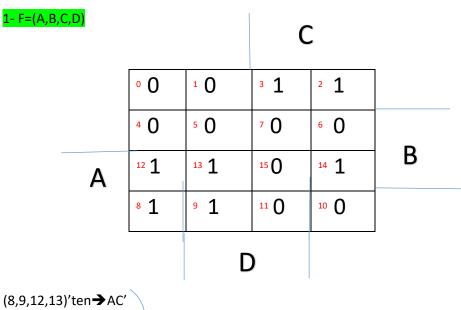
Group ID: 4

Name: Süleyman AKTAŞ ID:05180000107

Name: Ertuğrul KANTAR ID:05190000086

Problem description

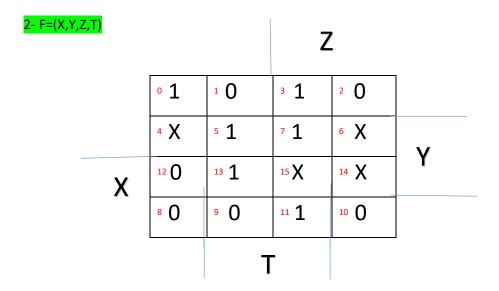
Verilen mintermleri Karnaugh haritalarına işledik. Haritalarla sadeleşmiş denklemlere ulaştık. Daha sonra ifadelerin devrelerini simulator.io da kurduk ve doğruluk tablolarını oluşturduk.



(8,9,12,13)'ten→AC' (12,14)'ten →ABD' F(A,B,C,D)=AC'+ABD'+A'B'C (2,3)'ten →A'B'C'

F(A,B,C,D) Doğruluk Tablosu

A	В	C	D	F=AC'+ABD'+A'B'C
0	0	0	0	0
0	0	0	1	0
0	0	1	0	1
0	0	1	1	1
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	1
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	0



(5,7,13,15)'ten →YT`

(3,7,11,15)'ten →ZT

F(X,Y,Z,T)=YT+ZT+X'Z'T'

(0,4)'ten → X'Z'T'

F(X,Y,Z,T) Doğruluk Tablosu

X	Y	Z	T	F=YT+ZT+X'Z'T'
0	0	0	0	1
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	1
0	1	0	1	1
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	1
1	1	0	0	0
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

Link: https://simulator.io/board/VcGwQiqT8h/1

Video, Egerders'e eklendi.