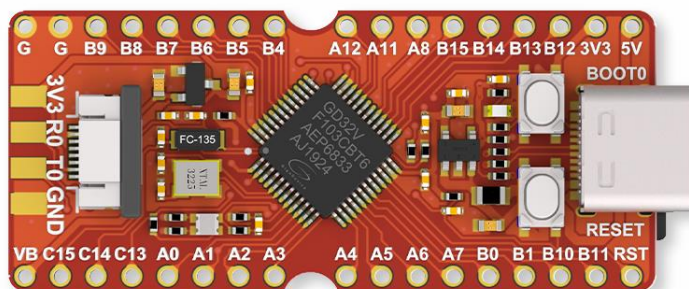


Sipeed Longan Nano 规格书

v1.0



特性:

- 芯片内置 128KB Flash, 32KB SRAM
- 4 x 通用 16 位定时器, 2 x 基本 16 位定时器, 1 x 高级 16 位定时器
- 看门狗, RTC, SysTick
- 3 x USART, 2 x I2C, 3 x SPI, 2 x I2S, 2 x CAN, 1 x USBFS (OTG)
- 2 x ADC (10 channel), 2 x DAC

本文档更新记录

V1.0	2019 年 8 月 28 日编辑; 原始文档

功能概述

CPU :	基于 RISC-V 32 位内核的 GD32VF103CBT6
内核功耗:	仅传统 Cortex-M3 的 1/3
芯片内置:	128KB Flash, 32KB SRAM
外设情况:	4 x 通用 16 位定时器, 2 x 基本 16 位定时器, 1 x 高级 16 位定时器, 看门狗, RTC, SysTick 3 x USART, 2 x I2C, 3 x SPI, 2 x I2S, 2 x CAN, 1 x USBFS (OTG) , 2 x ADC (10 channel) , 2 x DAC

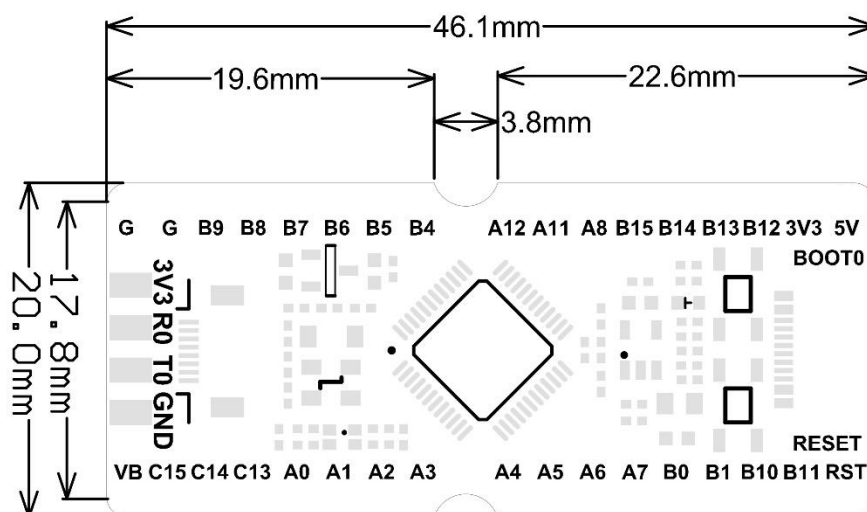
软件概述

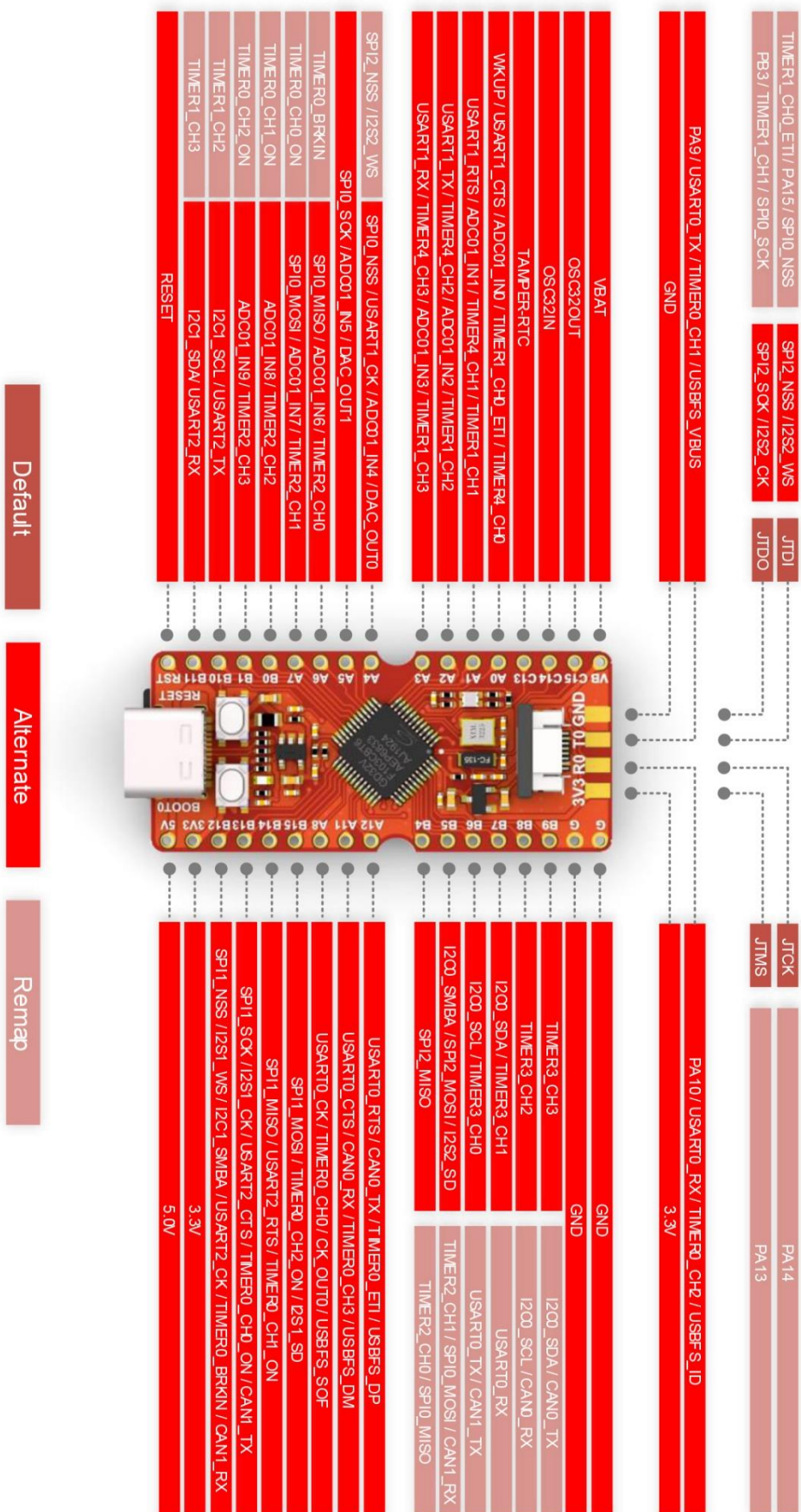
IDE	PlatformIO IDE, 支持调试, arduino
编译工具链&调试器	GCC、OpenOCD
操作系统	RT-Thread、LiteOS

硬件概述

晶振	8MHz 无源高速晶振+32.768KHz 低速 RTC 晶振
连接器	双排 2.54 间距插针
存储扩展	短体 TF 卡槽
显示扩展	8pin 0.5mm FPC 座扩展 160x80 RGB IPS LCD (SPI 接口)
调试接口	2x4 插针引出 JTAG 调试接口

尺寸信息	
长	46.1mm
宽	20mm





资源	
官网	www.sipeed.com
Github	https://github.com/sipeed
BBS	http://bbs.sipeed.com
SDK 相关信息	dl.sipeed.com/ LONGAN/Nano/SDK
HDK 相关信息	dl.sipeed.com/ LONGAN/Nano/HDK
E-mail(技术支持和商业合作)	support@sipeed.com
telgram link	https://t.me/sipeed
龙眼 Longan RV 技术交流群	816177882
龙眼 Longan wiki	longan.sipeed.com
龙眼资料下载	http://dl.sipeed.com/LONGAN/Nano/



免责声明和版权声明

本文档中的信息（包括 URL 地址）如有更改，恕不另行通知。
该文档由 Sipeed 提供，不附带任何形式的担保，包括任何适销性担保，以及其他地方提及的任何提案，规范或样本。本文档不构成责任，包括使用本文档中的信息侵犯任何专利权。

Copyrights © 2019 Sipeed Limited. All rights reserved.