

Trabajo Práctico N° 1

ALU

ALU

- Implementar en FPGA una ALU.
- Utilizar las placas de desarrollo Basys II o Nexys III.
- La ALU debe ser parametrizable (bus de datos) para poder ser utilizada posteriormente en el trabajo final.
- Validar el desarrollo por medio de Test Bench.
- Fecha de Entrega: **06/09/2017**

Operaciones

Operación	Código
ADD	100000
SUB	100010
AND	100100
OR	100101
XOR	100110
SRA	000011
SRL	000010
NOR	100111

ALU

