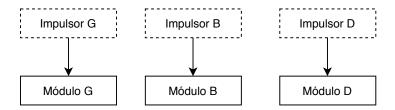


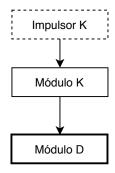
Etapas da integración incremental ascendente:

As etapas de integración serían 6 no caso de contar cos módulos seguintes.

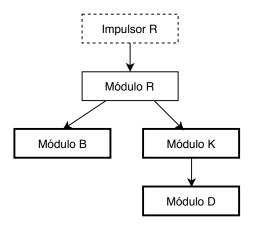
Etapas 1,2 e 3: Realízanse as probas unitarias de G, B e D. Os impulsores represéntanse cun borde punteado na seguinte gráfica.



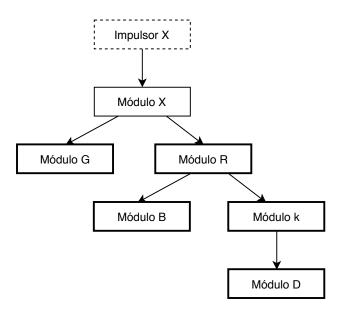
Etapa 4: Realízanse de forma simultánea, a proba de unidade de D e a de integración (ou de interface) D-K. O módulo xa probado en etapas anteriores represéntanse cun borde groso na seguinte gráfica.



Etapas 5: Realízase de forma simultánea, as probas de unidade de B e de K as de integración (ou de interface) B-R e B-K. Os módulos xa probados en etapas anteriores represéntanse cun borde groso na seguinte gráfica.

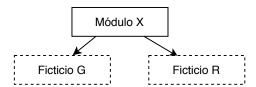


Etapa 6: Incorpórase o módulo X e próbase o programa completo, que non require impulsores, xa que todo o código de xestión da entrada e saída do programa está presente.

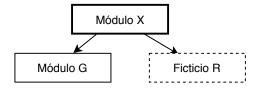


Etapas da integración incremental descendente (orde primeiro en anchura):

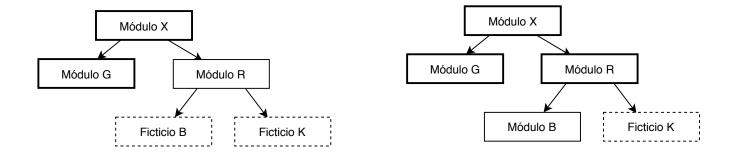
Etapa 1: Realízase a proba unitaria de X. Os ficticios represéntanse cun borde punteado na seguinte gráfica.



Etapa 2: Realízase simultaneamente a proba de unidade de G e a de integración (ou de interface) X-G. Os módulos probados en etapas anteriores represéntanse cun borde groso na seguinte gráfica.



Etapas 3 e 4: Realízanse simultaneamente a proba de unidade de R e a de integración (ou de interface) X-R, e a continuación realízase simultaneamente a proba da unidade B e a in-terface R-B. Os módulos probados en etapas anteriores represéntanse cun borde groso na seguinte gráfica.



Etapas 5 e 6: Realízanse simultaneamente a proba de unidade de K e a de integración (ou de interface) R-K, e a continuación realízase simultaneamente a proba da unidade D e a interface K-D, quedando toda a integración probada.

Os módulos probados en etapas anteriores representanse cun borde groso na seguinte gráfica.

