

Cerințe pentru proiectul de laborator

SCID 2021-2022

Se pot obține maximum 5 puncte.

- 1.** Rezolvarea corectă a temei de proiect pe hârtie. (0.5p)
- 2.** Implementarea inversorului CMOS
 - a) Schema electrică la nivel de tranzistor (0.25p)
 - b) Circuitul de test cu verificarea funcționării (0.25p)
 - c) Măsurarea timpilor de tranziție și a timpului de propagare. (0.25p)
- 3.** Circuitul combinațional
 - a) Schemă electrică (0.25p)
 - b) Circuitul de test cu verificarea funcționării (0.25p)
- 4.** Circuitul secvențial
 - a) Schemă electrică (0.25p)
 - b) Circuitul de test cu verificarea funcționării (0.25p)
- 5.** Implementarea finală
 - a) Schema finală a automatului (0.75p)
 - b) Verificarea funcționalității circuitului (se verifică toate stările de tranziție) (1.5p)
- 6.** Aspect documentație (foi de capăt, pagini numerotate etc.). (0.5p)

Specificații :

- I. Simulările trebuie să scoată în evidență funcționalitatea circuitului conform tabelului de adevăr.
- II. Documentația este un document PDF care va conține cerințele de mai sus, cât și explicații, capturi de ecran la circuite, simulări și rezolvarea pe hârtie a automatului.
- III. Se va realiza o arhivă cu proiectul final din LTspice.
- IV. Documentul PDF și arhiva cu automatul se vor trimite profesorului de laborator până la data stabilită.
- V. Proiectul trebuie susținut personal, iar răspunsurile la întrebări vor influența nota finală.