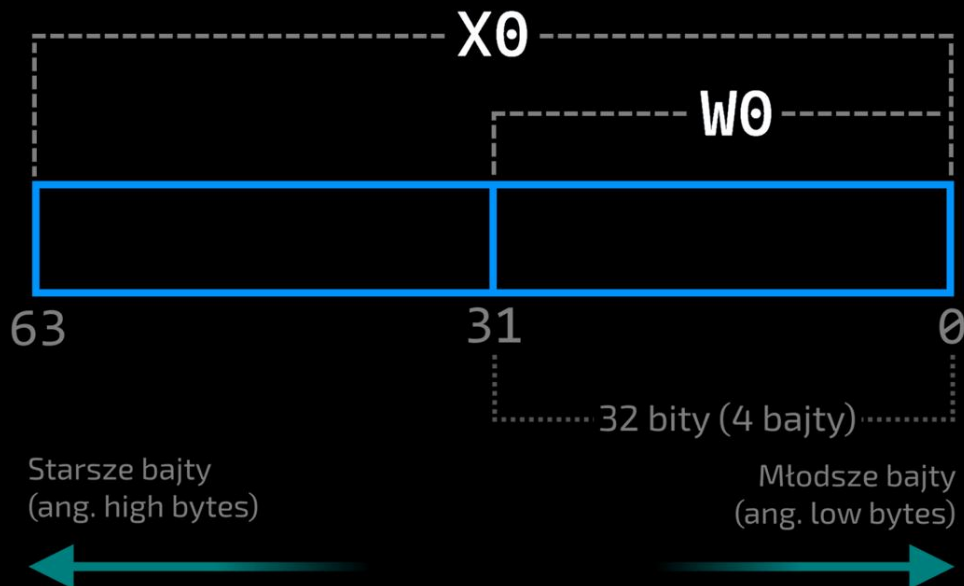


ARM64 Architecture (AArch64, Armv8.2+)

Architektura procesorów ARM64 (AArch64, Armv8.2+)

General Purpose Registers

Rejestry ogólnego przeznaczenia



Architektura zapewnia 31 rejestrów ogólnego przeznaczenia. Rejestry nazwane od **W0** do **W30** mają rozmiar 32 bity (4 bajty). Natomiast rejestry nazwane od **X0** do **X30** mają rozmiar 64 bity (8 bajtów) każdy.

Bibliography

- Arm Limited, 2023 – Learn the architecture. A64 Instruction Set Architecture