ARM64 Architecture (AArch64, Armv8.2+)
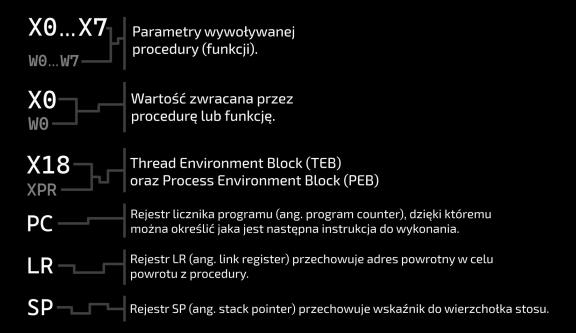
Architektura procesorów ARM64 (AArch64, Armv8.2+)

Misc. Registers

Inne rejestry

X0 ... X7
W0 ... W7
Parametry wywoływanej procedury (funkcji).

X0
W0
Wartość zwracana przez procedurę lub funkcję.

X18
XPR
Thread Environment Block (TEB) oraz Process Environment Block (PEB)

PC — Rejestr licznika programu (ang. program counter), dzięki któremu można określić jaka jest następna instrukcja do wykonania.

LR — Rejestr LR (ang. link register) przechowuje adres powrotny w celu powrotu z procedury.

SP — Rejestr SP (ang. stack pointer) przechowuje wskaźnik do wierzchołka stosu.

Bibliography

■ Arm Limited, 2023 – Learn the architecture. A64 Instruction Set Architecture