

	rt	ra	6 bits op	5 bits rs	5 bits rt	16 bits imm
Sw	\$v0, 40(\$0)		101011	00000	00010	0000 0000 0010 1000
Sw	\$ra, 40(\$0)		101011	00000	11111	0000 0000 0010 1000
Sw	\$t0, 20(\$0)		101011	00000	01000	0000 0000 0001 0100