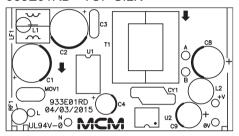
ESTE DOCUMENTO É DE PROPRIEDADE DA MCM ©, SENDO VEDADA SUA REPRODUÇÃO OU TRANSFE-RÊNCIA PARA TERCEIROS SEM NOSSA AUTORIZA-

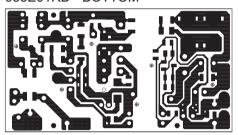
FO PDS-051 - REV. D

REV.	DATA	RAE
В	06/01/14	933-04
С	04/03/15	933-08
D	04/03/15	933-08

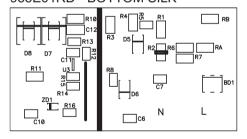
933E01RD - TOP SILK



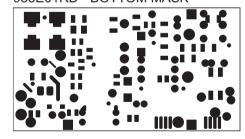
933E01RD - BOTTOM



933E01RD - BOTTOM SILK



933E01RD - BOTTOM MASK



	Head: S	pecific
HS liance	Cod./De	scr.:PC
R	Drawn:	Walt
	Α.	1 D'

cation of PCI MCM INSPECTION: 06 PTS - CIE_PCI Scale: S.E.

CI0651-RS / 933E01RD Cod.: 933F01R ter Sérgio Proj.: **933**

Unit.: mm Date: 04/03/15 Approved: Diego Sepulveda

ESTE DOCUMENTO É DE PROPRIEDADE DA MCM ©, SENDO VEDADA SUA REPRODUÇÃO OU TRANSFE-RÊNCIA PARA TERCEIROS SEM NOSSA AUTORIZA-

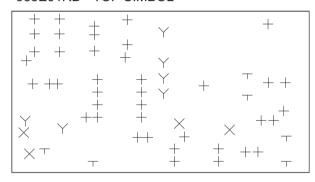
FO PDS-051 - REV. D

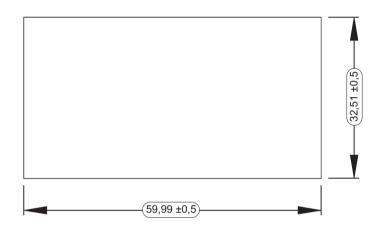
Т	REV.	DATA	RAE
	В	06/01/14	933-04
	С	04/03/15	933-08
	D	04/03/15	933-08

06 PTS - CIE_PCI

Scale: **S.E.** Unit.: **mm**

933E01RD - TOP SIMBOL





Drill Table				
Hole Dia (mm)	Symbol	Quantity	Plated	
0.900	+	74	No	
1.000	×	4	No	
1.100	Υ	6	No	
1.200	_	6	No	
3.000	X	4	No	

=> 33 pad located on the Panel (33 furos localizados no painel)

=> Located on the Panel (Localizados no painel)

		MCM INSPECT	
nce	Cod./Descr.: PCI0651-RS / 933E01RD	Cod.: 933F01F	?
	Drawn: Walter Sérgio	Proj.: 933	A
	Approved: Diego Sepulveda	Date: 04/03/15	TECN

THIS DOCUMENT IS MCM © COPYRIGHT, ALL RIGHTS RESERVED. IT MUST NOT BE REPRODUCED OR TRANSFERRED TO THIRD PARTIES WITHOUT OUR PRIOR WRITTEN PERMISSION.

ESTE DOCUMENTO É DE PROPRIEDADE DA MCM ®, SENDO VEDADA SUA REPRODUÇÃO OU TRANSFERÊNCIA PARA TERCEIROS SEM NOSSA AUTORIZA-

* * * * * * * * * *

V-Grove positioning tolerance not cumulative. V-Grove positioning tolerance not cumulative.

V-Grove positioning tolerance not cumulative.

V-Grove positioning tolerance not cumulative.

V-Grove positioning tolerance not cumulative.

V-Grove positioning tolerance not cumulative.

V-Grove positioning tolerance not cumulative.

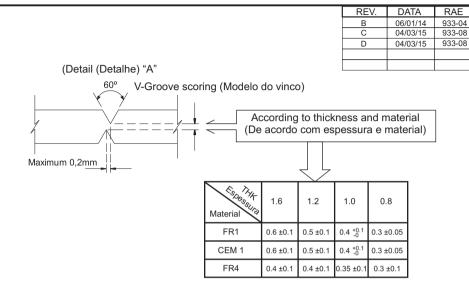
V-Grove positioning tolerance not cumulative.

V-Grove positioning tolerance not cumulative.

V-Grove positioning tolerand not cumulative.

-(65±0.25)

FO PDS-051 - REV. D



- 1	MP	OR	TAI	NT	Έ

- · A dimensões das placas individuais são para referência no posicionamento das fresas para confecção dos vincos, utilizados para o posicionamento das ferramentas, portanto são sujeitas as compensações pelo fabricante, para obtenção dos resultados finais.
- Após a depanelização, as placas individuais podem sofre uma variação de dimensional de até ±0.5mm.

IMPORTANT:

- The dimensions of the individual plates are of reference only to positioning of cutters for making of the V-GROVE. Used for positioning the tools therefore are subject to the compensation by manufacturer to obtaining the desired end results.
- · After the depanelization process, the individual plates may suffer a dimensional variation of ± 0.5 mm.



Head: Specification of PCI MCM INSPECTION: 06 PTS - CIE_PCI Cod./Descr.: PCI0651-RS / 933E01RD Cod.: 933F01R Rev.: D Scale: S.E.

Drawn: Walter Sérgio Proj.: 933
Approved: Diego Sepulveda Date: 04/03/15

Unit.: mm
| Flh.: 3/5

ESTE DOCUMENTO É DE PROPRIEDADE DA MCM ©, SENDO VEDADA SUA REPRODUÇÃO OU TRANSFE-RÊNCIA PARA TERCEIROS SEM NOSSA AUTORIZA-ÇÃO POR ESCRITO.

FO PDS-051 - REV. D DATA 06/01/14

04/03/15

04/03/15

RAE

933-04

933-08

933-08

REV.

С

D

Specifications					
01- Material: Shall be UL 94V-0 con					
02- Number of layers: ☑ One Layer ☐ Two L	ayers	6 Layers			
03- Copper Thickness 17 microns (0,5 Oz)	35 microns (1 Oz)	☐ 70 microns (2 Oz)			
Internal Layers 17 microns (0,5 Oz)	35 microns (1 Oz)	☐ 70 microns (2 Oz)			
		2,0mm			
and highly transparent. Mask Th (0.002") maximum.	pe SMOC. Mask material shall be rating of the base material. Mask ickness shall be 0.0127mm (.000	shall be in selected color			
Solder Mask Color: ☐ Red ☐ Yellow	⊠ Green				
Solder Mask Process:					
06- Silk screen: Legends and other non conductive white polymer or		ask using non-nutrient,			
Silk Screen Color: Top silk Black White	Bottom silk Black	⊠White			
07- Finish: Exposed copper sha l be protect ☐ OSP ☐ TIN CHEMIC	by finishi process in compliance	with ROHS Directive. HOT AIR LEAD FREE			
otherwise noted on this drawing PCB shall be marked in accordance 09- Holes: Diameters, annular rings and loc	ordance with IPC-A-6OOF and IP PCB shall be U.L. recognized in ance with recognized category ZF cations tolerances shal be IPC 26	accordance with UL796. PMV2 requirements. 15 Class B, all holes are			
defined in accompanying drill fill 10- Conductive traces: Width tolerance shaw be IPC 2 width <0.330mm (0.013") - Clas 0.330 (.013") < width <= 0.635 width > 0.635 ("0.025") - Class ,	s C .025") Class B	nm, except unlike specified.			
11- Dimensions: All dimensions apply after all fin		on			
12- Artwork: All layers are viewed from the p	rimary (TOP) side. The following				
fabricate the current revision PC 13- Testing: Board shall be electrically tested					
	unless exist a different specification	on.			
15- Scoring Drawing: By NC Rout.					
	coring (Up to Down) of ±0,20mm oul" result of the process must b				
1 Packaging	Vaccum process with silica gel packets and humidity indication	It can not be damaged / broken			
2 Identification	Label	Product code			

	1	Packaging	Vaccum process with silica gel packets and humidity indication	It can not be damaged / broken
	2	Identification	Label	Product code
Γ	3	Provision in the package	Not applicable	Not applicable
Γ	4	Reports and certificates	Each batch	Identifying reports of compliance with the RoHS directive

02- N	4V-0", identificando que o	material está de	acordo com as		esta.
_	☐ Fenolite FR1 ☐ CE úmero de camadas:	ΞM-1 ∟	FR4	⊠ 22F	
03- E	∏ Face Simples [Dupla Face	4 Cam	adas [6 Camadas
	spessura de cobre 17 microns (0,5 Oz)	⊠ 35 m	nicrons (1 Oz)] 70 microns (2 Oz)
	amadas internas 17 microns (0,5 Oz)	☐ 35 m	nicrons (1 Oz)		70 microns (2 Oz)
	spessura da Placa		1,6mm	2,0mm	2,4mm
O A	processo de "cura" da m máscara deverá ser na c	áscara de solda r or selecionada no	não poderá deg o item abaixo, e	gradar a taxa c e possuir a l ta ti	ordo com a norma IPC-SM- de flamabilidade do materia ransparência. A Espessura o máximo 0.0508mm (0.00
	or da Máscara de Solda: ☐ Vermelha ☐ Ar	marela 🗵	☑ Verde		
	rocesso da Máscara de S ☐ Epoxi ☐ U\		☑ PhotoImagea	ab l e	
06- Si l iv	ilk screen: Legendas e ou rre de nutrientes, a base c	tros símbo l os e n le polímero não c	omenclatura so ondutivo ou tini	obre a máscar la epoxi.	a de solda, deverá utilizar t
	or do Silk Screen:		Ti	🖂	
	ado TOP Preto	Branco Lado	BOTTOM [☐ Preto 🗵	Branco
	.cabamento:) cobre exposto, deverá s	er protegido por p	rocesso de ac	abamento con	npatível com a diretiva RO
		NHO QUÍMICO	ENIG		HOT AIR LEAD FREE
-	A 001	1110 40	<u> </u>	_	IOTAIN CENE
P co se	ontrário neste desenho. C er marcado que está de a	PCB deverá ser	reconhecido U	J.L. de acordo	Exceto se existir anotação e com UL796. O PCB dever
to		s no arquivo de fu	uração (.NCD)	que acompan	
10- T	rilhas e Condutores: olerância de espessura d argura <0.330mm (0.013 .330 (.013") < Largura <=	eve ser de acord ") - Class C : 0.635 (.025") Cla	lo com a IPC 2	,	
0.	argura > 0.635 ("0.025") - Dimensões:				
0. La 11- D	adae ae dimensões são a	nlinávais anás a s	· finalização de	· tadae as proc	soccoe de acahamento
0. Li 11- D Ti 12- A	arte Fina l : Todos os " l ayers" são visto		-		cessos de acabamento. do para a fabricação da
0. Li 11- D To 12- A To co 13- T	Arte Final: Todos os "layers" são visto orrente vesão do PCB. Teste Elétrico:	os a partir do TOP	P. Este docume	ento é requerio	do para a fabricação da
0. Li 11- D Ti 12- A Ti co 13- T A	ute Final: odos os "layers" são visto orrente vesão do PCB. este Elétrico: u placa deverá ser submet narca de identificação de	os a partir do TOP	P. Este docume	ento é requerio	do para a fabricação da
0. Li 11- D To 12- A To cc 13- T A m 14- U	urte Final: iodos os "layers" são visto orrente vesão do PCB. Teste Elétrico: In placa deverá ser submet arca de identificação de Jinidades e Tolerâncias: iodas as medidas estão e	os a partir do TOP tida a teste elétric que foi submetida m milímetros, exc	2. Este docume co, para assegu a a este. ceto quando exi	ento é requerio arar a qualidad istir especifica	do para a fabricação da e desta. E deverá conter ção em contrário.
0. Li 11- D To 12- A To cc 13- T A m 14- U To To To	urte Final: 'odos os "layers" são visto orrente vesão do PCB. 'este Elétrico: , placa deverá ser submet narca de identificação de Jnidades e Tolerâncias: 'odas as medidas possuei 'odas as medidas possuei	os a partir do TOP tida a teste elétric que foi submetida m milímetros, exc m tolerância de ±	co, para assegu a a este. ceto quando exi 0,5mm, exceto	ento é requerio arar a qualidad istir especifica	do para a fabricação da e desta. E deverá conter
0. La 11- D To 12- A To 00 13- T A M 14- U To To 15- V D O	rte Final: rodos os "layers" são visto orrente vesão do PCB, este Elétrico: placa deverá ser submel arca de identificação de hidades e Tolerâncias: rodas as medidas estão e rodas as medidas possuel finco: leverá ser efetuado por fe o desalinhamento máximo desalos possuel rodes as presentes de servicas esta e rodas as medidas possuel finco:	os a partir do TOP tida a teste elétric que foi submetida m milímetros, exc m tolerância de ± erramenta CNC (N o admittido entre os e "A". O ângulo o	P. Este docume to, para assegu a a este. teto quando exi 0,5mm, exceto NC Rout). s vincos (Super	ento é requerio irar a qualidad istir especifica o quando exist rior para o Infe	do para a fabricação da e desta. E deverá conter ção em contrário.
11- D To 12- A To CC 13- T A M 14- U To To D O	urte Final: 'odos os "layers" são visto orrente vesão do PCB. 'este Elétrico: placa deverá ser submet arca de identificação de Inidades e Toleráncias: odas as medidas estão e 'odas as medidas possuei (inco:)everá ser efetuado por fe odes alinhamento máximo ode se verificar no detalh	s a partir do TOP tida a teste elétric que foi submetide m millmetros, exc m tolerância de ± erramenta CNC (h a dmittido entre o: e "A". O ângulo o	P. Este docume co, para assegu a a este. ceto quando exi 0,5mm, exceto vincos (Super do vinco deverá	ento é requerio urar a qualidad istir especifica o quando exist rior para o Infe à ser de 60°. A	do para a fabricação da e desta. E deverá conter ção em contrário. ir especificação em contrá

3 Disposição na embalagem Não aplicável

A cada lote

Relatório e certificados

ead: Specification of PCI	MCM INSPECT	ΓΙΟΝ: 06 PTS - (CIE_PCI
od./Descr.: PCI0651-RS / 933E01RD	Cod.: 933F01F	Rev.: D	Scale: S.E.
rawn: Walter Sérgio	Proj.: 933	MCM TECNOLOGIA INDUSTRIAL	Unit.: mm
proved: Diego Sepulveda	Date: 04/03/15	TECNOLOGIA INDUSTRIAL	Flh.: 4/5

Identificando laudo de conformidade com a diretiva RoHS

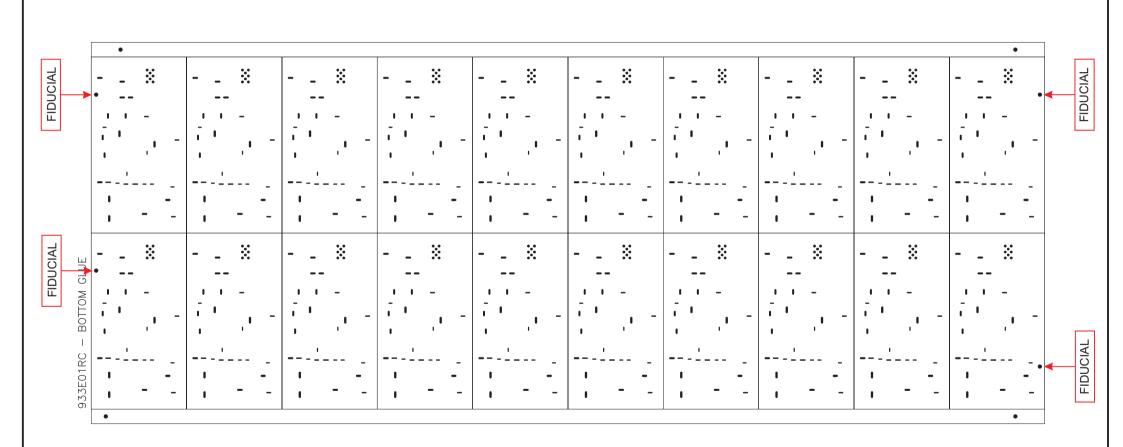
Não aplicável

THIS DOCUMENT IS MCM © COPYRIGHT, ALL RIGHTS RESERVED. IT MUST NOT BE REPRODUCED OR TRANSFERRED TO THIRD PARTIES WITHOUT OUR PRIOR WRITTEN PERMISSION.

ESTE DOCUMENTO É DE PROPRIEDADE DA MCM ©, SENDO VEDADA SUA REPRODUÇÃO OU TRANSFE-RÊNCIA PARA TERCEIROS SEM NOSSA AUTORIZA-CÃO POR ESCRITO.

FO PDS-051 - REV. D

REV.	DATA	RAE
В	06/01/14	933-04
С	04/03/15	933-08
D	04/03/15	933-08



SIDE SQUEEGEE (LADO DO RODO)

Note (Nota):

- Frame size 29" with chrome stainless steel, thickness 0.254mm 10mils. (Quadro 29" com aço inox, espessura de 0,254mm 10mils).
- Fiducial mark dark by laser (Fiducial escuro por laser)
- Centered image (Imagem centralizada)
- Stencil for glue bottom side. (Stencil para cola lado da solda)
- Revision stencil RC (Revisão do stencil RC)



	Head: Specification of PCI	MCM INSPECTION	: 06 PTS - 0	CIE_PCI
RoHS	Cod./Descr.: PCI0651-RS / 933E01RD	Cod.: 933F01R	Rev.: D	Scale: S

Drawn: Walter Sérgio Proj.: 933
Approved: Diego Sepulveda Date: 04/03/15

MENT FECNOLOGIA INDUSTRIAL

Unit.: mm Flh.: 5 / 5