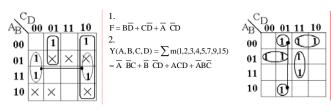
## 浙江大学 2008 - 2009 学年秋冬季学期 《数字电路》课程期中考试答案

考试时间: \_2008\_年\_11\_月\_11\_日, 所需时间: \_90\_\_分钟

| 考生如 | 生名: |    | 学号: |   | : |     |
|-----|-----|----|-----|---|---|-----|
| 题序  | _   | 11 | Ξ   | 四 | 五 | 总 分 |
| 得分  |     |    |     |   |   |     |
| 评卷人 |     |    |     |   |   |     |

## 一. 化简下列逻辑函数,要求表达式尽量简单.(20分)

- 1、  $F(A,B,C,D) = \sum m(1,2,4,12,14) + \sum d(5,6,7,8,9,10)$ , 其中, d 为任意项
- $2, \quad Y = A'B'D + A'BC' + BCD + AB'C'D + A'B'CD'$



二. (30分)

## 1.用一个 3 线-8 线译码器和门电路设计下列逻辑函数.

 $Y_1 = AB + AC'$ 

 $Y_2 = (A'B + BD)' \bullet BC + A'B + BC'$ 

 $Y_1 = ABC + ABC' + AB'C' = (m_7'm_6'm_4')'$ 

 $Y_1 = ABCD' + ABC' + A'BC + A'B'C'$ 

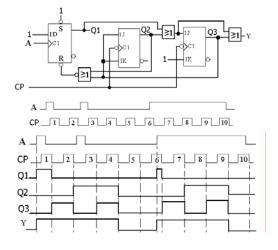
Q2、Q1和Y的波形. (20分)

 $= m_7 D^{\prime} + m_6 + m_3 + m_2$ 

 $=((m_7^{/}+D)^{/}m_6^{/}m_3^{/}m_2^{/})^{/}$ 

1

三. 分析图中所示的时序电路, 画出在图中所示的输入信号 A 和时钟 CP 作用下 Q3、

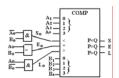


 $2.H- \uparrow 4$  位二进制比较器和门电路设计 5 位二进制比较器; 即电路的输入为两个 5 位二进制无符号数 A  $(A_4A_3A_2A_1A_0)$ 、B  $(B_4B_3B_2B_1B_0)$  ,输出 L 、 E 、 S 分别表示 A>B 、 A=B 、 A<B .

方法1:

| A<sub>0</sub> B<sub>0</sub> | L<sub>0</sub> E<sub>0</sub> S<sub>0</sub> |
| 0 0 0 1 0 |
| 0 1 0 0 1 |
| 1 0 1 0 0 |

0 1

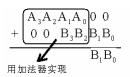


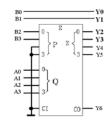
方法2

| 万 <u>法2</u> | :              |                |                |       |    |   |  |
|-------------|----------------|----------------|----------------|-------|----|---|--|
| $A_4$       | $\mathbf{B}_4$ | $\mathbf{L_0}$ | $\mathbf{E}_0$ | $S_0$ | 输出 | $L = A_4 \overline{B}_4 + \overline{A \oplus B} \bullet L_0$  |  |
| 1           | 0              | ×              | ×              | ×     | L  | $\mathbf{E} = \overline{\mathbf{A} \oplus \mathbf{B}} \bullet \mathbf{E}_0$   |  |
| 1           | 1              | 1              | 0              | 0     |    | $S = \overline{L + E}$  |  |
| 0           | 0              | 1              | 0              | 0     |    | Ao COMP So  |  |
| 1           | 1              | 0              | 1              | 0     | E  | A1 1 2 P <q &="" 0="" 21="" e="" e0="" s<="" td=""></q>   |  |
| 0           | 0              | 0              | 1              | 0     |    | 0 - c P>Q 20  |  |
| 0           | 1              | ×              | ×              | ×     | L  | B <sub>0</sub> B <sub>1</sub> B <sub>4</sub> |  |
| 1           | 1              | 0              | 0              | 1     |    | $\begin{bmatrix} B_1 \\ B_2 \end{bmatrix} \begin{bmatrix} 1 \\ 2 \end{bmatrix}$ $\begin{bmatrix} B_4 \\ A_4 \end{bmatrix}$                            |  |
| 0           | 0              | 0              | 0              | 1     |    | B <sub>3</sub> -37  |  |

注意: 本题用 7485 实现。若用 4585 实现,逻辑图略有

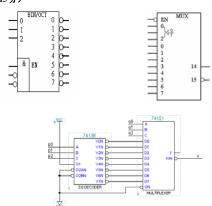
- 3.设 A、B 为四位二进制数,试用 1 片四位二进制加法器 74283 实现函数 Y=4A+B.
- **2.**  $Y = 4A + B = (A_3A_2A_1A_000) + (B_3B_2B_1B_0)$





2

四. P(P<sub>2</sub>P<sub>1</sub>P<sub>6</sub>)、Q(Q<sub>2</sub>Q<sub>1</sub>Q<sub>6</sub>) 为二个三位无符号二进制数,试用一个 3 线-8 线译码器 74138 和一个 8 选 1 数据选择器 74151 和尽可能少的 门电路设计如下组合电路:当 P=Q 时,电路输出 Y=1;否则,Y=0.



五.分析下列时序电路画出 Q1、Q2 及 Y 的输出波形.设各触发器的初态为 0. (15 分)

